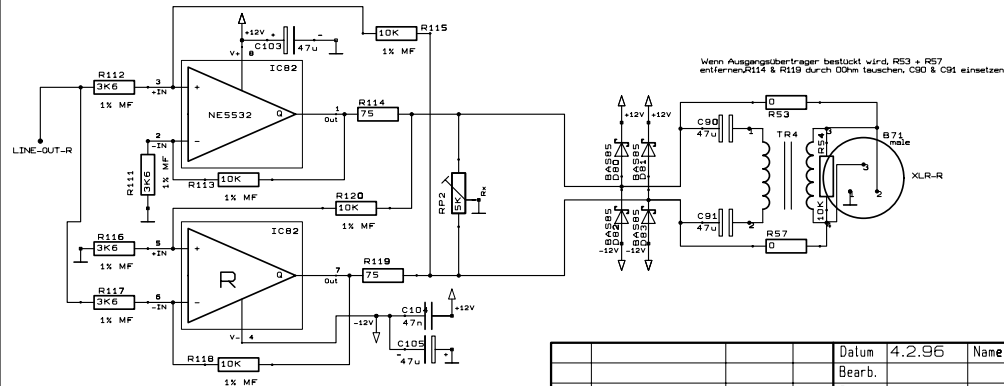
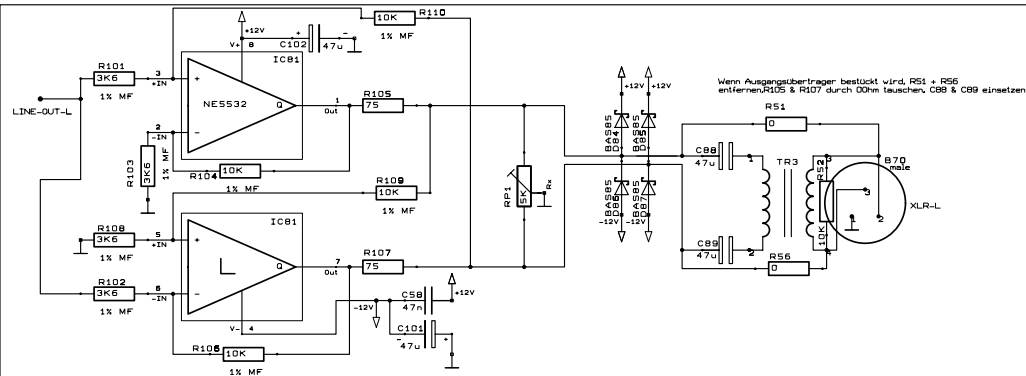
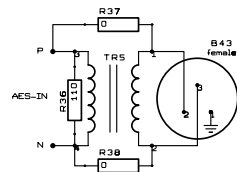


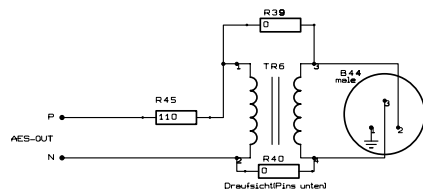
				Datum	4.2.96	Name	S.W.	DINA4 <small>FINAL PCB-VERSION</small>		
				Bearb.						
				Gepr.						
				Norm						
				Stephan Wilhelm				STARTRACK-XLR		Blatt 1 3 Bl.
								XLR-symmetrische Eingänge		
Test	Änderung	Datum	Name	Ursprung				Ers. für		Ers. durch



				Datum	4.2.96	Name	S.W.	DINA4 <small>FINAL PCB-VERSION</small>	
				Bearb.					
				Gepr.					
				Norm					
				Stephan Wilhelm				STARTRACK-XLR XLR-symmetrische Ausgänge	
Test	Änderung	Datum	Name	Ursprung	Ers. für			Ers. durch	
								Blatt 2 3 Bl.	



Wenn Eingangsübertrager bestückt wird, R37 + R38 entfernen !



Wenn Ausgangsübertrager bestückt wird, R39 + R40 entfernen !

				Datum	4.2.96	Name S.W.	DINA4 FINAL PCB-VERSION	
				Bearb.				
				Gepr.				
				Norm				
				Stephan Wilhelm				Blatt 3
								3 Bl.
Test	Änderung	Datum	Name	Ursprung	Ers. für		Ers. durch	