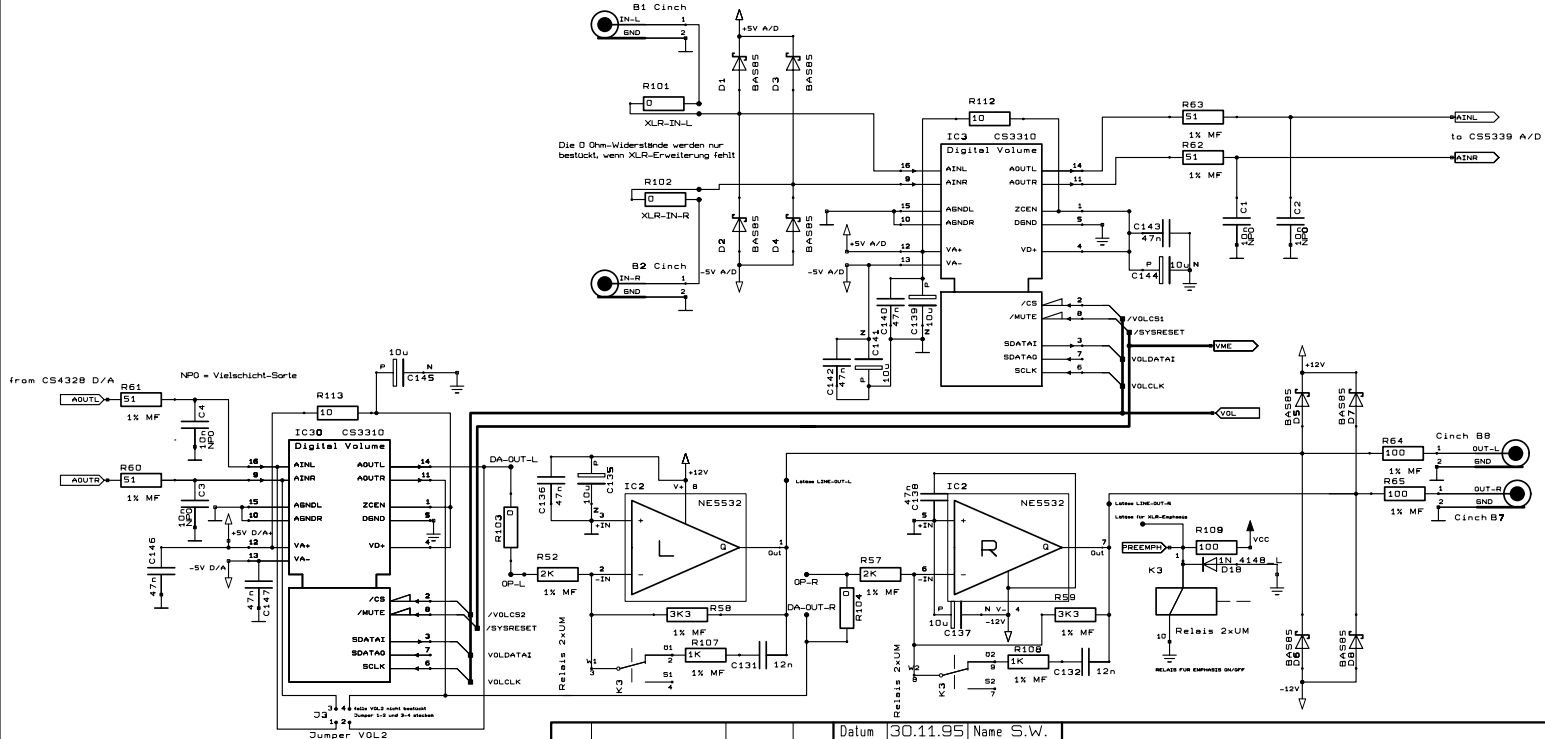
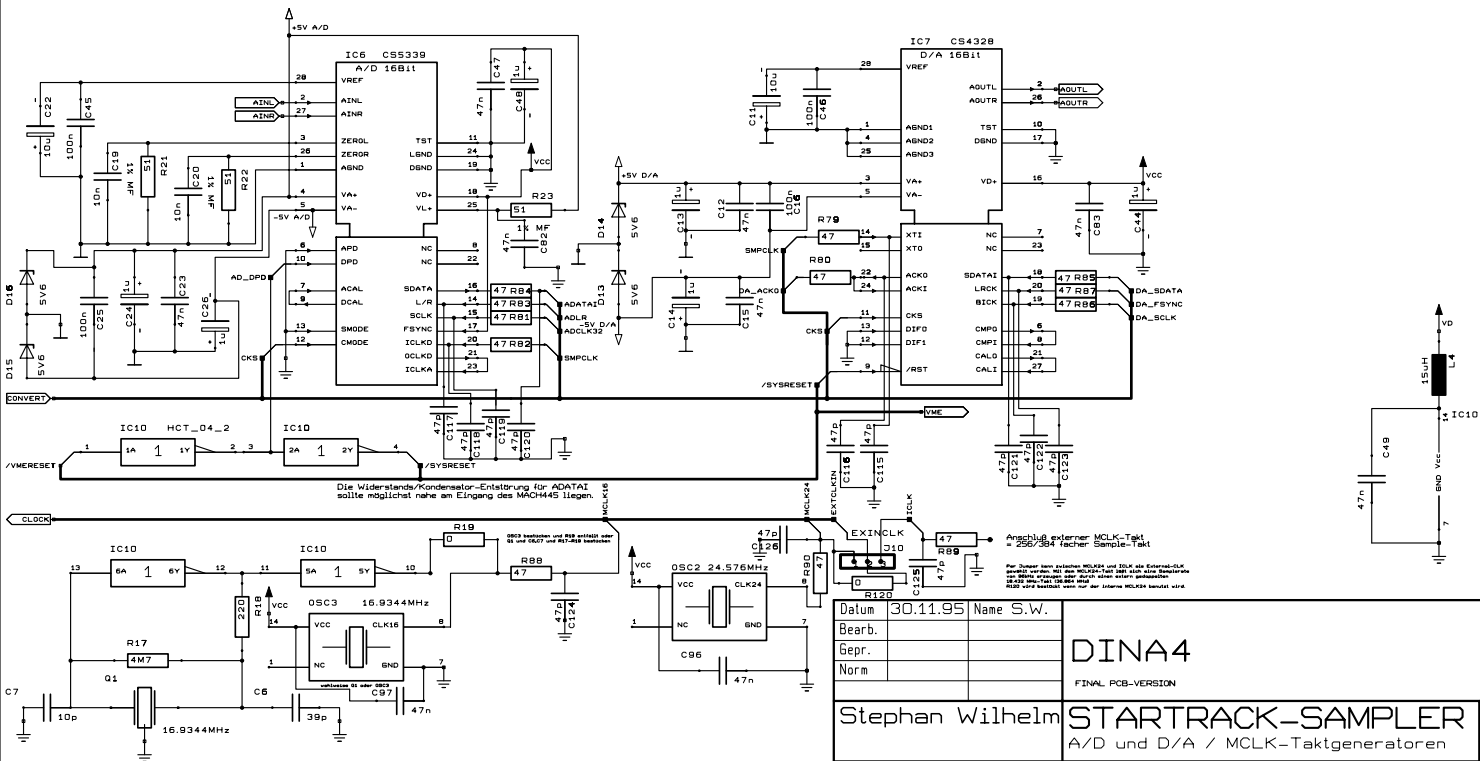


Datum	30.11.95	Name	S.W.	<div>DINA4</div> <div>FINAL PCB-VERSION</div>	
Bearb.					
Gepr.					
Norm					
Stephan Wilhelm				<div>STARTRACK-SAMPLER</div> <div>Digital Control</div>	<div>Blatt 1</div> <div>6 Bl.</div>
Ursprung		Ers. für		Ers. durch	



Datum	30.11.95	Name	S.W.
Bearb.			
Gepr.			
Norm			
Stephan Wilhelm			
DINA4			
FINAL PCB-VERSION			
STARTRACK-SAMPLER			
Analog In/Out - Buffer/Protection			
Test	Änderung	Datum	Name
Ursprung			
Ers. für			
Ers. durch			



Datum	30.11.95	Name	S.W.	<h1>DINA4</h1> <p>FINAL PCB-VERSION</p>	<div>Blatt 4</div> <div>6 Bl.</div>
Bearb.					
Gepr.					
Norm					
Stephan Wilhelm				<h1>STARTRACK-SAMPLER</h1> <p>A/D und D/A / MCLK-Taktgeneratoren</p>	
Ursprung		Ers. für		Ers. durch	

