**Projekt-Statusbericht**

**Datum:** 28. Mai 2024

**Projekt:** Evaluation und Performance Benchmarking der STM32G4 internen Beschleunigereinheiten

**Teilnehmer:** Dylann, Malak, Yevgen

**Zusammenfassung:**

* **Malak:**
  + Theoriekapitel im Bericht ergänzt und Struktur erweitert (noch in Bearbeitung)
* **Dylann:**
  + Implementierung von Polling-basiertem und Timer-Interrupt-basiertem ADC/DAC-Pass-Through (noch nicht getestet)
* **Yevgen:**
  + Implementierung und Testung von Polling-basiertem ADC/DAC-Pass-Through vorübergehend auf dem STM32L467RG

**Diskussion:**

* Strukturierung und Verteilung zwischen den Teammitgliedern ist erst dann möglich, wenn Aufgabenstellung vollständig geklärt ist.
* Aufgabenstellung diskutiert: Ob CORDIC und FMAC oder nur eine Beschleunigungseinheit untersucht werden sollen.
* Ziel-Hardware: Die STM32G4 ist noch nicht verfügbar, was die produktive Arbeit am Projekt verzögert.

**Nächste Schritte:**

**Alle Teammitglieder:** Einlesen in die STM32G4-Architektur (Datenblätter und Theorie)

**Malak:** Beginn der ADC-DAC-Aufgabe zur Einarbeitung in die STM32G4

**Dylann:** Hochladen des ADC-DAC-Pass-Through-Codes auf GitHub

**Yevgen:**

* Terminvereinbarung mit Prof. Jakob in KW24:
  + Vorstellung und Konkretisierung der Aufgabenstellung
  + Diskussion der ADC-DAC-Aufgabe
* Klärung des Arbeitsumfangs per E-Mail