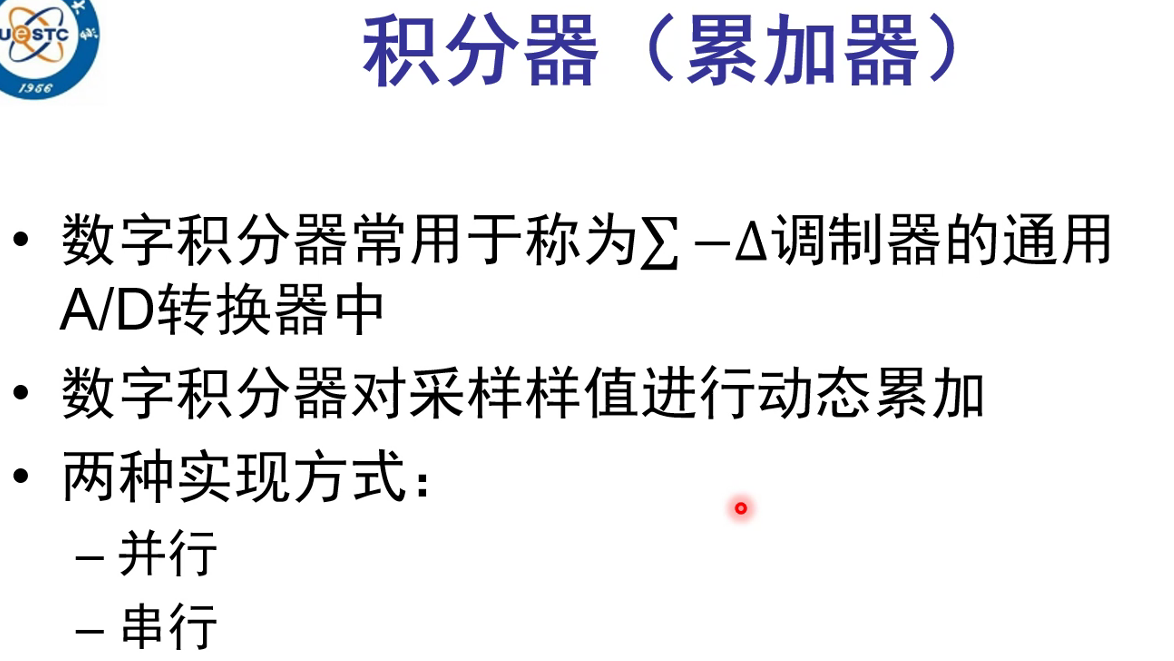
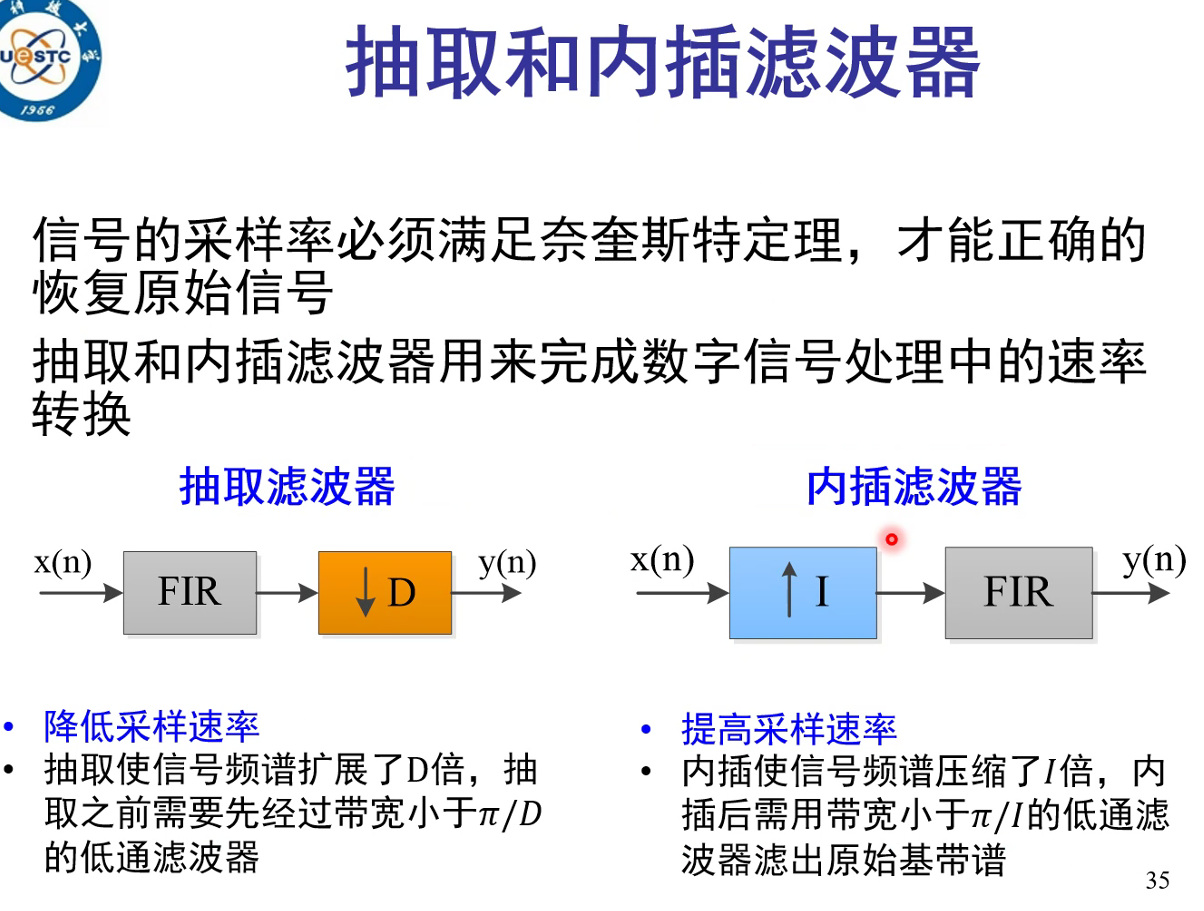


乘法器：靠移位器实现，9=1<<3+1





抽取器：信号频谱扩展了D倍，先滤波再扩展到原来水平；内插器频谱压缩了I倍（但是是循环的），所以要截取出原来的。