# UPORABA MIKROPROCESORJEV

# Upravljanje stojala za teleskop z analognim krmilnikom

Jure Varlec, 28030404

19. september 2010

# 1 Opis naloge

Sodobno stojalo za teleskop je motorizirano in vsebuje procesno enoto, ki upravlja z motorji. Ta procesna enota je povezana z zunanjim krmilnikom, ki predstavlja uporabniški vmesnik. Od njega prejema ukaze, kot so "pojdi levo", "povečaj hitrost", "obrni se na tele koordinate". Vmesnik podpira tudi naprednejše funkcije stojala, saj zna to, med drugim, opraviti kalibracijo položaja, kompenzirati mehanske posebnosti konkretnega stojala, in vsebuje katalog nebesnih objektov. Izkaže pa se, da je priloženi krmilnik nekoliko neroden kot vmesnik za ročno usmerjanje teleskopa. To se še poslabša z leti, ko se gumbi na njem obrabijo.

Stojalo omogoča tudi nadzor z osebnim računalnikom. V ta namen lahko prejema ukaze preko vmesnika RS-232 po protokolu, ki je odvisen od proizvajalca in modela. To je nadvse primerno za izvajanje kompleksnejših nalog, denimo avtomatizacijo astronomskih opazovanj. Kot nadomestek za preprosto ročno usmerjanje teleskopa pa je uporaba računalnika pretiravanje.

Naloga je torej izdelati krmilnik, ki bo znal pošiljati ukaze stojalu preko vmesnika RS-232. Smer in hitrost naj določa položaj analogne paličice: večji kot je odklon paličice v dani smeri, večja je hitrost. Naloga je namenjena spoznavanju zbirniškega jezika. Program naj bo zasnovan tako, da ga je moč prilagoditi različnim tipom stojal.

# 2 Elektronsko vezje

Shema prototipnega vezja je priložena poročilu. Vezje ima v grobem šest delov:

- mikrokontroler PIC 16F877 podjetja Microchip, h kateremu spadata tudi kristal s frekvenco 12MHz in tipka za reset čipa;
- LED za komunkacijo z uporabnikom;
- tipka za dajanje ukazov mikrokontrolerju;

- ICSP konektor za programiranje mikrokontrolerja;
- kontrolna paličica, predstavljena z dvema potenciometroma, h kateri spadajo tudi tranzistorski ojačevalniki;
- MAX232 gonilnik, ki TTL napetostne nivoje prevaja na RS-232 nivoje.

Kontrolna paličica se giblje po dveh pravokotnih oseh, ki vrtita vsaka svoj potenciometer. Ta imata razpon upornosti do  $10k\Omega$ . To je primerljivo z največjo priporočeno vhodno impedanco analogno-digitalnega pretvornika v mikrokontrolerju, zaradi česar ima vsak izhod potenciometrov tranzistorski sledilnik napetosti. Napetost, ki jo dobimo na izhodu sledilnika, ima nelinearno odvisnost od upornosti.

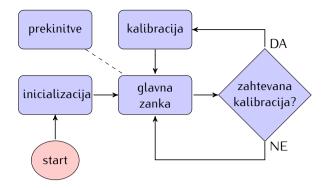
### 3 Oris rešitve

Osnovna ideja je sila preprosta: na določen interval, denimo na desetinko sekunde, preberemo odmik kontrolne paličice. Na podlagi tega določimo smer in hitrost gibanja teleskopa. Generiramo ukaze in jih pošljemo preko serijske povezave. Ponavljamo. Tej glavni zanki dodamo še rutino za kalibracijo paličice in prekitnitveno rutino. Slednja je potrebna, ker pošiljanje podatkov po RS-232 protokolu poteka asinhrono. Diagram poteka je na sliki 1.

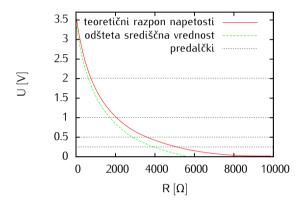
# 4 Kalibracija

Ta rutina je najpreprostejši del programa, saj je kratka, deluje z izklopljenimi prekinitvami in uvede delo s podatkovnim pomnilnikom ter analogno-digitalnim pretvornikom.

Analogno-digitalni pretvornik (ADC) na uporabljenem mikrokontrolerju je 10-biten, podatkovni registri pa so 8-bitni. Ker 10-bitne natančnosti ne potrebujemo, se splača



Slika 1: Diagram poteka programa.



Slika 2: Odvisnost izmerjene napetosti od upornosti potenciometra. Pri maksimalnem odklonu paličice izmerimo vrednost približno 110, pri ničelnem odklonu (ko je paličica na sredini) pa približno 10 od maksimalne možne vrednosti 255, katera predstavlja referenčno napetost 5V. Ko to središčno vrednost odštejemo (zelena krivulja) nam ostane merljivo območje od 0 do 100, torej do približno dveh voltov na grafu. To območje razdelimo na predalčke, ki so predstavljeni s črtkanimi črtami.

manj pomembna bita zanemariti, saj si olajšamo delo. Tedaj lahko izmerimo 256 različnih vrednosti. ADC omogoča, da mu podamo referenčno napetost. Zaradi enostavnosti ga nastavimo tako, da uporablja v ta namen kar napajalno napetost. Izkaže se, da ima paličica tedaj od središčne do skrajne lege razpon do približno 110 oziroma dobra dva volta od petih.

Vezje je sestavljeno tako, da za vsako os paličice odčitamo dve vrednosti. Pri odklonu v neko smer se ena od teh vrednosti veča, druga pa manjša. Na ta način ugotovimo, v katero smer je paličica odklonjena po dani osi. Odvisnost napetosti od upornosti je prikazana na sliki 2.

Stojalo teleskopa omogoča neko število diskretnih hitrosti premikanja. Območje, v katerem se gibljejo možni izmerki napetosti, razdelimo na predalčke. Med izvajanjem glavne zanke bomo hitrost izbrali glede na to, v

kateri predalček bo spadal izmerek odklona. Kako naj bodo razporejeni predalčki je stvar okusa in udobja, kar se pokaže šele z daljšo uporabo krnilnika. Ker te ne moremo biti deležni vnaprej, razporedimo predalčke tako, da bodo spremembe hitrosti po odmiku razporejene približno enakomerno. Nelinearno krivuljo s slike 2 lahko približno oponašamo z eksponentno funkcijo. Ker naš mikrokontroler nima inštrukcij za deljenje in množenje in ker oblika eksponentne funkcije ni posebej pomembna, si izberimo osnovo 2, saj množenje in deljenje s tem številom implementiramo zelo enostavno z zamikanjem bitov v registru.

Postopek kalibracije je naslednji:

- 1. Signal uporabniku, naj izmeri središčni položaj.
- Merjenje središčnega položaja. Ker paličica ni nikoli čisto na sredini, izmerimo vse štiri kanale ADC-ja in jih povprečimo.
- 3. Signal uporabniku, naj izmeri skrajni položaj.
- 4. Merjenje skrajne lege. Paličica naj bo odklonjena po eni od osi, ne po diagonali. Izmerimo vse štiri kanale ADC-ja in izberemo največjo vrednost.
- Od izmerjene skrajne lege odštejemo središčno lego. Rezultat štirikrat delimo z 2, vrednosti shranimo v temu namenjeno polje.
- 6. Zaključimo s kalibracijo.

Komunikacija z uporabnikom teče preko LED in tipke. Z diodo signaliziramo pripravljenost na meritev, uporabnik pa s pritiskom na tipko pove, da je paličica v primerni legi za meritev. Ker je med pritiskom na tipko vrednost na digitalnem vhodu, na katerem je tipka, slabo definirana, pritisk registriramo šele, ko je tipka pritisnjena več kot 50ms. Poleg tega je med fazami kalibracije še premor dolžine 300ms, da ima uporabnik čas spustiti tipko.

Paličica ni nikoli čisto na sredini, temveč je rahlo odklonjena. Vrednosti, ki jih izmerimo na štirih kanalih ADC-ja, so paroma korelirane: ko je ena večja, je druga manjša. Ker pa se ne razlikujejo veliko si lahko privoščimo določiti eno samo vrednost, ki bo dobra kot središčna vrednost za vse izmerke. Dobimo jo s povprečenjem izmerkov.

Ne glede na to, v katero od štirih z osema vzporednih smeri je odklonjena paličica, odčitamo vedno enako mejno vrednost, zato je dovolj, da odčitamo eno, vsaj dokler potenciometra še nista obrabljena. Ne smemo pa meriti diagonale, kot je to v navadi pri igralnih palicah za računalnike, saj je konkretna paličica, ki je uporabljena v tem vezju, fizično omejena na gibanje po krogu namesto po kvadratu. Lahko bi sicer izračunali velikost odmika, vendar je merjenje odmika vzdolž osi lažje in zanesljivejše. K temu se bomo še vrnili v razdelku 6.2.

V podatkovnem pomnilniku mikrokontrolerja si pripravimo polje dolžine petih bajtov, v katerega bomo vpisali meje predalčkov. Zanka, ki te meje izračuna in vpiše v polje nudi priložnost, da si ogledamo, kako poteka posredno naslavljanje pomnilnika v PIC mikrokontrolerjih. Za razliko od neposrednega naslavljanja, pri katerem je naslov registra, na katerega deluje inštrukcija, vdelan v samo inštrukcijo, je pri posrednem naslavljanju naslov vpisan v register z oznako FSR. Ta služi kot kazalec. Ko nato izvedemo operacijo na registru z oznako INDF, se ta operacija izvede na registru, katerega naslov je vpisan v FSR.

Polje je iz petih zaporednih podatkovnih registrov. Naj se prvi imenuje thresh, drugi bins, ostali trije pa so anonimni (slika 3). Naj bo v registru binmax največja izmerjena vrednost, v registru center pa središčna vrednosti. Tedaj se izračun predalčkov v psevdokodi zapiše

```
FSR = addr(thresh) + 4
INDF = binmax - center
do
    shift_right(INDF)
    FSR = FSR - 1
until FSR == addr(thresh)
```

Koda v zbirniku je seveda primerno daljša. Preverjanje pogoja FSR == addr(thresh), denimo, sestoji iz treh inštrukcij: nalaganja naslova thresh v delovni register, XOR operacije s FSR registrom in preverjanja STATUS registra, če je rezultat operacije nič.

V zgornji kodi je operator addr izmišljen. Ko nastopa register brez operatorja, je uporabljena njegova vsebina, z operatorjem addr pa njegov naslov. Slednje izvedemo tako, da uporabljamo inštrukcije, ki za argument jemljejo dobesedne številke, zbirniku pa ukažemo, da vanje vpiše ustrezne naslove.

V polju dolžine 4, ki se začne s registrom bins, so zdaj meje predalčkov, ki jih lahko uporabi glavna zanka za določanje hitrosti. V registru thresh pa je vrednost, ki je še pol nižja od najnižjega predalčka. To uporabimo kot mejo za mrtvo cono premikov paličice. Več o tem v razdelku 6.



Slika 3: Polje z mejami predalčkov.

## 5 Prekinitvena rutina

Ta rutina je zadolžena za dvoje: prestreza pritisk uporabnikove tipke in nalaga podatke za pošiljanje na serijska vrata. Ob resetu mikrokontroler začne z izvajanjem na programskem naslovu 0. Tja vpišemo skok na glavni del kode. Prekinitvena rutina se nahaja na naslovu 4.

Podatkovni pomnilnik mikrokontrolerja je razdeljen na splošne registre in posebne registre. Prvi služijo za hrambo podatkov, drugi pa za nadzor mikrokontrolerja. Nekateri od teh so posebej odlikovani, saj hranijo kontekst izvajanja programa. Preden v prekinitveni rutini naredimo karkoli, kar bi lahko vplivalo na te registre, jih moramo shraniti. Ti registri so: delovni register W,

STATUS, PCLATH, FSR. Register STATUS vsebuje nastavitve dostopa do pomnilnika, dodatne rezultate aritmetičnologičnih operacij (rezultat je nič, rezultat presega register), tip reseta, če je do njega prišlo. Register PCLATH vsebuje visoke bite za naslavljanje programskega pomnilnika, kar si bomo ogledali v razdelku 7.1. Nekatere inštrukcije imajo stranske učinke na W, STATUS in PCLATH. Ker pri vstopu v prekinitveno rutino ne vemo, kako je nastavljen dostop do podatkovnega pomnilnika, se morajo registri, kamor bomo shranjevali vrednosti posebnih registrov, nahajati v odlikovanjem delu podatkovnega pomnilnika.

Pričujoči mikrokontroler ima podatkovni pomnilnik razdeljen na štiri *banke*, vsaka obsega 128 registrov. Razlog je v tem, da je v posamezni inštrukciji prostora zgolj za 7 bitov naslova. Nekaj tega naslovnega prostora zasedajo posebni registri. V vsaki banki je 96 splošnih registrov, v bankah 2 in 3 pa še dodatnih 16 registrov. Od tistih 96 registrov jih je prvih 80 za vsako banko drugačnih, zadnjih 16 pa si banke delijo. Zaradi tega so ti registri posebej primerni za shranjevanje podatkov, ki morajo biti dostopni ne glede na to, katera od bank je trenutno v uporabi. Banko namreč izbiramo z nastavljanjem dveh bitov v registru STATUS.

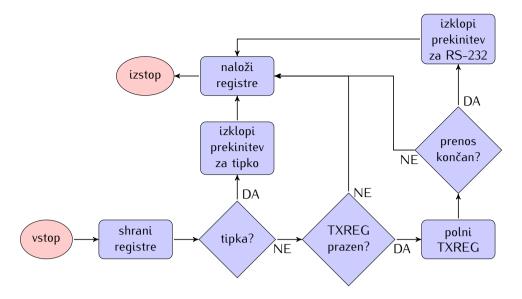
## 5.1 Uporabnikova tipka

Uporabnikova tipka je vezana na nožico RB0, ki je odlikovana s tem, da ima čisto svojo prekinitveno zastavico. Za prekinitve lahko sicer uporabimo tudi nekatere druge nožice v vhodno-izhodnih vratih B (pričujoči mikrokontroler ima vrata od A do E), vendar imajo te skupno prekinitveno zastavico. Na tipko sta vezani dve funkciji. Pri vklopu mikrokontrolerja ta čaka dve sekundi. Če v tem času uporabnik pritisne tipko, se namesto v običajno glavno zanko izvajanje preseli v diagnostično zanko, ki namesto ukazov za stojalo teleskopa izpisuje izmerjene in izračunane vrednosti.

Druga funkcija, ki je na voljo med izvajanjem glavne zanke, je proženje kalibracije. To je izvedeno tako, da ob pritisku na tipko prekinitvena rutina samo izklopi prekinitveno tipko. Ob koncu iteracije glavne zanke ta preveri, ali je tipka izklopljena, in v tem primeru požene kalibracijo. Za ponoven vklop prekinitvene tipke je zadolžena kalibracijska rutina. Bit, ki vklaplja prekinitveno tipko, torej služi tudi kot zastavica za zahtevo kalibracije.

## 5.2 RS-232 prenos

Mikrokontroler omogoča asinhron prenos podatkov. Izveden je tako, da v poseben register TXREG programsko naložimo en bajt podatkov. Ti podatki se prenesejo v oddajno strojno opremo, ki poskrbi za prenos. Medtem ko prenos enega bajta teče, je TXREG že prazen, tako da ga lahko takoj ponovno napolnimo z naslednjim bajtom. Tako dosežemo neprekinjen prenos podatkov.



Slika 4: Prekinitvena rutina.

Vsakič, ko se TXREG izprazni, se sproži prekinitev. Prekinitvene zastavice ne moremo izklopiti neposredno (kot lahko to naredimo za zastavico tipke), pač pa se izklopi avtomatsko, ko v TXREG naložimo nov bajt. Če je bil naložen zadnji bajt, moramo prekinitev izklopiti, saj drugače prekinitvene rutine ne moremo zapustiti. Tako bit, ki vklaplja prekinitev, služi tudi kot zastavica za zaključen prenos.

Podatki, ki jih pošiljamo, so organizirani takole. V banki 0 sta registra strpos in strlen; prvi vsebuje naslov trenutnega bajta, ki ga želimo poslati, drugi pa število vseh bajtov. Sami podatki se nahajajo v banki 1; prvi razpoložljivi register naj bo označen s str. Tako imamo zanje na voljo 80 prostih registrov. Prenos začnemo tako, da glavna zanka naloži podatke v banko 1, v strpos naloži naslov prvega bajta, v strlen naloži število vseh bajtov in vklopi prekinitev. Takrat izvajanje takoj skoči v prekinitveno rutino. Pogoj za končan prenos je strpos == addr(str) + strlen.

Spet uporabljamo posredno naslavljanje preko FSR registra. Ker imamo za naslov na razpolago 8 bitov lahko naslovimo banki 0 in 1 hkrati.

#### 6 Glavna zanka

Zasnovo glavne zanke določata dva cilja: prvič, ista koda mora podpirati več tipov stojal; drugič, ker teleskop omogoča le diskretna stanja smeri in hitrosti naj se ukazi pošljejo šele ob spremembi stanja. Prvi cilj zadovoljimo s tem, da ima vsako stojalo svoje rutine, ki generirajo ukaze. Uporabljeno elektronsko vezje sicer nima stikal za izbiro, vseeno pa naj koda omogoča preprosto nadgradnjo. K tem rutinam se bomo vrnili v razdelku 7. Na tem mestu je pomembno le to, da glavna zanka izračuna smer in hitrost ter jima priredi stanja, ki so oštevilčena. Iz teh številk se

|    |    |    |    |    |   | (x1) |    |   |      |
|----|----|----|----|----|---|------|----|---|------|
| 01 | NE | 03 | SE | 11 | Ε | (x2) | 13 | S | (y2) |

Tabela 1: Oštevilčenje stanj smeri. Številke stanj so v štiriškem sistemu. Za stojala v ekvatorialni postavitvi je v navadi, da osi imenujemo glede na smeri neba. Pri štirih osnovnih smereh je naveden še register, v katerem je pripadajoči izmerek.

ukazi generirajo v drugih rutinah, te pa kličemo na način, sorođen funkcijskim kazalcem v jeziku C.

Smiselno število stanj hitrosti je 4, stanj smeri pa 8. En register je dovolj, da opišemo vsa možna stanja. Označimo ga s spdir; njegovi spodnji biti določajo hitrost, zgornji pa smer. Hitrost je številka od 0 do 3, iz registra jo dobimo z operacijo AND s številom 0x0f. Enako velja za smer, le da za kopiranje vrednosti iz registra spdir v delovni register uporabimo namesto inštrukcije movf spdir, W inštrukcijo swapf spdir, W ker slednja zamenja zgornjo in spodnjo polovico bajta.

#### 6.1 Določanje smeri

Smeri so določene s številkami od 0 do 7. Preslikava med številkami in stanji je pomembna tako za glavno zanko kot za rutino, ki številke prevaja v ukaze za stojalo. Videli bomo, da je prikladna razporeditev, navedena v tabeli 1.

Izmerki so spravljeni v registrih x1, y1, x2 in y2. Spravljene imamo tudi stare izmerke. Po meritvi vseh štirih kanalov najprej pogledamo, ali je sprememba na kateremkoli večja od vrednosti v registru thresh. Če takšne ni, po premoru meritev ponovimo. Na ta način premikom paličice dodamo mrtvo cono, s čimer so prehodi med stanji bolje definirani.

V nadaljevanju izvedemo naslednje:

```
spdir<4,5> = 0
if x2 >= x1
    spdir<4> = 1
    swap(x1, x2)
endif
if y2 >= y1
    spdir<5> = 1
    swap(y1, y2)
endif
```

Zagotovili smo, da velja  $\{x,y\}_1 >= \{x,y\}_2$ , s čimer se nadaljnja koda poenostavi. Bistvo pa je v tem, da bita spdir<4,5> zdaj vsebujeta informacijo o tem, v katero od diagonalnih smeri naj gre teleskop. Zdaj vidimo, zakaj je bil v tabeli 1 primeren četrtiški zapis številk stanj: med diagonalnimi in z osema vzporednimi smermi bo odločal bit spdir<6>. Tega nastavimo, če je odklon v kateri od obeh smeri manjši od mejne vrednosti, spravljene v registru bins:

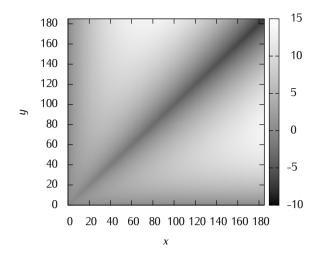
```
if y1 <= bins[0]
   spdir<6> = 1
   spdir<5> = 0
else if x1 <= bins[0]
   spdir<6> = 1
   spdir<4> = spdir<5>
   spdir<5> = 1
endif
```

Zdaj zgornja polovica registra spdir vsebuje številko smeri v skladu s tabelo 1 in klic ustrezne rutine bo dal pravi ukaz stojalu teleskopa.

### 6.2 Določanje hitrosti

Hitrost določa velikost odmika paličice od središčne lege. To običajno izračunamo kot  $\sqrt{x^2 + y^2}$ . Tak račun pa je na procesorju, ki nima strojnega niti množenja niti deljenja, počasen. Pravzaprav natančnega rezultata niti ne potrebujemo, zato se zadovoljimo s približkom, ki se ga da hitro izračunati. Po Robertsonu je najenostavnejši približek  $\max(x, y) + k \min(x, y)$ , kjer je k neka konstanta. To konstanto izberemo tako, da je napaka čim manjša. Zadovoljiv rezultat za ne prevelike x oziroma y da, denimo, že k=1/2, ki podaljša račun le za dve inštrukciji. Lahko pa uporabimo k=3/8, ki da mnogo manjšo napako, množenje števila s to konstanto pa še vedno traja le 9 inštrukcij, saj ga implementiramo s tremi zamiki bitov in dvema seštevanjema. Maxsimalno vrednost x oziroma y omejimo na 185, ker je pri večjih rezultat večji od registra. Na tem območju je absolutna napaka povsod manjša od 14 (slika 5)

Ko imamo oceno velikosti odklona, enostavno z odštevanjem pogledamo, v katerega od predalčkov spada. Zaporedna številka predalčka je kar nastavitev hitrosti, ki jo podamo ustrezni rutini, da generira ukaze za stojalo. V register spdir jo dodamo z operacijo IOR.



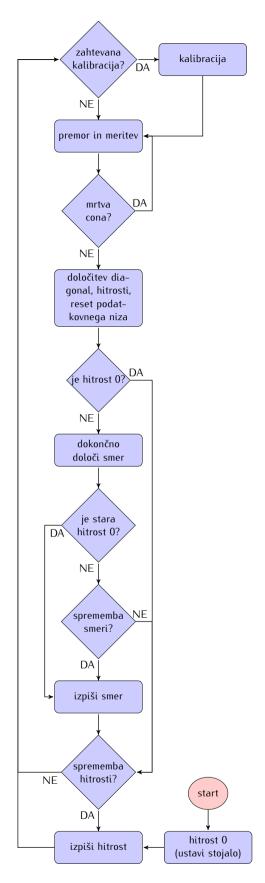
Slika 5: Absolutna napaka ocene velikosti 2-vektorja po Robertsonovi formuli sk=3/8. Napaka ni večja od 14.

#### 6.3 RS-232 prenos

Uporabljamo v razdelku 5.2 opisani mehanizem. Ker je prenos asinhron, ga začnemo čimprej, torej takoj, ko so je na voljo prvi ukaz. Nadaljuje se tudi v naslednjo iteracijo zanke. Denimo, da smo v trenutni iteraciji pripravljeni na generiranje ukazov. Najprej moramo počakati, da se stari odpošljejo. Res je sicer, da je zaradi premora na začetku zanke stari prenos gotovo končan in da tako ali tako nima smisla ponorelo pošiljati ukazov enega za drugim. Vendar pa je treba vedno zagotoviti pravilnost izvajanja, zato najprej počakamo, da se proženje prekinitve zaradi prenosa podatkov izključi.

Ko je stari prenos zagotovo končan, lahko nastavimo kazalec strpos nazaj na začetek (t.j. na naslov str) in dolžino niza strlen na 0. Na str naslovimo tudi FSR. Rutine za generiranje ukazov so, kot si bomo ogledali v razdelku 7, take, da od mesta, kamor kaže FSR, nadaljujejo s pisanjem znakov. Po končanem pisanju vrnejo število zapisanih znakov. V glavni zanki dobljeno število prištejemo strlen.

Ker se glavna zanka in prekinitvena rutina ne moreta izvajati hkrati lahko vrednost v registru strlen v glavni zanki mirno povečamo tudi medtem, ko prenos teče. Tako lahko najprej pokličemo rutino, ki generira ukaz za spremembo hitrosti, in začnemo prenos tako, da vklopimo prekinitev. Medtem ko prenos teče, pokličemo rutino, ki generira ukaz za spremembo smeri. Ta piše naprej od tam, kjer je prejšnja končala. Ko zaključi, povečamo strlen. Če je bila rutina hitra, se prenos še ni končal in se samo nadaljuje. Sicer pa je potrebno le ponovno vklopiti prekinitev.



Slika 6: Potek glavne zanke.

## 6.4 Potek izvajanja

Zavoljo preprostosti razlage sem v prejšnjih podrazdelkih skoke izvajanja v glavni zanki povečini zamolčal. Ukaze pošiljamo samo takrat, ko pride do spremembe stanja, zato je potek izvajanja nekoliko bolj razvejan. Prikazan je na sliki 6.

#### 6.5 Diagnostična zanka

Kot opisano v razdelku 5.1 lahko ob vklopu krmilnika izberemo namesto običajne glavne zanke diagnostično zanko. Ta je namenjena izpisu izmerkov vseh štirih kanalov ADC in rezultatov kalibracije. Poleg tega preizkusi vse tri LED, ki so na vezju. Tako lahko preizkusimo pravilno delovanje vseh delov krmilnika. Seveda je pravilno delovanje qonilnika MAX232 pogoj za izpis izmerjenih vrednosti.

# 7 Generiranje ukazov za stojalo

Ukazi so v splošnem nizi bajtov. Odvisno od tipa stojala lahko predstavljajo znake po ASCII tabeli, ni pa nujno. Za razvoj in testiranje programa je bolje, da za začetek ukaze zapišemo v človeku berljivi obliki. Način generiranja nizov pa mora biti tak, da lahko tipe stojal, kar vključuje tudi človeka, preprosto menjavamo.

Poglejmo kot primer funkcijo za izbiro hitrosti. Za argument dobi številko, ki pove hitrost. V višjem programskem jeziku bi uporabili pogojno strukturo, kot je switch oziroma case. V zbirniku pa uporabimo preračunane skoke (computed goto). Denimo, da je številka hitrosti spravljena v delovnem registru W. Tedaj naredimo preračunan skok kot

```
PCL, F
   addwf
            speed0
   goto
   goto
            speed1
            speed2
   goto
            speed3
   goto
speed0:
   wrchar
   wrchar
            'n,
   wrchar
            'd'
            ,0,
   wrchar
```

Recimo, da je "spd0" ukaz za ustavitev stojala.

Najprej pojasnimo wrchar. Dasiravno izgleda kot zbirniška inštrukcija, je v resnici makro, zapisan takole:

```
wrchar MACRO char
movlw char
movwf INDF
incf FSR, F
ENDM
```

Makro je struktura, s katero elegantneje zapišemo ponavljajoče se vzorce inštrukcij. Konkretni primerek je namenjen vpisu znaka na mesto, kamor kaže FSR, o čemer smo že govorili. V kodi, ki jo zaobjema, nadomesti simbol char z argumentom, ki ga je prejel ob klicu. Nekaj odstavkov kasneje bomo spoznali, da ima zbirnik svoje spremenljivke; pravzaprav imena rutin (kot je zgoraj speed0), niso nič drugega kot simboli za številke, ki predstavljajo naslove programskega pomnilnika. Ker se makro ob prevajanju "vstavi" na mesto, od koder je bil klican, je treba paziti na to, kateri simboli so lokalni in kateri ne. To velja tudi za simbole naslovov inštrukcij programa. V preprostem primeru, kot je wrchar, te skrbi ni.

Inštrukcija addwf PCL, F prišteje vrednost v registru W registru PCL. Ta operacija povzroči skok za toliko inštrukcij naprej, kolikor smo prišteli. Če je bila v registru W ničla, se izvede naslednja inštrukcija. Številka hitrosti se v niz, ki predstavlja ukaz, prevede tako, da jo prevedemo v skok na ustrezno rutino. Ker pa lahko s to metodo naslovimo le zaporedne naslove programskega pomnnilnika, na ta mesta nastavimo goto inštrukcije in s tem podrutine naslovimo po imenih.

#### 7.1 Naslavljanje programskega pomnilnika

Pričujoči mikrokontroler ima 13 bitov široke naslove programskega pomnilnika, vsaka beseda pa je široka 14 bitov. Naslovi lahko torej 8K besed in toliko pomnilnika tudi ima. Podobno kot pri podatkovnem pomnilniku pa ga ni mogoče nasloviti v enem kosu.

Programski števec (PC), ki vsebuje naslov trenutno izvajane inštrukcije, je torej širok 13-bitov. Razdeljen je na dva registra: PCL, ki vsebuje spodnje bite, in PCLATH, ki vsebuje zgornje bite. Ko se inštrukcije izvajajo ena za drugo se PC z vsako inštrukcijo poveča za ena, kar se odraža tudi v registru PCL. Register PCLATH, po drugi strani, pa je namenjen samo pisanju. Zgornjih bitov trenutnega naslova iz njega ne moremo prebrati. Zapisani biti se tudi ne upoštevajo takoj, ko jih tja vpišemo. Uporabijo se šele, ko spremenimo register PCL oziroma uporabimo inštrukciji goto ali call.

V inštrukcijah goto in call je prostora za 11 bitov programskega naslova. To pomeni, da mora biti programski pomnilnik razdeljen na štiri *strani*. Ob klicu rutine ali skoku se celoten naslov sestavi iz 11 bitov v inštrukciji in najvišjih dveh bitov registra PCLATH. Inštrukcija call nudi pri tem dodatno pomoč: ob klicu rutine se naslov, od kođer je klicana, naloži na sklad, od kođer se potem ob inštrukciji return včita nazaj v PC. Tako rutini ni treba posebej povedati, od kod je bila klicana. Pri skokih z inštrukcijo goto te pomoči seveda nimamo.

Preračunani skoki so seveda še bolj omejeni, saj je register PCL širok le 8 bitov. Skok se izvede takoj, ko ga spremenimo, poleg tega pa visokih bitov PC-ja ne moremo prebrati. To pomeni, da dvobajtnega seštevanja ne moremo uporabiti. Najpametneje je, da pazimo na položaj preračunanih skokov v programskem pomnilniku. Zbir-

nik seveda ve, kam v pomnilniku bodo inštrukcije prišle, zato lahko preverimo, ali smo prekoračili mejo med dvema 256-besednima segmentoma pomnilnika. Zgoraj navedeni preračunani skok okrasimo takole:

```
check:
```

```
addwf PCL, F
goto speed0
goto speed1
goto speed2
goto speed3
IF (HIGH($) != HIGH(check))
    ERROR "Jump crosses 256-word boundary!"
ENDIF
```

Simbol \$ predstavlja naslov trenutne vrstice. Če se med vrsticama, označenima s check in \$, spremenijo visoki biti naslova, bo zbirnik javil napako.

## 7.2 Dolgi skok

Zaradi enostavnosti klicev rutin je lepo, če so vse na prvi strani programskega pomnilnika, skupaj z glavno zanko. Za manjše programe to velja samo po sebi. V našem primeru pa so rutine za generiranje ukazov zaradi izvedbe z makrojem wrchar hitro precej velike, sploh če bi imeli večje števio implementiranih naborov ukazov. Zbirniku lahko z direktivo ORG ukažemo, kam v pomnilnik naj postavlja inštrukcije. Za lažje nadgrajevanje programa zato postavimo te velike rutine na drugo stran programskega pomnilnika. Na ta način ima preostanek programa še nekaj prostora na prvi strani, kamor se lahko širi.

Ker želimo, da bi lahko med delovanjem naprave izbirali, katere rutine uporabljamo za generiranje ukazov, jih moramo klicati s preračunanimi skoki. Pred vstopom v glavno zanko izberemo rutino in njen naslov shranimo. Glavna zanka ta naslov uporabi za skok. Težava je v tem, da mora rutina vedeti, kam se vrniti, saj preračunani skoki ne uporabljajo sklada; uporabljeni mikrokontroler ne dovoljuje dostopa do njega. Zato je klic take rutine nekoliko bolj kompliciran.

Za izvedbo skoka si v podatkovnem pomnilniku pripravimo štiri registre (pravzaprav šest, če štejemo še tista dva, v katera smo shranili naslov izbranega generatorja ukazov): addrhigh in addrlow uporabimo za shranjevanje naslova za vrnitev, argval in retval pa uporabimo za podajanje argumenta in vračanje vrednosti. Makro za dalgi skok je potem

```
longjmp
            MACRO
                     addrh, addrl
   LOCAL
            here
            HIGH(here)
   movlw
   movwf
            addrhigh
   movlw
            LOW(here)
            addrlow
   movwf
            addrh, W
   movf
            PCLATH
   movwf
   movf
            addrl, W
```

```
movwf PCL
here:
ENDM
```

Ker zbirnik ve naslove vseh inštrukcij jih lahko vpisujemo v registre kot dobesedne vrednosti. Naslov, kjer se bo po vrnitvi nadaljevalo izvajanje, označimo s here. Na začetku makroja povemo, da je ta vrednost lokalna temu makroju. Simbol se bo zato evalviral v naslov šele, ko ga bo zbirnik ta makro vstavil tja, od koder ga bomo klicali. Ta naslov razbijemo na visoke in nizke bite in ga shranimo v oba pripravljena registra. Oba dela naslova rutine, ki jo kličemo, sta shranjena v dveh registrih katerih naslova podamo makroju kot argumenta. Vrednosti v njiju se vpišeta se v PCLATH in PCL, s čimer izvedemo skok.

Ko rutina konča, se izvajanje vrne nazaj z uporabo makroja

```
retjmp MACRO
movf addrhigh, W
movwf PCLATH
movf addrlow, W
movwf PCL
ENDM
```

Ta samo prepiše shranjeni naslov v PCLATH in PCL.

Ker za shranjevanje naslova uporabljamo samo dva registra (nismo implementirali sklada) seveda takšne rutine ne morejo klicati ena druge, odpade tudi rekurzija. Za nas to ni tako pomembno.

## 7.3 Uporaba tabel

Tipično se za hrambo podatkov uporablja tabela, implementirana kot rutina, ki za argument jemlje indeks elementa v registru W. Je oblike

```
table:

addwf PCL, F

retlw 'a'

retlw 'b'

retlw 'c'

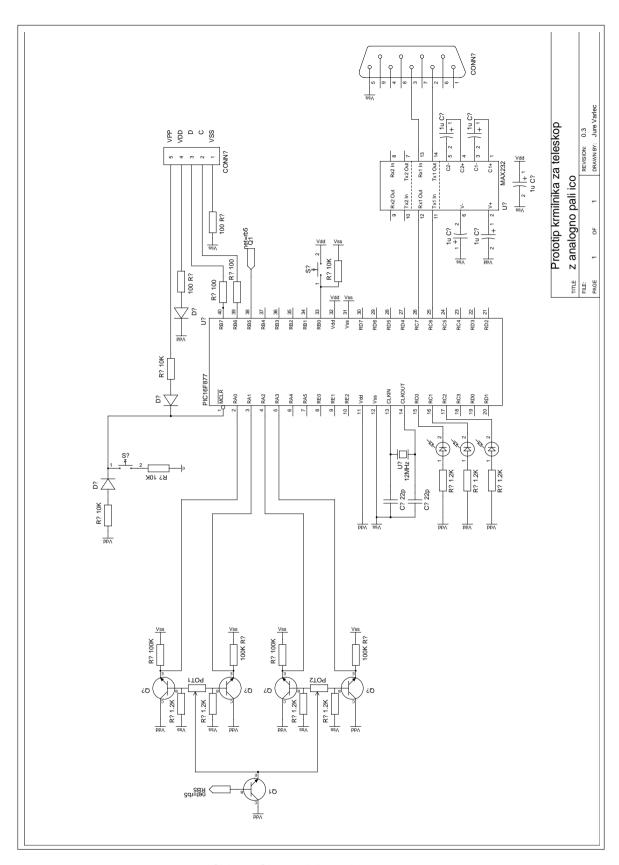
.
```

Ob klicu takšna rutina v registru W vrne vrednost z ustreznega indeksa. Namesto makroja wrchar, ki se ob vsakem klicu razpihne na tri inštrukcije, bi lahko generirali ukaze z zanko, ki bi prepisovala vrednosti iz tabele. Vendar pa ima uporabljeni mikrokontroler več kot dovolj programskega pomnilnika, da si lahko mirno privoščimo uporabo makroja. Preračunani skoki so tako omejeni na začetek rutine, zaradi česar nimamo težav zaradi morebitnih prekoračitev 256-besednih segmentov.

# 8 Zaključek

Trenutna različica programa implenmentira poleg človeku berljivih ukazov tudi ukaze po protokolu LX200. Preizkušena je bila na ustreznem stojalu teleskopa. Deluje zadovoljivo. Potrebna je le optimizacija predalčkov, ki določajo meje hitrosti, kajti čeprav je krmilnik že uporaben, je njegov namen vendarle večje udobje in natančnost usmerjanja teleskopa. Končni izdelek mora seveda podpirati tudi varčevanje z energijo in biti sposoben delovati na baterije. Vendar pa elektronsko vezje v pričujoči izvedbi tega ne podpira.

Pričujoče poročilo seveda ne vsebuje vseh pomožnih rutin in makrojev, ki jih program uporablja. Ti so opisani v izvorni kodi programa.



Slika 7: Shema elektronskega vezja.

```
;;; MEMORY LAYOUT
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                               ; high bits are direction, low bits are speed
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                ; Addresses of the routine that determines ; the strings for the chosen mount
                                                                                                                                                                                                                                                                                                                                                                                                                             ; Used to pass arguments to longjmp; Used to pass return value from longjmp
                                                                                                                                                                                                                                                                                                                ; Context switch during interrupt
                                                                                                                   ;;; CONSTANTS
                                                                                                                                                                            CONSTANT PORTC_STAT = b'00000111'; Settings of PORTC
                                                                          __CONFIG _BODEN_OFF & _WDT_OFF & _HS_OSC & _PWRIE_ON
                                                                                                                                                                                                                                                                                                                                                                                          ; Address for longimp
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                         ;; Start of BANKO general purpose memory CBLOCK 0x20
                                                                                                                                                                                                                                                                       i: Shared memory region, 16 bytes long CBLOCK 0x70 ; Context switch
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                0 - imused
1 - transmission in progress
2 - diagnostic mode
3 - speed is 0
5 - speed was 0
5 - speed has changed
6 - deadzone
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                             ;; Description of flag bits:
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                        ;; Magnitude approximation
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                           Speed and direction
                                       include "p16f877.inc"
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                          ;; Blinking routine
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                            .raddrh
Measurements
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                ;; Delay macro
list p=16f877
                                                                                                                                                                                                                                                                                                                                  STATUS_TEMP
PCLATH_TEMP
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                pdir old
                                                                                                                                                                                                                                                                                                                                                                     FSR_TEMP
addrhigh
addrlow
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                     x1
x1 raw
```

; Never rely on this after a subroutine call; Deadzone threshold; Array for binning of measurements y2\_raw center tmp thresh bins:4 binmax ;; BINZBCD

; Buffer for longer strings, 80 bytes free ;; Start of BANK1 general purpose memory CBLOCK 0xa0

; Pointer to the current character in str ; Length of the current string in str

;; STRINGS:

;;; WACROS which are needed in the main body of code
;;; (Other macros are defined where they are needed)
;;;

;;; Delay macro for 12MHz. ;; Arguments: delay in microseconds; maximum value  $2^24-1$ , minimum value 5. ;;; Uses registers cnt0, cnt1, cnt2. musec2 = musec 0x5 LOCAL delay

cmsec2 / 0x10000 + 0x1) % 0x100 cnt2 0x10000 (musec2 / 0x100 + 0x1) % 0x100 cnt1 0x100 (musec2 + 0x1) % 0x100 cnt0 cnt0, F decfsz mov1w musec2 

cnt1, F \$-4 nop goto nop decfsz goto goto

```
; Enable current through the potentiometer
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                              ;;; Subtract one register from the other and put absolute value in W.
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                  ; skip the goto if reg2 < reg1
                                                                                                                                                                   ;; Adjust these constants to match actual wiring CONSTANT x_1=1, x_1=0, x_2=3, x_2=2
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                  ;;; Jump to a computed location, anywhere in memory.
;;; Shortcut macro for measuring each axis.
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                "Wrong channel selected!"
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                              regl, reg2
                                                                                                                                                                                                                                                                                                                                 bsf PORTS, 5

IF (chan == 0)
bcf ADCONI, CHSO
bcf ADCONI, CHSO
BLSE
IF (chan == 1)
bsf ADCONI, CHSI
ELSE
ADCONI, CHSI
FIGHN == 2)
bcf ADCONI, CHSI
FIGHN == 2)
bcf ADCONI, CHSI
bsf ADCONI, CHSI
bsf ADCONI, CHSI
BLSE
IF (chan == 2)
FIGHN == 2)
FIGHN == 20
FIGH
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                               ELSE

IF (chan == 3)

bsf ADCON1, CHS0

bsf ADCON1, CHS1
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                 MACRO led
PORTC, W
led
PORTC
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                             adc_measure
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                        MACRO regreegl, W reg2, W STATUS, C
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                             ;;; Toggle a LED in PORTC
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                 tglled
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                              subabs
```

oda.txt

```
\ensuremath{\mathcal{H}} ; A bunch of macros to insert certain strings. They assume FSR points to \ensuremath{\mathcal{H}} the destination. They put the number of inserted characters in W.
;;; Arguments: registers that store the jump destination.
;;; Origin is stored in addrhigh and addrlow, so these calls don't stack.
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                        ;;; Copy a string. Assumes FSR points to the destination.
;;; Arguments: pos is the beginning of the string, len is its length.
;;; Puts len in W.
                                                                      MACRO addrh, addrl
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                        MACRO pos, len
poss = pos
(poss < pos + len)
poss 2, w pos + len)
INDF
FSR, F
                                                                                                                                                                                                                                                                                                                                                                                                                               MACRO
addrhigh, W
PCLATH
addrlow, W
                                                                                                                                                                                                                                                                                                                                                                                 ;;; Return from a long jump
                                                                                               here
HIGH(here)
addrhigh
LOW(here)
addrlow
addrh, W
PCLATH
addrl, W
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                   MACRO

0xd

INDF

FSR, F

0xa

INDF

FSR, F
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                               MACRO
0x20
INDF
FSR, F
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                    len
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                          ;;; End-of-line ins_eol
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                   LOCAL
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                            movlw
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                        movlw
movwf
incf
                                                                                                                                                                   movlw
movf
movf
movf
movf
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                          ins_spc
                                                                           longjmp
                                                                                                                                                                                                                                                                                                                                                                                                                                    retjmp
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                             memcpy
       188 4 188 5 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6 188 6
```

da.txt

```
iii A fast way to calculate approximate magnitude of a 2-vector.

Fryaments: registers holding absolute values of vector components.

Magnitude is returned in mag.

Maximum possible value for the arguments is 185, maximum error is 14.

The uses the Robertson formula with magic constant of 3/8, which is in calculated by a separate routine.
                                                                                                                                                                                                                                                                                   Find the maximum value
                                                                                                                                                                                                                                                                                                            mag2 >= mag1
                                                                                                                                                                                                                                                                                                                                    ; mag1 > mag2
                                                                                                                                                                                                                                                                              magl, mag2
                                                                                                                                                                                                                                                                                                                                         magaprx_3_8
mag1, W
                                                                                                                                                                                                                                                                                                                 magaprx_3_8
                                                                                                                                                                                                                                                                                  mag1, W
mag2, W
STATUS, C
                                                                                                                                                                                                                                                                                                                       mag2, W
                                                                                                                                                                                                                                                                                                            magl, W
                                                                                                                                                                                                                                                                                                                                   mag2, W
                              0x2c
INDF
FSR, F
0x20
INDF
FSR, F
                                                                                               0x20
INDF
FSR, F
0x2d
INDF
FSR, F
0x20
INDF
FSR, F
                                                                                                                                                                                  0x9
INDF
FSR, F
                                                                                                                                                                                                                                                                             MACRO
                                                                                                                                                                       i;; Horizontal tab
                                                                                   iii Space-dash-space
ins_dashtab MACRO
0x1
                  ;;; Comma and space
                                                                                                                                                                                    movlw
 movlw
                                                                                                                                                                                                                                                                               magaprx
                                                                                                                                                                                                                                                                                                                                                                        111
```

following and the second in some decided to the

;;; CODE ;; Button press? Disable the interrupt, which will start calibration. ;;; The following macro is used in applying deadzone to the measurement.;; It takes raw measurement in W and writes it to arg.;; If the change between W and the old arg\_raw is larger than thresh,;; it sets the appropriate flag. iii) A shortcut to shuffle things around after checking for deadzone.
iii Use this to copy raw measurements from arg to arg\_raw and
iii subtract the center offset. ;;; Swap two registers without temporary storage regl, reg2 state on interrupt arg, W arg+1 arg, center arg STATUS STATUS\_TEMP PCLATH\_TEMP PCLATH FSR, W txirq INTCON, INTF arg MACRO arg arg arg, arg+1 thresh, W STATUS, C flags, 6 STATUS, W reg2, W reg1, F reg2, W reg2, W\_TEMP 0x0 start 0x4movwf subabs subwf btfss bsf ENDM ;;; INTERRUPTS ORG ORG ddznshf ird: 930 6 930 9

```
;;; USART code. It fils TXREG from strpos, which should be in BANK1 general
;;; purpose area, i.e. str < strpos < str+0x80. It stops sending when it
;;; reaches str+strlen.
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                          ; Enable RC0-RC2 (turn LED off)
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                      ; Set output pins for the LEDs
                                                                                                                                                                                                                                                                                                                                                                                        ;; Restore state before returning from interrupt move FSR_TEMP, W
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                    ; RAO-RA3, RA5 as analog
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                  Disable the joystick ADC clock
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                            ; RB5 as output
                                                                                                                                                                                                                                                                 ;; Stop transmitting when finished
                                                                                                            bsf STATUS, RP0
btfss PIR1, TXIF
                                                                                                                                                                                                                                                                                                                                                                                                                              PCLATH_TEMP, W
PCLATH
STATUS_TEMP, W
STATUS
W_TEMP, F
W_TEMP, W
INTE
                                                                                                                                                  endirq
STATUS, RPO
                                                                                                                                                                                                                                                                                                                               endirg
STATUS, RPO
PIE1, TXIE
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                  TRISC
STATUS, RPO
PORTC_STAT
PORTC
PORTB
0x80
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                   STATUS, RP0
STATUS, RP1
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                          TRISB
b'11111000'
                                                                                                                                                                                                                                                                                        strlen, W
strpos, W
STATUS, Z
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                         STATUS, RPO
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                            b'11011111'
                                                                                                                                                                                       strpos, W
                                                                                                                                                                                                                                       strpos, F
                                                                                                                                                                                                     FSR
INDF, W
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                  ADCON1
                                                                                                                                                                                                                             TXREG
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                       0x02
                                                                                                                                                                                                                                                                                                                                                                                                                                                         swapf
bof
bof
goto
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                    ;;; BODY
                                                                                                                                                                                                                                                                                                                                                                                  endirg:
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                         start:
```

movwf

```
;; Choose the address of the routine that will generate strings ..., to control the mount. Will use a switch to decide between them. ;; Symbols chosen [dir.spd] have to be declared as variables because ;; the addresses they store become defined in second pass af assembly.
                                                            ; Baud rate 57.6k at 12MHz, precision 0.1% ; Baud rate 9.6k at 12MHz, precision 0.16%
                                                                                                                                                                                                  i; Enter diagnostic mode if INT was pressed during powerup signal btfsc INNCON, INTE gob wait_callb bbsf flags, 2 delay d'300'
                                                                                                                                                                                                                                                                                                                                                                                                                                                      i: Decide what to do next
btfsc flags, 2
                                                                                                                                                                                                                                                                                                                                                                                                 diagnostic_main
                                                                                                                                                                                                                                                                   ;; Wait for calibration
                                                                                                                                                                                                                                                                          flags, 0
done_calib
INTCON, INTE
            hst Stup serial port bst STATUS, RPO bcf TXSTA, SYNC bsf TXSTA, BRGH bcf TXSTA, TX9 bsf TXSTA, TXEN bsf TXSTA, TXEN
                                                                                                                           i: Enable interrupts
bsf INTCON, INTE
bsf INTCON, PEIE
bsf INTCON, GIE
                                                                            SPBRG
STATUS, RP0
                                                                                                                                                                                                                                          INTCON, INTE
                                                                                                                                                                                                                                                                                                                                                ;; Clear LEDs
movlw PORTC_STAT
movwf PORTC
                                                                                             RCSTA, SPEN
                                                                                                                                                                                                                                                                                                                           wait_calib
                                                                                                                                                                    ;; Signal powerup
                                                                                                                                                                                                                                                                                                   calibrate
                                                                                                                                                                                                                                                                                                                d'500000'
                                                              d'12'
d'77'
                                                                                                            flags
                                                                                                                                                                                    blink
                    bsf
bcf
bsf
bcf
bcf
imovlw
                                                                                                                                                                                                                                                                                   goto
btfss
call
tglled
delay
goto
                                                                                                                                                                                                                     goto
bsf
delay
bsf
                                                                                                                                                                                                                                                                                                                                                                                                 goto
                                                                                                                                                                                                                                                           wait_calib:
```

```
ii See if any measurement is outside deadzone threshold.
ii If not, measure again. Else, backup the raw values and ii subtract center offset.
btfss flags, 6
                                                                                                         :: First, jump right ahead and order the mount to stop. clrf strlen
                                                                                                                                                                                                                                                                                                                                    goto main_measureloop
ddrnshf x1
ddrnshf x2
ddrnshf y1
ddrnshf y2
diraddr
HIGH(chosen_dir)
diraddrh
LOW(chosen_spd)
spdaddr
HIGH(chosen_spd)
spdaddrh
                                                                                                                                      flags, 5
main_printspd
                                                                                                                                                             INTCON, INTE calibrate
                                                                                                                                                                                                                                   INTCON, INTE
                                                                                                                                                                              spdir, W
spdir_old
spdir
                                                                                                                                                                                              flags, 3
flags, 4
flags, 5
flags, 6
                                                                                                                                                                                                                                          calibrate
                                                                                                                                                                                                                                                    d'100000'
                                                                            xî_raw
x2_raw
y1_raw
y2_raw
                                                                                                                           strpos
                                                                                                                                                                                                                                                    delay d'10
adcmsr X1
deadzn X1
adcmsr X2
deadzn X2
adcmsr Y1
deadzn Y1
adcmsr Y2
deadzn Y2
  movwf
movwf
movwf
movwf
movvwf
                                                           ;;; MAIN LOOP
                                                -- !!!
                                                                                                                                                        main:
```

```
;; Find the largest measurement for each axis; they determine direction
movf x2, W
subwf x1, W
bbfss STATUS, C
movf y2, W
bbfss STATUS, C
bbfss Status, S
                                                                                                                                                                                                                                                                                                                                                                                      ;; Determine direction.
;; For possible values of spdir<4-7> see the description of
;; string routines at the end of this file.
                                                                                                                 ; swapff is a 5-instruction macro
                                                                                                                                                                                                                                                                                     ; Mark that old speed was zero
                                                                                                                                                                                                                                                                                                                                                                                                                 flags, 3
main_printspd ; If speed is zero skip this
                                                                                                                                                                                                                                            ; Mark that speed is zero
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                          ; If y = 0 we have E or W
                                                                                                                                                                ;; Determine the speed using the bins array magaparx x1, y1 call binning iorwf spdir, F
                                                                                               ;; Make sure that \{x,y\}1 >= \{x,y\}2 btfss spdir, 4
                                                                                                                                                                                                                                                                                                                              ;; Prepare to overwrite the string
                                                                                                                                                                                                           ;; Did the speed change? movf spdir, W
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                  $+4
spdir, 6
spdir, 5
main_printdir
                                                                                                                                                                                                                                                        spāir_old, W
Oxf
                                                                                                                                                                                                                                  STATUS, Z
flags, 3
tmp
                                                                                                                                                                                                                                                                           STATUS, Z
flags, 4
tmp, W
STATUS, Z
flags, 5
                                                                                                                       x1, x2
spdir, 5
$+6
                                                                                                                                                                                                                                                                                                                                                                                                                                                                         STATUS, Z
                                                                                                                goto $+6
swapff x1, x2
btfss spdir, 5
goto $+6
swapff y1, y2
                                                                                                                                                                                                                                                                                                                                                                                                                                                  mag
binning
                                                                                                                                                                                                                                                                                                                                                       str
strpos
FSR
                                                                                                                                                                                                                                                                                                                                                strlen
                                                                                                                                                                                                                                                                                                                                                                                                                                        у1, м
```

```
; If old speed was zero always print direction
                                                                                                                                                                                                                                                                                                                                                                                                        bins
                                                                                                                                                                                                                                                                                                                                                                     ;;; Diagnostic part. It prints measured values from the potentiometer with ;;; calibration center subtracted, approximate magnitudes as calculated ;;; by magapprox, measured center and extreme position from the calibration
                                                                                                                                                                                                                                                                                                                                                                                                        abs(x1^2+y1^2), abs(x2^2+y2^2) cntr, extrm
                                              ; If x = 0 we have N or S
                                                                                        ;; Did the direction change?
                                                                                                                                                                                                                                                                                             movwf argval
longimp spdaddrh, spdaddr
movf retval, W
adwf strlen, F
call start_tx
                                                                                                                                                                                         swapf spdir, W
andlw Oxf
mowwf argval
longimp diraddrh, diraddr
addwf strlen, F
                                                                                                   flags, 4
main_printdir2
spdir, W
                                                                                                                                                     tmp, W
STATUS, Z
main_printspd
                                                                                                                                  tmp
spdir_old, W
                                                                                                                                                                                  ;; Print direction.
    x1, W
mag
binning
0xff
STATUS, Z
                                            spdir, 6
spdir, 4
spdir, 5
spdir, 4
spdir, 5
                                                                                                                                                                                                                                                                     flags, 5
                                                                                                                                                                                                                                         start_tx
                                                                                                                                                                                                                                                                                    spdir, W
                                                                                                                                                                                                                                                        ;; Print speed
                                                                                                                                                                                                                                                                                                                                           main
                                                                                                                                                                                                                                                                                                                                                                                                 ;;; output format:
                                                                                                                                                                                                                                                                                                                                                                                                                             str
                                                                                                                                                                                                                                                                                                                                                                                                                      diagnostic_main:
                                                                                                                                                                                                                                                                                                                                                                                           routine.
```

movwf strpos
movwf FSR
clrf strlen

// x1, x2 - y1, y2
adacmsr x1
movwf x1
movwf x1
movwf x1
movwf x1
memcpy huns, 0x3
addwf strlen, F
adamsr x2
movwf x1
movwf x2
movwf x1
movwf x2
memcpy huns, 0x3
addwf strlen, F
adamsr x1
movwf x2
memcpy huns, 0x3
addwf strlen, F
adamsr x2
movwf x3
modwf strlen, F
adamsr x3
movwf x3
modwf strlen, F
adamsr x3
movwf x3
modwf strlen, F
adamsr x3
movwf x

;; abs(x1^2+y1^2), abs(x2^2+y2^2) magaprx x1, y1 movwf BIN

strlen, F

memcpy addwf ins\_tab

huns, 0x3 strlen, F BIN2BCD huns, 0x3 strlen, F

strlen, F

7

```
diagnostic_main
                                                                                                                                                                                                                                                ;;; Poll RB0 with 50ms debounce
wait_tx
INTCON, INTE
calibrate
                                                                                                                                                                                                             $-1
ADRESH, W
ADCONO, ADON
                                                                                                                                                                                           ADCONO, ADON d'20'
ADCONO, GO
ADCONO, GO
                                                                   STATUS, RPO
PIE1, TXIE
                                                                                                                       STATUS, RPO
PIE1, TXIE
STATUS, RPO
                                                                             $-1
STATUS, RPO
                                                                                                                                                                                                                                                                    $-1
d'50000'
PORTB, 0
rb0deb
                                                                                                                                                                                                                                                              PORTB, 0
                                                                                                                                                                               adc_measure:
bif delay Abf bif A biffic AD goto $-1 movf ADRE bcf ADCON
                                                                   bsf
btfsc
goto
bcf
return
call
btfss
call
                   goto
                                                                                                                   start_tx:
                                                                                                                                                                                                                                           tmp, W
STATUS, Z
diagnostic_bins
                                                                                                                                                                                                     str
FSR
huns, 0x3
strlen, F
              BIN2BCD
huns, 0x3
strlen, F
                                                                                                             huns, 0x3
strlen, F
                                                                  memcpy huns, 0x3
addwf strlen, F
                                                                                                                                                                                                strlen, W
                                                                                                                                                                                                                                                                   strlen, F
                                 strlen, F
                                                center, W
                                                                                 strlen, F
                                                                                           binmax, W
                                                                                                                                                                                                                            strlen, F
                                                                                                                             strlen, F
                                                                                                                                                                                                                                                                             start_tx
                                                     BIN
BINZBCD
                                                                                                                                                                   FSR
INDF, W
                                                                                                                                                                            BIN
tmp, F
                                                                                                    BIN2BCD
                                                                                                                                                         tmp, W
bins
                                                                                                                                                                                           BINZBCD
    magaprx x2, y2
movwf BIN
                                           ;; cntr, extrm
                                                                                                                                                                                                                                                                                       0x1
blink
                                                                                                                                       tmp
                                                                                                                        ins_tab
addwf
                                                                                                                                               ;; bins
                                                                                                                                                                                                                         ns_spc
                                                                                                                                                                                                                                                              ins_eol
                                                                                                                                                                                                                                                                                      movlw
call
                                                                                                                                      clrf
                                                                                                                                                                                                                                                                             call
```

;;; ROUTINES ;;; Wait for USART transmission to complete, as reported by the TXIE flag. \*\*\* Start transmission of a string.
\*\*\* Arguments: strpos is the first character, strlen is the string length.
\*\*\* Transmission is handled via interrupts. ; Start conversion ; Conversion takes minimum 32usec at 12MHz ; Minimum wait calculated from datasheet ;;; ADC measurement
;;; Select AD channel before calling
;;; Assumes BANK 0, left justified ADRES
;;; Returns with MSB in W
;;; Mait at least 3 instructions (at 12MHz) before calling again ;;; Calibration 

coda.txt

```
\% Use the red LED and ask the user to first measure the center and \% then one of the extremal positions (up, down, left or right). \% He orders the measurement using RBO.
                                                                                                                                                                                      ; Carry is used in rrf automatically
                                                   ;; First, measure the center values and average them
                                                                                                                                                                                                                   ;; Do the measurement and find the maximum value delay d'300000'
                                                                                                                                                              Y2 center, F STATUS, C tum, F center, F tum, F tum, F tum, F center, F center, F
                                                                                                                                                                                                                                                                                                                                                 tmp
binmax, W
STATUS, C
          PORTC_STAT
                                                                                            center, F
STATUS, C
tmp, F
                                                                                                                    center, F
STATUS, C
tmp, F
                                                                                                                                      Yl
center, F
STATUS, C
tmp, F
                                                                                                                                                                                                                                                                                                             binmax, W
STATUS, C
                                                                                                                                                                                                                                                                    binmax, W
STATUS, C
                                                                tmp
d'300000'
0x2
                                                                                                                                                                                                                                0x2
rb0deb
                                                                                                                                                                                                                                                                                                                          $+3
tmp, W
                                                                                                                                                                                                                                                  binmax
                                                                                 rb0deb
                                                                                                                                                                                                                                                                                     tmp, W
                                                                                                                                                                                                                                                                                            binmax
                                                                                                                                                                                                                                                                                                                                     binmax
     calibrate:
```

a.txt

```
; Used by rlf, will start cycle with LED 0
                                           ; Carry is used in rrf, so zero it out
                                                                 ; thresh is placed before bins
               ;; Calculate exponential function to bin measurements movlw bins+3
                                                                                                                                                                                                                                                                                                                            ;;; A routine to multiply a number by 3/8, used by magaprx.
                                                                                                                                                                                         ; Cycle length
                                                                                                                                        ;;; Blinking routine. It cycles three LEDs.
                                                                                                                                                                                                                          ;; Toggle the chosen LED
                                binmax, center
                                                                                                  flags, 0
INTCON, INTF
INTCON, INTE
                                                                                                                                                                                                                                                                          noblinks, F
blink_reloop
nocyc, F
blink_cyc
                                           STATUS, C
INDF, W
FSR, F
INDF
                                                                 thresh
FSR, W
STATUS, Z
$-7
                                                                                                                                                               nocyc
ledidx
STATUS, C
                                                                                                                                                                                                                                0x1
ledidx, F
ledidx, 3
ledidx
PORTC, W
ledidx, W
                                                                                            d'1000000'
                                                                                                                                                                                         0x6
noblinks
                                                                                                                                                                                                              d'166666'
tmp, W
binmax
                                                                                                                                                                                         movlw
                                                                                                                                                                                                         blink_reloop:
delay
                                                                                                                                                                                                                                                                                 goto
                                                                                            delay
bsf
bcf
bsf
return
                                                                                                                                                                                                                                                                                                       return
                                                                            btfss
                                                                                                                                                                                                                                                                                             goto
                                                                                                                                                                                                                                                                                                                                       magaprx_3_8:
                                                                                                                                                                                    blink_cyc:
                                                                                                                                                         blink:
```

```
;;; Convert 8-bit binary to BCD
;;; Adapted from:
;;; Adapted from:
;;; Argument: BIN
;;; Argument: BIN
;;; Returns: huns, tens, ones
;;; uses ADD-3 algoerthm
                                                                                       ;;; Find which bin the given value falls in.
;;; Arguments: mag is the value to be compared with the bins array.
;;; Result is given in W.
                                           Multiply by 3
    ; Divide by 8
                                                                                                                       WARIABLE binidx = 0
WHILE (binidx < 4)
movf mag, W
subwf bins-bindx, W
befsc STAVUS, C
retlw binidx
mag, F
STATUS, C
mag, F
STATUS, C
mag, F
mag, W
mag, W
                                                                                                                                                                                                                                                                                                                                   movlw d'5'
subwf tens, 0
btfsc STATUS, C
CALL ADD3TENS
                                                                                                                                                                                                                                                                                                   movlw d'5'
subwf huns, 0
btfsc STATUS, C
CALL ADD3HUNS
                                                                                                                                                                                                                                                                                                                                                                    movlw d'5'
subwf ones, 0
btfsc STATUS, C
CALL ADD3ONES
                                                                                                                                                                                                                                                       movlw d'8'
movwf count
clrf huns
clrf tens
clrf ones
                                                                                                                                                                                                                                                  BINZBCD:
                                                                                                                  binning:
                                                                                                                                                               binidx
```

Xt.

00

```
movf huns, 0 ; add ASCII Offset addlw h'30' movwf huns
                                                                                                                                                                                       movf tens, 0 ; add ASCII Offset addlw h'30 movwf tens
                                                                                                                                                                                                                           movf ones, 0 ; add ASCII Offset addlw h'30' movwf ones
                                                                                                                 movf count, 0
btfss STATUS, Z
GOTO BCDADD3
decf count, 1
bof STATUS, C
rif BIN, 1
rif ones, 1
btfsc ones, 4;
CALL CARRYONES
rif tens, 1
                                                                      btfsc tens, 4 ;
CALL CARRYTENS
rlf huns, 1
bcf STATUS, C
                                                                                                                                                                                                                                                                                                                                                                                                                                                CARRYONES:

bof ones, 4

bsf STATUS, C

RETURN
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                    bcf tens, 4
bsf STATUS, C
RETURN
                                                                                                                                                                                                                                                                                                                                              movlw d'3'
addwf tens,1
                                                                                                                                                                                                                                                                                          movlw d'3'
addwf huns,1
                                                                                                                                                                                                                                                                                                                                                                                                    movlw d'3'
addwf ones,1
                                                                                                                                                                                                                                                                                                                     RETURN
                                                                                                                                                                                                                                                                                                                                                                                                                               RETURN
                                                                                                                                                                                                                                                                 RETURN
                                                                                                                                                                                                                                                                                                                                       ADD3TENS:
                                                                                                                                                                                                                                                                                                                                                                                            ADD30NES:
                                                                                                                                                                                                                                                                                  ADD3HUNS:
                                                                                                                                                                                                            061
062
063
064
065
066
067
070
071
072
073
073
074
075
077
                                                                                                                                                                                                                                                                                                                                                                  078
079
080
081
082
083
084
085
085
```

koda,txt

```
SPEED AND DIRECTION STRINGS
These routines are computed GOTOs that append the requested string to
wherever FSR points. They return the number of written bytes in retval.
Because of their size, these routines are placed in PAGE 1 so that they
don't cross the page boundary. Also, they are 256-word aligned to make
computed GOTOs easier.
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                            ;;; Direction strings are indexed according to the following table, ;;; with indices in 4-base: ;;; no 0.0 \times 10^{-1} \times 10^{1
                                                             IF ($ >= 0x800)
ERROR "Core routines larger than a page!"
;;; Check whether we have crossed the page boundary.
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                     ;;; They return the number of characters in retval.
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                           ;;; Speed strings are indexed in ascending order.
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                               ;;; Call these subroutines with index in argval.
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                               ;;; Macro that writes a single character
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                        PCL, F.
human_readable_dir_NW
human_readable_dir_NE
human_readable_dir_SW
human_readable_dir_SF
human_readable_dir_SF
human_readable_dir_W
human_readable_dir_W
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                       char
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                         argval, W
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                       MACRO
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                   0x800
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                          char
INDF
FSR,
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                             111
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                          ;;; Human readable
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                        wrchar
wrchar
wrchar
wrchar
wrchar
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                            movwf
incf
ENDM
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                       wrchar
                                                                                                                                                                                                                                                                                          111
```

#

```
human_readable_dir_S
                   0xc + 0x2
                                              0xc + 0x2
                                                                         0xc+0x2
                                                                                                   0xc+0x2
                                                                                                                                                                                                0xc+0x1
                                                                                                                          0xc+0x1
                                                                                                                                                  0xc + 0x1
                                                                                                                                                                         0xc + 0x1
                                                                            retval
                                                                                                                              retval
                       retval
                                 sadable dir NE:
                                                  retval
                                                            eadable dir SW:
                                                                                                       retval
                                                                                                                                                      retval
                                                                                                                                                                            retval
                                                                                                                                                               adable_dir_S:
                                                                                                                                                                                       eadable dir N:
                                                                                                                                           3
                                                                                                                                                                   Š
                                                                                                                                                                  wrchar
ins_eol
movlw
movwf
goto
```

```
;;; LX200 protocol ;;; This one crosses 256-word boundary, but the both computed gotos are ;;; at the beginning, so it's 0K.
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                   ;; Sanity check
IF (HIGH($) != HIGH(human_readable_dir))
ERROR "Table crosses 256-word boundary!"
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                    argval, W PCL, F PCL, F PCO. dir.nw 1x200_dir.ne 1x200_dir.se 1x200_dir.w 1x200_dir.w 1x200_dir.e 1x200_dir.e 1x200_dir.e 1x200_dir.e 1x200_dir.e
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                              argval, W
PCL, F
1x200_spd0
1x200_spd1
1x200_spd3
1x200_spd3
argval, W
0x30
INDF
FSR, F
                                                                                                                                                                                                                                                                      0x9
retval
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                     addlw (amovwf incf lincf lincf movlw (amovwf lincf movlw (amovwf lincowf linco
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                               lx200_dir_e:
wrchar
wrchar
wrchar
wrchar
wrchar
wrchar
wrchar
wrchar
wrchar
```

0x10 lx200\_dir\_end r\_w: wrchar r\_s: wrchar goto goto  24

| 1404 | 13200\_dir\_se | 1404 | 1404 | 1400 | 1400\_dir\_se |