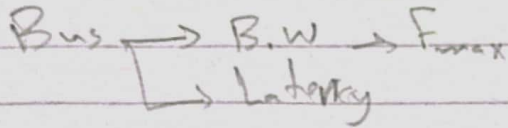




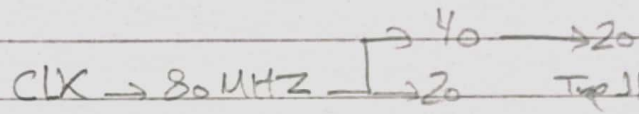
⇒ AMBA "ARM Advanced Microcontroller Bus Architecture"  
 standard ⇒ reusability ↑



الحالات المتعددة

## MCU clocks

⇒ Clock Tree TRM



يمكن انقل الى 20

\* لم يفسر تشغيل max rate لكل وحدة؟

Peripherals Power consumption لا Frequency لا  $F \propto P$  -  
 يحتاج تردد قليل فيه اضع بار في الفاي  
 - معطى MC يتولى Power, clock management و دور يتولى الدفوع  
 unit

كل CLK يتولى معقولة By default لكل Peripherals ولا يتم  
 فعلا في Peripheral في الـ ARM الـ RCC (Reset and clock control)  
 بعد من خلاله افعلا CLK لكل Peripherals ، وفي MC ثانية زي الـ atmega  
 من يتولى RCC ولا CLK يتولى شئ عاقل

⇒ General topology of the CLK Arch. (SYSCLK)

كل عام لكل الـ MC الى يتولى clock management

