

מערכות הפעלה - סמסטר אביב תשפ"ד - 234123

תרגיל יבש 1

מגישים : אייל אמדור, בארי זיטלני

ת.ז : 209351626, 318849270

אימייל : beerizitelny@campus.technion.ac.il, eyal.amdur@campus.technion.ac.il

שאלה 1

- סעיף 1 : a. בפלט התכנית יופיע הביטוי "3 8 fork" : פעמים בדיוק.

ריצת הקוד הנ"ל תתקיים כך :

- בתחילת הריצה התכנית תכנס ל main-ותדפיס את ה pid-של התהליך הנוכחי (נסמן p_1). לאחר מכן יתבצע `fork()` שלאחריו יהיו שני תהליכים (p_1, p_2), בשניהם i יעלה באחד ולאחר מכן יקפצו בלולאת ה FORK (כי $i < 3$) ויגיעו לתחילתה עם $i=1$.
- כעת שני התהליכים (p_1, p_2) יבצעו `fork()` (כלומר סה"כ יש 4 תהליכים עם $i=1$), ארבעתם יעלו את i ב-1 (כלומר $i=2$ אצל כולם) ושוב כל ארבעת התהליכים יקפצו בלולאה כיוון שבכולם $i < 3$.
- כעת ארבעת התהליכים (p_1, p_2, p_3, p_4) יבצעו `fork()` (כלומר כעת יש 8 תהליכים עם $i=2$), כל השמונה יעלו את i ב-1 (כלומר $i=3$ אצל כולם) והפעם כל שמונת התהליכים לא יקפצו בלולאה כיוון שבכולם $i=3$.
- לאחר מכן, בשורת `wait(NULL) != -1` כל תהליך ימתין לסיום *כל* הבנים שלו ולאחר מכן ימשיך להדפסה הסופית. זאת מכיוון שפעולת `wait()` תכשל (תחזיר -1) רק כאשר לתהליך לא נותרו בנים בכלל.
- נשים לב : ההדפסה הראשונית (שורה 9) תמיד תהיה של תהליך האב הראשון ורק הוא ידפיס אותה.
- ההדפסה השנייה תהיה של אחד מארבעת התהליכים שנוצרו אחרונים (p_5, p_6, p_7, p_8) מאחר ואין להם בנים כלל, הם יסיימו ראשונים את לולאת ה-`while`. לאחר מכן, רק תהליך ללא בנים חיים יכול להדפיס ולכן הסדר הוא אקראי.
- נקבל שמצד אחד פלט התכנית אינו דטרמיניסטי כיוון שיש דרגת חופש לפלט התכנית בין כל תהליכים שרצים במקביל בלי תלות אחד בשני. מצד שני הוא אינו אקראי לחלוטין כיוון שתמיד תהליך p_1 ימתין שכל בניו יסיימו את ריצתם ולכן יודפס אחרון בכל ריצה של התכנית.
- לכן התשובה הנכונה היא תשובה a - בפלט התכנית יופיע הביטוי "3 fork: 8" פעמים בדיוק שכן סה"כ ישנם 8 תהליכים וכולם יגיעו להדפסה עם $i=3$.

• סעיף 2

- d : (PID: 1000, fork: 3).
- כפי שהוסבר למעלה התהליך שה-pid שלו מודפס בשורה הראשונה הוא תהליך האב המקורי (p1) וכיוון שהוא מחכה לסיום ריצת כל בניו (ראו הסבר סעיף 1) הוא גם יודפס אחרון. מהנתון, ה-pid של p1 הוא 1000 ולכן השורה האחרונה תהיה עם pid 1000. כמו כן שורת ההדפסה הנ"ל תודפס רק כאשר $i=3$ כלומר התשובה הנכונה היא d.

• סעיף 3

- כעת כל תהליך שמגיע לשורה : while (waitpid(p, NULL, 0) != -1); ממתין רק לתהליך הבן האחרון שלו (כיוון שהערך pid_t p נדרס בכל איטרציה, כלומר מחזיק את pid של הבן האחרון שנוצר) בניגוד לסעיפים הקודמים בהם כל תהליך חיכה לסיום ריצת כל בניו.
- לכן, כל אב יכול להגיע לשורת ההדפסה רק אם הבן האחרון שלו סיים את הריצה, אך מעבר לכך הסדר הוא אקראי.
- בפרט, יתכן שהאב המקורי (p1) לא ידפיס אחרון ויש מס' אפשרויות לתהליך שידפיס אחרון ולכן התשובה לסעיף 2 במקרה זה תהיה e.

• סעיף 4

- כעת אין התניה על הקפיצה לFORK ולכן בהגעת כל תהליך לשורה 14 הוא יקפוץ חזרה לשורה 11, יעלה את i ב1 ויבצע fork().
- ללא תלות בהצלחת/כשלון הfork() התהליך יגיע לשורה 14 ויחזור על הפעולות הנ"ל ללא תנאי עצירה.
- בעצם ישנה לולאה אין-סופית שתיצור תהליכים חדשים עד למספר תהליכים מקסימלי וגם כאשר תגיע למספר זה וה-fork() ים יכשלו הלולאה תמשיך לרוץ.
- נשים לב כי אף תהליך לא יגיע לשורה 16 כלומר לא יגיע לפקודת wait() ולא לפקודת print. לכן לא יודפס כלום למסך.

שאלה 2

• סעיף 1

- הקוד הנ"ל מאתחל מערך בגודל 4 עם הערכים 0,1,2,3 .
- אחר כך בלולאה ללא תנאי עצירה מודפסים הערכים מסוף המערך להתחלתו (... -> x[-1] -> x[0] -> x[1] -> x[2] -> x[3]) בגלל שהלולאה אין סופית הקוד ימשיך להדפיס את תאי הזכרון שנמצאים לפני המערך בקפיצות של 4 בתים (כגודל של int) עד אשר יגיע לכתובת לא חוקית.
- במקרה זה ישלח signal SIGSEGV אשר מעיד על segmentation violation (פנייה לכתובת לא חוקית בזכרון) ולכן יריץ את הפונקציה seg_fault_catcher שמדפיסה את ערך הsignal (שהוא 11) ויוצאת מהתכנית (ולכן לא נגיע לשורה 23 – שורת ההדפסה של Hi).
- ההדפסה תהיה: 11->...->0->1->2->3 (כאשר "..." הוא ערך לא יודע של תמונת הזכרון).
- סה"כ ההדפסה האחרונה תהיה "11" והתשובה הנכונה היא d.

• סעיף 2

- הפונקציה catcher_fault_seg תיקרא פעם אחת בלבד . התשובה : **לא**.
נימוק :
כיוון שבטיפול שליחת SIGSEGV הפונקציה מגדירה את הטיפול בSIGFPE להיות הפונקציה עצמה, מתקיים כי בקבלת SIGSEGV (שערכו 11) הרצת שורת היציאה תבצע חלוקה ב-0 ולכן תזרק שגיאת SIGFPE כלומר הפונקציה תקרא לעצמה פעם נוספת עם ערך SIGFPE (שערכו 8) ולכן בפעם השנייה הפונקציה תצליח לצאת עם ערך exit(1) (-1/3). (8)
- לכן סה"כ הפונקציה תקרא יותר מפעם אחת (פעמיים).
- התכנית תסתיים בצורה תקינה (ע"י קריאה מוצלחת לexit) התשובה : **כן**.
נימוק :
כפי שהוסבר למעלה, קבלת סיגנל SIGSEGV בפעם הראשונה תטופל ע"י הפונקציה ובמקביל תגדיר את טיפול בזריקת סיגנל SIGFPE.
הפעם ההדפסה האחרונה תהיה של ערך הSIGFPE כלומר 8.
כך הטיפול בשגיאת החלוקה ב-0 יטופל גם הוא ע"י הפונקציה ויסיים את ריצת התכנית בקריאה מוצלחת לexit() עם הערך 1.

• סעיף 3

- השינוי המוצא בשורה 13 ייצור מצב בו התהליך יתעלם משליחת signal SIGSEGV. בעקבות כך, למרות שהחריגה מהזיכרון הצפויה בלולאת בשורה 21 תשלח סיגנל מתאים הוא יזכה להתעלמות מצד התהליך, מה שיגרור גישה לזיכרון בכתובת לא חוקית. בפנייה לא חוקית זאת, מערכת ההפעלה תשבית את התהליך ותגרום לקריסת התכנית. כלומר, התכנית לא תסיים את ריצתה כהלכה.

שאלה 3

• סעיף 1

האם יתכן שהאירועים הבאים יגרמו לסיום הריצה המיידית של תהליך A ?

אירוע	כן / לא	דוגמה / נימוק
תהליך A כותב לpipe	כן	כתיבה לpipe סגור, או לצד הקריאה של ה-pipe, תביא לשליחת סיגנל SIGPIPE שדיפלוטית מסיים את התהליך.
תהליך A קורא לkill()	כן	שליחת kill(my pid, SIGINT) תשלח kill סיגנל לעצמי ותסיים את התהליך.

• סעיף 2

האם האירועים הבאים יגרמו בהכרח לסיום הריצה המיידית של תהליך A ?

אירוע	כן / לא	דוגמה / נימוק
תהליך A כותב לpipe	לא	כתיבה תקינה לpipe לא מסיימת את התהליך (שכן אחרת אין משמעות לצינור תקשורת שהורג את עצמו)
תהליך A קורא לkill()	לא	שליחת kill(other pid, SIGINT) תשלח kill סיגנל לתהליך אחר ותסיים אותו, התהליך הנוכחי ימשיך בפעולתו.

• סעיף 3

האם האירועים הבאים יגרמו בהכרח למעבר מידי ממצב משתמש ב A-למצב גרעין?

אירוע	כן / לא	דוגמה / נימוק
תהליך A כותב ל (pipe) מחובר לתהליך B	כן	ביצוע כתיבה ל pipe מנוהלת על ידי הגרעין – בפרט הכתיבה משתמשת בקריאת מערכת sys_write שיכולה להיות מופעלת רק במצב גרעין. לכן כתיבה ל pipe בהכרח מלווה במעבר ממצב משתמש למצב גרעין.
תהליך A קורא ל dup()	כן	Dup היא קריאת מערכת ולכן המשתמש חייב לעבור למצב גרעין כדי שתהיה לו גישה אליה.
תהליך B קורא מה (pipe) הוא רץ על ליבה שונה מזו של A	לא	קריאה מה pipe מכניסה למצב בגרעין (בזהה לכתובה), בדוגמא זו תהליך B יכנס למצב גרעין אך תהליך A לא.

• סעיף 4

האם execv יוצרת מופע חדש בעבור האובייקטים הבאים?

אירוע	Stack	FDT	Heap	PCB
כן / לא	כן	לא	כן	לא