

AnálisisEntonaciónLógica difusaSimulación

Entradas2

Salidas1

☒ EsquemaPI difuso

Generar

Cargar

Salvar

Salvar como...

Exportar FIS

EstructuraEntradasSalidasReglasPruebaRespuesta

IF error[cero] AND derivada del error[cero] THEN señal de control[cero]
IF error[positivo alto] AND derivada del error[positivo alto] THEN señal de control[negativa alta]
IF error[negativo alto] AND derivada del error[negativo alto] THEN señal de control[positiva alta]
IF error[positivo bajo] OR derivada del error[positivo bajo] THEN señal de control[negativa]
IF error[negativo bajo] OR derivada del error[negativo bajo] THEN señal de control[positiva]
IF error[cero] THEN señal de control[cero]
IF (NOT-error[positivo alto]) OR derivada del error[negativo alto] THEN señal de control[positiva]
IF (NOT-error[negativo alto]) OR derivada del error[positivo alto] THEN señal de control[negativa]
IF (NOT-error[positivo bajo]) AND derivada del error[negativo bajo] THEN señal de control[positiva]@0.80%
IF (NOT-error[negativo bajo]) AND derivada del error[positivo bajo] THEN señal de control[negativa]@0.80%

1

Logica

☒ AND☐ OR

error

negativo alto

negativo bajo

cero

positivo bajo

positivo alto

None

4

☐ negar

derivada del error

negativo alto

negativo bajo

cero

positivo bajo

positivo alto

None

3

☐ negar

señal de control

negativa alta

negativa

cero

positiva

positiva alta

None

5

1,00

6

Agregar7

Cambiar8

Eliminar9

Crear10