



Ce systeme genere une impulsion 200ms sur ses sorties pour commander relais latch en TTL

PTT_A commande le relais A
 PTT_B commande le relais B
 PTT_C relais A et B mixés , suivant choix fait par BP selection (cde PTT_A et PTT_B restent prioritaires.

BPO led1 et led2 off >> entrée C relais desactivés
 1 impulsion BP >> led1 on entrée C relais A validé
 1 impulsion BP >> led2 on entrée C relais B validé
 1 impulsion BP >> led1 et led2 on entrée C relais A et B validé simultanés

La commande PTT se fait en +5V ou en 0V suivant le mode choisi:
 Appui long ≥ 5 s : inversion logique, sauvegardée en EEPROM, confirmée par 3 flashes.
 Visu au boot :
 1 flash = mode normal (détection front 0 \rightarrow 5 V),
 2 flashes = mode inversé (détection front 5 \rightarrow 0 V).

Programmation en UDPI, logiciel disponible sur:
[//github.com/f1ssf/](https://github.com/f1ssf/)

V2.0 Modif schemas CON 18pts => 2 x 9 pts
 V1.2 Ajout des modes inversés et seq flash leds
 V1.1 Rename pins connectors
F1SSF opérateur Franck

Sheet: /
 File: latch_2_chanel.kicad_sch

Title: Systeme de commande 2 relais latch TLL

Size: A4 Date: 2025-10-08

KiCad E.D.A. 9.0.2

Rev: V2.0

Id: 1/1