**Цель лабораторной работы:**

Изучить особенности арифметических команд ассемблера процессора TMS320C6x.

На языке ассемблера TMS320C6x подготовить программу, соответствующую следующей последовательности операций.  
**Операция 1.** Выбирается с размещением результата в регистре (регистровой паре) R1 (назначить из РОН по своему усмотрению).

Умножение 16х16 старших бит чисел 9100А000h и 8100С000h, где первый операнд – число без знака, второй – со знаком.

**Операция 2.** Вычислить абсолютную величину содержимого R1 (для регистровой пары использовать только четный регистр) с размещением результата в регистре R2 (назначить по своему усмотрению).

**Операция 3** с размещением результата в регистре R2:

R2 сложить с 16-разрядной знаковой константой (принять по своему усмотрению);

**Код:**

mvk 0a000h, a0  
 mvklh 09100h, a0  
 mvk 0c000h, a1  
 mvklh 08100h, a1  
 mpyhsu a1, a0, a2  
 nop 1  
 abs a2, a3  
 addk 01h, a3











