

## Preguntas cortas

1. ¿Qué es GNU Make?

- Herramienta que genera o automatiza un código.
- Determina automáticamente cuáles piezas de código de un programa necesitan ser compiladas o recopiladas y ejecuta comandos para esto.
- Los comandos que ejecuta *make* se encuentran dentro de un archivo llamado *makefile*.
- Altamente utilizado en los sistemas operativos tipo *Unix/Linux*.

2. ¿Cuales son los componentes más importantes de un archivo Makefile?

Los principales componentes de un archivo makefile son las asignaciones, comentarios, objetivos y comandos.

3. ¿Cómo se define (asignaciones) y utilizan los macros dentro de un Makefile? Brinde un ejemplo.

Una definición dentro de un makefile se puede definir de la siguiente forma:

- CC=gcc

y se utiliza en un comando de la siguiente forma:

- \$(CC) file.c

4. ¿Qué utilidad tienen los macros que hacen referencia a herramientas del toolchain?

Los macros facilitan la compilación cruzada al utilizar variables de entorno, además de generalizar los casos de uso.

## Referencias

Aguilar, M.A. (2009). *Tutorial 5: Uso de Make y escritura de Makefile*.