a.a. 2021/22

Fabs :)

Fondamenti di   
analisi e verifica del software

prof. Isabella Mastroeni

# NOTA

**Questi appunti/sbobinatura/versione “discorsiva” delle slides sono per mia utilità personale**,  
 quindi pur avendole revisionate potrebbero essere ancora presenti typos, commenti/aggiunte personali (che anzi, lascio di proposito) e nel caso peggiore qualche inesattezza!

Comunque spero siano utili! 🌸

Appunti e puttanate sono scritte *principalmente* in questo stile.

**Questo file fa parte della mia collezione di sbobinature,   
che è disponibile (e modificabile!) insieme ad altre in questa repo:**<https://github.com/fabfabretti/sbobinamento-seriale-uniVR>

# Indice

[NOTA 2](#_Toc158219806)

[Indice 3](#_Toc158219807)

[Analisi dinamica 5](#_Toc158219808)

[Testing 5](#_Toc158219809)

[Monitoring 5](#_Toc158219810)

[Model checking 5](#_Toc158219811)

[Model checking 5](#_Toc158219812)

# Analisi dinamica

22 Analisi dinamica 1 Testing

Sarebbero le basi fondamentali teoriche del testing. Vediamo due tipi di analisi di questo tipo:

|  |  |  |
| --- | --- | --- |
| Testing |  | Monitoring |
| Analisi che guarda l’esecuzione intera del programma; come l’analisi statica, cerca di dare risposte sull’intera esecuzione e si fanno scelte di approssimazione.  Se nell’analisi statica la scelta sta nell’accettare risposte approssimate (es. prendo un intervallo riempiendo i buchi). Il testing invece fa una scelta diversa: si decide di guardare esattamente l’esecuzione del programma, ma guardando un insieme intero (e quindi decidibile) |  | E’ un controllore che mantiene controllato se un’esecuzione soddisfa determinati limiti o viola determinate proprietà.  Riguarda programmi in esecuzione; di solito si tratta di software che girano insieme al programma che stiamo analizzandoUn esempio sono le tecniche di intrusion detection. |

Ce ne sono altre che non vediamo in quanto sono metodi molto più pratici e collegati a strumenti concreti:

* Debugging
* Emulation/virtualization
* Profiling/tracing
* **Slicing**  
  Ho una variabile di interesse da osservare in output; il codice è molto grande quindi fare un’analisi statica sarebbe troppo costoso… allora faccio lo slicing per estrarre dal programma originale solo quella sottoporzione di programma che ha effetto sulla variabile che mi interessa, e elimino tutto il resto.
* **Disassembly e decompilation**Servono in quei contesti in cui devo analizzare codice binario; dato che tutti gli altri strumenti che ho sono per codice più ad altro livello, cerco di ricreare il codice ad alto livello.

# Testing

#### Def Testing

Consiste **nell’eseguire il programma su un certo sottoinsieme di valori di input**.

La definizione standardizzata dall’IEEE è: “*Il proceso di analisi di un software per rilevare le differenze fra le condizioni esistenti e richieste (ovvero difetti, errori e bug) e per valutare le feture del software*”.

E’ una tecnica **dinamica**, perché **esegue il programma**. Questo significa che **passa per la non decidibilità**, nel senso che posso togliere un pezzo di problema testando su un insieme limitato di input, ma comunque se il problema non termina sono fottuto.

Hanno due problemi grossi:

* Devono capire se **quando una computazione ci mette tanto** è perché il programma non termina o è semplicemente lento.
* Usiaimo un **subset molto piccolo dei possibili input**: quindi, dobbiamo supporre che il comportamento di ogni input ossibile sia coerente con il comportamento osservato.

## Obiettivi del testing

Abbiamo due tipi di testing con diversi obiettivi:

* **Debug testing**: serve a trovare difetti e errori.
* **Acceptance testing**: serve a fornire una validazione dell’affidabiità del software, secondo diversi termini:

1. Correttezza
2. Sicurezza
3. politiche di accesso
4. …qualunque altre proprietà definibile sul programma.

In entrambi i casi, il testing ha l’obiettivo generale di validare delle specigiche. Dovvrò trovare un insieme di input grande abbastanza da trovare questi errori che fanno fallire.

## Terminologia

In italiano, purtroppo, non abbiamo lo stesso livello di distinzione che troviamo in inglese.

* **Mistake**: azione umana che ha prodotto un erroe; per esempio, l’errore di programmazione che fa si che ho scritto in modo sbalgiato una variabile, etc.   
  Il mistake è la causa dell’errore/fault.
* **Fault (o defect):** è l’errore vero e proprio presente del codice (magari frutto di azione umana).
* **Failure**: se il programma da qualche parte ha un errore, comunque non è detto che il problema diventi evidente; la failure è l’incapacità del sistema o di un componente di funzionare dentro i propri requisiti.   
  Un problema non testato adeguatamente potrebbe contenere dei difetti (fault) ma non dare fallimenti.
* **Errore**: qui si intende l’errore come misura; è la differenza fra una condizione o un valore computato, osservato o misurato rispetto al valore o alla condizione vera, specificata o teoricamente corretta. E’ la differenza fra quello che misuriamo e quello che ci aspettiamo.
* **Specifica**: è il documento che in modo ipiù o meno formale mi permette di descrivere quali sono le caratteristiche che vorremmo fossero dimostrate e verificate nel nostro programma.

Quindi:

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| Il programmatore fa un **errore** (legato a distrazione, ignoranza, etc). | 🡪 | Questo errore si manifesta nel codice come un **difetto** | 🡪 | La **failure** è l’effetto visibile della presenza del difetto dentro il programma. Mi accorgo di questo fallimento solamente comparando con la specifica. |

Se il testing non arriva a rendere evidente il difetto.. questo rimane latente, e può evidenziarsi nel momento meno opportuno. Quindi, il testing ha l’obiettivo di rilevare i fallimenti.

E’ comunque una cosa diversa dal debugging! Il testing rivela esclusivamente il fallimenti; **non c’è ancora il passaggio a “capire dove è avvenuto l’errore”**. Il testing si limita a rilevare l’esistenza del difetto; solo con il debugging potrò poi cercare dove si trova.

#### Esempio

* **Mistake**: errore del programmatore che ha scritto il programma che vuole duplicare un valore come “moltiplicazione del valore per se stesso”.
* **Difetto**: c’è scrittto “\*” anziché “+”
* **Failure**: usando in input dei valori la cui potenza di due e il doppio sono diversi, noterò che l’output è diverso rispetto a quello che mi aspettavo.

1. Per esempio, 0 o 2 non evidenziano fallimento
2. 1 invece sì (ottengo 1 anziché 2)

## Decidibilità

Quali sono gli aspetti decidibili e non decidibili nel testing?  
Per formalizzare questi teoremi devo prima formalizzare il concetto di testing.

### Formalizzazione del concetto di testing

#### Def Testing (formale)

Presa una funzione , descriviamo il programma come , ovvero la funzione che calcola sull’input .

#### Def Correttezza su un input

Per definire la correttezza, dichiamo che è true quando restituisce esattamente il risultato atteso rispetto a qualche specifica.

#### Def Correttezza del programma (generale)

Quindi, il termine è corretto in termini assoluti (aka indipendentemente dall’input) quando per ogni possibile valore in input, il risultato che ottengo applicando a quell’input è esattamente quello che mi aspetto.

Ovviamente, se è infinito questo problema non è decidibile.

#### Def Esecuzione di un test

Supponiamo di rappresentare un test come .Il test è un dottoinsieme dei dati , quindi . I singoli dati di input di test saranno .Eseguire il test significa eseguire su tutti i .

#### Correttezza su un test

indica che il test è corretto su tutti i test per tutti gli elementi .

#### Test di successo

L’obiettivo del testing è **rilevare i fallimenti**: un test è di successo quando trova dei fallimenti.

Un test ha succeso per , ovvero , se rileva uno o più fallimenti in , ovvero se il programma non è sound su :

Se, al contrario, il programma si comporta sempre bene – cioè , allora non posso dire niente.

#### Test ideale

Chiamiamo test ideale il test per il quale se il test è per tutti i valori, allora il programma è

In questo modo, se fallisce un test ideale allora sappiamo che il programma è sicuramente corretto.

### Criterio di selezione di test

Chiaramente non possiamo elencaare tutti i possibili valori su cui facciamo i test, quindi ci servono dei criteri in base ai quali selezionare gli input.

#### Def Criterio di test

Un criterio di test per è un insieme di predicati sul dominio del programma. Seleziona dati di test usando i criteri in .

Un insieme di test è selezionato da un criterio , ovvero , se per ogni elemento esiste un criterio soddisfatto da , e per ogni criterio esiste un test che lo soddisfa. Ovvero

tale per cui è tale per cui è .

I criteri possono avere delle proprietà:

#### Def Affidabilità di un criterio -

Un criterio è affidabile per se **per ogni coppia di test e selezionati da , se ha successo lo ha anche e** viceversa. Quindi, se trova un errore lo trova anche e viceversa. (insomma se tutti danno lo stesso risultato)

Non è più un problema dei dati, ma del criterio che deve riuscire a selezionare dati di test che siano tutti affidabili (o tutti NON affidabili). Sposto il legame con la rilevazione dell’errore dai dati al criterio.

Non è necessario che tutti trovino lo stesso fallimento; basta che ce ne sia uno.

#### Def Validità di un criterio -

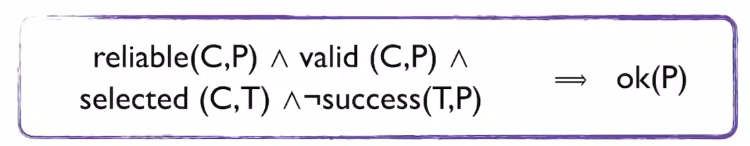
Un criterio è detto valido se quando il programma non è corretto allora è effettivamente in grado di trovare un errore.

Quindi sto spostando il legame con la rilevazione dell’errore dall’errore al programma.

#### Esempio

* ovvvero negli input che non mi danno problemi, allora sicuramente il criterio è perché seleziono solo test che mi danno la stessa risposta (“il programma è corretto). Tuttavia, non è : perché il programma di fatto non è giusto e questi dati di test non mi permettono di trovare l’errore.
* ovvero ho dentro sia input buoni che input che rilevano l’errore, allora ho e
* allora ho sia che

### Teorema di Goodenough e Gerhart



E’ il primo risultato su questi aspetti. Se trovo almeno un criterio di test è affidabile, valido e se almeno un test selezionato dal criterio il programma non è di successo (ovvero è … allora il programma è corretto.

Funziona perché

* Se il test è reliable, allora tutti i possibili input danno lo stesso risultato di T, ovvero not success
* C è valid, quindi se ci fosse un errore lo troverebbe.

E’ chiaro che sono condizioni molto forti, e in generale questo problema non è decidibile.

### Teorema di Howden

Non esiste un algoritmo che, dato qualunque programma , genera un test ideale finito, ovvero un test selezionato da una condizione valid E reliable.

La decidibilità non ce la fa proprio per colpa di quella E.

L’intuizione della dimostrazione è che se io avessi un programma che è corretto su tutti gli input tranne che su un input , e supponendo di poter fornire un criterio sia affidabile che valido.. vorrebbe dire che dovremmo generare solo test che contengono , che però noi non conosciamo. Quindi dovremmo generare tutti i possibili input, che sono infiniti.

Quindi il problema di decidibilità: è possibile che esista, ma non riusciamo a calcolarlo in modo algoritmico.

## Test esaustivo

E’ l’unica alternativa, ma è assolutamente impossibile – persino in contesti finiti. Se pure un programma fosse terminante, ci sono una quantità davvero esponenziale di possibili esecuzioni.

### Tesi di Dijkstra

Non è dimostrata, ma è chiara anche alla luce delle informazioni che abbiamo da Fondamenti:

I programmi di testing possono rivelare la presenza di errori nel programma, ma non possono provare la loro assenza.

Legato a questo, ci sono numerosi problemi di decidiblità:



## Generazione dei casi di test

Tutte queste informazioni ci fanno capire che la scelta dei test è cruciale per determinare la qualità del testing. Quindi, **il problema si sposta sul capire quando i nostri casi di test sono adeguati.**

In generale, quindi¸il testing include una certa creatività: devo capire quello che avviene nel programma dopo averlo scritto. Generare i casi di test è difficile, perché bisogna superare i limiti imposti durante la programmazione.

**E’ essenziale pianificare come scegliere i casi di test, e misurare le risposte e capire quando fermarsi.**

### Divisione in classi di equivalenza

La generazione dei casi di test passa attraverso il **partition testing**, ovvero cerco di **dividere i possibili input del programma in classi di equivalenza** e avere almeno un candidato per ogni classe.

Questo si può fare in vari modi:

* **Randomicamente**: suppongo che l’errore sia uniformemente distribuito nell’esecuzione del programma. E’ il più semplice, ma non sfrutta eventuali informazioni che abbiamo sul programma.
* **Funzionale** **(black box):** non conosco niente del mio codice se non la funzionalità, e mi baso sui casi limite della funzione che sto calcolando. Ad esempio, se sto facendo il doppio, posso testare quei numeri in cui so che il risultato si sovrappone ad altre funzioni.
* **Strutturale (white box):** conosco il codice, e individuo gli elementi in base a questo
* **Grey box**:   
  
* **Fault**-**based**: è abbastanza vicina alla funzionale. Ho una classe di errori che ritengo possano essere generati dal programma, e cerco di sollecitare proprioo quelli.

Noi ci focalizziamo sulla strutturale.

### Divisione strutturale: code-based testing

Così come l’analisi statica cerca di approssimare semantica dal codice, così qui sfruttiamo la stessa informazione per generare casi di test e misurare se posso ritenere l’insieme generato sufficiente.

In questo caso, il termine che si utilizza è la **coverage**.

## Coverage

#### Def Coverage

E’ una misura di completezza. Cerca di caratterizzare rispetto a elementi di riferimento quanto i miei test li coprano; in che percentuale l’esecuzione degli elemetni considerati importanti è eseguita.

“Quali elementi non sono ancora stati eseguiti?”

Ci accertiamo che non ci siano parti di programma che il mio test non sia andato a sollecitare. Ma quali sono queste parti? Tipicamente:

* **Control flow graph**
* **Statements** (CFG nodes) o **branches** (CFG edges)
* Combinazioni e frammenti: **condizioni** o **cammini**.

Questi aspetti possono anche essere combinati con testing funzionali.

Ugualmente, comunque, non ho nessuna garanzia: **eseguire tutti gli elementi del CFG non mi assicura di aver trovato tutti glìi errori**; questo perché eseguire un’operazione sbagliata non è detto che mi sia sufficiente a rendere quell’errore evidente.

L’idea è che questo strumento può alzare la confidenza che ho nel testing per **migliorare l’affidabilità** dei casi di test.

Il criterio su cui si basa il valore di casi di coverage è il **criterio di inadeguatezza**: ovvero, si parte dall’assunzione che **se alcune parti di codice non vengono testate allora il testing non è adeguato**. Praticamente, uso la coverage come indice di quando posso considerare i miei test adeguati: finché non ho coperto una percentuale sufficiente di elementi non mi ritengo soddisfattx.

Criteri per calcolare la coverage:

* **Statement testing**: coverage dei comandi(nodi)
* **Coverage dei rami** (archi)
* **Coverage delle condizioni primitive**; cioè per ogni guardia il test controlla che la guardia sia stata testata almeno una volta a vero e almeno un avolta a falso.
* **Coverage dei cammini**
* **Coverage di data flow**: sono legate a tutte le tecniche di analisi statica che abbiamo già visto.

L’obiettivo ovviamente è trovare un compromesso fra cià che è impossibile e ciò che non è ancora sufficientemente dettagliato per dare una risposta.

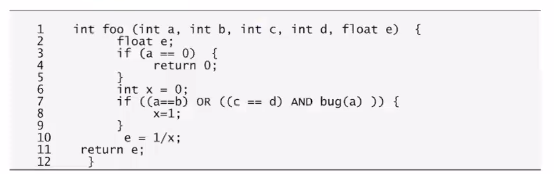
### Statement testing

**Criterio di adeguatezza - obiettivo**: ogni statement o node del CFG deve essere eseguito almeno una volta.

**Coverage** – misura del raggiungimento dell’obiettivo:

**Ratio**:l’errore in un comando può essere rivelato solo eseguendolo, E’ una condizione non necessaria ma sufficiente.

#### Esempio 1



Ci interessa eseguire ogni comando almeno una volta.

Consideriamo l’input . In questo modo, vengono eseguite solo le prime 5 righe. Per coprire anche le altre, posso aggiungere il test per arrivare a fare tutte le altre istruzioni alle linee 6-12.

Prendendo entrambi questi input, prendo il 100% del programma.

#### Esempio amonaolta



E’ il può grezzo: per esempio, in questo caso non viene mai percorso il ramo False del test

### Branch testing

Criterio di adeguatezza: ciascun ramo (edge del CFG) deve essere eseguito almeno una volta.

Coverage:

#### Esempio 1

Vogliamo degli input per cui riesco a prendere sia il ramo vero che il ramo falso. I due test scelti in precedenza mi risolvono già il test a riga 3, perfché una volta è vero e una volta è falso. Il problema invece è sulla condizione a riga 7, perché vogliamo vederla sia a vero che a falso.

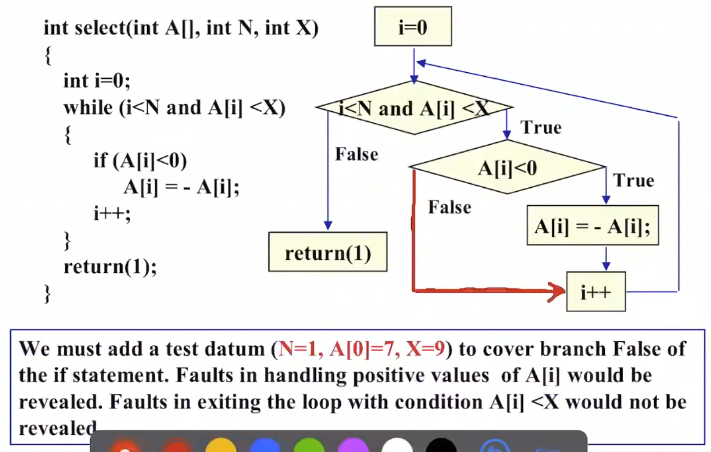


Un esempio che copre il caso mancante è , perché in questo modo rendiamo falso sia che .

Raggiungere il 100% non è tipicamente realistico su programmi di grandi dimensioni. Si mette, di solito, un .

Attenzione: ancora non abbiamo mai testato la condizione .

#### Esempio2



### Condition testing

#### Statement vs branch

Attraversando tutti i rami del programma sicuramente attraversiamo anche tutti i nodi, ma non il contrario. Ma potremmo comunque non aver coperto tutte le condizioni: se ho delle consizioni con dei connettivi logici, potrei aver verificato solo la prima parte e non le sottoespessioni successive.

Cerchiamo di evitare glierrori dovuti a condizioni di test che non sono state testate. Vogliamo testare le consizioni individuali in ciascuna espressione booleana.

Criterio di adeguatezza: ciascuna condizione semplice deve essere eseguita almeno una volta.

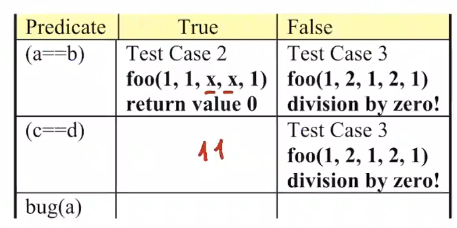
Coverage :

Possiamo soddisfarre questa condizione senza soddisfare il branch coverage.

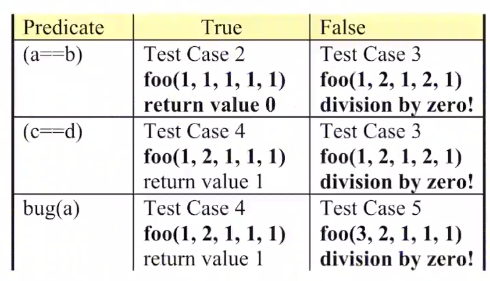
#### Esempio 1

Nella linea 7 del primo esempio abbiamo già visto che ci sono tre sotto espressioni: , e . Non abbiamo mai testato il vero/falso di .

Per poterla testare dobbiamo scoprire come funziona , ma possiamo già osservare che abbiamo già testato…



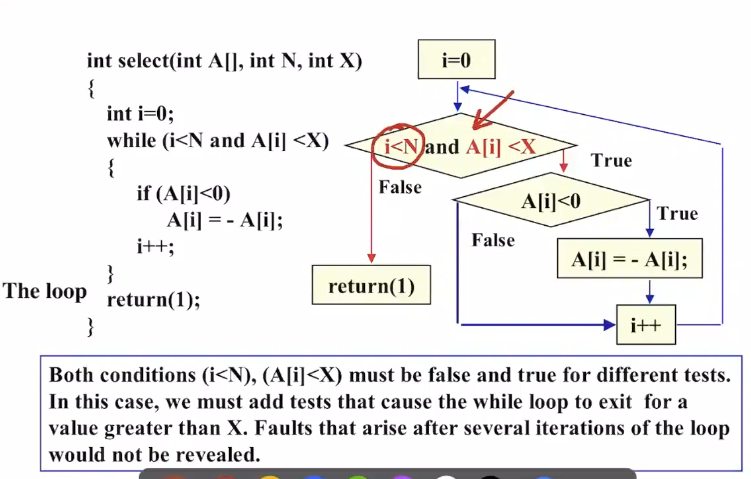
Ci manca proprio , che è definito come “ ritorna vero quando . In questo caso, l’input che vede anche è



Con questi esempi di input abbiamo una copertura al 100% anche delle condizioni.

#### Esempio 2

Non abbiamo mai testato l’uscita dal loop con



### Coverage dei cammini

La richiesta, ovviamente, sarebbe di esplorare tutte le possibili sequenze di cammini del control flow. E’ chiaro però che se ho cicli mi esplodono i percorsi… Quindi, mi serve un compromesso.

Criterio di adeguatezza: ogni cammino deve essere eseguito

Coverage:

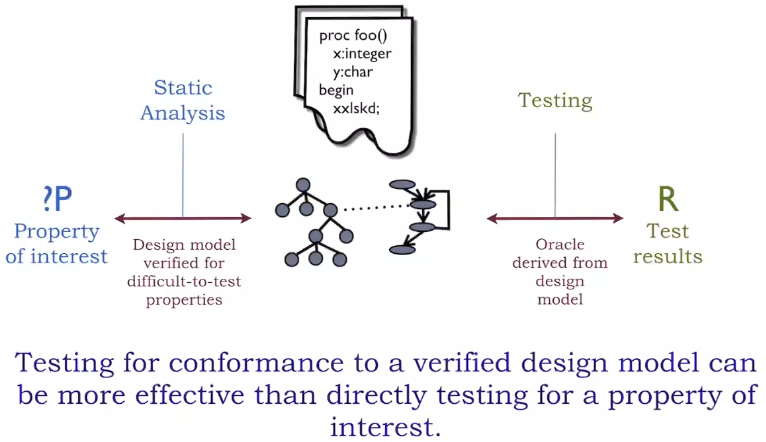
Un esempio di criterio di adeguatezza adattato ai loop è che eseguo il loop solo un certo numero di volte. E già così mi esplode! (path che esegue 0 volte, 1 volta, 2 volte, etc.)

La tecnica principale per rendere pratica la copertura dei cammini è quella di partizionare l’insieme infinito di cammini in un insieme di classi equivalenti. Alcuni criteri sono:

* # iterazioni del ciclo
* Lunghezza dei cammini da attraversare
* Dipendenze fra i cammini (seleziono delle condizioni. What?)

Una coverage del 100% corrisponderebbe praticamente ad eseguire il programma.

## Combinare analisi e test



Combinare analisi statica e dinamica può essere una scelta vincente. Posso sia usare la statica per aiutare il testing, sia usare la dinamica per aiutare la statica.

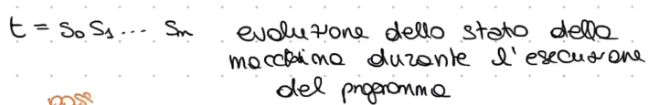
# Monitoring

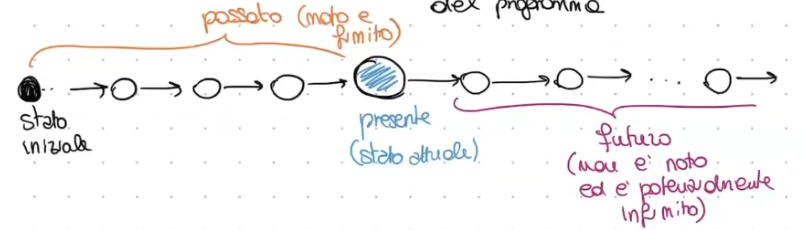
L23 – Analisi dinamica 2 – Monitoring

Il monitoring è una tipologia di analisi dinamica che permette di monitorare quello che avviene nell’esecuzione del programma rispetto a determinate specifiche. E’ una tipologia di analisi dinamica che segue maggiormente l’aspetto semantico.

Su cosa si basa il monitoring?

Consideriamo la semantica delle tracce. Il nostro programma è descritto attraverso la sequenza di stati del prgramma.





#### Def Monitoring

Il monitoring consiste nel valutare la validità di una proprietà sullo stato attuale esclusivamente in funzione degli stati passati.

Sembra una banalità, ma non lo è perché questo dà forti limitazioni su quello che possiamo verificare: bisogna che la propietà possa effettivamente essere determinata in funzione del passato…

Questo è il contesto in cui formalizziamo ciò che viene chiamato execution monitor.

### Execution monitor

Supponiamo di avere un dominio di denotazioni delle tracce come segue:

* un insieme insieme di tutte le possibile sequenze di esecuzione di stati.
* sistema
* insieme di tutte le possibili tracce di esecuzione di , e quindi

Ora possiamo definire le proprietà.

#### Def Politica di sicurezza

Predicato sull’insieme delle esecuzioni del sistema. In particolare, soddisfa se è vero.

Questo però è troppo generico per poter poi determinare se esiste un monitor che può verificare la politica. Quindi…

#### Prima condizione necessaria all’esistenza del monitor: verificabilità sulle singole tracce

La politica è verificabile mediante un monitor se esiste un predicato definito sulle singole tracce tale che

… ovvero è verificabile mediante un monitor se è verificabile guardando la singola traccia.

#### Seconda condizione necessaria all’esistenza del monitor: deve essere una proprietà safe

L’appartenenza di un elemento alla proprietà – ovvero la soddisfacibità del predicato – dipende esclusivamente dall’elemento stesso . Questo si definisce come “p è una proprietà”.

Queste due proprietà sono necessarie affinché una proprietà sia monitorabile. Quindi, esistono anche poprietà non monitorabili. In particolare, ad esempio…

* **II condizione non vale per le politiche di information flow.**  
  information flow = non esiste un flusso di informazione che viaggia dall’input all’output.  
  Come faccio a verificare se qualche informazione passa? Devo verificare se ci sono delle variazioni dell’input visualizzabili nel risultato. Per determinare se il valore di a ha effetto su b (= c’è flusso di informazione da a b) devo variare il valore di a e vedere se il valore di b è diverso. Ma questo vuol dire prendere almeno due esecuzioni che differiscono sul valore di a e vedere cosa succede al valore di b; automaticamente, se devo confrontare due esecuzioni diverse, significa che la veridicità della proprietà non dipende dalla singola esecuzione. E quinid non è una proprietà.
* **Alcune politiche dipendono anche da cosa può avvenire nel futuro.**Ad esempio, se ho un vincolo di confidenzialità su un certo documento, il fatto che sia confidenziale può essere vera in un punto ma falso in un punto futuro; non è quindi monitorabile.

### Proprietà di safety

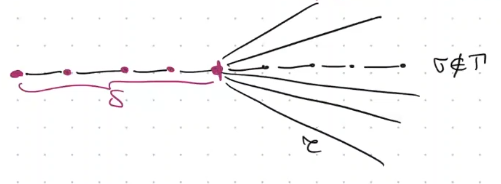
La caratteristica formale che carattereizza queste proprietà si riassume nella proprietà di safety. Intuitivamente, questo significa che posso garantire che non può accadere nulla di negativo.

Formalmente:

è una proprietà di safety se dipende esclusivamente dal passato, ovvero

Con prefisso di . “Sembra più complicata di quello che è.

Vuol dire che se ho la mia traccia che non soddisfa la proprietà – ovvero – allora esiste un prefisso (= un pezzo che va dallo stato iniziale fino a un certo punto) tale per cui qualunque sia il modo con cui io completo l’esecuzione, comunque quello che ottengo non sta in .

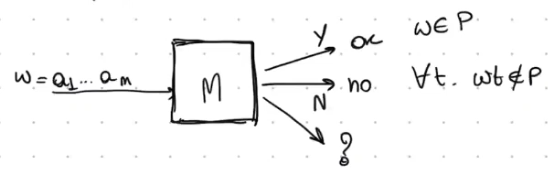


Possiamo distinguere le poitiche di sicurezza in tre macrocategorie:

* **Politiche di controllo degli accessi**: proprietà di safety perché io vado a bloccare definitivamente quando c’è la violazione. Se qualcuno è entrato dove non poteva entrare, non si torna indietro…
* **Proprietà di flusso di informazione**: come visto prima non sono di safety, ma non sono nemmeno prorietà! Non dipendono da un pezzo della storia.
* **Disponibilità di una risorsa**: dipende da una sola esecuzione, ma dipende anche dal futuro. Non posso violare la proprietà in modo definitivo.

#### Monitor (formale)

Un monitor per una proprietà è un programma che riceve in input una sequenza di stati (uno alla volta) e in funzione di questi restituisce il valore successivo se la proprietà è verificata.



#### Problema del monitoring

Data una logica (che mi serve per definire la logica dei miei predicati)  
Data una formula , cioè descrive in modo formale la proprietà da verificare

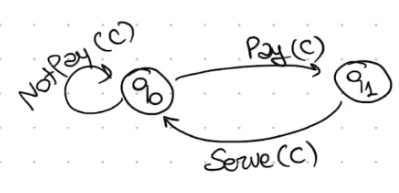
Allora costruire un monitor per significa costruire l’oggetto tale che se è soddisfatta l’esecuzione del sistema continua, altrimenti agisce in qualche modo (in base al monitor).

#### Enforcing

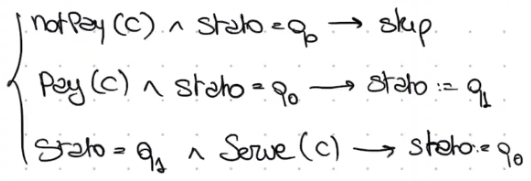
Quindi il monitor non è proprio una semplice analisi: durante l’analisi possiamo agire sull’esecuzione!  
Nell’analisi ci limitiamo ad osservare, menrte qui abbiamo modificato la semantica.   
Si parla di enforcing: se la proprietà è soddisfatta, allora la semantica rimane la stessa; se invece non è rispettata, la “forzo”.

I linuguaggi che si possono utilizzare, tipicamente, spaziano:

Vediamo questo esempio come automa di una macchinetta che serve le merendine:



Con, quindi, le seguenti transizioni:

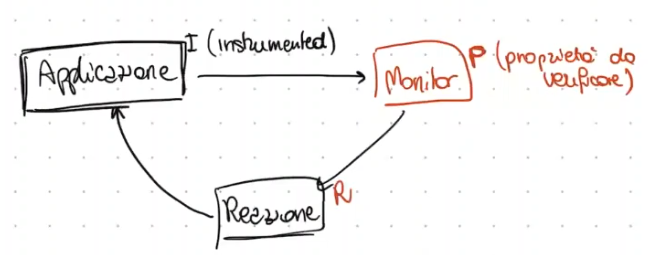


Per esempio potremmo voler garantire che dopo un pagamento ci sia sempre un servizio.

### Problematiche della progettazione di un monitor

* **Instrumentazione del codice**  
  ovvero arricchire il codice del programma trasformandolo in un nuovo programma che ha al suo interno dei nuovi strumetni che permettono al monitor di catturare elementi. Diamo al monitor i punti di osservazione. Assomiglia ai breakpoint del debugger.
* **Scelta adeguata del linguaggio di specifica**deve essere un linguaggio succinto, perché il monitor lavora insieme al programma e di conseguenza non possiamo bloccare il programma…  
  oltre che facile ed espressivo.

Quindi, la nostra situazione è



Il livello di integrazione (“reazione”) può essere fatto offline o online:

* **Offline**: è un monitor che viene applciato solamente sulla fine dell’esecuzione, ad esempio sui file di log. E’ sempre possibile e non richiede proprietà di safety, però non è il monitor tipico. Non permette di evitare che avvenga la violazione.
* **Online**: è un programma eseguito parallelamente all’esecuzione del programma monitorato. Ci sono vari tipi:

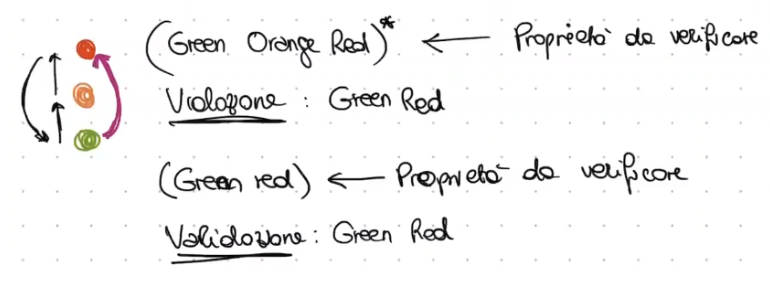
1. **Outline**: Pone più peso sull’interazione monitor, rendendo l’instrumentazione meno rilevante
2. **Inline**: Si ounta all’instrumetnazione, integrando il monitor nel programma stesso.  
   

### Validazione vs violazione

Un altro aspetto importante è la differenza fra validazione e violazione. Tipicamente, il monitor si porta nel contesto della violazione: quando la proprietà è violata viene riportato. La validazione, che invece è tipica dell’analisi statica, consiste nel confermare che una proprietà vale su tutte le tracce, aka l’assenza del controesempio.

* **Validazione**: dimostrare che qualcosa di negativo non avviene
* **Violazione**: dimostrazione che è avvenuto qualcosa di negativo.

Se ad esempio consideriamo il semaforo



Validazione sarebbe che andiamo a verificare che il controesempio si verifichi.

Il monitor, tipicamente, quando trova una violazione agisce in qualche modo. Il monitor ha come obiettivo quello di evitare la violazione, e attua un enforcement della proprietà. AKA: se vale non fa nulla, se no nvale fa in modo che valga.

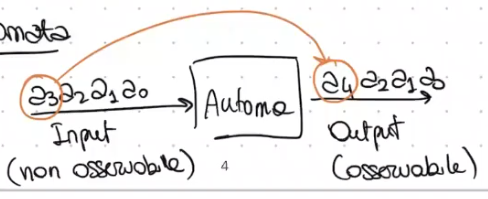
### Enforcement

Possibili reazioni:

* **Accept**: accettare significa che l’azione non viola la proprietà.  
  Arriviamo ad eseguire un certo pezzo di programma che viola la proprietà, ma lo accetto.
* **Halt**: blocca il sistema  
  La proprietà verrebbe violata se io consentissi l’esecuzione, quindi cambia la semantica del programma fermandolo prima che la violi.
* **Suppress**: sopprimere l’azione che avrebbe violato la proprietà  
  Ovvero vado avanti ma non eseguo quella specifica azione. Devo essere sicuro che il risultato poi sia accettabile.
* **Inserire**: inserisce delle nuove computazioni che mitigano le violazioni.  
  Sostituisce l’azione con altre azioni.

#### Edit automata

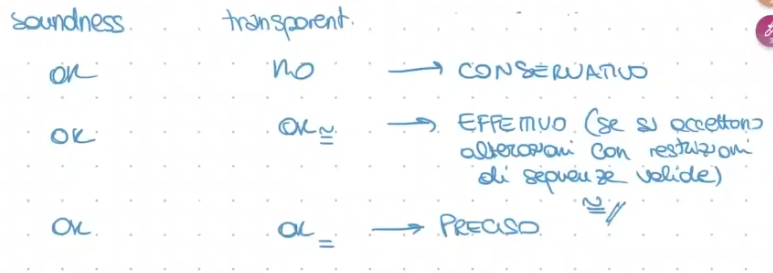
Rappresentano le varie operazioni di enforcement. E’ un modello di automa che in funzione di una traccia di input non osservabile, posso osservare la sequeza in output.

Es. sostituzione: 

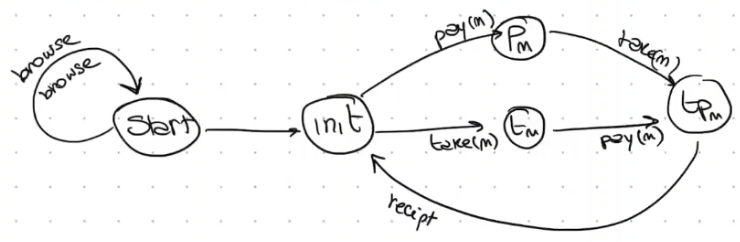
### Proprietà del monitor

* **Soundness (correttezza)**  
  Se eseguo per intero a sequenza di input, allora quella in output sicuramente soddisfa la proprietà.  
  Per ogni traccia di input esiste uno stato e una traccia di output tale per cui se io eseguo iteramente a partire dallo stato iniziale la mia sequenza, esiste uno stato di terminazione ed esiste una configurazione/sequenza finale in uscita che soddisfa la proprietà.
* **Trasparenza**  
  Se la sequenza soddisfa P, allora non viene modificata o viene modificata ma in modo equivalente in output.

Se abbiamo un monitor…



#### Esempio



Proprietà che non vogliamo siamo sia violata: che sia rilasciata la ricevuta senza che siano state fatte le altre operazioni.

Si può combinare il monitoring con l’analisi statica.

# Model checking

24 – Model Checking 1 – Strutture di Kripke

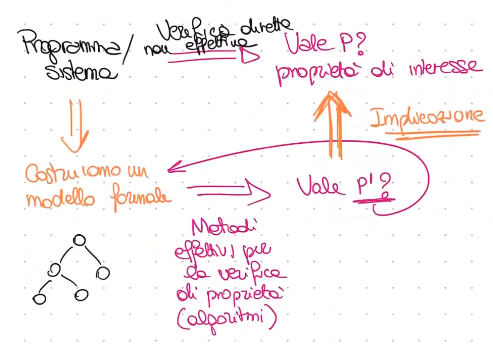
Si basa sull’idea di modellare in modo logico le proprietà che si vogliono analizzare in modo da poter applicare degli algoritmi di verifica **automatica**.

La tecnica del model checking…

* E’ automatica: non serve l’interazoine umana, e una volta completata la modellazione della proprietà da verificare mi basta applicare un algoritmo.
* LIMITE: non si può fare per tutti i programmi, perché opera solo su sistemi finiti. E anche su sistemi finiti può succedere che esploda.
* Corretta: sì, ma rispetto al modello
* Completa: sì, ma rispetto al modello  
   ovvero, se ho sbagliato o sono stata imprecisa nel caratterizzare formalmente il sistema reale, ho una perdita di correttezza e completezza. Ma non è dovuta al model checking in sé, ma alla costruzione errata del mio modello.
* E’ statica: non richiede l’esecuzione del nostro programma.

### Passaggi

Tipicamente la verifica effetttiva diretta non è fattibile. Quindi costruisco un modello in base alla proprietà, e traduco la proprietà sul modello…

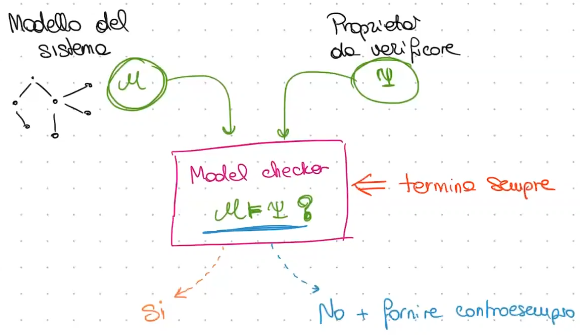


### Costruire smth

Abbandoniamo il sistema reale, e costruiamo tutto sul nostro modello del sistema – che sarà un automa

Abbiamo anche una proprietà da verificare .

Il model checker verifica se .



La risposta è positiva, oppure negativa con un controesempio.

Quindi, per applicare questo parafigma abbiamo diversi passi:

* Modellazione formale del sistema
* Specificare formalmente (linguaggi logici) la proprietà che il sistema deve soddisfare  
  Intendiamo l’individuazione di una logica adeguata alla caratteristica che vogliamo catturare.
* Verificare se il modello soddisfa o meno la proprietà.   
  La risposta può essere negativa se:
  1. La proprietà non è soddisfatta (nice)
  2. Modello incompleto
  3. Specifica non adeguata:   
     non ho caratterizzato formalmente nel modo corretto la proprietà da verificare; il MC lavora sulla proprietà specificata, non quella che pensavo io, e quinid non va.  
      Queste due, in pratica, sono legate alla distanza tra modello del sistema e sistema.
  4. Il sistema non termina:   
     il MC funziona solo su sistemi terminanti, quindi se il sistema originale è possibilmetne terminante, il modello cattura solo comportamenti di terminazione.

Bisogna trovare un modello che rappresenti bene la realtà senza essere troppo complesso.

Il problema principale del model checker è l’esplosione degli stati: la loro complessità dipende molto dal numero degli stati, quindi se esplodono gli stati l’algoritmo diventa non pratico .

Un punto particolarmente interessante è l’interpretazione del risultato, in particolare in caso di risultato negativo: è importante perché voglio riuscire a capire se il problema è effettivamente del programma di partenza o è stato introdotto.

Noi vediamo le strutture di Kripke, perché è abbastanza flessibile.

Modello. Strutture di Kripke (automi a stati finiti)

Proprietà. Logiche temporali / automi

## Modellazione dei sistemi

Partiamo quinid dall’idea di modellare i sistemi.

Sicuramente…

* Deve descrivere stati che evolvono nel tempo
* Deve manipolare dati (variabili)
* Non determinismo: non esiste nei sistemi reali, ma sul modello ci permettono di gestire le incognite durante l’esecuzione.
* Se il sistema è un sistema a processi deve essere permessa la concorrenza. Deve gestire
  1. Sincroni/asincroni
  2. Scambio messaggi/condivisione di dati

Il modello quindi deve permettere algoritmi efficienti e deve avere strumenti per descrivere fedelmente aspetti di sistemi reali.

### Strutture di Kripke

#### Definizione

La descriviamo come una tupla di un automa a stati finiti

Dove

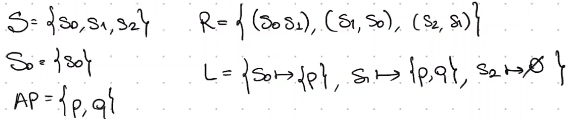
* è un insieme finito di stati
* è l’insieme degli stati iniziali
* è una relazione (totale) di transizione, ovvero
* è una funzione di etichettatutra che attribuisce label agli stati.  
   che associa ad ogni stato un insieme di predicati atomici. è l’insieme dei predicati atomici.  
  (è ciò che distingue una struttura di Kripke da un generico automa a stati finiti).

#### Def Cammino in una struttura di Kripke

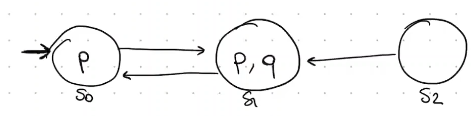
Un camino in da uno stato è una sequenza infinita (perché non ho stati terminanti!) di stati tali che ogni coppia di stati è in relazione, ovvero

tali che e

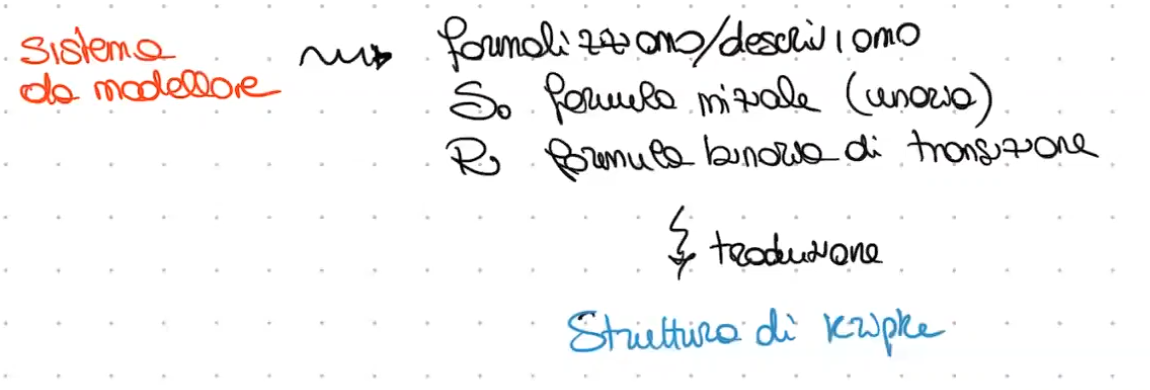
Per esempio

  
(l’etichettatura assegna ad ogni stato quali AP soddisfa).

Tipicamente si rappresentano graficamente.

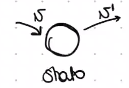


## Processo di modellazione



La formula di Kripke rappresenta tutte le valutazioni dei predicati che rendono veri la formula. Se una formula è vera, allora sono veri tutti i predicati che soddisfano la formula.

### Caratterizzazione delle preposizioni atomiche AP

Abbiamo:

* insieme di varabili/dati del sistema; useremo la notazione , ovvero copie delle variabili in . In generale, denota il valore precedente e il valore successivo. Quindi, descrive il valore in ingresso allo stato e il valore in uscita.
* insieme di valori per ; è il nostro valore di interpretazione.
* **Stato del sistema**:, ovvero gli stati sono delle funzioni che associano le variabili al dominio.

#### Def AP

In questo contesto, insieme dei predicati atomici, sono predicati del tipo

con

Quindi le nostre proposizioni atomiche sono affermazioni di un valore attribuito alla variabile. Di fatto, questi predicati atomici nella struttura di kripke saranno

Quindi, uno stato rappresenta univocamente uno stato della nostra macchina quando le etichette corrisponodno proprio ai valori che quello stato attribuisce a ogni varirabile.

Quindi lo stato del modello è

Sullo stesso stato possiamo mettere la composizione di più etichette, es

Poi in realtà in ogni stato dobbiamo descrivere l’intera associazione di valori alle variabili.

#### Esempio

Il programma di cui vogliamo scrivere la struttura di Kripke è

Il primo passaggio è formalizzare queste formule, quindi supponiamo che

* Stato iniziale con entrambe le variabili a 1

Quindi:

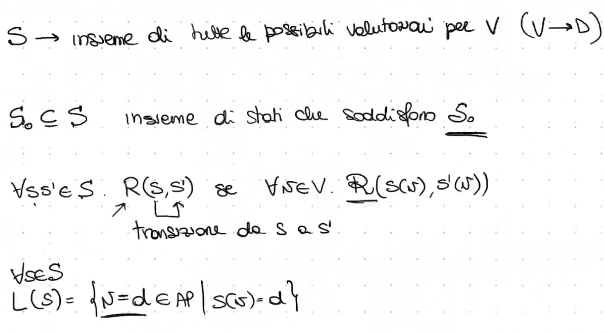
(**stato iniziale**: formula soddisfatta dai sli stati iniziali)

(**formula che caratterizza la transizione**. Perché una formula possa descrivere una transizione devo usare le variabili con l’apice. Not che

* La trasformazione non cambia y
* La trasformazione cambia x secndo la formulina matematica.

### Formule struttura di kripke

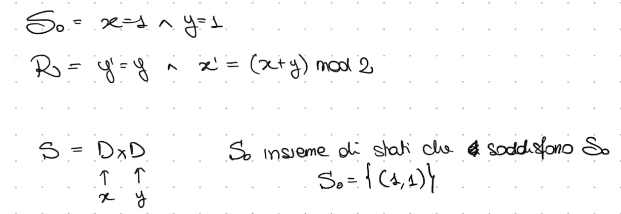
Vogliamo definire la formula in funzione del mio sistema.



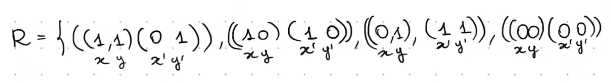
potrebbe non essere totale: quindi aggiungiamo la relazione riflessiva per ogni che non ha successore per la .

#### Esempio

Riprendiamo l’esempio di prima



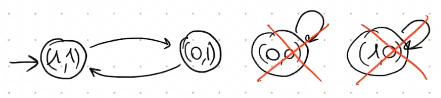
Per ogni stato iniziale possibile, scrivo e .



Non devo aggiungere nulla perché tutti gli stati transiscono in qualcosa. Mi mancano le etichette per ogni stato possibile:



Infine, posso disegnarlo. Ogni stato è un nodo, la relazione mi dà le frecce, e posso eliminare gli stati non raggiungibili.



Ho ottenuto la struttura di Kripke. 😀😀😀😀

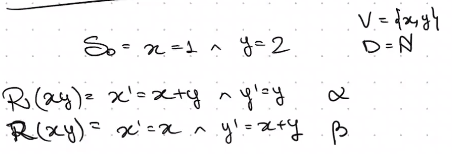
L’unico cammino possibile è



## Granularità del modello

Quanto in dettaglio descrivo la transizione? Questo può interferire sulla capacità di scrivere proprietà in modo adeguato. Lo vediamo ad alto livello.

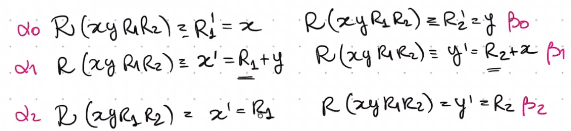
Prendiamo un sistema del tipo



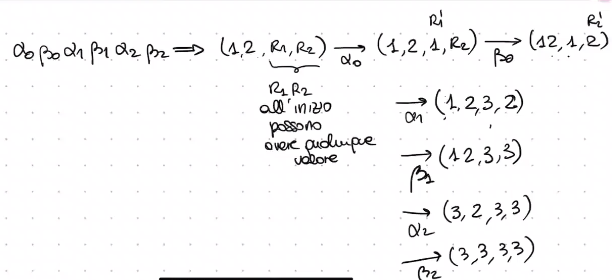
Qui c’è del non determinismo: non ho modo di dire cosa applico prima…

* Se applico ottengo  
  
* Al contrario invece  
  

Potrei aumentare la granularità della relazione aumentando le variabili: mi salvo da una parte i valori delle variabili e poi li uso per calcolare la somma (?) per non usare il valore alterato, e alla fine ritorno i valori su x e y.



E quindi se per esempio svolgiamo la sequenz di transazioni…



..che è un risultato ancora diverso. Quindi il modello può fare la differenza.

# Model checking

25 – Model Checking 2 – Logiche temporali e algoritmo

Abbiamo detto che la struttura di Kripke è un automa del tipo

Per costruire la struttura di Kripke è sufficiente fornire una formula iniziale che dice cosa vale nel primo stato e una formula logica che mi dice cosa vale duranet l atransizione. Da questo si deriva la struttura.

Questo procedimento si può applicare indipendentemente dal tipo di sistema.

#### Esempio: circuiti logici

|  |  |
| --- | --- |
| Forniamo la regola di transizione… | E costruiamo la formula di kripke. |

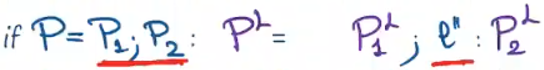
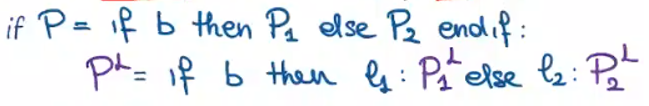
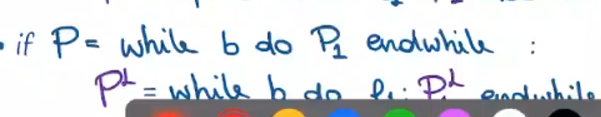
## Costruire la formula da un programma

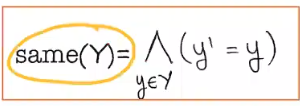
Analogamente, possiamo costruire le formule a partire dai programmi



### Trasformo il programma aggiungendo le etichette prima di ogni istruzione.

Si può definire in modo induttivo:

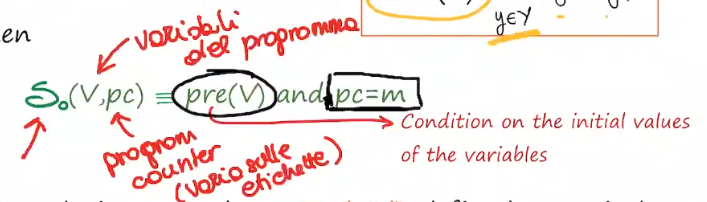
1. Scompongo il programma in base ai punti e virgola e metto un’etichetta dopo ogni comando  
   
2. Se ho un if, metto un’etichetta prima di ogni ramo  
   
3. Se ho un while, metto l’etichetta su un corpo  
   
4. Definisco una notazione



Che mi dice che tutte le variabili dentro sono lasciate inalterate.

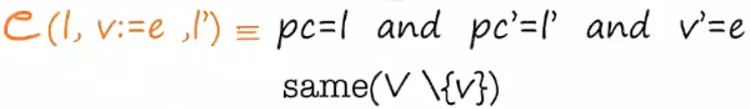
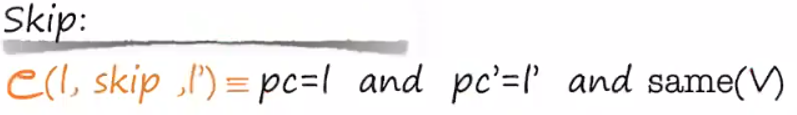
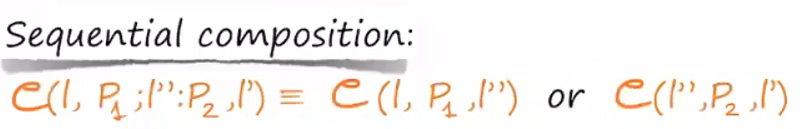
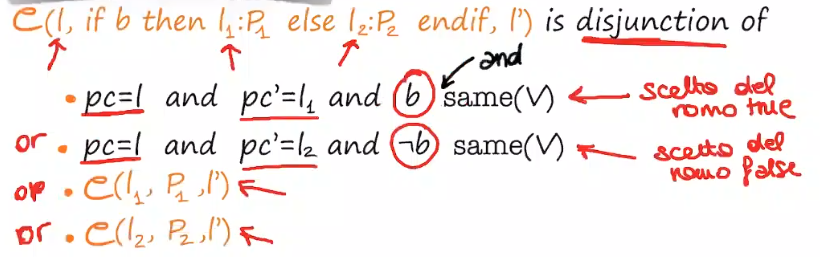
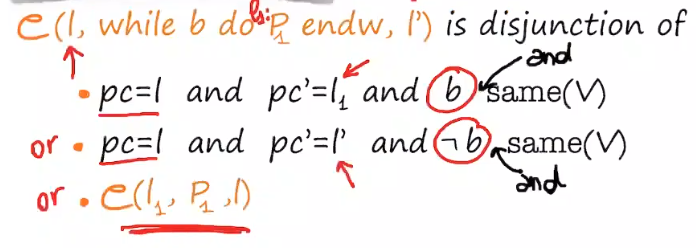
### Definisco una formula in funzione delle variabili e del program counter.

La formula sarà un and fra le condizioni iniziali del programma, che dipendono dagli stati iniziali, e una condizione iniziale sul program counter che mi dice che partiamo dalla prima istruzione.

  
(praticamente metto come prima etichetta e come ultima)

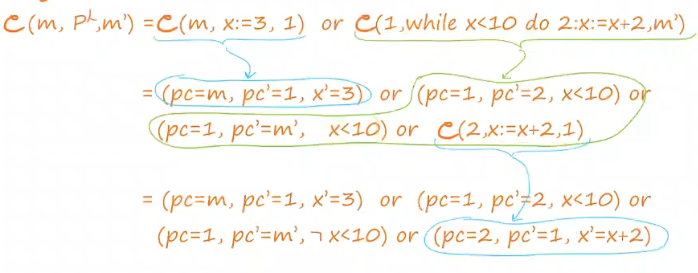
### Definisco una procedura di traduzione del programma etichettato in una formula logica, in maniera ricorsiva.



* Assegnamento:   
  Il program counter è priam dell’esecuzione, e dopo.  
   dopo l’esecuzione è uguale al valore di , e tutte le altre variabili sono lasciate inalterate.  
  
* Skip  
  Porto avanti il PC e tutto il resto rimane inalterato.  
  
* Composizione sequenziale:  
  Traduciamo tutta la prima parte di prgramma e mettiamo la formula in or con il secondo pezzo di programma. E’ il PC che mi fa scegliere nell’or quale parte considerare; per ogni valore del program counter prendo solo la formula in cui il PC viene giusto.  
  
* Condizionale:  
  Anche qui il PC deve essere esattamente il valore nella guardia, e a seconda del valore della guardia abbiamo un PC di uscita diverso.  
  
* While  
   

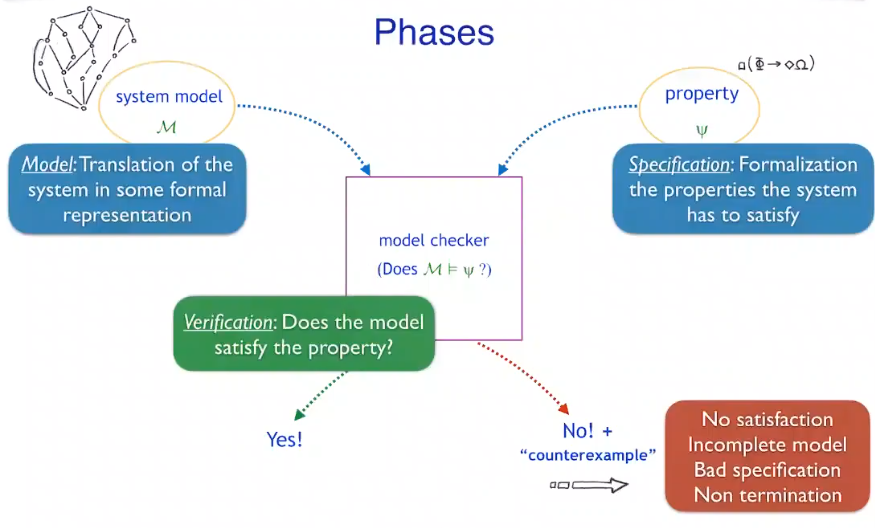
### Esempio



1. Metto le etichette e a inizio e fine  
   
2. Trasformo la condizione iniziale in unità atomiche: metto in and il pc iniziale (che deve essere m) e le condizioni vere in quel pc.  
   
3. Induttivamente, la prima cosa da applicare è la composizione sequenziale: costruiamo la formula, che è la traduzione dei due sottopezzi messi in OR.  
   scomponiamo tutti i pezzetti che servono  
    

## Logiche temporali

La situazione ad ora:



Nel model checking, queste proprietà sono importanti perché il sistema è qualcosa che evolve!

#### Def. Logiche temporali

Sono dei **formalismi logici** che mi permettono di **descrivere relazioni/proprietà fra stati di sistemi cosìddetti reattivi**, ovvero che evolvono in funzione di quel che avviene nel contesto.

La differenza fra logica proposizionale e temporale sta negli operatori. Noi vedremo CTL\*, dove introduciamo degli operatori che mi permettono di descrivere le proprietà come proprietà di alberi di computazione. La radice è lo stato iniziale della struttura, e i rami sono cammini sulla struttura.

CTL\* contiene:

* **Operatori temporali**: esprimono le proprietà che riguardano l’evoluzione del cammino.
* **Quantificatori ,** come quelli che conosciamo dalla logica, ma applicati ai cammini.

|  |  |
| --- | --- |
| Quantificatori | Operatori temporali |
| Usiamo i quantificatori.   * significa che la formula vale su tutti i cammini. * significa che esiste un cammino su cui la formula vale.   Descrivono **proprietà dell’insieme dei cammini** che partono dallo stato.  **Parla di cammini su uno stato.** | Sono del tutti nuovi!   * | vale nel prossimo stato * | vale nel futuro, ovvero uno stato futuro nel cammino in cui vale. * | vale in tutti gli stati del cammino.   **Parla di stati su un cammino**.   * | vale in tutti gli stati finché diventa vero. |

### Formule di CTL\*

Abbiamo due modi per descrivree le proprietà, e le formule saranno combinazione dei due modi: quello sui cammini e quello sugli stati.

* **Formule di stato**: descrivono proprietà dello stato (in funzione dell’insieme dei cammini che partono dallo stato)
* **Formule di cammino**: descrivono proprietà del cammino. (in funzione degli stati del cammino)

Proposizioni atomiche

Usiamo **AP** per indicare l’insieme delle proposizioni atomiche.

Le definiamo induttivamente:

|  |  |
| --- | --- |
| **Formule di stato**   * è una formula di stato. * Se e sono formule di stato, allora sono formule di stato. * Se è una formula di cammino allora e sono formule di stato. | **Formule di cammino**   * Se è una formula di stato, allora è una formula di cammino * Se e sono formule di cammino, allora sono formule di cammino. |

## Semantica delle formule CTL\*

Definiamo CTL\* in funzione della struttura di Kripke

Come notazione scriviamo

|  |  |
| --- | --- |
|  |  |

Scrivere che una formula soddisfa la semantica di CTL corrisponde a dire che quella formula appartiene all’insieme delle etichette.

#### Formule di stato

|  |  |
| --- | --- |
|  |  |
|  |  |
|  |  |
|  |  |

#### Formule di cammino

|  |  |
| --- | --- |
|  |  |
|  |  |
|  |  |

#### Operatori temporali

|  |  |
| --- | --- |
| è il sottocammino di che parte dallo stato **successivo** a quello iniziale di |  |
|  |  |
|  |  |
| Ovvero finché non diventa vera vale |  |
|  |  |

#### Esempi

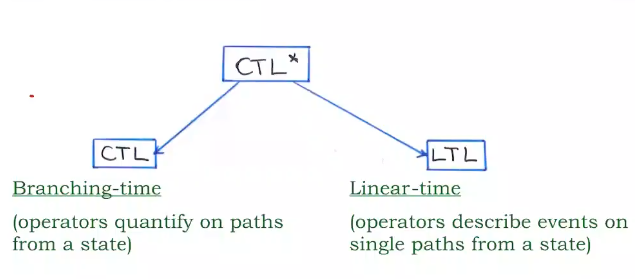
Supponiamo di rappresentare la validità del predicato annerendo lo stato.



|  |  |  |  |
| --- | --- | --- | --- |
|  |  |  |  |
| Su tutti i cammini che partono da esiste uno stato nel futuro che soddisfa | Tutti i cammini che partono da quello stato soddisfano quello stato. | Esiste un cammino da tale che nel futuro esiste uno stato che soddisfa . | Esiste un cammino da su cui tutti gli stati soddisfano . |

## Logiche

In realtà, CTL\* di solito **non viene usato direttamente** perché altrimenti gli argomenti diventano troppo pesanti; sappiamo che il model checking deve sempre terminare quindi di solito vengono usate delle sottologiche:



* **CTL**: prendono solo operatori che quantificano solo su cammini a partire da uno stato
* **LTL**: prendono operatori che descrivono eventi sui singoli cammini da uno stato

Poi co sono ulteriori restrizioni, come ACTL\* e ACTL che sono le corrispondenti ma solo con quantificatori universali.

Diamo un’idea di queste restrizioni. Gli algoritmi fatti su queste restrizioni, ovviamente, sono più efficienti.

### Differenze fra CTL, LTL e CTL\*

Viene ristretta la formula di cammino:

|  |  |  |
| --- | --- | --- |
| **CTL** | **LTL** | **CTL\*** |
| * Se e sono formula d **stato**, allora sono formule di cammino | * , allora è una formula di **cammino** * Se e sono formule di stato, allora sono formule di stato * ??? allora sono formule di stato. | * , allora è una formula di stato * Se e sono formule di stato, allora sono formule di stato * ??? allora sono formule di stato. |
| Sono facili da riconoscere: abbiamo sempre **coppie di operatori** in cui ho un quantificatore universale e un operatore temporale; questo perché prima devo creare una formula di stato e poi di cammino. | E’ meno evidente: ho che in tutti i cammini dall ostato iniziale deve esistere nel futuro uno stato in cui globalmente vale P. Non è CTL, perché ho l’ applicato direttamente a una formula di stato e non di cammino. |  |
| In pratica otteniamo 10 nuovi operatori di base:  Applicando demorgan, possiamo ricavarli tutti con |  |  |

## Model checker: algoritmo per CTL

Abbiamo il modello di sistema e la logica. Adesso ci manca il model checker, che è l’algoritmo che mi determina in modo decidibile se la formula è soddisfatta dal nostro modello.

**Etichettiamo ogni stato con tutte le etichette che sono vere**, e poi processare **induttivamente** tutti gli stati successivi allo stesso modo.

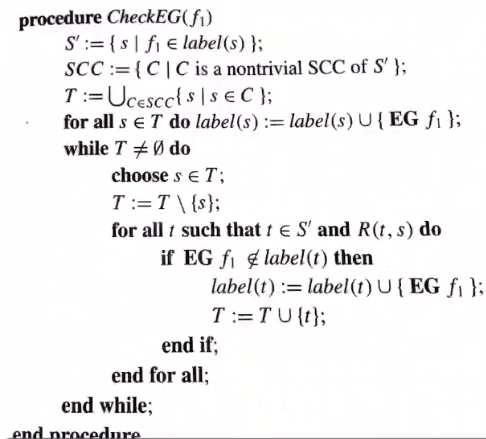
### Intuizione grafica

Sto **arricchendo ogni stato aggiungendo non solo i predicati atomici ma anche tute le combinazioni di formule che valgono su quegli stati**.

|  |  |
| --- | --- |
| * Se l’etichetta non è presente in , allora etichettiamo con l’etichetta . |  |
| * Ugualmente, se nella formula ho  allora etichetto ogni stato che ha o .   Ad esempio, se in uno stato vale , allora gli aggiungo l’etichetta . |  |
| * Se ho  guardo tutti i cammini futuri: se ho almeno uno stato in cui vale , allora metto sullo stato in cui mi trovo. |  |
| * è un po’ più complesso. Devo trovare tutti gli stati etichettati con . A questo punto   1. Etichetto lo stato dove ho trovato   2. Vado all’indietro a etichettare tutti gli stati in cui vale con |  |
| * Per bisogna usare un sottoalgoritmo :’)  |  |  | | --- | --- | | * 1. Restringiamo la struttura solo sugli stati dove vale |  | | * 1. Decompongo questa sottostruttura in tutte le componenti fortemente connesse, ovvero i sottografi in cui da ogni stato posso raggiungere tutti gli stati. Questi elementi vengono eliminati perché da loro [spiegazione onestamente unintelligibile. “da loro esco? What?”] |  | | * 1. Tra tutti gli stati individuati fino ad ora: questi stati soddisfano se :      + Sono nella componente fortemente connessa appena individuata      + Soddisfano **E** esiste un cammino che porta dallo stato dentro una componente fortemente connessa. |  | | |

Esiste anche un altro algoritmo che passa per la definizione di punto fisso, ma non lo vediamo.

### Codice



#### Esempio

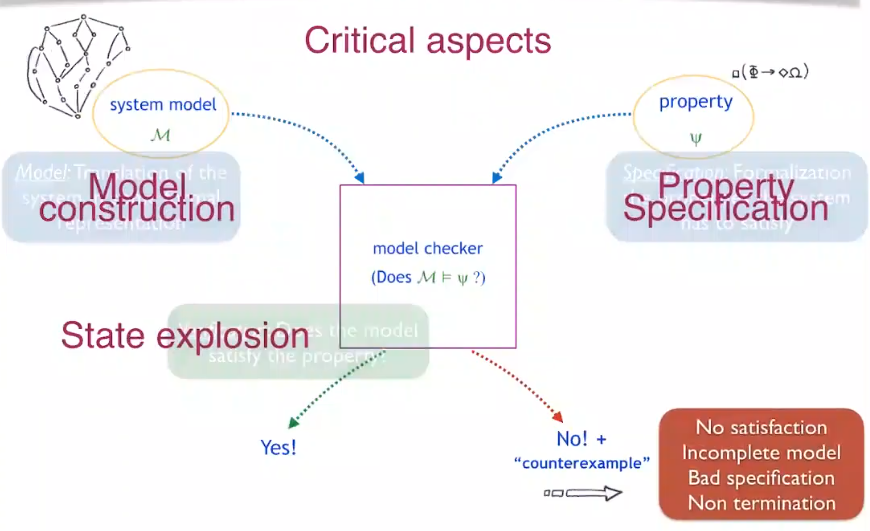


È equivalente a dire .

Facciamo la verifica sul sistema forno a microonde:

|  |  |
| --- | --- |
| 1. **Formule atomiche** Le formule atomiche della nostra formulina sono e . Andiamo ad etichettare tutti gli stati su cui valgono questi predicati atomici. |  |
| 1. **Verifichiamo** Prendiamo la componente fortemente connessa di stati che soddisfano , **e** eventuali stati esterni alla CFC che soddisfano e per i quali esiste un cammino che porta alla componente fortemente connessa (in questo caso nessuno). |  |
| 1. **Verifichiamo l’and fra e ciò che abbiamo verificato, ovvero .** Quindi in pratica metto un’etichetta in tutti gli stati in cui ho sia l’etichetta di (qui arancione) che (qui verde). |  |
| 1. **Verifichiamo l’exists until, ovvero la nostra formula “finale”** Prendo tutti gli stati in cui vale la formula , che sono quelli in verde. Poiché vale sempre, segnamo col rosso anche tutti gli stati che raggiungono gli stati etichettati. | 🡪🡪🡪🡪 |
| 1. **Verifica della formula finale, ovvero** Poiché il tutto è negato, non è mai verificata ☹ | | |

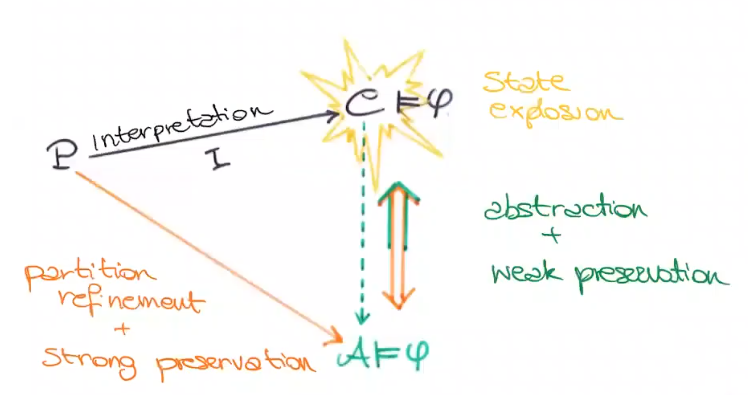
## Aspetti critici



* **Costruzione del modello**: dobbiamo trovare il modo di essere fedeli al sistema reale
* **Specifica della proprietà:** dobbiamo trovare il modo di essere fedeli a ciò che vogliamo effettivamente verificare sul sistema
* **Algoritmo. Esplosione degli stati**Abbiamo già visto che l’algoritmo del model checking è per definizioine uno strumento che deve essere decidibile: deve sempre dare una risposta in tempi ragionevoli, rispondere sì se è sì e rispondere no con un controesempio altrimenti.  
  Il problema è che se ci sono troppi stati l’algoritmo non è efficiente.

L’esplosione degli stati può derivare dal fatto che abbiamo un modello troppo concreto: questo ci permette di essere molto precisi, ma aumento il rischio di arrivare a un numeor di passi di computazione non accettabile.

**Soluzione: processo di astrazione.** L’idea è di astrarre gli stati  
in una struttura di Kripke astratta tale per cui si ha una weak preservation: se la proprietà è soddisfatta lo è sicuramente, ma se mi dice che non è soddisfatta e mi da un controesempio questo controesempio potrebbe non essere reale: si parla di controesempio spurio, ed è un controesempio generato dal processo di astrazione. In questo caso potrei avere un processo di raffinamento del modello che cerca di raffinare per avere una preservazione più forte.



#### Concetto di preservazione

Data astrazione di un modello :

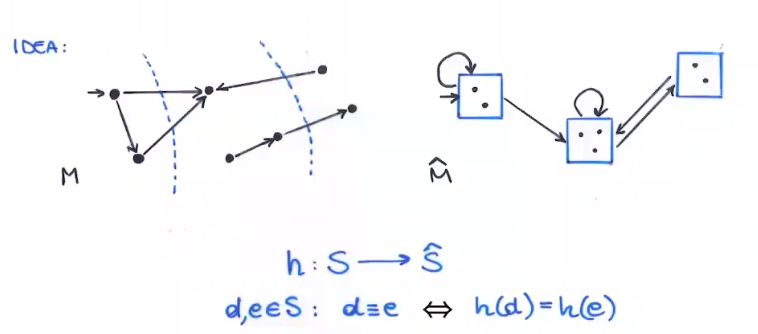
Si parla di **weak preservation** quando si ha **correttezza**:   
Se una formula è soddisfatta sul modello astratto, allora è soddisfatta anche sul modello concreto (ma non vale sempre l’opposto).

Si parla di **strong preservation** quando **vale anche la direzione opposta**, ovvero se non è soddisfatta nel modello astratto allora non è soddisfatta nemmeno nel sistema concreto.

L’esplosione di stati, tipicamente, avviene con la strong preservation.

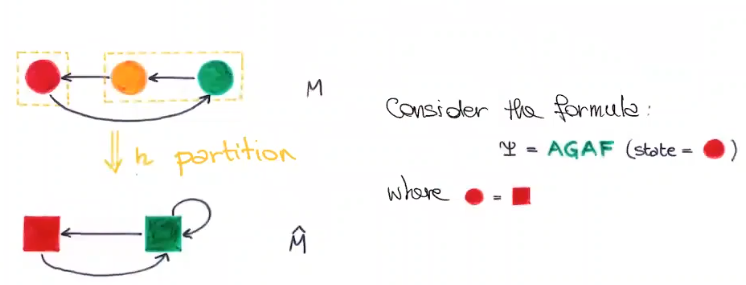
## Model checking astratto

L’intuizione è quella di astrarre gli stati: voglio accorparli in modo tale da ottenere degli stati astratti che sono insiemi di stati concreti, in modo simile a quello che facciamo in analisi statica.



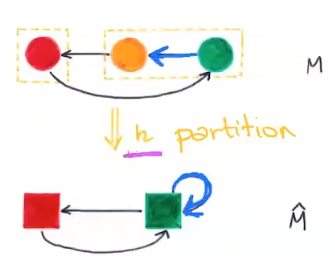
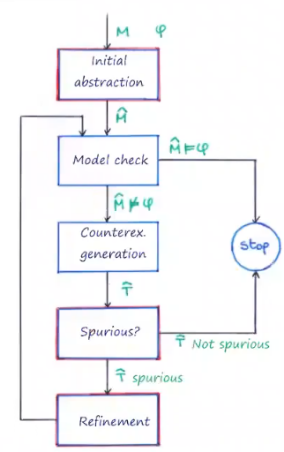
Anche la funzione di etichettatura viene semplificata accorpando etichette.

#### Esempio. Il semaforo

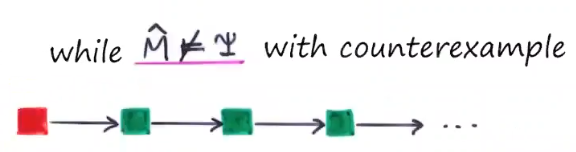


ogni cammino prima o poi passa dal rosso.

Qui il problema è la transizione da verde ad arancione, che nell’astrazione mi porta ad avere una transazione dove rimango sul quadrato verde.



Quindi potrei rimanere per sempre nel quadrato verde! Quindi, la formula che è semmpre soddisfatta nel concreto, potrebbe non esserla nell’astratto. Il controesempio che cicla per sempre nel verde è **spurio**.

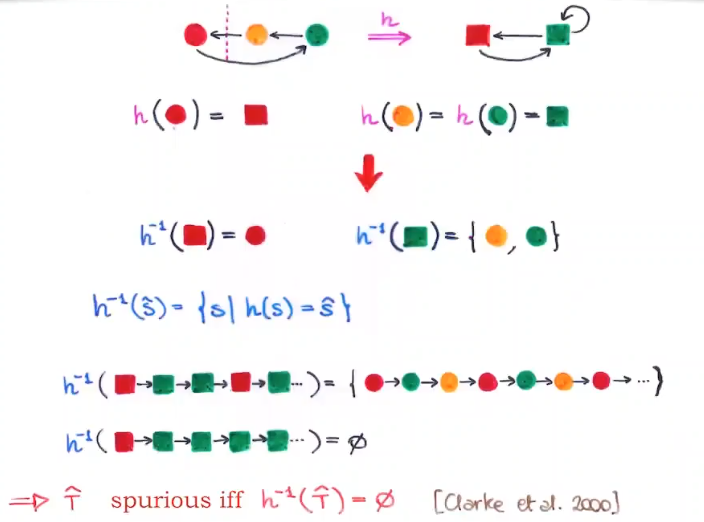


Esiste quindi un processo che aggiunge un controllo che verifica se il controesempio era spurio. 🡪

### Raffinamento del modello

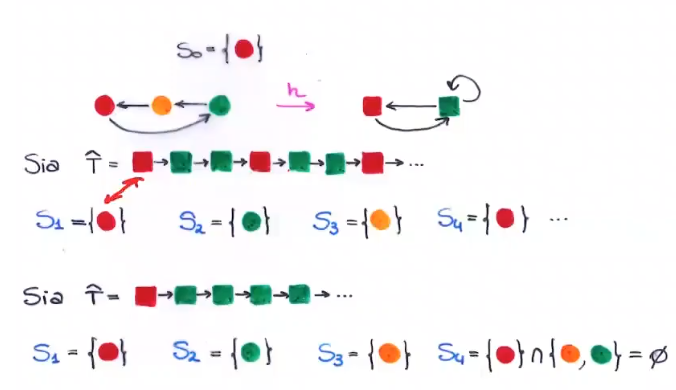
#### Rilevare che un controesempio è spurio

Lo vediamo a livello grafico sull’esempio del semaforo.



è la funzione che ritorna gli stati concreti dato un elemento astratto. Se la applichiamo all’intero cammino riusciamo a costruire l’insieme dei cammini concreti che corrispondono a quello astratto: noto che il cammino del controesempio non ha un corrispondente reale.

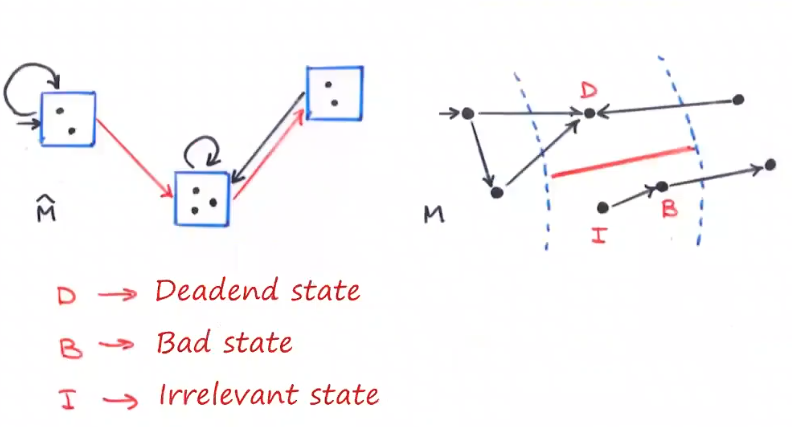
Quindi, possiamo raffinare il sistema costruendo una sequenza di insiemi che mi dicono l’insieme di elementi concreti che possiamo raggiungere.



Questa è la procedura decidibile che stabilisce che il controesempio è spurio.

#### Rifinire l’astrazione

Guardo quello che posso raggungere dagl istati concreti, quelli che escono da uello stato (???) e li separo.



Nell’esempio del semaforo, spezzeremmo il verde dall’arancione: Il rosso raggiunge il verde e esco dall’arancione, quinid dovrei spezzarli.