

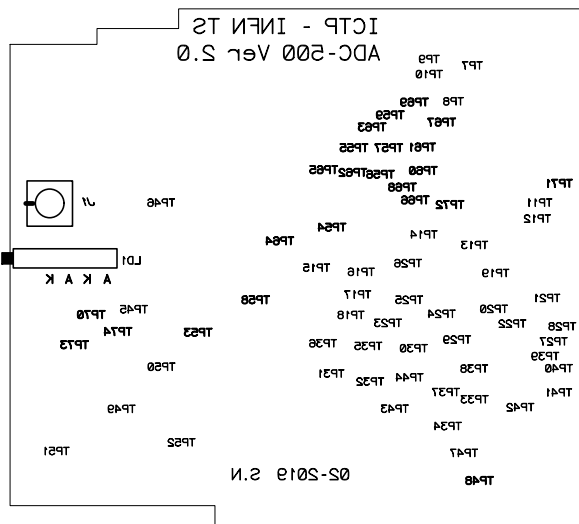
CERN

Data
11/02/2019
Rev.
2
PCB Rev.
2
Size
A4

Progetto:
ICTP - INFN TS ADC-500 Ver 2.0
particolare:
PCB LAYOUT
Sheet of
File:
CER01N2
Layer:
SERIGRAFIA TOP

Disegnato
RSM
MASTER DESIGN Srl

Il proprietario del presente documento si riserva di agire a termine di legge contro chi lo divulghi senza previa autorizzazione scritta

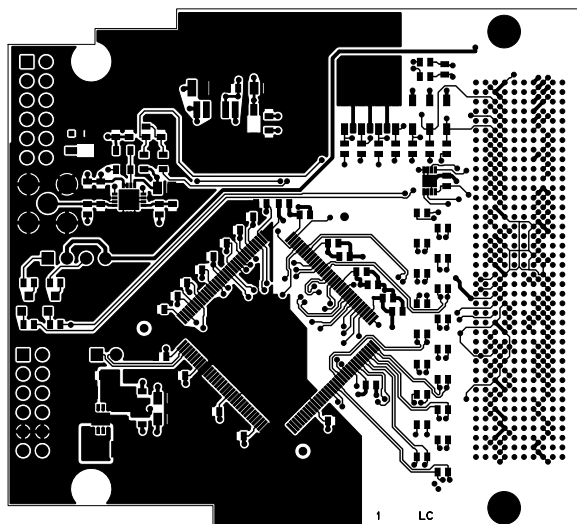


CERN

Data
11/02/2019
Rev.
2
PCB Rev.
2
Size
A4

Progetto:
ICTP - INFN TS ADC-500 Ver 2.0
particolare:
PCB LAYOUT
Sheet of
File:
CER01N2
Layer:
SERIGRAFIA BOTTOM

Disegnato
RSM
MASTER DESIGN Srl



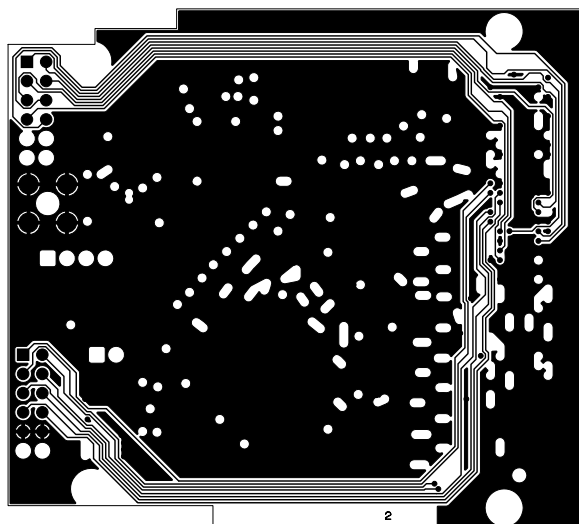
CERN

Data
11/02/2019
Rev. 2
PCB Rev. 2
Size: A4

Progetto:
ICTP - INFN TS ADC-500 Ver 2.0
particolare: PCB LAYOUT
Sheet of File: CER01N2 Layer: LAT0 TOP

Disegnato
RSM
MASTER DESIGN Srl

Il proprietario del presente documento si riserva di agire a termine di legge contro chi lo divulghi senza previa autorizzazione scritta



2

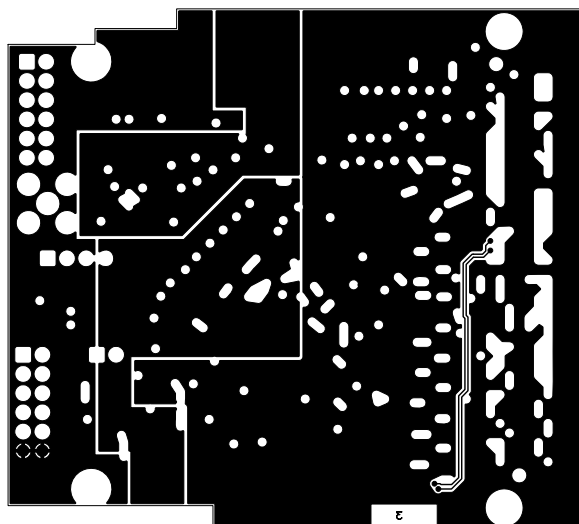
CERN

Data
11/02/2019
Rev. 2
PCB Rev. 2
Size: A4

Progetto:
ICTP - INFN TS ADC-500 Ver 2.0
particolare: PCB LAYOUT
Sheet of File: CER01N2 Layer:

Disegnato
RSM
MASTER DESIGN Srl

Il proprietario del presente documento si riserva di agire a termine di legge contro chi lo divulghi senza previa autorizzazione scritta



2

CERN

Data
11/02/2019

Rev. 2

PCB Rev. 2

Size: A4

Progetto:

ICTP - INFN TS ADC-500 Ver 2.0

particolare:

PCB LAYOUT

Sheet of

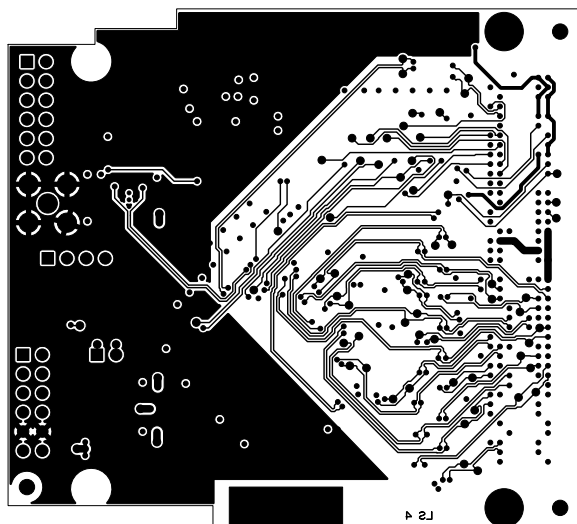
File: CER01N2

Layer:

Disegnato

RSM
MASTER DESIGN Srl

Il proprietario del presente documento si riserva di agire a termine di legge contro chi lo divulghi senza previa autorizzazione scritta



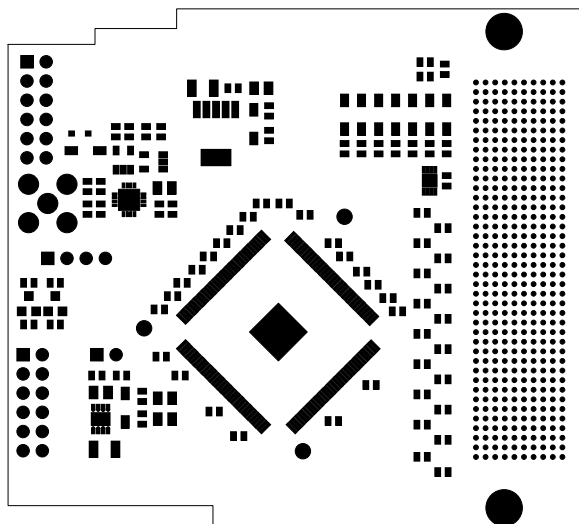
CERN

Data
11/02/2019
Rev. 2
PCB Rev. 2
Size: A4

Progetto:
ICTP - INFN TS ADC-500 Ver 2.0
particolare: PCB LAYOUT
Sheet of File: CER01N2 Layer: LATO BOTTOM

Disegnato
RSM
MASTER DESIGN Srl

Il proprietario del presente documento si riserva di agire a termine di legge contro chi lo divulghi senza previa autorizzazione scritta



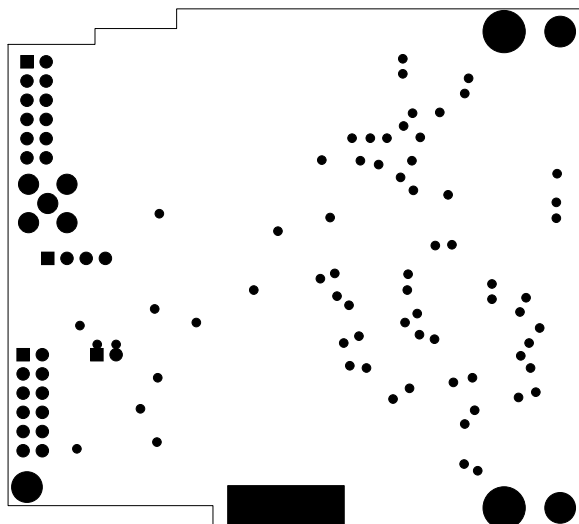
CERN

Data
11/02/2019
Rev. 2
PCB Rev. 2
Size: A4

Progetto:
ICTP - INFN TS ADC-500 Ver 2.0
particolare: PCB LAYOUT
Sheet of File: CER01N2 Layer: SOLDER TOP

Disegnato
RSM
MASTER DESIGN Srl

Il proprietario del presente documento si riserva di agire a termine di legge contro chi lo divulghi senza previa autorizzazione scritta



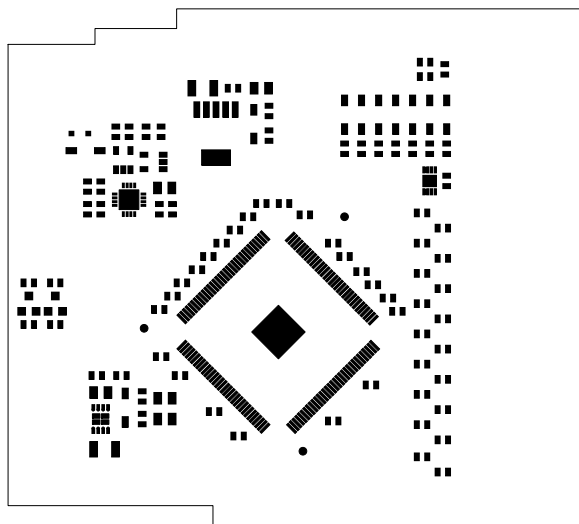
CERN

Data
11/02/2019
Rev. 2
PCB Rev. 2
Size: A4

Progetto:
ICTP - INFN TS ADC-500 Ver 2.0
particolare: PCB LAYOUT
Sheet of File: CER01N2 Layer: SOLDER BOTTOM

Disegnato
RSM
MASTER DESIGN Srl

Il proprietario del presente documento si riserva di agire a termine di legge contro chi lo divulghi senza previa autorizzazione scritta



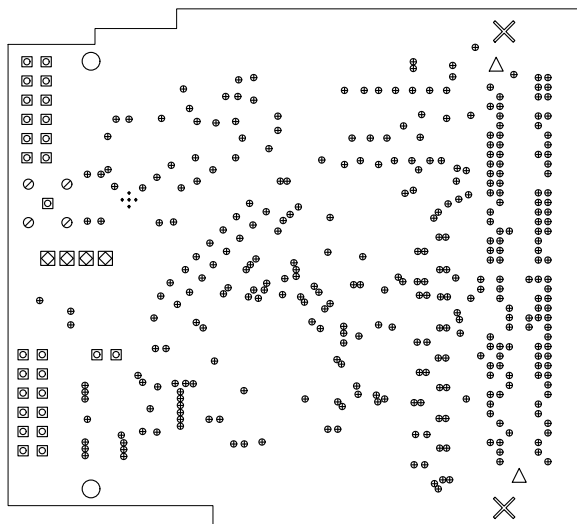
CERN

Data	11/02/2019
Rev.	2
PCB Rev.	2
Size	A4

Progetto:	ICTP - INFN TS ADC-500 Ver 2.0		
particolare:	PCB LAYOUT		
Sheet	of	File:	CER01N2
		Layer:	PASTA TOP

Disegnato

MASTER DESIGN Srl



Through Holes All Drills (unless specified) +0.10 / -0.05 (MM)			
Symbol	Diameter	Plated	Quantity
⊕	0.20	Yes	5
⊕	0.30	Yes	348
⊗	0.80	Yes	4
⊗	1.00	Yes	27
⊗	1.30	Yes	4
⊗	2.70	Yes	2
△	1.30	No	2
○	2.70	No	2

Through Holes	
SolderMask TOP 15um	Layer TOP
Base Thickness 35um PREPREG 200um	Internal 1
Base Thickness 17.5mm CORE 1000um	Internal 2
Base Thickness 17.5mm PREPREG 200um	Layer BOTTOM
Base Thickness 35um	
SolderMask BOT 15um	
Supporto: FR4	
Finitura1: SILK TOP / BOT	
Finitura2: H.A.L. (1/4)	
Spessore Totale 1.6mm / Tolleranza 1%	

CERN

Data
11/02/2019
Rev. 2

PCB Rev. 2

Size: A4

Progetto:

ICTP - INFN TS ADC-500 Ver 2.0

particolare:

PCB LAYOUT

Sheet of

File: CER01N2

Layer: LATO FORATURA

Disegnato

RSM
MASTER DESIGN Srl

Il proprietario del presente documento si riserva di agire a termine di legge contro chi lo divulghi senza previa autorizzazione scritta