#3: Representação de Números em Vírgula Flutuante

Computer Architecture 2020/2021 Ricardo Rocha

Computer Science Department, Faculty of Sciences, University of Porto

Números Fracionários

Os números fracionários são compostos por uma parte inteira (antes do ponto decimal) e por uma parte fracionária (após o ponto decimal) que pode ser igualmente representada em potências da base.

$$123.75 = 1X10^{2} + 2X10^{1} + 3X10^{0} + 7X10^{-1} + 5X10^{-2}$$

Em decimal, a sequência de algarismos de um número fracionário tem o valor da respetiva potência de 10, como se segue:

Em binário, a sequência tem o valor da respetiva potência de 2:

$$\dots 2^4 2^3 2^2 2^1 2^0 \cdot 2^{-1} 2^{-2} 2^{-3} 2^{-4} \dots$$

Conversão de Base

Partindo duma representação decimal, a conversão de base da parte fracionária é conseguida pela realização de multiplicações sucessivas pela nova base até se atingir uma parte fracionária igual a zero ou ser identificada uma repetição (dízima infinita). A representação do valor na nova base é a concatenação das partes inteiras obtidas no processo.

$$6.625_{10} = 6_{10} + 0.625_{10}$$

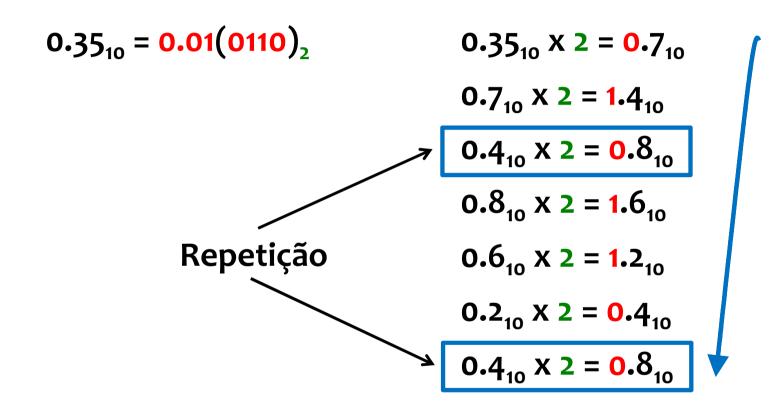
$$6_{10} = 110_{2}$$

$$0.625_{10} = 0.101_{2}$$

$$0.625_{10} \times 2 = 1.25_{10}$$
 $0.25_{10} \times 2 = 0.5_{10}$
 $0.5_{10} \times 2 = 1.0_{10}$

$$6.625_{10} = 110_2 + 0.101_2 = 110.101_2$$

Conversão de Base



Aritmética (Adição)

Independentemente da base usada, o algoritmo usado para operações aritméticas é o mesmo.

Números em Vírgula Flutuante

$$(-1)^s \times 1.m_2 \times 2^e$$

Um número diz-se representado em vírgula flutuante quando está em notação científica e normalizado (sem zeros antes do ponto decimal).

$$110.11_2 = 1.1011_2 \times 2^2$$

Uma representação específica de N bits deve definir o tamanho da mantissa (m) e o tamanho do expoente (e):

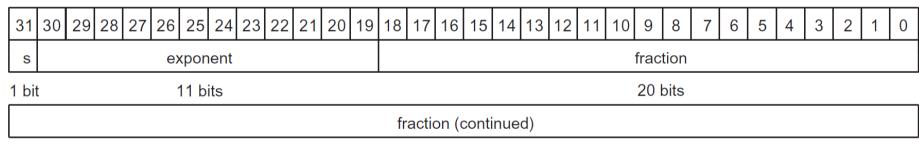
- Ao tamanho da mantissa corresponde a precisão da representação
- Ao tamanho do expoente corresponde o alcance dos números representados

Formato IEEE 754

Precisão simples (32 bits)



Precisão dupla (64 bits)



32 bits

Bit de sinal: 'o' número positivo, '1' número negativo.

Bits de expoente: em excesso de 127 para precisão simples e em excesso de 1023 para precisão dupla.

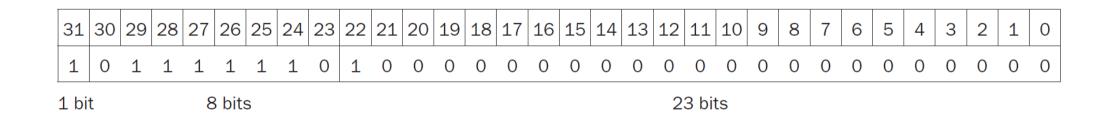
Bits de mantissa: sem o bit da parte inteira pois é sempre 1.

Formato IEEE 754

$$(-1)^s \times (1+m) \times 2^{e_{10}-bias}$$

$$-0.75 = -0.11_2$$

= $-1.1_2 \times 2^{-1}$ (normalizado)
= $(-1)^1 \times (1.1000\ 0000\ 0000\ 0000\ 0000_0) \times 2^{126-127}$ (precisão simples)



Formato IEEE 754

Sinal (s)	Expoente (e)	Mantissa (m)	Valor
0/1	0 0	0 0	zero
0/1	0 0	a ₁ a ₂₃	número não normalizado (∃i : a _i ≠ 0)
0/1	0 01 - 1 10	a ₁ a ₂₃	número normalizado
0/1	1 1	0 0	infinito
0/1	1 1	a ₁ a ₂₃	NaN (Not a Number) (∃i : a _i ≠ 0)

Aritmética em IEEE754 (Adição)

Algoritmo de adição em vírgula flutuante para números em formato IEEE754:

- 1. Igualar os expoentes deslocando a vírgula do menor valor menor
- 2. Fazer a adição
- 3. Normalizar o resultado
- 4. Verificar se temos overflow/underflow (expoente não representável)
- 5. Arredondar ao número de bits
- 6. Caso não esteja normalizado voltar ao passo 3

Aritmética em IEEE754 (Adição)

$$3.25_{10} + 0.75_{10}$$

$$3.25_{10} = 11.01_2 = 1.101_2 \times 2^1$$

$$0.75_{10} = 0.11_2 = 1.1_2 \times 2^{-1}$$

Passo 1: $1.101_2 \times 2^1 + 0.011_2 \times 2^1$

Passo 2: **10.000**₂ **x 2**¹

Passo 3: **1.0000**₂ **x 2**² (fim)

$$11.01_2 + 0.11_2 = 1.0_2 \times 2^2$$

Regras de Arredondamento

Round to the nearest: arredonda para o mais próximo em função do valor dos 3 bits extra usados para esse propósito:

- guard/round bits: 2 primeiros bits à direita da posição a arredondar
- sticky bit: marca a existência de outros bits com o valor 1 à direita do round bit
- $moxx \rightarrow m$ (arredonda para baixo)
- $m_{11}X \rightarrow m + 0...01$ (arredonda para cima)
- $m101 \rightarrow m + 0...01$ (arredonda para cima)
- $m_{100} \rightarrow m + 0...01/m$ (arredonda para cima se o bit menos significativo de m for 1, caso contrário arredonda para baixo)