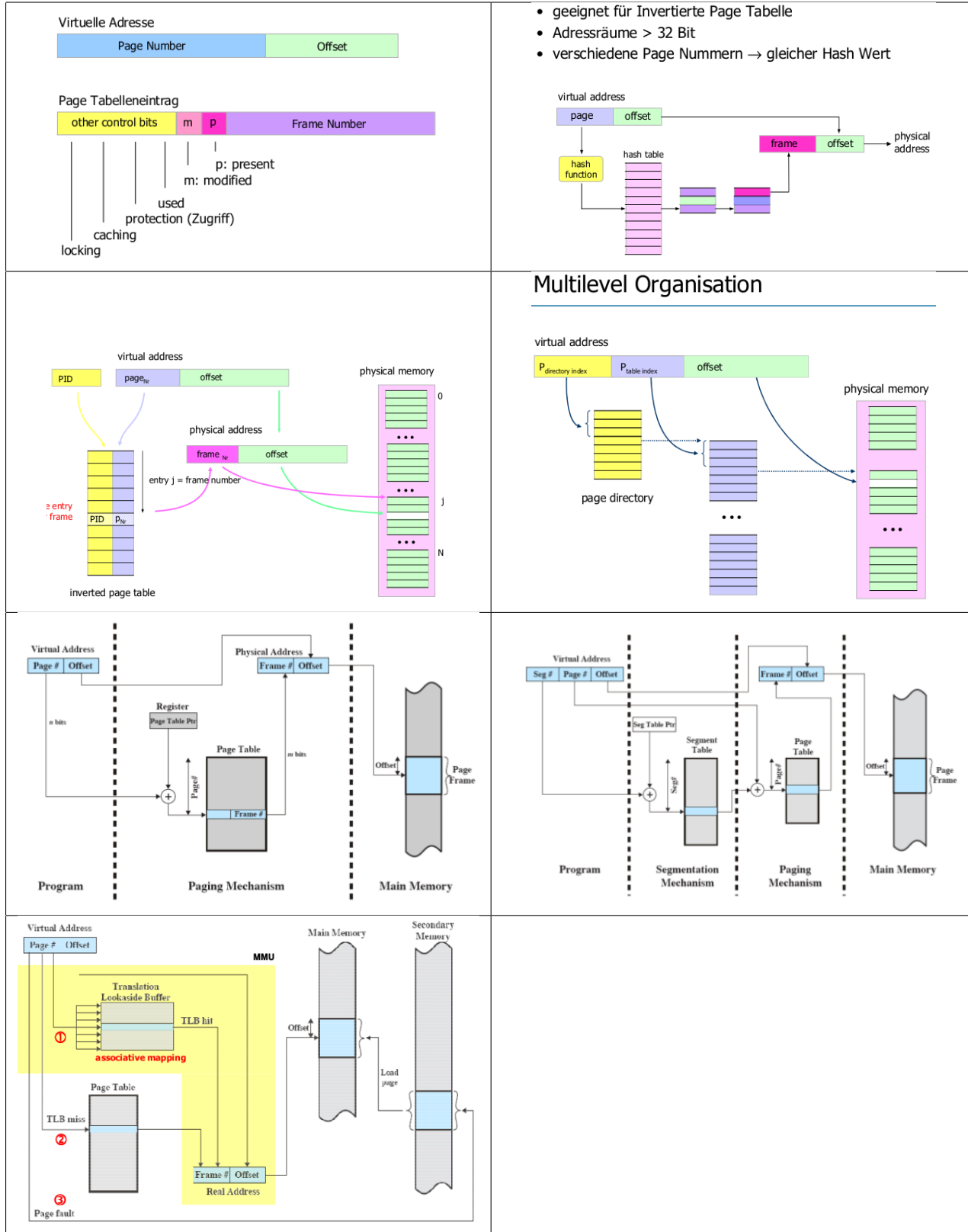


Virtual Memory



Page Replacement

- optimal

- ersetzt Page die am spätesten referenziert wird, nicht implementierbar, beweisbar minimale Pagefaults

- least recently used

- Lokalitätsprinzip: wird wahrscheinlich nicht mehr referenziert (fast so gut wie optimal), aufwändige implementation mit TimeStamp und UsageCounter

- fifo

- älteste wird ersetzt: aber eben auch oft referenzierte, sehr einfach, schlechte resultate

- clock

- used bit 1 bei laden und referenzieren, bei u=0 ersetzen und angetroffene u -> 1 setzen

Load Control

(IO Bound)(optimal)(Thrashing)

Thrashing: zu viele Prozesse im Speicher, CPU Auslastung sinkt.

Ein Prozess läuft nur, wenn minimaler WorkinSet im Speicher verfügbar ist.

Process-Suspension: Welcher soll zugunsten des Speichers suspendiert werden: tiefste Prio, meisten Pagefaults, Inaktivität, grössere Prozesse, Verarbeitungsfenster (SJF)

Deadlocks

<pre>down(semaphore S) { // Dijkstra P(S): probieren if (S.count == 0) { append(P, S.queue); block(P); } else S.count--; // decrement counter, continue } up(semaphore S) { // Dijkstra V(S): verhogen if (test(S.queue) != empty) { P = remove(S.queue); append(P, ready.queue); } else S.count++; // increment counter, continue }</pre>	<h3>Hardwareunterstützung: Spin Lock</h3> <ul style="list-style-type: none">■ Implementation x86<ul style="list-style-type: none">• globale Variable<ul style="list-style-type: none">– lock mit 0 initialisiert → offen• Lock schliessen<pre>spinLock: MOV AX, 1 XCHG AX, lock; CMP AX, 0 JNE try_lock RET</pre>• Lock freigeben: unkritisch (atomar)<pre>releaseLock: MOV lock, 0 RET</pre>	<h3>Hardwareunterstützung: x86</h3> <ul style="list-style-type: none">■ Maschinen-Instruktionen für TestAndSet<ul style="list-style-type: none">• "lesen und setzen" = "austauschen"<ul style="list-style-type: none">- x86: XCHG reg, mem- ARM: SWAP (! LOAD/STORE-Architektur)■ Implementation x86<ul style="list-style-type: none">• globale Variable: gesperrt, mit 0 initialisiert (=offen)<pre>TestAndSet: MOV AX, 1 XCHG AX, gesperrt; XOR AX, 1 RET</pre><p>XOR: invertiert Bit 0 von AX</p>• Abfrage<pre>while (!TestAndSet()) {};</pre>
---	---	--

Ressourcen-Klassen

- Preemptable (ohne Nebenwirkungen entziehbar) -> CPU, Hauptspeicher
- Nonpreemptable (Nebenwirkungen) -> Drucker, CD-Brenner

Grundsätzliche Probleme

- Starvation (Verhungern)
 - Prozess erhält keinen Zutritt zu Ressource
 - Ursache, z.B. unfaire Zuweisungspolicy: FILO (Stack)
 - Abhilfe: nur faire Policies verwenden, z.B. FIFO
- Deadlock (Verklemmung)
 - Prozesse warten gegenseitig auf Freigabe von Ressourcen
 - Die Prozesse und eventuell das gesamte System bleiben hängen

Voraussetzungen

- Mutual Exclusion
 - mindestens eine Ressource ist exklusiv reserviert
- Hold and wait
 - mindestens ein Task hat eine Ressource exklusiv reserviert und wartet auf weitere Ressourcen
- No preemption
 - reservierte Ressourcen können dem Task nicht entzogen werden (freiwillige Rückgabe nur, wenn Aufgabe gelöst)
- Circular wait
 - geschlossene “Kettenot be delayed infinitely” von Tasks existiert, in der jeder Prozess mindestens eine Ressource reserviert hat, die auch von einem Nachfolger in der Kette benötigt wird

1-3 sind Vorbedingungen, mit 4 ist es ein Deadlock.

die Circular Wait Bedingung kann nicht gelöst werden, wenn Bedingungen 1, 2 und 3 gegeben sind

Umgang mit Deadlocks

- Prevention: eines dieser verhindern: Mut. excl., hold & wait, no preemption, circular wait
 - ineffiziente “Serialisierung”
- Avoidance: neuer Zustand sicher
- Detection: zulassen, beim Auftreten Massnahmen treffen
 - OS muss Auftreten bemerken
 - DL auflösen und lauffähigen Zustand wiederherstellen
 - alle 40min oder bei tiefer CPU Auslastung überprüfen

Deadlock lösen

- alle beteiligten Prozesse stoppen
- checkpoint restore
- der reihe nach stoppen (bis gelöst)¿
- Ressourcen entziehen (bis gelöst)¿

¿Strategie: wenigsten CPU / wenigsten Output / wenigsten Ressourcen / kleinste Prio / längste gesch. Rechenzeit
=> Am besten werden die Ressourcen in Klassen eingeteilt und je nach Klasse eine Strategie festgelegt.

Race Condition

Def: Gemeinsame Daten lesen und schreiben -> das Resultat hängt von der Ausführungsreihenfolge ab.
Forderungen:

- only one in the critical section
- for a finite time only
- makes no assumptions on speed/cores
- not be delayed infinitely
- requests entry and granted without delay
- halt in non critical section doesnt interfere with other processes

Software: Algorithmen: busy-wait / spinlock

Hardware: Maschineninstruktionen: atom. Inst: TestAndSet, CompareAndSwap, (Interrupts off)

OS: Mutex, Semaphore

Kombiniert mit Programmiersprache: Monitore (Java)

Problem: Priority Inversion -> Solution: Priority Inheritance

-> high prio task wants lock on resource already locked by lower prio task

-> low prio task inherits higher prio so he can finish

Monitor: Klasse mit synchronized Methoden

Mutex: Zugriff auf kritische Ressource

Synchronisation: Reihenfolge der Verarbeitung (Barriere)

Paging

Buddy-Algo

solange Blockgrösse halbieren bis Block minimaler Grösse zur Verfügung steht

Paging

Aktuelle Betriebssysteme nur Paging, Segmentation wird auf logischer Ebene realisiert (Zugriffsrechte auf Pages Code, Stack, Data).

- logische Adressen -> Pages
- physikalische Adressen -> Frames
- pro Prozess eine Pagetable (lookup)

Pagesize = Framesize (1, 4, 8 KB)

...Paging

Wie logische Adresse in physikalische Adresse übersetzen?

logische Adresse
Page# = 1, Offset = 478
000001011011110

16-bit logical address
6-bit page # 10-bit offset
000001 011110111110

Process table
0000101
0000101
011011

15-bit physical address
0001110 011110111110

(b) Paging (page size = 1K)

Paging: Beispiel

4 Prozesse

- P_A: 4 Pages
- P_B: 3 Pages
- P_C: 4 Pages
- P_D: 5 Pages

Speicher

- 15 Frames

Ablauf

- P_A wird geladen
- P_B wird geladen
- P_C wird geladen
- Prozess P_B blockiert wird ausgelagert
- Prozess P_D geladen

Segmente

- Program, Data, Stack
- keine interne Fragmentierung, dafür externe
- pro Prozess eine Segment-Tabelle (OS) (lookup + Add)
 - + Speicherschutz + Programme unabh. verändern

■ Wie wird eine logische Adresse in eine physikalische Adresse übersetzt ?

