## **Parallel and Distributed Computing**

## Prova di Autovalutazione

**Prof. G. Laccetti** (A.A. 2023/2024)

Cognome:	Nome:	
Matricola:		
<ol> <li>Si consideri il prodotto matrice per matrice A·B = C, con A∈ ℝ¹6×8, B∈ ℝ³×6, su un'architettura MIMD-DM, costituita da 4 processori. La matrice A è distribuita per blocchi di colonne, mentre la matrice B è distribuita per blocchi di righe.</li> <li>a. Con i dati così distribuiti cosa possono calcolare i singoli processori?</li> </ol>		
•	primo passo dell'algoritmo parallelo, occorre ere il risultato finale? Il candidato illustri uno ficando la sua scelta.	

	_
	_
c. Si calcoli speed-up ed efficienza, secondo la definizione classica.	
c. Si calcoli speed-up ed efficienza, secondo la definizione classica.	
c. Si calcoli speed-up ed efficienza, secondo la definizione classica.	_
c. Si calcoli speed-up ed efficienza, secondo la definizione classica.	
c. Si calcoli speed-up ed efficienza, secondo la definizione classica.	
c. Si calcoli speed-up ed efficienza, secondo la definizione classica.	
c. Si calcoli speed-up ed efficienza, secondo la definizione classica.	
c. Si calcoli speed-up ed efficienza, secondo la definizione classica.	
c. Si calcoli speed-up ed efficienza, secondo la definizione classica.	
c. Si calcoli speed-up ed efficienza, secondo la definizione classica.	
c. Si calcoli speed-up ed efficienza, secondo la definizione classica.	
c. Si calcoli speed-up ed efficienza, secondo la definizione classica.	
c. Si calcoli speed-up ed efficienza, secondo la definizione classica.	
c. Si calcoli speed-up ed efficienza, secondo la definizione classica.	
c. Si calcoli speed-up ed efficienza, secondo la definizione classica.	

2. Si consideri il problema della somma di N=23 numeri, su un'architettura MIMD-DM, costituita da 8 processori. Calcolare lo speed-up, secondo la legge di Ware, per le 3 principali strategie di comunicazione.

3. Si consideri la seguente routine della libreria MPI:
MPI_Reduce(void *operand, void *result, int count, MPI_Datatype datatype,
MPI_Op op, int root, MPI_comm comm.).
a. Cosa è possibile effettuare utilizzando tale routine?
h Dessituans in dette dia improventi
b. Descrivere, in dettaglio, i parametri.

<ol> <li>Si consideri un'architettura parallela di tipo MISD         <ul> <li>Indicare il significato ed il tipo di parallelismo che è possibile implementare per tale classe.</li> </ul> </li> </ol>
b. Specificare la differenza tra questo tipo di architettura e quella di tipo SIMD.
