LABORATÓRIO DE ARQUITETURA DE COMPUTADORES

Experimento 3

Memória de Dados

GRUPO: X TURMA: Y

Nome RA (ordem alfabética)

# Código

Assembly das instruções contidas em program.mif.

# Simulação e teste

Imagem do simulador com as ondas de simulação usadas para teste funcional.

## Discussão

Explicação pontual **RELACIONANDO** o código VHDL com as mudanças nos sinais de saída para a imagem de simulação apresentada (item 3), associe também ao conteúdo de memória. **Esta explicação deve deixar claro que a simulação representa o funcionamento correto do projeto descrito**.