


| | | |
|---|--|--------------------------------|
|  <p>INSTITUTO FEDERAL Pernambuco Educação a Distância</p> | Disciplina: Sistemas Operacionais Desktop | Turma: EaD |
| | Prof.: Fabício Cabral | Atividade: Questionário |
| | Estudante: _____ Matrícula: _____ | Nota: _____ |

Questionário 04

1. De acordo com a hierarquia das memórias, podemos listar as memórias em ordem da mais rápida para a mais lenta:

- A) Registrador, Cache, L2 Cache, Memória Principal (RAM) e Disco
- B) Registrador, L2 Cache, Cache, Memória Principal (RAM) e Disco
- C) Disco, Memória Principal (RAM), L2 Cache, Cache e Registrador
- D) Registrador, Memória Principal (RAM), Cache, L2 Cache e Disco
- E) Disco, Cache, L2 Cache, Memória Principal (RAM) e Registrador

Resposta: A

2. Dentre as tarefas do Gerenciador de Memória, podemos destacar:

- A) Controlar se não há memória demais instalada no computador
- B) Verificar se não há pentes de memória corrompida no computador
- C) Controlar processos para que estes não corrompam a memória com vírus
- D) Alocar memória aos processos quando precisarem
- E) Verificar se há pouca memória instalada no computador

Resposta: D

3. A Memory Management Unit (MMU) é um(a):

- A) Software que gerencia a memória do computador
- B) Dispositivo de hardware que transforma endereços virtuais em endereços físicos
- C) Dispositivo de hardware que gerencia a memória cache
- D) Dispositivo de hardware que gerencia a memória principal (RAM)
- E) Dispositivo de hardware que assegura que os endereços virtuais sejam mais rápidos que os endereços físicos

Resposta: B

4. No contexto do gerenciamento de memórias, o swapping é:

- A) Chaveamento entre a memória cache e a memória principal (RAM)
- B) Chaveamento entre processos para executar na CPU
- C) Chaveamento de processos entre a memória e o disco
- D) Chaveamento entre discos para maior eficiência da memória
- E) Chaveamento de processos entre a memória e a CPU

Resposta: C

5. No contexto de gerenciamento de memória, as estruturas para gerenciamento pode ser:

- A) Mapa de Bits (Bitmap) e Árvore
- B) Tabela hash e Mapa de Bits (Bitmap)
- C) Tabela hash e Lista Encadeada
- D) Tabela hash e Árvore
- E) Mapa de Bits (Bitmap) e Lista Encadeada

Resposta: E

6. Os algoritmos de alocação de memória podem ser:

- A) Primeira escolha, Melhor escolha e Pior escolha
- B) Escolha aleatória, Pior escolha e Melhor escolha
- C) Primeira escolha, Escolha aleatória e Melhor escolha
- D) Primeira escolha, Escolha aleatória e Pior escolha
- E) Nenhuma das alternativas anteriores

Resposta: A

7. A Memória Virtual é uma:

- A) Técnica que transforma a memória secundária em um volume para backup
- B) Técnica que usa a memória secundária como cache para partes do espaço dos processos
- C) Técnica que usa a memória secundária para criptografar os dados
- D) Técnica que usa a memória secundária para proteger os processos contra escritas mal-intencionadas
- E) Técnica que usa a memória secundária como registrador da CPU

Resposta: B

8. A Translation Lookaside Buffer (TLB) é um:

- A) Hardware responsável por alocar memória a ser utilizada pelos processos
- B) Hardware responsável por liberar a memória utilizada pelos processos
- C) Hardware responsável por fazer cache da tabela de páginas mais usadas
- D) Hardware responsável por traduzir endereços lógicos em endereços físicos
- E) Hardware responsável por gerenciar a memória virtual

Resposta: C

9. As duas técnicas mais comuns para gerenciar a memória virtual são:

- A) Coordenação e Segmentação
- B) Paginação e Coordenação
- C) Paginação e Segmentação
- D) Segmentação e Espalhamento
- E) Nenhuma das alternativas anteriores

Resposta: C

10. Uma page fault é um evento que ocorre quando:

- A) Uma página de memória que não está na memória RAM é referenciada
- B) Uma página de memória não existe
- C) Uma página de memória não pode ser alocada
- D) Uma página de memória não pode ser liberada
- E) Nenhuma das alternativas anteriores

Resposta: A