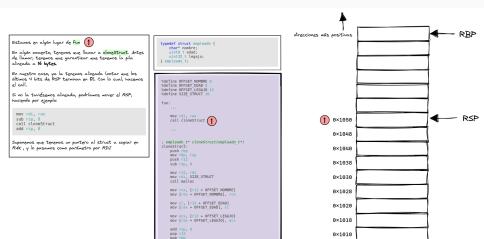
Manejo de Pila

Organización del Computador



0×1008

Luego del call, ya estamos en la primera línea de clonestruct.

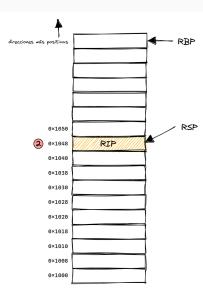
Artes de ejecutor moda CMPTES de pusis tribo, venos que en la filas e puside RTP, como parte de la instrucción call. Este es el punto de retorno, es decir, al lugar al cual tenenos que volver luego de terminar la Pucción call'Struct. Recordenos que RTP, sicepre está apuntando a la próxima instrucción. El Valor de RTP postenado a la pila es ertonces el de la instrucción siguiente al cell.

Notemos otro detalle: al hacer el call estábamos alineados a 16 bytes. Al entrar a la función llamada, estamos alineados a 8 bytes, debido al push del RIP

Resumiendo:

- Al hacer un call, se pushea el RIP, para poder volver a la siguiente instrucción al call
- Cuando entramos a una función, estamos desalineados

```
typedef struct empleado (
   char* nombre;
   uint8 t edad;
   uint32 t legajo;
} empleado t:
adefine OFFSET NOMBRE 0
%define OFFSET FDAD 8
%define OFFSET LEGAJO 12
%define SIZE STRUCT 16
    mov rdi, rax
    call cloneStruct
 empleado t* cloneStruct(empleado t*)
cloneStruct:
   push rbp
    mov rbp, rsp
    push r12
    sub rsp, 8
    mov r12, rdi
    mov rdi, SIZE STRUCT
    call malloc
    mov rcx, [r12 + OFFSET NOMBRE]
    mov [rax + OFFSET NOMBRE], rcx
    mov cl, [r12 + OFFSET EDAD]
    mov [rax + OFFSET EDAD], cl
    mov ecx, [r12 + OFFSET_LEGAJO]
    mov [rax + OFFSET LEGAJO], ecx
    add rsp, 8
    рор г12
    pop rbp
```



Ahora inicializamos el stack frame

ret



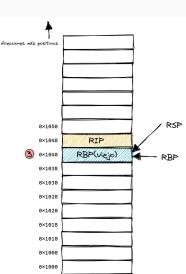
CA qué nos referimos con "inicializar el stack frame"? Básicamente consiste en salvar en la pila el viejo valor de RBP y actualizar su valor. CDe qué sirve esto? Bueno, tener un punto FIJO en el stack frame actual puede ser útil para poder referimos a puntos específicos en la pila. Por ejemplo, podríamos tener 2 variables locales, definidas en el stack de la siguiente manera:

```
cloneStruct:
   push rbp
   mov rbp, rsp
   sub rsp, 16 ; 2 lugares vacios para locales
   mov [rbp - 8], rdi :variable local 1
   mov [rbp - 16], rsi :variable local 2
   add rsp, 16; rollback
   pop rbp
```

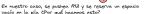
Esos 2 lugares reservados podemos usarlos para quardar lo que querramos y sirven de alternativa a guardar cosas en registros.

Tener RBP fijo sirve para que las referencias a esas variables sean siemore las mismas dentro de un mismo stack frame. Referirse a ellas mediante el RSP es posible también, pero tiende a ser más frágil para humanos :(

```
typedef struct empleado {
    char* nombre:
    uint8 t edad;
   uint32 t legaio:
} empleado t;
%define OFFSET NOMBRE 8
%define OFFSET EDAD 8
%define OFFSET LEGAJO 12
%define SIZE STRUCT 16
    mov rdi, rax
 empleado t* cloneStruct(empleado t*)
    mov rbp, rsp (3)
    push r12
    sub rsp. 8
    mov r12, rdi
    mov rdi, SIZE STRUCT
    call malloc
    mov rcx, [r12 + OFFSET NOMBRE]
    mov [rax + OFFSET NOMBRE], rcx
    mov cl, [r12 + OFFSET EDAD]
    mov [ray + OFFSET FDAD1 cl
    mov ecx, [r12 + OFFSET LEGAJO]
    mov [rax + OFFSET LEGAJO], ecx
    add rsp, 8
    pop r12
    pop rbp
```



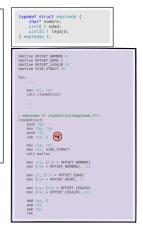
En general, luego de armar el stack frame, armamos lo que se llama el prólogo de la función, que consiste en pushear registros y reservar espacio en la pila.

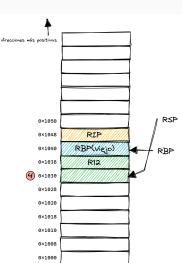


- RIZ se pustea porque vamos a hacer un call dentro de nuestra función (a nalloc), y necesitamos preservar el puntero al struct contexido en el registro volátil RDI. Al estar copiado en RIZ, tenemos garantías que luego del llamado a malloc, su valor va a ser preservado.
- De la misma manera, si usamos R12, nosotros tenemos que preservarlo a la función que nos llamó (1un en nuestro caso), por eso lo mandamos a la pila
- El espacio que reservamos en la pila es para que antes de hacer el call, estemos alineados a 16 nuevamente.

Recordemos:

volatiles: RAX, RCX, RDX, RDI, RSI, R8, R9, R10, R11
 Wo volatiles: RBX, R12, R13, R14, R15, RBP





Luego llamamos a malloc con el tamaño del struct

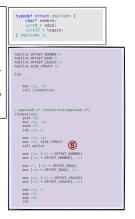


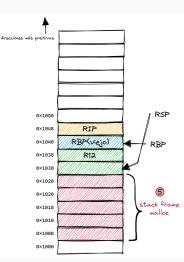
A partir de este momento y hasta que malloc retorne hemos cambiado de stack frame. El stack frame actual es el de malloc.

La convención C garantiza, al retornar de malloc, que:

- · los registros no volátiles conservarán su valor
- · la pila y el RSP, tendrán los mismos valores que antes

Luego de malloc, nos dedicamos a copiar uno a uno los campos del struct original al nuevo struct. Notar el uso de constantes definidas arriba, que facilita la lectura y posterior debugging





Ya terminando la función, realizamos lo que se llama el epílogo. 6

Aquí, restauramos la pila a su antiguo estado, y restauramos los registros no volátiles que usamos a sus valores originales (en nuestro caso, sólo usamos RBP y RIQ). Notar como el registro RBP asume su antiguo valor, correspondente al stack frame de la Nución que nos llanó.

En el momento de ejecutar la instrucción ret, el RSP debe estar apuntando justamente al valor de retorno. Se puede pensar que la instrucción RET, realiza algo así como un pop rip

En RAX tenemos el valor devuelto por cloneStruct. El RSP vuelve a la dirección 0x1050.



