1. 芯片开发流程

2． 浮点仿真流程

2.1 算法选择（来源，比较（性能，复杂度））

来源: 同步,均衡,信道估计 luolin/hui

比较: 通过仿真平台验证不同算法的性能,也会考虑复杂度，在复杂度和性能之间作一个权衡。

2.2 信道建模

方法:

2.3 仿真结果

测试协议中定义的所有场景的接收机性能，该性能一般是最小性能要求。另外可以在标准提案中找到参考机的性能，与之作对比。

3． 定点仿真流程

3.1 模拟前端模型 lijun, luolin,jian,rf

3.2 定标

每一级(功能模块)独立定标,具体方法:

1. 定义该级模块的输入和输出的定标

b. 中间步骤定点化需要实际进行调整,要求被测模块定点性能(其它模块浮点)与全浮点的性能差距一般不超过0.5db.

3.3 整个链路仿真性能

整个链路的定点仿真性能与浮点仿真性能不能超过\_\_db.

4． 实现流程

4.1 实现

硬件实现/软件实现

4.2 测试（功能,系统,集成）

a. 功能测试:

功能测试指的是单个模块的验证,参照定点仿真平台产生足够完备的测试用例,与实现做统一性对比.该过程中测试用例的定义和结果由仿真人员提供,所有输入的条件都应该覆盖,最终会有两个输出指标.

1.所有测试用例都要能通过.  
 2.模块中语句的覆盖率要达到一个既定的标准,一般80%.

b. 系统测试:

系统测试指的是一整个链路的性能测试，考虑对接，不对接的情况。不对接的情况下可以采用打桩的方式从定点平台DUMP数据进行测试.与定点的性能作对比。如果是说对接的情况，可以先考虑直连的情况，然后是实际信道，有个问题，信道是空口，还是信道仿真仪器？

1. 集成测试

5．原型验证流程（定义，验证平台，测试环境）