1. 芯片开发流程

1.1各部分，角色分配 xianning

1.2各部分开发环境/平台以及配合

2． 浮点仿真流程

2.1 算法选择（来源，比较（性能，复杂度））

来源: 同步,均衡,信道估计 luolin/hui

比较: 通过仿真平台验证不同算法的性能,比较复杂度,乘加运算量,有个疑问, 如何

证明你的性能是对的? 参考文献给出的性能曲线?有别的方法么? luolin/hui

2.2 信道建模

方法: 时间/频率 信道建模 fanny,luolin

3． 定点仿真流程

3.1 模拟前端模型 lijun, luolin,jian,rf

3.2 定标 luolin,me

3.3 仿真性能确定

要求被测模块定点性能(其它模块浮点)与全浮点的性能差距不超过\_\_db. luolin

4． 实现流程

4.1 实现

4.2 测试（功能，系统）

5．原型验证流程（定义，验证平台，测试环境）

问题

1. 上一级的输出与下一级的输入的定标不同如何处理? luolin

2. 前端RF提供参数,只有动态输入范围? luolin