## LM402 模组 硬件设计手册

易智联 (西安) 科技有限公司

电话: 15829686916

#### ◆ 说明

本文档描述了LM402 模组的硬件接口,包括相关应用场合的电路连接以及射频接口等。 LM402 模组的应用十分广泛,本文档将详细介绍 LM402 模组的功能。 本文档可以帮助用户快速的了解 LM402 模组的接口定义、电气性能和结构尺寸的详细信息。

结合本文档和其应用文档,用户可以快速的使用 LM402 模组来设计物联网通讯应用方案。

#### ◆ 修订历史

日期	版本	作者	说明
2021-12-09	VO. 1	王伟	初始版本
2022-5-13	VO. 2	马娅	新增 LM402-CC

#### ◆ 免责申明和版权公告

由于产品版本升级或其它原因,本手册内容会不定期进行更新。除非另有约定,本手册仅作为使用指导,本手册中的所有陈述、信息和建议不构成任何明示或暗示的担保。本文档不负任何责任,包括使用本文档内信息产生的侵犯任何专利权行为的责任。手册中信息修改,恕不另行通知。

文中提到的所有商标名称、商标和注册商标均属其各自所有者的财产,特此声明。

本手册包含易智联(西安)科技有限公司的专利技术信息。除非经本公司书面许可,任何单位和个人不得擅自摘抄、复制本手册内容的部分或全部,并不得以任何形式传播,犯规者可被追究支付赔偿金。对专利或者实用新型或者外观设计的版权所有,易智联(西安)科技有限公司保留一切权利。

#### 目录

→,		LM402 模组简介	4
	1.1	LM402 原理	4
	1.2	主要特点	5
_,		LM402 模组管脚定义	5
	2.1	LM402 模组管脚定义	5
	2.2	接口功能复用表	7
三、		LM402 模组电气特性	9
	3.1	极限工作条件	9
	3.2	正常工作条件	9
	3.3	模组规格	9
四、		应用说明	10
	4.1	封装信息	10
	4.2	模组对外接口	12
	4.3	模组内部引脚	12
	4.4	基于 LM402 模组的参考设计	13
	4. 5	基于 LM402 模组的 DEMO 板	14
五、		型号订购	14
	5.1	型号说明	14
	5.2	订购方式	15

## 一、 LM402 模组简介



图 1 LM402 外观图

#### 1.1 LM402 原理

LM402 内嵌高性能 MCU STM32WLE5 系列 IC,适合于各种物联网节点的设计。 基于 STM32WLE5 系列丰富的外设,模块提供 UART、I2C、SPI、ADC 和 GPIOs 供用户根据应用选用。用户也可通过 SWD 接口下载自己的固件使用。

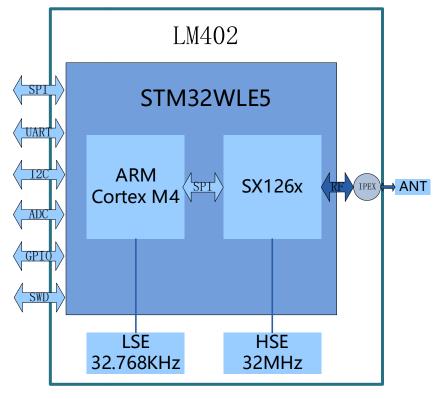


图 2 LM402 原理框图

#### 1.2 主要特点

- •采用小尺寸邮票孔封装
- ●调制方式: 支持 LoRa®, (G)FSK, (G)MSK and BPSK
- ●支持频率:
- ➤ LM402-JC-LB: 433-510MHZ
- ➤ LM402-CC-HB: 865-928MHZ
- ➤ LM402-CC-LB: 433-510MHZ
- ●发射功率可调,最大 22dBm
- ●接收灵敏度低至-141dBm
- ●传输距离可达 3km
- ●支持休眠唤醒,功耗低至 3uA
- ●安全机制: 支持 256 位 AES 硬件加密、 PCROP 读写保护
- ●接口类型丰富: UART、SPI、I2C、GPIO、ADC
- ●支持用户二次开发

## 二、 LM402 模组管脚定义

#### 2.1 LM402 模组管脚定义

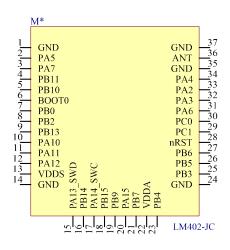


图 3 LM402-JC 模组管脚



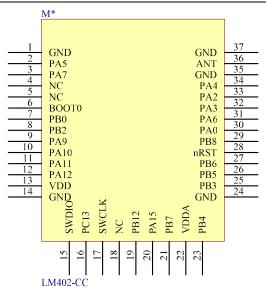


图 4 LM402-CC 模组管脚

表 1 LM402 模组引脚说明

引脚编号	LM402-JC模组引脚信号	LM402-CC 模组引脚信号	备注
1	GND	GND	
2	PA5	PA5	
3	PA7	PA7	
4	PB11	NC	
5	PB10	NC	
6	ВООТО	ВООТО	内部 10K 电容对地
7	PB0	PB0	
8	PB2	PB2	
9	PB13	PA9	
10	PA10	PA10	
11	PA11	PA11	
12	PA12	PA12	
13	VDDS	VDD	POWER 正 必须连接
14	GND	GND	POWER 地,必须连接
15	PA13	PA13	SWDIO 下载口
16	PB14	PC13	
17	PA14	PA14	SWDCLK 下载口
18	PB15	NC	
19	PB9	PB12	
20	PA15	PA15	
21	PB7	PB7	
22	VDDA	VDDA	必须连接
23	PB4	PB4	
24	GND	GND	
25	PB3	PB3	



26	PB5	PB5	
27	PB6	PB6	
28	nRST	nRST	内部 0.1uF 电容对地
29	PC1	PB8	
30	PC0	PA0	
31	PA6	PA6	
32	PA3	PA3	
33	PA2	PA2	
34	PA4	PA4	
35	GND	GND	
36	ANT	ANT	射频输出口
37	GND	GND	

## 2.2 接口功能复用表

表 2 STM32WLE5 系列 MCU 接口功能复用表

注: 该表截图来自 ST 官方 STM32WLE 系列 DATASHEET 中"Table 20. Alternate functions"。

		AF0	AF1	AF2	AF3	AF4	AF5	AF6	AF7	AF8	AF9	AF10	AF11	AF12	AF13	AF14	AF15	
F	Port	SYS_ AF		TIM1/ TIM2/ LPTIM1	TIM1/ TIM2	SPI2S2/ TIM1/ LPTIM3	12C1/ 12C2/ 12C3	SPI1/ SPI2S2	RF	USART1 / USART2	LPUART1	-	15.72	F	COMP1/ COMP2/ TIM1	DEBUG	TIM2/ TIM16/ TIM17/ LPTIM2	EVENOUT
	PA0	2	TIM2_ CH1	-3	-	I2C3_ SMBA	I2S_ CKIN	2	USART2_ CTS		13-1	-	æ	COMP1_ OUT	DEBUG_PWR _REGLP1S	TIM2_ETR	CM4_ EVENTOUT	
	PA1	8	TIM2_ CH2		LPTIM3_ OUT	I2C1_ SMBA	SPI1_ SCK		USART2_ RTS	LPUART1_ RTS	te.	-	16	-	DEBUG_PWR _REGLP2S	(1-)	CM4_ EVENTOUT	
	PA2	LSCO	TIM2_ CH3	3	-	73	ā	2	USART2_ TX	LPUART1_ TX	-		-	COMP2_ OUT	DEBUG_PWR _LDORDY	353	CM4_ EVENTOUT	
	PA3	ER	TIM2_ CH4	25	9	25	I2S2_ MCK	발	USART2_ RX	LPUART1_ RX	10.0	-	<u>@</u>	120	9		CM4_ EVENTOUT	
	PA4	RTC_ OUT2	LPTIM1 _OUT	-	-	-51	SPI1_ NSS		USART2_ CK		10-1	-	(8)	-	DEBUG_ SUBGHZSPI_ NSSOUT	LPTIM2_ OUT	CM4_ EVENTOUT	
	PA5	献	TIM2_ CH1	TIM2_ ETR	SPI2_ MISO	Tit.	SPI1_ SCK	<b>3</b> 7	a	8	157		100	.33	DEBUG_ SUBGHZSPI_ SCKOUT	LPTIM2_ ETR	CM4_ EVENTOUT	
Port A	PA6	-	TIM1_ BKIN	-1	-	I2C2_ SMBA	SPI1_ MISO	=	-	LPUART1_ CTS	1-1	-		TIM1_ BKIN	DEBUG_ SUBGHZSPI_ MISOOUT	TIM16_ CH1	CM4_ EVENTOUT	
	PA7	<u>148</u>	TIM1_ CH1N	25	9	I2C3_ SCL	SPI1_ MOSI	25	8	ŝ	20		8	COMP2_ OUT	DEBUG_ SUBGHZSPI_ MOSIOUT	TIM17_ CH1	CM4_ EVENTOUT	
	PA8	MCO	TIM1_ CH1	-9		9	SPI2_ SCK/ I2S2_CK		USART1_ CK			-	8		-	LPTIM2_ OUT	CM4_ EVENTOUT	
	PA9	158 <b>-</b> 0	TIM1_ CH2	2	SPI2_ NSS/ I2S2_WS	I2C1_ SCL	SPI2_ SCK/ I2S2_CK	2	USART1_ TX	ĕ	32	12.1	8	125	9	12	CM4_ EVENTOUT	
	PA10	RTC_ REFIN	TIM1_ CH3	3		I2C1_ SDA	SPI2_ MOSI/ I2S2_SD		USART1_ RX			200	æ	359	DEBUG_RF_ HSE32RDY	TIM17_ BKIN	CM4_ EVENTOUT	
	PA11	<u>188</u>	TIM1_ CH4	TIM1_ BKIN2	LPTIM3_ ETR	I2C2_ SDA	SPI1_ MISO	25	USART1_ CTS	9	12.5	2	100	TIM1_ BKIN2	DEBUG_RF_ NRESET	127	CM4_ EVENTOUT	



# SYIZHILIAN KEJI LM402 模组硬件设计手册

	2	AF0	AF1	AF2	AF3	AF4	AF5	AF6	AF7	AF8	AF9	AF10	AF11	AF12	AF13	AF14	AF15
P	Port	SYS_ AF	TIM1/ TIM2/ LPTIM1	TIM1/ TIM2	SPI2S2/ TIM1/ LPTIM3	12C1/ 12C2/ 12C3	SPI1/ SPI2S2	RF	USART1 / USART2	LPUART1	2	-	2	COMP1/ COMP2/ TIM1	DEBUG	TIM2/ TIM16/ TIM17/ LPTIM2	EVENOUT
(p	PA12	5.53	TIM1_ ETR		LPTIM3_ IN1	I2C2_ SCL	SPI1_ MOSI	RF_BUSY	USART1_ RTS	151	5	33	a	130	=		CM4_ EVENTOUT
Port A (continued	PA13	JTMS- SWDIO	20		B	I2C2_ SMBA	25	-	72	IR_OUT	22	020	ъ	20	8	120	CM4_ EVENTOUT
rt A (cc	PA14	JTCK- SWCLK	LPTIM1_ OUT	-	-	I2C1_ SMBA		140	12	72	8	0400	- 5	149	2)	141	CM4_ EVENTOUT
Po	PA15	JTDI	TIM2_ CH1	TIM2_ ETR	-	I2C2_ SDA	SPI1_ NSS	-	-			-	-	-	-	-	CM4_ EVENTOUT
	PB0			100	=	383		-	35	7.50		(8)	-	COMP1_ OUT	=		CM4_ EVENTOUT
	PB1	:#:	50		8		5	150	.50	LPUART1_ RTS_DE	s	150	5	- 20	3	LPTIM2_ IN1	CM4_ EVENTOUT
	PB2	:50	LPTIM1_ OUT		9	I2C3_ SMBA	SPI1_ NSS		100	-	2	020	Ð	120	DEBUG_RF_ SMPSRDY	120	CM4_ EVENTOUT
	PB3	JTDO/ TRACE SWO	TIM2_ CH2		-		SPI1_ SCK	RF_IRQ0	USART1_ RTS		-	-	-	-	DEBUG_RF_ DTB1	-	CM4_ EVENTOUT
	PB4	NJTRST	3	100	=	I2C3_ SDA	SPI1_ MISO		USART1_ CTS	-	5	188	8	131	DEBUG_RF_ LDORDY	TIM17_ BKIN	CM4_ EVENTOUT
Port B	PB5	383	LPTIM1_ IN1		\$	I2C1_ SMBA	SPI1_ MOSI	RF_IRQ1	USART1_ CK	122	20	120	Ð	COMP2_ OUT	9	TIM16_ BKIN	CM4_ EVENTOUT
Δ.	PB6		LPTIM1_ ETR	-	20	I2C1_ SCL	=		USART1_ TX	540	2	0400	2	-20	8	TIM16_ CH1N	CM4_ EVENTOUT
	PB7	(4)	LPTIM1_ IN2	393	TIM1_ BKIN	I2C1_ SDA		(4)	USART1_ RX	(4)		(-)		190	-	TIM17_ CH1N	CM4_ EVENTOUT
	PB8		TIM1_ CH2N	-	-	I2C1_ SCL		RF_IRQ2	35	2.50	8	181	-		3	TIM16_ CH1	CM4_ EVENTOUT
	PB9	350	TIM1_ CH3N	2	Ē)	I2C1_ SDA	SPI2_ NSS/ I2S2_WS		72	IR_OUT	2	920	-	120	9	TIM17_ CH1	CM4_ EVENTOUT
	PB10		TIM2_ CH3	-	-	I2C3_ SCL	SPI2_ SCK/ I2S2_CK	-	-	LPUART1_ RX	Е	-	-	COMP1_ OUT	-0	1-11	CM4_ EVENTOUT
		AF0	AF1	AF2	AF3	AF4	AF5	AF6	AF7	AF8	AF9	AF10	AF11	AF12	AF13	AF14	AF15
P	Port	SYS_ AF	TIM1/ TIM2/ LPTIM1	TIM1/ TIM2	SPI2S2/ TIM1/ LPTIM3	12C1/ 12C2/ 12C3	SPI1/ SPI2S2	RF	USART1 / USART2	LPUART1	8	5	2	COMP1/ COMP2/ TIM1	DEBUG	TIM2/ TIM16/ TIM17/ LPTIM2	EVENOUT
- 8	PB11	623	TIM2_ CH4	393	-	I2C3_ SDA	=	( <del>-</del> )	-	LPUART1_ TX	3	(4)	5	COMP2_ OUT		350	CM4_ EVENTOUT
(pai	PB12	350	TIM1_ BKIN		TIM1_ BKIN	I2C3_ SMBA	SPI2_ NSS/ I2S2_WS	350	.3.	LPUART1_ RTS	2	(2)	5	170	ŧa .	(5)	CM4_ EVENTOUT
B (continued)	PB13	648	TIM1_ CH1N	33	-	I2C3_ SCL	SPI2_ SCK/ I2S2_CK	(4)	1-	LPUART1_ CTS	3	(3)	=	19	=1	80	CM4_ EVENTOUT
Port	PB14	250	TIM1_ CH2N		I2S2_MCK	I2C3_ SDA	SPI2_ MISO	350	1.50	355	ā	(3)	Ð	178	B	0707	CM4_ EVENTOUT
	PB15	141	TIM1_ CH3N			12C2_ SCL	SPI2_ MOSI/ I2S2_SD	-	-	(3)	ŭ.	-	-	-	2)	140	CM4_ EVENTOUT
		AF0	AF1	AF2	AF3	AF4	AF5	AF6	AF7	AF8	AF9	AF10	AF11	AF12	AF13	AF14	AF15
P	ort	SYS_ AF	TIM1/ TIM2/ LPTIM1	TIM1/ TIM2	SPI2S2/ TIM1/ LPTIM3	12C1/ 12C2/ 12C3	SPI1/ SPI2S2	RF	USART1 / USART2	LPUART1	2	-27	9	COMP1/ COMP2/ TIM1	DEBUG	TIM2/ TIM16/ TIM17/ LPTIM2	EVENOUT
	PC0		LPTIM1_ IN1		-0	I2C3_ SCL	=		151	LPUART1_ RX	=	130	-		50	LPTIM2_ IN1	CM4_ EVENTOUT
	PC1	**	LPTIM1_ OUT	8	SPI2_ MOSI/ I2S2_SD	I2C3_ SDA	25	220	72	LPUART1_ TX	8		9	120	£9	20	CM4_ EVENTOUT
	PC2	(4)	LPTIM1_ IN2	-		-	SPI2_ MISO		-		-	-	2	-	-	-	CM4_ EVENTOUT
	PC3	5.50	LPTIM1_ ETR		-		SPI2_ MOSI/ I2S2_SD		(5)		=	333		131	7.0	LPTIM2_ ETR	CM4_ EVENTOUT
PortC	PC4	120	2	-	128	(12)		120	122	927	2	120	2	127	20	741	CM4_ EVENTOUT
ď	PC5	(4)	-3			120	-3	(4)	1-2	-	-	(4)	-	-	-4	193	CM4_ EVENTOUT
ŀ	PC6		-0	150	-	-	I2S2_ MCK	1.0	3/58	(e)	8	-	-	(%)	50	335	CM4_ EVENTOUT
			-		-	-		550		32		-		131	7.0	101	CM4_ EVENTOUT
	PC13	0.50							la .			6 2	-				Company of the Compan
	PC13 PC14		2		9		25	300	187	-	8	120	2	151	9	120	CM4_ EVENTOUT
	4		20		2	•	20			-	8		-		2)	-	CM4_ EVENTOUT CM4_ EVENTOUT

## 三、 LM402 模组电气特性

#### 3.1 极限工作条件

达到或超过下表列出的额定最大值会导致设备损坏。

#### 表 3 极限工作条件

参数	描述	最小	最大	单位
VDDSm	供电电压	-0.3	+3.9	٧
Tm	环境温度	-40	+85	$\mathbb{C}$
Pm	射频输入信号	-	+10	dBm

## 3.2 正常工作条件

#### 表 4 正常工作条件

参数	描述	最小	最大	单位
VDDop	供电电压	+1.8	+3.6	V
Тор	环境温度	-40	+85	$^{\circ}$ C
Pop	射频输入信号	=	+10	dBm

## 3.3 模组规格

#### 表 5 模组规格参数

项目	参数	特性	备注	单位
电气参数	电源供电	3. 3V 典型值		V
	RF 发射能耗	112mA @22dBm in 470MHz 典型值		mA
	RF 接收能耗	6.8mA @BW125KHz,470MHz 典型值		mA
	休眠能耗	约 2. 3uA		uA
	接收灵敏度	-135dBm, @470MHz, 125K 带宽, SF=12		dBm
	射频输出信号		dBm	
接口	GPIO	MCU GPIO		
	ANT	RF 接口		
	UART/ LPUART	2组串口,1组低功耗串口	LM402-JC	
		1组串口,1组低功耗串口	LM402-CC	
	SPI	2组SPI接口		
	I2C	3 组 I2C	LM402-JC	
		2 组 I2C	LM402-CC	
		11 个 ADC_IN	LM402-JC	



	ADC	9个ADC_IN	LM402-CC	
结构参数	尺寸	19.6(L)*17.6(W)*2.4(H)	mm	mm
	封装	SMT, 37Pins		
其他		支持用户二次开发		

## 四、应用说明

#### 4.1 封装信息

LM402 是 37pin 的 SMT 封装:

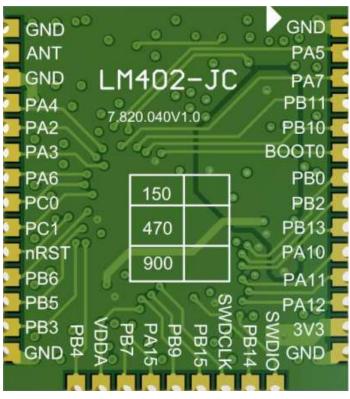


图 5 LM402-JC (Bottom View)

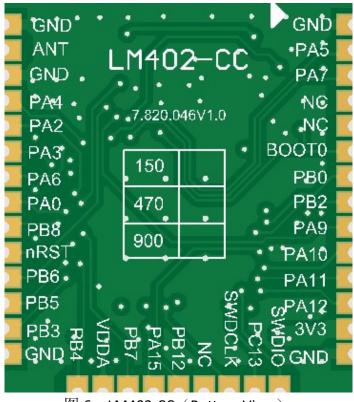


图 6 LM402-CC (Bottom View)

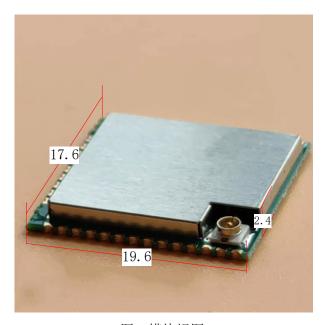


图 7 模块视图 下图是建议的 PCB Layout 尺寸图: (单位:mm)

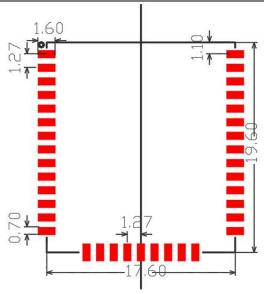


图 8 PCB Layout 尺寸图((TOP View))

## 4.2 模组对外接口

除了几个必要的接口,模块引出的 MCU 丰富的接口,包括 SPI、UART、LPUART、I2C、ADC、SWD 等。对于希望在模组的片上 MCU 进行软件开发或扩展外设的用户来说,这些丰富的接口正能满足大多数应用的需求。

## 4.3 模组内部引脚

表 6 LM402-JC 内部引脚

信号	GPIO	MCU 引脚	软件定义	备注
RF_RX	PA8	Ј3	RF_SW_CTRL1	
RF_TX	PA1	G3	RF_SW_CTRL3	
OSC32_OUT	PC15	C5	_	0SC-32. 768kHz
OSC32_IN	PC14	В6	_	
OSC_OUT	_	F8	_	OSC-32MHz
OSC_IN		G9	_	
RFO_HP	_	Ј9	_	射频输出脚
RFO_LP	_	Ј8	_	未使用

表 7 LM402-CC 内部引脚

信号	GPIO	MCU 引脚	软件定义	备注
RF_RX	PA8	16	RF_SW_CTRL1	
RF_TX	PA1	8	RF_SW_CTRL3	
OSC32_OUT	PC15	40	_	0SC-32. 768kHz
OSC32_IN	PC14	39	_	

OSC_OUT		27	_	OSC-32MHz
OSC_IN		26	_	
RFO_HP	_	23	_	射频输出脚
RFO_LP	-	22	_	未使用

表 8 射频收发状态

状态	RF_SW_CTRL1	RF_SW_CTRL3
射频发送	0	1
射频接收	1	0
休眠	0	0

射频输出口为 RFO\_HP,RFO\_LP 未连接,射频开关控制为 RF\_SW\_CTRL1、RF\_SW\_CTRL3,RF\_SW\_CTRL2 未使用。参见 radio\_board\_if.c 中 RBI\_ConfigRFSwitch 函数实现。使用 STM32CubeMX 构建工程移植时参考 radio\_board\_if.h 中相关参数配置。

#### 4.4 基于 LM402 模组的参考设计

HOST 可以通过串口与 LM402 通信,GPIO 连接 LED 指示灯,进行功能测试。

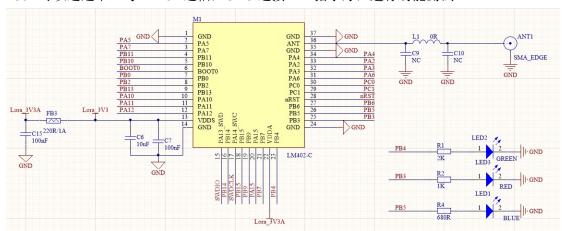
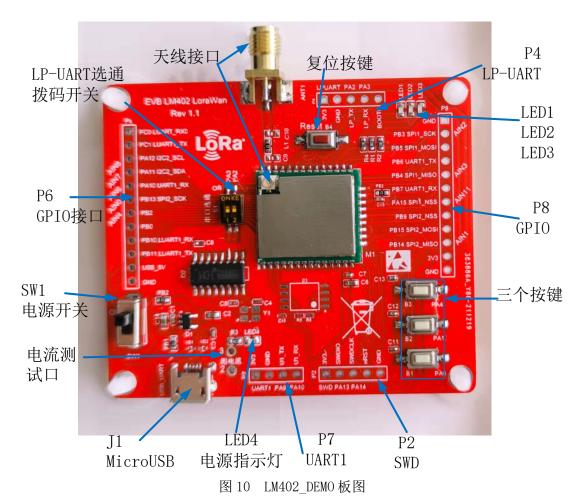


图 9 LM402 模组参考设计

## 4.5 基于 LM402 模组的 DEMO 板



LM402-Demo 板为测试评估 LM402 模组提供了基本的外围硬件电路,并提供了板载 USB 转 COM 以及 LDO。USB 连接电脑即可以实现供电、打印输出、输入操作。 LM402-Demo 板提供设计源文件及开源例程,详细资料请联系技术支持。

## 五、 型号订购

#### 5.1 型号说明

模组型号	IC 型号	频段	备注
LM402-JC	STM32WLE5JCI6	433~510MHz	
LM402-CC-HB	STM32WLE5CCU6	865-928MHz	
LM402-CC-LB	STM32WLE5CCU6	433~510MHz	

#### 5.2 订购方式

- 1、线下订购, 联系电话: 15829686916 (微信同号)。
- 2、线上订购: 企业官方店 https://shop505324774.taobao.com/shop/view\_shop.htm?user\_number\_id=221171549849 5&spm=a217wi.openworkbeachtb