
Émulation d'une architecture virtuelle avec un intrepreteur mixte

Felix-Antoine Ouellet
Département d'informatique
Université de Sherbrooke
`felix-antoine.ouellet@usherbrooke.ca`

Abstract

blah blah blah

- 1 Introduction**
- 2 Chip16**
- 3 Interpréteur**
- 4 Recompilateur dynamique**
- 5 Conclusion**
- 6 Références**

M. Zaleski, A. D. Brown, K. Stoodley, *YETI: a gradually Extensible Trace Interpreter*

N. Topham and D. Jones, *High Speed CPU Simulation using JIT Binary Translation*

M. Berndt, B. Vitale, M. Zaleski, A. D. Brown, *Context Threading: A flexible and efficient dispatch technique for virtual machine interpreters*

M. Anton Ertl, D. Gregg, *The Structure and Performance of Efficient Interpreters*

V. Chipounov and G. Candea, *Dynamically Translating x86 to LLVM using QEMU*