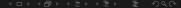
Motivatior Arrivé-avant Ensemble de verrous Comparaisor Conclusior

### Détection dynamique de conditions de course

Félix-Antoine Ouellet

Université de Sherbrooke

6 novembre 2014



Motivation Arrivé-avant Ensemble de verrous Comparaison Conclusion

- Motivation
- 2 Arrivé-avant
- 3 Ensemble de verrous
- 4 Comparaison
- 5 Conclusion

### Plan

- 1 Motivation
- <sup>2</sup> Arrivé-avan
- 3 Ensemble de verrou
- 4 Comparaisor
- 5 Conclusion

Motivation Arrivé-avant Ensemble de verrous Comparaison Conclusion

# Condition de course

Situation se produisant quand 2 *threads* accèdent à la même structure partagée sans contraintes d'ordonnancement et qu'un de ces accès est une écriture.

#### Condition de course

Example - Trivial

```
int main() {
  int X = 0;
  std::thread T([\&]() \{ X = 42; \});
  X = 43;
  T.join();
}
```

Que vaut X à la fin du programme?

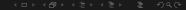
#### Condition de course

Example - Moins trivial

```
Singleton * Singleton::getInstance() {
  if (m_Instance == nullptr) {
    std::lock_guard<std::mutex> Lock(m_Mutex);
    {
      if (m_Instance == nullptr) {
        m_Instance = new Singleton;
  return m_Instance;
```

### Plan

- 1 Motivation
- 2 Arrivé-avant
  - Idée
  - Concepts de base
  - Algorithme
- 3 Ensemble de verrou
- 4 Comparaisor
- 5 Conclusion



### ldée

Un programme parallèle sans condition de course ne comporte que des accès ordonnancés à des structures partagées

# Opérations de synchronisation

- Publication: Rend publique de l'information produite par le thread
- Réception: Lecture d'une information publique

# Opérations de synchronisation Pratique

Réception Publication Réception Publication

Idée Concepts de base Algorithme

#### Segments Théorie

Suite d'opérations effectuées par un *thread* se terminant par une opération de synchronisation

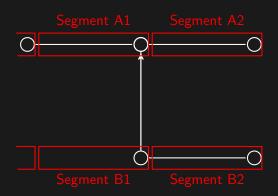
#### Segments Pratique



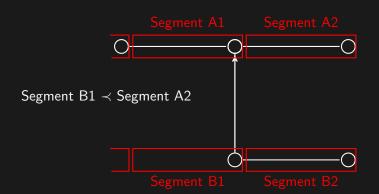
## Ordonnancement des segments

- Un ordre partiel peut être établi en fonction des opérations de synchronisation
- Dénoté par l'opérateur ≺

# Ordonnancement des segments Pratique



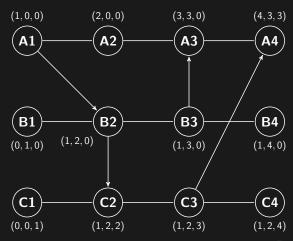
# Ordonnancement des segments Pratique



## Horloge vectorielle

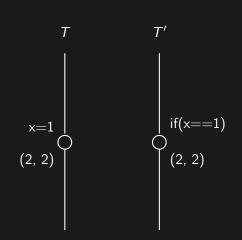
Structure permettant d'effectuer un ordonnancement partiel des événements dans un système parallèle

# Horloge vectorielle



#### Conditions de course

Deux accès mémoire dont au moins un est une écriture et qui pourraient être exécutées simultanément sans connaissance des manipulations effectuées par l'autre thread



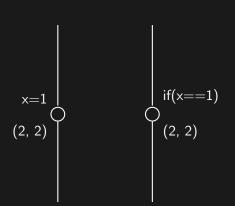
# Algorithme Équations

Il y a une condition de course entre un segment S et un segment S' si:

- 1.  $V_S(T) \ge V_{S'}(T)$  et  $V_{S'}(T') \ge V_S(T')$
- 2.  $[R_S \cup W_S] \cap W_{S'} \neq \emptyset$  ou  $[R_{S'} \cup W_{S'}] \cap W_S \neq \emptyset$

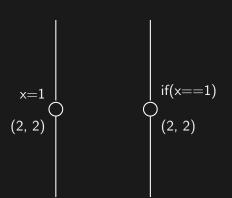
# Algorithme Pratique

$$\checkmark V_S(T) \geq V_{S'}(T)$$



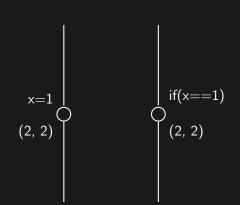
#### Algorithme Pratique

$$\checkmark V_S(T) \ge V_{S'}(T)$$
 $\checkmark V_{S'}(T') \ge V_S(T')$ 



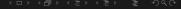
# Algorithme Pratique

 $\checkmark V_S(T) \ge V_{S'}(T)$   $\checkmark V_{S'}(T') \ge V_S(T')$   $\checkmark [R_{S'} \cup W_{S'}] \cap W_S \ne \emptyset$ 



### Plan

- 1 Motivation
- 2 Arrivé-avant
- 3 Ensemble de verrous
  - Idée
  - Algorithme
- 4 Comparaisor
- 5 Conclusion



### Idée

Un programme parallèle sans condition de course respecte toujours une saine discipline de verrouillage des structures partagées

But: S'assurer que toute structure partagée soit protégée par un verrou

```
Verrous(T) = Ensemble de verrous acquis par un thread T;
C(v) = verrous possibles pour une variable v;
for Toute variable partagé v do
   C(v) = tous les verrous présents dans l'application
end
for Tout accès à une variable partagé v do
   C(v) = C(v) \cap Verrous(T);
   <u>if C(v) == {}</u> then
    Condition de course détectée
   end
end
```

```
Mutex1.lock();
v = v + 1;
Mutex1.unlock();
Mutex2.lock();
v = v + 1;
Mutex2.unlock();
```

Verrous	C(v)
{}	{Mutex1, Mutex2}

```
Mutex1.lock();
v = v + 1;
Mutex1.unlock();
Mutex2.lock();
v = v + 1;
Mutex2.unlock();
```

Verrous	C( <i>v</i> )
{}	{Mutex1, Mutex2}
$\{Mutex1\}$	{Mutex1, Mutex2}

```
Mutex1.lock();
v = v + 1;
Mutex1.unlock();
Mutex2.lock();
v = v + 1;
Mutex2.unlock();
```

Verrous	C( <i>v</i> )
{}	{Mutex1, Mutex2}
$\{Mutex1\}$	{Mutex1, Mutex2}
${Mutex1}$	${Mutex1}$

```
Mutex1.lock();
v = v + 1;
Mutex1.unlock();
Mutex2.lock();
v = v + 1;
Mutex2.unlock();
```

Verrous	C( <i>v</i> )
{}	{Mutex1, Mutex2}
$\{Mutex1\}$	{Mutex1, Mutex2}
$\{Mutex1\}$	${\mathsf {Mutex1}}$
{}	${\mathsf {Mutex1}}$

```
Mutex1.lock();
v = v + 1;
Mutex1.unlock();
Mutex2.lock();
v = v + 1;
Mutex2.unlock();
```

Verrous	C( <i>v</i> )
{}	{Mutex1, Mutex2}
$\{Mutex1\}$	{Mutex1, Mutex2}
$\{Mutex1\}$	${Mutex1}$
{}	${Mutex1}$
{Mutex2}	${\mathsf {Mutex1}}$

```
Mutex1.lock();
v = v + 1;
Mutex1.unlock();
Mutex2.lock();
v = v + 1;
Mutex2.unlock();
```

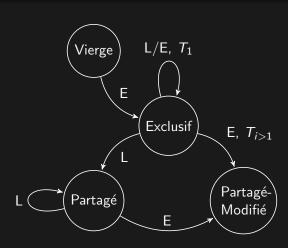
Verrous	C( <i>v</i> )
{}	${\mathsf Mutex1},{\mathsf Mutex2}$
$\{Mutex1\}$	{Mutex1, Mutex2}
$\{Mutex1\}$	$\{Mutex1\}$
{}	${Mutex1}$
${Mutex2}$	${\mathsf {Mutex1}}$
${Mutex2}$	${Mutex1}$

Verrous	C(v)
{}	{Mutex1, Mutex2}
$\{Mutex1\}$	{Mutex1, Mutex2}
$\{Mutex1\}$	${Mutex1}$
{}	${Mutex1}$
${Mutex2}$	$\{Mutex1\}$
${Mutex2}$	${Mutex1}$
{}	{}

#### Trois problèmes de l'algorithme précédent

- Initialisation
- Structure seulement en lecture
- Verrou lecture-écriture

#### Algorithme Raffinement



Raffinement

```
Verrous(T) = Ensemble de verrous acquis pa<u>r un thread T;</u>
Verrous_E(T) = Ensemble de verrous en mode écriture acquis par un thread T;
C(v) = verrous possibles pour une variable v;
for Toute variable partagé v do
   C(v) = tous les verrous présents dans l'application
end
for Toute lecture d'une variable partagé v do
   C(v) = C(v) \cap Verrous(T);
   if C(v) == \{\} then
       Condition de course détectée
   end
end
for Toute écriture d'une variable partagé v do
   C(v) = C(v) \cap Verrous_{\dot{E}}(T);
   if C(v) == \{\} then | Condition de course détectée
   end
end
```

### Plan

- Motivation
- 2 Arrivé-avant
- 3 Ensemble de verrous
- 4 Comparaison
- 5 Conclusion

Motivation Arrivé-avant Ensemble de verrous **Comparaison** Conclusion

### Comparaison

Arrivé-avant

Aucun faux positif

Ensemble de verrous

Aucun faux négatif

### Plan

- Motivation
- 2 Arrivé-avant
- 3 Ensemble de verrous
- 4 Comparaisor
- 5 Conclusion

Motivation Arrivé-avant Ensemble de verrous Comparaison Conclusion

#### Conclusion

La plupart des outils de détection de condition de courses implémentent une variation ou une combinaison des algorithmes présentés.