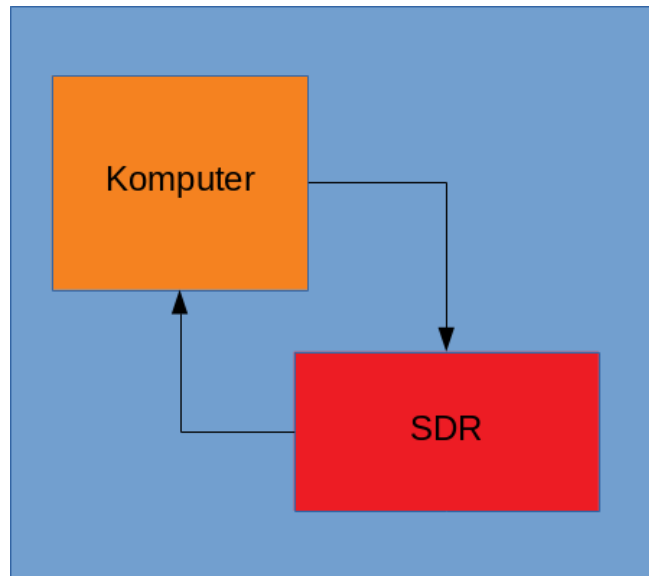
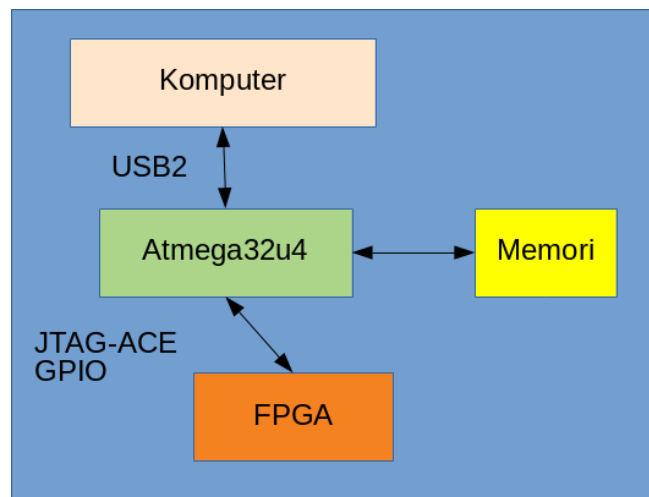


Methode Komunikasi



Gambar 1: Antara komputer dan SDR

Gambar 1 merupakan methode komunikasi antara komputer dan SDR, user interface dan beragam teknik yang akan digunakan untuk mengatur SDR diletakkan dalam kode desktop agar mudah diakses oleh user.



Gambar 2: Komunikasi fpga komputer controler

Gambar 2 merupakan methoda komunikasi fpga komputer dan controller dimana pada gambar tersebut komputer dan atmega32u4 akan berhubungan dengan protokol usb2 dan antara atmega32u4 dan fpga akan berkomunikasi dengan protokol JTAG-ACE.

Kode bit yang digunakan untuk memetakan array logic gate pada memori akan diprogram dengan komputer lalu di download melalui perantara atmega32u4 kemudian disimpan didalam memori. Isi dari memori itu lalu di write ke dalam fpga melalui protokol JTAG.