

دستور کار آزمایشگاه مجازی مدارهای منطقی و معماری کامپیوتر

آزمایش ششم (پردازنده خط لوله):

در ادامه آزمایش ۵، این هفته در نظر داریم آزمایش ۶ ادامه آزمایش قبلی و در جهت تکمیل آن باشد. آزمایش ۵ بخش پردازنده تک چرخه ای و آزمایش ۶ گسترش یافته آن یعنی به همراه خط لوله و چند چرخه ای باشد. در نتیجه هر دو بخش با یکدیگر مرتبط هستند و می توانید نحوه عملکرد آنها مقایسه ای داشته باشید.

((قواعد کلی خط لوله بر اساس مطالب آموخته شده در کتاب معماری کامپیوتر بر روی معماری معرفی شده در آزمایش پنجم انجام شود.))

❖ دانشجویان گرامی کد مدار توصیف شده به همراه گزارش مناسبی از انجام آزمایش را تا مهلت تعیین شده توسط استاد مربوطه برای ایشان ارسال کنند. در گزارش ابتدا راجع به آزمایش (طرح مدار، جدول درستی، مزایا و معایب) توضیحی مفید را ارائه کنید و سپس کد مدار توصیف شده را به همراه توضیحات مناسبی در گزارش شرح دهید. پس از اینکه طرح توصیف شده را با نوشتن Test Bench برای مدار شبیه سازی کردید، با انتخاب چند نمونه از ورودی ها، شکل های موج خروجی را در گزارش توضیح دهید. مجموع فایل های کد و گزارش را در قالب یک فایل فشرده شده برای استاد مربوطه ارسال کنید.

نام فایل فشرده: Lab Number, Group Name.Zip