



Budapest University of Technology and Economics  
Faculty of Electrical Engineering and Informatics  
Department of Measurement and Information Systems

# Verification of Timed Automata by CEGAR-Based Algorithms

Scientific Students' Associations Report

Author:

Rebeka Farkas

Supervisors:

András Vörös

Tamás Tóth

Ákos Hajdu

2016.



# Contents

<b>Contents</b>	<b>3</b>
<b>Kivonat</b>	<b>5</b>
<b>Abstract</b>	<b>7</b>
<b>1 Introduction</b>	<b>1</b>
<b>2 Background</b>	<b>3</b>
2.1 Mathematical logic . . . . .	3
2.1.1 Zeroth order logic . . . . .	3
2.1.2 First order logic . . . . .	3
2.2 Formal verification . . . . .	3
2.2.1 Timed automata . . . . .	3
2.2.2 Reachability . . . . .	3
2.2.3 CEGAR . . . . .	4
<b>3 Configurable Timed CEGAR</b>	<b>5</b>
3.1 Generic CEGAR Framework . . . . .	5
3.2 Modules . . . . .	5
3.3 Combined Algorithms . . . . .	5
<b>4 Implementation</b>	<b>7</b>
4.1 Environment . . . . .	7
4.2 Measurements . . . . .	7
4.2.1 Objectives . . . . .	7
4.2.2 Inputs . . . . .	7
4.2.3 Results . . . . .	7
4.2.4 Evaluation . . . . .	7
<b>5 Related Work</b>	<b>9</b>

<b>6</b>	<b>Conclusions</b>	<b>11</b>
6.1	Contribution . . . . .	11
6.2	Future work . . . . .	11

**Kivonat** A napjainkban egyre inkább elterjedő biztonságkritikus rendszerek hibás működése súlyos károkat okozhat, emiatt kiemelkedően fontos a matematikailag precíz ellenőrzési módszerek alkalmazása a fejlesztési folyamat során. Ennek egyik eszköze a formális verifikáció, amely már a fejlesztés korai fázisaiban képes felfedezni tervezési hibákat. A biztonságkritikus rendszerek komplexitása azonban gyakran megakadályozza a sikeres ellenőrzést, ami különösen igaz az időzített rendszerekre: akár kisméretű időzített rendszereknek is hatalmas vagy akár végtelen állapottere lehet. Ezért különösen fontos a megfelelő modellezőeszköz valamint hatékony verifikációs algoritmusok kiválasztása. Az egyik legelterjedtebb formalizmus időzített rendszerek leírására az időzített automata, ami a véges automata formalizmust óraváltozókkal egészíti ki, lehetővé téve az idő múlásának reprezentálását a modellben.

Formális verifikáció során fontos kérdés az állapotelérhetőség, amely során azt vizsgáljuk, hogy egy adott hibaállapot része-e az elérhető állapottérnek. A probléma komplexitása már egyszerű (diszkrét változó nélküli) időzített automaták esetén is exponenciális, így nagyméretű modellekre ritkán megoldható. Ezen probléma leküzdésére nyújt megoldást az absztrakció módszere, amely a releváns információra koncentrálna próbál meg egyszerűsíteni a megoldandó problémán. Az absztrakció-alapú technikák esetén azonban a fő probléma a megfelelő pontosság megtalálása. Az ellenpélda vezérelt absztrakciófinomítás (counterexample-guided abstraction refinement, CEGAR) iteratív módszer, amely a rendszer komplexitásának csökkentése érdekében egy durva absztrakcióból indul ki és ezt finomítja a kellő pontosság eléréséig.

Munkám célja hatékony algoritmusok fejlesztése időzített rendszerek verifikációjára. Munkám során az időzített automatákra alkalmazott CEGAR-alapú elérhetőségi algoritmusokat vizsgálom és közös keretrendszerbe foglalom, ahol az algoritmusok komponensei egymással kombinálva új, hatékony ellenőrzési módszerekké állnak össze. Az irodalomból ismert algoritmusokat továbbfejlesztettem és hatékonyságukat mérésekkel igazoltam.



**Abstract** Nowadays safety-critical systems are becoming increasingly popular, however, faults in their behavior can lead to serious damage. Because of this, it is extremely important using mathematically precise verification methods during their development. One of these methods is formal verification that is able to find design problems since early phases of the development. However, the complexity of safety-critical systems often prevents successful verification. This is particularly true for real-time systems: even small timed systems can have large or even infinite states space. Because of this, selecting an appropriate modeling formalism and efficient verification algorithms is very important. One of the most common formalism for describing timed systems is the timed automaton that extends the finite automaton with clock variables to represent the elapse of time.

When applying formal verification, reachability becomes an important aspect – that is, examining whether or not the system can reach a given erroneous state. The complexity of the problem is exponential even for simple timed automata (without discrete variables), thus it can rarely be solved in case of large models. Abstraction can provide assistance by attempting to simplify the problem to solve while focusing on the relevant information. In case of abstraction-based techniques the main difficulty is finding the appropriate precision. Counterexample-guided abstraction refinement (CEGAR) is an iterative method starting from a coarse abstraction and refining it until the sufficient precision is reached.

The goal of my work is to develop efficient algorithms for verification of timed automata. In my work I examine CEGAR-based reachability algorithms applied to timed automata and I integrate them to a common framework where components of different algorithms are combined to form new and efficient verification methods. I improved known algorithms and proved their effectivity by measurements.

**TODO:** Ákos-javítások





## Chapter 1

# Introduction

**TODO:** Abstract+ kis módosítás



## Chapter 2

# Background

**TODO:** Ákos dipterv

### 2.1 Mathematical logic

#### 2.1.1 Zeroth order logic

SAT

#### 2.1.2 First order logic

SMT

### 2.2 Formal verification

Importance, etc.

#### 2.2.1 Timed automata

Modeling formalisms, timed systems, etc. Definitions, visualization. Discrete variables.

#### 2.2.2 Reachability

Importance, basic algorithms (statespace exploration, SAT based solution, bounded stuff + examples), TA reachability + examples

### **2.2.3 CEGAR**

#### **Abstraction**

Idea, usefulness, Times automata - zones, variables, activity, etc.

#### **CEGAR-loop**

Idea, Cegar-loop, basic cegar ideas (variable-based, statespace refinement, etc.)

## Chapter 3

# Configurable Timed CEGAR

### 3.1 Generic CEGAR Framework

CEGAR dobozok, interfészek, cserélgethetőség, stb. ábrával + egy mini pszeudokód

### 3.2 Modules

Implementált modulok felsorolva, utalással az előző fejezet algoritmusaira. + példák, pszeudokód

### 3.3 Combined Algorithms

A fenti modulok kombinálhatósága. Ekészült algoritmusok.



## Chapter 4

# Implementation

### 4.1 Environment

**TODO:** TTMC bemutatása, stb

### 4.2 Measurements

#### 4.2.1 Objectives

**TODO:** Célok ismertetése, mérések bemutatása. Mit akarunk mérni, mivel fogjuk összehasonlítani, milyen bemeneteken, és miért.

#### 4.2.2 Inputs

**TODO:** Uppaal inputok, stb.

#### 4.2.3 Results

**TODO:** Grafikonok + mit mértünk épp, mivel, mi lett az eredménye

#### 4.2.4 Evaluation

**TODO:** Mérések eredményének összesítése, mit tudtunk meg ebből.





## Chapter 5

# Related Work

**TODO:** Milyen más Timed CEGAR megközelítések vannak, és ehhez képest a miénk miben más, és főleg miből jobb.



## Chapter 6

# Conclusions

**TODO:** Ha van valami nagyobb/meglepőbb eredmény, azt lehet hangsúlyozni.

### 6.1 Contribution

**TODO:** Szokásos pontokba szedett, részletes kontribúcióismertetés.

### 6.2 Future work

**TODO:** predikátum interpolánssal + egyebek Pl. paraméteres, vagy Ákossal összedolgozás, stb.