PCA82C250 CAN 控制器接口

特性

- 完全符合和"IS011898"标准
- 高速率(最高达1Mbps)
- 具有抗汽车环境中的瞬间干扰,保护总线能力
- 斜率控制,降低射频干扰(RFI)
- 差分接收器,抗宽范围的共模干扰,抗电磁干扰(EMI)
- 热保护
- 防止电池和地之间的发生短路
- 低电流待机模式
- 未上电的节点对总线无影响
- 可连接 110 个节点

应用

汽车中的高速应用(高达1 Mbaud)

概述

PCA82C250 是 CAN 协议控制器和物理总线的接口。此器件对总线提供差动发送能力,对 CAN 控制器提供差动接收能力。

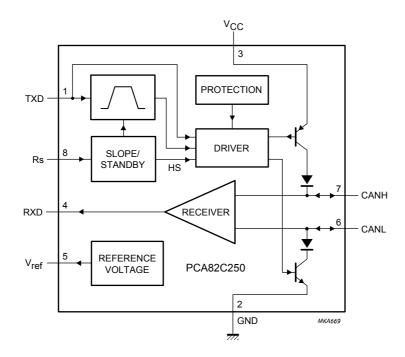
器件参考数据

标记	参数	条件	最小	最大	单位
V_{cc}	提供电压		4.5	5. 5	V
I_{cc}	提供电流	待机模式	_	170	μА
$1/\mathrm{t_{ ext{bit}}}$	最大发送速度	非归零码 (NRZ)	1	-	Mbaud
$V_{\rm can}$	CANH、CANL 输入/输出电压		-8	+18	V
V_{diff}	差动总线电压		1. 5	3.0	V
$t_{\scriptscriptstyle \mathrm{pd}}$	传送延迟时间	高速模式	_	50	ns
T_{amb}	工作环境温度		-40	+125	$^{\circ}$

订购信息

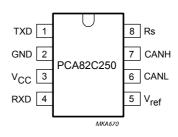
类型		封装			
大空	名称	描述	代码		
PCA82C250	DIP8	塑料双列直插封装,8个引脚(300mi1)	S0T97-1		
PCA82C250T	S08	塑料封装,8个引脚,3.9mm 宽	S0T96-1		
PCA82C250U	DICE	2790*1780*380μm(裸片)	-		

方框图



管脚

符号	管脚	功能描述
TXD	1	发送数据输入
GND	2	地
VCC	3	电源电压
RXD	4	接收数据输出
$V_{\rm ref}$	5	参考电压输出
CANL	6	低电平 CAN 电压输入/输出
CANH	7	高电平 CAN 电压输入/输出
R_{S}	8	斜率电阻输入



功能描述

PCA82C50 是 CAN 协议控制器和物理总线间的接口,它主要是为汽车中高速通讯(高达 1Mbps)应用而设计。此器件对总线提供差动发送能力,对 CAN 控制器提供差动接收能力,完全符合"IS011898"标准。

一个限流电路可防止发送输出级对电池电压的正端和负端短路。虽然在这种故障条件出现时,功耗将增加,但这种特性可以阻止发送器输出级的破坏。

在节点温度大约超过 160℃时,两个发送器输出端的极限电流将减少。由于发送器是功耗的主要部分,因此芯片温度会迅速降低。IC 的其他所有部分将继续工作。当总线短路时,热保护十分重要。

CANH、CANL两条线也防止在汽车环境下可能发生的电气瞬变现象。

管脚 8 (R_s) 允许选择三种不同的工作模式: 高速、待机、斜率控制,如表 2 所示。

表 1 管脚 Rs 选择的三种不同工作模式

在 R _s 管脚上强制条件	模式	在 R _s 管脚上电压和电流
$V_{RS} > 0.75 V_{CC}$	待机	$I_{RS} < \mid 10 \mu A \mid$
$-10~\mu$ A $<~I_{RS}<-200~\mu$ A	斜率控制	$0.3V_{cc} < V_{RS} < 0.6V_{cc}$
V_{RS} < 0. $3V_{CC}$	高速	I_{RS} < $-500~\mu$ A

在高速工作模式下,发送器输出级晶体管将以尽可能快的速度打开、关闭。在这种模式下,不采取任何措施用于限制上升斜率和下降斜率。建议使用屏蔽电缆以避免射频干扰 RFI 问题。通过把管脚 8 接地可选择高速模式。

对于较低速度或较短总线长度,可使用非屏蔽双绞线或平行线作为总线。为降低射频干扰 RFI,应限制上升斜率和下降斜率。上升斜率和下降斜率可通过由管脚 8 接至地的连接电阻进行控制。斜率正比于管脚 8 的电流输出。

如果高电平被接至管脚 8,则电路进入低电流待机模式。在这种模式下,发送器被关闭,而接收器转至低电流。若在总线上检测到显性位(差动总线电压 > 0.9V),RXD 将变为低电平。微控制器应将收发器转回至正常工作状态(通过管脚 8),以对此信号作出响应。由于处在待机方式下,接收器是慢速的,因此,第一个报文将被丢失。CAN 收发器的真值表如表 2 所示。

表 2 CAN 收发器真值表

电源	TXD	CANH	CANL	总线状态	RXD
4.5-5.5V	0	高	低	显性	0
4.5-5.5V	1(或悬空)	悬空	悬空	隐性	1
〈 2V (未上电)	X	悬空	悬空	隐性	X
2V < V _{cc} < 4.5	> 0.75 V _{cc}	悬空	悬空	隐性	X
2V < V _{cc} < 4.5	X	若 V _{RS} > 0.75Vα 则悬空	若 V₨〉 0.75Vα 则悬空	隐性	X

注意: X=随意值

极限数值

根据绝对最大额定值系统(IEC60134); 所有的电压以管脚 2 为基准; 正输入电流。

符号	参数	条件	最小值	最大值	单位
V_{cc}	电源电压		-0.3	+ 9.0	V
V n	管脚 1、4、5、8 上的 DC 电压		-0.3	V _{cc} +0.3	V
V _{6,,7}	在管脚 6、7 上的 DC 电压	0V< V _∞ <5. 5V; 无时间限制	-8.0	+18. 0	V
$V_{ m trt}$	在管脚6、7上的瞬间电压	见图 8	-150	+100	V
T_{stg}	贮存温度		-55	+150	°C
T_{amb}	工作环境温度		-40	+125	$^{\circ}\mathbb{C}$
$T_{\rm VJ}$	等效结点温度	Note 1	-40	+150	$^{\circ}\mathbb{C}$
$V_{\rm esd}$	静电放电电压	Note 2	-2000	+2000	V
V esd		Note3	-200	+200	V

注: 1、根据"IEC 60747-1",等效结点温度 Tv」的另外一种定义为:

 $T_{VJ} = T_{amb} + P_d * R_{th (vj-a)}$

其中, $R_{th \ (vj = a)}$,为计算 T_{VJ} 使用固定数值。 T_{VJ} 限定了功率消耗 P_a 和工作环境温度 T_{amb} 。

- 2. 类别 A: 人体模式, C=100PF; R=1500Ω; V=±2000V。
- 3. 类别 B: 机器模式, C=200PF; R=25Ω; V=±200V。

温度特性

符号	参数	条件	值	单位
$R_{\text{th (v,j-a)}},$	工作环境温度下的结点温度电阻 PCA82C250 PCA82C250T	空气中	100 160	K/W K/W

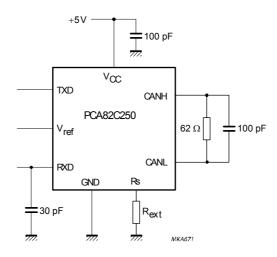
电气特性

 V_{cc} =4.5 \sim 5.5V; T_{amb} =-40 \sim +125 \mathbb{C} ; R_L =60 Ω ; L_S > -10 μ A; 除非另外说明,所有电压均以接地点(管脚 2)为参考,正输入电流。所有参数在所设计的环境温度范围内均可确保,但 100 % 被测试仅在+25 \mathbb{C} 时下进行。

中海	参数	条件	最小	类型	最大	単位
电源						
		显性; V ₁ =1V		_	70	mA
		隐性: V ₁ =4V; R ₈ =47K Ω	_	_	14	mA
I_3	电源电流	隐性: V ₁ =4V; V ₈ =1V	_	_	18	mA
		待机; T _{amb} <90℃; (注 1)	_	100	170	μА
DC 总线》	发送器		•	•		
$V_{\scriptscriptstyle \mathrm{IH}}$	高电平输入电压	输出隐性	0. 7V _{cc}	_	V _{cc} + 0. 3	V
$V_{\scriptscriptstyle \mathrm{IL}}$	低电平输入电压	输出显性	-0.3	_	0. 3V _{cc}	V
${ m I}_{{\scriptscriptstyle { m IH}}}$	高电平输入电流	$V_1=4V$	-200	_	+30	μД
${ m I}_{\scriptscriptstyle m IL}$	低电平输入电流	$V_1=1V$	-100	_	-600	μД
V ₆ , 7	隐性总线电压	V ₁ =4V; 空载	2.0	_	3.0	V
т	关闭状态输出漏电流	$-2V < (V_6, V_7) < 7V$	-2	_	+1	mA
${ m I}_{ ext{L0}}$	大阳从芯制山棚电机	$-5V < (V_6, V_7) < 18V$	- 5	_	+12	mA
V_7	CANH 输出电压	V ₁ =1V	2. 75	_	4. 5	V
V_6	CANL 输出电压	V ₁ =1V	0. 5	_	2. 25	V
		$V_1=1V$	1.5	_	3. 0	V
$\Delta~V_{\rm 6.7}$	在管脚 6、7 输出电压之 差	$V_1=1V$; $R_L=45 \Omega$; $V_{CC} \geqslant 4.9V$	1.5	_	_	V
		V ₁ =4V; 空载	-500	_	+50	mV
т	CANIL信助由法	V ₇ =−5V; V _{CC} ≤5V	_	_	-105	mA
${ m I}_{ m SC7}$	CANH 短路电流	$V_7 = -5V$; $V_{cc} = 5.5V$	_	_	-120	mA
I_{sc6}	CANL 短路电流	V ₆ =18V;	_	_	160	m A
T 200	CHILL WITH FAIR	_ ′			100	mA
	姜 收器: V₁=4V,管脚6和	,	6, V ₇) <12V;	 除非另外i		IIIA
		,		除非另外让	L	
		7 由外部驱动; -2V< (V -7V< (V ₆ , V ₇) <12V;	-1.0	_	党明 +0.5	V
DC 总线技	¥收器: V₁=4V,管脚 6 和	7 由外部驱动; -2V< (V	-1.0 -1.0	_		V V
DC 总线技	¥收器: V₁=4V,管脚 6 和	7 由外部驱动; -2V< (V -7V< (V ₆ , V ₇) <12V;	-1.0 -1.0 0.9	_ 		V V V
DC 总线打 V _{diff®}	接收器: V ₁ =4V,管脚6和 差动输入电压(隐性) 差动输入电压(显性)	7 由外部驱动; -2V< (V -7V< (V ₆ , V ₇) <12V; 不是待机模式 -7V< (V ₆ , V ₇) <12V; 不是待机模式	-1.0 -1.0 0.9 1.0	_ _ _ _		V V V
DC 总线扩 V _{diff®}	接收器: V ₁ =4V,管脚6和 差动输入电压(隐性) 差动输入电压(显性) 差动输入滞后电压	7 由外部驱动; -2V< (V -7V< (V ₆ , V ₇) <12V; 不是待机模式 -7V< (V ₆ , V ₇) <12V;	-1.0 -1.0 0.9	_ 		V V V
DC 总线打 V _{diff®}	接收器: V ₁ =4V,管脚6和 差动输入电压(隐性) 差动输入电压(显性)	7 由外部驱动; -2V< (V -7V< (V ₆ , V ₇) <12V; 不是待机模式 -7V< (V ₆ , V ₇) <12V; 不是待机模式	-1.0 -1.0 0.9 1.0	_ _ _ _		V V V
DC 总线打V _{diff®} $V_{diff (d)}$ $V_{diff (hys)}$ V_{OH}	接收器: V ₁ =4V,管脚6和 差动输入电压(隐性) 差动输入电压(显性) 差动输入滞后电压 高电平输出电压(管脚 4) 低电平输出电压(管脚	7 由外部驱动; -2V< (V -7V< (V ₆ , V ₇) <12V; 不是待机模式 -7V< (V ₆ , V ₇) <12V; 不是待机模式 见图.5	-1.0 -1.0 0.9 1.0		発明 +0.5 +0.4 5.0 5.0 - Vcc	V V V V
V _{diff®} V _{diff (d)} V _{OH} V _{OL}	差 以 是 4V,管脚 6 和 差 动输入电压(隐性) 差 动输入电压(显性) 差 动输入滞后电压 高电平输出电压(管脚 4) 低电平输出电压(管脚 4)	7 由外部驱动; -2V< (V -7V< (V ₆ , V ₇) <12V; 不是待机模式 -7V< (V ₆ , V ₇) <12V; 不是待机模式 见图. 5 I ₄ =-100 μ A	-1. 0 -1. 0 0. 9 1. 0 - 0. 8V _{CC} 0 0		発明 +0.5 +0.4 5.0 5.0 - V _{cc} 0.2 V _{cc} 1.5	V V V V V V V V V V V V V V V V V V V
DC 总线打V _{diff®} $V_{diff (d)}$ $V_{diff (hys)}$ V_{OH}	接收器: V ₁ =4V,管脚6和 差动输入电压(隐性) 差动输入电压(显性) 差动输入滞后电压 高电平输出电压(管脚 4) 低电平输出电压(管脚	7 由外部驱动; -2V< (V -7V< (V ₆ , V ₇) <12V; 不是待机模式 -7V< (V ₆ , V ₇) <12V; 不是待机模式 见图. 5 I ₄ =-100 μ A I ₄ =1mA	-1. 0 -1. 0 0. 9 1. 0 - 0. 8V _{cc}		発明 +0.5 +0.4 5.0 5.0 - Vcc	V V V V mV V
V _{diff®} V _{diff (d)} V _{OH} V _{OL}	差 以 是 4V,管脚 6 和 差 动输入电压(隐性) 差 动输入电压(显性) 差 动输入滞后电压 高电平输出电压(管脚 4) 低电平输出电压(管脚 4)	7 由外部驱动; -2V< (V -7V< (V ₆ , V ₇) <12V; 不是待机模式 -7V< (V ₆ , V ₇) <12V; 不是待机模式 见图. 5 I ₄ =-100 μ A I ₄ =1mA	-1. 0 -1. 0 0. 9 1. 0 - 0. 8V _{CC} 0 0		発明 +0.5 +0.4 5.0 5.0 - V _{cc} 0.2 V _{cc} 1.5	V V V V V V V V V
DC 总线打Vdiff® Vdiff® Vdiff (d) VoH VoL Ri	接收器: V ₁ =4V,管脚6和差动输入电压(隐性)差动输入电压(显性)差动输入滞后电压高电平输出电压(管脚4)低电平输出电压(管脚4)	7 由外部驱动; -2V< (V -7V< (V ₆ , V ₇) <12V; 不是待机模式 -7V< (V ₆ , V ₇) <12V; 不是待机模式 见图. 5 I ₄ =-100 μ A I ₄ =1mA	-1. 0 -1. 0 0. 9 1. 0 - 0. 8V _{cc} 0 0 5		発明 +0.5 +0.4 5.0 5.0 - V _{cc} 0.2 V _{cc} 1.5 25	V V V V V V V V
DC 总线打 V _{diff®} V _{diff (d)} V _{diff (hys)} V _{OL} R _i R _{diff}	接收器: V ₁ =4V,管脚6和差动输入电压(隐性)差动输入电压(显性)差动输入带后电压高电平输出电压(管脚4)低电平输出电压(管脚4)CANH、CANL输入电阻差动输入电阻差动输入电阻	7 由外部驱动; -2V< (V -7V< (V ₆ , V ₇) <12V; 不是待机模式 -7V< (V ₆ , V ₇) <12V; 不是待机模式 见图. 5 I ₄ =-100 μ A I ₄ =1mA	-1.0 -1.0 0.9 1.0 -0.8V _{cc} 0 5 20		だ明 +0.5 +0.4 5.0 5.0 - V _{cc} 0.2 V _{cc} 1.5 25 100	V V V V V V V V V
V _{diff®} V _{diff (d)} V _{OH} V _{OL} R _i R _{diff} C _i	接收器: V ₁ =4V,管脚6和差动输入电压(隐性)差动输入电压(隐性)差动输入滞后电压高电平输出电压(管脚4)低电平输出电压(管脚4)CANH、CANL输入电阻差动输入电阻差动输入电阻	7 由外部驱动; -2V< (V -7V< (V ₆ , V ₇) <12V; 不是待机模式 -7V< (V ₆ , V ₇) <12V; 不是待机模式 见图. 5 I ₄ =-100 μ A I ₄ =1mA	-1. 0 -1. 0 0. 9 1. 0 - 0. 8V _{cc} 0 0 5 20 -	- - - 150 - - - - -	・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	V V V V V V V V PF

		V ₈ =4V ; −5μΑ<Ι₅<5μΑ	0. 4Vcc	_	0. 6V _{cc}	V
时序(见	图 4、6、7)					
$t_{ m bit}$	最小位时间	$V_8=1V$	_	_	1	μ_{S}
$t_{\scriptsize{onTXD}}$	延迟 TXD 至总线激活	$V_8=1V$	-	_	50	ns
$t_{ ext{offTXD}}$	延迟 TXD 至总线非活	V ₈ =1V	_	40	80	ns
$t_{\scriptsize onRXD}$	延迟 TXD 至接收器激活	V ₈ =1V	_	55	120	ns
	延迟 TXD 至接收器非活	V ₈ =1V; V _{CC} <5.1V T _{amb} <+85°C	_	82	150	ns
$t_{\scriptscriptstyle{offRXD}}$		V ₈ =1V; V _{CC} <5. 1V T _{amb} <+125°C	_	82	170	ns
		$V_8=1V; V_{CC}<5.5 V$ $T_{amb}<+85$ °C	_	90	170	ns
		V ₈ =1V; V _{CC} <5. 5V T _{amb} <+125℃	_	90	190	ns
	延迟 TXD 至接收器激	R ₈ =47K Ω	_	390	520	ns
$t_{ m onRXD}$	活	R ₈ =24K Ω	_	260	320	ns
_	延迟 TXD 至接收器非	R ₈ =47K Ω	_	260	450	ns
$t_{\scriptsize offRXD}$	活	R ₈ =24K Ω	_	210	320	ns
¦ SR¦	差动输出电压慢速率	R_8 =47K Ω	_	14	_	V/μ_S
twake	待机模式下唤醒时间 (通过管脚 8)		-	_	20	μ_{S}
$T_{\rm dRXDL}$	总线显性至 RXD 为低	V₅=4V; 待机模式	_	_	3	μ_{S}
待机/斜率	区控制(管脚8)					
V_8	高速输入电压		_	_	0. 3V _{cc}	V
I_8	低速输入电流	V ₈ =0V	_	_	-500	μД
$v_{\rm stb}$	待机模式输入电压		0.75 Vcc	_	_	V
$I_{ m slope}$	斜率控制模式电流		-10	_	-200	μД
V_{slope}	斜率控制模式电压		0.4 Vcc	_	0.6 Vcc	V

注 1: $I_1 = I_4 = I_5 = OmA$ $OV < V_6 < V_{CC}$ $OV < V_7 < V_{CC}$ $V_8 = V_{CC}$



3 动态特性测试电路

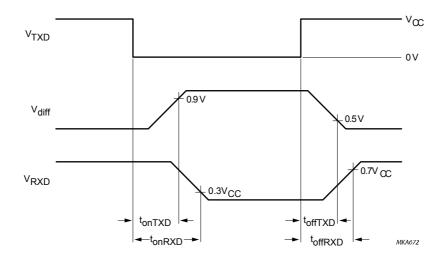


图 4 动态特性时序图

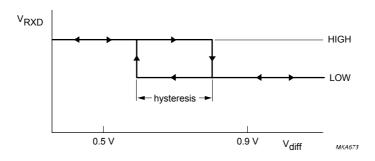


图 5 滞后特性

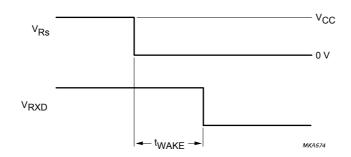


图 6 从待机模式唤醒的时序

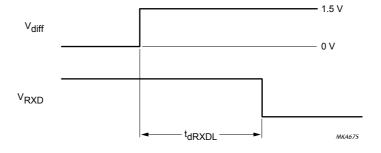


图 7 从总线显性至 RXD 变低的时序

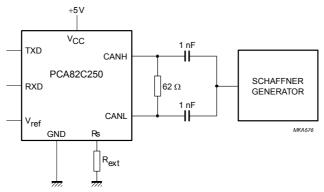


图 8 抗汽车电气瞬变的测试电路

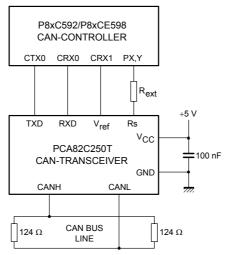
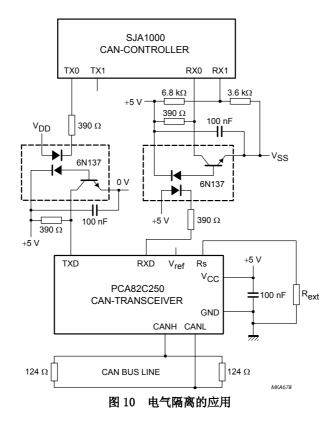


图 9 CAN 收发器的应用



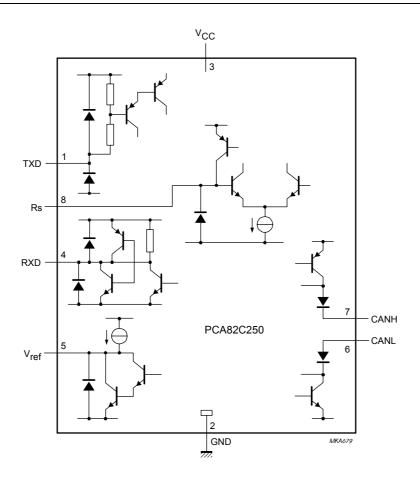
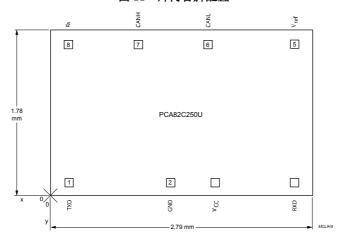


图 11 片内管脚配置



SYMBOL	PAD	COORDINA TES ⁽¹⁾		
		х	у	
TXD	1	196	135	
GND	2	1280	135	
V _{CC}	3	1767	135	
RXD	4	2588	135	
V _{ref}	5	2594	1640	
CANL	6	1689	1640	
CANH	7	948	1640	
Rs	8	196	1640	

图 12 邦定管脚位置坐标