SPI (Serial Peripheral Interface)

Hazırlayan: Arş. Gör. Hakan ÜÇGÜN

Seri Haberleşme Teknolojileri

- Dijital sistemlerde kablolu seri haberleşme ile ilgili birçok standart vardır. SPI, I²C, USART, USB bunlara örnek olarak verilebilir.
- Bu standartların kullandıkları uç sayısı, ulaşabilecekleri maksimum hızlar birbirinden farklı olmakla beraber I²C protokolü oldukça hızlı veri aktarımına sahiptir.
- Bir arada çalışan, belirli aralıklarla birbiriyle haberleşen, yavaş çeşitli çevresel cihazların minimum harici donanım gereksinimiyle haberleşmelerini sağlar.

2

SPI Nedir?

- SPI (Serial Peripheral Interface) Motorola firması tarafından kendi mikro denetleyicileri için geliştirmiş, sonrasında ise bir standart olarak benimsenerek diğer mikro denetleyici üreten firmalar tarafından da kullanılmaya başlanmıştır.
- Seri çevresel arayüz anlamına gelen SPI, isminde de anlaşılacağı üzere bir seri iletişim protokolüdür.
- SPI, full duplex(eş zamanlı çift yönlü çalışabilen), senkron(datanın saat darbeleriyle birlikte eşzamanlı olarak aktarıldığı) bir seri haberleşme standardıdır ve pek çok tümleşik devre(IC) tarafından donanımsal olarak desteklenmektedir.

3

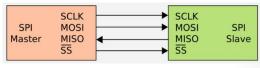
SPI İletişimi

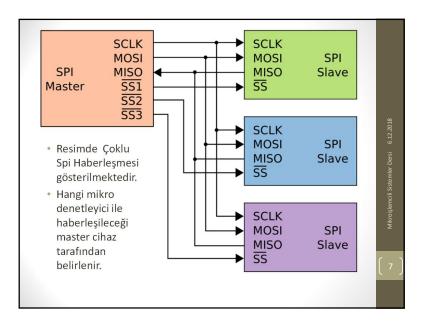
- SPI haberleşmesinde veri(data, bitler) transferi masterslave ilişkisi ile gerçekleşir.
- Master cihaz Slave cihazları yönetmek ve onlara işlemler yaptırmak ile yükümlüdür.
- Master veri haberleşmesini başlatan cihazdır.
- Master tarafından veri transferi başlatıldıktan sonra veri her iki yönde de eşzamanlı olarak aktarılabilir. Alınan baytın anlamlı olup olmadığı bilgiyi alan cihaza kalmıştır.
- Slave cihaz ise Master cihazdan gelen bilgilere göre işlem yapmak ile yükümlüdür.

4

SPI İletişimi

- Bir master cihaza birden çok slave cihaz bağlanabilir. Ama aynı anda Slave cihazlardan sadece bir tanesi aktif olarak Master cihaz ile bilgi alışverişi gerçekleştirir.
- Aynı anda veri alıp gönderebilen (senkron haberleşme) sistemlere full duplex sistemler denir.
- Spi protokolü de full duplex bir haberleşme protokolüdür. Yani Master mikro denetleyici spi haberleşmesini başlattığı anda hem bilgi gönderir, hem de bilgi alır. Aynı durum Slave mikro denetleyici için de geçerlidir.

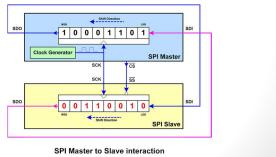


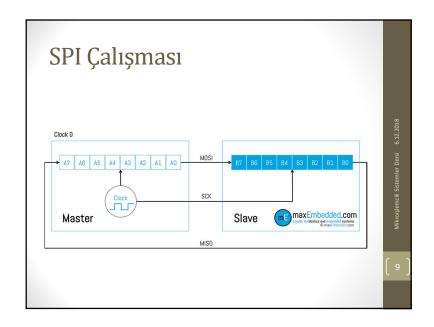


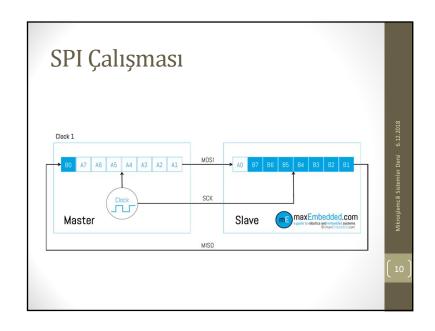
- SCLK: Serial Clock: Saat darbesi verilerin lojik olarak iletilmesini sağlar.
 Slave cihaz seçildikten sonra haberleşmenin başlayabilmesi için saat darbesine ihtiyaç vardır. Saat darbesi Master mikrodenetleyici tarafından sağlanır ve SCLK üzerinden Slave mikrodenetleyiciye aktarılır.
- MOSI: Master Output Slave Input:
 Master cihazdan Slave cihaza, MOSI pini üzerinden bilgiler aktarılır. Bu bilgilerin aktarılması için Master mikrodenetleyici SS pinini lojik sıfır seviyesine çekmeli ve SCLK üzerinden saat darbesi üretmelidir.
- MISO: Master Input Slave Output:
 Slave cihazdan Master cihaza MISO pini üzerinden bilgiler gönderilir. Bu bilgilerin aktarılması için Master mikrodenetleyici SS pinini lojik sıfır seviyesine çekmeli ve SCLK üzerinden saat darbesi üretmelidir.
- SS/CS: Slave Slect/Chip Slect: Spi'da Master cihazdan Slave cihaza bilgi aktarabilmek için Slave cihazın yetkilendirilmesi gerekmektedir. Slave cihazın yetkilendirilmesi için SS pininin lojik sıfır seviyesine çekilmesi gerekir. Master mikro denetleyicideki Slave Select pinin sayısı Slave cihaz sayısına eşittir. Birden fazla Slave cihaz varsa, bilgi gönderilmek istenen Slave cihaz kendine bağlı olan SS pini ile seçilir ve haberleşme yapılır. Böylelikle gönderilen bilgiler sadece haberleşmek istenen cihaza iletilir.

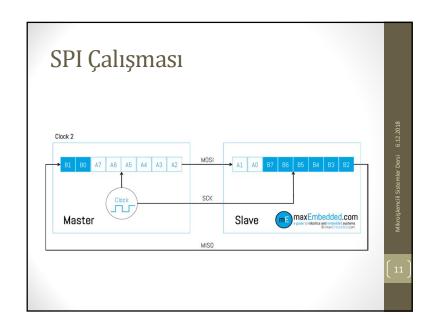
SPI Çalışması

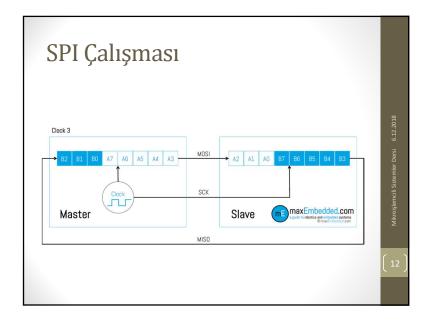
 SPI iletişiminde önce çalışacak olan slave cihaz SS pini ile Seçilir. Master tarafından verinin en değerlikli kısmından(MSB) itibaren SDO (MISO) hattı üzerinden slave tarafına her clock palsinde bir bit olarak gönderilir.

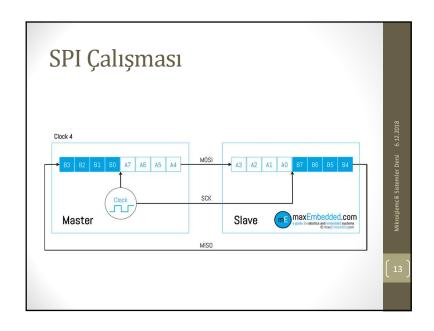


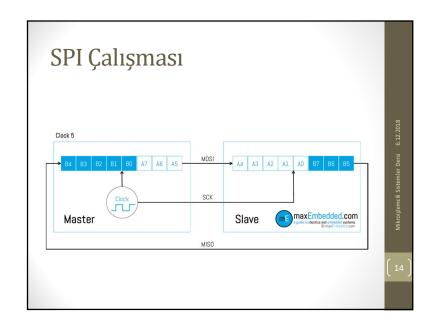


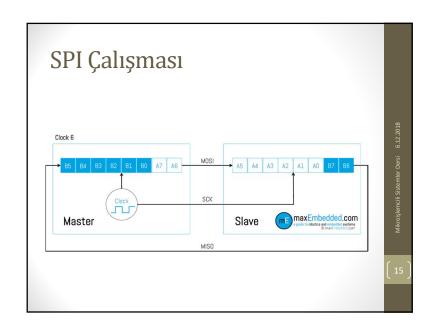


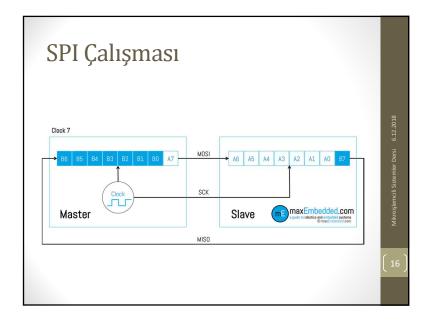


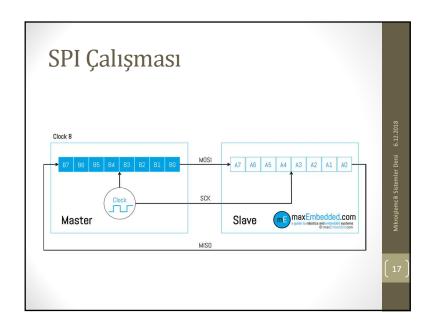


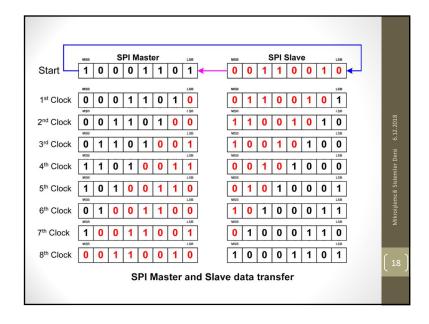


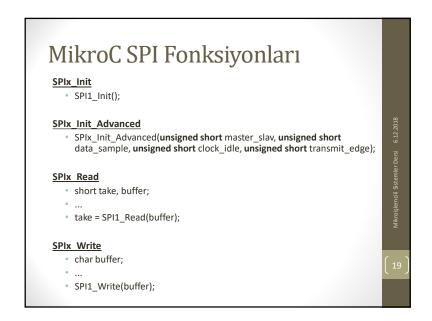


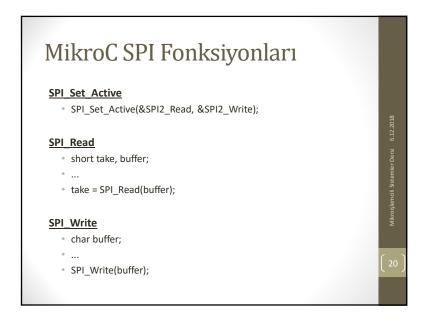












```
MikroC SPI Örnekleri
 // DAC module connections
 sbit Chip_Select at RCO_bit;
 sbit Chip_Select_Direction at TRISCO_bit;
 // End DAC module connections
 unsigned int value;
 void InitMain() {
 TRISAO_bit = 1;
                           // Set RAO pin as input
 TRISA1_bit = 1;
                           // Set RA1 pin as input
  Chip_Select = 1;
                            // Deselect DAC
  Chip_Select_Direction = 0;
                                // Set CS# pin as Output
  SPI1_Init();
                         // Initialize SPI module
```

```
Donanimsal Bağlantı Şeması

All lines are disconnected ver line is connected ver line is
```

