

پروژه



دانشگاه صنعتی امیرکبیر

دانشکده مهندسی کامپیوتر

تحويل مطابق جدول زمانبندي

# **فاز اول** (بیت کوین چگونه کار می کند؟)

بیت کوین ٔ یک واحد پول دیجیتالی است که در سال ۲۰۰۹ توسط ساتوشی ناکاموتو معرفی شد. بیت کوین نوعی پول الکترونیکی است که به کاربران اجازه میدهد تا دارایی خود را از حسابی به حساب دیگر منتقل کنند؛ بدون اینکه نیاز به مداخله موسسات مالی و اعتباری مانند بانکها وجود داشته باشد.

در سیستمهای سنتی، موسسات مالی به عنوان محلی امن برای ذخیره و نگهداری دارایی افراد محسوب می شوند. در این سیستمها، مدیریت انتقال دارایی و پول بین مشتریها و سرویس گیرندهها برعهده بانک است. سیستم سنتی مدیریت دارایی معایبی دارد از جمله اینکه انتقال الکترونیکی موجودیها و تراکنشها بین شعب مختلف بانکها هزینه <sup>۲</sup> زیادی را تحمیل می کند. این تراکنش علاوه بر هزینه فرآیندی زمان بر است. از همه مهم تر انتقال تراکنشها نیاز به بستری امن دارد تا اطلاعات توسط افراد ناشناس سرقت نشود.

سایر سیستمهای مدیریت دارایی مانند MasterCard ،Visa و PayPal نیز هزینه زیادی را برای انتقال پول تحمیل میکنند. در مقابل بیت کوین به عنوان یک سیستم انتقال پول و ارز، واسطهها را حذف کرده است و در عوض تراکنشها را در یک شبکه نظیر به نظیر آنجام میدهد. در شبکه بیت کوین به جای استفاده از ابزارهای کمکی برای امن کردن مسیر انتقال، از رمزنگاری استفاده می شود. برای ساخت و تصدیق امضاهای دیجیتالی که کاربران برای انجام تراکنشهای خود از آن استفاده می کنند، از رمزنگاری مبتنی بر کلید عمومی و خصوصی استفاده می شود. این رمزنگاری اساس کار شبکه بیت کوین را تشکیل می دهد.

انتقال اطلاعات بین گیرنده و فرستنده نهایی بیت کوین در شبکه، زنجیرهای از بلاکها را تشکیل می دهد که هر بلاک شامل رکورد انتقال بیت کوین مابین دو آدرس مشخص در شبکه است. هر بلاک قبل پیوستن به زنجیره نیاز به تصدیق دارد. در این زنجیره اگر یکی از بلاکها دستکاری یا دچار تغییر شود، تمامی بلاکهای بعد نیاز به تصدیق مجدد دارند. نکته دیگر اینکه زمانی که بلاک تراکنش بین دو کاربر به زنجیره بلاک متصل می شود، گیرنده مطمئن است که این تراکنش توسط تمامی کامپیوترهای شبکه رکورد شده است. این باعث می شود تا فرستنده نتواند بیت کوین مشابه را مجدداً  $^{\alpha}$  برای کاربر دیگری ارسال کند.

در شبکه بیت کوین (مجموعه ای از سیستمها (Bitcoin Clients) که نرم افزار بیت کوین را اجرا می کنند و به اینترنت متصل هستند) هر بلاک قبل از پیوستن به زنجیره، نیاز به تأیید و تصدیق دارد تا از اعتبار بلاک

<sup>2</sup> Transaction Fee

<sup>1</sup> Bitcoin

<sup>&</sup>lt;sup>3</sup> Peer-to-Peer

<sup>&</sup>lt;sup>4</sup> Third Parity

<sup>&</sup>lt;sup>5</sup> Double spending



دانشگاه صنعتی امیرکبیر

پروژه

دانشکده مهندسی کامپیوتر

#### تحويل مطابق جدول زمانبندي

اطمینان حاصل شود که به این فرآیند Proof of Work می گویند. این فرآیند نیاز به زمان محاسبات زیادی دارد. شبکه بیت کوین برای فرآیند Proof of Work از تابع SUDO-SHA-256 استفاده می کند. ضمنا لازم به ذکر است که هر کلاینت در شبکه بیت کوین علاوه بر اینکه می تواند بلاک جدیدی در شبکه تولید کند، می تواند عملیات Proof of Work را بر روی بلاکهای موجود در شبکه بیت کوین انجام دهد. نکته دیگر آنکه هر کلاینت در شبکه تمامی بلاکهای تائید شده را نگهداری می کند ( دانلود و اجرای نرم افزار بیت کوین به معنی پیوستن شما به شبکه بیت کوین بوده و وجود این بلاکهای تائید شده بر روی کلاینت را نشان می دهد).

حاصل فرآیند Proof of Work استخراج ٔ نامیده می شود که در نتیجه آن تراکنش جدیدی به زنجیره بلاک افزوده می شود. همه کلاینتها در شبکه اطلاعات مربوط به تراکنشهای جدید را به اشتراک می گذارند، یعنی اگر تراکنش جدید رخ دهد هر کلاینت در شبکه این تراکنش را بر روی سیستم خود دریافت و نگهداری می کند. در این هنگام هر کلاینت این اختیار را دارد تا به استخراج بیت کوین بپردازد و تراکنشهای جدید را به زنجیره بلاک اضافه کند. همانطور که قبلا گفته شد، اضافه کردن تراکنش، به لیست تراکنشهای تائید شده (زنجیره بلاک) نیاز به قدرت پردازشی زیادی دارد که در ادامه دلیل این نیاز ذکر می شود. اما بعد از اضافه کردن بلاک به زنجیره، به عنوان پاداش ۲۵ بیت کوین به شخص برنده اهدا می شود، که موجب افزایش دارایی شخص می شود و نام استخراج ( مشابه استخراج طلا از معدن) به همین دلیل اقتباس شده است.

تابع رمزنگاری Sudo-SHA-256 (در این تابع با داشتن ورودی میتوان به خروجی دست یافت ولی با داشتن خروجی به دست آوردن ورودی تقریباً غیرممکن است) یک پیام با طول متغیر (به عنوان ورودی) را به یک رشته با طول ثابت (به عنوان خروجی) نگاشت می کند (پیام با طول متغیر نشان دهنده تراکنشی است که در نظر داریم تا با فرآیند Hash آن را به زنجیره اضافه کنیم و پیام با طول ثابت تراکنشی است که باید به زنجیره اضافه شود). خروجی الگوریتم Sudo-SHA-256 یک پیام ۲۵۶ بیتی است.

اين الگوريتم شامل سه مرحله است:

### **مرحله اول**: چسباندن و تجزیه<sup>۷</sup>

به پیام خود یک عدد '1' و به تعداد کافی '0' اضافه می کنیم به طوری که طول کل پیام به پیمانه ۵۱۲. برابر ۴۴۸ گردد ( $L+1+k=448 \mod 512$ ). که L طول پیام اصلی و L تعداد صفرهای اضافه شده است. فرض کنید که می خواهیم پیام "abc" را رمزنگاری کنیم.

\_

<sup>&</sup>lt;sup>6</sup> Mining

<sup>&</sup>lt;sup>7</sup> Padding and Parsing



دانشکدہ مهندسی کامپیوتر

دانشگاه صنعتی امیرکبیر

#### تحويل مطابق جدول زمانبندي

پروژه

طول پیام برحسب بیت (با فرض اینکه هر کاراکتر  $\Lambda$  بیت است) برابر است با ۲۴ بیت. بیت '1' را به انتهای ۲۴ بیت اضافه می کنیم و به تعداد ۴۲۳ بیت '0' و در انتها عدد معادل L را به صورت یک عدد باینری ۶۴ بیتی به حاصل قبلی می افزاییم. حال خروجی مرحله اول به صورت زیر است، عدد باینری حاصل را به بلاکهای  $\Lambda$  (در این مثال به دلیل کوتاه بودن طول پیام فقط یک بلاک ایجاد می شود ولی اگر طول پیام بزرگ باشد تعداد بلاکها می تواند بیشتر شود).

$$L = 3 \times 8 = 24$$
  
 $L + 1 + k = 448$  =>  $k = 423 bit$ 

01100001	01100010	01100011	1	00000000	000011000
a, 8bit	b, 8bit	c, 8bit	1 bit pad	423 bit pad	L in binary

# $^{\wedge}$ مرحله دوم: گسترش پیام

در این مرحله هر بلاک ۵۱۲ بیتی حاصل از مرحله قبل به ۱۶ بلاک ۳۲ بیتی ( $M_t^{(i)}$  for 0 < t < 15) بیتی ( $W_t$ ) به صورت زیر بسط می بابد: تقسیم می شود. در ادامه هر بلاک ۵۱۲ بیتی به ۶۴ بلاک ۳۲ بیتی ( $W_t$ ) به صورت زیر بسط می بابد:

$$W_{t} = \begin{cases} M_{t}^{i} & 0 < t < 15 \\ \sigma_{1}(W_{t-1}) + W_{t-6} + \sigma_{0}(W_{t-12}) + W_{t-18} & 16 < t < 63 \end{cases}$$

 $\sigma_0(x) = ROT_{17}(x) \oplus ROT_{14}(x) \oplus SHF_{12}(x)$ 

 $\sigma_1(x) = ROT_9(x) \oplus ROT_{19}(x) \oplus SHF_9(x)$ 

n مرتبه شیفت دورانی به راست است و  $SHF_n(x)$  عملیات n مرتبه شیفت دورانی به راست است و  $ROT_n(x)$  عملیات x مرتبه شیفت منطقی به راست x است و عملیات x نشان دهنده جمع باینری x بیتی است. در مرحله بعد هر بلاک x بیتی از یک تابع جایگشت x عبور داده می شود. دیاگرام زیر نشان دهنده این تابع است.

A0 A1 A2 A3 A4 A5 A6 A7 B0 B1 B2 B3 B4 B5 B6 B7 C0 C1 C2 C3 C4 C5 C6 C7 D0 D1 D2 D3 D4 D5 D6 D7

D7 D6 D5 D4 D3 D2 D1 D0 C0 C1 C2 C3 C4 C5 C6 C7 B7 B6 B5 B4 B3 B2 B1 B0 A7 A6 A5 A4 A3 A2 A1 A0

### **مرحله سوم**: فشردهسازی ٔ ۱

در این مرحله  $W_i$ های حاصل از مرحله قبل به عنوان ورودی این مرحله محسوب می شوند. تابع فشرده سازی در این مرحله  $W_i$ های حاصل از مرحله قبل به عنوان ورودی این مرحله محسوب می شوند. تابع فشرده سازی دارای A متغیر A برایم اول ( $H_0^{(0)} - H_7^{(0)}$ ) دارای A متغیر A برایم اول ( $H_0^{(0)} - H_7^{(0)}$ ) دارای A متغیر A برایم اول ( $H_0^{(0)} - H_7^{(0)}$ ) دارای A متغیر A برایم اول ( $H_0^{(0)} - H_7^{(0)}$ ) دارای A متغیر A برایم اول ( $H_0^{(0)} - H_7^{(0)}$ ) دارای A متغیر A برایم اول ( $H_0^{(0)} - H_7^{(0)}$ ) دارای A متغیر A برایم اول ( $H_0^{(0)} - H_7^{(0)}$ ) در نام در ن

-

<sup>8</sup> Expansion

<sup>&</sup>lt;sup>9</sup> Permutation Box

<sup>&</sup>lt;sup>10</sup> Compression



# بسمه تعالى طراحي خودكار مدارهاي ديجيتال نيمسال دوم ۹۶–۹۷



دانشگاه صنعتی امیرکبیر

دانشکده مهندسی کامپیوتر

#### تحويل مطابق جدول زمانبندي

پروژه

در شروع هر بار فراخوانی تابع فشردهسازی مقداردهی اولیه میشوند. در ادامه تابع فشردهسازی ۶۴ بار تکرار می شود و به صورت زیر مشخص می شود:

$$H_1^{(0)} = 6a09e667 - H_2^{(0)} = bb67ae85 - H_3^{(0)} = 3c6ef372 - H_4^{(0)} = a54ff53a$$
  
 $H_5^{(0)} = 510e527f - H_6^{(0)} = 9b05688c - H_7^{(0)} = 1f83d9ab - H_8^{(0)} = 5be0cd19$ 

$$T_2 = H + \sum_{t} (E) + Ch(E, F, G) + K_t + W_t$$

$$T_1 = \sum_{0} (A) + Maj(A, B, C) + \sum_{2} (C + D)$$

$$H = G$$

$$F = E$$

$$D = C$$

$$B = A$$

$$G = F$$

$$E = D + T_1$$

$$C = B$$

$$A = 3T_1 - T_2$$

که در این روابط داریم:

$$Ch(x, y, z) = (x \text{ AND } y) \oplus (y \text{ AND } z) \oplus (x \text{ AND } z)$$

$$Maj(x, y, z) = (x \ AND \ z) \oplus (x \ AND \ y) \oplus (y \ AND \ z)$$

$$\sum_{0} (x) = ROT_{2}(x) \oplus ROT_{13}(x) \oplus ROT_{22}(x) \oplus SHF_{7}(x)$$

$$\sum_{1}(x) = ROT_{6}(x) \oplus ROT_{11}(x) \oplus ROT_{25}(x)$$

$$\sum_{2}(x) = ROT_{2}(x) \oplus ROT_{3}(x) \oplus ROT_{15}(x) \oplus SHF_{5}(x)$$

ورودیهای  $\kappa$  و ثابت  $\kappa$  بیتی هستند که با  $\kappa$  بیت اول بخش کسری ریشه سوم  $\kappa$  پرایم اول مقداردهی اولیه می کنند. بعد از ۶۴ مرتبه تکرار تابع فشردهسازی مقادیر میانی  $H^{(i)}$  بصورت زیر محاسبه می شوند:

$$\begin{split} H_0^{(i)} &= A + H_0^{(i-1)} - H_1^{(i)} = B + H_1^{(i-1)} - H_2^{(i)} = C + H_2^{(i-1)} - H_3^{(i)} = D + H_3^{(i-1)} \\ H_4^{(i)} &= E + H_4^{(i-1)} - H_5^{(i)} = F + H_5^{(i-1)} - H_6^{(i)} = G + H_6^{(i-1)} - H_7^{(i)} = H + H_7^{(i-1)} \end{split}$$

و مقادیر  $K_t$  بصورت زیر مقدار دهی اولیه می شوند:



دانشکده مهندسی کامپیوتر

# بسمه تعالی طراحی خودکار مدارهای دیجیتال نیمسال دوم ۹۶–۹۷

پروژه



دانشگاه صنعتی امیر کبیر

### تحويل مطابق جدول زمانبندي

428a298 - 71374491 - b5c0 fbcf - e9b5dba5 - 3956c25b - 59 f111f1 - 923 f82a4 - ab1c5ed5 d807aa98 - 12835b01 - 243185be - 550c7dc3 - 72be5d74 - 80deb1 fe - 9bdc06a7 - c19bf174 e49b69c1 - efbe4786 - 0 fc19dc6 - 240ca1cc - 2de92c6 f - 4a7484aa - 5cb0a9dc - 76 f988da 983e5152 - a831c66d - b00327c8 - bf597 fc7 - c6e00bf3 - d5a79147 - 06ca6351 - 14292967 27b70a85 - 2e1b2138 - 4d2c6dfc - 53380d13 - 650a7354 - 766a0abb - 81c2c92e - 92722c85 a2bfe8a1 - a81a664b - c24b8b70 - c76c51a3 - d192e819 - d6990624 - f40e3585 - 106aa070 19a4c116 - 1e376c08 - 2748774c - 34b0bcb5 - 391c0cb3 - 4ed8aa4a - 5b9cca4f - 682e6 ff3 748 f82ee - 78a5636 f - 84c87814 - 8cc70208 - 90befffa - a4506ceb - be49a3 f7 - c67178 f2

الگوریتم فشردهسازی Sodu-SHA-256 بر روی تمامی بلاکهای ۵۱۲ بیتی دیگر تکرار می شود. ۲۵۶ بیت خروجی ( $H^{(N)}$ ) با پشت سرهم قرار دادن (Concatenate) مقادیر زیر حاصل می شود:

 $H^{(N)} = H_0^{(N)} \& H_1^{(N)} \& H_2^{(N)} \& H_3^{(N)} \& H_4^{(N)} \& H_5^{(N)} \& H_6^{(N)} \& H_7^{(N)}$ 

هر بلاک در زنجیره دارای سرآیند است که اطلاعاتی را در مورد بلاک میدهد. بخشهای مختلف سرآیند در شکل ۱ نشان داده شده است و در جدول نیز بخشهای مختلف به تفکیک معرفی شده است.

Version	hashPrevBlock	hashMerkelRoot	Time	Difficulty	nonce
4 byte	32 byte	32 byte	4 byte	4 byte	4 byte
شکل ۱. ساختار بلاک سرآیند					

بخش	هدف	زمان بروزرسانی	اندازه (بایت)
Version	شماره نسخه هر بلاک	زمان ارتقاء نرم افزار	۴
hashPervBlock	۲۵۶ بیت hash مربوط به بلاک قبلی	وقتی که بلاک جدید وارد میشود	٣٢
hashMerkleRoot	۲۵۶ بیت hash بر اساس همه تراکنش های درون بلاک	وقتی که تراکنش پذیرفته میشود	٣٢
Time	زمان حال بر حسب ثانیه از سال ۱۹۷۰	هر چند ثانیه	۴
Difficulty	هدف ف <b>ع</b> لی <sup>۱۱</sup> در فرمت فشرده	زمان تعیین difficulty	۴
Nonce	عدد ۳۲ بیتی با شروع از مقدار صفر	زمان اجراي الگوريتم	۴

شبه کد مربوط به الگوریتم فشردهسازی به صورت زیر است:

\_

<sup>&</sup>lt;sup>11</sup> Current Target



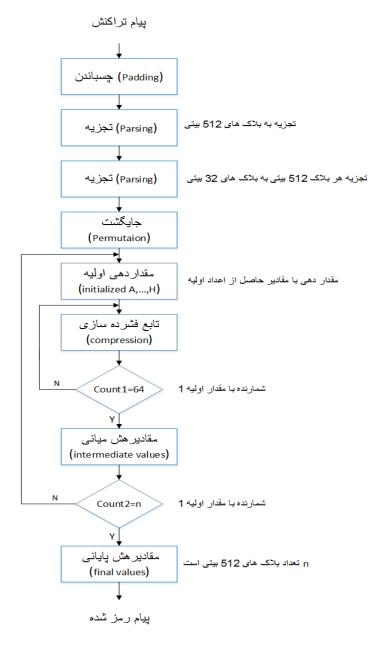
دانشكده مهندسي كامپيوتر

# بسمه تعالی طراحی خودکار مدارهای دیجیتال نیمسال دوم ۹۶-۹۷

پروژه



تحويل مطابق جدول زمانبندي





پروژه

دانشگاه صنعتی امیرکبیر

دانشکده مهندسی کامپیوتر

### تحويل مطابق جدول زمانبندي

### اهداف فاز اول:

- ۱. آشنایی با شبکه بیت کوین و سیستم پرداخت
  - ٢. مطالعه الگوريتم استخراج بيت كوين
- ۳. پیاده سازی نرم افزاری الگوریتم رمزنگاری شبکه بیت کوین

### توجه:

الگوريتم sudo-SHA256 مورد نظر در اين پروژه با الگوريتم SHA256 استاندارد متفاوت است.

# خروجیهای مورد انتظار:

- ۱. پیاده سازی الگوریتم رمزنگاری با استفاده از زبان برنامهنویسی C یا ++ بر روی پردازنده Microblaze
  - ۲. گزارش زمان اجرای الگوریتم (برای این بخش میانگین زمان ۵ اجرا را گزارش کنید).
- ۳. گزارش میزان استفاده از پردازنده (نیاز است تا حتماً مشخصات دقیق پردازنده، فرکانس کاری و نوع سیستم عامل (ویندوز یا لینوکس ۳۲ یا ۶۴ بیتی) مشخص شود).
  - ۴. گزارش حافظه مصرفی.



يروژه



تحويل مطابق جدول زمانبندي

# كليات فاز دوم (هنر FPGA)

در این فاز تصمیم داریم تا تمام فرآیند مربوط به استخراج بیت کوین را به سختافزار بسپاریم.

## اهداف فاز دوم:

- ۱. پیادهسازی سختافزاری الگوریتم استخراج بر روی بورد FPGA.
- ۲. مقایسه پیادهسازیهای انجام شده تاکنون فازهای سه گانه (از لحاظ زمان اجرا)

# خروجیهای مورد انتظار:

- ۱. پیاده سازی الگوریتم استخراج تماماً با استفاده از زبان توصیف سختافزار VHDL.
- ۲. گزارش زمان اجرای الگوریتم (برای این بخش فرکانس ساعت و تعداد سیکلهای ساعت گزارش شود).
  - ٣. گزارش منابع مصرفي.



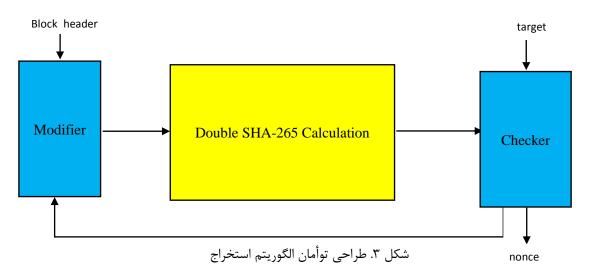
دانشکده مهندسی کامپیوتر

دانشگاه صنعتی امیرکبیر

تحويل مطابق جدول زمانبندي

# كليات فاز سوم (طراحي توأمان)

هنگامی که بیتکوین برای اولین بار معرفی شد، واحد پردازش مرکزی (CPU) از اینتل و AMD به عنوان استخراج گر استفاده شدند، اما آنها به سرعت توسط واحد پردازش گرافیکی (GPU) از (GPU) و NVIDIA و استخراج گر استفاده شدند. اما آنها به سرعت توسط واحد منطقی محاسباتی (ALU) دارند و برای اجرای نرمافزارها و جایگزین شدند. (CPU عداد نسبتاً کمی از واحد منطقی محاسباتی (ALU) دارند و برای اجرای نرمافزارها و تصمیم گیریهای عمومی طراحی شدهاند. (GPU توانایی انجام بسیاری از کارهای تکراری را دارند، زیرا تعداد زیادی ALU برای انجام عملیاتهای ریاضی در آنها در نظر گرفته شده است. این ALUهای مشابه را میتوان بارها و بارها برای اجرای اجرای مختلف استفاده کرد؛ زیرا تعداد ALUها تأثیر مستقیم بر خروجی اعداد ALU دارد. SUDO-SHA می توانند پیکربندی شوند تا الگوریتم SUDO-SHA-256 را با بهرهوری بیشتر اجرا کنند.



در این فاز نیاز است تا وظایف مربوط به Checker که شرط حلقه را بررسی میکند و بخش مربوط به SUDO-SHA-256 را به Block Header همچنان بر عهده نرم افزار باقی بماند و تنها پیادهسازی تابع Block Header را به سختافزار واگذار کنیم.





دانشکده مهندسی کامپیوتر

تحويل مطابق جدول زمانبندي

يروژه

# اهداف فاز سوم:

- ۱. پیاده سازی توأمان سختافزاری (بر روی منابع سختافزاری FPGA) و نرمافزاری (بر روی پردازنده (Microblaze).
  - ۲. گزارش زمان اجرای الگوریتم (برای این بخش میانگین زمان ۵ اجرا را گزارش کنید).
    - ۳. گزارش میزان استفاده از منابع مصرفی FPGA.

### توجه:

پیادهسازی این بخش اختیاری است. نمره اضافه این بخش ۳۵ درصد کل نمره پروژه است.

# خروجیهای مورد انتظار:

- ا. پیاده سازی الگوریتم رمزنگاری با استفاده از زبان توصیف سختافزار و بخشهای Checker و Modifier با استفاده از زبان برنامهنویسی C یا ++C بر روی پردازنده Microblaze به صورت طراحی توأمان
  - ۲. گزارش زمان اجرای الگوریتم (برای این بخش میانگین زمان ۵ اجرا را گزارش کنید).
- گزارش میزان استفاده از پردازنده (نیاز است تا حتماً مشخصات دقیق پردازنده، فرکانس کاری و نوع سیستم عامل (ویندوز یا لینوکس ۳۲ یا ۶۴ بیتی) مشخص شود).
  - ٣. گزارش حافظه مصرفی.



دانشکده مهندسی کامپیوتر

دانشگاه صنعتی امیرکبیر

### تحويل مطابق جدول زمانبندي

شرایط و زمانبندی تحویل پروژه به شرح جدول زیر است:

تاريخ	فاز
144/4/	فاز اول
144/441	فاز دوم
144/4/11	فاز سوم
144/4/11	تحویل حضوری

موارد تحویلی در تمامی فازها:

- ۱. فایل کامل پروژه شامل تمامی کدهای VHDL
  - ۲. شکل موجهای شبیهسازی
  - ٣. برنامه محک جهت تست طراحی
- ۴. گزارش سنتز شامل منابع مصرفی، توان مصرفی و فرکانس کاری مدار طراحی شده
- ۵. انجام پروژه در گروههای حداکثر دو نفره مجاز است. انجام پروژه به صورت تک نفره نمره اضافه نخواهد داشت.

نکته: در صورتی که حجم فایلهای شما بیشتر از مقدار مجاز سایت درس میباشد (۲۰ مگابایت)، پروژه خود را در گوگل درایو، دراپ باکس یا وان درایو آپلود کنید و لینک اشتراک آن را در سایت درس بارگذاری کنید. پس از ارسال لینک فایل مذکور را تحت هیچ شرایطی ویرایش نکنید. در غیر این صورت نمره آن فاز صفر در نظر گرفته می شود.

- ۶. زمانبندی ارائههای حضوری متعاقباً اعلام خواهد شد. تحویل حضوری فقط در روز اعلام شده خواهد بود
   و پس از آن به هیچ عنوان پروژه تحویل گرفته نخواهد شد.
  - ۷. در صورت عدم حضور در تحویل حضوری هیچ نمرهای به پروژه شما تعلق نخواهد گرفت.

j.talafy@aut.ac.ir hanie.ghasemy@gmail.com