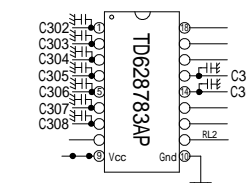


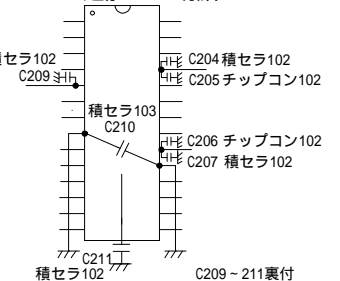
変更点

- 出力UP対策：R10～R12定数変更H20.4.11
- 18/21M出力UP対策：C28セラコン150P追加（T2直付：PC外）
- クロックノイズ対策でデジタルとアナログ分離対策：L50:1608μH、LQM18FN100M00D 10μ
- クロックノイズ対策：積セラコン103 C210(根本に追加) 20.5.26
- クロックノイズ対策：積セラコン102 C211でIC3裏アースパターンをアース（高周波的にアース処理）
- クロックノイズ対策：積セラコン102 C209追加

IC5のチップコン明細



IC3の追加コン明細



PC1734C
HL45B VerH20.5.27 CIRCUIT DIAGRAM