

MSW 8535-网?名的???系  
Si4210+RF7163

XEN-->CHIPEN  
PDN-->TBU01  
PA-TXEN-->TBU02  
Ctrl0-->TBU03  
Ctrl1-->TBU05  
Ctrl2-->TBU08

Si4210+RF7163 Logic table

Mode	TBU02 TX_EN	TBU03 Ctrl0	TBU04 Ctrl1	TBU08 Ctrl2	TBU01 PDN
Standby	0	0	0	0	0
RX1 1900	0	0	0	1	1
RX2 1800	0	0	1	0	1
RX3 900	0	1	1	0	1
RX4 850	0	1	0	0	1
LB_TX	1	0	1	0	1
HB_TX	1	1	1	0	1

PA 要求必?有隔圈?等

\* Impact phase error