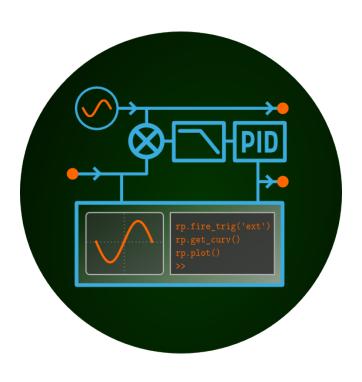
Universidad de Costa Rica

Diseños de Sistemas de Control para Convertidores de Potencia

Kaseng Fong Chen I - 2021



ÍNDICE

| 1 | | | controlar 1 Dificaciones de diseño | | | | | | |
|---|-----|--------------------|---|--|--|--|--|--|--|
| 2 | | Control en Cascada | | | | | | | |
| | 2.1 | Sisten | na de control para los paneles solares de 2KW | | | | | | |
| | | 2.1.1 | Lazo interno | | | | | | |
| | | 2.1.2 | Sintonización | | | | | | |
| | | 2.1.3 | Lazo externo | | | | | | |
| | | 2.1.4 | Sintonización | | | | | | |
| | | 2.1.5 | Anti-Windup Paneles solares | | | | | | |
| | 2.2 | Sisten | na de control de la batería de 48V | | | | | | |
| | | 2.2.1 | Lazo interno | | | | | | |
| | | 2.2.2 | Sintonización | | | | | | |
| | | 2.2.3 | Lazo externo | | | | | | |
| | | 2.2.4 | Sintonización | | | | | | |
| | | 2.2.5 | Anti-Windup Batería | | | | | | |

1. SISTEMA A CONTROLAR

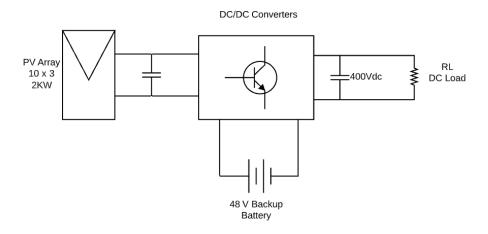


Figura 1.1: Diagrama de bloques para el sistema a controlar.

En la figura 1.1, se tiene un arreglo de 3 columnas de paneles solares donde cada columna posee 10 paneles solares en serie es decir está configurado en 10 x 3 con una capacidad máxima de extraer 2kW de potencia. Le sigue una etapa de convertidor Boost la cual pasa del nivel de tensión de los paneles para alimentar cargas en DC con 400V constantes, además, se tiene una batería de 48V para mantener a la carga RL temporalmente en caso de que el arreglo de paneles solares no pueda extraer la máxima potencia (por ejemplo, el anochecer).

1.1. ESPECIFICACIONES DE DISEÑO

- 1. Se requiere diseñar un sistema de control para poder extraer la máxima potencia del conjunto de paneles solares, a través de un convertidor Boost.
- 2. Diseñar un sistema de control para la etapa de la batería que la conforma un convertidor bidireccional (Half Bridge Converter) para mantener en el capacitor (DC link) a 400V constantes ante cualquier carga que se conecte, además esta debe aportar la potencia necesaria en caso de que los paneles solares no puedan entregar la potencia máxima.
- 3. bp365 Datasheet (Hoja del fabricante de un panel solar)

| Maximun power (Pmax) | 65W |
|---------------------------|-------|
| Voltage at Pmax | 17.6V |
| Current at Pmax | 3.69A |
| Short-circuit current Isc | 3.99A |
| Open-circuit voltage Voc | 22.1V |

4. Para el arreglo de 10 x 3 paneles solares de bp365 se tiene

|)W |
|------------|
| δV |
| 7A |
| 9A |
| V |
| |

Ingeniería Eléctrica 1 Universidad de Costa Rica

2. CONTROL EN CASCADA

La estrategia de control para el circuito de la figura 2.1, es el control en cascada, se va a implementar dos controladores en cascada, uno para la etapa de extracción de energía de los paneles solares y la otra para controlar la tensión del dc link a 400V con la batería. Lo que se quiere lograr es extraer siempre la máxima potencia en los paneles que se pueda, mientras que el dc link se mantenga en 400V ante cualquier carga dc que se le conecte, a demás, en caso de que los paneles ya no pueda suplir potencia, el controlador de la batería debe hacer que la batería pueda suplir lo necesario para mantener la tensión deseada en el dc link.

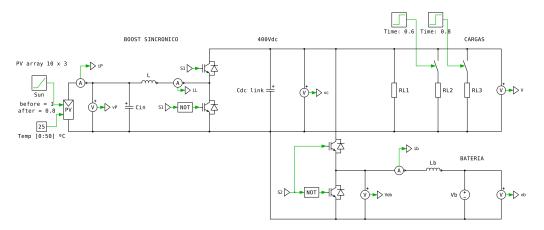


Figura 2.1: Control para un sistema de paneles solares de 2KW con batería de 48V.

2.1. SISTEMA DE CONTROL PARA LOS PANELES SOLARES DE 2KW

En la figura 2.2, se encuentra el circuito convertidor para extraer la máxima potencia de los paneles. Para esta etapa de control, se utiliza la estrategia de control en cascada en conjunto con un MPPT(Maximun Power Point Tracking) como se observa en la figura 2.3.

Esta estrategia de control está conformada por los siguientes elementos:

- 1. Con el fin de poder extraer y controlar la máxima tensión proveniente de los paneles se implementa un MPPT la cual es un algoritmo programado para encontrar siempre el punto máximo posible en la condición que se encuentre, seguidamente se implementa un control PI externo que recibe la tensión máxima calculada por el MPPT representada por vp* es decir, el MPPT establece la referencia al controlador PI externo.
- 2. EL PI externo se encarga de controlar la tensión vp, para que esta llegue a extraer la máxima tensión, y para lograr controlar esta tensión, se manipula la corriente iL*, esta corriente iL* servirá como la referencia para el controlador PI interno.
- 3. El PI interno recibe la referencia de corriente a través del PI externo, y esta manipulando Vt(tensión de transistor) sintetiza la señal para conmutar los transistores.

En resumen: El MPPT le indica al PI externo cual es la tensión máxima que puede extraer, el PI externo para lograr llegar al nivel de referencia establecido, lo hace manipulando la corriente del inductor, esta corriente iL* representa lo que necesitaría el PI externo para llegar a vp*, ahora el PI interno recibe el iL* y su función es llegar a esa referencia de corriente y lo hace manipulando la tensión del transistor Vt y según el nivel de esta tensión es el que le va a indicar al sintetizador(PWM) como conmutar los transistores y así en cascada poder llegar a vP.

*NOTA: La estrategia de control en cascada lo que permite es controlar la tensión y la corriente por separado, la única condición que esta debe tener es que el lazo interno donde se encuentra el PI interno tiene que ser más de 10 veces más rápida que el lazo externo, rápida refiriéndose a la frecuencia de corte con la que se va a sintonizar estos controladores.

Ingeniería Eléctrica 2 Universidad de Costa Rica

Temp [0:50] ºC

PV array 10 x 3 2KW Sun3 before = 1 APV VP Cin S1 NOT

BOOST SINCRONICO

Figura 2.2: Circuito a controlar para la etapa de los paneles solares.

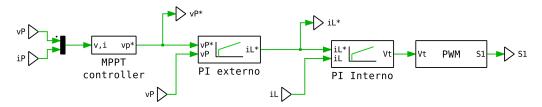


Figura 2.3: Control en cascada para los paneles solares.

En las los siguientes puntos se demuestra como se obtiene las plantas para cada controlador y su respectiva sintonización.

2.1.1. Lazo interno

Primeramente para poder controlar se necesita una planta, dentro de este contexto (panel solar), se puede obtener la planta del lazo interno realizando el LTK en el lazo "1çomo se observa en la figura 2.4.

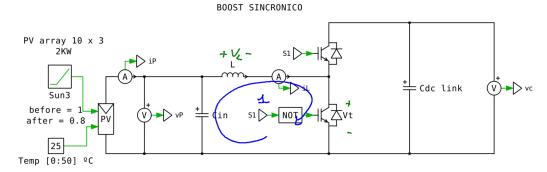


Figura 2.4: Planta del lazo interno de control

$$VL = Vp - Vt$$

$$Li'_{L} = Vp - Vt$$

$$i'_{L} = \frac{Vp}{L} - \frac{Vt}{L}$$
(2.1)

Una vez obtenida la ecuación 2.1, se escoge los posibles candidatos para controlar, es decir i'L es la salida (y), $\frac{Vp}{L}$ puede ser la perturbación (d) y $\frac{Vt}{L}$ la variable manipulada.

Haciendo que $Vt* \approx Vt$ y apando vp (superposición) entonces al aplicar Laplace se obtiene la planta integrante negativa en el lazo interno:

$$\frac{i_L(S)}{V_t^*(S)} = \frac{-1}{LS} \tag{2.2}$$

Ingeniería Eléctrica 3 Universidad de Costa Rica

donde L = 2.5mH entonces la planta para el lazo interno queda como:

$$\frac{i_L(S)}{V_t^*(S)} = \frac{-400}{S} \tag{2.3}$$

2.1.2. Sintonización

Para sintonizar el controlador PI interno, es necesario definir una frecuencia de corte, esto para poder filtrar los armónicos que produce el carrier, para este caso, el convertidor utiliza una frecuencia de 50KHz, por lo tanto el filtro paso bajo debe ser mínimo 10 veces menor a la frecuencia del carrier, por lo tanto la sintonización como se observa en la figura 2.5 se utilizó 500Hz.

```
In[1]:= p = k/s;

c = kp + ki/s;

\frac{cp}{cp+1}

Out[3]= \frac{k\left(kp + \frac{ki}{s}\right)}{\left(1 + \frac{k\left(kp + \frac{ki}{s}\right)}{s}\right)} s

In[4]:= Simplify \left[\frac{k\left(kp + \frac{ki}{s}\right)}{\left(1 + \frac{k\left(kp + \frac{ki}{s}\right)}{s}\right)}\right]

Out[4]:= \frac{k\left(ki + kp s\right)}{s^2 + k\left(ki + kp s\right)}

Out[4]= \frac{k\left(ki + kp s\right)}{s^2 + k\left(ki + kp s\right)}

Out[4]= \frac{k\left(ki + kp s\right)}{s^2 + k\left(ki + kp s\right)}

Out[4]= \frac{k\left(ki + kp s\right)}{s^2 + k\left(ki + kp s\right)}

Out[4]= \frac{k\left(ki + kp s\right)}{s^2 + k\left(ki + kp s\right)}

In[5]:= \frac{k\left(ki + kp s\right)}{k\left(ki + kp s + ki\right)}

In[5]:= \frac{k\left(ki + kp s\right)}{k\left(ki + kp s\right)}

In[5]:= \frac{k\left(ki + kp s\right)}{k\left(ki + kp s\right)}

In[6]:= \frac{k\left(ki + kp s\right)}{k\left(ki + kp s\right)}

In[7]:= \frac{k\left(kp + ki + kp s\right)}{k\left(ki + kp s\right)}

Out[8]:= \frac{k\left(kp + ki + kp s\right)}{k\left(ki + kp s\right)}
```

Figura 2.5: Sintonización del controlador PI para el lazo interno.

Para asegurarse de que la sintonización del control PI este funcionando de la manera correcta, es necesario realizar pruebas en el controlador para observar si la respuesta de control es adecuada o si se necesita alguna re sintonización, en la figura 2.6 se observa como la salida del sistema (Señal roja) sigue los cambios tal como lo pide la señal de referencia (señal verde), además siempre es importante observar lo que se tiene que pagar para poder mantener la señal de la forma deseada, que para este caso, Vt, es la señal que se paga para controlar la corriente. Lo importante en este punto es que tanto la señal que quiero (verde) con la que tengo (roja) y con lo que pago (Vt), no este trabajando en rangos de saturación y que se encuentre en rangos que el sistema pueda entregar, por ejemplo, si para controlar la corriente se necesita un Vt mayor a 500V, esto no es posible debido a que el diseño electrónico no puede dar más de 400V.

Ingeniería Eléctrica 4 Universidad de Costa Rica

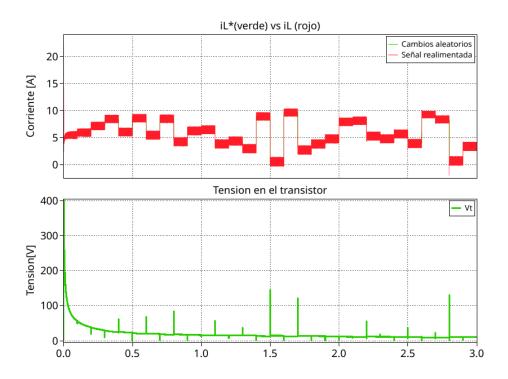


Figura 2.6: Pruebas realizadas al controlador PI interno con cambios aleatorios en la corriente de referencia.

Nota*: Todos los controladores deben tener <u>Anti-windup</u> obligatoriamente, un controlador sin Anti-windup no funciona, NO SIRVE, ya que al no ponerle limites <u>de saturación</u> al controlador, esta puede llegar a perder la controlabilidad del sistema pidiéndole al sistema que de rangos de señales donde físicamente es imposible para el entregarlos.

2.1.3. Lazo externo

La planta del lazo externo no se puede obtener analíticamente, esto debido a que esta planta es la que pertenece a los paneles solares, por lo tanto la manera para obtener la planta, es abriendo el lazo de control (lazo cerrado) de la figura 2.3, se corta el lazo en iL* de la salida del controlador externo y se aplica un escalón para ver la curva de reacción en vp tal como se observa en la figura 2.7. Para aplicar un escalón es necesario conocer que cambio es suficiente para obtener una curva de reacción, para este sistema se sabe a partir de la hoja de datos que la máxima corriente que puede producir en un arreglo de paneles 10x3 es de 12A, por lo tanto se aplica un cambio en esta corriente de 11A a 8A.

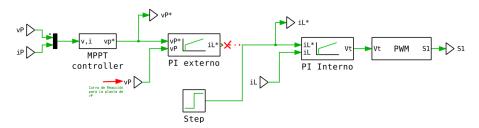


Figura 2.7: Corte del lazo de control en la salida del PI externo para la reacción de vp.

En la figura 2.8, se encuentra la curva de reacción de la planta de los paneles solares, si se observa, el cambio de escalón que se hizo fue negativa, por lo tanto la planta obtenida es inversa.

Ingeniería Eléctrica 5 Universidad de Costa Rica

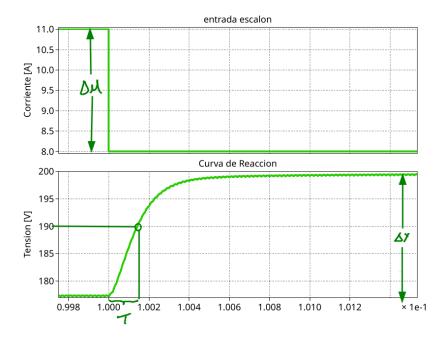


Figura 2.8: Curva de reacción de la planta para los paneles solares.

Una vez obtenida la curva de reacción, se calcula la planta gráficamente con ayuda de cursores utilizando las ecuaciones siguientes:

- $P(S) = \frac{K}{TS+1}$
- $K = \frac{\Delta y}{\Delta u}$
- T : tiempo que tarda en llegar a $0.632 \cdot \Delta y$ a partir del escalón.

entonces:

$$K = \frac{199V - 177V}{8A - 11A} = 7,33$$

Para la contante de tiempo T

$$0,632 \cdot (199 - 177) = 13,9V$$

$$177V + 13,9V = 190,9V$$
 (2.4)

El tiempo que tarda la señal en pasar de 177V a 190.9V es de T = 0.00014s

La planta para el lazo externo está dada por:

$$P(S) = \frac{-7,33}{0,00014S + 1} \tag{2.5}$$

2.1.4. Sintonización

Para que funcione el control en cascada es muy importante que el lazo interno sea mínimo 10 veces más rápido que el lazo externo, esto es para que el controlador PI externo vea al controlador PI interno como si fuera un uno, por lo que es importantes hacer pruebas en en lazo interno hasta que este sintonizado correctamente antes de sacar la curva de reacción del lazo externo.

Para sintonizar el controlador externo, como se mencionó anteriormente, este debe de tener una frecuencia de corte mucho más lento, para esta planta, se utilizó la frecuencia de corte de 5Hz, esta frecuencia es valida debido a que los

Ingeniería Eléctrica 6 Universidad de Costa Rica

paneles solares son sistemas muy lentos por lo tanto utilizar una frecuencia de corte tan baja si es posible, en la figura 2.9 se encuentra la estrategia de sintonización utilizada, esta se hizo cancelando los ceros que resulta la función de transferencia de lazo cerrado (Myr).

```
In[a]:= kp = T * ki;
           p = 7.33 / (Ts + 1);
 Inf \circ J := c = ki \left( \frac{1 + kp / ki s}{s} \right);
 Inf *l := \frac{c p}{c p + 1}
 Out[s]= \frac{7.33 \text{ ki}}{\left(1 + \frac{7.33 \text{ ki}}{5}\right) \text{ s}}
 In[s]:= FullSimplify \left[\frac{7.33 \text{ ki}}{\left(1 + \frac{7.33 \text{ ki}}{5}\right) \text{ s}}\right]
Out[o]= 1. ki + 0.136426 s
 In[s] := \frac{ki}{ki + 0.1364256 s} = \frac{1}{1 + s / (2 Pi f 7.33)}
           Set: Tag Times in \frac{ki}{ki + 0.136426 s} is Protected.
 Outlel= \frac{1}{1 + \frac{0.0217128 \, s}{f}}
  In[9]:= ki =.
           T = 0.00014;
           f = 5;
 In[13]:= Solve[{T = kp/ki, ki = 2 Pi f 7.33}, {kp, ki}]
            ··· Solve: Solve was unable to solve the system with inexact coefficients
                   a corresponding exact system and numericizing the result.
Out[13]= { \{kp \rightarrow 0.032239, ki \rightarrow 230.279\} }
```

Figura 2.9: Sintonización del controlador PI para el lazo externo.

En la figura 2.10 se realiza las pruebas del lazo externo, se puede observar que la señal que se obtiene (Roja) es la señal controlada, la verde es la referencia que establece el MPPT, mientras que la corriente iL* es lo que se paga para poder llegar a las tensiones que pide el MPPT.

Ingeniería Eléctrica 7 Universidad de Costa Rica

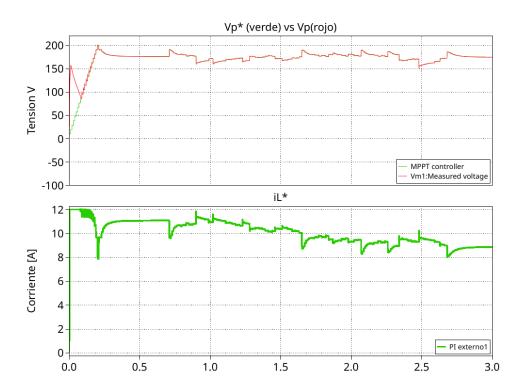


Figura 2.10: PI externo controlando los cambios de referencias del MPPT.

2.1.5. Anti-Windup Paneles solares.

En la tabla 2.1, se encuentra los rangos limites en donde los controladores pueden operar, el PI externo se limita a 12A debido a que los paneles pueden dar un máximo de 13A (corriente de corto), y 400V ya que el rango de Vt, va de 0V a 400V.

Cuadro 2.1: Valores de saturación para el Anti-Windup

| Controlador | Umax | Umir |
|-------------|------|------|
| PI Externo | 12A | 0A |
| PI Interno | 400V | 0V |

Ingeniería Eléctrica 8 Universidad de Costa Rica

2.2. SISTEMA DE CONTROL DE LA BATERÍA DE 48V

Para el sistema de control se aplica la misma estrategia de control en cascada, esto para poder controlar la corriente del inductor ib con un PI interno y la tensión del dc link (vc) con el PI externo. En la figura 2.11 se muestra el circuito que se desea controlar, el objetivo es mantener en la salida del capacitor dc link, una tensión constante de 400V. En la figura 2.12, se encuentra el sistema de control en cascada para el circuito del cargador de batería.

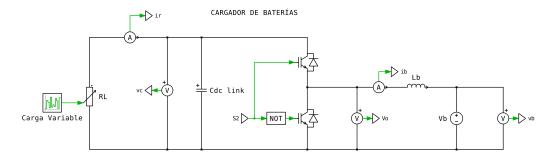


Figura 2.11: Convertidor Half-bridge para el cargador/descargador de batería.

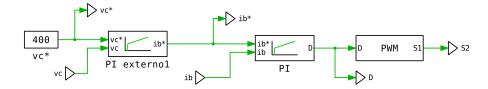


Figura 2.12: Control en cascada para el control de carga de la batería.

2.2.1. Lazo interno

Para poder obtener la planta del lazo interno, observando la figura 2.13, se obtiene mediante un LTK la siguiente ecuación:

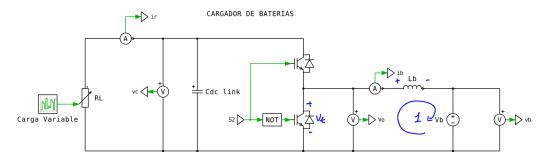


Figura 2.13: Planta de lazo interno para la planta de la batería.

$$VL = Vt - Vb \tag{2.6}$$

$$Li_b' = Vt - Vb \tag{2.7}$$

En la ecuación 2.7, es donde se puede observar en que condición es que la batería se encuentra entregando o consumiendo potencia, es decir en que manera, la batería se está cargando o descargando.

- si Vt >Vb, Li'_h es positivo por lo tanto esta se carga.
- si Vt <Vb, Li'_h es negativa por lo tanto se encuentra en descarga.
- si Vt = Vb, Li'_b es cero, por lo tanto se mantiene constante.

Ingeniería Eléctrica 9 Universidad de Costa Rica

Despejando la ecuación 2.7, se obtiene:

$$i_b' = \frac{Vt}{L} - \frac{Vb}{L} \tag{2.8}$$

Ahora, debido a que esto es un convertidor boost, Vt depende del estado del transistor:

- si S2 = 1, Vt = Vc
- si S2 = 0, Vt = 0

por lo tanto vemos una dependencia de S1:

$$Vt = S2 \cdot Vc$$

si utilizamos un ancho de banda adecuado, (adecuado en el sentido de que el ancho de banda es suficiente para filtrar los armónicos que produce el carrier) entonces se puede definir que $S2 \approx D$ entonces

$$Vt = S2 \cdot Vc = D \cdot Vc * \tag{2.9}$$

 $Vc = Vc^*$ debido que para este caso, se quiere que esa tensión se mantenga en 400V por lo tanto, ya se conoce su punto de referencia, al sustituir la ecuación 2.7 y 2.9, aplicando Laplace y apagando la fuente de la batería Vb (superposición), entonces la planta para el lazo interno es el siguiente :

$$\frac{i_b'(S)}{D(S)} = \frac{Vc*}{LS} \tag{2.10}$$

$$\frac{i_b'(S)}{D(S)} = \frac{400}{2,5mH \cdot S} \tag{2.11}$$

NOTA*: El controlador PI interno controla la corriente, manipulando el ciclo de trabajo D.

2.2.2. Sintonización

Para la sintonización se aplica la misma estrategia que el controlador de los paneles solares, para el controlador del lazo interno se escoge la frecuencia de corte de 5000Hz, el procedimiento de la sintonización se encuentra en la figura 2.14.

Ingeniería Eléctrica 10 Universidad de Costa Rica

In[s]:= p = k/s;
c = kp + ki/s;

$$\frac{cp}{cp + 1}$$

Out[s]= $\frac{k\left(kp + \frac{ki}{s}\right)}{\left(1 + \frac{k\left(kp + \frac{ki}{s}\right)}{s}\right)}s$
In[s]:= Simplify $\left[\frac{k\left(kp + \frac{ki}{s}\right)}{\left(1 + \frac{k\left(kp + \frac{ki}{s}\right)}{s}\right)}\right]$
 $\frac{(k ki + k kp s)}{(k ki + k kp s + s^2)}$
In[s]:= ω = 2 Pi 5000;
 α = 1;
 k = 160000.;
In[s]:= Solve [{k ki == ω^2 , k kp == 2 $\alpha \omega$ }, {kp, ki}]
Out[s]= {{kp \to 0.392699, ki \to 6168.5}}

Figura 2.14: Sintonización del controlador PI para el lazo interno de la batería.

2.2.3. Lazo externo

La planta para el lazo externo se obtiene haciendo sumatoria de potencias, si se observa el circuito 2.13, al hacer sumatoria de potencia se tiene:

$$V_b \cdot i_b = V_L \cdot i_b + V_c \cdot i_c + \frac{V_c^2}{R}$$

Como $V_L = V_t - V_b$ entonces:

$$V_b \cdot i_b = (V_t - V_b) \cdot i_b + V_c \cdot i_c + \frac{V_c^2}{R}$$

$$-V_t \cdot i_b = V_c \cdot i_c + \frac{V_c^2}{R}$$

$$-V_t \cdot i_b = V_c \cdot CVc' + \frac{V_c^2}{R}$$

$$\frac{-V_t \cdot i_b}{Vc} = CVc' + \frac{V_c}{R}$$

$$(2.12)$$

Del resultado de la ecuación 2.12, si tomamos $K = \frac{V_t}{V_c*}$ donde K es un factor constante donde Vt = 48V y Vc* = 400V entonces K = 0.12 por lo tanto al aplicar Laplace:

$$-K \cdot i_b(S) = CSVc(S) + \frac{V_c(S)}{R}$$
(2.13)

$$\frac{Vc(S)}{i_b(S)} = \frac{-K \cdot R}{RSC + 1} \tag{2.14}$$

Sustituyendo K = 0.12, $R = 1\Omega$ y C = 100uF entonces la planta de lazo externo está dado por:

$$\frac{Vc(S)}{i_b(S)} = \frac{-0.12}{100uF \cdot S + 1} \tag{2.15}$$

2.2.4. Sintonización

La sintonización del lazo externo de control se aplica la estrategia de cancelación de ceros, y dado que el controlador externo tiene que ser mínimo 10 veces más lento que el interno, para la frecuencia de corte se escoge 500Hz (10 veces menor al interno).

```
kp = T * ki;
p = 0.12 / (Ts + 1);
In[*]:= C = ki \left(\frac{1 + kp/ki s}{s}\right);
In[*]:= \frac{0.12 \, ki}{0.12 \, ki + s} = \frac{1}{1 + s / (2 \, Pi \, f \, 0.12)}
... \, Set: \, Tag \, Times \, in \, \frac{0.12 \, ki}{0.12 \, ki + s} \, is \, Protected.
Out[*]= \frac{1}{1 + 0.00265258 \, s}
In[*]:= ki = .
kp = .
T = 0.000100;
f = 500;
In[*]:= Solve[{T == kp/ki, ki == 2 \, Pi \, f \, 0.12}, \{kp, ki\}]
... \, Solve: \, Solve \, was \, unable \, to \, solve \, the \, system \, with \, inexact \, coefficients. \, The \, inexact \, system \, and \, numericizing \, the \, result.
Out[*]= \{ \{kp \to 0.0376991, ki \to 376.991\} \}
```

Figura 2.15: Sintonización del controlador PI para el lazo externo de la batería.

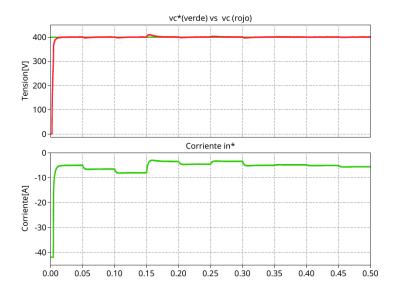


Figura 2.16: Señal del controlador PI para el lazo externo de la batería.

Ingeniería Eléctrica 12 Universidad de Costa Rica

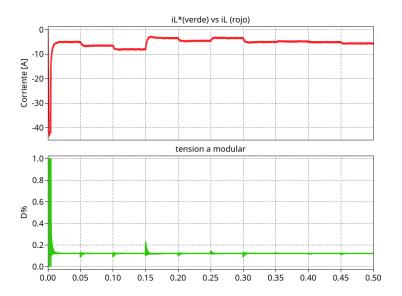


Figura 2.17: Señal del controlador PI para el lazo interno de la batería.

2.2.5. Anti-Windup Batería

Para el anti-windup de los controladores, para el PI interno es de 1 y 0, esto es debido a que se esta controlando la corriente manipulando el ciclo de trabajo D por lo tanto esta solo va de 1 a 0. En el caso del PI externo, los límites se encuentran en 42A y -42A, la razón de esta es por que la batería debe de suplir la misma potencia que hace los paneles 2KW(48V*42A=2000W), ya que se espera que la batería pueda proveer la potencia cuando anochezca y los paneles no esten en operación.

Cuadro 2.2: Valores de saturación para el Anti-Windup

| Controlador | Umax | Umin |
|-------------|------|------|
| PI Externo | 42A | -42A |
| PI Interno | 1 | 0 |

Las simulaciones de todas las etapas y el controlador diseñado para el circuito 2.1, se puede encontrar en:

• https://github.com/fckseng19/2KW-PV-Array-Controller

Ingeniería Eléctrica 13 Universidad de Costa Rica