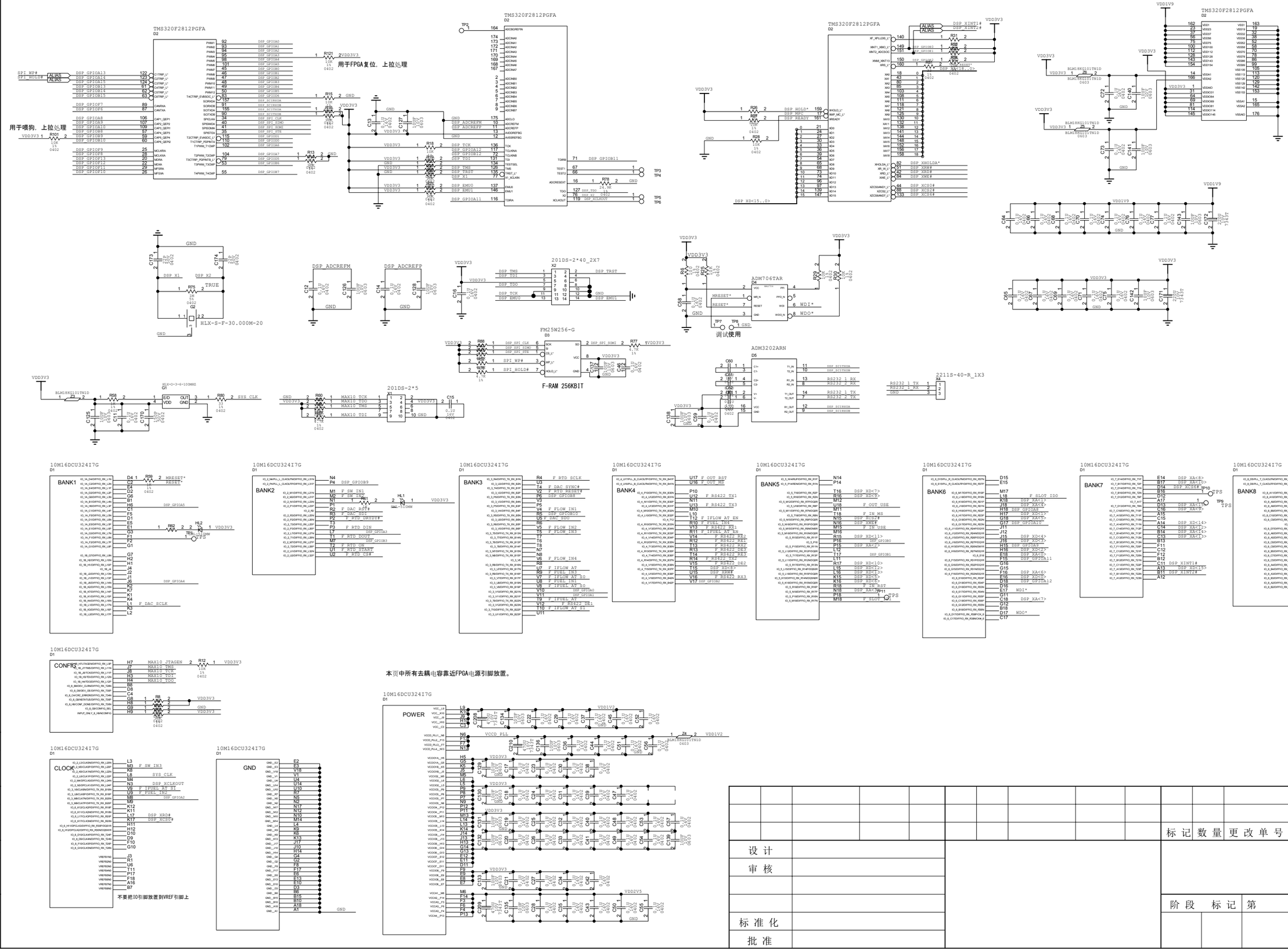
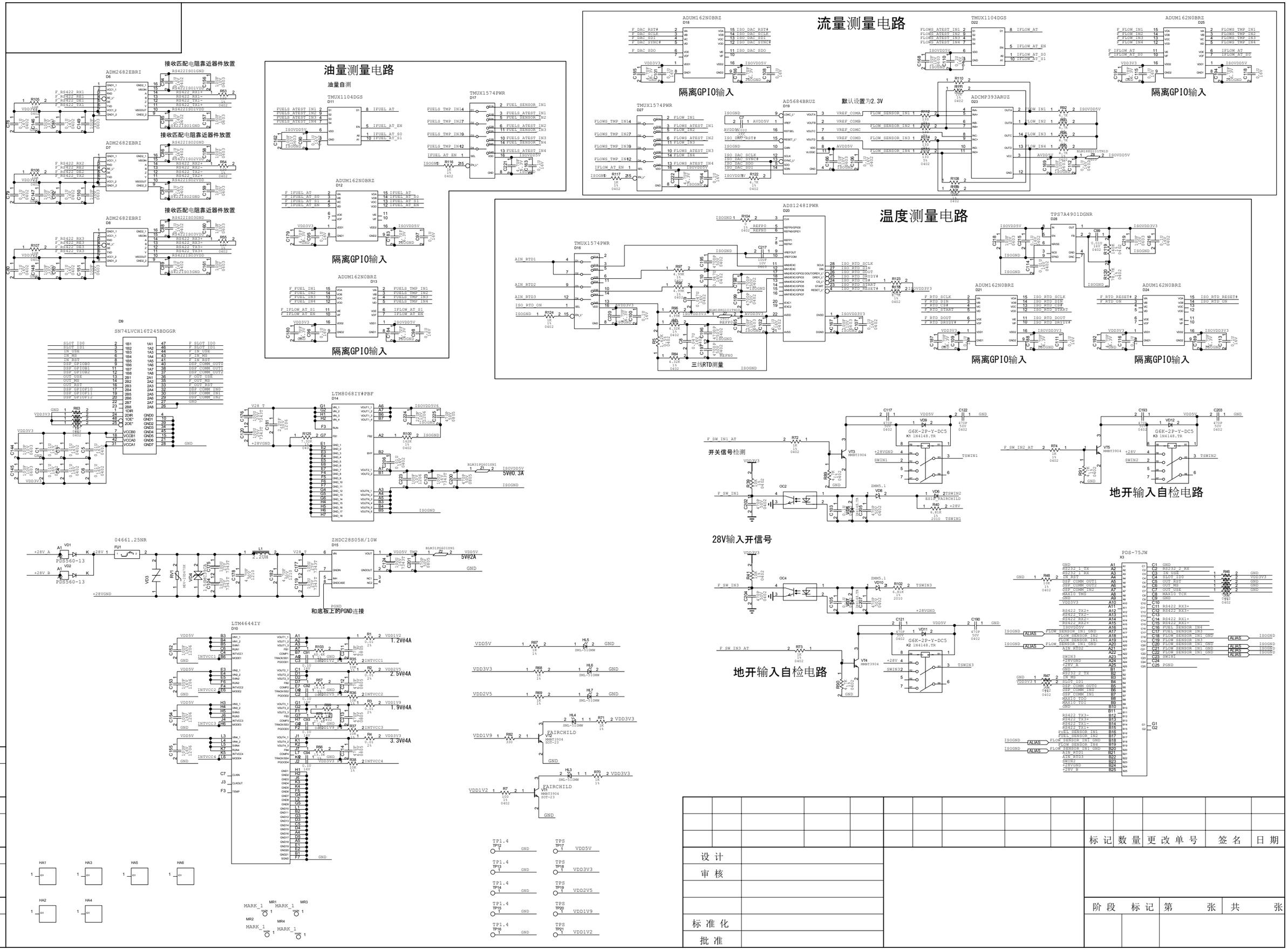

TMS320F2812PGFA
用于FPGA复位，上拉处理
用于喂狗，上拉处理
HLX-S-F-30.000M-20
DSP_ADCREFM
DSP_ADCREFP
201DS-2*40_2X7
FM25W256-G
F-RAM 256KBIT
ADM706TAR
调试使用
ADM3202ARN
201DS-2*5
2211S-40-R_1X3
10M16DCU32417G
BANK1
BANK2
BANK3
BANK4
BANK5
BANK6
BANK7
BANK8
CONFIG
CLOCK
GND
POWER
不要把10引脚放置到VREF引脚上
本页中所有去耦电容靠近FPGA电源引脚放置。

| 媒体编号 | | |



媒体编号	
旧底图总号	
底图总号	
日期	签名

设计	
审核	
标准化	
批准	

标记	数量	更改单号	签名	日期

阶段	标记	第 张	共 张

制图： 描图： 幅面：A3