|  |  |  |
| --- | --- | --- |
| FPGA扩展板资源 | FPGA扩展板引脚 | FPGA引脚 |
| 7LED1[3] | 1D | 自行配置开放的IO脚 |
| 7LED1[2] | 1C |  |
| 7LED1[1] | 1B |  |
| 7LED1[0] | 1A |  |
| 7LED2[3] | 2D |  |
| 7LED2[2] | 2C |  |
| 7LED2[1] | 2B |  |
| 7LED2[0] | 2A |  |
| 7LED3[3] | 3D |  |
| 7LED3[2] | 3C |  |
| 7LED3[1] | 3B |  |
| 7LED3[0] | 3A |  |
| 7LED4[3] | 4D |  |
| 7LED4[2] | 4C |  |
| 7LED4[1] | 4B |  |
| 7LED4[0] | 4A |  |
| LED1 | L1 |  |
| LED2 | L2 |  |
| LED3 | L3 |  |
| LED4 | L4 |  |
| LED5 | L5 |  |
| LED6 | L6 |  |
| LED7 | L7 |  |
| LED8 | L8 |  |
| S1 | S1 |  |
| S2 | S2 |  |
| S3 | S3 |  |
| S4 | S4 |  |
| S5 | S5 |  |
| S6 | S6 |  |
| S7 | S7 |  |
| S8 | S8 |  |

注意：FPGA扩展板与主板要共地