Painel ► Cursos ► INE5412-04208A (20212) ► Unidade 4 - Sistemas de Arquivos e Entrada/Saída ► AF 4.3 - Gerência de E/S (questionário)

Iniciado em	Thursday, 3 Mar 2022, 11:47
Estado	Finalizada
Concluída em	Thursday, 3 Mar 2022, 11:54
Tempo empregado	6 minutos 27 segundos
Notas	1,17/2,00
Avaliar	5.83 de um máximo de 10.00(58%)

5,83 de um máximo de 10,00(**58**%)

Questão 1

Parcialmente correto

Atingiu 0,50 de 1,00

Marque as afirmativas corretas sobre a comunicação com controladores de dispositivos de E/S.

ATENÇÃO: Uma resposta incorreta anula uma resposta correta.

Escolha uma ou mais:

- a. Na abordagem de comunicação via E/S mapeada em memória, é necessário um tratamento especial se dois ou mais registradores de dispositivo estiverem mapeados para o mesmo endereço de memória. 🗙
- b. Na abordagem de comunicação híbrida de E/S, os registradores de controle dos dispositivos são mapeados no espaço de endereçamento da memória principal, enquanto que os buffers de dados dos dispositvos são mapeados no espaço de portas de E/S.
- c. Na abordagem de comunicação via portas de E/S, os espaços de endereçamento da memória e de portas de E/S são distintos, porém ambos são acessíveis através do mesmo conjunto de instruções.
- d. Controladores DMA podem atender múltiplas requisições em paralelo, uma em cada canal de DMA. 🗸
- e. Na abordagem DMA, a CPU somente é interrompida quando toda a operação de leitura ou escrita foi finalizada pelo controlador DMA. 🗸

Sua resposta está parcialmente correta.

Você selecionou muitas opções.

As respostas corretas são: Na abordagem DMA, a CPU somente é interrompida quando toda a operação de leitura ou escrita foi finalizada pelo controlador DMA., Controladores DMA podem atender múltiplas requisições em paralelo, uma em cada canal de DMA.

Questão 2

Parcialmente correto

Atingiu 0,67 de 1,00 Marque as alternativas corretas sobre os softwares de E/S. **ATENÇÃO**: Uma resposta incorreta anula uma resposta correta.

Escolha uma ou mais:

- a. Na E/S com DMA, a CPU é interrompida pelo dispositivo de E/S quando a comunicação tiver sido completamente finalizada. X
- b. A principal diferença entre as abordagens de E/S programada e E/S via interrupção é que na primeira a CPU permanece em espera ocupada enquanto aguarda o dispositivo de E/S ficar pronto para receber uma nova transferência; na segunda, a CPU é liberada para realizar outras tarefas até ser avisada que o dispositivo está pronto através de uma interrupção.
- c. A camada de software de E/S independente de dispositivo permite abstrair os detalhes técnicos dos dispositivos de E/S, fornecendo uma interface única a ser implementada pelos drivers dos dispositivos de E/S.
- d. Na abordagem de E/S programada, a CPU participa ativamente da transferência dos dados entre a memória principal e o dispositivo de E/S.

Sua resposta está parcialmente correta.

Você selecionou muitas opções.

As respostas corretas são: Na abordagem de E/S programada, a CPU participa ativamente da transferência dos dados entre a memória principal e o dispositivo de E/S., A principal diferença entre as abordagens de E/S programada e E/S via interrupção é que na primeira a CPU permanece em espera ocupada enquanto aguarda o dispositivo de E/S ficar pronto para receber uma nova transferência; na segunda, a CPU é liberada para realizar outras tarefas até ser avisada que o dispositivo está pronto através de uma interrupção., A camada de software de E/S independente de dispositivo permite abstrair os detalhes técnicos dos dispositivos de E/S, fornecendo uma interface única a ser implementada pelos drivers dos dispositivos de E/S.

■ AF 4.2 - Manipulação de arquivos em C (questionário)

Seguir para...

AF 4.4 - Discos rígidos (questionário) ▶