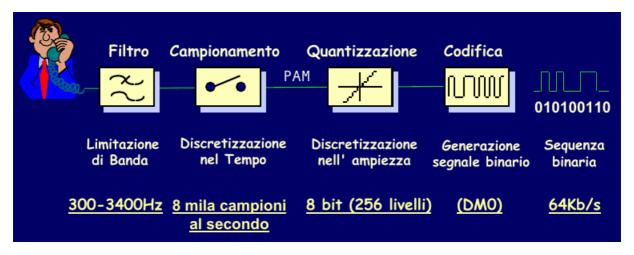
PDH (Plesiochronous Digital Hierarchy)

Conversione A/D

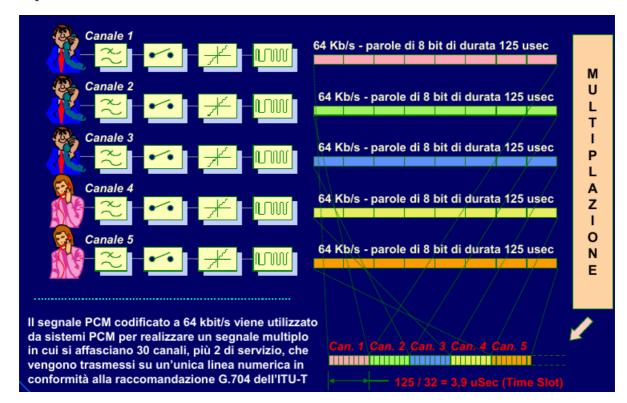


- PCM (Pulse Code Modulation)
 - o consente di convertire un segnale analogico in uno digitale
 - \circ segnale vocale $(300Hz 3400Hz) \rightarrow$ segnale digitale (64 Kb/s)
 - $\circ~~B=4000Hz$, $F_c>=2B
 ightarrow F_c=8000Hz$, $T_c=rac{1}{F_c}=125 \mu s$
 - $\circ~~8000~campioni/s,~8~bit/campione
 ightarrow 64.000~bit/s = 64~Kb/s$
 - $64 \ Kb/s * 32 \ canali = 2 \ Mb/s$
 - si possono accorpare 30 telefonate (2 canali di servizio) contemporanee usando doppini con banda di 2 Mb/s

Reti a 2 Mb/s

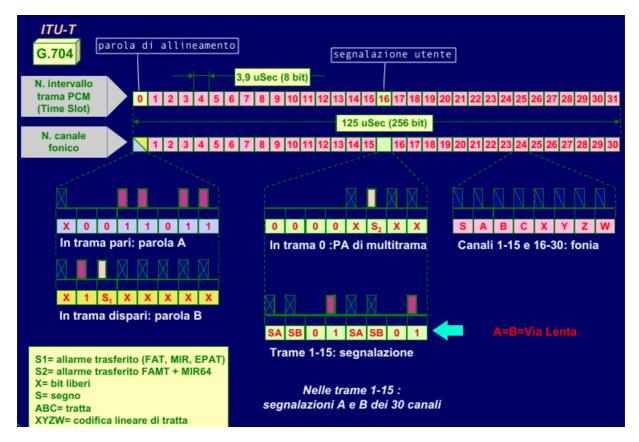
- I° livello delle gerarchie di multiplazione PDH
- <u>full-duplex</u> si possono inviare e ricevere dati contemporaneamente
- è rudimentale con basso overhead, infatti non consente:
 - o inviare segnalazioni o allarmi significativi
 - o calcolare in tempo reale il tasso d'errore
 - o una supervisione ed una gestione moderna di una rete
- le linee a 2 Mb/s vengono ancora usate per trasportare 30 linee telefoniche in corrispondenza di uffici di piccole / medie dimensioni

Multiplazione TDM



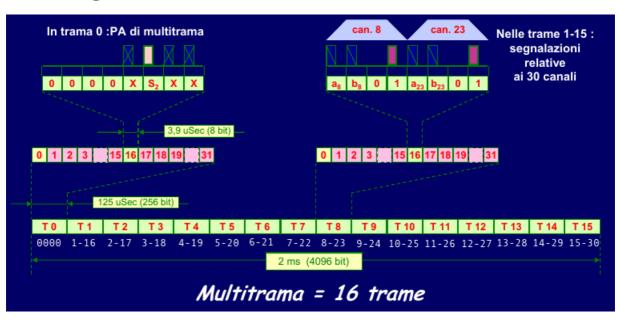
- parola: campione di fonia ad 8 bit
- multiplazione TDM:
 - $\circ~$ si prende una parola di ogni canale (32 parole di durata $125 \mu s$)
 - $\circ~$ si accorpano sequenzialmente in un'unica linea numerica ($rac{125 \mu s}{32}=3,9 \mu s$ a parola ightarrow TIME SLOT)
 - o fenomeno dello slip:
 - il multiplatore legge, ad esempio, 9 bit invece di 8
 - il flusso viene shiftato di 1 bit e si perde la comunicazione
 - o i 30 canali possono essere usati in multiplazione:
 - deterministica assegnando ad ognuno di essi una telefonata
 - statistica la banda dei 30 canali viene gestita in modo dinamico

Struttura di trama



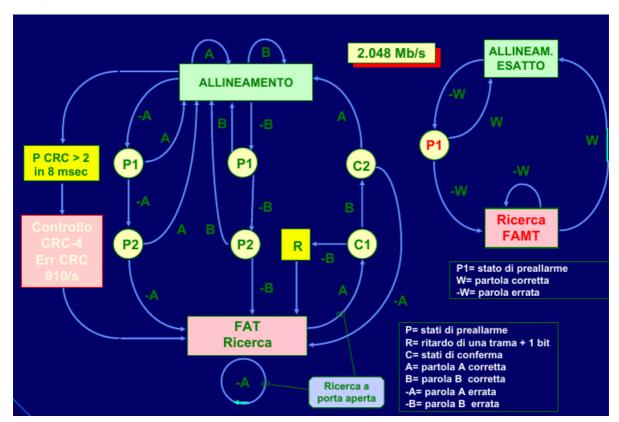
- ogni trama PCM è suddivisa in <u>32 canali</u> o time slot
 - \circ 1-15 e 17-31 \rightarrow informazione fonica / dati
 - lacktriangledown caso trasmissione dati ightarrow segnalazione utente non necessaria ightarrow canale 16 disponibile
 - \circ 0 \rightarrow parola di allineamento di trama
 - trama pari: parola A
 - trama dispari: parola B
 - \circ 16 \rightarrow segnalazione telefonica (utente)
- <u>allineamento di trama</u>: meccanismo che consente al ricevitore di allinearsi all'inizio della trama e leggere correttamente gli 8 bit di ogni telefonata (evitando lo slip)

Canale di segnalazione: multitrama



- multitrama (16 trame):
 - \circ \bigcirc \bigcirc parola di allineamento di multitrama
 - \circ T1 \rightarrow segnalazione canale 1, 16
 - \circ T2 \rightarrow segnalazione canale 2, 17
 - (la segnalazione avviene <u>SEMPRE</u> sul time slot 16 di ogni trama)
- <u>bit di allarme</u> (il protocollo 2 Mb/s ne prevede solo due)
 - **\$1** (trasmesso ogni 2 trame)
 - S1-FAT (Fuori Allineamento Trama) sequenza di allineamento non trovata dal ricevitore
 - S1-MIR (Mancanza Impulsi in Ricezione) cavo danneggiato / tranciato
 - S1-EPAT (Errore Parola Allinemanento di Trama) ad ogni PA errata il ricevitore incrementa un contatore; dopo una certa soglia si entra in stato di EPAT
 - **\$2** (trasmesso ogni 16 trame)
 - S2-FAMT (Fuori Allineamento Multi Trama) sequenza di multitrama non trovata
 - S2-MIR64 (Mancanza Impulsi in Ricezione nel canale a 64 Kb/s)

Strategia di allineamento



- **pallogramma**: algoritmo implementato dal dispositivo ricevente
- <u>stato di FAT</u> un ricevitore che arriva nello stato di fuori allineamento di trama:
 - butta via tutti i 30 canali informativi (è disallineato)
 - o si effettua una ricerca a porta aperta
 - la parola A (trame pari) non viene ricercata ogni 32 time slot ma a partire da un punto qualsiasi della trama
 - o se la successiva parola B è errata $\rightarrow \mathbb{R}$
 - ritardo di una trama + 1 bit
 - ciò per evitare di incontrare nuovamente una simulazione della parola di allineamento
 - o ottenendo una sequenza corretta A-B-A, la trama è considerata allineata
- se il ricevitore si pone in stato di FAT / FAMT manda una segnalazione al mittente con il bit S1 / S2

CRC (Cyclic Redundancy Check)

scopo

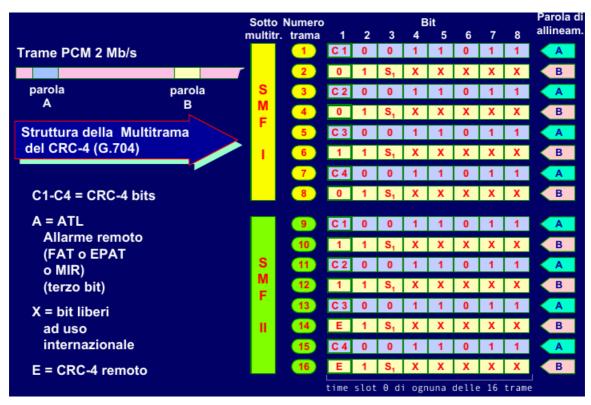
- evitare errori
- evitare falsi allineamenti

procedimento

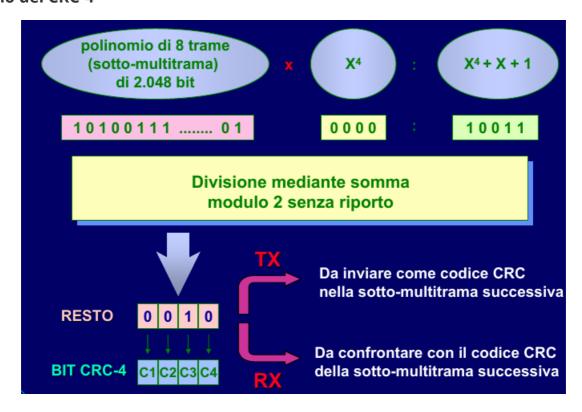
- il mittente calcola un check sum sui bit da trasmettere e lo invia al ricevente
- il destinatario effettua lo stesso calcolo e lo confronta con il valore ricevuto

struttura della multitrama CRC-4

- suddivisa in due sotto-multitrame (SMF I, SMF II) da 8 trame ciascuna
- il CRC è composto da 4 bit (C1-C4) e viene calcolato per ogni SMF (2048 bit)
 - o dopo aver calcolato il CRC di una sotto-multitrama, il mittente lo trasmette nella SMF successiva)
- si utilizza il primo bit della:
 - o parola A per memorizzare un bit del CRC
 - o parola B per memorizzare:
 - la parola di allineamento della multitrama CRC-4 001011 (prime 6 trame dispari, serve a notificare il ricevente dell'uso del CRC)
 - due bit E per l'indicazione remota di errori CRC-4 (vengono settati a 0 per ogni sottomultitrama errata)



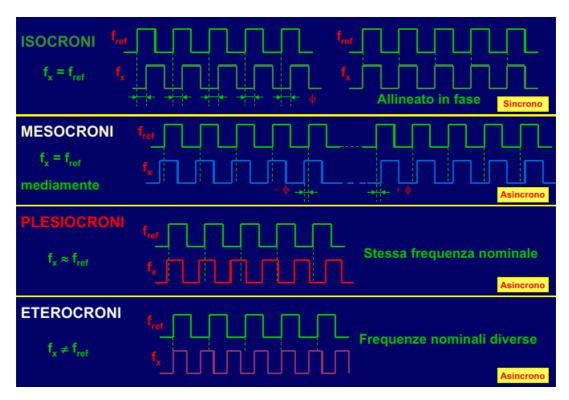
calcolo del CRC-4



diagnostica dei collegamenti

- BER stima dei bit errati in ricezione
- misure di BER utilizzando:
 - o bit della PA di trama:
 - 8 bit ogni due trame (7 parola A + 1 parola B)
 - o bit del CRC-4:
 - bit della trama coinvolti tutti
 - probabilità di rilevare errori singoli in una sotto-multitrama 100%
 - probabilità di rilevare errori multipli in una sotto-multitrama 75%
- vantaggi del CRC-4:
 - o tempo di osservazione (per rilevare guasti) 60 / 70 volte inferiore di quello con bit della PA
 - o localizzazione di anomalie e degradi sui flussi con occupazione limitata delle risorse

Tipi di sincronismi



• tipologie di sincronismi tra due segnali numerici:

o isocroni

- stessa frequenza
- sfasamento costante
- non esistono nella realtà

o mesocroni (gerarchie SDH)

- lacktriangledown stessa frequenza (mediamente) ightarrow massimo sincronismo ottenibile in un sistema reale
- fase variabile (dipende da impedenza caratteristica del mezzo, distanza, ecc...)

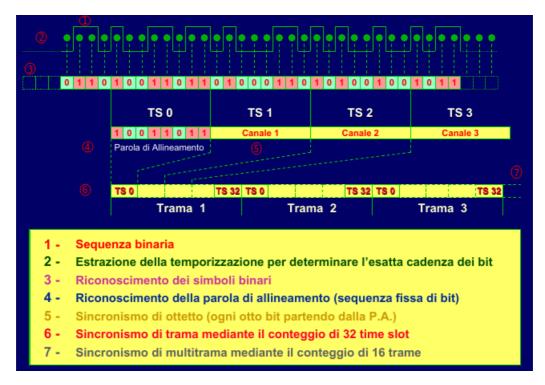
o plesiocroni (gerarchie PDH)

- stessa frequenza nominale
- frequenze effettive dei multiplatori diverse
- come funzionavano le reti fino a qualche anno fa

o eterocroni

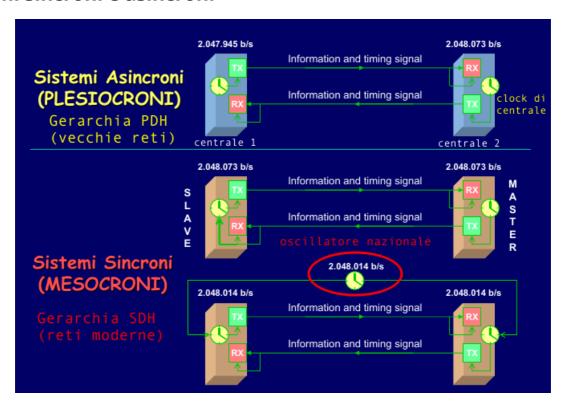
- frequenze nominali diverse
- segnali sincroni
 - o generati da un unico clock
 - \circ condizione di perfetto sincronismo \rightarrow non realizzabile in pratica
 - lacktriangledown grandi distanze ightarrow <u>degradazione del sincronismo</u>
 - lacktriangle mantengono la <u>stessa frequenza media</u> ightarrow mesocroni tra loro

Sincronismi nelle reti 2 Mb/s



- livelli di sincronizzazione:
 - o bit
 - <u>bit rate fisso</u> (la frequenza di lettura si estrae dalla sequenza stessa)
 - <u>linea mantenuta attiva</u> anche quando non vi è invio di informazioni
 - trasmissione di bit ridondanti (o di stuffing)
 - rimozione in ricezione
 - utile quando un tributario ha rallentato la frequenza di trasmissione
 - time slot (canale)
 - riconoscimento PA (time slot 0 di ogni trama)
 - o trama
 - conteggio di 32 time slot
 - o multitrama
 - conteggio di 16 trame

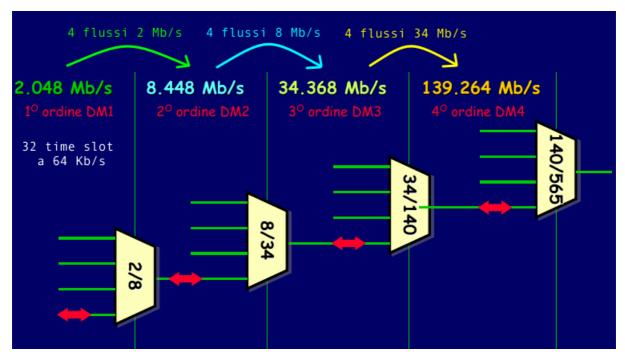
Sistemi sincroni e asincroni



- <u>regime asincrono</u> (o plesiocrono)
 - \circ trasmettitore \rightarrow frequenza nominale di 2.048 Kb/s
 - o ricevitore
 - frequenza estratta dal segnale in ricezione
 - allineamento sia in frequenza, che in fase
- <u>regime sincrono</u> (o mesocrono)
 - o modalità master-slave
 - master: trasmette sia informazioni che il segnale di clock
 - slave: sincronizza il suo clock con quello ricevuto dal master
 - o modalità centralizzata
 - connessione degli apparati ad un oscillatore centralizzato
 - PRO: generalmente più preciso
 - CON: bisogna prevedere un'opportuna rete di distribuzione del sincronismo

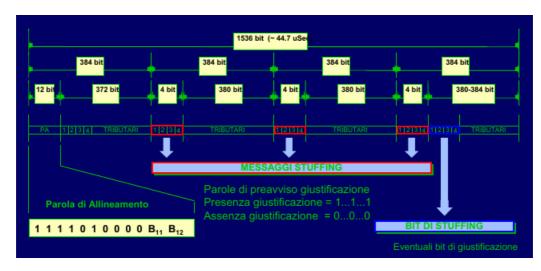
Gerarchie superiori

- gerarchia di multiplazione PDH: insieme di protocolli di livello fisico per reti WAN
- gerarchie ETSI (ente europeo):



- multiplazione parola per parola
 - o interlacciamento di gruppi di 8 bit di ogni tributario
 - o PRO:
 - mantiene il significato delle parole di ogni tributario
 - semplicità nelle operazioni di estrazione / inserzione (basta consultare il time slot desiderato)
 - o impiegata nel Iº livello PCM (2 Mb/s)
- multiplazione bit per bit
 - o interlacciamento di un bit di ogni tributario alla volta
 - o PRO:
 - tecnica flessibile ed economica
 - adatta alla multiplazione di segnali codificati in modi diversi (prescinde dalla struttura di trama del tributario)
 - o impiegata nei livelli superiori della gerarchia PCM

Multiplazione asincrona del IIIº ordine



- <u>bit di stuffing</u> possono essere occupati da bit di tributario o da bit non significativi
- messaggi di stuffing utilizzati per indicare la presenza o meno di bit significativi:
 - \circ 0 in tutti e tre i blocchi (rossi) in una certa posizione \rightarrow bit di stuffing significativo
 - \circ 1 in tutti e tre i blocchi \rightarrow bit di stuffing non significativo
 - o in caso di errori si considera la maggioranza

Problemi della gerarchia PDH

- Mancanza di visibilità del singolo canale ai livelli superiori
 - nella trama 2 Mb/s si ha <u>accesso al singolo canale informativo</u> (basta prendere il time slot corrispondente)
 - nelle trame delle gerarchie superiori bisogna interpretare i <u>messaggi di stuffing</u> e <u>demultiplare il</u> <u>flusso</u> fino a 2 Mb/s
- ullet bassa velocità, overhead limitato o impossibilità di gestire complesse reti moderne
- Incompatibilità tra apparati di produttori differenti (telefonie di diversi continenti)