### **SIMD**

Gonzalo Raposo

Organización del Computador II, 2do cuat. de 2014

# Motivación: Procesamiento de imágenes

#### Incrementar el brillo de una imagen





### Motivación: Procesamiento de imágenes

▶ Para hacer esto hay que *sumar* un valor fijo **b** a cada *pixel* de la imagen.

### Incrementar brillo de una imagen

```
for(int f = 0; f < alto; f++)
  for(int c = 0; c < ancho; c++)
        I[f][c] += b</pre>
```

## Procesamiento de imágenes

- ▶ Para una sola imagen, el proceso es rápido.
- Si tenemos un video y tenemos que realizar el proceso para cada uno de los frames, esto puede llegar a ser lento
- ▶ Para cada frame (imagen) estamos haciendo:

#### Incrementar brillo de un frame en un valor fijo b

$$\begin{array}{cccc} \textit{frame}_i[\,0\,][\,0\,] & += & \textit{b} \\ \textit{frame}_i[\,0\,][\,1\,] & += & \textit{b} \\ & & \dots \\ \textit{frame}_i[\,\textit{alto}\,-\,1\,][\,\textit{ancho}\,-\,1\,] & += & \textit{b} \end{array}$$

## Procesamiento de imágenes

- Estamos aplicando la misma operación a una gran cantidad de datos.
- Cómo podríamos acelerar este proceso?
- Y si sumamos de a más de un elemento a la vez?

$$\begin{pmatrix} I[0][0] \\ I[0][1] \\ I[0][2] \\ I[0][3] \end{pmatrix} + \begin{pmatrix} b \\ b \\ b \\ b \end{pmatrix} = \begin{pmatrix} I[0][0] + b \\ I[0][1] + b \\ I[0][2] + b \\ I[0][3] + b \end{pmatrix}$$

- En vez de sumar de a un elemento lo hacemos de a bloques de 4 elementos.
- ► Obtenemos el mismo resultado, pero tenemos un rendimiento *4 veces superior*.

### Procesamiento vectorial

► Esta manera de trabajar es lo que se conoce como SIMD:

Single Instruction, Multiple Data.

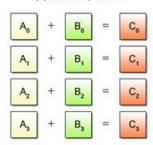
Hasta este momento veniamos ulitizando SISD:

Single Instrucction, Single Data.

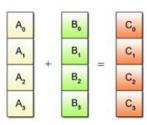
#### Procesamiento vectorial

#### Esquemáticamente:





#### (b) SIMD Operation



#### Procesamiento vectorial

Siempre podemos usar SIMD?

*No.* Hay muchos algoritmos que no se pueden adaptar a este tipo de procesamiento. Por ejemplo, lo que hicieron en el **tp1**.

En qué casos es útil?

Para *procesamiento multimedia*, es decir, procesamiento de **imágenes**, **videos** y **audio**, y cualquier otro tipo de procesamiento que involucre aplicar la misma operación a una gran cantidad de datos.

### Implementación del modelo SIMD

- SSE (Streaming SIMD Extensions) es un set de instrucciones que implementa el modelo de cómputo SIMD.
- Se introdujo por primera vez en el año 1999 por Intel como sucesor de MMX (introducido en 1997).
- ► SSE extiende a MMX con nuevos registros y nuevos tipos de datos.
- En los últimos años se fue extendiendo el set de instrucciones de SSE hasta llegar a la versión SSE4.2

### Tipos de datos / Registros

- ▶ SSE maneja los siguientes tipos de datos:
  - 1. enteros,
  - 2. floats y
  - 3. doubles (a partir de SSE2)
- ▶ y cuenta con 15 registros: XMM0, XMM1, ..., XMM15
  - 1. Son de 128 bits (16 bytes)
  - 2. Pueden almacenar los tipos de datos mencionados

- SSE maneja los registro de manera diferente a lo que estamos acostumbrados.
- ► Por ejemplo, al hacer:

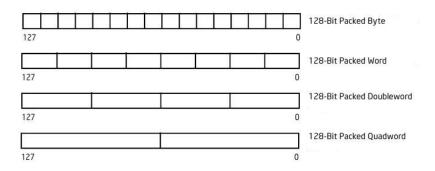
#### mov rax, 10

**rax** contiene *un solo dato* al cual le podemos aplicar distintas operaciones (sumar, restar, etc).

► En **SSE** esto es distinto. Tenemos registros en el cual ponemos *más de un dato* (siempre del *mismo tipo*).

- ► En un registro de SSE (16 bytes) podemos poner:
  - ▶ 16 datos de tamaño 1 byte (entero (char))
  - 8 datos de tamaño 2 bytes (entero (short))
  - 4 datos de tamaño 4 bytes (entero (int) o de punto flotante (float))
  - 2 datos de tamaño 8 bytes (entero (long long int) o de punto flotante (double))
- Esto se lo conoce como empaquetamiento, más de un dato en un mismo registro.

### Esquemáticamente:



Cómo sabemos que tipo de datos tenemos dentro de un registro?

*No hay manera* desde las instrucciones. Ustedes escriben el código, por ende, ustedes saben que están poniendo en cada registro.

## ¿Cómo operar sobre esos registros?

- El set de instrucciones SSE brinda muchas operaciones para trabajar con estos registros:
  - ► Movimiento de datos,
  - Aritméticas.
  - Lógicas,
  - ▶ de Comparación, etc.
- Hay instrucciones:
  - ► Para cada *tipo* de dato, y
  - ► cada tamaño de dato.

### Instrucciones: ¿Cuál usar?

- La gran mayoría siguen una regla.
- Para enteros: empiezan con P, le sigue el nombre de la operación y terminan con el tamaño del dato

► PADDB: suma de a Byte

► PADDW: suma de a Word

► PADDD: suma de a Doubleword

PADDQ: suma de a Quadword

 Y para punto flotante tenemos: nombre de la operación, modo de operación y tamaño del dato.

► ADDPS: suma de a Float

► ADDPD: suma de a Double

La P proviene de Packed.

### Instrucciones: ¿Cómo se usan?

Continuando con el ejemplo del comienzo de la clase, supongamos que en XMM0 tenemos los 16 primeros pixeles de la imagen y en XMM1 tenemos b repetido 16 veces, entonces hacer:

#### paddb xmm1, xmm2

es equivalente a hacer:

$$I[0][0] += b$$
  
 $I[0][1] += b$   
...  
 $I[0][15] += b$ 

Es decir, incrementamos la performance en **16x**!!! (en teoría, por lo menos...)

### Ejercicio 1

#### Realizar el producto interno de dos vectores de floats.

- ▶ La longitud de ambos vectores es **n**, donde n es un short.
- ▶ n es múltiplo de 4.
- ► El prototipo de la función es:

float productoInternoFloats(float\* a, float\* b, short n)

#### Producto Interno

$$\langle a,b\rangle = \sum_{i=0}^{n-1} a[i] * b[i]$$

## Ejercicio 1: Solución

productoInternoFloats: ; rdi = a, rsi = b; dx = n

xor rcx, rcx ; Contador

mov cx, dx

shr rcx, 2 ; Proceso de a 4 elementos

pxor xmm7, xmm7 ; Acumulador

.ciclo:

; Cargar los valores

movups xmm1, [rdi] ; xmm1 = a3 | a2 | a1 | a0movups xmm2, [rsi] ; xmm2 = b3 | b2 | b1 | b0

; Multiplicar

mulps xmm1, xmm2 ; xmm1 = a3 \* b3 | a2 \* b2 | a1 \* b1 | a0 \* b0

; Acumular el resultado

addps xmm7, xmm1 ; xmm7 =  $sum3 \mid sum2 \mid sum1 \mid sum0$ 

## Ejercicio 1: Solución

```
add rdi, 16
                       ; Avanzar los punteros
   add rsi, 16
   loop .ciclo
                       : Sumar todo
movups xmm6, xmm7
                       ; xmm6 = sum3 | sum2 | sum1 | sum0
psrldq xmm6, 8
                       ; xmm6 = 0 | 0 | sum3 | sum2
addps xmm7, xmm6
                       ; xmm7 = ... | ... | sum3 + sum1 | sum2 + sum0
movups xmm6, xmm7
                       ; xmm6 = ... | ... | sum3 + sum1 | sum2 + sum0
                       ; xmm6 = ... | ... | sum3 + sum1
psrldg xmm6, 4
addps xmm7, xmm6
                       ; xmm7 = . . . | . . . | sumatoria
pxor xmm0, xmm0
                       ; xmm0 = 0 | 0 | 0 | 0
movss xmm0, xmm7
                       ; xmm0 = 0 | 0 | 0 | sumatoria
ret
```

### Ejercicio 2

#### Realizar el producto interno de dos vectores de shorts.

- ▶ La longitud de ambos vectores es **n**, donde n es un short.
- ▶ n es múltiplo de 8.
- ► El prototipo de la función es:

int productoInternoShorts(short\* a, short\* b, short n)

## Ejercicio 2: Solución

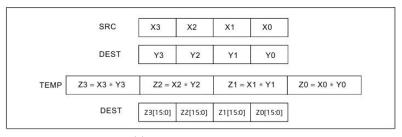
## Ejercicio 2: ¿Cómo multiplicamos?

Para esto, tenemos las siguientes instrucciones de SSE:

- pmullw multiplica de a word y se queda con la parte baja.
- pmulhw multiplica de a word y se queda con la parte alta.

## Ejercicio 2: ¿Cómo multiplicamos?

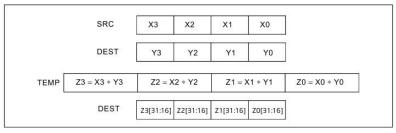
#### pmullw dst, src



(a) pmullw - Packed Multiply Low

## Ejercicio 2: ¿Cómo multiplicamos?

#### pmulhw dst, src



(b) pmulhw - Packed Multiply High

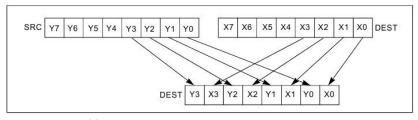
## Ejercicio 2: ¿Cómo junto el resultado?

Para esto, tenemos las siguientes instrucciones de SSE:

- punpcklwd usa la parte baja de los registros para juntarlos.
- punpckhwd usa la parte alta de los registros para juntarlos.

## Ejercicio 2: Desempaquetamiento

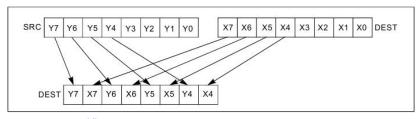
#### punpcklbw dst, src



(c) punpcklbw - Unpack Low Packed Data (Bytes to Words)

## Ejercicio 2: Desempaquetamiento

#### punpckhbw dst, src



(d) punpckhbw - Unpack High Packed Data (Bytes to Words)

## Ejercicio 2: Multiplicación

#### Multiplicamos:

```
movdqu xmm3, xmm1

pmullw xmm1, xmm2 ; xmm1 = parte baja de la multiplicación

pmulhw xmm3, xmm2 ; xmm3 = parte alta de la multiplicación
```

#### Juntamos el resultado:

# Ejercicio 2: Solución.

productoInternoShorts:	paddd xmm7, xmm1
xor rcx, rcx	paddd xmm7, xmm4
mov cx, dx	add rdi, 16
shr rcx, 3	add rsi, 16
pxor xmm7, xmm7	loop .ciclo
.ciclo:	movdqu xmm6, xmm7
movdqu xmm1, [rdi]	psrldq xmm6, 8
movdqu xmm2, [rsi]	paddw xmm7, xmm6
movdqu xmm3, xmm1	movdqu xmm6, xmm7
pmullw xmm1, xmm2	psrldq xmm6, 4
pmulhw xmm3, xmm2	paddw xmm7, xmm6
movdqu xmm4, xmm1	xor rax, rax
punpcklwd xmm1, xmm3	movd eax, xmm7
punpckhwd xmm4, xmm3	ret

## Ejercicio 2: Una vuelta más...

- ► Y si uno de los vectores es de enteros de 1 byte?
- ▶ ¿Cómo hacemos?

¿Preguntas?