

**Nombre: Roberto Federico Farfán**

Preguntas orientadoras

**7. ¿Qué se entiende por modelo de registros ortogonal? Dé un ejemplo**

Significa que se puede aplicar cualquier instrucción a cualquier registro. Por ejemplo, se puede aplicar la instrucción ADD r0, r1, r2 como también ADD r6, r7, r8 o cualquier otro grupo de registros.

**8. ¿Qué ventajas presenta el uso de instrucciones de ejecución condicional (IT)? Dé un ejemplo**

Además de las bifurcaciones condicionales, los procesadores Cortex-M3 y Cortex-M4 también admiten la ejecución condicional. Después de ejecutar una instrucción IT (SI-ENTONCES), se pueden ejecutar condicionalmente hasta cuatro de las instrucciones subsiguientes, según la condición especificada por la instrucción IT y el valor APSR. Las instrucciones de ejecución condicional pueden ser instrucciones de procesamiento de datos o instrucciones de acceso a memoria. La última instrucción de ejecución condicional en el bloque IT también puede ser una instrucción de bifurcación condicional.