

**Nombre: Roberto Federico Farfán**

Preguntas orientadoras

**11. Describa la secuencia de reset del microprocesador.**

El procesador lee las 2 primeras palabras de la memoria. La primera palabra contiene el valor inicial del MSP y la segunda, la dirección inicial del handler del reset. Luego setea el MSP y el PC con los valores leídos anteriormente. Finalmente, comienza a ejecutar la primera instrucción.

**12. ¿Qué entiende por “core peripherals”? ¿Qué diferencia existe entre estos y el resto de los periféricos?**

Son los periféricos que conforman el procesador. En los Cortex-M podemos encontrar el NVIC, SysTick timer y MPU, entre otros. Se diferencian del resto de los periféricos en que estos son indispensables para el funcionamiento de la arquitectura.