

**Nombre: Roberto Federico Farfán**

Preguntas orientadoras

**13. ¿Cómo se implementan las prioridades de las interrupciones? Dé un ejemplo.**

Las prioridades de las interrupciones se programan en el NVIC. Las tres primeras fuentes de interrupciones (Reset, NMI y HardFault) tienen prioridades fijas, mientras que el resto se puede programar hasta en 128 niveles de prioridad. Un valor numérico menor, es más prioritario. En la práctica, la cantidad de niveles programables lo define el fabricante, utilizando cierta cantidad de bits más significativos del registro de configuración de prioridad. Por ejemplo, para configurar una interrupción con un valor determinado de prioridad, en un procesador que utiliza 3 bits del registro de configuración de prioridad, se van a tener disponibles 8 niveles de prioridad: 0x00 (el más prioritario), 0x20, 0x40, 0x80, 0xA0, 0xC0 y 0xE0. Configurando el registro con el valor 11100000 (0xE0), tendríamos el valor menos prioritario.