



ORGANIZACIÓN DE COMPUTADORAS
Departamento de Ciencias e Ingeniería de la Computación
Universidad Nacional del Sur
Segundo Cuatrimestre de 2017



Recuperatorio Segundo Examen Parcial		
Lic. en Ciencias de la Computación – Ing. en Computación – Ing. en Sistemas de Información		
Apellido y Nombre: (en ese orden)	LU:	Hojas entregadas: (sin enunciado)
Profesor:		
NOTA: <i>Resolver los ejercicios en hojas separadas. Poner nombre, LU y número en cada hoja.</i>		

Ejercicio 1. Hacer.

Ejercicio 2. Hacer.

Ejercicio 3. Hacer.

Ejercicio 4. Dados los valores indicados tanto para el banco de registros como para las etiquetas de memoria, indicar para cada modo de direccionamiento, el registro **R** y/o el número hexadecimal **xxxx** necesarios para mover el operando **100h** al registro **R6**. Luego, indicar en cada paso cuántos accesos a memoria se realizan por la instrucción.

Reg.	Cont.	Dir.	Cont.	(1) mov R6, #xxxx	Interpretación
R1	100h	100h	500h	(2) mov R6, R	#xxxx Inmediato
R2	200h	200h	400h	(3) mov R6, (R)	R Registro
R3	300h	400h	100h	(4) mov R6, xxxx	(R) Registro indirecto
R4	400h	600h	400h	(5) mov R6, (xxxx)	xxxx Absoluto
				(6) mov R6, (R2)xxxx	(xxxx) Memoria indirecto
				(7) mov R6, @300(R)	(R)xxxx Base
					@xxxx(R) Pre-indexado indirecto

Ejercicio 5. Considerando el programa A para la arquitectura OCUNS, en la que toda lectura/escritura sobre la dirección **FF** es redireccionada a la **E/S** estándar, y los pseudocódigos 1 y 2 indicados a continuación:

Programa A:

```
LDA R0, FFh
LOAD R1, 0(R0)
ADD R2, RF, RF
JZ R1, 1b12
1b11: ADD R2, R2, R1
DEC R1
JG R1, 1b11
1b12: STORE R2, 0(R0)
HLT
```

Pseudocódigo 1

```
if (R1 <= 4) R2++;
else R2--;
```

Pseudocódigo 2

```
R3 = 0;
for(R4 = 0; R4 < 10; R4++)
    R3 += R4;
```

OP.	DESCR.	FORM.	PSEUDOCÓDIGO
0	add	I	$R[d] \leftarrow R[s] + R[t]$
1	sub	I	$R[d] \leftarrow R[s] - R[t]$
2	and	I	$R[d] \leftarrow R[s] \& R[t]$
3	xor	I	$R[d] \leftarrow R[s] \wedge R[t]$
4	lsh	I	$R[d] \leftarrow R[s] \ll R[t]$
5	rsh	I	$R[d] \leftarrow R[s] \gg R[t]$
6	load	I	$R[d] \leftarrow \text{mem}[\text{offset} + R[s]]$
7	store	I	$\text{mem}[\text{offset} + R[d]] \leftarrow R[s]$
8	lda	II	$R[d] \leftarrow \text{addr}$
9	jz	II	if ($R[d] == 0$) $PC \leftarrow PC + \text{addr}$
A	jg	II	if ($R[d] > 0$) $PC \leftarrow PC + \text{addr}$
B	call	II	$R[d] \leftarrow PC; PC \leftarrow \text{addr}$
C	jmp	III	$PC \leftarrow R[d]$
D	inc	III	$R[d] \leftarrow R[d] + 1$
E	dec	III	$R[d] \leftarrow R[d] - 1$
F	hlt	III	exit

FORMATO	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
I	0	×	×	×		dest. d				src. s						src. t / off.
II	1	0	×	×		dest. d										address addr
III	1	1	×	×		dest. d										-

- Ensamblar el programa A a partir de la dirección **00h**.
- Suponiendo que se ingresa por teclado el valor **03h**, realice una traza del programa A mostrando la evolución del contenido de cada registro y del PC (paso a paso), y luego describa el propósito del programa en su conjunto.
- Indique una secuencia de instrucciones para la arquitectura OCUNS, que sea equivalente al pseudocódigo 1.
- Indique una secuencia de instrucciones para la arquitectura OCUNS, que sea equivalente al pseudocódigo 2.