模块名称：Demodulation

功能：从上一级接收以实现同步的信号，完成自带导频和数据信号的接收，实现解调，在下一级传输给AXI\_FIFO

可配置选项：导频，同步序列，数据长度

接口：

1. 功能接口：clk(1,in)，rst\_n(1,in)
2. 前级接口：data\_valid(1,in), data(12, in)
3. 后级接口：axi\_stream master

基本架构图：



前级走AXI Stream协议，将上级的数据删除多余位数后传输给Frame Buffer，凑齐一帧后，将数据传输给dac