模块名称：Add\_Head\_Frame

功能：从上一级接收以实现IFFT变换的信号，补齐当前帧的数据部分，或者可以理解为给当前的数据发送部分补充同步数据和导频，并连续发送给D/A模块

可配置选项：导频，同步序列，数据长度

接口：

1. 功能接口：clk(1,in)，rst\_n(1,in)
2. 前级接口：s\_axis 数据接口
3. 后级接口：ad/da ddr接口

基本架构图：



前级走AXI Stream协议，将上级的数据删除多余位数后传输给Frame Buffer，凑齐一帧后，将数据传输给dac

1、Ad\_Head\_Frame

模块名称：ad\_head\_frame

功能：实现从上级接收IFFT后的数据

可配置选项：接口宽度，帧长度

接口：

1. 功能接口：clk(1,in)，rst\_n(1,in)
2. 前级接口：s\_axis 数据接口
3. 后级接口：ad/da ddr接口

接收数据时删除多余位，流水线式补帧