Ejercicio 1

Un programa recibe por stack la dirección de inicio y largo de un array. Su función es poner a cero todos los elementos de ese array que contengan 11 en sus dos bits más significativos dejando el resto de los elementos de ese array sin alterar. Esa condición es verificada por una rutina (declarada en el mismo módulo) cuyos parámetros de entrada y de salida son pasados por registro. Si ningun elemento verifica la condicion de tener 11 en sus bits mas significativos el programa escribe en la direccion de inicio del arreglo en un dispositivo mapeado en AA2B000Bh

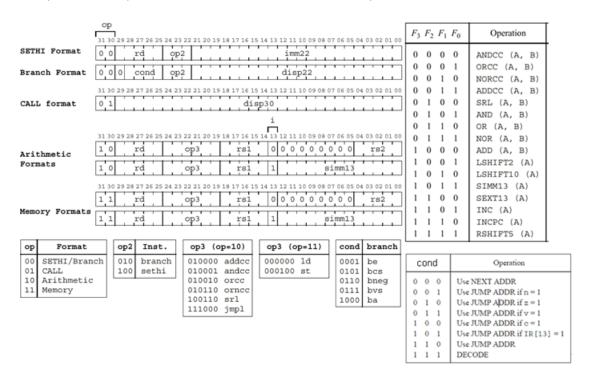
Ejercicio 2

3a Detallar el microcodigo que implementa la instruccion sethi 1C3C10h, %r1

explicar su funcionamiento y detallar las direcciones específicas de la memoria de control que son accedidas durante su ejecución de esta instrucción de assembler

3 b Un procesador arc sufre una falla que hace que el bit R (read) del registro de microinstrucciones este siempre en 0

Detalle todos los problemas de funcionamiento que usted preve puede esto acarrear y en indique también que casos esto eventualmente no traeria problemas



Ejercicio 3

- (a)El desplazamiento de las ubicaciones en memoria realizado por un relocating loader es especificado por
- a. Relocating loader por si mismo
- b. Linker
- c. Assembler
- d. todas las anteriores
- Justifique detalladamente su respuesta.
- (b) Entre un linking loader estático y un relocating loader, cual de los dos conlleva un menor tamaño de archivo .exe, y cual de los dos conlleva a un menor requerimiento de memoria ram para ejecutar la aplicacion?

Ejercicio 4

- a Los dispositivos que conforman una computadora y que tienen capacidad de memoria suelen ser ordenados bajo un criterio de jerarquías. Explique en que consiste y para que se lo utiliza.
- b La memoria ram es implementada mediante una tecnología que requiere de su "refresco", describa de que modo participa el microprocesador en este proceso.