

Ejercicio 1

Escribir un programa que lee un numero en punto flotante entregado por un periferico mapeado en la direccion C1C3002Ch y devuelve el valor de su exponente via stack.El valor de exponente deber ser calculado por una rutina declarada en el mismo modulo que recibe y entrega parametros via stack

Ejercicio 2

Un procesador arc ejecuta la siguiente instrucción

`impl %r16 + 4, %r0`

para lo cual utiliza el siguiente microcódigo

1760: IF R[IR[13]] THEN GOTO 1762;

1761: R[pc] ← ADD(R[rs1],R[rs2]);

 GOTO 0;;

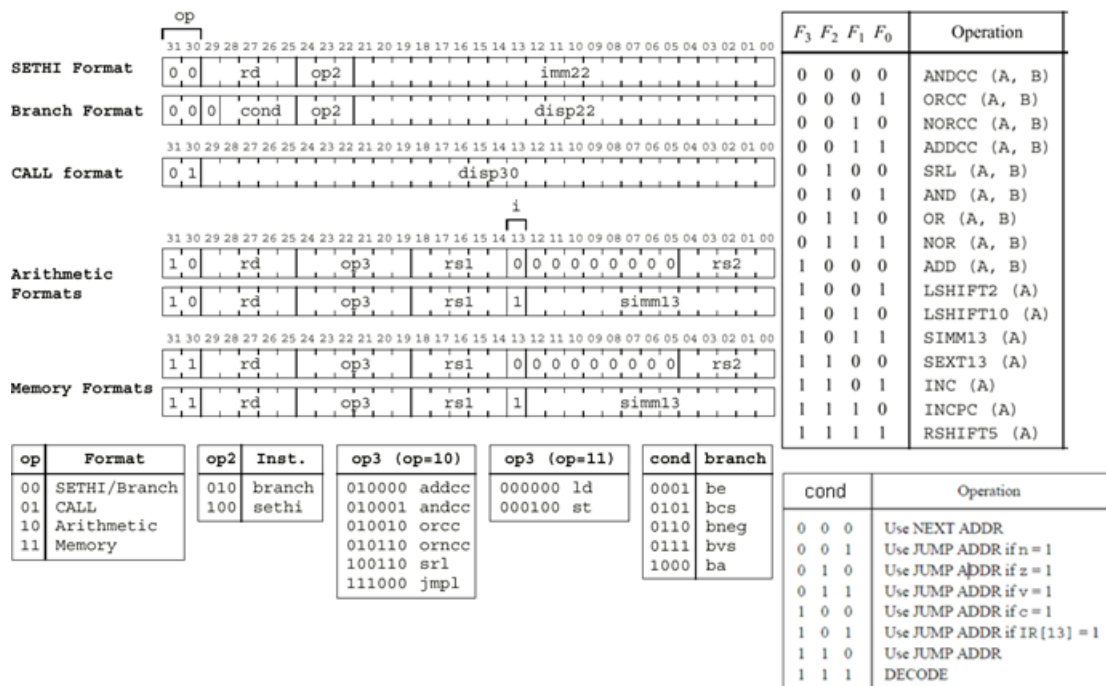
1762: R[temp0] ← SEXT13(R[ir]);

1763: R[pc] ← ADD(R[rs1],R[temp0]);

 GOTO 0;

Se pide indicar, para el instante en que se está ejecutando la microinstrucción 1763:

- Todos los bits contenidos en el registro de microinstrucciones
- Todos los bits de cada una de las entradas del multiplexor de direcciones de la memoria de control
- Entradas y salidas de la lógica de control de saltos
- Entradas y salidas de decodificador del bus A
- Entradas y salidas de la ALU



Ejercicio 3

- a Que ventajas aporta utilizar un linking loader dinámico respecto de uno estático?
- .b Que ventajas aporta la utilización de un linking-loader en lugar de un loader sin linkeo?

Sea específico y detallado

Ejercicio 4

- a Explicar que entiende por cache multinivel.
- b. Justificar la utilización de memoria cache separada para instrucciones y otra para datos.