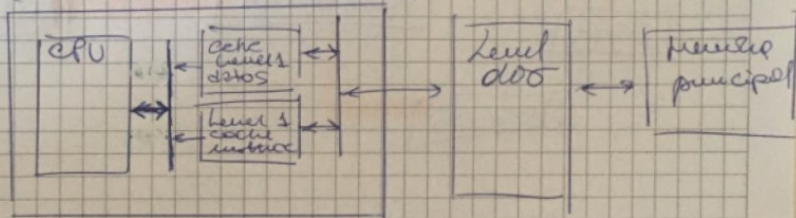


④

a) Utilizar una cache para datos y otra para instrucciones, puede hacer que la ejecución sea \oplus rápida. La memoria cache de datos puede funcionar con escritura inmediata o diferida para C/línea de forma independiente. Trabaja con ~~memoria~~ escritura sin espera. Los fallos de escritura no ponen en como resultado el llenado de la memoria cache. Además permite la traducción simultánea de dos referencias de datos.

→ podemos decir que mientras se hacen operaciones en una de las dos, la otra sigue con lo suyo, sin tener que hacer cambios si no se lo piden. ¿no debemos acceder tanto a memoria?



b) estructuras de tipo puente

- North Bridge: conecta los "cosos \oplus importantes" y rápidos, por ejemplo la RAM.
- South Bridge: conecta los "cosos \ominus lentos" como VGA, Audio.

Per que? Bueno, si se están ejecutando varias cosas al mismo tiempo, es probable que todos los procesos se vean enlentecidos por los procesos \oplus lentos \Rightarrow para que esto no pase, y los programas puedan ejecutarse con el tiempo y velocidad de CPU, se conectan los ms lentos por un lado y los \oplus rápidos por otro lado (con los

Southbridge y Northbridge respectivamente)
~~para el sistema~~
ejemplos

