Funktionsbeschreibung 32KdRAM/E 1147

Diese Leiterkarte dient im SMS-Mikrorechnersystem zur Speichererweiterung. Die Schaltung ist so ausgelegt, daß eine freie Adressierung in 16K-Schritten möglich ist. Alle E/A-Leitungen sind gepuffert. Die Datenspeicherung erfolgt in zwei Blöcken zu je 8 Schaltkreisen U 256 C. Die Adressleitungen AO bis A6 und A7 bis A13 gelangen über D1 bzw. D2 zwischengespeichert an die Speicherschaltkreise. Der TTL-PROM D7 dekodiert die Kartenadresse und bildet die Signale RASO und RAST, CAS, DE und ein Signal zur Anzeige von MEMDI. CAS wird über ein Verzögerungsglied D9 zum Umschalten der zu einem 2 : 1-Multiplexer zusammengeschalteten Register D1 und D2 benutzt. Nach einer weiteren Verzögerung durch D9. D4 und D5 gelangt CAS an die Speicherschaltkreise. D8 dekodiert die Adressen A12 bis A14 und dient in Verbindung mit S2 und D110 zum Ausblenden von 4K großen Speicherbereichen.

Für Systeme ohne zentrale - 5 V-Erzeugung befindet sich mit D27 eine eigene - 5 V-Versorgung auf der Karte. Vor der Inbetriebnahme ist die Leiterkarte auf Kurzschlüsse und Unterbrechungen der Leiterzüge hin zu kontrollieren. X1 ist zu öffnen und die - 5 V sind vom System zur Verfügung zu stellen. An S2 sind alle Speicherbereiche durch Öffnen auszublenden. Mit einem Oszillografen ist jetzt der RAS-only-refresh-Zyklus nachzuweisen. Die auf der Karte erzeugten - 5 V sind zu überprüfen und gegebenenfalls durch Wechseln von VD4 einzustellen. X1 schließen und L1 entfernen. Alle Speicherbereiche sind einzuschalten und mit Speichertestprogrammen (Nr. 1, Nr. 3 und RAMBUG) ist die Funktion zu überprüfen.

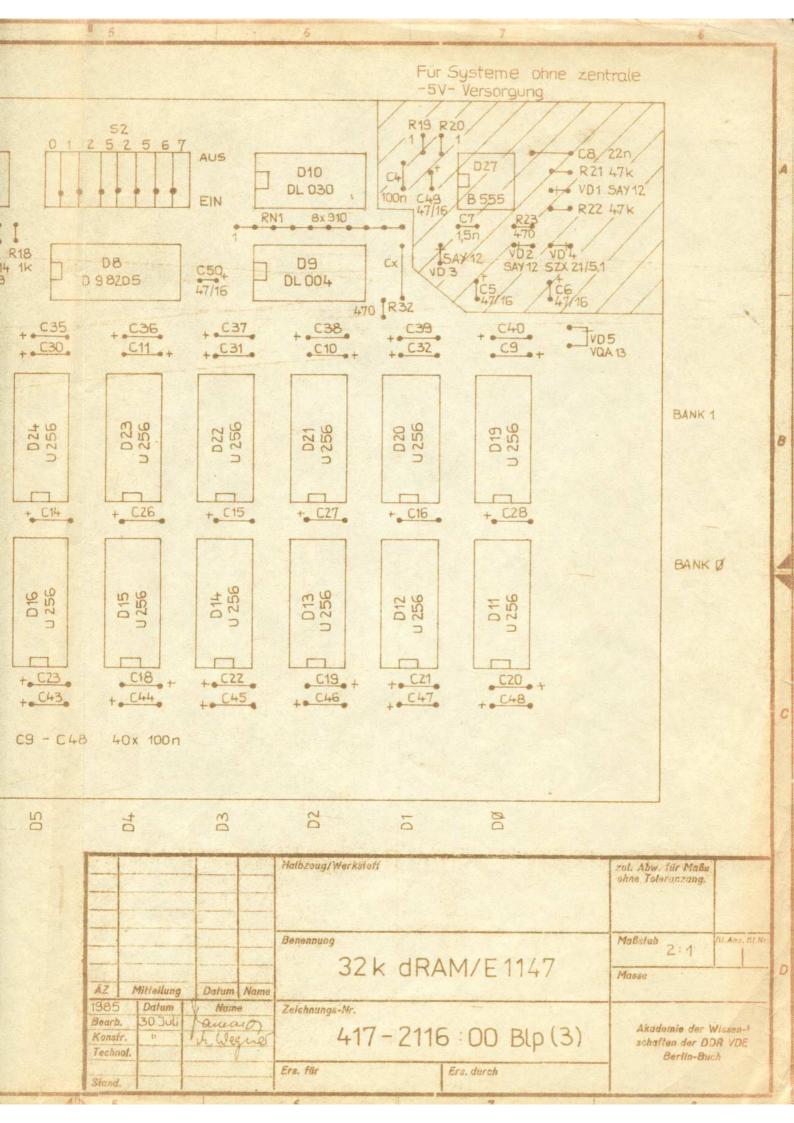
Der TTL-PROM D7 hat standardmäßig folgende Belegung und erlaubt die Adressbereiche 0...7FFF und 8000...FFFF:

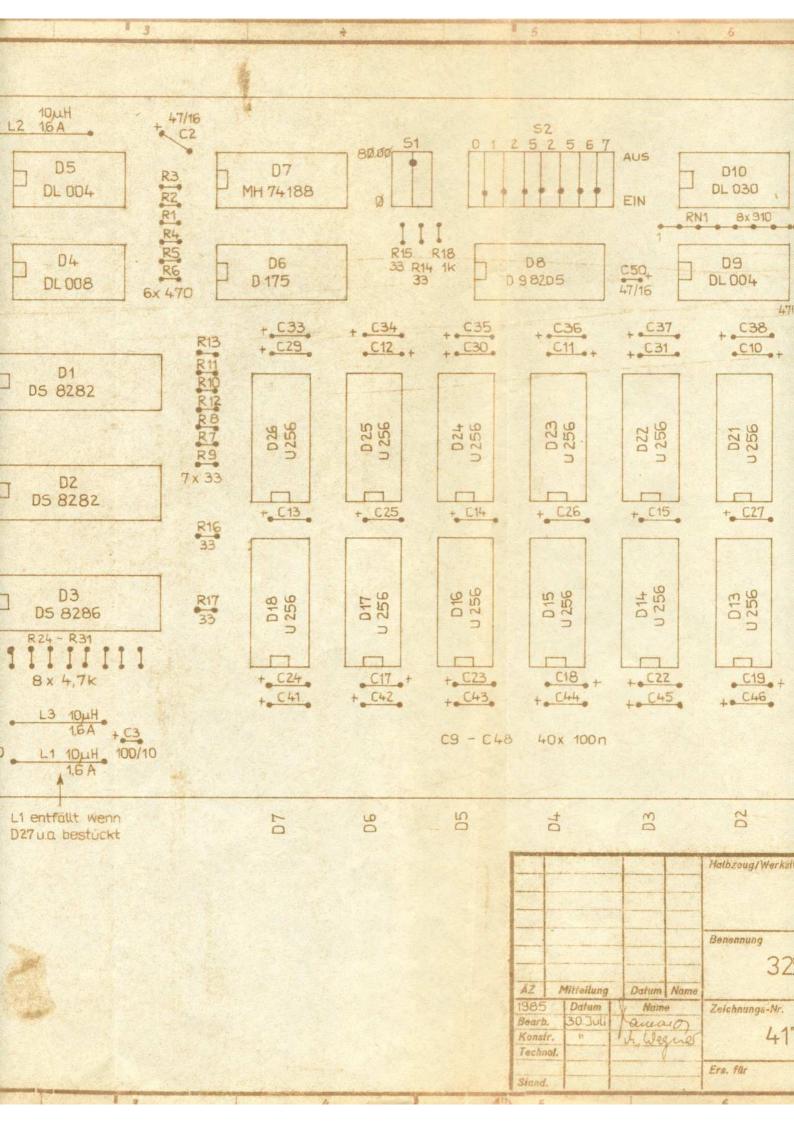
1F 13 1F 13 1F 13 1F 13 1F 13 1F 13 1F ₹ 03 OF 03 OF 03 08 03 04 03 08 03 04 03 OF 03

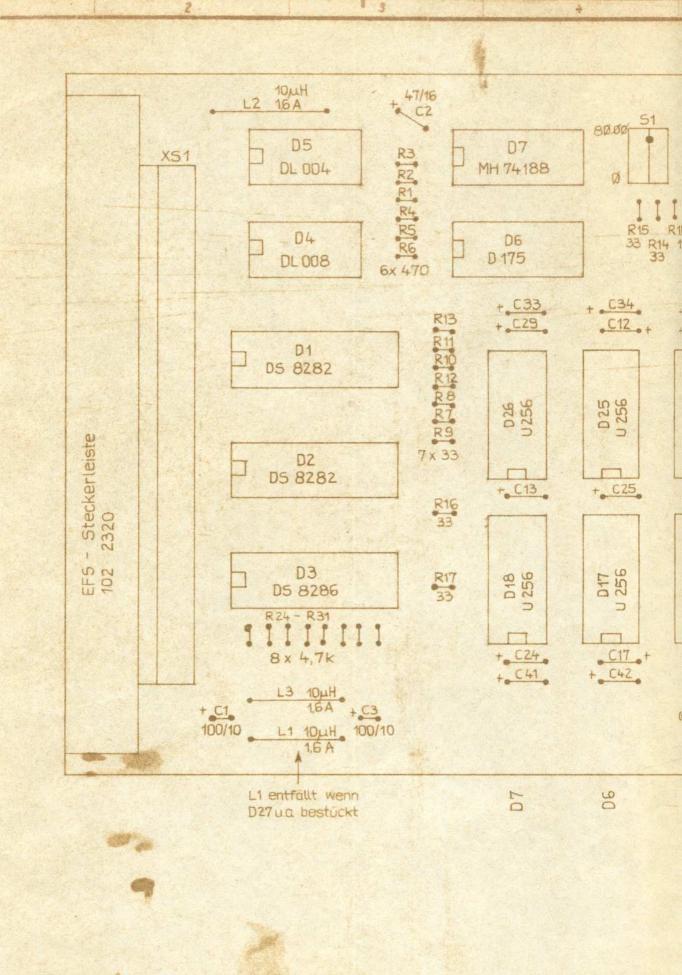
O Die Karte hat folgenden Strombedarf: + 5 V: 300 mA + 12 V: 100 mA

7	1	2	4-3	4	
	Kurzbe- zeichnung	Stück- Benemnung	Sach-Nr.	elektr. Werte u. Bemerkungen	
		1 Leiterkarte	E 1147		
		Integr.			
	01,2	2 Schaltkreis Integr.	DS 8282 D		
	03	1 Schaltkreis Integr.	DS 8286 D		
	04	1 Schaltkreis	DL 008 D		
	04 05 09	Integr. 2 Schaltkreis	DL 004 D		
	06	Integr. 1 Schaltkreis	D 175 D		
		Integr.			
	07	1 Scheltkreis	MR 74 188		
	08	1 Schaltkreis	DS 8205 D		
	010	Integr. 1 Scholtkreis	DL 030 D		
	011- 026	Integr. 16 Schaltkreis	и 256 с		
-	27	Integr. 1 Schaltkreis	B 555 D		
12.3	R1-R6, 2,R23	8 MSW	470 5 % 23.207 TGL 36521		
	R7-		33 5 % 23.207		
	R17	11 MSW	1 k0 5 % 23.207		
	R18 R19	1 MSW	TGL 36521 1 R 5 % 23.207		
	R20	2 MSW	TGL 36521		
	R22	2 MSW	TGL 36521		
	R24-	8 MOW	4,7 k 5 % 23.207 TGL 36521		
	61 63	Elektrolyt- 2 kondensator	100/10 TGL 38928		
	04-06, 02,050	Elektrolyt- 5 kondensator	47/16 TGL 38928		
	07				
			1,5 n EDVU TGL 35781		
	08 09- 049	1 Scheibenkondensator			
	049	41 Scheibenkondensator	100 n EDVU TCL 35781		
	31	1 DIL-Schalter	130_10.012	Schließer 2-fach	
	F2 VD1-	1 DIL-Schalter	130 10.018	Schließer 8-fach	
	VD7- VD3	3 Si-Diode	SAY 12		
	104	1 Z-Diode	SZX 21/5.1	10. W/2	
		· Dergas A.W. and	The state of the s		
Jaly.		11 985- Tag	Pone Benanung	Lista hestobi	
Williams Williams		Goz 26.6. O	32 k dRAM	cus 2. Blatt Blatt Nr. 1	
Distin	Aug-	St.gopr.	Schallerlister-Nr	AND THE LAND VP	
Mishranth, Varvielle Mishing on Ditte	Aus- And	-MittNr. Tag Nams Audemle der Wasenscho	HIGH CHI DUA		
Bhr		VDS	Ereals für	Nr.	

Kurzbe- zeichnung	Stück- zahl	Benennu	ng		Sach-Nr.		elektr. Werte und E	lenennungen
M1 L1=	Wide:	Störs	nds- schutz-		0 0hm 10 /uH	3894		
ES1			cerleiste	A THE RES		29331/03	58-polig	
705.	1 Leuc	htdi	ode	VQA 13				
	N.	4.1						
			And the comment of th					
						State of		
Aus- Za gabe			Dargestellt auf 1985 Tag Gez. 26.6 Gepr. St.gepr	Name Out	Benennung 32 k d	RAM		Liste bestel
Aug- Z	ndMittNr. Tag	Name	Akademia der Witsens BerWo-2		417-21	16:00 SL	(5)	Nr. 2
gabe	STATE OF STREET	A PERSONAL PROPERTY.	ALADA DE LA CALIFORNIA DE					Hr.







over Knottenktonauduranter und obse Genehmigung nicht gestatet. Adlung zieht rechtliche Falgen nach sieh.