## Funktionsbeschreibung und Inbetriebnshme

Die PIO-Karte dient zur I/O-Erweiterung im SMS-System. Die Adressierung der Karte erfolgt über S1 und S2. S2 bestimmt den niederwertigen Teil der Adresse und S1 den höherwertigen Teil.

Die Adressen A4 bis A7 werden über einen Komperator mit der über S1 eingestellten Adresse verglichen und über die Verknüpfung mit A2 zu den Signalen CE1 und CE2 zusammengefaßt.

Der Datenbus gelangt über den Treiberschaltkreis D1 (DS 8286) an die beiden PIO-Schaltkreise D8 und D9 Die Verkürzung der IEI-Durchschaltzeit erfolgt mittels D3, D4 und D5. Die Richtungssteuerung des Datenbustreibers erfolgt über D6 und D7. Folgende Richtungen werden unterschieden: IORQ - RD . CS, IORQ . M1.IEI . IEO. Nur bei diesen beiden Konfigurationen wird der Datenbustreiber auf den Datenbus geschaltet (A - B). Die Ausgangsleitungen der beiden PIO-Schaltkreise (AØ - A7, BØ - B7, ASTB, ARDY, BRDY) sind über frei wählbare Treiberschaltkreise (D100, D103, D108 o.ä.) an den Steckverbinder X2 gelegt. Eine Anpassung an verschiedene Ein- bzw. Ausgangsspannungen ist auf einem Universalteil möglich.

Nach einer Sichtkontrolle der Leiterkerte auf Kurzschlüsse und der Einstellung der Adresse wird die Stromaufnahme bei +5 V gemessen. Sie sollte ca. 400 mA betragen. Anschließend überprüft man die Funktionsfähigkeit der PIO-Schaltkreise durch Programmierung in Mode 3 und Interruptfähigkeit.

Die Auslieferung der Karte erfolgt mit unbestücktem Universalteil.

Akademie der Wissenschaften der DOR
VEB Berlin-Buch

OA 46 84 Wage Nr. 417-1431:00 Bs (4)

Ausgabo Tag Name

1	The party later to the control of th		2			T		3				4		
Kurzbe- zeichnun	Stück-	Stück- Sehl Semennung					Sach-Nr.					elektr. Werte u. Bemerkungen		
	]	Leiterk		E 1148										
D1	1 8	Schaltk	altkreis				DS 8286 D							
D2	1 5	Schaltk	naltkreis				SN 7485 N				Ausweichtyp DL 086			
D3	1 8	Schaltk	haltkreis				04 D					ichty	p	
D4	1 8	Schaltk	haltkreis				D 100 D					Ausweichtyp DL 000		
D5	1 8	Schaltk	haltkreis				D 108 D				Ausweichtyp DL 008			
D6	1 8	Schaltk	altkreis				7402 PC				Ausweichtyp DL 002			
D7	1 8	Schaltk	altkreis				D 110 D				Ausweichtyp DL 010			
D8,D9	2 5	chaltk	77.5	UB 855 D										
R1,R3	3 2 S	Schichtwiderstand					330 Ohm 5 % 23.207							
R2	1 S	Schichtwiderstand				TGL 36521 1 KOhm 5 % 23.207 TGL 36521								
R4-R7	7 4 S	chicht	hichtwiderstand				2.2 KOhm 5 % 23.207 TGL 36521							
H1		Lichtemitterdiode					27							
L1		UKW- Störschutzdrossel				A1,6	TGL	9814	4					
C1	K	Kondensator						GL 3						
C2-C5	4 K	Kondensator					EDV	U TO	IL 357	81				
XS1	В	EPS-Steckerleiste				1022	2320	TGL	29331	1/03				
XB1	E	EFS-Buchsenleiste					2320	TGL	29331	/03				
S1	D	DIL-Schalter					1301	6.014	4-0000					
S2	D	DIL-Schalter					KSD 13010:031-0000							
-						NAME OF TAXABLE PARTY.	-		10					
	Dargestellt auf													
275	Gez. 10.2.					Beneanung 2 PTO 2 E					1148		Liste best. aus 1 Blatt	
			Gepr. St.gepr.	×	Lua	nes							Blatt Nr. 1	
Aus- gabe An	dMittNr.	Tag Name	Wis	A <b>kade</b> mie der Wissenschaften der		DDR	Schallfeillisten-Nr. 417-1431:00 S			L (4)		VP Nr.		
				VDE Berlin-Buc			Ersalz für			- (4)		P Nr.		
3624/19 21	-346 Tr V	V Freibern	An 307	182 01741	C/A 3.85	9.0000	7. 1. 1. 1.	SA 355 TABLE				-	The second second	

Olese Unterlagetal unser Elgentum. Misbrauch, Verwielfältigung oder Mittellung an Britto wird worfolgt.





