

2 DER FLOPPY-CONTROLLER

2.1 FDC/UPD-765A (LSI-Baustein)

2.2 SED-9420 C (Datenseparator)

## 2 Der Floppy-Controller

Wie das Blockschalbild zeigt, besteht die Floppy-Controller-Platte aus zwei Schwerpunkten:

- FDC / UPD-765 A (Controller-Baustein)
- SED - 9420 C (Datenseparator)

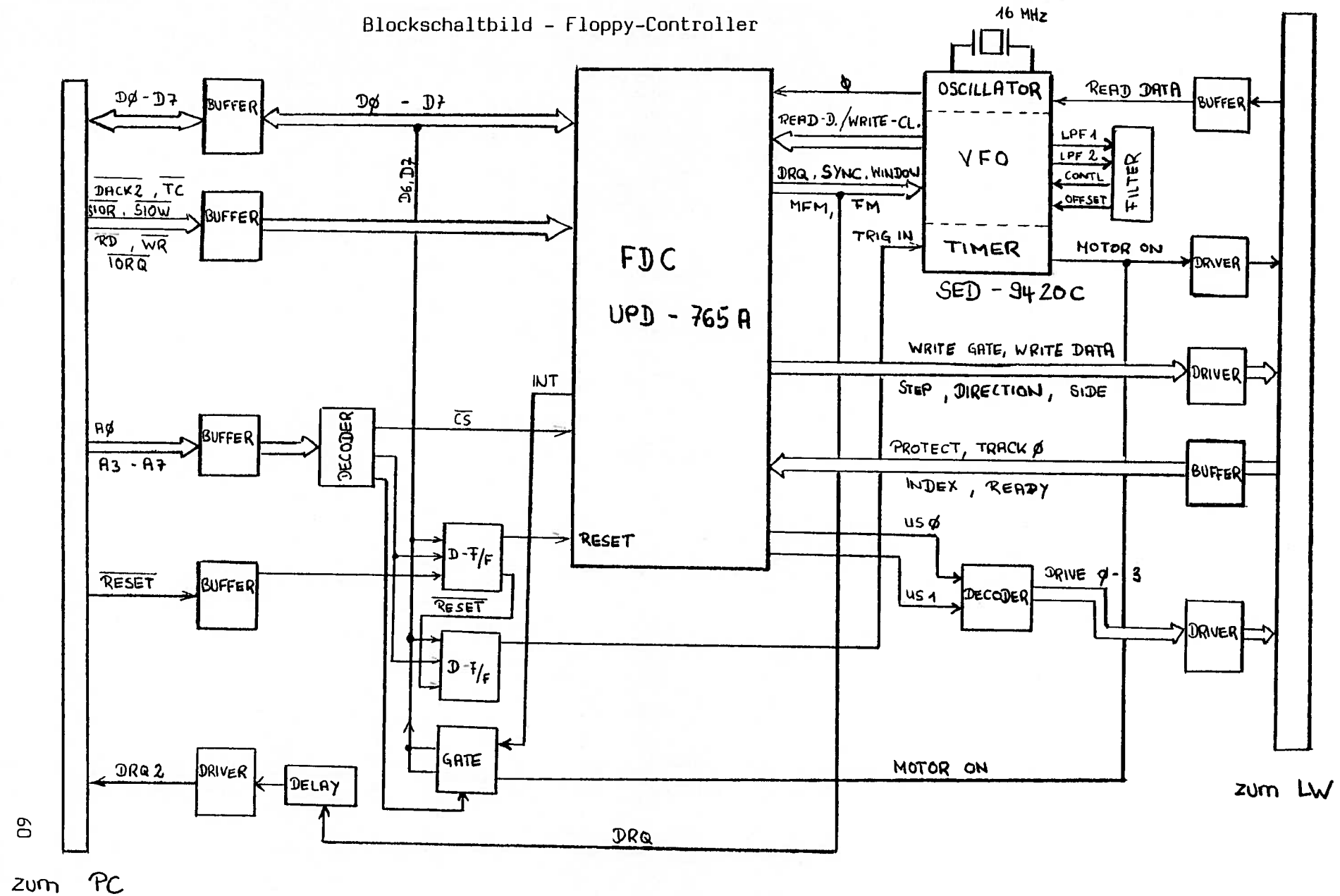
### 2.1 FDC / UPD - 765 A (LSI-Baustein)

Dieser LSI-Floppy-Disk-Controller besitzt die Möglichkeit, maximal vier Laufwerke zu selectieren. Der Datentransfer vom PC zum Minifloppy-Laufwerk bzw. vom Minifloppy-Laufwerk zum PC erfolgt durch DMA.

### 2.2 SED - 9420 C (Datenseparator)

Die Hauptaufgabe dieses Bausteins liegt darin, die Lesedaten, die vom Laufwerk kommen aufzubereiten und dem DISK-Controller-Baustein zur Verfügung zu stellen.

## Blockschaltbild - Floppy-Controller





# MAIN PCB SCHEMATIC DIAGRAM - ①

