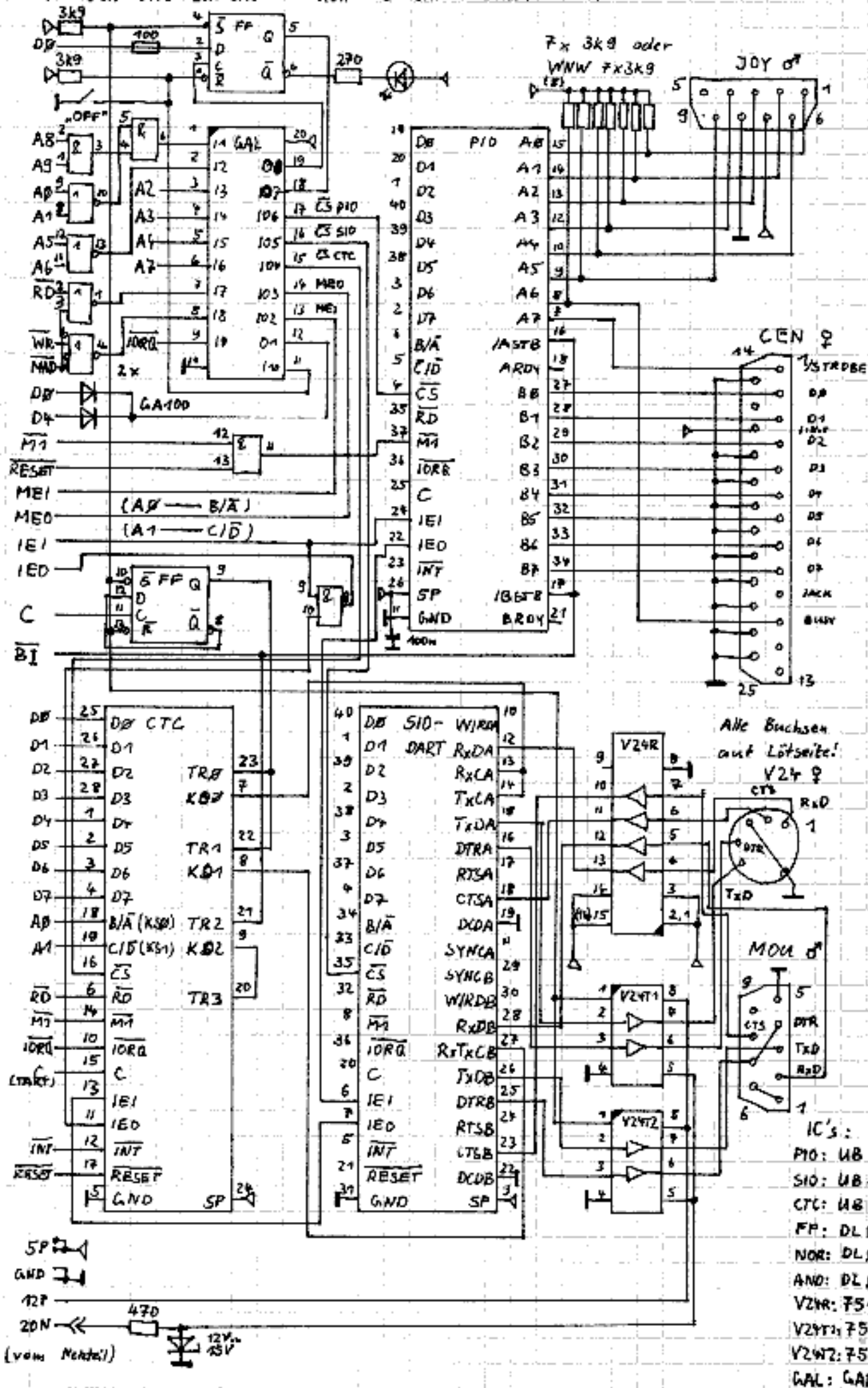


Komplexes Interface-Modul M061 „KIM“ mit 10 IC's

Blatt 1/2

für den Direkteinbau in den KC auf Schacht 0Fh



GAL - Programmiergleichungen, angegeben für KC-GAL-Bremer GAL3.555 + K. KCC

GAL16V8 M061KIM

P1 P2 A2 A3 A4 A7 RD WR -IORQ GND

SW -KB MEI MEO -CTC -SIO -PIO CFF CFF VCC

/-PIO=/A2*/A3*/A4*/P2*/A7*/MEI*/SW*/-IORQ

/-SIO=/A2*/A3*/A4*/P2*/A7*/MEI*/SW*/-IORQ*OFF

/-CTC=A2*/A3*/A4*/P2*/A7*/MEI*/SW*/-IORQ*OFF

OFF. TRST=GND

MEI. TRST=GND

/CFF=P1*/A2*/A3*/A4*/P2*/A7*/WR*/-IORQ*SW

/-KB=P1*/A2*/A3*/A4*/P2*/A7*/RD*/-IORQ*SW

/MEO=/MEI

+/-PIO

+/-SIO

+/-CTC

+A3*/A4*/P2*/A7*/-IORQ

Galtyp, Signatur

Pinnummern 1..10

Pinnummern 11..20

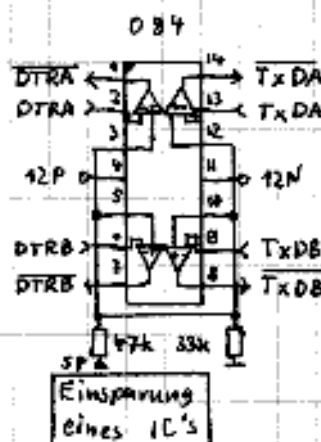
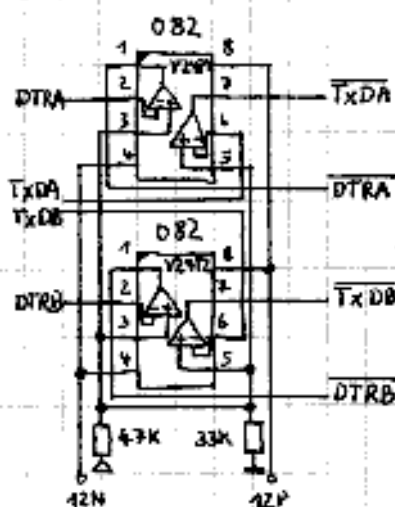
Gleichungen für Chipselects

durch Inaktivieren von Tri-state entstehen Eingänge

PF-Takt
Strukturbyte
MEO

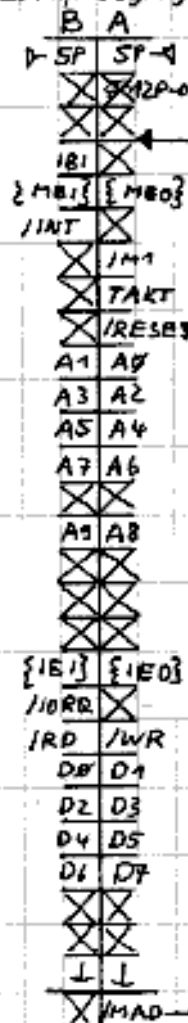
interne PIO/CTC kann dekodieren (Analog KC85/3-Fehler!)

- Ersatz der 7515D durch B082 oder B084 / TL082 oder TL084



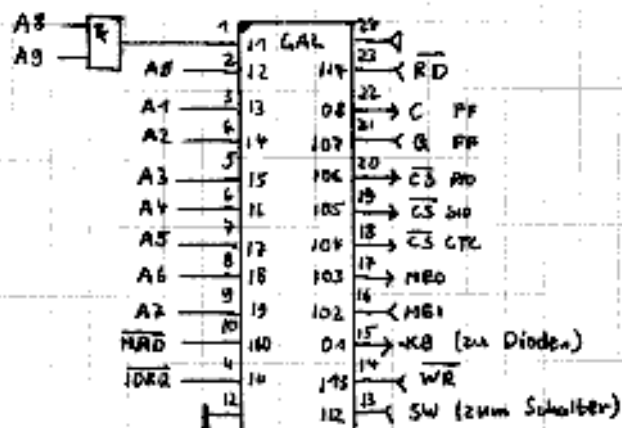
Einsparung eines IC's

KC-Lötleiste - Anschlussbelegung (von oben)



- Ersatz von '02 und GAL16V8 durch GAL20V8

Einsparung eines IC's



- Anschluß der Leitungen MEI, MEO, 1E1, 1E0 an die Ausgänge des NAND3 unter Auftrennung zweier Leiterzüge