

# Laboratorio 1: Microcontrolador Parte 1.

Alumnos: Felipe González Velázquez, Jonathan Chavarría Peña.

**Resumen**—En el siguiente documento se describe el proceso de implementación de una memoria RAM en la primera etapa de la arquitectura de un microcontrolador.

## I. DESCRIPCIÓN DEL SISTEMA

El sistema se compone de cinco entidades principales (**ROM**, **PC**, **ALU**, **FSM** y **RAM**) y los registros **IR**, **AC**, **BC** y **W**. Cada uno de estos sistemas es parte de una entidad general llamada **micro2**.

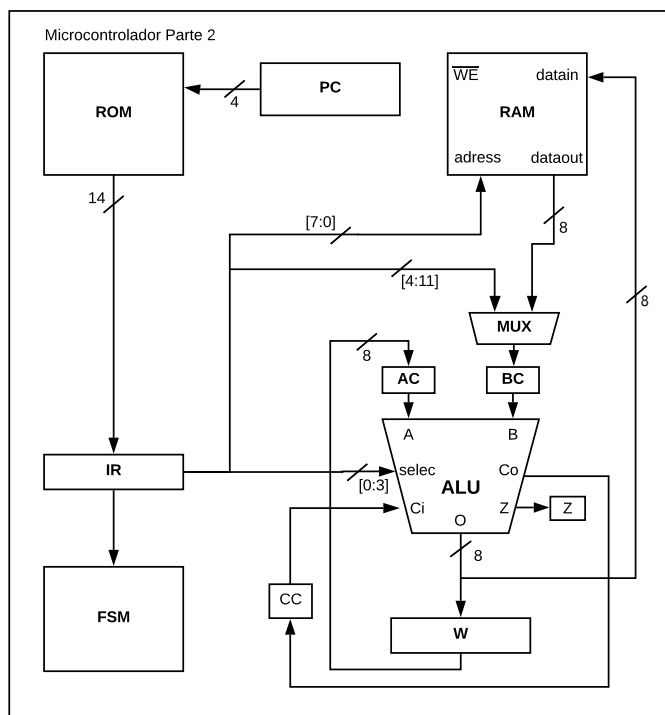


Figura 1. Entidades principales del Sistema

El sistema es una continuación del laboratorio anterior por lo cual realiza las mismas funciones que antes, sin embargo, ahora posee funciones agregadas en cada estado.

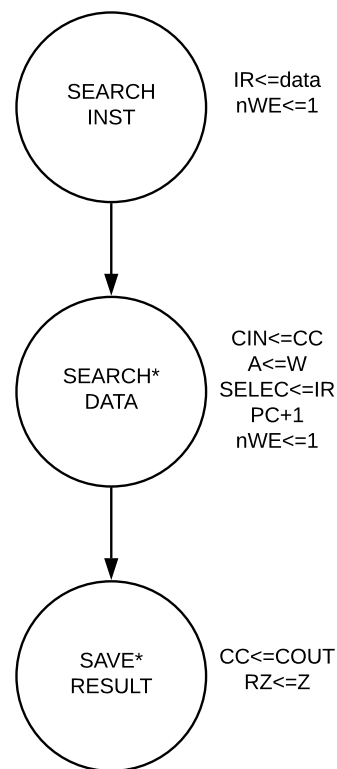


Figura 2. Diagrama de estados

- II. LISTADOS DEL PROGRAMA
- III. ANÁLISIS DE RESULTADOS
- IV. CONCEPTOS APRENDIDOS