Universidade Tecnológica Federal do Paraná – UTFPR Bacharelado em Ciência da Computação

BCC32B – Elementos de Lógica Digital Prof. Rodrigo Hübner

Aula 08 – Circuitos combinacionais

Circuitos Digitais:

- a) Circuitos Combinacionais
- b) Circuitos Sequenciais

Circuito Combinacional:

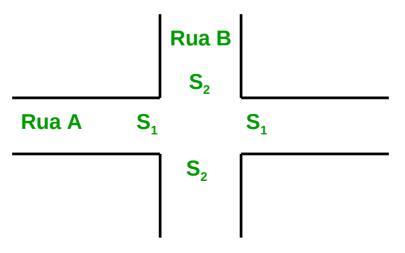
- Circuito cuja saída depende apenas das combinações atuais das entradas. Não possui memória
- Exemplos: \{ Portas Lógicas \\ Somadores \\ Decodificadores \}

Processo para o projeto de circuitos combinacionais



Exemplo:

- 1. Problema a ser resolvido: controle de semáforos num cruzamento
- 2. Condições do problema:
 - a) Quando há carros somente na rua $B \Rightarrow S_2$ permanece aberto (verde)
 - b) Quando há carros somente na rua $A \Rightarrow S_1$ permanece aberto (verde)
 - c) Quando há carros nas ruas A e B ⇒ abre S₁ (rua A é preferencial)



Exemplo:

3. Estabelecer convenções de nomenclatura:

Obs.: Entradas são os sensores A e B

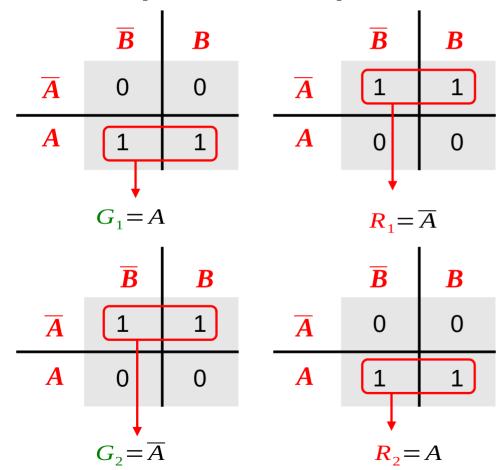
- Há carro na rua A A = 1
- Não há carro na rua $A \Rightarrow A = 0$
- ⇒ B = 1 Há carro na rua B
- ⇒ B = 0 Não há carro na rua B
- S₁ está aberto \Rightarrow $G_1 = 1$
- $G_{2} = 1$ S₂ está aberto
- **Quando S**₁ está aberto
- $G_1 = 1$ $\begin{cases} R_1 = 0 \text{ (vermelho de } S_1 \text{ apagado)} \\ G_2 = 0 \text{ (verde de } S_2 \text{ apagado)} \\ R_2 = 1 \text{ (vermelho de } S_2 \text{ aceso)} \end{cases}$
- $G_2 = 1$ $\begin{cases} R_2 = 0 \text{ (vermelho de } S_2 \text{ apagado)} \\ G_1 = 0 \text{ (verde de } S_1 \text{ apagado)} \\ R_1 = 1 \text{ (vermelho de } S_1 \text{ aceso)} \end{cases}$ **Quando S₂ está aberto**

1. Montar a Tabela Verdade:

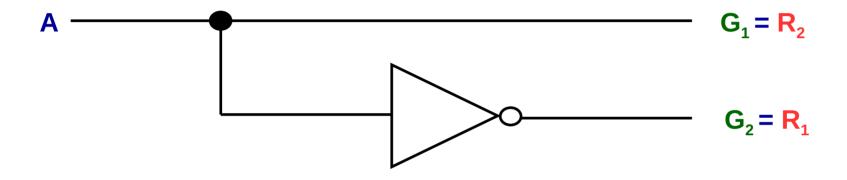
Entr	adas		Saí	das		- <u>Ausência de carros em ambas as ruas:</u>
Α	В	$G_{\scriptscriptstyle 1}$	R_1	G_2	R_2	como não foi especificada nenhuma saída
0	0	0	1	1	0	para este caso, então escolho qual semáforo
0	1	0	1	1	0	estará aberto G ₂ =1
1	0	1	0	0	1	R ₂ =0
1	1	1	0	0	1	G ₁ =0
	—	т_	U	U	Т	R ₁ =1

- Carros em ambas as ruas: Rua A é preferencial

1. Simplificar as expressões de saída:

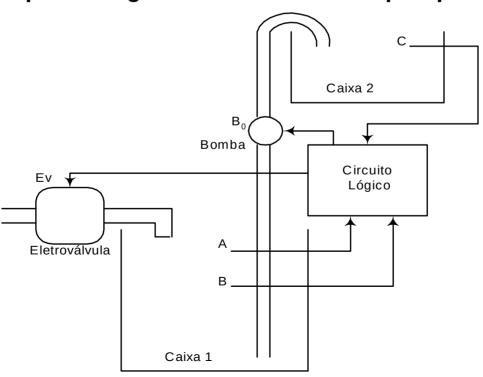


1. Circuito:



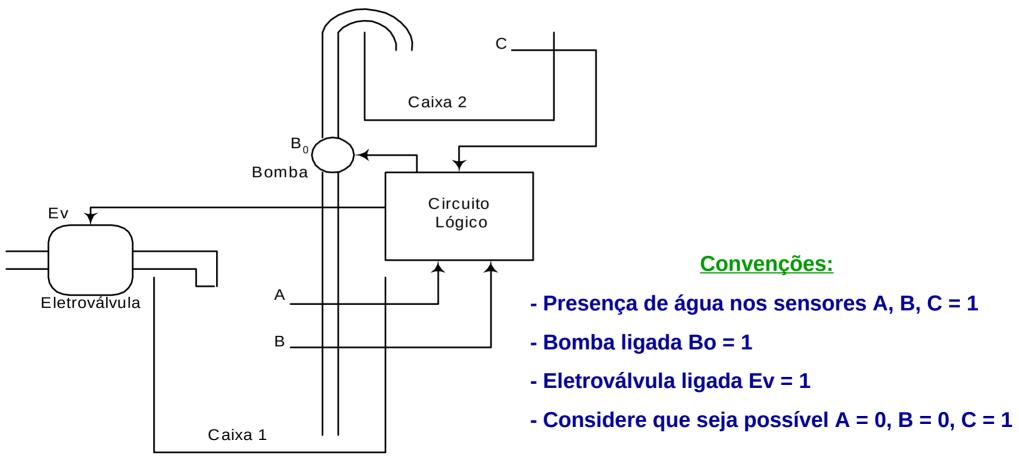
Projetos de Circuitos Combinacionais

Projeto 1: Projete um circuito para controlar uma bomba que encha uma caixa d'água (caixa 2) no alto de um edifício a partir de outra caixa (caixa 1) usada como reservatório, colocada no térreo. O circuito, através de sensores convenientemente dispostos nas caixas, deve atuar na bomba e numa eletroválvula (que permite abastecer a caixa 1) ligada à canalização de entrada. Faça o diagrama de portas lógicas do circuito e simplifique se possível.



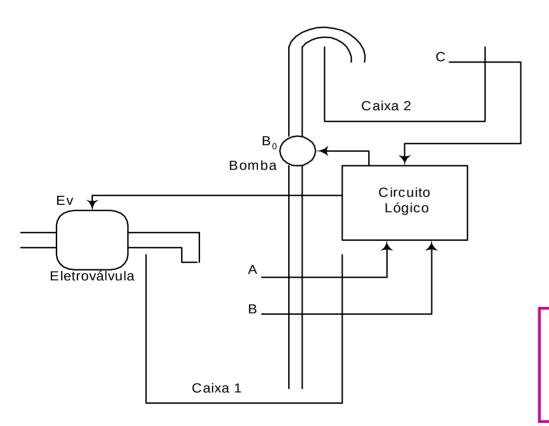
Projetos de Circuitos Combinacionais

Projeto 1:



Projetos de Circuitos Combinacionais

Projeto 1:



Situações:

Caixa 1 vazia \rightarrow A = 0, B = 0

Caixa 2 vazia \rightarrow C = 0

→ Liga Ev = 1, Não liga Bo = 0

Caixa 1 vazia \rightarrow A = 0, B = 0

Caixa 2 cheia \rightarrow C = 1

→ Liga Ev = 1, Não liga Bo = 0

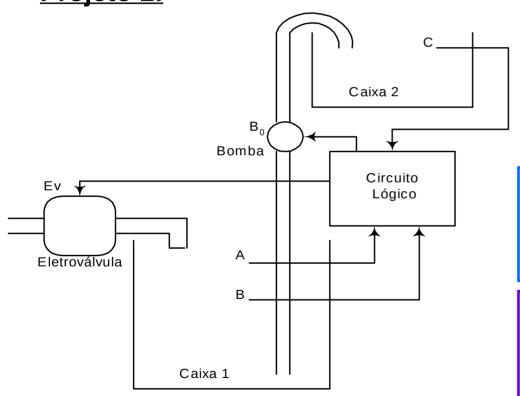
Caixa 1 nem cheia nem vazia \rightarrow A = 0, B = 1

Caixa 2 vazia \rightarrow C = 0

→ Liga Ev = 1, Liga Bo = 1

Projetos de Circuitos Combinacionais

Projeto 1:



Situações:

Caixa 1 nem cheia nem vazia \rightarrow A = 0, B = 1

Caixa 2 cheia \rightarrow C = 1

→ Liga Ev = 1, Não liga Bo = 0

Caixa 1 cheia e vazia \rightarrow A = 1, B = 0 Impossível

Caixa 2 vazia \rightarrow C = 0

→ X Condição Irrelevante

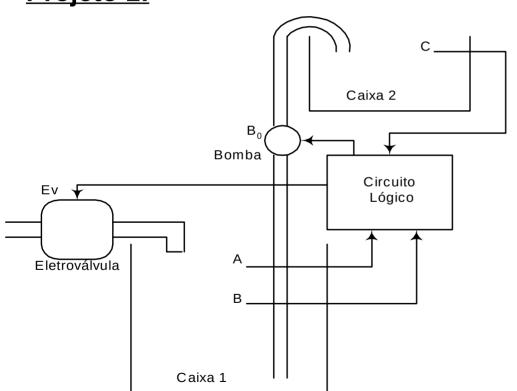
Caixa 1 cheia e vazia \rightarrow A = 1, B = 0 Impossível

Caixa 2 cheia → C = 1

→ X Condição Irrelevante

Projetos de Circuitos Combinacionais

Projeto 1:



Situações:

Caixa 1 cheia \rightarrow A = 1, B = 1

Caixa 2 vazia \rightarrow C = 0

→ Não liga Ev = 0, Liga Bo = 1

Caixa 1 cheia \rightarrow A = 1, B = 1

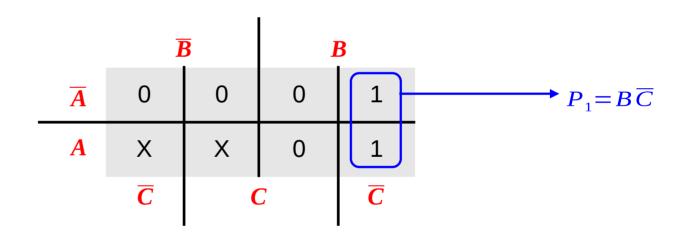
Caixa 2 cheia \rightarrow C = 1

→ Não liga Ev = 0, Não liga Bo = 0

Projetos de Circuitos Combinacionais

Projeto 1:

Α	В	С	Во	Ev
0	0	0	0	1
0	0	1	0	1
0	1	0	1	1
0	1	1	0	1
1	0	0	X	Χ
1	0	1	X	X
1	1	0	1	0
1	1	1	0	0

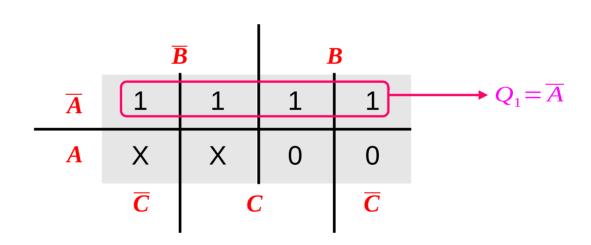


Expressão simplificada para controle da Bomba: $Bo = B\overline{C}$

Projetos de Circuitos Combinacionais

Projeto 1:

Α	В	С	Во	Ev
0	0	0	0	1
0	0	1	0	1
0	1	0	1	1
0	1	1	0	1
1	0	0	X	Χ
1	0	1	X	X
1	1	0	1	0
1	1	1	0	0

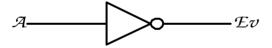


Expressão simplificada para controle da Eletroválvula: $Ev = \overline{A}$

Projetos de Circuitos Combinacionais

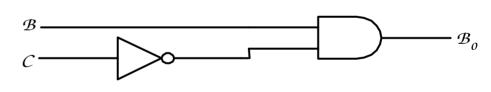
Projeto 1:

Circuito da Eletroválvula



$$Ev = \overline{A}$$

Circuito da Bomba



$$Bo = B\overline{C}$$

Projetos de Circuitos Combinacionais

Projeto 2:

Projete um circuito de controle de alarme para proteger um carro. Dois sensores (A e B) são usados para monitorar a abertura e fechamento das portas direita e esquerda. Uma chave (C) é usada para ativar e desativar o alarme (AL). O alarme será disparado somente se estiver ativado. Faça o diagrama de portas lógicas do circuito e simplifique se possível.

Projetos de Circuitos Combinacionais

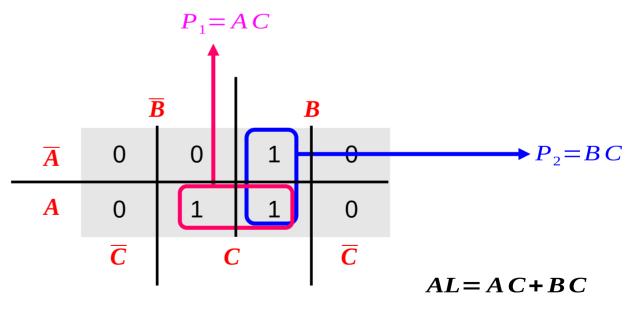
Projeto 2:

Convenções:

Porta aberta = 1

Alarme acionado = 1 e Alarme disparado = 1

Α	В	С	AL
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	1

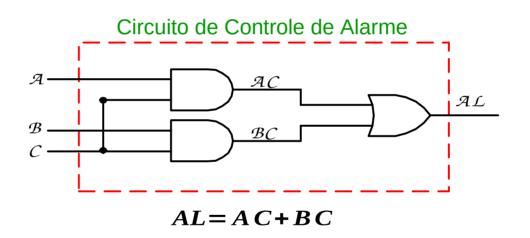


Obs.: $C = 0 \rightarrow alarme desativado$

 $AL = 0 \rightarrow N$ ão dispara o alarme

Projetos de Circuitos Combinacionais

Projeto 2:



Projetos de Circuitos Combinacionais

Projeto 3:

Quatro grandes tanques em uma indústria química contêm diferentes líquidos que estão sendo aquecidos. Sensores de nível de líquido são utilizados para detectar se o nível do tanque A ou do tanque B sobe acima de um nível predeterminado. Sensores de temperatura existentes nos tanques C e D detectam se a temperatura de um desses tanques cai abaixo de um determinado limite. Suponha que as saídas dos sensores de nível de líquido A e B estarão em "BAIXO" quando o nível for satisfatório e estarão em "ALTO" quando o nível for muito alto. Além disso, as saídas dos sensores de temperatura C e D estarão em "BAIXO" quando a temperatura for satisfatória e estarão em "ALTO" quando a temperatura for muito baixa. Projete um circuito que detecte quando o nível no tanque A ou B estiver muito alto, ao mesmo tempo (e) em que a temperatura em um dos tanques C ou D estiver muito baixa. Faça o diagrama de portas lógicas do circuito e simplifique se possível.

Projeto 3: Projetos de Circuitos Combinacionais

Α	В	С	D	S
0	0	0	0	
0	0	0	1	
0	0	1	0	
0	0	1	1	
0	1	0	0	
0	1	0	1	
0	1	1	0	
0	1	1	1	
1	0	0	0	
1	0	0	1	
1	0	1	0	
1	0	1	1	
1	1	0	0	
1	1	0	1	
1	1	1	0	
1	1	1	1	

Condições de Controle: A = 1 ou B = 1 E C = 1 ou D = 1

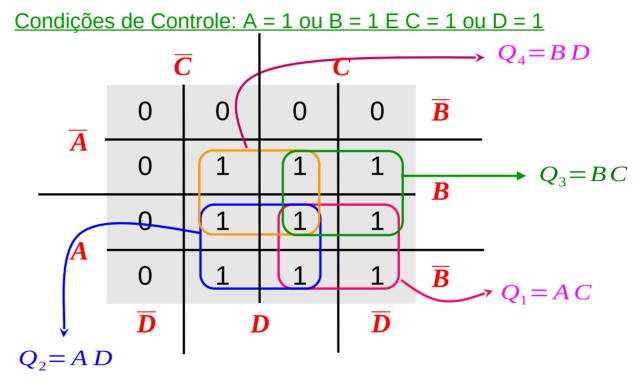
Projeto 3: Projetos de Circuitos Combinacionais

В	С	D	S
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	1
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	1
	0 0 0 0 1 1 1 0 0 0 0 1 1 1	0 0 0 0 0 1 0 1 1 0 1 1 1 1 0 0 0 1 0 1 1 0 1 0 1 0 1 1 1 1 1 1	0 0 0 0 0 1 0 1 0 0 1 1 1 0 0 1 1 1 0 0 0 0 0 1 0 1 0 0 1 1 1 0 0 1 0 1 1 0 1 1 0 1 1 0 1 1 0 1 1 0 1 1 0 1 1 0 1 1 0 1 1 0 1 1 0 1 1 0 1 1 0 1 1 0 1 1 0 1 1 0 1 1 0 1 1 0 1

Condições de Controle: A = 1 ou B = 1 E C = 1 ou D = 1

Projeto 3: Projetos de Circuitos Combinacionais

В	С	D	S
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	1
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	1
	0 0 0 0 1 1 1 0 0 0 0 1 1 1	0 0 0 0 0 1 0 1 1 0 1 1 1 1 0 0 0 1 0 1 1 0 1 0 1 1 1 1 1 1 1 1	0 0 0 0 0 1 0 1 0 0 1 1 1 0 0 1 1 1 0 0 0 0 0 1 0 1 0 0 1 1 1 0 0 1 0 1 1 0 1 1 0 1 1 0 1 1 0 1 1 0 1 1 0 1 1 0 1 1 0 1 1 0 1 1 0 1 1 0 1 1 0 1 1 0 1 1 0 1 1 0 1 1 0 1 1 0 1



$$S = AC + AD + BC + BD$$

Projetos de Circuitos Combinacionais

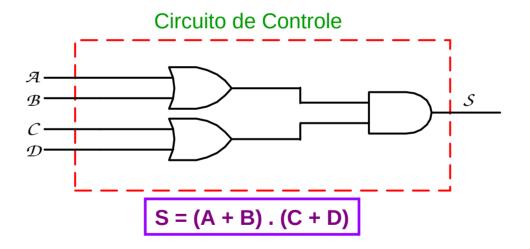
Projeto 3:

Simplificando a expressão por Álgebra de Boole

$$S = A \cdot C + A \cdot D + B \cdot C + B \cdot D$$

 $S = A \cdot (C + D) + B \cdot (C + D)$
 $S = (A + B) \cdot (C + D)$

Condições de Controle: A=1 ou B=1 E C=1 ou D=1



Projetos de Circuitos Combinacionais

Projeto 4:

Projete um circuito para controlar o Sistema de Intercomunicação do prédio da Reitoria da Universidade. O sistema deve obedecer a uma ordem de prioridades: 1º Reitor, 2º Vice-Reitor, 3º Assessor para Assuntos Aleatórios, 4º Secretária. Caso ocorram duas ou mais chamadas simultaneamente, somente uma chamada será atendida, a de maior prioridade. Faça o diagrama de portas lógicas do circuito e simplifique se possível.

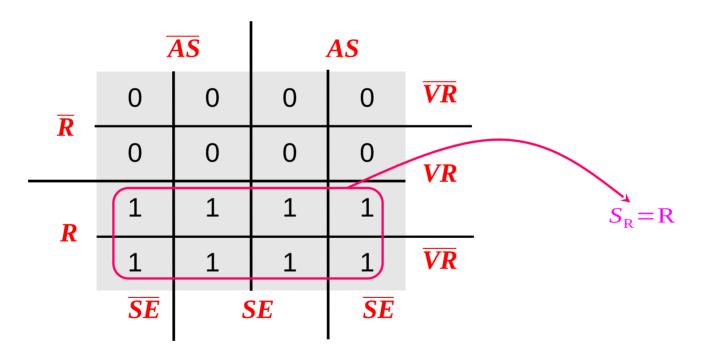
Projetos de Circuitos Combinacionais

Nomenclatura das Entrada:	<u>Convenções:</u>
1º R	-Presença de Chamada = 1
2º VR	-Ausência de Chamada = 0
3º AS	-Saídas: S _R , S _{VR} , S _{AS} , S _{SE}
4º SE	-Chamada liberada → S=1
	-Chamada bloqueada → S=0

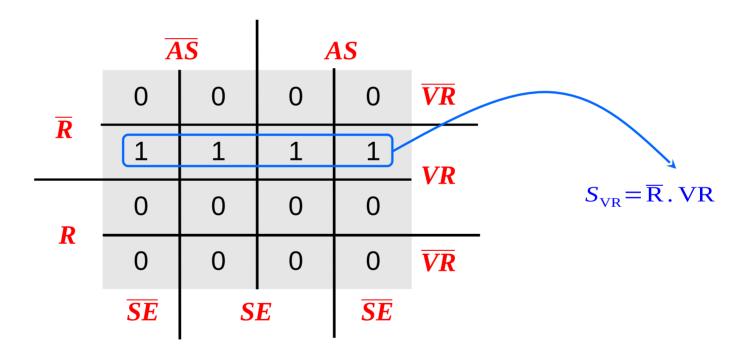
Projeto 4: Projetos de Circuitos Combinacionais

RE	VR	AS	SE	S_{RE}	S _{VR}	S _{AS}	S _{SE}	
0	0	0	0	0	0	0	0	Sem chamadas
0	0	0	1	0	0	0	1	Libera chamada da Secretária
0	0	1	0	0	0	1	0	1
0	0	1	1	0	0	1	0	Libera chamada do Assessor
0	1	0	0	0	1	0	0	ĺ
0	1	0	1	0	1	0	0	
0	1	1	0	0	1	0	0	Libera chamada do Vice-Reitor
0	1	1	1	0	1	0	0	
1	0	0	0	1	0	0	0	1
1	0	0	1	1	0	0	0	
1	0	1	0	1	0	0	0	
1	0	1	1	1	0	0	0	
1	1	0	0	1	0	0	0	Libera chamada do Reitor
1	1	0	1	1	0	0	0	
1	1	1	0	1	0	0	0	
1	1	1	1	1	0	0	0	J

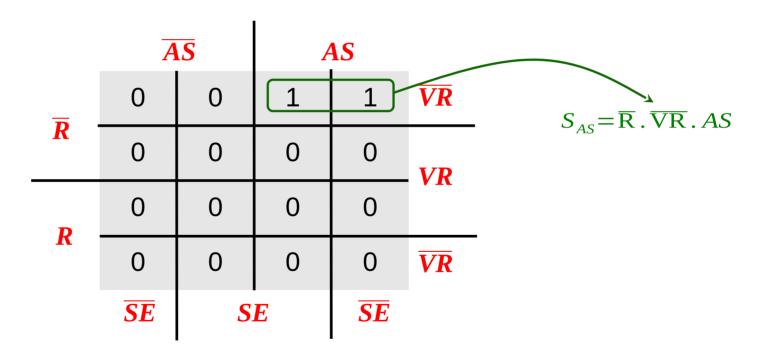
Projetos de Circuitos Combinacionais



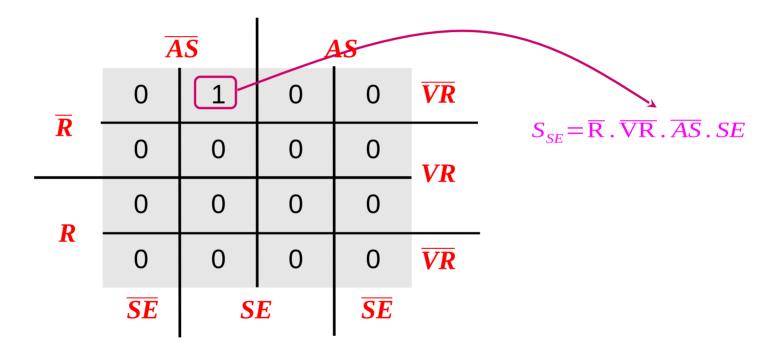
Projetos de Circuitos Combinacionais



Projetos de Circuitos Combinacionais



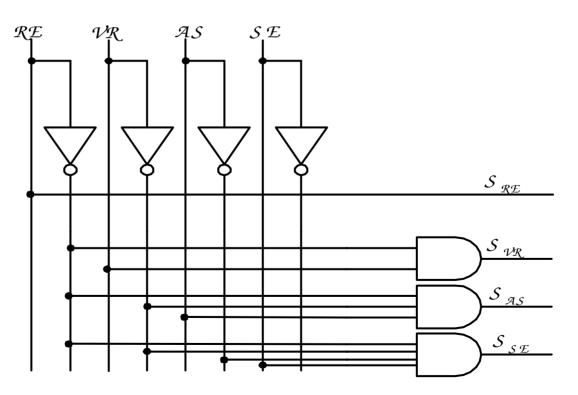
Projetos de Circuitos Combinacionais



Projetos de Circuitos Combinacionais

Projeto 4:

Circuito de Controle



Projetos de Circuitos Combinacionais

Projeto 5:

- Uma fábrica necessita de uma sirene para indicar o fim do expediente. Esta sirene deve ser tocada em uma das seguintes condições:
 - a) Já passa das 5 horas e todas as máquinas estão desligadas.
 - b) É sexta-feira, (e) a produção do dia foi atingida e todas as máquinas estão desligadas.
 - Projete um circuito para controlar a sirene.

Projetos de Circuitos Combinacionais

Projeto 5:

Nomenclatura das Entrada:

Mais de 5 horas → A

Máquinas desligadas → B

Sexta-feira → C

Produção atingida → **D**

Convenções:

-Mais de 5 horas → A=1

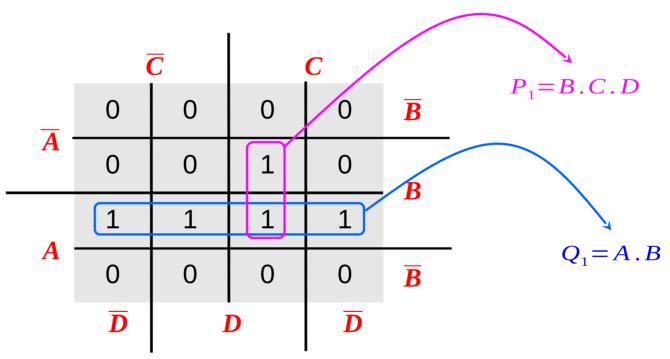
-Máquinas desligadas → B=1

-Sexta-feira → C=1

-Produção atingida → D=1

Projeto 5: Projetos de Circuitos Combinacionais

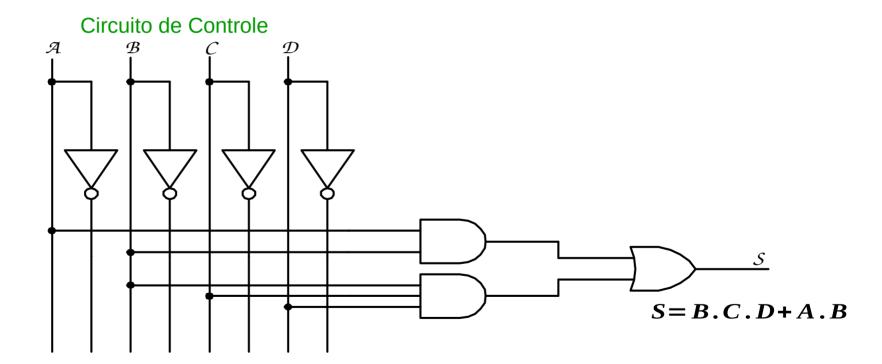
Α	В	С	D	S
0	0	0	0	0
0	0	0	1	0
0	0	1	0	0
0	0	1	1	0
0	1	0	0	0
0	1	0	1	0
0	1	1	0	0
0	1	1	1	1
1	0	0	0	0
1	0	0	1	0
1	0	1	0	0
1	0	1	1	0
1	1	0	0	1
1	1	0	1	1
1	1	1	0	1
1	1	1	1	1



$$S = B \cdot C \cdot D + A \cdot B$$

Projetos de Circuitos Combinacionais

Projeto 5:



Próxima aula

Circuitos de apoio: codificadores e decodificadores