

UTFPR - Universidade Tecnológica Federal do Paraná

Campus Campo Mourão

DACOM - Departamento Acadêmico de Computação

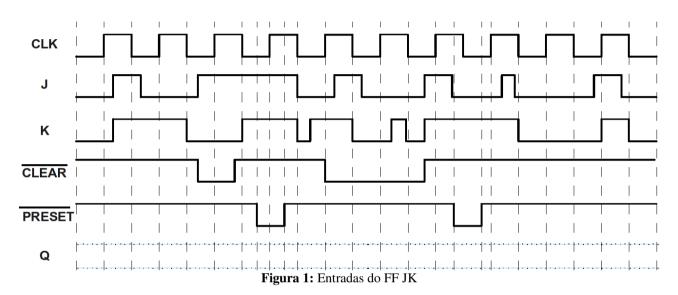
Bacharelado em Ciência da Computação

Professor: Rodrigo Hübner

Disciplina: BCC32B – Elementos de Lógica Digital

2ª Avaliação

1. (1.8 pontos) - Considerando as formas de onda das entradas de um Flip-Flop JK dadas na Figura 1, determine a forma de onda da saída Q considerando que o Flip-Flop é ativado na borda de subida do clock e que inicialmente a saída Q está em 1 (nível alto). Coloque a saída Q diretamente na Figura 1 ou copie fielmente a localização de cada onda.



2. (3,0 pontos) – Projete o contador **síncrono** que realize a contagem apresentada na Figura 2.

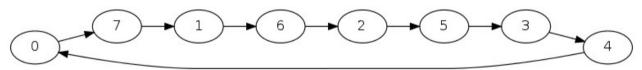


Figura 2: Sequência de contagem

3. (1,6 pontos) – Realize o passo a passo das operações a seguir:

a) 11001010101 + 10001110101

Formato da demonstração para 01 + 10:

01 10

11

Data: 27/08/2021

b) 10100 - 111

- 4. (2,4 pontos) Descreva e exemplifique as questões abaixo:
 - a) Flip-Flops D, JK e T, com relação a sua necessidade e utilização prática;
 - b) Circuito Somador/Subtrator em Complemento de 2, com relação de como é operado em um único circuito.
 - c) Explique como é possível gerar sequências numéricas sem possuir uma ordem crescente/decrescente com o contador síncrono.



UTFPR - Universidade Tecnológica Federal do Paraná

Campus Campo Mourão

DACOM – Departamento Acadêmico de Computação

Bacharelado em Ciência da Computação

Professor: Rodrigo Hübner

Disciplina: BCC32B – Elementos de Lógica Digital

2ª Avaliação

Data: 27/08/2021

5. (1,2 pontos) – Para o contador da Figura 3, determine o **módulo** e a **faixa de contagem**. Todas as entradas J e K estão em ALTO (nível lógico 1):

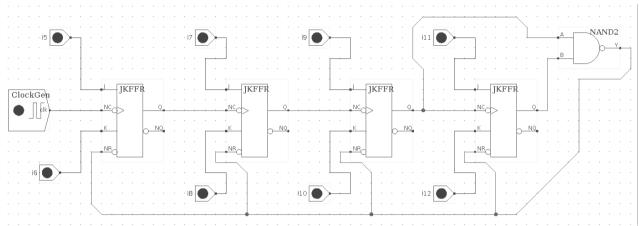


Figura 3: Contador assíncrono