

# Embedded Systems

Zusammenfassung

WiSe24/25

**Inhaltsverzeichnis**

**1 I/O Ports 3**

1.1 Data Direction Register . . . . . 3

# 1 I/O Ports

Ports werden durch 8 Bit Register konfiguriert.

Der ATmega328p hat insgesamt 3 Portbänke (B, C und D).

Ports können auch mehrfach belegt sein!

## 1.1 Data Direction Register

Die Data Direction Register der jeweiligen Ports legen die Richtung fest.

0 = Input (Default), 1 = Output

### DDRB – The Port B Data Direction Register

Bit	7	6	5	4	3	2	1	0	
0x04 (0x24)	<b>DDB7</b>	<b>DDB6</b>	<b>DDB5</b>	<b>DDB4</b>	<b>DDB3</b>	<b>DDB2</b>	<b>DDB1</b>	<b>DDB0</b>	<b>DDRB</b>
Read/Write	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	
Initial Value	0	0	0	0	0	0	0	0	