

冯博

15156685650

fengbo@mail.ustc.edu.cn

安徽省合肥市包河区金寨路96号中国科学技术大学



求职意向

- 工作性质: 全职
- 求职类型: 研发类
- 申请岗位: 芯片开发工程师、硬件工程师

教育经历

- 博士在读 中国科学技术大学, 物理电子学, 2015.9 - 目前 (2020 年毕业)
排名: 16/59, 导师: 金革 教授
- 理学学士 中国科学技术大学, 物理电子学, 2011.9 - 2015.6
排名: 22/55, 导师: 金革 教授

个人综述

- 本人博士期间主要研究量子密钥分发系统小型化相关ASIC设计。
- 本人有多次模拟与数模混合ASIC设计、流片经历, 熟悉ASIC芯片前端与后端设计、流片、封装、测试的完整流程。熟悉测试过程中的PCB设计与FPGA开发。
- 英文水平 CET-4

研究经历

- 项目名称: 电荷灵敏放大器ASIC设计
 - 芯片设计与仿真、芯片测试板设计、芯片测试
 - 130nm CMOS工艺, 基于二级运放的电荷灵敏放大器的设计。
- 项目名称: 高速并行真随机数发生器ASIC测试
 - 芯片测试
 - 利用Ta离子测试高速真随机数芯片的单粒子锁定与单粒子翻转效应。

- **项目名称:** 量子密钥分发系统光源驱动器ASIC设计
 - 芯片设计与仿真、芯片测试板设计、芯片测试
 - 130nm CMOS工艺, 可输出625Mbps、300ps、70mA随机/周期宽度幅度可调电流脉冲信号。
- **项目名称:** 量子密钥分发系统光源调制驱动器ASIC设计
 - 芯片设计与仿真、芯片测试板设计、芯片测试
 - 130nm CMOS工艺, 可输出4路625Mbps、300ps、14.4mA归零码信号。
- **项目名称:** 量子密钥分发系统光源驱动器ASIC升级
 - 芯片规划、芯片设计与仿真、芯片测试板设计、芯片测试
 - 130nm CMOS工艺, 在上一版驱动器的基础上增加功率反馈等功能并优化性能、设计中。

研究成果

- **Bo Feng**, Futian Liang, et al. (2019). A laser source driver with adjustable amplitude and pulse-width in 130-nm CMOS technology for quantum key distribution experiments. Review of Scientific Instruments, 90(6), 064704.
- **冯博**, 梁福田, 等. 发明专利: 一种产生两路延时的单延时链电路. 申请号: CN201810419782.0. 公开中
- 梁福田, **冯博**, 等. 发明专利: 自恢复机制的抗单粒子翻转与瞬态扰动的D触发器结构. 申请号: CN201811600594.4. 公开中
- **Bo Feng**, Futian Liang, et al; “Single photon source driver designed in ASIC” ; IEEE 21th Real-Time Conference, June 9-15, 2018, Williamsburg, VA, USA.
- 葛达, **冯博**, 等. 基于 0.13 μm CMOS 工艺的电荷灵敏前置放大器设计[J]. 2017.

个人荣誉

- 研究生学业奖学金 一等 2015年 中国科学技术大学
- 博士生学业奖学金 一等 2018年 中国科学技术大学
- 优秀助教 2018年 中国科学技术大学