



# STM32系列 产品选型手册



微控制器(MCU)

微处理器(MPU)

无线微控制器(Wireless)



[www.stmcu.com.cn](http://www.stmcu.com.cn)

# 目录

## 主流级MCU

- 3 STM32G4系列 – Arm® Cortex®-M4高性能模数混合型MCU
- 12 STM32G0系列 – Arm® Cortex®-M0+入门级MCU
- 20 STM32C0系列 – Arm Cortex-M0+ 超值入门型MCU
- 26 STM32F3系列 – Arm® Cortex®-M4模数混合型MCU
- 31 STM32F1系列 – Arm® Cortex®-M3基础型MCU
- 38 STM32F0系列 – Arm® Cortex®-M0入门级MCU

## 高性能MCU

- 44 STM32N6系列 – Arm® Cortex®-M55超高性能旗舰 AI MCU
- 47 STM32H7系列 – Arm® Cortex®-M7/Cortex®-M7+M4超高性能/Cortex®-M7 Boot Flash 高性能MCU
- 66 STM32F7系列 – Arm® Cortex®-M7高性能MCU
- 75 STM32H5系列 – Arm® Cortex®-M33高性能MCU
- 80 STM32F4系列 – Arm® Cortex®-M4高性能MCU
- 94 STM32F2系列 – Arm® Cortex®-M3高性能MCU

## 超低功耗MCU

- 97 STM32U0系列 - Arm® Cortex®-M0+ 新一代超低功耗入门级MCU
- 99 STM32U3系列 - Arm® Cortex®-M33 新一代超低功耗近阈值设计MCU
- 100 STM32U5系列 – Arm® Cortex®-M33新一代超低功耗旗舰系列MCU
- 108 STM32L5系列 – Arm® Cortex®-M33超低功耗高性能高安全MCU
- 111 STM32L4+系列 – Arm® Cortex®-M4超低功耗高性能MCU
- 115 STM32L4系列 – Arm® Cortex®-M4超低功耗MCU
- 125 STM32L1系列 – Arm® Cortex®-M3超低功耗MCU
- 131 STM32L0系列 – Arm® Cortex®-M0+超低功耗MCU

## 无线MCU

- 140 STM32WB0系列– Arm® Cortex®-M0+ 紧凑、节能设计的2.4GHz BLE 5.4 无线MCU
- 142 STM32WB系列 – Arm® Cortex®-M4和M0+双核2.4G多协议无线MCU
- 145 STM32WBA系列– Arm® Cortex®-M33超低功耗, 高性能安全2.4GHz BLE 5.4 等多协议无线MCU
- 148 STM32WL3系列-Arm® Cortex®-M0+Sub1G长距离无线MCU
- 149 STM32WL5系列-Arm® Cortex®-M4和M0+支持LoRa等多协议的Sub1G长距离无线MCU

## 射频收发器

- 151 SPIRIT系列 – Sub1G Hz 射频收发器

## 微处理器MPU

- 152 STM32MP1系列 – Arm® Cortex®-A7/Cortex®-A7 + M4 高性价比工业级MPU
- 160 STM32MP2系列 –Arm® Cortex®-A35 + Cortex® -M33+ NPU 64位工业级边缘AI MPU

# STM32 产品家族



MPU



高性能  
MCUs



主流  
MCUs



超低功耗  
MCUs



无线  
MCUs

<b>STM32MP1</b> Up to 1 GHz Cortex-A7 209 MHz Cortex-M4	<b>STM32MP2</b> Dual 1.5 GHz Cortex-A35 400 MHz Cortex-M33
---	--

<b>STM32F7</b> 1,082 CoreMark 216 MHz Cortex-M7	<b>STM32H7</b> Up to 3,224 CoreMark Up to 600 MHz Cortex -M7 240 MHz Cortex -M4	<b>STM32N6</b> 3,360 CoreMark 800 MHz Cortex -M55 Neural processing unit
---	--	---

<b>STM32F2</b> Up to 398 CoreMark 120 MHz Cortex-M3
---

<b>STM32F4</b> Up to 608 CoreMark 180 MHz Cortex-M4
---

<b>STM32H5</b> Up to 1,023 CoreMark 250 MHz Cortex-M33
--

<b>STM32F3</b> 245 CoreMark 72 MHz Cortex-M4	<b>STM32G4</b> 569 CoreMark 170 MHz Cortex-M4	<i>Mixed-signal MCUs</i>
--	---	--------------------------

<b>STM32C0</b> 114 CoreMark 48 MHz Cortex-M0+	<b>STM32F0</b> 106 CoreMark 48 MHz Cortex-M0	<b>STM32G0</b> 142 CoreMark 64 MHz Cortex-M0+	<b>STM32F1</b> 177 CoreMark 72 MHz Cortex-M3
---	--	---	--

<b>STM32L0</b> 75 CoreMark 32 MHz Cortex-M0+	<b>STM32U0</b> 140 CoreMark 56 MHz Cortex-M0+	<b>STM32L4</b> 273 CoreMark 80 MHz Cortex-M4	<b>STM32U3</b> 393 CoreMark 96 MHz Cortex-M33	<b>STM32L4+</b> 409 CoreMark 120 MHz Cortex-M4	<b>STM32L5</b> 443 CoreMark 110 MHz Cortex-M33	<b>STM32U5</b> 651 CoreMark 160 MHz Cortex-M33
--	---	--	---	--	--	--

<b>STM32WL</b> 162 CoreMark 48 MHz Cortex-M4 48 MHz Cortex-M0+	<b>STM32WB0</b> 64 MHz Cortex-M0+	<b>STM32WB</b> 216 CoreMark 64 MHz Cortex-M4 32 MHz Cortex-M0+	<b>STM32WBA</b> 407 CoreMark 100 MHz Cortex-M33
---	--------------------------------------	---	---



■ 主推产品

● 射频协处理器

## STM32G4系列 – Arm® Cortex®-M4高性能模数混合型MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	High Resolution Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	M-SPI	I2C	U(S)ART	LPUART	CAN	F(S)MC	USB FS Device	SAI	UCPD	Math Accelerator	TRNG	AES/DES	T° Max (°C)	
STM32G431_441 Access Line																																	
STM32G431K6Tx	Cortex-M4	170	32	32	LQFP32	26	1.71-3.6	9	1	2	1	0	2	11	4	4	3	3	2	0	3	2	1	1[FD]	0	1	1	1	YES	YES	N/A	125	
STM32G431K8Tx	Cortex-M4	170	64	32	LQFP32	26	1.71-3.6	9	1	2	1	0	2	11	4	4	3	3	2	0	3	2	1	1[FD]	0	1	1	1	YES	YES	N/A	125	
STM32G431KBTx	Cortex-M4	170	128	32	LQFP32	26	1.71-3.6	9	1	2	1	0	2	11	4	4	3	3	2	0	3	2	1	1[FD]	0	1	1	1	YES	YES	N/A	125	
STM32G431K6Ux	Cortex-M4	170	32	32	UFQFPN32	26	1.71-3.6	9	1	2	1	0	2	11	4	4	3	3	2	0	3	2	1	1[FD]	0	1	1	1	YES	YES	N/A	125	
STM32G431K8Ux	Cortex-M4	170	64	32	UFQFPN32	26	1.71-3.6	9	1	2	1	0	2	11	4	4	3	3	2	0	3	2	1	1[FD]	0	1	1	1	YES	YES	N/A	125	
STM32G431KBUX	Cortex-M4	170	128	32	UFQFPN32	26	1.71-3.6	9	1	2	1	0	2	11	4	4	3	3	2	0	3	2	1	1[FD]	0	1	1	1	YES	YES	N/A	125	
STM32G431C6Tx	Cortex-M4	170	32	32	LQFP48	38	1.71-3.6	9	1	2	1	0	2	17	4	4	3	3	2	0	3	3	1	1[FD]	0	1	1	1	YES	YES	N/A	125	
STM32G431C8Tx	Cortex-M4	170	64	32	LQFP48	38	1.71-3.6	9	1	2	1	0	2	17	4	4	3	3	2	0	3	3	1	1[FD]	0	1	1	1	YES	YES	N/A	125	
STM32G431CBTx	Cortex-M4	170	128	32	LQFP48	38	1.71-3.6	9	1	2	1	0	2	17	4	4	3	3	2	0	3	3	1	1[FD]	0	1	1	1	YES	YES	N/A	125	
STM32G431C6Ux	Cortex-M4	170	32	32	UFQFPN48	42	1.71-3.6	9	1	2	1	0	2	18	4	4	3	3	2	0	3	3	1	1[FD]	0	1	1	1	YES	YES	N/A	125	
STM32G431C8Ux	Cortex-M4	170	64	32	UFQFPN48	42	1.71-3.6	9	1	2	1	0	2	18	4	4	3	3	2	0	3	3	1	1[FD]	0	1	1	1	YES	YES	N/A	125	
STM32G431CBUX	Cortex-M4	170	128	32	UFQFPN48	42	1.71-3.6	9	1	2	1	0	2	18	4	4	3	3	2	0	3	3	1	1[FD]	0	1	1	1	YES	YES	N/A	125	
STM32G431CBYx	Cortex-M4	170	128	32	WLCSP49	41	1.71-3.6	9	1	2	1	0	2	18	4	4	3	3	2	0	3	3	1	1[FD]	0	1	1	1	YES	YES	N/A	125	
STM32G431R6Tx	Cortex-M4	170	32	32	LQFP64	52	1.71-3.6	9	1	2	1	0	2	23	4	4	3	3	2	0	3	4	1	1[FD]	0	1	1	1	YES	YES	N/A	125	

## STM32G4系列 – Arm® Cortex®-M4高性能模数混合型MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	High Resolution Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	M-SPI	I2C	U(S)ART	LPUART	CAN	F(S)MC	USB FS Device	SAI	UCPD	Math Accelerator	TRNG	AES/DES	T° Max (°C)																																
																																125																																
																																STM32G431R8Tx	Cortex-M4	170	64	32	LQFP64	52	1.71-3.6	9	1	2	1	0	2	23	4	4	3	3	2	0	3	4	1	1[FD]	0	1	1	1	YES	YES	N/A	125
																																STM32G431RBTx	Cortex-M4	170	128	32	LQFP64	52	1.71-3.6	9	1	2	1	0	2	23	4	4	3	3	2	0	3	4	1	1[FD]	0	1	1	1	YES	YES	N/A	125
																																STM32G431R6Lx	Cortex-M4	170	32	32	UFBGA64	52	1.71-3.6	9	1	2	1	0	2	23	4	4	3	3	2	0	3	4	1	1[FD]	0	1	1	1	YES	YES	N/A	125
																																STM32G431R8Lx	Cortex-M4	170	64	32	UFBGA64	52	1.71-3.6	9	1	2	1	0	2	23	4	4	3	3	2	0	3	4	1	1[FD]	0	1	1	1	YES	YES	N/A	125
																																STM32G431RBLx	Cortex-M4	170	128	32	UFBGA64	52	1.71-3.6	9	1	2	1	0	2	23	4	4	3	3	2	0	3	4	1	1[FD]	0	1	1	1	YES	YES	N/A	125
																																STM32G431M6Tx	Cortex-M4	170	32	32	LQFP80	66	1.71-3.6	9	1	2	1	0	2	23	4	4	3	3	2	0	3	4	1	1[FD]	0	1	1	1	YES	YES	N/A	125
																																STM32G431M8Tx	Cortex-M4	170	64	32	LQFP80	66	1.71-3.6	9	1	2	1	0	2	23	4	4	3	3	2	0	3	4	1	1[FD]	0	1	1	1	YES	YES	N/A	125
																																STM32G431MBTx	Cortex-M4	170	128	32	LQFP80	66	1.71-3.6	9	1	2	1	0	2	23	4	4	3	3	2	0	3	4	1	1[FD]	0	1	1	1	YES	YES	N/A	125
																																STM32G431V6Tx	Cortex-M4	170	32	32	LQFP100	86	1.71-3.6	9	1	2	1	0	2	23	4	4	3	3	2	0	3	4	1	1[FD]	0	1	1	1	YES	YES	N/A	125
																																STM32G431V8Tx	Cortex-M4	170	64	32	LQFP100	86	1.71-3.6	9	1	2	1	0	2	23	4	4	3	3	2	0	3	4	1	1[FD]	0	1	1	1	YES	YES	N/A	125
																																STM32G431VBTx	Cortex-M4	170	128	32	LQFP100	86	1.71-3.6	9	1	2	1	0	2	23	4	4	3	3	2	0	3	4	1	1[FD]	0	1	1	1	YES	YES	N/A	125
																																STM32G441KBTx	Cortex-M4	170	128	32	LQFP32	26	1.71-3.6	9	1	2	1	0	2	11	4	4	3	3	2	0	3	2	1	1[FD]	0	1	1	1	YES	YES	YES	125
																																STM32G441KBUx	Cortex-M4	170	128	32	UFQFPN32	26	1.71-3.6	9	1	2	1	0	2	11	4	4	3	3	2	0	3	2	1	1[FD]	0	1	1	1	YES	YES	YES	125
																																STM32G441CBTx	Cortex-M4	170	128	32	LQFP48	38	1.71-3.6	9	1	2	1	0	2	17	4	4	3	3	2	0	3	3	1	1[FD]	0	1	1	1	YES	YES	YES	125
STM32G441CBUx	Cortex-M4	170	128	32	UFQFPN48	42	1.71-3.6	9	1	2	1	0	2	18	4	4	3	3	2	0	3	3	1	1[FD]	0	1	1	1	YES	YES	YES	125																																

## STM32G4系列 – Arm® Cortex®-M4高性能模数混合型MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	High Resolution Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	M-SPI	I2C	U(S)ART	LPUART	CAN	F(S)MC	USB FS Device	SAI	UCPD	Math Accelerator	TRNG	AES/DES	T° Max (°C)
STM32G441CBYx	Cortex-M4	170	128	32	WLCSP49	41	1.71-3.6	9	1	2	1	0	2	18	4	4	3	3	2	0	3	3	1	1[FD]	0	1	1	1	YES	YES	YES	125
STM32G441RBTx	Cortex-M4	170	128	32	LQFP64	52	1.71-3.6	9	1	2	1	0	2	23	4	4	3	3	2	0	3	4	1	1[FD]	0	1	1	1	YES	YES	YES	125
STM32G441RBLx	Cortex-M4	170	128	32	UFBGA64	52	1.71-3.6	9	1	2	1	0	2	23	4	4	3	3	2	0	3	4	1	1[FD]	0	1	1	1	YES	YES	YES	125
STM32G441MBTx	Cortex-M4	170	128	32	LQFP80	66	1.71-3.6	9	1	2	1	0	2	23	4	4	3	3	2	0	3	4	1	1[FD]	0	1	1	1	YES	YES	YES	125
STM32G441VBTx	Cortex-M4	170	128	32	LQFP100	86	1.71-3.6	9	1	2	1	0	2	23	4	4	3	3	2	0	3	4	1	1[FD]	0	1	1	1	YES	YES	YES	125
STM32G491_4A1 Performance Line																																
STM32G491KCUX	Cortex-M4	170	256	112	UFQFPN32	26	1.71-3.6	10	1	3	1	0	3	11	4	4	4	3	2	1[QUAD]	3	2	1	2[FD]	0	1	1	1	YES	YES	N/A	125
STM32G491KEUX	Cortex-M4	170	512	112	UFQFPN32	26	1.71-3.6	10	1	3	1	0	3	11	4	4	4	3	2	1[QUAD]	3	2	1	2[FD]	0	1	1	1	YES	YES	N/A	125
STM32G491CCTx	Cortex-M4	170	256	112	LQFP48	38	1.71-3.6	10	1	3	1	0	3	18	4	4	4	3	2	1[QUAD]	3	3	1	2[FD]	0	1	1	1	YES	YES	N/A	125
STM32G491CETx	Cortex-M4	170	512	112	LQFP48	38	1.71-3.6	10	1	3	1	0	3	18	4	4	4	3	2	1[QUAD]	3	3	1	2[FD]	0	1	1	1	YES	YES	N/A	125
STM32G491CCUX	Cortex-M4	170	256	112	UFQFPN48	42	1.71-3.6	10	1	3	1	0	3	19	4	4	4	3	2	1[QUAD]	3	3	1	2[FD]	0	1	1	1	YES	YES	N/A	125
STM32G491CEUX	Cortex-M4	170	512	112	UFQFPN48	42	1.71-3.6	10	1	3	1	0	3	19	4	4	4	3	2	1[QUAD]	3	3	1	2[FD]	0	1	1	1	YES	YES	N/A	125
STM32G491RCTx	Cortex-M4	170	256	112	LQFP64	52	1.71-3.6	10	1	3	1	0	3	24	4	4	4	3	2	1[QUAD]	3	5	1	2[FD]	0	1	1	1	YES	YES	N/A	125
STM32G491RETx	Cortex-M4	170	512	112	LQFP64	52	1.71-3.6	10	1	3	1	0	3	24	4	4	4	3	2	1[QUAD]	3	5	1	2[FD]	0	1	1	1	YES	YES	N/A	125
STM32G491REYx	Cortex-M4	170	512	112	WLCSP64	52	1.71-3.6	10	1	3	1	0	3	24	4	4	4	3	2	1[QUAD]	3	5	1	2[FD]	0	1	1	1	YES	YES	N/A	125

## STM32G4系列 – Arm® Cortex®-M4高性能模数混合型MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	I/O	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LP Timer	High Resolution Timer	ADC 12-bit Units	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	M-SPI	I2C	U(S)ART	LP UART	CAN	F(S)MC	USB FS Device	SAI	UCPD	Math Accelerator	TRNG	AES/DES	T° Max (°C)
STM32G491REIxx	Cortex-M4	170	512	112	UFBGA64	52	1.71-3.6	10	1	3	1	0	3	24	4	4	3	2	1[QUAD]	3	5	1	2[FD]	0	1	1	1	YES	YES	N/A	125
STM32G491MCTxx	Cortex-M4	170	256	112	LQFP80	66	1.71-3.6	10	1	3	1	0	3	32	4	4	3	2	1[QUAD]	3	5	1	2[FD]	0	1	1	1	YES	YES	N/A	125
STM32G491METxx	Cortex-M4	170	512	112	LQFP80	66	1.71-3.6	10	1	3	1	0	3	32	4	4	3	2	1[QUAD]	3	5	1	2[FD]	0	1	1	1	YES	YES	N/A	125
STM32G491MCSxx	Cortex-M4	170	256	112	LQFP80	66	1.71-3.6	10	1	3	1	0	3	32	4	4	3	2	1[QUAD]	3	5	1	2[FD]	0	1	1	1	YES	YES	N/A	125
STM32G491MESxx	Cortex-M4	170	512	112	LQFP80	66	1.71-3.6	10	1	3	1	0	3	32	4	4	3	2	1[QUAD]	3	5	1	2[FD]	0	1	1	1	YES	YES	N/A	125
STM32G491VCTxx	Cortex-M4	170	256	112	LQFP100	86	1.71-3.6	10	1	3	1	0	3	36	4	4	3	2	1[QUAD]	3	5	1	2[FD]	0	1	1	1	YES	YES	N/A	125
STM32G491VETxx	Cortex-M4	170	512	112	LQFP100	86	1.71-3.6	10	1	3	1	0	3	36	4	4	3	2	1[QUAD]	3	5	1	2[FD]	0	1	1	1	YES	YES	N/A	125
STM32G4A1KEUxx	Cortex-M4	170	512	112	UFQFPN32	26	1.71-3.6	10	1	3	1	0	3	11	4	4	3	2	1[QUAD]	3	2	1	2[FD]	0	1	1	1	YES	YES	YES	125
STM32G4A1CETxx	Cortex-M4	170	512	112	LQFP48	38	1.71-3.6	10	1	3	1	0	3	18	4	4	3	2	1[QUAD]	3	3	1	2[FD]	0	1	1	1	YES	YES	YES	125
STM32G4A1CEUxx	Cortex-M4	170	512	112	UFQFPN48	42	1.71-3.6	10	1	3	1	0	3	19	4	4	3	2	1[QUAD]	3	3	1	2[FD]	0	1	1	1	YES	YES	YES	125
STM32G4A1RETxx	Cortex-M4	170	512	112	LQFP64	52	1.71-3.6	10	1	3	1	0	3	24	4	4	3	2	1[QUAD]	3	5	1	2[FD]	0	1	1	1	YES	YES	YES	125
STM32G4A1REIxx	Cortex-M4	170	512	112	UFBGA64	52	1.71-3.6	10	1	3	1	0	3	24	4	4	3	2	1[QUAD]	3	5	1	2[FD]	0	1	1	1	YES	YES	YES	125
STM32G4A1REYxx	Cortex-M4	170	512	112	WLCSP64	52	1.71-3.6	10	1	3	1	0	3	24	4	4	3	2	1[QUAD]	3	5	1	2[FD]	0	1	1	1	YES	YES	YES	125
STM32G4A1METxx	Cortex-M4	170	512	112	LQFP80	66	1.71-3.6	10	1	3	1	0	3	32	4	4	3	2	1[QUAD]	3	5	1	2[FD]	0	1	1	1	YES	YES	YES	125
STM32G4A1MESxx	Cortex-M4	170	512	112	LQFP80	66	1.71-3.6	10	1	3	1	0	3	32	4	4	3	2	1[QUAD]	3	5	1	2[FD]	0	1	1	1	YES	YES	YES	125

## STM32G4系列 – Arm® Cortex®-M4高性能模数混合型MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	High Resolution Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	M-SPI	I2C	U(S)ART	LPUART	CAN	F(S)MC	USB FS Device	SAI	UCPD	Math Accelerator	TRNG	AES/DES	T° Max (°C )
STM32G4A1VETx	Cortex-M4	170	512	112	LQFP100	86	1.71-3.6	10	1	3	1	0	3	36	4	4	4	3	2	1[QUAD]	3	5	1	2[FD]	0	1	1	1	YES	YES	YES	125
STM32G473_483 Advanced Line																																
STM32G473CBTx	Cortex-M4	170	128	120	LQFP48	38	1.71-3.6	10	2	3	1	0	5	20	7	7	6	3	2	1[QUAD]	4	3	1	3[FD]	0	1	1	1	YES	YES	N/A	125
STM32G473CCTx	Cortex-M4	170	256	120	LQFP48	38	1.71-3.6	10	2	3	1	0	5	20	7	7	6	3	2	1[QUAD]	4	3	1	3[FD]	0	1	1	1	YES	YES	N/A	125
STM32G473CETx	Cortex-M4	170	512	120	LQFP48	38	1.71-3.6	10	2	3	1	0	5	20	7	7	6	3	2	1[QUAD]	4	3	1	3[FD]	0	1	1	1	YES	YES	N/A	125
STM32G473CBUx	Cortex-M4	170	128	120	UFQFPN48	42	1.71-3.6	10	2	3	1	0	5	21	7	7	6	3	2	1[QUAD]	4	3	1	3[FD]	0	1	1	1	YES	YES	N/A	125
STM32G473CCUx	Cortex-M4	170	256	120	UFQFPN48	42	1.71-3.6	10	2	3	1	0	5	21	7	7	6	3	2	1[QUAD]	4	3	1	3[FD]	0	1	1	1	YES	YES	N/A	125
STM32G473CEUx	Cortex-M4	170	512	120	UFQFPN48	42	1.71-3.6	10	2	3	1	0	5	21	7	7	6	3	2	1[QUAD]	4	3	1	3[FD]	0	1	1	1	YES	YES	N/A	125
STM32G473RBTx	Cortex-M4	170	128	120	LQFP64	52	1.71-3.6	10	2	3	1	0	5	26	7	7	6	3	2	1[QUAD]	4	5	1	3[FD]	0	1	1	1	YES	YES	N/A	125
STM32G473RCTx	Cortex-M4	170	256	120	LQFP64	52	1.71-3.6	10	2	3	1	0	5	26	7	7	6	3	2	1[QUAD]	4	5	1	3[FD]	0	1	1	1	YES	YES	N/A	125
STM32G473RETx	Cortex-M4	170	512	120	LQFP64	52	1.71-3.6	10	2	3	1	0	5	26	7	7	6	3	2	1[QUAD]	4	5	1	3[FD]	0	1	1	1	YES	YES	N/A	125
STM32G473MBTx	Cortex-M4	170	128	120	LQFP80	66	1.71-3.6	10	2	3	1	0	5	41	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	0	1	1	1	YES	YES	N/A	125
STM32G473MCTx	Cortex-M4	170	256	120	LQFP80	66	1.71-3.6	10	2	3	1	0	5	41	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	0	1	1	1	YES	YES	N/A	125
STM32G473METx	Cortex-M4	170	512	120	LQFP80	66	1.71-3.6	10	2	3	1	0	5	41	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	0	1	1	1	YES	YES	N/A	125
STM32G473MEYx	Cortex-M4	170	512	120	WLCSP81	67	1.71-3.6	10	2	3	1	0	5	41	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	0	1	1	1	YES	YES	N/A	125



## STM32G4系列 – Arm® Cortex®-M4高性能模数混合型MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	High Resolution Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	M-SPI	I2C	U(S)ART	LPUART	CAN	F(S)MC	USB FS Device	SAI	UCPD	Math Accelerator	TRNG	AES/DES	T° Max (°C)

## STM32G4系列 – Arm® Cortex®-M4高性能模数混合型MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	High Resolution Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	M-SPI	I2C	U(S)ART	LPUART	CAN	F(S)MC	USB FS Device	SAI	UCPD	Math Accelerator	TRNG	AES/DES	T° Max (°C)
STM32G483METx	Cortex-M4	170	512	120	LQFP80	66	1.71-3.6	10	2	3	1	0	5	41	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	0	1	1	1	YES	YES	YES	125
STM32G483MEYx	Cortex-M4	170	512	120	WLCSP81	67	1.71-3.6	10	2	3	1	0	5	41	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	0	1	1	1	YES	YES	YES	125
STM32G483VETx	Cortex-M4	170	512	120	LQFP100	86	1.71-3.6	10	2	3	1	0	5	42	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	1	1	1	1	YES	YES	YES	125
STM32G483VEHx	Cortex-M4	170	512	120	TFBGA100	86	1.71-3.6	10	2	3	1	0	5	42	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	1	1	1	1	YES	YES	YES	125
STM32G483PEIx	Cortex-M4	170	512	120	UFBGA121	102	1.71-3.6	10	2	3	1	0	5	42	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	1	1	1	1	YES	YES	YES	125
STM32G483QETx	Cortex-M4	170	512	120	LQFP128	107	1.71-3.6	10	2	3	1	0	5	42	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	1	1	1	1	YES	YES	YES	125
STM32G473_484 High-resolution Timer																																
STM32G474CBTx	Cortex-M4	170	128	128	LQFP48	38	1.71-3.6	10	2	3	1	1	5	20	7	7	6	3	2	1[QUAD]	4	3	1	3[FD]	0	1	1	1	YES	YES	N/A	125
STM32G474CBUx	Cortex-M4	170	128	128	UFQFPN48	42	1.71-3.6	10	2	3	1	1	5	21	7	7	6	3	2	1[QUAD]	4	3	1	3[FD]	0	1	1	1	YES	YES	N/A	125
STM32G474CCUx	Cortex-M4	170	256	128	UFQFPN48	42	1.71-3.6	10	2	3	1	1	5	21	7	7	6	3	2	1[QUAD]	4	3	1	3[FD]	0	1	1	1	YES	YES	N/A	125
STM32G474CETx	Cortex-M4	170	512	128	LQFP48	38	1.71-3.6	10	2	3	1	1	5	20	7	7	6	3	2	1[QUAD]	4	3	1	3[FD]	0	1	1	1	YES	YES	N/A	125
STM32G474CEUx	Cortex-M4	170	512	128	UFQFPN48	42	1.71-3.6	10	2	3	1	1	5	21	7	7	6	3	2	1[QUAD]	4	3	1	3[FD]	0	1	1	1	YES	YES	N/A	125
STM32G474RBTx	Cortex-M4	170	128	128	LQFP64	52	1.71-3.6	10	2	3	1	1	5	26	7	7	6	3	2	1[QUAD]	4	5	1	3[FD]	0	1	1	1	YES	YES	N/A	125
STM32G474RCTx	Cortex-M4	170	256	128	LQFP64	52	1.71-3.6	10	2	3	1	1	5	26	7	7	6	3	2	1[QUAD]	4	5	1	3[FD]	0	1	1	1	YES	YES	N/A	125
STM32G474RETx	Cortex-M4	170	512	128	LQFP64	52	1.71-3.6	10	2	3	1	1	5	26	7	7	6	3	2	1[QUAD]	4	5	1	3[FD]	0	1	1	1	YES	YES	N/A	125

## STM32G4系列 – Arm® Cortex®-M4高性能模数混合型MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	High Resolution Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	M-SPI	I2C	U(S)ART	LPUART	CAN	F(S)MC	USB FS Device	SAI	UCPD	Math Accelerator	TRNG	AES/DES	T° Max (°C)
STM32G474MBTx	Cortex-M4	170	128	128	LQFP80	66	1.71-3.6	10	2	3	1	1	5	41	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	0	1	1	1	YES	YES	N/A	125
STM32G474MCTx	Cortex-M4	170	256	128	LQFP80	66	1.71-3.6	10	2	3	1	1	5	41	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	0	1	1	1	YES	YES	N/A	125
STM32G474METx	Cortex-M4	170	512	128	LQFP80	66	1.71-3.6	10	2	3	1	1	5	41	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	0	1	1	1	YES	YES	N/A	125
STM32G474MEYx	Cortex-M4	170	512	128	WLCSP81	67	1.71-3.6	10	2	3	1	1	5	42	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	0	1	1	1	YES	YES	N/A	125
STM32G474VBTx	Cortex-M4	170	128	128	LQFP100	86	1.71-3.6	10	2	3	1	1	5	42	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	1	1	1	1	YES	YES	N/A	125
STM32G474VBHx	Cortex-M4	170	128	128	TFBGA100	86	1.71-3.6	10	2	3	1	1	5	42	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	1	1	1	1	YES	YES	N/A	125
STM32G474VCTx	Cortex-M4	170	256	128	LQFP100	86	1.71-3.6	10	2	3	1	1	5	42	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	1	1	1	1	YES	YES	N/A	125
STM32G474VCHx	Cortex-M4	170	256	128	TFBGA100	86	1.71-3.6	10	2	3	1	1	5	42	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	1	1	1	1	YES	YES	N/A	125
STM32G474VETx	Cortex-M4	170	512	128	LQFP100	86	1.71-3.6	10	2	3	1	1	5	42	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	1	1	1	1	YES	YES	N/A	125
STM32G474VEHx	Cortex-M4	170	512	128	TFBGA100	86	1.71-3.6	10	2	3	1	1	5	42	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	1	1	1	1	YES	YES	N/A	125
STM32G474PB1x	Cortex-M4	170	128	128	UFBGA121	102	1.71-3.6	10	2	3	1	1	5	42	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	1	1	1	1	YES	YES	N/A	125
STM32G474PC1x	Cortex-M4	170	256	128	UFBGA121	102	1.71-3.6	10	2	3	1	1	5	42	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	1	1	1	1	YES	YES	N/A	125
STM32G474PE1x	Cortex-M4	170	512	128	UFBGA121	102	1.71-3.6	10	2	3	1	1	5	42	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	1	1	1	1	YES	YES	N/A	125
STM32G474QBTx	Cortex-M4	170	128	128	LQFP128	107	1.71-3.6	10	2	3	1	1	5	42	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	1	1	1	1	YES	YES	N/A	125
STM32G474QCTx	Cortex-M4	170	256	128	LQFP128	107	1.71-3.6	10	2	3	1	1	5	42	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	1	1	1	1	YES	YES	N/A	125

## STM32G4系列 – Arm® Cortex®-M4高性能模数混合型MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	I/O	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LP Timer	High Resolution Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	M-SPI	I2C	U(S)ART	LP UART	CAN	F(S)MC	USB FS Device	SAI	UCPD	Math Accelerator	TRNG	AES/DES	T° Max (°C)
STM32G474QETx	Cortex-M4	170	512	128	LQFP128	107	1.71-3.6	10	2	3	1	1	5	42	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	1	1	1	1	YES	YES	N/A	125
STM32G484CETx	Cortex-M4	170	512	128	LQFP48	38	1.71-3.6	10	2	3	1	1	5	20	7	7	6	3	2	1[QUAD]	4	3	1	3[FD]	0	1	1	1	YES	YES	YES	125
STM32G484CEUx	Cortex-M4	170	512	128	UFQFPN48	42	1.71-3.6	10	2	3	1	1	5	21	7	7	6	3	2	1[QUAD]	4	3	1	3[FD]	0	1	1	1	YES	YES	YES	125
STM32G484RETx	Cortex-M4	170	512	128	LQFP64	52	1.71-3.6	10	2	3	1	1	5	26	7	7	6	3	2	1[QUAD]	4	5	1	3[FD]	0	1	1	1	YES	YES	YES	125
STM32G484METx	Cortex-M4	170	512	128	LQFP80	66	1.71-3.6	10	2	3	1	1	5	41	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	0	1	1	1	YES	YES	YES	125
STM32G484MEYx	Cortex-M4	170	512	128	WLCSP81	67	1.71-3.6	10	2	3	1	1	5	42	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	0	1	1	1	YES	YES	YES	125
STM32G484VETx	Cortex-M4	170	512	128	LQFP100	86	1.71-3.6	10	2	3	1	1	5	42	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	1	1	1	1	YES	YES	YES	125
STM32G484VEHx	Cortex-M4	170	512	128	TFBGA100	86	1.71-3.6	10	2	3	1	1	5	42	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	1	1	1	1	YES	YES	YES	125
STM32G484PEIx	Cortex-M4	170	512	128	UFBGA121	102	1.71-3.6	10	2	3	1	1	5	42	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	1	1	1	1	YES	YES	YES	125
STM32G484QETx	Cortex-M4	170	512	128	LQFP128	107	1.71-3.6	10	2	3	1	1	5	42	7	7	6	4	2	1[QUAD]	4	5	1	3[FD]	1	1	1	1	YES	YES	YES	125

## STM32G0系列 – Arm® Cortex®-M0+入门级MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	LPUART	CAN	USB FS HOST/DEVICE	UCPD	TRNG	AES/DES	T° Max (°C)	
STM32G0x0 Value Line																											
STM32G030J6Mx	Cortex-M0+	64	32	8	SO-8	5	2-3.6	5	0	1	0	1	7	0	0	2	1	2	2	0	0	0	0	N/A	N/A	125	
STM32G030F6Px	Cortex-M0+	64	32	8	TSSOP20	17	2-3.6	5	0	1	0	1	16	0	0	2	1	2	2	0	0	0	0	N/A	N/A	125	
STM32G030K6Tx	Cortex-M0+	64	32	8	LQFP32	29	2-3.6	5	0	1	0	1	18	0	0	2	1	2	2	0	0	0	0	N/A	N/A	125	
STM32G030K8Tx	Cortex-M0+	64	64	8	LQFP32	29	2-3.6	5	0	1	0	1	18	0	0	2	1	2	2	0	0	0	0	N/A	N/A	125	
STM32G030C6Tx	Cortex-M0+	64	32	8	LQFP48	43	2-3.6	5	0	1	0	1	19	0	0	2	1	2	2	0	0	0	0	N/A	N/A	125	
STM32G030C8Tx	Cortex-M0+	64	64	8	LQFP48	43	2-3.6	5	0	1	0	1	19	0	0	2	1	2	2	0	0	0	0	N/A	N/A	125	
STM32G050F6Px	Cortex-M0+	64	32	18	TSSOP20	18	2-3.6	7	0	1	2	1	16	0	0	2	1	2	2	1	0	0	0	N/A	N/A	125	
STM32G050K6Tx	Cortex-M0+	64	32	18	LQFP32	30	2-3.6	7	0	1	2	1	18	0	0	2	1	2	2	1	0	0	0	N/A	N/A	125	
STM32G050K8Tx	Cortex-M0+	64	64	18	LQFP32	30	2-3.6	7	0	1	2	1	18	0	0	2	1	2	2	1	0	0	0	N/A	N/A	125	
STM32G050C6Tx	Cortex-M0+	64	32	18	LQFP48	44	2-3.6	7	0	1	2	1	19	0	0	2	1	2	2	1	0	0	0	N/A	N/A	125	
STM32G050C8Tx	Cortex-M0+	64	64	18	LQFP48	44	2-3.6	7	0	1	2	1	19	0	0	2	1	2	2	1	0	0	0	N/A	N/A	125	
STM32G070KBTx	Cortex-M0+	64	128	36	LQFP32	29	2-3.6	8	0	1	0	1	13	0	0	2	1	2	4	0	0	0	0	N/A	N/A	125	
STM32G070CBTx	Cortex-M0+	64	128	36	LQFP48	43	2-3.6	8	0	1	0	1	17	0	0	2	1	2	4	0	0	0	0	N/A	N/A	125	
STM32G070RBTx	Cortex-M0+	64	128	36	LQFP64	59	2-3.6	8	0	1	0	1	19	0	0	2	1	2	4	0	0	0	0	N/A	N/A	125	
STM32G0B0KETx	Cortex-M0+	64	512	144	LQFP32	29	2-3.6	9	0	1	0	1	13	0	0	3	2	3	6	0	0	0	0	N/A	N/A	125	
STM32G0B0CETx	Cortex-M0+	64	512	144	LQFP48	43	2-3.6	9	0	1	0	1	17	0	0	3	2	3	6	0	0	1	0	N/A	N/A	125	
STM32G0B0RETx	Cortex-M0+	64	512	144	LQFP64	59	2-3.6	9	0	1	0	1	19	0	0	3	2	3	6	0	0	1	0	N/A	N/A	125	
STM32G0B0VETx	Cortex-M0+	64	512	144	LQFP100	93	2-3.6	9	0	1	0	1	19	0	0	3	2	3	6	0	0	1	0	N/A	N/A	125	
STM32G031_041 Access Line																											
STM32G031J4Mx	Cortex-M0+	64	16	8	SO-8	6	1.7-3.6	5	1	1	2	1	8	0	0	2	1	2	2	1	0	0	0	N/A	N/A	125	

## STM32G0系列 – Arm® Cortex®-M0+入门级MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	LPUART	CAN	USB FS HOST/DEVICE	UCPD	TRNG	AES/DES	T° Max (°C)
STM32G031J6Mx	Cortex-M0+	64	32	8	SO-8	6	1.7-3.6	5	1	1	2	1	8	0	0	2	1	2	2	1	0	0	0	N/A	N/A	125
STM32G031Y8Yx	Cortex-M0+	64	64	8	WLCSP18	16	1.7-3.6	5	1	1	2	1	16	0	0	2	1	2	2	1	0	0	0	N/A	N/A	125
STM32G031F4Px	Cortex-M0+	64	16	8	TSSOP20	18	1.7-3.6	5	1	1	2	1	16	0	0	2	1	2	2	1	0	0	0	N/A	N/A	125
STM32G031F6Px	Cortex-M0+	64	32	8	TSSOP20	18	1.7-3.6	5	1	1	2	1	16	0	0	2	1	2	2	1	0	0	0	N/A	N/A	125
STM32G031F8Px	Cortex-M0+	64	64	8	TSSOP20	18	1.7-3.6	5	1	1	2	1	16	0	0	2	1	2	2	1	0	0	0	N/A	N/A	125
STM32G031G4Ux	Cortex-M0+	64	16	8	UFQFPN28	26	1.7-3.6	5	1	1	2	1	17	0	0	2	1	2	2	1	0	0	0	N/A	N/A	125
STM32G031G6Ux	Cortex-M0+	64	32	8	UFQFPN28	26	1.7-3.6	5	1	1	2	1	17	0	0	2	1	2	2	1	0	0	0	N/A	N/A	125
STM32G031G8Ux	Cortex-M0+	64	64	8	UFQFPN28	26	1.7-3.6	5	1	1	2	1	17	0	0	2	1	2	2	1	0	0	0	N/A	N/A	125
STM32G031K4Tx	Cortex-M0+	64	16	8	LQFP32	30	1.7-3.6	5	1	1	2	1	18	0	0	2	1	2	2	1	0	0	0	N/A	N/A	125
STM32G031K6Tx	Cortex-M0+	64	32	8	LQFP32	30	1.7-3.6	5	1	1	2	1	18	0	0	2	1	2	2	1	0	0	0	N/A	N/A	125
STM32G031K8Tx	Cortex-M0+	64	64	8	LQFP32	30	1.7-3.6	5	1	1	2	1	18	0	0	2	1	2	2	1	0	0	0	N/A	N/A	125
STM32G031K4Ux	Cortex-M0+	64	16	8	UFQFPN32	30	1.7-3.6	5	1	1	2	1	18	0	0	2	1	2	2	1	0	0	0	N/A	N/A	125
STM32G031K6Ux	Cortex-M0+	64	32	8	UFQFPN32	30	1.7-3.6	5	1	1	2	1	18	0	0	2	1	2	2	1	0	0	0	N/A	N/A	125
STM32G031K8Ux	Cortex-M0+	64	64	8	UFQFPN32	30	1.7-3.6	5	1	1	2	1	18	0	0	2	1	2	2	1	0	0	0	N/A	N/A	125
STM32G031C4Tx	Cortex-M0+	64	16	8	LQFP48	44	1.7-3.6	5	1	1	2	1	19	0	0	2	1	2	2	1	0	0	0	N/A	N/A	125
STM32G031C6Tx	Cortex-M0+	64	32	8	LQFP48	44	1.7-3.6	5	1	1	2	1	19	0	0	2	1	2	2	1	0	0	0	N/A	N/A	125
STM32G031C8Tx	Cortex-M0+	64	64	8	LQFP48	44	1.7-3.6	5	1	1	2	1	19	0	0	2	1	2	2	1	0	0	0	N/A	N/A	125
STM32G031C4Ux	Cortex-M0+	64	16	8	UFQFPN48	44	1.7-3.6	5	1	1	2	1	19	0	0	2	1	2	2	1	0	0	0	N/A	N/A	125
STM32G031C6Ux	Cortex-M0+	64	32	8	UFQFPN48	44	1.7-3.6	5	1	1	2	1	19	0	0	2	1	2	2	1	0	0	0	N/A	N/A	125
STM32G031C8Ux	Cortex-M0+	64	64	8	UFQFPN48	44	1.7-3.6	5	1	1	2	1	19	0	0	2	1	2	2	1	0	0	0	N/A	N/A	125
STM32G041J6Mx	Cortex-M0+	64	32	8	SO-8	6	1.7-3.6	5	1	1	2	1	8	0	0	2	1	2	2	1	0	0	0	YES	YES	125

## STM32G0系列 – Arm® Cortex®-M0+入门级MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	LPUART	CAN	USB FS HOST/DEVICE	UCPD	TRNG	AES/DES	T° Max (°C)	
STM32G041F6Px	Cortex-M0+	64	32	8	TSSOP20	18	1.7-3.6	5	1	1	2	1	16	0	0	2	1	2	2	1	0	0	0	YES	YES	125	
STM32G041F8Px	Cortex-M0+	64	64	8	TSSOP20	18	1.7-3.6	5	1	1	2	1	16	0	0	2	1	2	2	1	0	0	0	YES	YES	125	
STM32G041Y8Yx	Cortex-M0+	64	64	8	WLCSP18	16	1.7-3.6	5	1	1	2	1	16	0	0	2	1	2	2	1	0	0	0	YES	YES	125	
STM32G041G6Ux	Cortex-M0+	64	32	8	UFQFPN28	26	1.7-3.6	5	1	1	2	1	17	0	0	2	1	2	2	1	0	0	0	YES	YES	125	
STM32G041G8Ux	Cortex-M0+	64	64	8	UFQFPN28	26	1.7-3.6	5	1	1	2	1	17	0	0	2	1	2	2	1	0	0	0	YES	YES	125	
STM32G041K6Tx	Cortex-M0+	64	32	8	LQFP32	30	1.7-3.6	5	1	1	2	1	18	0	0	2	1	2	2	1	0	0	0	YES	YES	125	
STM32G041K8Tx	Cortex-M0+	64	64	8	LQFP32	30	1.7-3.6	5	1	1	2	1	18	0	0	2	1	2	2	1	0	0	0	YES	YES	125	
STM32G041K8Ux	Cortex-M0+	64	64	8	UFQFPN32	30	1.7-3.6	5	1	1	2	1	18	0	0	2	1	2	2	1	0	0	0	YES	YES	125	
STM32G041C6Tx	Cortex-M0+	64	32	8	LQFP48	44	1.7-3.6	5	1	1	2	1	19	0	0	2	1	2	2	1	0	0	0	YES	YES	125	
STM32G041C8Tx	Cortex-M0+	64	64	8	LQFP48	44	1.7-3.6	5	1	1	2	1	19	0	0	2	1	2	2	1	0	0	0	YES	YES	125	
STM32G041C8Ux	Cortex-M0+	64	64	8	UFQFPN48	44	1.7-3.6	5	1	1	2	1	19	0	0	2	1	2	2	1	0	0	0	YES	YES	125	
STM32G051_G061 DAC, Comp, Motor Control Line																											
STM32G051F6Px	Cortex-M0+	64	32	18	TSSOP20	18	1.7-3.6	8	1	1	2	1	16	2	2	2	1	2	2	1	0	0	0	N/A	N/A	125	
STM32G051F8Px	Cortex-M0+	64	64	18	TSSOP20	18	1.7-3.6	8	1	1	2	1	16	2	2	2	1	2	2	1	0	0	0	N/A	N/A	125	
STM32G051F8Yx	Cortex-M0+	64	64	18	WLCSP20	18	1.7-3.6	8	1	1	2	1	16	2	2	2	1	2	2	1	0	0	0	N/A	N/A	125	
STM32G051G6Ux	Cortex-M0+	64	32	18	UFQFPN28	26	1.7-3.6	8	1	1	2	1	17	2	2	2	1	2	2	1	0	0	0	N/A	N/A	125	
STM32G051G8Ux	Cortex-M0+	64	64	18	UFQFPN28	26	1.7-3.6	8	1	1	2	1	17	2	2	2	1	2	2	1	0	0	0	N/A	N/A	125	
STM32G051K6Ux	Cortex-M0+	64	32	18	UFQFPN32	30	1.7-3.6	8	1	1	2	1	18	2	2	2	1	2	2	1	0	0	0	N/A	N/A	125	
STM32G051K8Ux	Cortex-M0+	64	64	18	UFQFPN32	30	1.7-3.6	8	1	1	2	1	18	2	2	2	1	2	2	1	0	0	0	N/A	N/A	125	
STM32G051K6Tx	Cortex-M0+	64	32	18	LQFP32	30	1.7-3.6	8	1	1	2	1	18	2	2	2	1	2	2	1	0	0	0	N/A	N/A	125	
STM32G051K8Tx	Cortex-M0+	64	64	18	LQFP32	30	1.7-3.6	8	1	1	2	1	18	2	2	2	1	2	2	1	0	0	0	N/A	N/A	125	

## STM32G0系列 – Arm® Cortex®-M0+入门级MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	LPUART	CAN	USB FS HOST/DEVICE	UCPD	TRNG	AES/DES	T° Max (°C)																											
																											STM32G051C6Ux	Cortex-M0+	64	32	18	UFQFPN48	44	1.7-3.6	8	1	1	2	1	19	2	2	2	1	2	2	1	0	0	0	N/A	N/A	125
																											STM32G051C8Ux	Cortex-M0+	64	64	18	UFQFPN48	44	1.7-3.6	8	1	1	2	1	19	2	2	2	1	2	2	1	0	0	0	N/A	N/A	125
																											STM32G051C6Tx	Cortex-M0+	64	32	18	LQFP48	44	1.7-3.6	8	1	1	2	1	19	2	2	2	1	2	2	1	0	0	0	N/A	N/A	125
																											STM32G051C8Tx	Cortex-M0+	64	64	18	LQFP48	44	1.7-3.6	8	1	1	2	1	19	2	2	2	1	2	2	1	0	0	0	N/A	N/A	125
																											STM32G061F6Px	Cortex-M0+	64	32	18	TSSOP20	18	1.7-3.6	8	1	1	2	1	16	2	2	2	1	2	2	1	0	0	0	YES	YES	125
																											STM32G061F8Px	Cortex-M0+	64	64	18	TSSOP20	18	1.7-3.6	8	1	1	2	1	16	2	2	2	1	2	2	1	0	0	0	YES	YES	125
																											STM32G061F8Yx	Cortex-M0+	64	64	18	WLCSP20	18	1.7-3.6	8	1	1	2	1	16	2	2	2	1	2	2	1	0	0	0	YES	YES	125
																											STM32G061G6Ux	Cortex-M0+	64	32	18	UFQFPN28	26	1.7-3.6	8	1	1	2	1	17	2	2	2	1	2	2	1	0	0	0	YES	YES	125
																											STM32G061G8Ux	Cortex-M0+	64	64	18	UFQFPN28	26	1.7-3.6	8	1	1	2	1	17	2	2	2	1	2	2	1	0	0	0	YES	YES	125
																											STM32G061K6Ux	Cortex-M0+	64	32	18	UFQFPN32	30	1.7-3.6	8	1	1	2	1	18	2	2	2	1	2	2	1	0	0	0	YES	YES	125
																											STM32G061K8Ux	Cortex-M0+	64	64	18	UFQFPN32	30	1.7-3.6	8	1	1	2	1	18	2	2	2	1	2	2	1	0	0	0	YES	YES	125
																											STM32G061K6Tx	Cortex-M0+	64	32	18	LQFP32	30	1.7-3.6	8	1	1	2	1	18	2	2	2	1	2	2	1	0	0	0	YES	YES	125
																											STM32G061K8Tx	Cortex-M0+	64	64	18	LQFP32	30	1.7-3.6	8	1	1	2	1	18	2	2	2	1	2	2	1	0	0	0	YES	YES	125
																											STM32G061C6Ux	Cortex-M0+	64	32	18	UFQFPN48	44	1.7-3.6	8	1	1	2	1	19	2	2	2	1	2	2	1	0	0	0	YES	YES	125
																											STM32G061C8Ux	Cortex-M0+	64	64	18	UFQFPN48	44	1.7-3.6	8	1	1	2	1	19	2	2	2	1	2	2	1	0	0	0	YES	YES	125
																											STM32G061C6Tx	Cortex-M0+	64	32	18	LQFP48	44	1.7-3.6	8	1	1	2	1	19	2	2	2	1	2	2	1	0	0	0	YES	YES	125
																											STM32G061C8Tx	Cortex-M0+	64	64	18	LQFP48	44	1.7-3.6	8	1	1	2	1	19	2	2	2	1	2	2	1	0	0	0	YES	YES	125
																											STM32G071_081 Advanced Line																										
STM32G071EBYx	Cortex-M0+	64	128	36	WLCSP25	23	1.7-3.6	8	1	1	2	1	12	2	2	2	1	2	4	1	0	0	1	N/A	N/A	125																											
STM32G071G8Ux	Cortex-M0+	64	64	36	UFQFPN28	26	1.7-3.6	8	1	1	2	1	12	2	2	2	1	2	4	1	0	0	1	N/A	N/A	125																											
STM32G071GBUx	Cortex-M0+	64	128	36	UFQFPN28	26	1.7-3.6	8	1	1	2	1	12	2	2	2	1	2	4	1	0	0	1	N/A	N/A	125																											



## STM32G0系列 – Arm® Cortex®-M0+入门级MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	LPUART	CAN	USB FS HOST/DEVICE	UCPD	TRNG	AES/DES	T° Max (°C)
STM32G071G8UxN	Cortex-M0+	64	64	36	UFQFPN28	26	1.7-3.6	8	1	1	2	1	11	2	2	2	1	2	4	1	0	0	2	N/A	N/A	125
STM32G071GBUxN	Cortex-M0+	64	128	36	UFQFPN28	26	1.7-3.6	8	1	1	2	1	11	2	2	2	1	2	4	1	0	0	2	N/A	N/A	125
STM32G071K8Tx	Cortex-M0+	64	64	36	LQFP32	30	1.7-3.6	8	1	1	2	1	13	2	2	2	1	2	4	1	0	0	1	N/A	N/A	125
STM32G071K8Ux	Cortex-M0+	64	64	36	UFQFPN32	30	1.7-3.6	8	1	1	2	1	13	2	2	2	1	2	4	1	0	0	1	N/A	N/A	125
STM32G071KBTx	Cortex-M0+	64	128	36	LQFP32	30	1.7-3.6	8	1	1	2	1	13	2	2	2	1	2	4	1	0	0	1	N/A	N/A	125
STM32G071KBUX	Cortex-M0+	64	128	36	UFQFPN32	30	1.7-3.6	8	1	1	2	1	13	2	2	2	1	2	4	1	0	0	1	N/A	N/A	125
STM32G071KBTxN	Cortex-M0+	64	128	36	LQFP32	30	1.7-3.6	8	1	1	2	1	12	2	2	2	1	2	4	1	0	0	2	N/A	N/A	125
STM32G071KBUXN	Cortex-M0+	64	128	36	UFQFPN32	30	1.7-3.6	8	1	1	2	1	12	2	2	2	1	2	4	1	0	0	2	N/A	N/A	125
STM32G071C8Tx	Cortex-M0+	64	64	36	LQFP48	44	1.7-3.6	8	1	1	2	1	17	2	2	2	1	2	4	1	0	0	2	N/A	N/A	125
STM32G071C8Ux	Cortex-M0+	64	64	36	UFQFPN48	44	1.7-3.6	8	1	1	2	1	17	2	2	2	1	2	4	1	0	0	2	N/A	N/A	125
STM32G071CBTx	Cortex-M0+	64	128	36	LQFP48	44	1.7-3.6	8	1	1	2	1	17	2	2	2	1	2	4	1	0	0	2	N/A	N/A	125
STM32G071CBUX	Cortex-M0+	64	128	36	UFQFPN48	44	1.7-3.6	8	1	1	2	1	17	2	2	2	1	2	4	1	0	0	2	N/A	N/A	125
STM32G071R8Tx	Cortex-M0+	64	64	36	LQFP64	60	1.7-3.6	8	1	1	2	1	19	2	2	2	1	2	4	1	0	0	2	N/A	N/A	125
STM32G071RBTx	Cortex-M0+	64	128	36	LQFP64	60	1.7-3.6	8	1	1	2	1	19	2	2	2	1	2	4	1	0	0	2	N/A	N/A	125
STM32G071RBIX	Cortex-M0+	64	128	36	UFBGA64	60	1.7-3.6	8	1	1	2	1	19	2	2	2	1	2	4	1	0	0	2	N/A	N/A	125
STM32G081EBYx	Cortex-M0+	64	128	36	WLCSP25	23	1.7-3.6	8	1	1	2	1	12	2	2	2	1	2	4	1	0	0	1	YES	YES	125
STM32G081GBUX	Cortex-M0+	64	128	36	UFQFPN28	26	1.7-3.6	8	1	1	2	1	12	2	2	2	1	2	4	1	0	0	1	YES	YES	125
STM32G081GBUXN	Cortex-M0+	64	128	36	UFQFPN28	26	1.7-3.6	8	1	1	2	1	11	2	2	2	1	2	4	1	0	0	2	YES	YES	125
STM32G081KBTx	Cortex-M0+	64	128	36	LQFP32	30	1.7-3.6	8	1	1	2	1	13	2	2	2	1	2	4	1	0	0	1	YES	YES	125
STM32G081KBTxN	Cortex-M0+	64	128	36	LQFP32	30	1.7-3.6	8	1	1	2	1	12	2	2	2	1	2	4	1	0	0	2	YES	YES	125
STM32G081KBUX	Cortex-M0+	64	128	36	UFQFPN32	30	1.7-3.6	8	1	1	2	1	13	2	2	2	1	2	4	1	0	0	1	YES	YES	125

## STM32G0系列 – Arm® Cortex®-M0+入门级MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	LPUART	CAN	USB FS HOST/DEVICE	UCPD	TRNG	AES/DES	T° Max (°C)	
STM32G081KBUxN	Cortex-M0+	64	128	36	UFQFPN32	30	1.7-3.6	8	1	1	2	1	12	2	2	2	1	2	4	1	0	0	2	YES	YES	125	
STM32G081CBTx	Cortex-M0+	64	128	36	LQFP48	44	1.7-3.6	8	1	1	2	1	17	2	2	2	1	2	4	1	0	0	2	YES	YES	125	
STM32G081CBUx	Cortex-M0+	64	128	36	UFQFPN48	44	1.7-3.6	8	1	1	2	1	17	2	2	2	1	2	4	1	0	0	2	YES	YES	125	
STM32G081RBTx	Cortex-M0+	64	128	36	LQFP64	60	1.7-3.6	8	1	1	2	1	19	2	2	2	1	2	4	1	0	0	2	YES	YES	125	
STM32G081RB1x	Cortex-M0+	64	128	36	UFBGA64	60	1.7-3.6	8	1	1	2	1	19	2	2	2	1	2	4	1	0	0	2	YES	YES	125	
STM32G0B1_OC1 USB, FDCAN, Performance Line																											
STM32G0B1KBTx	Cortex-M0+	64	128	144	LQFP32	30	1.7-3.6	9	1	1	2	1	13	2	3	3	2	3	6	2	2[FD]	0	1	N/A	N/A	125	
STM32G0B1KCTx	Cortex-M0+	64	256	144	LQFP32	30	1.7-3.6	9	1	1	2	1	13	2	3	3	2	3	6	2	2[FD]	0	1	N/A	N/A	125	
STM32G0B1KETx	Cortex-M0+	64	512	144	LQFP32	30	1.7-3.6	9	1	1	2	1	13	2	3	3	2	3	6	2	2[FD]	0	1	N/A	N/A	125	
STM32G0B1KBTxN	Cortex-M0+	64	128	144	LQFP32	29	1.7-3.6	9	1	1	2	1	12	2	3	3	2	3	6	2	2[FD]	0	2	N/A	N/A	125	
STM32G0B1KCTxN	Cortex-M0+	64	256	144	LQFP32	29	1.7-3.6	9	1	1	2	1	12	2	3	3	2	3	6	2	2[FD]	0	2	N/A	N/A	125	
STM32G0B1KETxN	Cortex-M0+	64	512	144	LQFP32	29	1.7-3.6	9	1	1	2	1	12	2	3	3	2	3	6	2	2[FD]	0	2	N/A	N/A	125	
STM32G0B1KBUx	Cortex-M0+	64	128	144	UFQFPN32	30	1.7-3.6	9	1	1	2	1	13	2	3	3	2	3	6	2	2[FD]	0	1	N/A	N/A	125	
STM32G0B1KCUx	Cortex-M0+	64	256	144	UFQFPN32	30	1.7-3.6	9	1	1	2	1	13	2	3	3	2	3	6	2	2[FD]	0	1	N/A	N/A	125	
STM32G0B1KEUx	Cortex-M0+	64	512	144	UFQFPN32	30	1.7-3.6	9	1	1	2	1	13	2	3	3	2	3	6	2	2[FD]	0	1	N/A	N/A	125	
STM32G0B1KBUxN	Cortex-M0+	64	128	144	UFQFPN32	29	1.7-3.6	9	1	1	2	1	12	2	3	3	2	3	6	2	2[FD]	0	2	N/A	N/A	125	
STM32G0B1KCUxN	Cortex-M0+	64	256	144	UFQFPN32	29	1.7-3.6	9	1	1	2	1	12	2	3	3	2	3	6	2	2[FD]	0	2	N/A	N/A	125	
STM32G0B1KEUxN	Cortex-M0+	64	512	144	UFQFPN32	29	1.7-3.6	9	1	1	2	1	12	2	3	3	2	3	6	2	2[FD]	0	2	N/A	N/A	125	
STM32G0B1CBUx	Cortex-M0+	64	128	144	UFQFPN48	44	1.7-3.6	9	1	1	2	1	17	2	3	3	2	3	6	2	2[FD]	1	1	N/A	N/A	125	
STM32G0B1CCUx	Cortex-M0+	64	256	144	UFQFPN48	44	1.7-3.6	9	1	1	2	1	17	2	3	3	2	3	6	2	2[FD]	1	1	N/A	N/A	125	
STM32G0B1CEUx	Cortex-M0+	64	512	144	UFQFPN48	44	1.7-3.6	9	1	1	2	1	17	2	3	3	2	3	6	2	2[FD]	1	1	N/A	N/A	125	

## STM32G0系列 – Arm® Cortex®-M0+入门级MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	LPUART	CAN	USB FS HOST/DEVICE	UCPD	TRNG	AES/DES	T° Max (°C)
STM32G0B1CBUXN	Cortex-M0+	64	128	144	UFQFPN48	42	1.7-3.6	9	1	1	2	1	15	2	3	3	2	3	6	2	2[FD]	1	2	N/A	N/A	125
STM32G0B1CCUXN	Cortex-M0+	64	256	144	UFQFPN48	42	1.7-3.6	9	1	1	2	1	15	2	3	3	2	3	6	2	2[FD]	1	2	N/A	N/A	125
STM32G0B1CEUXN	Cortex-M0+	64	512	144	UFQFPN48	42	1.7-3.6	9	1	1	2	1	15	2	3	3	2	3	6	2	2[FD]	1	2	N/A	N/A	125
STM32G0B1CBTx	Cortex-M0+	64	128	144	LQFP48	44	1.7-3.6	9	1	1	2	1	17	2	3	3	2	3	6	2	2[FD]	1	1	N/A	N/A	125
STM32G0B1CCTx	Cortex-M0+	64	256	144	LQFP48	44	1.7-3.6	9	1	1	2	1	17	2	3	3	2	3	6	2	2[FD]	1	1	N/A	N/A	125
STM32G0B1CETx	Cortex-M0+	64	512	144	LQFP48	44	1.7-3.6	9	1	1	2	1	17	2	3	3	2	3	6	2	2[FD]	1	1	N/A	N/A	125
STM32G0B1CBTxN	Cortex-M0+	64	128	144	LQFP48	42	1.7-3.6	9	1	1	2	1	15	2	3	3	2	3	6	2	2[FD]	1	2	N/A	N/A	125
STM32G0B1CETxN	Cortex-M0+	64	512	144	LQFP48	42	1.7-3.6	9	1	1	2	1	15	2	3	3	2	3	6	2	2[FD]	1	2	N/A	N/A	125
STM32G0B1NEYx	Cortex-M0+	64	512	144	WLCSP52	46	1.7-3.6	9	1	1	2	1	17	2	3	3	2	3	6	2	2[FD]	1	2	N/A	N/A	125
STM32G0B1RBTx	Cortex-M0+	64	128	144	LQFP64	60	1.7-3.6	9	1	1	2	1	19	2	3	3	2	3	6	2	2[FD]	1	1	N/A	N/A	125
STM32G0B1RCTx	Cortex-M0+	64	256	144	LQFP64	60	1.7-3.6	9	1	1	2	1	19	2	3	3	2	3	6	2	2[FD]	1	1	N/A	N/A	125
STM32G0B1RETx	Cortex-M0+	64	512	144	LQFP64	60	1.7-3.6	9	1	1	2	1	19	2	3	3	2	3	6	2	2[FD]	1	1	N/A	N/A	125
STM32G0B1RBTxN	Cortex-M0+	64	128	144	LQFP64	58	1.7-3.6	9	1	1	2	1	17	2	3	3	2	3	6	2	2[FD]	1	2	N/A	N/A	125
STM32G0B1RCTxN	Cortex-M0+	64	256	144	LQFP64	58	1.7-3.6	9	1	1	2	1	17	2	3	3	2	3	6	2	2[FD]	1	2	N/A	N/A	125
STM32G0B1RETxN	Cortex-M0+	64	512	144	LQFP64	58	1.7-3.6	9	1	1	2	1	17	2	3	3	2	3	6	2	2[FD]	1	2	N/A	N/A	125
STM32G0B1RB1xN	Cortex-M0+	64	128	144	LQFP64	58	1.7-3.6	9	1	1	2	1	17	2	3	3	2	3	6	2	2[FD]	1	2	N/A	N/A	125
STM32G0B1RC1xN	Cortex-M0+	64	256	144	LQFP64	58	1.7-3.6	9	1	1	2	1	17	2	3	3	2	3	6	2	2[FD]	1	2	N/A	N/A	125
STM32G0B1RE1xN	Cortex-M0+	64	512	144	LQFP64	58	1.7-3.6	9	1	1	2	1	17	2	3	3	2	3	6	2	2[FD]	1	2	N/A	N/A	125
STM32G0B1MBTx	Cortex-M0+	64	128	144	LQFP80	74	1.7-3.6	9	1	1	2	1	19	2	3	3	2	3	6	2	2[FD]	1	2	N/A	N/A	125
STM32G0B1MCTx	Cortex-M0+	64	256	144	LQFP80	74	1.7-3.6	9	1	1	2	1	19	2	3	3	2	3	6	2	2[FD]	1	2	N/A	N/A	125
STM32G0B1METx	Cortex-M0+	64	512	144	LQFP80	74	1.7-3.6	9	1	1	2	1	19	2	3	3	2	3	6	2	2[FD]	1	2	N/A	N/A	125

## STM32G0系列 – Arm® Cortex®-M0+入门级MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	LPUART	CAN	USB FS HOST/DEVICE	UCPD	TRNG	AES/DES	T° Max (°C)
STM32G0B1VBTx	Cortex-M0+	64	128	144	LQFP100	94	1.7-3.6	9	1	1	2	1	19	2	3	3	2	3	6	2	2[FD]	1	2	N/A	N/A	125
STM32G0B1VCTx	Cortex-M0+	64	256	144	LQFP100	94	1.7-3.6	9	1	1	2	1	19	2	3	3	2	3	6	2	2[FD]	1	2	N/A	N/A	125
STM32G0B1VETx	Cortex-M0+	64	512	144	LQFP100	94	1.7-3.6	9	1	1	2	1	19	2	3	3	2	3	6	2	2[FD]	1	2	N/A	N/A	125
STM32G0C1KETx	Cortex-M0+	64	512	144	LQFP32	30	1.7-3.6	9	1	1	2	1	13	2	3	3	2	3	6	2	2[FD]	1	1	YES	YES	125
STM32G0C1KCTxN	Cortex-M0+	64	256	144	LQFP32	29	1.7-3.6	9	1	1	2	1	12	2	3	3	2	3	6	2	2[FD]	1	2	YES	YES	125
STM32G0C1KETxN	Cortex-M0+	64	512	144	LQFP32	29	1.7-3.6	9	1	1	2	1	12	2	3	3	2	3	6	2	2[FD]	1	2	YES	YES	125
STM32G0C1KCUx	Cortex-M0+	64	256	144	UFQFPN32	30	1.7-3.6	9	1	1	2	1	13	2	3	3	2	3	6	2	2[FD]	1	1	YES	YES	125
STM32G0C1KEUx	Cortex-M0+	64	512	144	UFQFPN32	30	1.7-3.6	9	1	1	2	1	13	2	3	3	2	3	6	2	2[FD]	1	1	YES	YES	125
STM32G0C1KCUxN	Cortex-M0+	64	256	144	UFQFPN32	29	1.7-3.6	9	1	1	2	1	12	2	3	3	2	3	6	2	2[FD]	1	2	YES	YES	125
STM32G0C1KEUxN	Cortex-M0+	64	512	144	UFQFPN32	29	1.7-3.6	9	1	1	2	1	12	2	3	3	2	3	6	2	2[FD]	1	2	YES	YES	125
STM32G0C1CCUx	Cortex-M0+	64	256	144	UFQFPN48	44	1.7-3.6	9	1	1	2	1	17	2	3	3	2	3	6	2	2[FD]	1	1	YES	YES	125
STM32G0C1CEUx	Cortex-M0+	64	512	144	UFQFPN48	44	1.7-3.6	9	1	1	2	1	17	2	3	3	2	3	6	2	2[FD]	1	1	YES	YES	125
STM32G0C1CETx	Cortex-M0+	64	512	144	LQFP48	44	1.7-3.6	9	1	1	2	1	17	2	3	3	2	3	6	2	2[FD]	1	1	YES	YES	125
STM32G0C1RCTx	Cortex-M0+	64	256	144	LQFP64	60	1.7-3.6	9	1	1	2	1	19	2	3	3	2	3	6	2	2[FD]	1	1	YES	YES	125
STM32G0C1RETx	Cortex-M0+	64	512	144	LQFP64	60	1.7-3.6	9	1	1	2	1	19	2	3	3	2	3	6	2	2[FD]	1	2	YES	YES	125
STM32G0C1MCTx	Cortex-M0+	64	256	144	LQFP80	74	1.7-3.6	9	1	1	2	1	19	2	3	3	2	3	6	2	2[FD]	1	2	YES	YES	125
STM32G0C1METx	Cortex-M0+	64	512	144	LQFP80	74	1.7-3.6	9	1	1	2	1	19	2	3	3	2	3	6	2	2[FD]	1	2	YES	YES	125
STM32G0C1VCTx	Cortex-M0+	64	256	144	LQFP100	94	1.7-3.6	9	1	1	2	1	19	2	3	3	2	3	6	2	2[FD]	1	2	YES	YES	125
STM32G0C1VETx	Cortex-M0+	64	512	144	LQFP100	94	1.7-3.6	9	1	1	2	1	19	2	3	3	2	3	6	2	2[FD]	1	2	YES	YES	125

## STM32C0系列 – Arm Cortex-M0+超值入门型MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	LPUART	CAN	USB Device	TRNG	AES/DES	T° Max (°C)
STM32C011_31 Access Line 32K flash																									
STM32C011J4Mx	Cortex-M0+	48	16	6	SO-8	6	2.0-3.6	4	0	1	0	1	7	0	0	1	1	1	2	0	0	0	N/A	N/A	125
STM32C011J6Mx	Cortex-M0+	48	32	6	SO-8	6	2.0-3.6	4	0	1	0	1	7	0	0	1	1	1	2	0	0	0	N/A	N/A	125
STM32C011D6Yx	Cortex-M0+	48	32	6	WLCSP12	10	2.0-3.6	4	0	1	0	1	9	0	0	1	1	1	2	0	0	0	N/A	N/A	125
STM32C011F4Px	Cortex-M0+	48	16	6	TSSOP20	18	2.0-3.6	4	0	1	0	1	15	0	0	1	1	1	2	0	0	0	N/A	N/A	125
STM32C011F6Px	Cortex-M0+	48	32	6	TSSOP20	18	2.0-3.6	4	0	1	0	1	15	0	0	1	1	1	2	0	0	0	N/A	N/A	125
STM32C011F4Ux	Cortex-M0+	48	16	6	UFQFPN20	18	2.0-3.6	4	0	1	0	1	15	0	0	1	1	1	2	0	0	0	N/A	N/A	125
STM32C011F6Ux	Cortex-M0+	48	32	6	UFQFPN20	18	2.0-3.6	4	0	1	0	1	15	0	0	1	1	1	2	0	0	0	N/A	N/A	125
STM32C031F4Px	Cortex-M0+	48	16	12	TSSOP20	18	2.0-3.6	4	0	1	0	1	15	0	0	1	1	1	2	0	0	0	N/A	N/A	125
STM32C031F6Px	Cortex-M0+	48	32	12	TSSOP20	18	2.0-3.6	4	0	1	0	1	15	0	0	1	1	1	2	0	0	0	N/A	N/A	125
STM32C031G4Ux	Cortex-M0+	48	16	12	UFQFPN28	26	2.0-3.6	4	0	1	0	1	17	0	0	1	1	1	2	0	0	0	N/A	N/A	125
STM32C031G6Ux	Cortex-M0+	48	32	12	UFQFPN28	26	2.0-3.6	4	0	1	0	1	17	0	0	1	1	1	2	0	0	0	N/A	N/A	125
STM32C031K4Tx	Cortex-M0+	48	16	12	LQFP32	30	2.0-3.6	4	0	1	0	1	18	0	0	1	1	1	2	0	0	0	N/A	N/A	125
STM32C031K6Tx	Cortex-M0+	48	32	12	LQFP32	30	2.0-3.6	4	0	1	0	1	18	0	0	1	1	1	2	0	0	0	N/A	N/A	125
STM32C031K4Ux	Cortex-M0+	48	16	12	UFQFPN32	30	2.0-3.6	4	0	1	0	1	18	0	0	1	1	1	2	0	0	0	N/A	N/A	125
STM32C031K6Ux	Cortex-M0+	48	32	12	UFQFPN32	30	2.0-3.6	4	0	1	0	1	18	0	0	1	1	1	2	0	0	0	N/A	N/A	125
STM32C031C4Tx	Cortex-M0+	48	16	12	LQFP48	45	2.0-3.6	4	0	1	0	1	21	0	0	1	1	1	2	0	0	0	N/A	N/A	125
STM32C031C6Tx	Cortex-M0+	48	32	12	LQFP48	45	2.0-3.6	4	0	1	0	1	21	0	0	1	1	1	2	0	0	0	N/A	N/A	125
STM32C031C4Ux	Cortex-M0+	48	16	12	UFQFPN48	45	2.0-3.6	4	0	1	0	1	21	0	0	1	1	1	2	0	0	0	N/A	N/A	125
STM32C031C6Ux	Cortex-M0+	48	32	12	UFQFPN48	45	2.0-3.6	4	0	1	0	1	21	0	0	1	1	1	2	0	0	0	N/A	N/A	125

## STM32C0系列 – Arm Cortex-M0+超值入门型MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	LPUART	CAN	USB Device	TRNG	AES/DES	T° Max (°C)
STM32C051, ultra-light cost sensitive line, 64K flash																									
STM32C051D8YxTR	Cortex-M0+	48	64	12	WLCSP15	13	2.0-3.6	4	1	1	0	1	11	0	0	2	1	2	2	0	0	0	N/A	N/A	125
STM32C051F6Px	Cortex-M0+	48	32	12	TSSOP20	18	2.0-3.6	4	1	1	0	1	15	0	0	2	1	2	2	0	0	0	N/A	N/A	125
STM32C051F8Px	Cortex-M0+	48	64	12	TSSOP20	18	2.0-3.6	4	1	1	0	1	15	0	0	2	1	2	2	0	0	0	N/A	N/A	125
STM32C051G6Ux	Cortex-M0+	48	32	12	UFQFPN28	26	2.0-3.6	4	1	1	0	1	16	0	0	2	1	2	2	0	0	0	N/A	N/A	125
STM32C051G8Ux	Cortex-M0+	48	64	12	UFQFPN28	26	2.0-3.6	4	1	1	0	1	16	0	0	2	1	2	2	0	0	0	N/A	N/A	125
STM32C051K6Tx	Cortex-M0+	48	32	12	LQFP32	30	2.0-3.6	4	1	1	0	1	18	0	0	2	1	2	2	0	0	0	N/A	N/A	125
STM32C051K6Ux	Cortex-M0+	48	32	12	UFQFPN32	30	2.0-3.6	4	1	1	0	1	18	0	0	2	1	2	2	0	0	0	N/A	N/A	125
STM32C051K8Tx	Cortex-M0+	48	64	12	LQFP32	30	2.0-3.6	4	1	1	0	1	18	0	0	2	1	2	2	0	0	0	N/A	N/A	125
STM32C051K8Ux	Cortex-M0+	48	64	12	UFQFPN32	30	2.0-3.6	4	1	1	0	1	18	0	0	2	1	2	2	0	0	0	N/A	N/A	125
STM32C051C6Tx	Cortex-M0+	48	32	12	LGFP48	45	2.0-3.6	4	1	1	0	1	21	0	0	2	1	2	2	0	0	0	N/A	N/A	125
STM32C051C6Ux	Cortex-M0+	48	32	12	UFQFPN48	45	2.0-3.6	4	1	1	0	1	21	0	0	2	1	2	2	0	0	0	N/A	N/A	125
STM32C051C8Tx	Cortex-M0+	48	64	12	LQFP48	45	2.0-3.6	4	1	1	0	1	21	0	0	2	1	2	2	0	0	0	N/A	N/A	125
STM32C051C8TxU	Cortex-M0+	48	64	12	LQFP48	45	2.0-3.6	4	1	1	0	1	21	0	0	2	1	2	2	0	0	0	N/A	N/A	125
STM32C051C8Ux	Cortex-M0+	48	64	12	UFQFPN48	45	2.0-3.6	4	1	1	0	1	21	0	0	2	1	2	2	0	0	0	N/A	N/A	125
STM32C071 USB Line 128K flash																									
STM32C071C8Tx	Cortex-M0+	48	64	24	LQFP48	45	2.0-3.6	4	1	1	0	1	19	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071C8TxN	Cortex-M0+	48	64	24	LQFP48	43	2.0-3.6	4	1	1	0	1	19	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071C8Ux	Cortex-M0+	48	64	24	UFQFPN48	45	2.0-3.6	4	1	1	0	1	19	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071C8UxN	Cortex-M0+	48	64	24	UFQFPN48	43	2.0-3.6	4	1	1	0	1	19	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071CBTx	Cortex-M0+	48	128	24	LQFP48	45	2.0-3.6	4	1	1	0	1	19	0	0	2	1	2	2	0	0	1	N/A	N/A	125

## STM32C0系列 – Arm Cortex-M0+超值入门型MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	LPUART	CAN	USB Device	TRNG	AES/DES	T° Max (°C)
STM32C071CBTxN	Cortex-M0+	48	128	24	LQFP48	43	2.0-3.6	4	1	1	0	1	19	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071CBUx	Cortex-M0+	48	128	24	UFQFPN48	45	2.0-3.6	4	1	1	0	1	19	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071CBUxN	Cortex-M0+	48	128	24	UFQFPN48	53	2.0-3.6	4	1	1	0	1	19	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071F8Px	Cortex-M0+	48	64	24	TSSOP20	18	2.0-3.6	4	1	1	0	1	13	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071F8PxN	Cortex-M0+	48	64	24	TSSOP20	18	2.0-3.6	4	1	1	0	1	13	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071FBPx	Cortex-M0+	48	128	24	TSSOP20	18	2.0-3.6	4	1	1	0	1	13	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071FBPxN	Cortex-M0+	48	128	24	TSSOP20	18	2.0-3.6	4	1	1	0	1	13	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071FBPxNTR	Cortex-M0+	48	128	24	TSSOP20	18	2.0-3.6	4	1	1	0	1	13	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071FByxTR	Cortex-M0+	48	128	24	WLCSP19	17	2.0-3.6	4	1	1	0	1	13	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071G8Ux	Cortex-M0+	48	64	24	UFQFPN28	26	2.0-3.6	4	1	1	0	1	15	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071G8UxN	Cortex-M0+	48	64	24	UFQFPN28	25	2.0-3.6	4	1	1	0	1	15	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071GBUxTR	Cortex-M0+	48	128	24	UFQFPN28	26	2.0-3.6	4	1	1	0	1	15	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071GBUx	Cortex-M0+	48	128	24	UFQFPN28	26	2.0-3.6	4	1	1	0	1	15	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071GBUxN	Cortex-M0+	48	128	24	UFQFPN28	25	2.0-3.6	4	1	1	0	1	15	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071K8Tx	Cortex-M0+	48	64	24	LQFP32	30	2.0-3.6	4	1	1	0	1	16	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071K8TxTR	Cortex-M0+	48	64	24	LQFP32	30	2.0-3.6	4	1	1	0	1	16	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071K8TxN	Cortex-M0+	48	64	24	LQFP32	29	2.0-3.6	4	1	1	0	1	16	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071K8Ux	Cortex-M0+	48	64	24	UFQFPN32	30	2.0-3.6	4	1	1	0	1	16	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071K8UxN	Cortex-M0+	48	64	24	UFQFPN32	29	2.0-3.6	4	1	1	0	1	16	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071KBTx	Cortex-M0+	48	128	24	LQFP32	30	2.0-3.6	4	1	1	0	1	16	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071KBTxTR	Cortex-M0+	48	128	24	LQFP32	30	2.0-3.6	4	1	1	0	1	16	0	0	2	1	2	2	0	0	1	N/A	N/A	125



## STM32C0系列 – Arm Cortex-M0+超值入门型MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	LPUART	CAN	USB Device	TRNG	AES/DES	T° Max (°C)
STM32C071KBTxN	Cortex-M0+	48	128	24	LQFP33	29	2.0-3.6	4	1	1	0	1	16	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071KBUx	Cortex-M0+	48	128	24	UFQFPN32	30	2.0-3.6	4	1	1	0	1	16	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071KBUxN	Cortex-M0+	48	128	24	UFQFPN32	29	2.0-3.6	4	1	1	0	1	16	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071KBUxTR	Cortex-M0+	48	128	24	UFQFPN32	30	2.0-3.6	4	1	1	0	1	16	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071R6TxN	Cortex-M0+	48	32	24	LQFP64	60	2.0-3.6	4	1	1	0	1	21	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071R8Tx	Cortex-M0+	48	64	24	LQFP64	61	2.0-3.6	4	1	1	0	1	21	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071R8TxN	Cortex-M0+	48	64	24	LQFP64	59	2.0-3.6	4	1	1	0	1	21	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071R8IxN	Cortex-M0+	48	64	24	UFBGA64	59	2.0-3.6	4	1	1	0	1	21	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071RBxN	Cortex-M0+	48	128	24	UFBGA64	59	2.0-3.6	4	1	1	0	1	21	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071RBTx	Cortex-M0+	48	128	24	LQFP64	61	2.0-3.6	4	1	1	0	1	21	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C071RBTxN	Cortex-M0+	48	128	24	LQFP64	59	2.0-3.6	4	1	1	0	1	21	0	0	2	1	2	2	0	0	1	N/A	N/A	125
STM32C091 256K Flash Line																									
STM32C091ECYxTR	Cortex-M0+	48	256	36	WLCSP24	22	2.0-3.6	5	1	1	0	1	17	0	0	2	1	2	4	0	0	0	N/A	N/A	125
STM32C091FBPx	Cortex-M0+	48	128	36	TSSOP20	18	2.0-3.6	5	1	1	0	1	15	0	0	2	1	2	4	0	0	0	N/A	N/A	125
STM32C091FCPx	Cortex-M0+	48	256	36	TSSOP20	18	2.0-3.6	5	1	1	0	1	15	0	0	2	1	2	4	0	0	0	N/A	N/A	125
STM32C091GBUx	Cortex-M0+	48	128	36	UFQFPN28	26	2.0-3.6	5	1	1	0	1	17	0	0	2	1	2	4	0	0	0	N/A	N/A	125
STM32C091GCUx	Cortex-M0+	48	256	36	UFQFPN28	26	2.0-3.6	5	1	1	0	1	17	0	0	2	1	2	4	0	0	0	N/A	N/A	125
STM32C091KBTx	Cortex-M0+	48	128	36	LQFP332	30	2.0-3.6	5	1	1	0	1	18	0	0	2	1	2	4	0	0	0	N/A	N/A	125
STM32C091KBUx	Cortex-M0+	48	128	36	UFQFPN32	30	2.0-3.6	5	1	1	0	1	18	0	0	2	1	2	4	0	0	0	N/A	N/A	125
STM32C091KCTx	Cortex-M0+	48	256	36	LQFP32	30	2.0-3.6	5	1	1	0	1	18	0	0	2	1	2	4	0	0	0	N/A	N/A	125
STM32C091KCUX	Cortex-M0+	48	256	36	UFQFPN32	30	2.0-3.6	5	1	1	0	1	18	0	0	2	1	2	4	0	0	0	N/A	N/A	125



## STM32C0系列 – Arm Cortex-M0+超值入门型MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	LPUART	CAN	USB Device	TRNG	AES/DES	T° Max (°C)
STM32C091CBTx	Cortex-M0+	48	128	36	LQFP48	45	2.0-3.6	5	1	1	0	1	21	0	0	2	1	2	4	0	0	0	N/A	N/A	125
STM32C091CBUx	Cortex-M0+	48	128	36	UFQFPN48	45	2.0-3.6	5	1	1	0	1	21	0	0	2	1	2	4	0	0	0	N/A	N/A	125
STM32C091CCTx	Cortex-M0+	48	256	36	LQFP48	45	2.0-3.6	5	1	1	0	1	21	0	0	2	1	2	4	0	0	0	N/A	N/A	125
STM32C091CCUx	Cortex-M0+	48	256	36	UFQFPN48	45	2.0-3.6	5	1	1	0	1	21	0	0	2	1	2	4	0	0	0	N/A	N/A	125
STM32C091RBx	Cortex-M0+	48	128	36	UFBGA64	61	2.0-3.6	5	1	1	0	1	23	0	0	2	1	2	4	0	0	0	N/A	N/A	125
STM32C091RBTx	Cortex-M0+	48	128	36	LQFP64	61	2.0-3.6	5	1	1	0	1	23	0	0	2	1	2	4	0	0	0	N/A	N/A	125
STM32C091RCIx	Cortex-M0+	48	256	36	UFBGA64	61	2.0-3.6	5	1	1	0	1	23	0	0	2	1	2	4	0	0	0	N/A	N/A	125
STM32C091RCTx	Cortex-M0+	48	256	36	LQFP64	61	2.0-3.6	5	1	1	0	1	23	0	0	2	1	2	4	0	0	0	N/A	N/A	125
STM32C091RCTxTR	Cortex-M0+	48	256	36	LQFP64	61	2.0-3.6	5	1	1	0	1	23	0	0	2	1	2	4	0	0	0	N/A	N/A	125
STM32C092 256K Flash Line, FD CAN																									
STM32C092ECyTR	Cortex-M0+	48	256	30	WLCSP24	22	2.0-3.6	5	1	1	0	1	17	0	0	2	1	2	4	0	1	0	N/A	N/A	125
STM32C092FBPx	Cortex-M0+	48	128	30	TSSOP20	18	2.0-3.6	5	1	1	0	1	15	0	0	2	1	2	4	0	1	0	N/A	N/A	125
STM32C092FCPx	Cortex-M0+	48	256	30	TSSOP20	18	2.0-3.6	5	1	1	0	1	15	0	0	2	1	2	4	0	1	0	N/A	N/A	125
STM32C092GBUx	Cortex-M0+	48	128	30	UFQFPN28	26	2.0-3.6	5	1	1	0	1	17	0	0	2	1	2	4	0	1	0	N/A	N/A	125
STM32C092GCUx	Cortex-M0+	48	256	30	UFQFPN28	26	2.0-3.6	5	1	1	0	1	17	0	0	2	1	2	4	0	1	0	N/A	N/A	125
STM32C092KBTx	Cortex-M0+	48	128	30	LQFP32	30	2.0-3.6	5	1	1	0	1	18	0	0	2	1	2	4	0	1	0	N/A	N/A	125
STM32C092KBUx	Cortex-M0+	48	128	30	UFQFPN32	30	2.0-3.6	5	1	1	0	1	18	0	0	2	1	2	4	0	1	0	N/A	N/A	125
STM32C092KCTx	Cortex-M0+	48	256	30	LQFP32	30	2.0-3.6	5	1	1	0	1	18	0	0	2	1	2	4	0	1	0	N/A	N/A	125
STM32C092KCUx	Cortex-M0+	48	256	30	UFQFPN32	30	2.0-3.6	5	1	1	0	1	18	0	0	2	1	2	4	0	1	0	N/A	N/A	125
STM32C092CBTx	Cortex-M0+	48	128	30	LQFP48	45	2.0-3.6	5	1	1	0	1	21	0	0	2	1	2	4	0	1	0	N/A	N/A	125
STM32C092CBUx	Cortex-M0+	48	128	30	UFQFPN48	45	2.0-3.6	5	1	1	0	1	21	0	0	2	1	2	4	0	1	0	N/A	N/A	125

## STM32C0系列 – Arm Cortex-M0+超值入门型MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	LPUART	CAN	USB Device	TRNG	AES/DES	T° Max (°C)
STM32C092CCTx	Cortex-M0+	48	256	30	LQFP48	45	2.0-3.6	5	1	1	0	1	21	0	0	2	1	2	4	0	1	0	N/A	N/A	125
STM32C092CCUx	Cortex-M0+	48	256	30	UFQFPN48	45	2.0-3.6	5	1	1	0	1	21	0	0	2	1	2	4	0	1	0	N/A	N/A	125
STM32C092RB1x	Cortex-M0+	48	128	30	UFBGA64	61	2.0-3.6	5	1	1	0	1	23	0	0	2	1	2	4	0	1	0	N/A	N/A	125
STM32C092RBTx	Cortex-M0+	48	128	30	LQFP64	61	2.0-3.6	5	1	1	0	1	23	0	0	2	1	2	4	0	1	0	N/A	N/A	125
STM32C092RC1x	Cortex-M0+	48	256	30	UFBGA64	61	2.0-3.6	5	1	1	0	1	23	0	0	2	1	2	4	0	1	0	N/A	N/A	125
STM32C092RCTx	Cortex-M0+	48	256	30	LQFP64	61	2.0-3.6	5	1	1	0	1	23	0	0	2	1	2	4	0	1	0	N/A	N/A	125
STM32C092RCTxTR	Cortex-M0+	48	256	30	LQFP64	61	2.0-3.6	5	1	1	0	1	23	0	0	2	1	2	4	0	1	0	N/A	N/A	125
STM32C092RCTxU	Cortex-M0+	48	256	30	LQFP64	61	2.0-3.6	5	1	1	0	1	23	0	0	2	1	2	4	0	1	0	N/A	N/A	125

## STM32F3系列 – Arm® Cortex®-M4模数混合型MCU(附帶DSP和FPU)

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	EEPROM (Bytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	High Resolution Timer	ADC 12-bit Units	ADC 12-bit Channels	ADC 16-bit Units	ADC 16-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	I2C	U(S)ART	CAN	F(S)MC	USB Device	T° Max (°C)
STM32F301 Access Line																											
STM32F301K6Tx	Cortex-M4	72	32	16	0	LQFPN32	25	2-3.6	5	1	1	0	1	8	0	0	1	2	1	2	2	3	2	0	0	0	105
STM32F301K6Ux	Cortex-M4	72	32	16	0	UFQFPN32	24	2-3.6	5	1	1	0	1	8	0	0	1	2	1	2	2	3	2	0	0	0	105
STM32F301K8Tx	Cortex-M4	72	64	16	0	LQFPN32	25	2-3.6	5	1	1	0	1	8	0	0	1	2	1	2	2	3	2	0	0	0	105
STM32F301K8Ux	Cortex-M4	72	64	16	0	UFQFPN32	24	2-3.6	5	1	1	0	1	8	0	0	1	2	1	2	2	3	2	0	0	0	105
STM32F301C6Tx	Cortex-M4	72	32	16	0	LQFP48	37	2-3.6	5	1	1	0	1	11	0	0	1	3	1	2	2	3	3	0	0	0	105
STM32F301C8Tx	Cortex-M4	72	64	16	0	LQFP48	37	2-3.6	5	1	1	0	1	11	0	0	1	3	1	2	2	3	3	0	0	0	105
STM32F301C8Yx	Cortex-M4	72	64	16	0	WLCSP49	37	2-3.6	5	1	1	0	1	11	0	0	1	3	1	2	2	3	3	0	0	0	105
STM32F301R6T6	Cortex-M4	72	32	16	0	LQFP64	51	2-3.6	5	1	1	0	1	15	0	0	1	3	1	2	2	3	3	0	0	0	85
STM32F301R8T6	Cortex-M4	72	64	16	0	LQFP64	51	2-3.6	5	1	1	0	1	15	0	0	1	3	1	2	2	3	3	0	0	0	85
STM32F302 USB & CAN Line																											
STM32F302K6U6	Cortex-M4	72	32	16	0	UFQFPN32	24	2-3.6	5	1	1	0	1	8	0	0	1	2	1	2	2	3	2	1	0	1	85
STM32F302K8Ux	Cortex-M4	72	64	16	0	UFQFPN32	24	2-3.6	5	1	1	0	1	8	0	0	1	2	1	2	2	3	2	1	0	1	105
STM32F302C6T6	Cortex-M4	72	32	16	0	LQFP48	37	2-3.6	5	1	1	0	1	11	0	0	1	3	1	2	2	3	3	1	0	1	85
STM32F302C8Tx	Cortex-M4	72	64	16	0	LQFP48	37	2-3.6	5	1	1	0	1	11	0	0	1	3	1	2	2	3	3	1	0	1	105
STM32F302C8Yx	Cortex-M4	72	64	16	0	WLCSP49	37	2-3.6	5	1	1	0	1	11	0	0	1	3	1	2	2	3	3	1	0	1	105
STM32F302R6T6	Cortex-M4	72	32	16	0	LQFP64	51	2-3.6	5	1	1	0	1	15	0	0	1	3	1	2	2	3	3	1	0	1	85
STM32F302R8Tx	Cortex-M4	72	64	16	0	LQFP64	51	2-3.6	5	1	1	0	1	15	0	0	1	3	1	2	2	3	3	1	0	1	105
STM32F302CBTx	Cortex-M4	72	128	32	0	LQFP48	37	2-3.6	7	1	1	0	2	9	0	0	1	4	2	3	2	2	3	1	0	1	105
STM32F302CCTx	Cortex-M4	72	256	40	0	LQFP48	37	2-3.6	7	1	1	0	2	9	0	0	1	4	2	3	2	2	3	1	0	1	105

## STM32F3系列 – Arm® Cortex®-M4模数混合型MCU(附带DSP和FPU)

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	EEPROM (Bytes)	Package	I/O	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	High Resolution Timer	ADC 12-bit Units	ADC 12-bit Channels	ADC 16-bit Units	ADC 16-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	I2C	U(S)ART	CAN	F(S)MC	USB Device	T° Max (°C)
STM32F302RBTx	Cortex-M4	72	128	32	0	LQFP64	52	2-3.6	7	1	1	0	2	16	0	0	1	4	2	3	2	2	5	1	0	1	105
STM32F302RCTx	Cortex-M4	72	256	40	0	LQFP64	52	2-3.6	7	1	1	0	2	16	0	0	1	4	2	3	2	2	5	1	0	1	105
STM32F302VBT6	Cortex-M4	72	128	32	0	LQFP100	87	2-3.6	7	1	1	0	2	17	0	0	1	4	2	3	2	2	5	1	0	1	85
STM32F302VCTx	Cortex-M4	72	256	40	0	LQFP100	87	2-3.6	7	1	1	0	2	17	0	0	1	4	2	3	2	2	5	1	0	1	105
STM32F302VCYx	Cortex-M4	72	256	40	0	WLCSP100	77	2-3.6	1	1	1	0	2	17	0	0	1	4	2	3	2	2	5	1	0	1	105
STM32F302RDTx	Cortex-M4	72	384	64	0	LQFP64	51	2-3.6	7	1	1	0	2	16	0	0	1	4	2	4	2	3	5	1	0	1	105
STM32F302RETx	Cortex-M4	72	512	64	0	LQFP64	51	2-3.6	7	1	1	0	2	16	0	0	1	4	2	4	2	3	5	1	0	1	105
STM32F302VDT6	Cortex-M4	72	384	64	0	LQFP100	82	2-3.6	7	1	1	0	2	17	0	0	1	4	2	4	2	3	5	1	1	1	85
STM32F302VDH6	Cortex-M4	72	384	64	0	UFBGA100	84	2-3.6	7	1	1	0	2	17	0	0	1	4	2	4	2	3	5	1	1	1	85
STM32F302VET6	Cortex-M4	72	512	64	0	LQFP100	82	2-3.6	7	1	1	0	2	17	0	0	1	4	2	4	2	3	5	1	1	1	85
STM32F302VEH6	Cortex-M4	72	512	64	0	UFBGA100	84	2-3.6	7	1	1	0	2	17	0	0	1	4	2	4	2	3	5	1	1	1	85
STM32F302ZDT6	Cortex-M4	72	384	64	0	LQFP144	115	2-3.6	7	1	1	0	2	18	0	0	1	4	2	4	2	3	5	1	1	1	85
STM32F302ZETx	Cortex-M4	72	512	64	0	LQFP144	115	2-3.6	7	1	1	0	2	18	0	0	1	4	2	4	2	3	5	1	1	1	105
STM32F303 Performance Line																											
STM32F303K6T6	Cortex-M4	72	32	16	0	LQFP32	25	2-3.6	7	1	1	0	2	9	0	0	3	2	1	1	0	1	2	1	0	0	85
STM32F303K8T6	Cortex-M4	72	64	16	0	LQFP32	25	2-3.6	7	1	1	0	2	9	0	0	3	2	1	1	0	1	2	1	0	0	85
STM32F303C6T6	Cortex-M4	72	32	16	0	LQFP48	37	2-3.6	7	1	1	0	2	15	0	0	3	3	1	1	0	1	3	1	0	0	85
STM32F303C8T6	Cortex-M4	72	64	16	0	LQFP48	37	2-3.6	7	1	1	0	2	15	0	0	3	3	1	1	0	1	3	1	0	0	85
STM32F303C8Y6	Cortex-M4	72	64	16	0	WLCSP49	38	2-3.6	7	1	1	0	2	15	0	0	3	3	1	1	0	1	3	1	0	0	85
STM32F303R6T6	Cortex-M4	72	32	16	0	LQFP64	51	2-3.6	7	1	1	0	2	21	0	0	3	3	1	1	0	1	3	1	0	0	85

## STM32F3系列 – Arm® Cortex®-M4模数混合型MCU(附带DSP和FPU)

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	EEPROM (Bytes)	Package	I/O	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	High Resolution Timer	ADC 12-bit Units	ADC 12-bit Channels	ADC 16-bit Units	ADC 16-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	I2C	U(S)ART	CAN	F(S)MC	USB Device	T° Max (°C )	
STM32F303R8Tx	Cortex-M4	72	64	16	0	LQFP64	51	2-3.6	7	1	1	0	2	21	0	0	3	3	1	1	0	1	3	1	0	0	105	
STM32F303CBTx	Cortex-M4	72	128	40	0	LQFP48	37	2-3.6	9	1	2	0	4	15	0	0	2	7	4	3	2	2	3	1	0	1	105	
STM32F303CCTx	Cortex-M4	72	256	48	0	LQFP48	37	2-3.6	9	1	2	0	4	15	0	0	2	7	4	3	2	2	3	1	0	1	105	
STM32F303RBTx	Cortex-M4	72	128	40	0	LQFP64	52	2-3.6	9	1	2	0	4	22	0	0	2	7	4	3	2	2	5	1	0	1	105	
STM32F303RCTx	Cortex-M4	72	256	48	0	LQFP64	52	2-3.6	9	1	2	0	4	22	0	0	2	7	4	3	2	2	5	1	0	1	105	
STM32F303VBTx	Cortex-M4	72	128	40	0	LQFP100	87	2-3.6	9	1	2	0	4	39	0	0	2	7	4	3	2	2	5	1	0	1	105	
STM32F303VCT6	Cortex-M4	72	256	48	0	LQFP100	87	2-3.6	9	1	2	0	4	39	0	0	2	7	4	3	2	2	5	1	0	1	85	
STM32F303VCYx	Cortex-M4	72	256	48	0	WLCSP100	77	2-3.6	9	1	2	0	4	32	0	0	2	7	4	3	2	2	5	1	0	1	105	
STM32F303RDTx	Cortex-M4	72	384	80	0	LQFP64	51	2-3.6	9	1	2	0	4	22	0	0	2	7	4	4	2	3	5	1	0	1	105	
STM32F303RETx	Cortex-M4	72	512	80	0	LQFP64	51	2-3.6	9	1	2	0	4	22	0	0	2	7	4	4	2	3	5	1	0	1	105	
STM32F303VDT6	Cortex-M4	72	384	80	0	LQFP100	82	2-3.6	10	1	3	0	4	39	0	0	2	7	4	4	2	3	5	1	1	1	85	
STM32F303VDH6	Cortex-M4	72	384	80	0	UFBGA100	84	2-3.6	10	1	3	0	4	39	0	0	2	7	4	4	2	3	5	1	1	1	85	
STM32F303VET6	Cortex-M4	72	512	80	0	LQFP100	82	2-3.6	10	1	3	0	4	39	0	0	2	7	4	4	2	3	5	1	1	1	85	
STM32F303VEH6	Cortex-M4	72	512	80	0	UFBGA100	84	2-3.6	10	1	3	0	4	39	0	0	2	7	4	4	2	3	5	1	1	1	85	
STM32F303VEYx	Cortex-M4	72	512	80	0	WLCSP100	77	2-3.6	10	1	3	0	4	33	0	0	2	7	4	4	2	3	5	1	1	1	105	
STM32F303ZDTx	Cortex-M4	72	384	80	0	LQFP144	115	2-3.6	10	1	3	0	4	40	0	0	2	7	4	4	2	3	5	1	1	1	105	
STM32F303ZETx	Cortex-M4	72	512	80	0	LQFP144	115	2-3.6	10	1	3	0	4	40	0	0	2	7	4	4	2	3	5	1	1	1	105	
STM32F334 Digital power Line - With high-resolution timer (217 picoseconds) and complex waveform builder plus event handler (HRTIM)																												
STM32F334K4T6	Cortex-M4	72	16	16	0	LQFP32	25	2-3.6	7	1	1	1	2	9	0	0	3	2	1	1	0	1	2	1	0	0	85	
STM32F334K6Tx	Cortex-M4	72	32	16	0	LQFP32	25	2-3.6	7	1	1	1	2	9	0	0	3	2	1	1	0	1	2	1	0	0	105	

## STM32F3系列 – Arm® Cortex®-M4模数混合型MCU(附带DSP和FPU)

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	EEPROM (Bytes)	Package	I/O	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	High Resolution Timer	ADC 12-bit Units	ADC 12-bit Channels	ADC 16-bit Units	ADC 16-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	I2C	U(S)ART	CAN	F(S)MC	USB Device	T° Max (°C)
STM32F334K8T6	Cortex-M4	72	64	16	0	LQFP32	25	2-3.6	7	1	1	1	2	9	0	0	3	2	1	1	0	1	2	1	0	0	85
STM32F334K8Ux	Cortex-M4	72	64	16	0	UFQFPN32	24	2-3.6	7	1	1	1	2	9	0	0	3	2	1	1	0	1	2	1	0	0	105
STM32F334C4T6	Cortex-M4	72	16	16	0	LQFP48	37	2-3.6	7	1	1	1	2	15	0	0	3	3	1	1	0	1	3	1	0	0	85
STM32F334C6Tx	Cortex-M4	72	32	16	0	LQFP48	37	2-3.6	7	1	1	1	2	15	0	0	3	3	1	1	0	1	3	1	0	0	105
STM32F334C8Yx	Cortex-M4	72	64	16	0	WLCSFP49	38	2-3.6	7	1	1	1	2	15	0	0	3	3	1	1	0	1	3	1	0	0	105
STM32F334C8Tx	Cortex-M4	72	64	16	0	LQFP48	37	2-3.6	7	1	1	1	2	15	0	0	3	3	1	1	0	1	3	1	0	0	105
STM32F334R6T6	Cortex-M4	72	32	16	0	LQFP64	51	2-3.6	7	1	1	1	2	21	0	0	3	3	1	1	0	1	3	1	0	0	85
STM32F334R8Tx	Cortex-M4	72	64	16	0	LQFP64	51	2-3.6	7	1	1	1	2	21	0	0	3	3	1	1	0	1	3	1	0	0	105
STM32F373 high-precision measurement Line - With 16-bit sigma-delta ADC and 7 built-in gains																											
STM32F373C8T6	Cortex-M4	72	64	16	0	LQFP48	36	2-3.6	12	2	0	0	1	9	3	8	3	2	0	3	3	2	3	1	0	1	85
STM32F373CBTx	Cortex-M4	72	128	24	0	LQFP48	36	2-3.6	12	2	0	0	1	9	3	8	3	2	0	3	3	2	3	1	0	1	105
STM32F373CCTx	Cortex-M4	72	256	32	0	LQFP48	36	2-3.6	12	2	0	0	1	9	3	8	3	2	0	3	3	2	3	1	0	1	105
STM32F373R8T6	Cortex-M4	72	64	16	0	LQFP64	52	2-3.6	12	2	0	0	1	16	3	8	3	2	0	3	3	2	3	1	0	1	85
STM32F373RBTx	Cortex-M4	72	128	24	0	LQFP64	52	2-3.6	12	2	0	0	1	16	3	8	3	2	0	3	3	2	3	1	0	1	105
STM32F373RCT6	Cortex-M4	72	256	32	0	LQFP64	52	2-3.6	12	2	0	0	1	16	3	8	3	2	0	3	3	2	3	1	0	1	85
STM32F373V8T6	Cortex-M4	72	64	16	0	LQFP100	84	2-3.6	12	2	0	0	1	16	3	21	3	2	0	3	3	2	3	1	0	1	85
STM32F373V8H6	Cortex-M4	72	64	16	0	UFBGA100	84	2-3.6	12	2	0	0	1	16	3	21	3	2	0	3	3	2	3	1	0	1	85
STM32F373VBT6	Cortex-M4	72	128	24	0	LQFP100	84	2-3.6	12	2	0	0	1	16	3	21	3	2	0	3	3	2	3	1	0	1	85
STM32F373VBHx	Cortex-M4	72	128	24	0	UFBGA100	84	2-3.6	12	2	0	0	1	16	3	21	3	2	0	3	3	2	3	1	0	1	105
STM32F373VCT6	Cortex-M4	72	256	32	0	LQFP100	84	2-3.6	12	2	0	0	1	16	3	21	3	2	0	3	3	2	3	1	0	1	85
STM32F373VCHx	Cortex-M4	72	256	32	0	UFBGA100	84	2-3.6	12	2	0	0	1	16	3	21	3	2	0	3	3	2	3	1	0	1	105

## STM32F3系列 – Arm® Cortex®-M4模数混合型MCU(附带DSP和FPU)

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	EEPROM (Bytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	High Resolution Timer	ADC 12-bit Units	ADC 12-bit Channels	ADC 16-bit Units	ADC 16-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	I2C	U(S)ART	CAN	F(S)MC	USB Device	T° Max (°C)
STM32F3x8 Low-voltage Line - 1.8V ±8%																											
STM32F318K8Ux	Cortex-M4	72	64	16	0	UFQFPN32	23	1.65-1.95	5	1	1	0	1	8	0	0	1	2	1	2	2	3	2	0	0	0	105
STM32F318C8Y6	Cortex-M4	72	64	16	0	WLCSP49	36	1.65-1.95	5	1	1	0	1	11	0	0	1	3	1	2	2	3	3	0	0	0	85
STM32F318C8T6	Cortex-M4	72	64	16	0	LQFP48	36	1.65-1.95	5	1	1	0	1	11	0	0	1	3	1	2	2	3	3	0	0	0	85
STM32F328C8T6	Cortex-M4	72	64	16	0	LQFP48	36	1.65-1.95	7	1	1	0	2	14	0	0	3	3	1	1	0	1	3	1	0	0	85
STM32F358CCT6	Cortex-M4	72	256	48	0	LQFP48	36	1.65-1.95	9	1	2	0	4	14	0	0	2	7	4	3	2	2	5	1	0	0	85
STM32F358RCT6	Cortex-M4	72	256	48	0	LQFP64	51	1.65-1.95	9	1	2	0	4	21	0	0	2	7	4	3	2	2	5	1	0	0	85
STM32F358VCT6	Cortex-M4	72	256	48	0	LQFP100	86	1.65-1.95	9	1	2	0	4	38	0	0	2	7	4	3	2	2	5	1	0	0	85
STM32F378CCT6	Cortex-M4	72	256	32	0	LQFP48	36	1.65-1.95	12	2	0	0	1	9	3	21	3	2	0	3	3	2	3	1	0	0	85
STM32F378RCT6	Cortex-M4	72	256	32	0	LQFP64	51	1.65-1.95	12	2	0	0	1	16	3	21	3	2	0	3	3	2	3	1	0	0	85
STM32F378RCY6	Cortex-M4	72	256	32	0	WLCSP66	51	1.65-1.95	12	2	0	0	1	16	3	21	3	2	0	3	3	2	3	1	0	0	85
STM32F378VCT6	Cortex-M4	72	256	32	0	LQFP100	83	1.65-1.95	12	2	0	0	1	16	3	21	3	2	0	3	3	2	3	1	0	0	85
STM32F378VCH6	Cortex-M4	72	256	32	0	UFBGA100	83	1.65-1.95	12	2	0	0	1	16	3	21	3	2	0	3	3	2	3	1	0	0	85
STM32F398VET6	Cortex-M4	72	512	80	0	LQFP100	85	1.65-1.95	10	1	3	0	4	38	0	0	2	7	4	4	2	3	5	1	1	0	85

## STM32F1系列 – Arm® Cortex®-M3基础型MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Advanced Timer (16-bit)	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	Ethernet	Segment LCD	T° Max (°C)
STM32F100 Value line – 24 MHz CPU with motor control and CEC functions																								
STM32F100C4T6	Cortex-M3	24	16	4	LQFP48	37	2-3.6	5	1	1	10	2	1	0	1	2	0	0	0	0	0	0	0	85
STM32F100C6T6	Cortex-M3	24	32	4	LQFP48	37	2-3.6	5	1	1	10	2	1	0	1	2	0	0	0	0	0	0	0	85
STM32F100C8T6	Cortex-M3	24	64	8	LQFP48	37	2-3.6	6	1	1	10	2	2	0	2	3	0	0	0	0	0	0	0	85
STM32F100CBT6	Cortex-M3	24	128	8	LQFP48	37	2-3.6	6	1	1	10	2	2	0	2	3	0	0	0	0	0	0	0	85
STM32F100R4T6	Cortex-M3	24	16	4	LQFP64	51	2-3.6	5	1	1	16	2	1	0	1	2	0	0	0	0	0	0	0	85
STM32F100R4H6	Cortex-M3	24	16	4	TFBGA64	51	2-3.6	5	1	1	16	2	1	0	1	2	0	0	0	0	0	0	0	85
STM32F100R6T6	Cortex-M3	24	32	4	LQFP64	51	2-3.6	5	1	1	16	2	1	0	1	2	0	0	0	0	0	0	0	85
STM32F100R6H6	Cortex-M3	24	32	4	TFBGA64	51	2-3.6	5	1	1	16	2	1	0	1	2	0	0	0	0	0	0	0	85
STM32F100R8T6	Cortex-M3	24	64	8	LQFP64	51	2-3.6	6	1	1	16	2	2	0	2	3	0	0	0	0	0	0	0	85
STM32F100R8H6	Cortex-M3	24	64	8	TFBGA64	51	2-3.6	6	1	1	16	2	2	0	2	3	0	0	0	0	0	0	0	85
STM32F100RBT6	Cortex-M3	24	128	8	LQFP64	51	2-3.6	6	1	1	16	2	2	0	2	3	0	0	0	0	0	0	0	85
STM32F100RBH6	Cortex-M3	24	128	8	TFBGA64	51	2-3.6	6	1	1	16	2	2	0	2	3	0	0	0	0	0	0	0	85
STM32F100V8T6	Cortex-M3	24	64	8	LQFP100	80	2-3.6	6	1	1	16	2	2	0	2	3	0	0	0	0	0	0	0	85
STM32F100VBT6	Cortex-M3	24	128	8	LQFP100	80	2-3.6	6	1	1	16	2	2	0	2	3	0	0	0	0	0	0	0	85
STM32F100RCT6	Cortex-M3	24	256	24	LQFP64	51	2-3.6	11	1	1	16	2	3	0	2	5	0	0	0	0	0	0	0	85
STM32F100RDT6	Cortex-M3	24	384	32	LQFP64	51	2-3.6	11	1	1	16	2	3	0	2	5	0	0	0	0	0	0	0	85
STM32F100RET6	Cortex-M3	24	512	32	LQFP64	51	2-3.6	11	1	1	16	2	3	0	2	5	0	0	0	0	0	0	0	85
STM32F100VCT6	Cortex-M3	24	256	24	LQFP100	80	2-3.6	11	1	1	16	2	3	0	2	5	0	0	1	0	0	0	0	85
STM32F100VDT6	Cortex-M3	24	384	32	LQFP100	80	2-3.6	11	1	1	16	2	3	0	2	5	0	0	1	0	0	0	0	85
STM32F100VET6	Cortex-M3	24	512	32	LQFP100	80	2-3.6	11	1	1	16	2	3	0	2	5	0	0	1	0	0	0	0	85



## STM32F1系列 – Arm® Cortex®-M3基础型MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Advanced Timer (16-bit)	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	Ethernet	Segment LCD	T° Max (°C)
STM32F100ZCT6	Cortex-M3	24	256	24	LQFP144	112	2-3.6	11	1	1	16	2	3	0	2	5	0	0	1	0	0	0	0	85
STM32F100ZDT6	Cortex-M3	24	384	32	LQFP144	112	2-3.6	11	1	1	16	2	3	0	2	5	0	0	1	0	0	0	0	85
STM32F100ZET6	Cortex-M3	24	512	32	LQFP144	112	2-3.6	11	1	1	16	2	3	0	2	5	0	0	1	0	0	0	0	85
STM32F101 – 36 MHz CPU, up to 1 Mbyte of Flash																								
STM32F101T4U6	Cortex-M3	36	16	4	VFQFPN36	26	2-3.6	2	0	1	10	0	1	0	1	2	0	0	0	0	0	0	0	85
STM32F101T6U6	Cortex-M3	36	32	6	VFQFPN36	26	2-3.6	2	0	1	10	0	1	0	1	2	0	0	0	0	0	0	0	85
STM32F101C4T6	Cortex-M4	36	16	4	LQFP48	37	2-3.6	2	0	1	10	0	1	0	1	2	0	0	0	0	0	0	0	85
STM32F101C6T6	Cortex-M3	36	32	6	LQFP48	37	2-3.6	2	0	1	10	0	1	0	1	2	0	0	0	0	0	0	0	85
STM32F101R4T6	Cortex-M3	36	16	4	LQFP64	51	2-3.6	2	0	1	10	0	1	0	1	2	0	0	0	0	0	0	0	85
STM32F101R6T6	Cortex-M3	36	32	6	LQFP64	51	2-3.6	2	0	1	10	0	1	0	1	2	0	0	0	0	0	0	0	85
STM32F101T8U6	Cortex-M3	36	64	10	VFQFPN36	26	2-3.6	3	0	1	10	0	1	0	1	2	0	0	0	0	0	0	0	85
STM32F101TBU6	Cortex-M3	36	128	16	VFQFPN36	26	2-3.6	3	0	1	10	0	1	0	1	2	0	0	0	0	0	0	0	85
STM32F101C8T6	Cortex-M3	36	64	10	LQFP48	37	2-3.6	3	0	1	10	0	2	0	2	3	0	0	0	0	0	0	0	85
STM32F101CBT6	Cortex-M3	36	128	16	LQFP48	37	2-3.6	3	0	1	10	0	2	0	2	3	0	0	0	0	0	0	0	85
STM32F101C8U6	Cortex-M3	36	64	10	UFQFPN48	37	2-3.6	3	0	1	10	0	2	0	2	3	0	0	0	0	0	0	0	85
STM32F101CBU6	Cortex-M3	36	128	16	UFQFPN48	37	2-3.6	3	0	1	10	0	2	0	2	3	0	0	0	0	0	0	0	85
STM32F101R8T6	Cortex-M3	36	64	10	LQFP64	51	2-3.6	3	0	1	16	0	2	0	2	3	0	0	0	0	0	0	0	85
STM32F101RBH6	Cortex-M4	36	128	16	TFBGA64	50	2-3.6	3	0	1	16	0	2	0	2	2	0	0	0	0	0	0	1	85
STM32F101RBT6	Cortex-M3	36	128	16	LQFP64	51	2-3.6	3	0	1	16	0	2	0	2	3	0	0	0	0	0	0	0	85
STM32F101V8T6	Cortex-M3	36	64	10	LQFP100	80	2-3.6	3	0	1	16	0	2	0	2	3	0	0	0	0	0	0	0	85

## STM32F1系列 – Arm® Cortex®-M3基础型MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Advanced Timer (16-bit)	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	Ethernet	Segment LCD	T° Max (°C)
STM32F101VBT6	Cortex-M3	36	128	16	LQFP100	80	2-3.6	3	0	1	16	0	2	0	2	3	0	0	0	0	0	0	0	85
STM32F101RCT6	Cortex-M3	36	256	32	LQFP64	51	2-3.6	6	0	1	16	2	3	0	2	5	0	0	0	0	0	0	0	85
STM32F101RDT6	Cortex-M3	36	384	48	LQFP64	51	2-3.6	6	0	1	16	2	3	0	2	5	0	0	0	0	0	0	0	85
STM32F101RET6	Cortex-M3	36	512	48	LQFP64	51	2-3.6	6	0	1	16	2	3	0	2	5	0	0	0	0	0	0	0	85
STM32F101VCT6	Cortex-M3	36	256	32	LQFP100	80	2-3.6	6	0	1	16	2	3	0	2	5	0	0	1	0	0	0	0	85
STM32F101VDT6	Cortex-M3	36	384	48	LQFP100	80	2-3.6	6	0	1	16	2	3	0	2	5	0	0	1	0	0	0	0	85
STM32F101VET6	Cortex-M3	36	512	48	LQFP100	80	2-3.6	6	0	1	16	2	3	0	2	5	0	0	1	0	0	0	0	85
STM32F101ZCT6	Cortex-M3	36	256	32	LQFP144	112	2-3.6	6	0	1	16	2	3	0	2	5	0	0	1	0	0	0	0	85
STM32F101ZDT6	Cortex-M3	36	384	48	LQFP144	112	2-3.6	6	0	1	16	2	3	0	2	5	0	0	1	0	0	0	0	85
STM32F101ZET6	Cortex-M3	36	512	48	LQFP144	112	2-3.6	6	0	1	16	2	3	0	2	5	0	0	1	0	0	0	0	85
STM32F101RFT6	Cortex-M3	36	768	80	LQFP64	51	2-3.6	12	0	1	16	2	3	0	2	5	0	0	0	0	0	0	0	85
STM32F101RGT6	Cortex-M3	36	1024	80	LQFP64	51	2-3.6	12	0	1	16	2	3	0	2	5	0	0	0	0	0	0	0	85
STM32F101VFT6	Cortex-M3	36	768	80	LQFP100	80	2-3.6	12	0	1	16	2	3	0	2	5	0	0	1	0	0	0	0	85
STM32F101VGT6	Cortex-M3	36	1024	80	LQFP100	80	2-3.6	12	0	1	16	2	3	0	2	5	0	0	1	0	0	0	0	85
STM32F101ZFT6	Cortex-M3	36	768	80	LQFP144	112	2-3.6	12	0	1	16	2	3	0	2	5	0	0	1	0	0	0	0	85
STM32F101ZGT6	Cortex-M3	36	1024	80	LQFP144	112	2-3.6	12	0	1	16	2	3	0	2	5	0	0	1	0	0	0	0	85
STM32F102 – 48 MHz CPU with USB FS																								
STM32F102C4T6	Cortex-M3	48	16	4	LQFP48	37	2-3.6	2	0	1	10	0	1	0	1	2	0	0	0	1	0	0	0	85
STM32F102C6T6	Cortex-M3	48	32	6	LQFP48	37	2-3.6	2	0	1	10	0	1	0	1	2	0	0	0	1	0	0	0	85
STM32F102R4T6	Cortex-M3	48	16	4	LQFP64	51	2-3.6	2	0	1	16	0	1	0	1	2	0	0	0	1	0	0	0	85
STM32F102R6T6	Cortex-M3	48	32	6	LQFP64	51	2-3.6	2	0	1	16	0	1	0	1	2	0	0	0	1	0	0	0	85

## STM32F1系列 – Arm® Cortex®-M3基础型MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Advanced Timer (16-bit)	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	Ethernet	Segment LCD	T° Max (°C)
STM32F102C8T6	Cortex-M3	48	64	10	LQFP48	37	2-3.6	3	0	1	10	0	2	0	2	3	0	0	0	1	0	0	0	85
STM32F102CBT6	Cortex-M3	48	128	16	LQFP48	37	2-3.6	3	0	1	10	0	2	0	2	3	0	0	0	1	0	0	0	85
STM32F102R8T6	Cortex-M3	48	64	10	LQFP64	51	2-3.6	3	0	1	16	0	2	0	2	3	0	0	0	1	0	0	0	85
STM32F102RBT6	Cortex-M3	48	128	16	LQFP64	51	2-3.6	3	0	1	16	0	2	0	2	3	0	0	0	1	0	0	0	85
STM32F103 – 72 MHz, up to 1 Mbyte of Flash with motor control, USB and CAN																								
STM32F103T4U6	Cortex-M3	72	16	6	VFQFPN36	26	2-3.6	3	1	2	10	0	1	0	1	2	1	0	0	1	0	0	0	85
STM32F103T6U6	Cortex-M3	72	32	10	VFQFPN36	26	2-3.6	3	1	2	10	0	1	0	1	2	1	0	0	1	0	0	0	85
STM32F103C4T6	Cortex-M3	72	16	6	LQFP48	37	2-3.6	3	1	2	10	0	1	0	1	2	1	0	0	1	0	0	0	85
STM32F103C6U6	Cortex-M3	72	32	10	UFQFPN48	37	2-3.6	3	1	2	10	0	1	0	1	2	1	0	0	1	0	0	0	85
STM32F103C6T6	Cortex-M3	72	32	10	LQFP48	37	2-3.6	3	1	2	10	0	1	0	1	2	1	0	0	1	0	0	0	85
STM32F103R4H6	Cortex-M3	72	16	6	TFBGA64	51	2-3.6	3	1	2	16	0	1	0	1	2	1	0	0	1	0	0	0	85
STM32F103R4T6	Cortex-M3	72	16	6	LQFP64	51	2-3.6	3	1	2	16	0	1	0	1	2	1	0	0	1	0	0	0	85
STM32F103R6H6	Cortex-M3	72	32	10	TFBGA64	51	2-3.6	3	1	2	16	0	1	0	1	2	1	0	0	1	0	0	0	85
STM32F103R6T6	Cortex-M3	72	32	10	LQFP64	51	2-3.6	3	1	2	16	0	1	0	1	2	1	0	0	1	0	0	0	85
STM32F103T8U6	Cortex-M3	72	64	20	VFQFPN36	26	2-3.6	4	1	2	10	0	1	0	1	2	1	0	0	1	0	0	0	85
STM32F103TBU6	Cortex-M3	72	128	20	VFQFPN36	26	2-3.6	4	1	2	10	0	1	0	1	2	1	0	0	1	0	0	0	85
STM32F103C8T6	Cortex-M3	72	64	20	LQFP48	37	2-3.6	4	1	2	10	0	2	0	2	3	1	0	0	1	0	0	0	85
STM32F103CBT6	Cortex-M3	72	128	20	LQFP48	37	2-3.6	4	1	2	10	0	2	0	2	3	1	0	0	1	0	0	0	85
STM32F103CBU6	Cortex-M3	72	128	20	UFQFPN48	37	2-3.6	4	1	2	10	0	2	0	2	3	1	0	0	1	0	0	0	85
STM32F103R8T6	Cortex-M3	72	64	20	LQFP64	51	2-3.6	4	1	2	16	0	2	0	2	3	1	0	0	1	0	0	0	85
STM32F103R8H6	Cortex-M3	72	64	20	TFBGA64	51	2-3.6	4	1	2	16	0	2	0	2	3	1	0	0	1	0	0	0	85

## STM32F1系列 – Arm® Cortex®-M3基础型MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Advanced Timer (16-bit)	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	Ethernet	Segment LCD	T° Max (°C)
STM32F103RBT6	Cortex-M3	72	128	20	LQFP64	51	2-3.6	4	1	2	16	0	2	0	2	3	1	0	0	1	0	0	0	85
STM32F103RBH6	Cortex-M3	72	128	20	TFBGA64	51	2-3.6	4	1	2	16	0	2	0	2	3	1	0	0	1	0	0	0	85
STM32F103V8T6	Cortex-M3	72	64	20	LQFP100	80	2-3.6	4	1	2	16	0	2	0	2	3	1	0	0	1	0	0	0	85
STM32F103V8H6	Cortex-M3	72	64	20	LFBGA100	80	2-3.6	4	1	2	16	0	2	0	2	3	1	0	0	1	0	0	0	85
STM32F103VBT6	Cortex-M3	72	128	20	LQFP100	80	2-3.6	4	1	2	16	0	2	0	2	3	1	0	0	1	0	0	0	85
STM32F103VBH6	Cortex-M3	72	128	20	LFBGA100	80	2-3.6	4	1	2	16	0	2	0	2	3	1	0	0	1	0	0	0	85
STM32F103VBI6	Cortex-M3	72	128	20	UFBGA100	80	2-3.6	4	1	2	16	0	2	0	2	3	1	0	0	1	0	0	0	85
STM32F103RCT6	Cortex-M3	72	256	48	LQFP64	51	2-3.6	8	2	3	16	2	3	2	2	5	1	1	0	1	0	0	0	85
STM32F103RDT6	Cortex-M3	72	384	64	LQFP64	51	2-3.6	8	2	3	16	2	3	2	2	5	1	1	0	1	0	0	0	85
STM32F103RET6	Cortex-M3	72	512	64	LQFP64	51	2-3.6	8	2	3	16	2	3	2	2	5	1	1	0	1	0	0	0	85
STM32F103RCY6	Cortex-M3	72	256	48	WLCSP64	51	2-3.6	8	2	3	16	2	3	2	2	5	1	1	0	1	0	0	0	85
STM32F103RDY6	Cortex-M3	72	384	64	WLCSP64	51	2-3.6	8	2	3	16	2	3	2	2	5	1	1	0	1	0	0	0	85
STM32F103REY6	Cortex-M3	72	512	64	WLCSP64	51	2-3.6	8	2	3	16	2	3	2	2	5	1	1	0	1	0	0	0	85
STM32F103VCT6	Cortex-M3	72	256	48	LQFP100	80	2-3.6	8	2	3	16	2	3	2	2	5	1	1	1	1	0	0	0	85
STM32F103VDT6	Cortex-M3	72	384	64	LQFP100	80	2-3.6	8	2	3	16	2	3	2	2	5	1	1	1	1	0	0	0	85
STM32F103VET6	Cortex-M3	72	512	64	LQFP100	80	2-3.6	8	2	3	16	2	3	2	2	5	1	1	1	1	0	0	0	85
STM32F103VCH6	Cortex-M3	72	256	48	LFBGA100	80	2-3.6	8	2	3	16	2	3	2	2	5	1	1	1	1	0	0	0	85
STM32F103VDH6	Cortex-M3	72	384	64	LFBGA100	80	2-3.6	8	2	3	16	2	3	2	2	5	1	1	1	1	0	0	0	85
STM32F103VEH6	Cortex-M3	72	512	64	LFBGA100	80	2-3.6	8	2	3	16	2	3	2	2	5	1	1	1	1	0	0	0	85
STM32F103ZCT6	Cortex-M3	72	256	48	LQFP144	112	2-3.6	8	2	3	21	2	3	2	2	5	1	1	1	1	0	0	0	85
STM32F103ZDT6	Cortex-M3	72	384	64	LQFP144	112	2-3.6	8	2	3	21	2	3	2	2	5	1	1	1	1	0	0	0	85

## STM32F1系列 – Arm® Cortex®-M3基础型MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Advanced Timer (16-bit)	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	Ethernet	Segment LCD	T° Max (°C)
STM32F103ZET6	Cortex-M3	72	512	64	LQFP144	112	2-3.6	8	2	3	21	2	3	2	2	5	1	1	1	1	0	0	0	85
STM32F103ZCH6	Cortex-M3	72	256	48	LFBGA144	112	2-3.6	8	2	3	21	2	3	2	2	5	1	1	1	1	0	0	0	85
STM32F103ZDH6	Cortex-M3	72	384	64	LFBGA144	112	2-3.6	8	2	3	21	2	3	2	2	5	1	1	1	1	0	0	0	85
STM32F103ZEH6	Cortex-M3	72	512	64	LFBGA144	112	2-3.6	8	2	3	21	2	3	2	2	5	1	1	1	1	0	0	0	85
STM32F103RFT6	Cortex-M3	72	768	96	LQFP64	51	2-3.6	14	2	3	16	2	3	2	2	5	1	1	0	1	0	0	0	85
STM32F103RGT6	Cortex-M3	72	1024	96	LQFP64	51	2-3.6	14	2	3	16	2	3	2	2	5	1	1	0	1	0	0	0	85
STM32F103VFT6	Cortex-M3	72	768	96	LQFP100	80	2-3.6	14	2	3	16	2	3	2	2	5	1	1	1	1	0	0	0	85
STM32F103VGT6	Cortex-M3	72	1024	96	LQFP100	80	2-3.6	14	2	3	16	2	3	2	2	5	1	1	1	1	0	0	0	85
STM32F103ZFT6	Cortex-M3	72	768	96	LQFP144	112	2-3.6	14	2	3	21	2	3	2	2	5	1	1	1	1	0	0	0	85
STM32F103ZGT6	Cortex-M3	72	1024	96	LQFP144	112	2-3.6	14	2	3	21	2	3	2	2	5	1	1	1	1	0	0	0	85
STM32F103ZFH6	Cortex-M3	72	768	96	LFBGA144	112	2-3.6	14	2	3	21	2	3	2	2	5	1	1	1	1	0	0	0	85
STM32F103ZGH6	Cortex-M3	72	1024	96	LFBGA144	112	2-3.6	14	2	3	21	2	3	2	2	5	1	1	1	1	0	0	0	85
<b>STM32F105/107 – 72 MHz CPU with Ethernet MAC, CAN and USB 2.0 OTG</b>																								
STM32F105R8T6	Cortex-M3	72	64	64	LQFP64	51	2-3.6	6	1	2	16	2	3	2	2	5	2	0	0	0	1	0	0	85
STM32F105RBT6	Cortex-M3	72	128	64	LQFP64	51	2-3.6	6	1	2	16	2	3	2	2	5	2	0	0	0	1	0	0	85
STM32F105RCT6	Cortex-M3	72	256	64	LQFP64	51	2-3.6	6	1	2	16	2	3	2	2	5	2	0	0	0	1	0	0	85
STM32F105V8H6	Cortex-M3	72	64	64	LFBGA100	80	2-3.6	6	1	2	16	2	3	2	2	5	2	0	0	0	1	0	1	85
STM32F105V8T6	Cortex-M3	72	64	64	LQFP100	80	2-3.6	6	1	2	16	2	3	2	2	5	2	0	0	0	1	0	0	85
STM32F105VBH6	Cortex-M3	72	128	64	LFBGA100	80	2-3.6	6	1	2	16	2	3	2	2	5	2	0	0	0	1	0	0	85
STM32F105VBT6	Cortex-M3	72	128	64	LQFP100	80	2-3.6	6	1	2	16	2	3	2	2	5	2	0	0	0	1	0	0	85
STM32F105VCT6	Cortex-M3	72	256	64	LQFP100	80	2-3.6	6	1	2	16	2	3	2	2	5	2	0	0	0	1	0	0	85

## STM32F1系列 – Arm® Cortex®-M3基础型MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	I/O	VDD	Timer (16-bit)	Advanced Timer (16-bit)	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	Ethernet	Segment LCD	T° Max (°C)
STM32F107RBT6	Cortex-M3	72	128	64	LQFP64	51	2-3.6	6	1	2	16	2	3	2	1	5	2	0	0	0	1	1	0	85
STM32F107RCT6	Cortex-M3	72	256	64	LQFP64	51	2-3.6	6	1	2	16	2	3	2	1	5	2	0	0	0	1	1	0	85
STM32F107VBT6	Cortex-M3	72	128	64	LQFP100	80	2-3.6	6	1	2	16	2	3	2	1	5	2	0	0	0	1	1	0	85
STM32F107VCT6	Cortex-M3	72	256	64	LQFP100	80	2-3.6	6	1	2	16	2	3	2	1	5	2	0	0	0	1	1	0	85
STM32F107VCH6	Cortex-M3	72	256	64	LFBGA100	80	2-3.6	6	1	2	16	2	3	2	1	5	2	0	0	0	1	1	0	85

## STM32F0系列 – Arm® Cortex®-M0入门级MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	CAN	USB Device	T° Max (°C)
STM32F0x0 Value Line																					
STM32F030F4P6	Cortex-M0	48	16	4	TSSOP20	15	2.4-3.6	5	0	1	1	11	0	0	1	0	1	1	0	0	85
STM32F030K6T6	Cortex-M0	48	32	4	LQFP32	26	2.4-3.6	5	0	1	1	12	0	0	1	0	1	1	0	0	85
STM32F030C6T6	Cortex-M0	48	32	4	LQFP48	39	2.4-3.6	5	0	1	1	12	0	0	1	0	1	1	0	0	85
STM32F030C8T6	Cortex-M0	48	64	8	LQFP48	39	2.4-3.6	7	0	1	1	12	0	0	2	0	2	2	0	0	85
STM32F030CCT6	Cortex-M0	48	256	32	LQFP48	37	2.4-3.6	8	0	1	1	12	0	0	2	0	2	6	0	0	85
STM32F030R8T6	Cortex-M0	48	64	8	LQFP64	55	2.4-3.6	7	0	1	1	18	0	0	2	0	2	2	0	0	85
STM32F030RCT6	Cortex-M0	48	256	32	LQFP64	51	2.4-3.6	8	0	1	1	18	0	0	2	0	2	6	0	0	85
STM32F070F6P6	Cortex-M0	48	32	6	TSSOP20	15	2.4-3.6	5	0	1	1	11	0	0	1	0	1	2	0	1	85
STM32F070C6T6	Cortex-M0	48	32	6	LQFP48	37	2.4-3.6	5	0	1	1	12	0	0	1	0	1	2	0	1	85
STM32F070CBT6	Cortex-M0	48	128	16	LQFP48	37	2.4-3.6	8	0	1	1	12	0	0	2	0	2	4	0	1	85
STM32F070RBT6	Cortex-M0	48	128	16	LQFP64	51	2.4-3.6	8	0	1	1	18	0	0	2	0	2	4	0	1	85
STM32F0x1 Access Line																					
STM32F031F4P6	Cortex-M0	48	16	4	TSSOP20	15	2-3.6	5	1	1	1	12	0	0	1	1	1	1	0	0	85
STM32F031F6P6	Cortex-M0	48	32	4	TSSOP20	15	2-3.6	5	1	1	1	12	0	0	1	1	1	1	0	0	85
STM32F031E6Y6	Cortex-M0	48	32	4	WLCSP25	20	2-3.6	5	1	1	1	13	0	0	1	1	1	1	0	0	85
STM32F031G4U6	Cortex-M0	48	16	4	UFQFPN28	23	2-3.6	5	1	1	1	13	0	0	1	1	1	1	0	0	85
STM32F031G6U6	Cortex-M0	48	32	4	UFQFPN28	23	2-3.6	5	1	1	1	13	0	0	1	1	1	1	0	0	85
STM32F031K4U6	Cortex-M0	48	16	4	UFQFPN32	27	2-3.6	5	1	1	1	13	0	0	1	1	1	1	0	0	85
STM32F031K6U6	Cortex-M0	48	32	4	UFQFPN32	27	2-3.6	5	1	1	1	13	0	0	1	1	1	1	0	0	85
STM32F031K6T6	Cortex-M0	48	32	4	LQFP32	25	2-3.6	5	1	1	1	13	0	0	1	1	1	1	0	0	85

## STM32F0系列 – Arm® Cortex®-M0入门级MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	CAN	USB Device	T° Max (°C)
STM32F031C4T6	Cortex-M0	48	16	4	LQFP48	39	2-3.6	5	1	1	1	13	0	0	1	1	1	1	0	0	85
STM32F031C6T6	Cortex-M0	48	32	4	LQFP48	39	2-3.6	5	1	1	1	13	0	0	1	1	1	1	0	0	85
STM32F051K4T6	Cortex-M0	48	16	8	LQFP32	25	2-3.6	7	1	1	1	13	1	2	1	1	1	1	0	0	85
STM32F051K4U6	Cortex-M0	48	16	8	UFQFPN32	27	2-3.6	7	1	1	1	13	1	2	1	1	1	1	0	0	85
STM32F051K6T6	Cortex-M0	48	32	8	LQFP32	25	2-3.6	7	1	1	1	13	1	2	1	1	1	2	0	0	85
STM32F051K6U6	Cortex-M0	48	32	8	UFQFPN32	27	2-3.6	7	1	1	1	13	1	2	1	1	1	2	0	0	85
STM32F051K8T6	Cortex-M0	48	64	8	LQFP32	25	2-3.6	7	1	1	1	13	1	2	1	1	1	2	0	0	85
STM32F051K8U6	Cortex-M0	48	64	8	UFQFPN32	27	2-3.6	7	1	1	1	13	1	2	1	1	1	2	0	0	85
STM32F051T8Y6	Cortex-M0	48	64	8	WLCSP36	29	2-3.6	7	1	1	1	13	1	2	1	1	1	2	0	0	85
STM32F051C4T6	Cortex-M0	48	16	8	LQFP48	39	2-3.6	7	1	1	1	13	1	2	1	1	1	1	0	0	85
STM32F051C4U6	Cortex-M0	48	16	8	UFQFPN48	39	2-3.6	7	1	1	1	13	1	2	1	1	1	1	0	0	85
STM32F051C6T6	Cortex-M0	48	32	8	LQFP48	39	2-3.6	7	1	1	1	13	1	2	1	1	1	2	0	0	85
STM32F051C6U6	Cortex-M0	48	32	8	UFQFPN48	39	2-3.6	7	1	1	1	13	1	2	1	1	1	2	0	0	85
STM32F051C8T6	Cortex-M0	48	64	8	LQFP48	39	2-3.6	7	1	1	1	13	1	2	2	1	2	2	0	0	85
STM32F051C8U6	Cortex-M0	48	64	8	UFQFPN48	39	2-3.6	7	1	1	1	13	1	2	2	1	2	2	0	0	85
STM32F051R4T6	Cortex-M0	48	16	8	LQFP64	55	2-3.6	7	1	1	1	19	1	2	2	1	1	1	0	0	85
STM32F051R6T6	Cortex-M0	48	32	8	LQFP64	55	2-3.6	7	1	1	1	19	1	2	2	1	1	2	0	0	85
STM32F051R8T6	Cortex-M0	48	64	8	LQFP64	55	2-3.6	7	1	1	1	19	1	2	2	1	2	1	0	0	85
STM32F051R8H6	Cortex-M0	48	64	8	UFBGA64	55	2-3.6	7	1	1	1	19	1	2	2	1	2	2	0	0	85
STM32F071C8T6	Cortex-M0	48	64	16	LQFP48	37	2-3.6	8	1	1	1	13	2	2	2	2	2	4	0	0	85



## STM32F0系列 – Arm® Cortex®-M0入门级MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	CAN	USB Device	T° Max (°C)
STM32F071C8U6	Cortex-M0	48	64	16	UFQFPN48	37	2-3.6	8	1	1	1	13	2	2	2	2	2	4	0	0	85
STM32F071CBY6	Cortex-M0	48	128	16	WLCSP49	37	2-3.6	8	1	1	1	13	2	2	2	2	2	4	0	0	85
STM32F071CBT6	Cortex-M0	48	128	16	LQFP48	37	2-3.6	8	1	1	1	13	2	2	2	2	2	4	0	0	85
STM32F071CBU6	Cortex-M0	48	128	16	UFQFPN48	37	2-3.6	8	1	1	1	13	2	2	2	2	2	4	0	0	85
STM32F071RBT6	Cortex-M0	48	128	16	LQFP64	51	2-3.6	8	1	1	1	19	2	2	2	2	2	4	0	0	85
STM32F071V8H6	Cortex-M0	48	64	16	UFBGA100	87	2-3.6	8	1	1	1	19	2	2	2	2	2	4	0	0	85
STM32F071V8T6	Cortex-M0	48	64	16	LQFP100	87	2-3.6	8	1	1	1	19	2	2	2	2	2	4	0	0	85
STM32F071VBH6	Cortex-M0	48	128	16	UFBGA100	87	2-3.6	8	1	1	1	19	2	2	2	2	2	4	0	0	85
STM32F071VBT6	Cortex-M0	48	128	16	LQFP100	87	2-3.6	8	1	1	1	19	2	2	2	2	2	4	0	0	85
STM32F091CBT6	Cortex-M0	48	128	32	LQFP48	38	2-3.6	8	1	1	1	13	2	2	2	2	2	6	1	0	85
STM32F091CBU6	Cortex-M0	48	128	32	UFQFPN48	38	2-3.6	8	1	1	1	13	2	2	2	2	2	6	1	0	85
STM32F091CCT6	Cortex-M0	48	256	32	LQFP48	38	2-3.6	8	1	1	1	13	2	2	2	2	2	6	1	0	85
STM32F091CCU6	Cortex-M0	48	256	32	UFQFPN48	38	2-3.6	8	1	1	1	13	2	2	2	2	2	6	1	0	85
STM32F091RBT6	Cortex-M0	48	128	32	LQFP64	52	2-3.6	8	1	1	1	19	2	2	2	2	2	8	1	0	85
STM32F091RCT6	Cortex-M0	48	256	32	LQFP64	52	2-3.6	8	1	1	1	19	2	2	2	2	2	8	1	0	85
STM32F091RCH6	Cortex-M0	48	256	32	UFBGA64	52	2-3.6	8	1	1	1	19	2	2	2	2	2	8	1	0	85
STM32F091RCY6	Cortex-M0	48	256	32	WLCSP64	52	2-3.6	8	1	1	1	19	2	2	2	2	2	8	1	0	85
STM32F091VBT6	Cortex-M0	48	128	32	LQFP100	88	2-3.6	8	1	1	1	19	2	2	2	2	2	8	1	0	85
STM32F091VCT6	Cortex-M0	48	256	32	LQFP100	88	2-3.6	8	1	1	1	19	2	2	2	2	2	8	1	0	85
STM32F091VCH6	Cortex-M0	48	256	32	UFBGA100	88	2-3.6	8	1	1	1	19	2	2	2	2	2	8	1	0	85

## STM32F0系列 – Arm® Cortex®-M0入门级MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	CAN	USB Device	T° Max (°C)
STM32F0x2 USB Line - Crystal-less USB 2.0 & CAN																					
STM32F042F4P6	Cortex-M0	48	16	6	TSSOP20	16	2-3.6	5	1	1	1	12	0	0	1	1	1	2	1	1	85
STM32F042F6P6	Cortex-M0	48	32	6	TSSOP20	16	2-3.6	5	1	1	1	12	0	0	1	1	1	2	1	1	85
STM32F042G4U6	Cortex-M0	48	16	6	UFQFPN28	24	2-3.6	5	1	1	1	13	0	0	1	1	1	2	1	1	85
STM32F042G6U6	Cortex-M0	48	32	6	UFQFPN28	24	2-3.6	5	1	1	1	13	0	0	1	1	1	2	1	1	85
STM32F042K4T6	Cortex-M0	48	16	6	LQFP32	26	2-3.6	5	1	1	1	13	0	0	1	1	1	2	1	1	85
STM32F042K4U6	Cortex-M0	48	16	6	UFQFPN32	28	2-3.6	5	1	1	1	13	0	0	1	1	1	2	1	1	85
STM32F042K6T6	Cortex-M0	48	32	6	LQFP32	26	2-3.6	5	1	1	1	13	0	0	1	1	1	2	1	1	85
STM32F042K6U6	Cortex-M0	48	32	6	UFQFPN32	28	2-3.6	5	1	1	1	13	0	0	1	1	1	2	1	1	85
STM32F042T6Y6	Cortex-M0	48	32	6	WLCSP36	30	2-3.6	5	1	1	1	13	0	0	1	1	1	2	1	1	85
STM32F042C4T6	Cortex-M0	48	16	6	LQFP48	38	2-3.6	5	1	1	1	13	0	0	2	1	1	2	1	1	85
STM32F042C4U6	Cortex-M0	48	16	6	UFQFPN48	38	2-3.6	5	1	1	1	13	0	0	2	1	1	2	1	1	85
STM32F042C6T6	Cortex-M0	48	32	6	LQFP48	38	2-3.6	5	1	1	1	13	0	0	2	1	1	2	1	1	85
STM32F042C6U6	Cortex-M0	48	32	6	UFQFPN48	38	2-3.6	5	1	1	1	13	0	0	2	1	1	2	1	1	85
STM32F072C8T6	Cortex-M0	48	64	16	LQFP48	37	2-3.6	8	1	1	1	13	2	2	2	2	2	4	1	1	85
STM32F072C8U6	Cortex-M0	48	64	16	UFQFPN48	37	2-3.6	8	1	1	1	13	2	2	2	2	2	4	1	1	85
STM32F072CBY6	Cortex-M0	48	128	16	WLCSP49	37	2-3.6	8	1	1	1	13	2	2	2	2	2	4	1	1	85
STM32F072CBT6	Cortex-M0	48	128	16	LQFP48	37	2-3.6	8	1	1	1	13	2	2	2	2	2	4	1	1	85
STM32F072CBU6	Cortex-M0	48	128	16	UFQFPN48	37	2-3.6	8	1	1	1	13	2	2	2	2	2	4	1	1	85
STM32F072R8T6	Cortex-M0	48	64	16	LQFP64	51	2-3.6	8	1	1	1	19	2	2	2	2	2	4	1	1	85
STM32F072RBH6	Cortex-M0	48	128	16	UFBGA64	51	2-3.6	8	1	1	1	19	2	2	2	2	2	4	1	1	85

## STM32F0系列 – Arm® Cortex®-M0入门级MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	CAN	USB Device	T° Max (°C)
STM32F072RBT6	Cortex-M0	48	128	16	LQFP64	51	2-3.6	8	1	1	1	19	2	2	2	2	2	4	1	1	85
STM32F072V8H6	Cortex-M0	48	64	16	UFPGA100	87	2-3.6	8	1	1	1	19	2	2	2	2	2	4	1	1	85
STM32F072V8T6	Cortex-M0	48	64	16	LQFP100	87	2-3.6	8	1	1	1	19	2	2	2	2	2	4	1	1	85
STM32F072VBH6	Cortex-M0	48	128	16	UFPGA100	87	2-3.6	8	1	1	1	19	2	2	2	2	2	4	1	1	85
STM32F072VBT6	Cortex-M0	48	128	16	LQFP100	87	2-3.6	8	1	1	1	19	2	2	2	2	2	4	1	1	85
STM32F0x8 Low-voltage Line - 1.8V ±8%																					
STM32F038F6P6	Cortex-M0	48	32	4	TSSOP20	14	1.65-1.95	5	1	1	1	11	0	0	1	1	1	1	0	0	85
STM32F038E6Y6	Cortex-M0	48	32	4	WLCSP25	19	1.65-1.95	5	1	1	1	12	0	0	1	1	1	1	0	0	85
STM32F038G6U6	Cortex-M0	48	32	4	UFQFPN28	22	1.65-1.95	5	1	1	1	12	0	0	1	1	1	1	0	0	85
STM32F038K6U6	Cortex-M0	48	32	4	UFQFPN32	26	1.65-1.95	5	1	1	1	13	0	0	1	1	1	1	0	0	85
STM32F038C6T6	Cortex-M0	48	32	4	LQFP48	38	1.65-1.95	5	1	1	1	13	0	0	1	1	1	1	0	0	85
STM32F048G6U6	Cortex-M0	48	32	6	UFQFPN28	23	1.65-1.95	5	1	1	1	13	0	0	1	1	1	2	0	1	85
STM32F048T6Y6	Cortex-M0	48	32	6	WLCSP36	29	1.65-1.95	5	1	1	1	13	0	0	1	1	1	2	0	1	85
STM32F048C6U6	Cortex-M0	48	32	6	UFQFPN48	37	1.65-1.95	5	1	1	1	13	0	0	2	1	1	2	0	1	85
STM32F058T8Y6	Cortex-M0	48	64	8	WLCSP36	28	1.65-1.95	7	1	1	1	13	1	2	1	1	2	2	0	0	85
STM32F058C8U6	Cortex-M0	48	64	8	UFQFPN48	38	1.65-1.95	7	1	1	1	13	1	2	2	1	2	2	0	0	85
STM32F058R8H6	Cortex-M0	48	64	8	UFPGA64	54	1.65-1.95	7	1	1	1	19	1	2	2	1	2	2	0	0	85
STM32F058R8T6	Cortex-M0	48	64	8	LQFP64	54	1.65-1.95	7	1	1	1	19	1	2	2	1	2	2	0	0	85
STM32F078CBT6	Cortex-M0	48	128	16	LQFP48	36	1.65-1.95	8	1	1	1	13	2	2	2	2	2	4	0	1	85
STM32F078CBU6	Cortex-M0	48	128	16	UFQFPN48	36	1.65-1.95	8	1	1	1	13	2	2	2	2	2	4	0	1	85
STM32F078C8Y6	Cortex-M0	48	128	16	WLCSP49	36	1.65-1.95	8	1	1	1	13	2	2	2	2	2	4	0	1	85

## STM32F0系列 – Arm® Cortex®-M0入门级MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	CAN	USB Device	T° Max (°C)
STM32F078RBH6	Cortex-M0	48	128	16	UFPGA64	50	1.65-1.95	8	1	1	1	19	2	2	2	2	2	4	0	1	85
STM32F078RBT6	Cortex-M0	48	128	16	LQFP64	50	1.65-1.95	8	1	1	1	19	2	2	2	2	2	4	0	1	85
STM32F078VBH6	Cortex-M0	48	128	16	UFPGA100	86	1.65-1.95	8	1	1	1	19	2	2	2	2	2	4	0	1	85
STM32F078VBT6	Cortex-M0	48	128	16	LQFP100	86	1.65-1.95	8	1	1	1	19	2	2	2	2	2	4	0	1	85
STM32F098CCT6	Cortex-M0	48	256	32	LQFP48	37	1.65-1.95	8	1	1	1	13	2	2	2	2	2	6	1	0	85
STM32F098CCU6	Cortex-M0	48	256	32	UFQFPN48	37	1.65-1.95	8	1	1	1	13	2	2	2	2	2	6	1	0	85
STM32F098RCH6	Cortex-M0	48	256	32	UFPGA64	51	1.65-1.95	8	1	1	1	19	2	2	2	2	2	8	1	0	85
STM32F098RCT6	Cortex-M0	48	256	32	LQFP64	51	1.65-1.95	8	1	1	1	19	2	2	2	2	2	8	1	0	85
STM32F098RCY6	Cortex-M0	48	256	32	WLCSP64	51	1.65-1.95	8	1	1	1	19	2	2	2	2	2	8	1	0	85
STM32F098VCT6	Cortex-M0	48	256	32	LQFP100	87	1.65-1.95	8	1	1	1	19	2	2	2	2	2	8	1	0	85
STM32F098VCH6	Cortex-M0	48	256	32	UFPGA100	87	1.65-1.95	8	1	1	1	19	2	2	2	2	2	8	1	0	85

## STM32N6系列 – Arm® Cortex®-M55超高性能旗舰 AI MCU

																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																									</
--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	----

## STM32N6系列 – Arm® Cortex®-M55超高性能旗舰 AI MCU

Commercial Product Code	Image Signal Processor	NPU AI/NN Hardware Accelerator	Core	Flash (Kbytes)		RAM (Kbytes)	Package	IO	VDD	Advanced Timer (16-bit)				ADC 12-bit Channels				M-SPI	I2S	SPI	MIPI-CSI	ADC 12-bit Units	LPTimer	I2C	I3C	USART	LPUART	CAN	SDIO	F(S)MC	USB Device	USB HS OTG	Ethernet	Video HW Accelerator	JPG Codec	3D GPU	TFT LCD	SAI	SPDIFRX	DCMI	TrustZone	Math Accelerator	OTFDEC	PKA	AES/DES	SHA/HMAC	T° Max (°C)																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																												
				Frequency (MHz)																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																							

## STM32N6系列 – Arm® Cortex®-M55超高性能旗舰 AI MCU

Commercial Product Code	Image Signal Processor	NPU AI/NN Hardware Accelerator	Core	Flash (Kbytes)	Frequency (MHz)	RAM (Kbytes)	Package	IO	VDD	Advanced Timer (16-bit)	Timer (32-bit)	Timer (16-bit)	LPTimer	ADC 12-bit Channels	ADC 12-bit Units	MIP-CSI	SPI	I2S	M-SPI	I2C	I3C	UART	USART	CAN	SDIO	F(S)MC	USB Device	USB HS OTG	Ethernet	Video HW Accelerator	JPEG Codec	3D GPU	TFT LCD	SAI	SPDIFRX	DFSDM	DCMI	SWPMI	TrustZone	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC	T° Max (°C)			
STM32N657A0	Yes	600 GOPS	Cortex -M55	800	0	4200	VFBGA 169 6x6x1.0 P 0.4mm	90	1.71 -3.6	13	4	1	1	2	20	1	6	1	1[OCTO]	3	2	3	3	1	3 [FD]	0	1	2	2	1Gbps (IEEE 1588)	1	H.264 encode	Y	Y	N	1	2	1	1	1	1	Y	Y	Y	Y	Y	Y	125
STM32N657B0	Yes	600 GOPS	Cortex -M55	800	0	4200	VFBGA 198 10x10x1 P 0.65 mm	126	1.71 -3.6	13	4	1	4	2	20	1	6	3	1[OCTO] + 1[HEXA]*	4	2	4	5	1	3 [FD]	1	1	2	2	1Gbps (IEEE 1588)	1	H.264 encode	Y	Y	N	1	2	1	1	1	1	Y	Y	Y	Y	Y	Y	125
STM32N657I0	Yes	600 GOPS	Cortex -M55	800	0	4200	VFBGA 178 12x12x1 P 0.8 mm	106	1.71 -3.6	13	4	1	2	2	20	1	6	3	1[OCTO]	4	2	4	4	1	3 [FD]	1	1	2	2	1Gbps (IEEE 1588)	1	H.264 encode	Y	Y	N	1	2	1	1	1	1	Y	Y	Y	Y	Y	Y	125
STM32N657L0	Yes	600 GOPS	Cortex -M55	800	0	4200	VFBGA 223 10x10x1 P 0.5 mm	144	1.71 -3.6	13	4	1	4	2	20	1	6	3	1[OCTO] + 1[HEXA]	4	2	5	5	1	3 [FD]	2	1	2	2	1Gbps (IEEE 1588)	1	H.264 encode	Y	Y	N	1	2	1	1	1	1	Y	Y	Y	Y	Y	Y	125
STM32N657X0	Yes	600 GOPS	Cortex -M55	800	0	4200	VFBGA 264 14x14x1 P 0.8 mm	165	1.71 -3.6	13	4	2	5	2	20	1	6	3	1[OCTO] + 1[HEXA]	4	2	5	5	1	3 [FD]	2	1	2	2	1Gbps (IEEE 1588)	1	H.264 encode	Y	Y	N	1	2	1	1	1	1	Y	Y	Y	Y	Y	Y	125
STM32N657Z0	Yes	600 GOPS	Cortex -M55	800	0	4200	VFBGA 142 8x8x1 P 0.5 mm	75	1.71 -3.6	13	4	0	1	2	20	1	5	0	1[OCTO]	3	2	2	3	1	3 [FD]	0	1	2	2	1Gbps (IEEE 1588)	1	H.264 encode	Y	Y	N	1	2	1	1	1	1	Y	Y	Y	Y	Y	Y	125

# STM32H7系列 – Arm® Cortex®-M7/Cortex®-M7+M4超高性能/Cortex®-M7 Boot Flash 高性能MCU

|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|

\*Y=Yes, N=N/A



# STM32H7系列 – Arm® Cortex®-M7/Cortex®-M7+M4超高性能/Cortex®-M7 Boot Flash 高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM	E2PROM	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	High Resolution Timer	ADC 12-bit Units	ADC 12-bit Channels	ADC 16-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	M-SPI	I2C	U(S)ART	LPUART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	MDIO	JPEG Codec	GPU	3D GPU	TFT LCD	MIPI DSI	SAI	SPDIFRX	DFSDM	DCMI	SWPMI	Math Accelerator	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC	T° Max (°C)	
STM32H730VBT6	Cortex -M7	550	128	564	0	LQFP100	80	1.71-3.6	12	4	2	5	0	1	4	2	26	2	2	2	5	4	2[OCTO]	5	10	1	3 [FD]	2	1	1	1	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	Y	N	Y	Y	85
STM32H730VBH6	Cortex -M7	550	128	564	0	TFBGA100	80	1.62-3.6	12	4	2	5	0	1	17	2	26	2	2	2	5	4	2[OCTO]	5	10	1	3 [FD]	2	1	1	1	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	Y	N	Y	Y	85
STM32H730ZBT6	Cortex -M7	550	128	564	0	LQFP144	112	1.62-3.6	12	4	2	5	0	1	12	2	30	2	2	2	6	4	2[OCTO]	5	10	1	3 [FD]	2	1	1	1	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	Y	N	Y	Y	85
STM32H730ZBI6	Cortex -M7	550	128	564	0	UFBGA144	114	1.62-3.6	12	4	2	5	0	1	17	2	34	2	2	2	6	4	2[OCTO]	5	10	1	3 [FD]	2	1	1	1	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	Y	N	Y	Y	85
STM32H730ABI6Q	Cortex -M7	550	128	564	0	UFBGA169	121	1.62-3.6	12	4	2	5	0	1	17	2	38	2	2	2	4	4	2[OCTO]	5	10	1	3 [FD]	2	1	1	1	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	Y	N	Y	Y	85
STM32H730IBK6Q	Cortex -M7	550	128	564	0	UFBGA176	128	1.62-3.6	12	4	2	5	0	1	17	2	38	2	2	2	6	4	2[OCTO]	5	10	1	3 [FD]	2	1	1	1	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	Y	N	Y	Y	85
STM32H730IBT6Q	Cortex -M7	550	128	564	0	UFBGA176	119	1.62-3.6	12	4	2	5	0	1	12	2	30	2	2	2	6	4	2[OCTO]	5	10	1	3 [FD]	2	1	1	1	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	Y	N	Y	Y	85
STM32H742_743_753 Single Core Performance Line																																																		
STM32H742VGT6	Cortex -M7	480	1024	692	0	LQFP100	82	1.71-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	N	Y	N	0	0	4	1	1	1	1	N	Y	N	N	N	N	85
STM32H742VGH6	Cortex -M7	480	1024	692	0	TFBGA100	82	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	N	Y	N	0	0	4	1	1	1	1	N	Y	N	N	N	N	85
STM32H742ZGT6	Cortex -M7	480	1024	692	0	LQFP144	114	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	N	Y	N	0	0	4	1	1	1	1	N	Y	N	N	N	N	85
STM32H742AGI6	Cortex -M7	480	1024	692	0	UFBGA169	131	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	N	Y	N	0	0	4	1	1	1	1	N	Y	N	N	N	N	85

\*Y=Yes, N=N/A

# STM32H7系列 – Arm® Cortex®-M7/Cortex®-M7+M4超高性能/Cortex®-M7 Boot Flash 高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM	E2PROM	Package	IO	VDD	Peripherals																T° Max (°C)																								
									Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LP Timer	High Resolution Timer	ADC 12-bit Units	ADC 12-bit Channels	ADC 16-bit Units	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	M-SPI	I2C	U(S)ART		LP UART	CAN	SDIO	F(S)MC	USB FS Host/OTG	USB HS OTG	Ethernet	MDIO	JPEG Codec	GPU	3D GPU	TFT LCD	MIPI DSI	SAI	SPDIFRX	DFSDM	DCMI	SWPMI	Math Accelerator	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC
STM32H742IGT6	Cortex-M7	480	1024	692	0	LQFP176	140	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	N	Y	N	0	0	4	1	1	1	N	Y	N	N	N	N	85
STM32H742IGI6	Cortex-M7	480	1024	692	0	UFBGA176	140	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	N	Y	N	0	0	4	1	1	1	N	Y	N	N	N	N	85
STM32H742BGT6	Cortex-M7	480	1024	692	0	LQFP208	168	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	N	Y	N	0	0	4	1	1	1	N	Y	N	N	N	N	85
STM32H742XGH6	Cortex-M7	480	1024	692	0	TFBGA240	168	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	N	Y	N	0	0	4	1	1	1	N	Y	N	N	N	N	85
STM32H742VIT6	Cortex-M7	480	2048	692	0	LQFP100	82	1.71-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	N	Y	N	0	0	4	1	1	1	N	Y	N	N	N	N	85
STM32H742VIH6	Cortex-M7	480	2048	692	0	TFBGA100	82	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	N	Y	N	0	0	4	1	1	1	N	Y	N	N	N	N	85
STM32H742ZIT6	Cortex-M7	480	2048	692	0	LQFP144	114	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	N	Y	N	0	0	4	1	1	1	N	Y	N	N	N	N	85
STM32H742AII6	Cortex-M7	480	2048	692	0	UFBGA169	131	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	N	Y	N	0	0	4	1	1	1	N	Y	N	N	N	N	85
STM32H742IIT6	Cortex-M7	480	2048	692	0	LQFP176	140	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	N	Y	N	0	0	4	1	1	1	N	Y	N	N	N	N	85
STM32H742III6	Cortex-M7	480	2048	692	0	UFBGA176	140	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	N	Y	N	0	0	4	1	1	1	N	Y	N	N	N	N	85
STM32H742BIT6	Cortex-M7	480	2048	692	0	LQFP208	168	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	N	Y	N	0	0	4	1	1	1	N	Y	N	N	N	N	85

\*Y=Yes, N=N/A

# STM32H7系列 – Arm® Cortex®-M7/Cortex®-M7+M4超高性能/Cortex®-M7 Boot Flash 高性能MCU

																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																													</
--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	----

\*Y=Yes, N=N/A

# STM32H7系列 – Arm® Cortex®-M7/Cortex®-M7+M4超高性能/Cortex®-M7 Boot Flash 高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM	E2PROM	Package	IO	VDD	Peripherals																T° Max (°C)																								
									Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LP Timer	High Resolution Timer	ADC 12-bit Units	ADC 12-bit Channels	ADC 16-bit Units	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	M-SPI	I2C	U(S)ART		LP UART	CAN	SDIO	F(S)MC	USB FS Host/OTG	USB HS OTG	Ethernet	MDIO	JPEG Codec	GPU	3D GPU	TFT LCD	MIPI DSI	SAI	SPDIFRX	DFSDM	DCMI	SWPMI	Math Accelerator	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC
STM32H743ZIT6	Cortex-M7	480	2048	1060	0	LQFP144	114	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	0	4	1	1	1	N	Y	N	N	N	N	85
STM32H743AI16	Cortex-M7	480	2048	1060	0	UFBGA169	131	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	0	4	1	1	1	N	Y	N	N	N	N	85
STM32H743IIT6	Cortex-M7	480	2048	1060	0	LQFP176	140	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	0	4	1	1	1	N	Y	N	N	N	N	85
STM32H743III6	Cortex-M7	480	2048	1060	0	UFBGA176	140	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	0	4	1	1	1	N	Y	N	N	N	N	85
STM32H743BIT6	Cortex-M7	480	2048	1060	0	LQFP208	168	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	0	4	1	1	1	N	Y	N	N	N	N	85
STM32H743XI16	Cortex-M7	480	2048	1060	0	TFBGA240	168	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	0	4	1	1	1	N	Y	N	N	N	N	85
STM32H753VIT6	Cortex-M7	480	2048	1060	0	LQFP100	82	1.71-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	0	4	1	1	1	N	Y	N	N	Y	Y	85
STM32H753VI16	Cortex-M7	480	2048	1060	0	TFBGA100	82	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	0	4	1	1	1	N	Y	N	N	Y	Y	85
STM32H753ZIT6	Cortex-M7	480	2048	1060	0	LQFP144	114	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	0	4	1	1	1	N	Y	N	N	Y	Y	85
STM32H753AI16	Cortex-M7	480	2048	1060	0	UFBGA169	131	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	0	4	1	1	1	N	Y	N	N	Y	Y	85
STM32H753IIT6	Cortex-M7	480	2048	1060	0	LQFP176	140	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	0	4	1	1	1	N	Y	N	N	Y	Y	85

\*Y=Yes, N=N/A

## STM32H7系列 – Arm® Cortex®-M7/Cortex®-M7+M4超高性能/Cortex®-M7 Boot Flash 高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM	E2PROM	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LP Timer	High Resolution Timer	ADC 12-bit Units	ADC 16-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	M-SPI	I2C	U(S)ART	LP UART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	MDIO	JPEG Codec	GPU	3D GPU	TFT LCD	MIPI DSI	SAI	SPDIFRX	DFSDM	DCMI	SWPMI	Math Accelerator	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC	T° Max (°C)		
STM32H753III6	Cortex -M7	480	2048	1060	0	UFBGA176	140	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	0	4	1	1	1	1	N	Y	N	N	Y	Y	85
STM32H753BIT6	Cortex -M7	480	2048	1060	0	LQFP208	168	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	0	4	1	1	1	1	N	Y	N	N	Y	Y	85
STM32H753XIH6	Cortex -M7	480	2048	1060	0	TFBGA240	168	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	0	4	1	1	1	1	N	Y	N	N	Y	Y	85
STM32H745_755 Dual Core Industrial Line																																																		
STM32H745ZGTx	M7 & M4	480 & 240	1024	1060	0	LQFP144	97	1.62-3.6	12	2	2	5	1	0	0	3	23	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	0	4	1	1	1	1	N	Y	N	N	N	N	125
STM32H745IGTx	M7 & M4	480 & 240	1024	1060	0	LQFP176	119	1.62-3.6	12	2	2	5	1	0	0	3	28	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	0	4	1	1	1	1	N	Y	N	N	N	N	125
STM32H745IGKx	M7 & M4	480 & 240	1024	1060	0	UFBGA176	128	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	0	4	1	1	1	1	N	Y	N	N	N	N	125
STM32H745BGTx	M7 & M4	480 & 240	1024	1060	0	LQFP208	148	1.62-3.6	12	2	2	5	1	0	0	3	32	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	0	4	1	1	1	1	N	Y	N	N	N	N	125
STM32H745XGHx	M7 & M4	480 & 240	1024	1060	0	TFBGA240	168	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	0	4	1	1	1	1	N	Y	N	N	N	N	125
STM32H745ZITx	M7 & M4	480 & 240	2048	1060	0	LQFP144	97	1.62-3.6	12	2	2	5	1	0	0	3	23	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	0	4	1	1	1	1	N	Y	N	N	N	N	125
STM32H745IITx	M7 & M4	480 & 240	2048	1060	0	LQFP176	119	1.62-3.6	12	2	2	5	1	0	0	3	28	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	0	4	1	1	1	1	N	Y	N	N	N	N	125
STM32H745IIXx	M7 & M4	480 & 240	2048	1060	0	UFBGA176	128	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	0	4	1	1	1	1	N	Y	N	N	N	N	125

\*Y=Yes, N=N/A

# STM32H7系列 – Arm® Cortex®-M7/Cortex®-M7+M4超高性能/Cortex®-M7 Boot Flash 高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM	E2PROM	Package	IO	VDD	Timer (16-bit)	Advanced Timer (32-bit)	LPTimer	High Resolution Timer	ADC 12-bit Channels	ADC 16-bit Units	ADC 16-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	M-SPI	I2C	U(S)ART	LPUART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	MDIO	JPEG Codec	GPU	3D GPU	TFT LCD	MIPI DSI	SAI	SPDIFRX	DFSDM	DCMI	SWPMI	Math Accelerator	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC	T° Max (°C)				
STM32H745BITx	M7 & M4	480 & 240	2048	1060	0	LQFP208	148	1.62-3.6	12	2	2	5	1	0	0	3	32	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	0	4	1	1	1	1	N	Y	N	N	N	N	125		
STM32H745XIHx	M7 & M4	480 & 240	2048	1060	0	TFBGA240	168	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	0	4	1	1	1	1	N	Y	N	N	N	N	125		
STM32H755ZITx	M7 & M4	480 & 240	2048	1060	0	LQFP144	97	1.62-3.6	12	2	2	5	1	0	0	3	23	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	0	4	1	1	1	1	N	Y	N	N	Y	Y	125		
STM32H755IITx	M7 & M4	480 & 240	2048	1060	0	LQFP176	119	1.62-3.6	12	2	2	5	1	0	0	3	28	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	0	4	1	1	1	1	N	Y	N	N	Y	Y	125		
STM32H755IIKx	M7 & M4	480 & 240	2048	1060	0	UFBGA176	128	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	0	4	1	1	1	1	N	Y	N	N	Y	Y	125		
STM32H755BITx	M7 & M4	480 & 240	2048	1060	0	LQFP208	148	1.62-3.6	12	2	2	5	1	0	0	3	32	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	0	4	1	1	1	1	N	Y	N	N	Y	Y	125		
STM32H755XIHx	M7 & M4	480 & 240	2048	1060	0	TFBGA240	168	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	0	4	1	1	1	1	N	Y	N	N	Y	Y	125		
STM32H747_757 Dual Core MIPI_DSI Graphic Line																																																				
STM32H747AGI6	M7 & M4	480 & 240	1024	1060	0	UFBGA169	112	1.62-3.6	12	2	2	5	1	0	0	3	28	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	1	4	1	1	1	1	N	Y	N	N	N	N	85		
STM32H747IGT6	M7 & M4	480 & 240	1024	1060	0	LQFP176	119	1.62-3.6	12	2	2	5	1	0	0	3	28	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	1	4	1	1	1	1	N	Y	N	N	N	N	85		
STM32H747BGT6	M7 & M4	480 & 240	1024	1060	0	LQFP208	148	1.62-3.6	12	2	2	5	1	0	0	3	32	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	1	4	1	1	1	1	N	Y	N	N	N	N	85		
STM32H747XGH6	M7 & M4	480 & 240	1024	1060	0	TFBGA240	168	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	1	4	1	1	1	1	N	Y	N	N	N	N	85		

\*Y=Yes, N=N/A

# STM32H7系列 – Arm® Cortex®-M7/Cortex®-M7+M4超高性能/Cortex®-M7 Boot Flash 高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM	E2PROM	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	High Resolution Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	MDIO	JPEG Codec	GPU	3D GPU	TFT LCD	MIPI DSI	SAI	SPDIFRX	DFSDM	DCMI	SWPMI	Math Accelerator	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC	T° Max (°C)																																																		
																																															STM32H747ZIY6	M7 & M4	480 & 240	2048	1060	0	WLCSP156	99	1.62-3.6	12	2	2	5	1	0	0	3	23	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	1	4	1	1	1	1	N	Y	N	N	N	N	85
																																															STM32H747AIH6	M7 & M4	480 & 240	2048	1060	0	UFBGA169	112	1.62-3.6	12	2	2	5	1	0	0	3	28	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	1	4	1	1	1	1	N	Y	N	N	N	N	85
																																															STM32H747IIT6	M7 & M4	480 & 240	2048	1060	0	LQFP176	119	1.62-3.6	12	2	2	5	1	0	0	3	28	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	1	4	1	1	1	1	N	Y	N	N	N	N	85
																																															STM32H747BIT6	M7 & M4	480 & 240	2048	1060	0	LQFP208	148	1.62-3.6	12	2	2	5	1	0	0	3	32	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	1	4	1	1	1	1	N	Y	N	N	N	N	85
																																															STM32H747XIH6	M7 & M4	480 & 240	2048	1060	0	TFBGA240	168	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	1	4	1	1	1	1	N	Y	N	N	N	N	85
																																															STM32H757ZIY6	M7 & M4	480 & 240	2048	1060	0	WLCSP156	99	1.62-3.6	12	2	2	5	1	0	0	3	23	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	1	4	1	1	1	1	N	Y	N	N	Y	Y	85
																																															STM32H757AIH6	M7 & M4	480 & 240	2048	1060	0	UFBGA169	112	1.62-3.6	12	2	2	5	1	0	0	3	28	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	1	4	1	1	1	1	N	Y	N	N	Y	Y	85
																																															STM32H757IIT6	M7 & M4	480 & 240	2048	1060	0	LQFP176	119	1.62-3.6	12	2	2	5	1	0	0	3	28	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	1	4	1	1	1	1	N	Y	N	N	Y	Y	85
																																															STM32H757BIT6	M7 & M4	480 & 240	2048	1060	0	LQFP208	148	1.62-3.6	12	2	2	5	1	0	0	3	32	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	1	4	1	1	1	1	N	Y	N	N	Y	Y	85
STM32H757XIH6	M7 & M4	480 & 240	2048	1060	0	TFBGA240	168	1.62-3.6	12	2	2	5	1	0	0	3	36	2	2	2	6	3	1[QUAD]	4	8	1	2 [FD]	2	1	1	1	1	1	Y	Y	N	1	1	4	1	1	1	1	N	Y	N	N	Y	Y	85																																															
STM32H7A3_7B3 Single Core Graphic Line																																																																																																	
STM32H7A3RIT6	Cortex-M7	280	2048	1380	0	LQFP64	49	1.62-3.6	12	2	2	3	0	0	0	2	16	3	1	1	4	4	2[OCTO]	3	7	1	2 [FD]	2	0	1	1	0	1	Y	Y	N	1	0	1	1	2	1	1	N	Y	N	N	N	N	85																																															

\*Y=Yes, N=N/A

# STM32H7系列 – Arm® Cortex®-M7/Cortex®-M7+M4超高性能/Cortex®-M7 Boot Flash 高性能MCU

																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																						</
--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	----

\*Y=Yes, N=N/A



# STM32H7系列 – Arm® Cortex®-M7/Cortex®-M7+M4超高性能/Cortex®-M7 Boot Flash 高性能MCU

	T° Max (°C )	SHA/HMAC	AES/DES	PKA	OTFDEC	TRNG	Math Accelerator	SWPMI	DCMI	DFSDM	SPI/IFRX	SAI	MIPI DSI	TFT LCD	3D GPU	GPU	JPEG Codec	MDIO	Ethernet	USB HS OTG	USB FS Host/OTG	F(S)MC	SDIO	CAN	LPUART	U(S)ART	I2C	M-SPI	I2S	SPI	OPAMP	COMP	DAC 12-bit Channels	ADC 16-bit Channels	ADC 16-bit Units	ADC 12-bit Channels	ADC 12-bit Units	High Resolution Timer	LPTimer	Advanced Timer (16-bit)	Timer (32-bit)	Timer (16-bit)	VDD	IO	Package	E2PROM	RAM	Flash (Kbytes)	Frequency (MHz)	Core	Commercial Product Code		
STM32H7A3ZGT6	85	N	N	N	N	N	Y	N	1	2	1	2	0	1	N	Y	Y	1	0	1	1	0	2	1	1	10	4	2[OCTO]	4	6	4	6	2	2	3	20	2	0	0	0	0	3	2	2	1.62-3.6	112	LQFP144	0	1380	1024	280	Cortex-M7	STM32H7A3ZGT6
STM32H7A3ZIT6Q	85	N	N	N	N	Y	N	1	2	2	1	2	0	1	N	Y	Y	1	0	1	1	0	2	1	10	4	2[OCTO]	4	6	4	6	2	2	3	18	2	0	0	0	3	2	2	1.62-3.6	97	LQFP144	0	1380	2048	280	Cortex-M7	STM32H7A3ZIT6Q		
STM32H7A3ZGT6Q	85	N	N	N	N	Y	N	1	2	2	1	2	0	1	N	Y	Y	1	0	1	1	0	2	1	10	4	2[OCTO]	4	6	4	6	2	2	3	18	2	0	0	0	3	2	2	1.62-3.6	97	LQFP144	0	1380	1024	280	Cortex-M7	STM32H7A3ZGT6Q		
STM32H7A3AII6Q	85	N	N	N	N	Y	N	1	2	2	1	2	0	1	N	Y	Y	1	0	1	1	1	2	1	10	4	2[OCTO]	4	6	4	6	2	2	3	24	2	0	0	0	3	2	2	1.62-3.6	121	UFBGA169	0	1380	2048	280	Cortex-M7	STM32H7A3AII6Q		
STM32H7A3AGI6Q	85	N	N	N	N	Y	N	1	2	2	1	2	0	1	N	Y	Y	1	0	1	1	1	2	1	10	4	2[OCTO]	4	6	4	6	2	2	3	24	2	0	0	0	3	2	2	1.62-3.6	121	UFBGA169	0	1380	1024	280	Cortex-M7	STM32H7A3AGI6Q		
STM32H7A3IIK6	85	N	N	N	N	Y	N	1	2	2	1	2	0	1	N	Y	Y	1	0	1	1	1	2	1	10	4	2[OCTO]	4	6	4	6	2	2	2	20	2	0	0	0	3	2	2	1.62-3.6	138	UFBGA176	0	1380	2048	280	Cortex-M7	STM32H7A3IIK6		
STM32H7A3IGK6	85	N	N	N	N	Y	N	1	2	2	1	2	0	1	N	Y	Y	1	0	1	1	1	2	1	10	4	2[OCTO]	4	6	4	6	2	2	3	20	3	0	0	0	3	2	2	1.62-3.6	138	UFBGA176	0	1380	1024	280	Cortex-M7	STM32H7A3IGK6		
STM32H7A3IIT6	85	N	N	N	N	Y	N	1	2	2	1	2	0	1	N	Y	Y	1	0	1	1	1	2	1	10	4	2[OCTO]	4	6	4	6	2	2	3	20	3	0	0	0	3	2	2	1.62-3.6	138	LQFP176	0	1380	2048	280	Cortex-M7	STM32H7A3IIT6		
STM32H7A3IGT6	85	N	N	N	N	Y	N	1	2	2	1	2	0	1	N	Y	Y	1	0	1	1	1	2	1	10	4	2[OCTO]	4	6	4	6	2	2	3	20	3	0	0	0	3	2	2	1.62-3.6	138	LQFP176	0	1380	1024	280	Cortex-M7	STM32H7A3IGT6		
STM32H7A3IIK6Q	85	N	N	N	N	Y	N	1	2	2	1	2	0	1	N	Y	Y	1	0	1	1	1	2	1	10	4	2[OCTO]	4	6	4	6	2	2	3	24	3	0	0	0	3	2	2	1.62-3.6	128	UFBGA176	0	1380	2048	280	Cortex-M7	STM32H7A3IIK6Q		
STM32H7A3IGK6Q	85	N	N	N	N	Y	N	1	2	2	1	2	0	1	N	Y	Y	1	0	1	1	1	2	1	10	4	2[OCTO]	4	6	4	6	2	2	3	24	3	0	0	0	3	2	2	1.62-3.6	128	UFBGA176	0	1380	1024	280	Cortex-M7	STM32H7A3IGK6Q		

\*Y=Yes, N=N/A

# STM32H7系列 – Arm® Cortex®-M7/Cortex®-M7+M4超高性能/Cortex®-M7 Boot Flash 高性能MCU

																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																							</
--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	----

\*Y=Yes, N=N/A

# STM32H7系列 – Arm® Cortex®-M7/Cortex®-M7+M4超高性能/Cortex®-M7 Boot Flash 高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM	E2PROM	Package	IO	VDD	Analog & Mixed-Signal																Digital & Communication																T° Max (°C)									
									Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	High Resolution Timer	ADC 12-bit Units	ADC 16-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	M-SPI	I2C	U(S)ART	LPUART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	MDIO	JPEG Codec	GPU	3D GPU	TFT LCD	MIP1 DSI	SAI	SPDIFRX	DSDM	DCMI		SWPMI	Math Accelerator	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC		
STM32H7B3QIY6Q	Cortex-M7	280	2048	1380	0	WLCSP132	87	1.62-3.6	12	2	2	3	0	0	0	2	17	3	2	2	5	4	2[OCTO]	4	10	1	2 [FD]	2	1	1	1	0	1	Y	Y	N	1	0	2	1	2	1	1	N	Y	Y	N	Y	Y	85
STM32H7B3ZIT6	Cortex-M7	280	2048	1380	0	LQFP144	112	1.62-3.6	12	2	2	3	0	0	0	2	20	3	2	2	6	4	2[OCTO]	4	10	1	2 [FD]	2	1	1	1	0	1	Y	Y	N	1	0	2	1	2	1	1	N	Y	Y	N	Y	Y	85
STM32H7B3ZIT6Q	Cortex-M7	280	2048	1380	0	LQFP144	97	1.62-3.6	12	2	2	3	0	0	0	2	18	3	2	2	6	4	2[OCTO]	4	10	1	2 [FD]	2	1	1	1	0	1	Y	Y	N	1	0	2	1	2	1	1	N	Y	Y	N	Y	Y	85
STM32H7B3AII6Q	Cortex-M7	280	2048	1380	0	UFBGA169	121	1.62-3.6	12	2	2	3	0	0	0	2	24	3	2	2	6	4	2[OCTO]	4	10	1	2 [FD]	2	1	1	1	0	1	Y	Y	N	1	0	2	1	2	1	1	N	Y	Y	N	Y	Y	85
STM32H7B3IIK6	Cortex-M7	280	2048	1380	0	UFBGA176	138	1.62-3.6	12	2	2	3	0	0	0	2	20	2	2	2	6	4	2[OCTO]	4	10	1	2 [FD]	2	1	1	1	0	1	Y	Y	N	1	0	2	1	2	1	1	N	Y	Y	N	Y	Y	85
STM32H7B3IIT6	Cortex-M7	280	2048	1380	0	LQFP176	138	1.62-3.6	12	2	2	3	0	0	0	2	20	3	2	2	6	4	2[OCTO]	4	10	1	2 [FD]	2	1	1	1	0	1	Y	Y	N	1	0	2	1	2	1	1	N	Y	Y	N	Y	Y	85
STM32H7B3IIK6Q	Cortex-M7	280	2048	1380	0	UFBGA176	128	1.62-3.6	12	2	2	3	0	0	0	2	24	3	2	2	6	4	2[OCTO]	4	10	1	2 [FD]	2	1	1	1	0	1	Y	Y	N	1	0	2	1	2	1	1	N	Y	Y	N	Y	Y	85
STM32H7B3IIT6Q	Cortex-M7	280	2048	1380	0	LQFP176	119	1.62-3.6	12	2	2	3	0	0	0	2	20	3	2	2	6	4	2[OCTO]	4	10	1	2 [FD]	2	1	1	1	0	1	Y	Y	N	1	0	2	1	2	1	1	N	Y	Y	N	Y	Y	85
STM32H7B3NIH6	Cortex-M7	280	2048	1380	0	TFBGA216	166	1.62-3.6	12	2	2	3	0	0	0	2	20	3	2	2	6	4	2[OCTO]	4	10	1	2 [FD]	2	1	1	1	0	1	Y	Y	N	1	0	2	1	2	1	1	N	Y	Y	N	Y	Y	85
STM32H7B3LIH6Q	Cortex-M7	280	2048	1380	0	TFBGA225	168	1.62-3.6	12	2	2	3	0	0	0	2	24	3	2	2	6	4	2[OCTO]	4	10	1	2 [FD]	2	1	1	1	0	1	Y	Y	N	1	0	2	1	2	1	1	N	Y	Y	N	Y	Y	85
STM32H723_733_725_735 Access Line																																																		
STM32H723VET6	Cortex-M7	550	512	564	0	LQFP100	80	1.71-3.6	12	4	2	5	0	1	4	2	26	2	2	2	5	4	2[OCTO]	5	10	1	3 [FD]	2	1	1	1	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	N	N	N	N	85

\*Y=Yes, N=N/A

# STM32H7系列 – Arm® Cortex®-M7/Cortex®-M7+M4超高性能/Cortex®-M7 Boot Flash 高性能MCU

|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|

\*Y=Yes, N=N/A

# STM32H7系列 – Arm® Cortex®-M7/Cortex®-M7+M4超高性能/Cortex®-M7 Boot Flash 高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM	E2PROM	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	High Resolution Timer	ADC 12-bit Units	ADC 16-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	M-SPI	I2C	U(S)ART	LPUART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	MDIO	JPEG Codec	GPU	3D GPU	TFT LCD	MIPI DSI	SAI	SPDIFRX	DFSDM	DCMI	SWPMI	Math Accelerator	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC	T° Max (°C)	
STM32H725REVx	Cortex-M7	550	512	564	0	VFQFPN68	46	1.71-3.6	12	4	2	5	0	1	2	2	2	2	2	4	4	1[QUAD]	4	7	1	2 [FD]	2	1	1	0	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	N	N	N	N	125
STM32H725RGVx	Cortex-M7	550	1024	564	0	VFQFPN68	46	1.71-3.6	12	4	2	5	0	1	2	2	26	2	2	4	4	1[QUAD]	4	7	1	2 [FD]	2	1	1	0	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	N	N	N	N	125
STM32H725VETx	Cortex-M7	550	512	564	0	LQFP100	67	1.71-3.6	12	4	2	5	0	1	4	2	26	2	2	5	4	2[QUAD]	5	8	1	3 [FD]	2	1	1	1	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	N	N	N	N	125
STM32H725VGTx	Cortex-M7	550	1024	564	0	LQFP100	67	1.71-3.6	12	4	2	5	0	1	4	2	26	2	2	5	4	2[QUAD]	5	8	1	3 [FD]	2	1	1	1	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	N	N	N	N	125
STM32H725VEHx	Cortex-M7	550	512	564	0	TFBGA100	74	1.62-3.6	12	4	2	5	0	1	17	2	26	2	2	5	4	2[OCTO]	5	10	1	3 [FD]	2	1	1	1	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	N	N	N	N	125
STM32H725VGHx	Cortex-M7	550	1024	564	0	TFBGA100	74	1.62-3.6	12	4	2	5	0	1	17	2	26	2	2	5	4	2[OCTO]	5	10	1	3 [FD]	2	1	1	1	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	N	N	N	N	125
STM32H725VGy6	Cortex-M7	550	1024	564	0	WLCSP115	67	1.62-3.6	12	4	2	5	0	1	17	2	26	2	2	6	4	2[QUAD]	5	8	1	3 [FD]	2	1	1	0	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	N	N	N	N	85
STM32H725ZETx	Cortex-M7	550	512	564	0	LQFP144	97	1.62-3.6	12	4	2	5	0	1	9	2	28	2	2	6	4	2[OCTO]	5	10	1	3 [FD]	2	1	1	1	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	N	N	N	N	125
STM32H725ZGTx	Cortex-M7	550	1024	564	0	LQFP144	97	1.62-3.6	12	4	2	5	0	1	9	2	28	2	2	6	4	2[OCTO]	5	10	1	3 [FD]	2	1	1	1	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	N	N	N	N	125
STM32H725AEIx	Cortex-M7	550	512	564	0	UFBGA169	121	1.62-3.6	12	4	2	5	0	1	17	2	38	2	2	4	4	2[OCTO]	5	10	1	3 [FD]	2	1	1	1	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	N	N	N	N	125
STM32H725AGIx	Cortex-M7	550	1024	564	0	UFBGA169	121	1.62-3.6	12	4	2	5	0	1	17	2	38	2	2	4	4	2[OCTO]	5	10	1	3 [FD]	2	1	1	1	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	N	N	N	N	125

\*Y=Yes, N=N/A

# STM32H7系列 – Arm® Cortex®-M7/Cortex®-M7+M4超高性能/Cortex®-M7 Boot Flash 高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM	E2PROM	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LP Timer	High Resolution Timer	ADC 12-bit Units	ADC 16-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	M-SPI	I2C	U(S)ART	LPUART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	MDIO	JPEG Codec	GPU	3D GPU	TFT LCD	MIPI DSI	SAI	SPDIFRX	DFSDM	DCMI	SWPMI	Math Accelerator	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC	T° Max (°C)		
STM32H725IEKx	Cortex-M7	550	512	564	0	UFBGA176	128	1.62-3.6	12	4	2	5	0	1	17	2	38	2	2	2	6	4	2[OCTO]	5	10	1	3 [FD]	2	1	1	1	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	N	N	N	N	125
STM32H725IGKx	Cortex-M7	550	1024	564	0	UFBGA176	128	1.62-3.6	12	4	2	5	0	1	17	2	38	2	2	2	6	4	2[OCTO]	5	10	1	3 [FD]	2	1	1	1	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	N	N	N	N	125
STM32H725IETx	Cortex-M7	550	512	564	0	LQFP176	119	1.62-3.6	12	4	2	5	0	1	12	2	30	2	2	2	6	4	2[OCTO]	5	10	1	3 [FD]	2	1	1	1	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	N	N	N	N	125
STM32H725IGTx	Cortex-M7	550	1024	564	0	LQFP176	119	1.62-3.6	12	4	2	5	0	1	12	2	30	2	2	2	6	4	2[OCTO]	5	10	1	3 [FD]	2	1	1	1	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	N	N	N	N	125
STM32H735RGVx	Cortex-M7	550	1024	564	0	VFQFPN68	46	1.71-3.6	12	4	2	5	0	1	2	2	26	2	2	2	4	4	1[QUAD]	4	7	1	2 [FD]	2	1	1	0	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	Y	N	Y	Y	125
STM32H735VGTx	Cortex-M7	550	1024	564	0	LQFP100	67	1.71-3.6	12	4	2	5	0	1	4	2	26	2	2	2	5	4	2[QUAD]	5	8	1	3 [FD]	2	1	1	1	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	Y	N	Y	Y	125
STM32H735VGHx	Cortex-M7	550	1024	564	0	TFBGA100	74	1.62-3.6	12	4	2	5	0	1	17	2	26	2	2	2	5	4	2[OCTO]	5	10	1	3 [FD]	2	1	1	1	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	Y	N	Y	Y	125
STM32H735VGY6	Cortex-M7	550	1024	564	0	WLCSP115	67	1.62-3.6	12	4	2	5	0	1	17	2	26	2	2	2	6	4	2[QUAD]	5	8	1	3 [FD]	2	1	1	0	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	Y	N	Y	Y	85
STM32H735ZGTx	Cortex-M7	550	1024	564	0	LQFP144	97	1.62-3.6	12	4	2	5	0	1	9	2	28	2	2	2	6	4	2[OCTO]	5	10	1	3 [FD]	2	1	1	1	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	Y	N	Y	Y	125
STM32H735AGIx	Cortex-M7	550	1024	564	0	UFBGA169	121	1.62-3.6	12	4	2	5	0	1	17	2	38	2	2	2	4	4	2[OCTO]	5	10	1	3 [FD]	2	1	1	1	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	Y	N	Y	Y	125
STM32H735IGKx	Cortex-M7	550	1024	564	0	UFBGA176	128	1.62-3.6	12	4	2	5	0	1	17	2	38	2	2	2	6	4	2[OCTO]	5	10	1	3 [FD]	2	1	1	1	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	Y	N	Y	Y	125

\*Y=Yes, N=N/A

# STM32H7系列 – Arm® Cortex®-M7/Cortex®-M7+M4超高性能/Cortex®-M7 Boot Flash 高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM	E2PROM	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	High Resolution Timer	ADC 12-bit Units	ADC 16-bit Channels	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	M-SPI	I2C	U(S)ART	LPUART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	MDIO	JPEG Codec	GPU	3D GPU	TFT LCD	MIPI DSI	SAI	SPDIFRX	DFSDM	DCMI	SWPMI	Math Accelerator	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC	T° Max (°C)			
STM32H735IGTx	Cortex-M7	550	1024	564	0	LQFP176	119	1.62-3.6	12	4	2	5	0	1	12	2	30	2	2	2	6	4	2[OCTO]	5	10	1	3[FD]	2	1	1	1	1	1	N	Y	N	1	0	2	1	1	1	1	Y	Y	Y	N	Y	Y	125		
STM32H7R3_7R7_7S3_7S7 Boot Flash Line																																																				
STM32H7R3A8I6	Cortex-M7	600	64	620	0	UFBGA169	116	1.71-3.6	7	4	1	5	0	2	16	0	0	0	0	0	6	4	1[OCTO]	3/1	7	1	2[FD]	2	1	1	1	1	1	Y	N	N	0	0	2	1	0	1	1	Y	Y	N	N	N	N	85		
STM32H7R3I8K6	Cortex-M7	600	64	620	0	UFBGA176+25	122	1.71-3.6	7	4	1	5	0	2	18	0	0	0	0	0	6	4	1[OCTO]	3/1	7	1	2[FD]	2	1	1	1	1	1	Y	N	N	0	0	2	1	0	1	1	Y	Y	N	N	N	N	85		
STM32H7R3I8T6	Cortex-M7	600	64	620	0	LQFP176	119	1.71-3.6	7	4	1	5	0	2	17	0	0	0	0	0	6	4	1[OCTO]	3/1	7	1	2[FD]	2	1	1	1	1	1	Y	N	N	0	0	2	1	0	1	1	Y	Y	N	N	N	N	85		
STM32H7R3L8H6	Cortex-M7	600	64	620	0	TFBGA225	152	1.71-3.6	7	4	1	5	0	2	20	0	0	0	0	0	6	4	2[OCTO]	3/1	7	1	2[FD]	2	1	1	1	1	1	Y	N	N	0	0	2	1	0	1	1	Y	Y	N	N	N	N	85		
STM32H7R3L8H6H	Cortex-M7	600	64	620	0	TFBGA225	150	1.71-3.6	7	4	1	5	0	2	20	0	0	0	0	0	6	4	1[OCTO]+1[HEXA]	3/1	7	1	2[FD]	2	1	1	1	1	1	Y	N	N	0	0	2	1	0	1	1	Y	Y	N	N	N	N	85		
STM32H7R3R8V6	Cortex-M7	600	64	620	0	VQFN68	45	1.71-3.6	6	2	1	3	0	2	10	0	0	0	0	0	4	3	1[OCTO]	3/1	6	1	2[FD]	0	1	1	0	0	1	Y	N	N	0	0	1	0	0	0	1	Y	Y	N	N	N	N	85		
STM32H7R3V8H6	Cortex-M7	600	64	620	0	TFBGA100	63	1.71-3.6	7	1	1	3	0	2	11	0	0	0	0	0	5	4	1[OCTO]	3/1	5	1	2[FD]	1	1	1	1	0	1	Y	N	N	0	0	1	0	0	0	1	Y	Y	N	N	N	N	85		
STM32H7R3V8T6	Cortex-M7	600	64	620	0	LQFP100	67	1.71-3.6	7	2	1	3	0	2	12	0	0	0	0	0	5	4	1[OCTO]	3/1	6	1	2[FD]	1	1	1	1	0	1	Y	N	N	0	0	1	0	0	0	1	Y	Y	N	N	N	N	85		
STM32H7R3V8Y6	Cortex-M7	600	64	620	0	WLCSP101	65	1.71-3.6	5	1	1	3	0	2	11	0	0	0	0	0	5	4	1[OCTO]	3/1	5	1	2[FD]	1	1	1	1	0	1	Y	N	N	0	0	1	1	0	0	1	Y	Y	N	N	N	N	85		
STM32H7R3Z8J6	Cortex-M7	600	64	620	0	UFBGA144	94	1.71-3.6	7	4	1	5	0	2	17	0	0	0	0	0	6	4	1[OCTO]	3/1	7	1	2[FD]	2	1	1	1	1	1	Y	N	N	0	0	2	1	0	1	1	Y	Y	N	N	N	N	85		

\*Y=Yes, N=N/A

# STM32H7系列 – Arm® Cortex®-M7/Cortex®-M7+M4超高性能/Cortex®-M7 Boot Flash 高性能MCU

|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|

\*Y=Yes, N=N/A



# STM32H7系列 – Arm® Cortex®-M7/Cortex®-M7+M4超高性能/Cortex®-M7 Boot Flash 高性能MCU

|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|--|

\*Y=Yes, N=N/A

## STM32H7系列 – Arm® Cortex®-M7/Cortex®-M7+M4超高性能/Cortex®-M7 Boot Flash 高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM	E2PROM	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	High Resolution Timer	ADC 12-bit Units	ADC 16-bit Channels	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	M-SPI	I2C	U(S)ART	LPUART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	MDIO	JPEG Codec	GPU	3D GPU	TFT LCD	MIPI DSI	SAI	SPDIFRX	DFSDM	DCMI	SMPMI	Math Accelerator	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC	T° Max (°C)
STM32H7S7L8H6	Cortex-M7	600	64	620	0	TFBGA225	152	1.71-3.6	7	4	1	5	0	2	20	0	0	0	0	0	6	4	2[OCTO]	3/1	7	1	2 <sup>2</sup> [FD]	2	1	1	1	1	1	Y	Y	N	1	0	2	1	0	1	Y	Y	Y	Y	Y	Y	85
STM32H7S7L8H6H	Cortex-M7	600	64	620	0	TFBGA225	150	1.71-3.6	7	4	1	5	0	2	20	0	0	0	0	0	6	4	1[OCTO] +1[HEXA]	3/1	7	1	2 <sup>2</sup> [FD]	2	1	1	1	1	1	Y	Y	N	1	0	2	1	0	1	Y	Y	Y	Y	Y	Y	85
STM32H7S7Z8J6	Cortex-M7	600	64	620	0	UFBGA144	93	1.71-3.6	7	3	1	4	0	2	16	0	0	0	0	0	6	4	2[OCTO]	3/1	6	1	2 <sup>2</sup> [FD]	1	1	1	1	1	1	Y	Y	N	1	0	2	1	0	1	Y	Y	Y	Y	Y	Y	85

\*Y=Yes, N=N/A

## STM32F7系列 – Arm® Cortex®-M7高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	MDIO	JPEG Codec	GPU	TFT LCD	MIPI_DSI	SAI	SPDIFRX	DFSDM	DCMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)	
STM32F7x0 Value Line																																							
STM32F730R8T6	Cortex-M7	216	64	256	LQFP64	50	1.7-3.6	11	2	2	0	3	16	2	3	3	1[QUAD]	3	6	1	1	0	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	N/A	N/A	85	
STM32F730V8T6	Cortex-M7	216	64	256	LQFP100	82	1.7-3.6	11	2	2	1	3	16	2	4	3	1[QUAD]	3	8	1	1	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	N/A	N/A	85	
STM32F730Z8T6	Cortex-M7	216	64	256	LQFP144	112	1.7-3.6	11	2	2	1	3	24	2	5	3	1[QUAD]	3	8	1	2	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	N/A	N/A	85	
STM32F730I8K6	Cortex-M7	216	64	256	UFBGA176	138	1.7-3.6	12	2	2	1	3	24	2	5	3	1[QUAD]	3	8	1	2	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	N/A	N/A	85	
STM32F750V8T6	Cortex-M7	216	64	320	LQFP100	82	1.7-3.6	12	2	2	1	3	16	2	4	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	1	0	2	1	0	1	YES	YES	YES	85	
STM32F750Z8T6	Cortex-M7	216	64	320	LQFP144	114	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	1	0	2	1	0	1	YES	YES	YES	85	
STM32F750N8H6	Cortex-M7	216	64	320	TFBGA216	168	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	1	0	2	1	0	1	YES	YES	YES	85	
STM32F72x_73x Access Line																																							
STM32F722RCT6	Cortex-M7	216	256	256	LQFP64	50	1.7-3.6	12	2	2	0	3	16	2	3	3	1[QUAD]	3	6	1	1	0	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	N/A	N/A	85	
STM32F722RET6	Cortex-M7	216	512	256	LQFP64	50	1.7-3.6	12	2	2	0	3	16	2	3	3	1[QUAD]	3	6	1	1	0	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	N/A	N/A	85	
STM32F722VCT6	Cortex-M7	216	256	256	LQFP100	82	1.7-3.6	12	2	2	1	3	16	2	4	3	1[QUAD]	3	8	1	2	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	N/A	N/A	85	
STM32F722VET6	Cortex-M7	216	512	256	LQFP100	82	1.7-3.6	12	2	2	1	3	16	2	4	3	1[QUAD]	3	8	1	2	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	N/A	N/A	85	
STM32F722ZCT6	Cortex-M7	216	256	256	LQFP144	114	1.7-3.6	12	2	2	1	3	24	2	5	3	1[QUAD]	3	8	1	2	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	N/A	N/A	85	
STM32F722ZET6	Cortex-M7	216	512	256	LQFP144	114	1.7-3.6	12	2	2	1	3	24	2	5	3	1[QUAD]	3	8	1	2	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	N/A	N/A	85	
STM32F722ICT6	Cortex-M7	216	256	256	LQFP176	140	1.7-3.6	12	2	2	1	3	24	2	5	3	1[QUAD]	3	8	1	2	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	N/A	N/A	85	

## STM32F7系列 – Arm® Cortex®-M7高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LP Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	MDIO	JPEG Codec	GPU	TFT LCD	MIPI_DSI	SAI	SPDIFRX	DSDM	DCMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)
STM32F722ICK6	Cortex-M7	216	256	256	UFBGA176	140	1.7-3.6	12	2	2	1	3	24	2	5	3	1[QUAD]	3	8	1	2	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	N/A	N/A	85
STM32F722IET6	Cortex-M7	216	512	256	LQFP176	140	1.7-3.6	12	2	2	1	3	24	2	5	3	1[QUAD]	3	8	1	2	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	N/A	N/A	85
STM32F722IEK6	Cortex-M7	216	512	256	UFBGA176	140	1.7-3.6	12	2	2	1	3	24	2	5	3	1[QUAD]	3	8	1	2	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	N/A	N/A	85
STM32F732RET6	Cortex-M7	216	512	256	LQFP64	50	1.7-3.6	12	2	2	0	3	16	2	3	3	1[QUAD]	3	6	1	1	0	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	YES	N/A	85
STM32F732VET6	Cortex-M7	216	512	256	LQFP100	82	1.7-3.6	12	2	2	1	3	16	2	4	3	1[QUAD]	3	8	1	2	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	YES	N/A	85
STM32F732ZET6	Cortex-M7	216	512	256	LQFP144	114	1.7-3.6	12	2	2	1	3	24	2	5	3	1[QUAD]	3	8	1	2	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	YES	N/A	85
STM32F732IET6	Cortex-M7	216	512	256	LQFP176	140	1.7-3.6	12	2	2	1	3	24	2	5	3	1[QUAD]	3	8	1	2	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	YES	N/A	85
STM32F732IEK6	Cortex-M7	216	512	256	UFBGA176	140	1.7-3.6	12	2	2	1	3	24	2	5	3	1[QUAD]	3	8	1	2	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	YES	N/A	85
STM32F723VCT6	Cortex-M7	216	256	256	LQFP100	79	1.7-3.6	11	2	2	1	3	16	2	4	3	1[QUAD]	3	8	1	1	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	N/A	N/A	85
STM32F723VET6	Cortex-M7	216	512	256	LQFP100	79	1.7-3.6	11	2	2	1	3	16	2	4	3	1[QUAD]	3	8	1	1	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	N/A	N/A	85
STM32F723VEY6	Cortex-M7	216	512	256	WLCSP100	79	1.7-3.6	11	2	2	1	3	16	2	4	3	1[QUAD]	3	8	1	1	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	N/A	N/A	85
STM32F723ZCT6	Cortex-M7	216	256	256	LQFP144	112	1.7-3.6	11	2	2	1	3	24	2	5	3	1[QUAD]	3	8	1	1	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	N/A	N/A	85
STM32F723ZCI6	Cortex-M7	216	256	256	UFBGA144	112	1.7-3.6	11	2	2	1	3	24	2	5	3	1[QUAD]	3	8	1	1	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	N/A	N/A	85
STM32F723ZET6	Cortex-M7	216	512	256	LQFP144	112	1.7-3.6	11	2	2	1	3	24	2	5	3	1[QUAD]	3	8	1	1	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	N/A	N/A	85
STM32F723ZEI6	Cortex-M7	216	512	256	UFBGA144	112	1.7-3.6	11	2	2	1	3	24	2	5	3	1[QUAD]	3	8	1	1	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	N/A	N/A	85

## STM32F7系列 – Arm® Cortex®-M7高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	MDIO	JPEG Codec	GPU	TFT LCD	MIPI_DSI	SAI	SPDIFRX	DFSDM	DCMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)
STM32F723ICT6	Cortex-M7	216	256	256	LQFP176	138	1.7-3.6	12	2	2	1	3	24	2	5	3	1[QUAD]	3	8	1	1	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	N/A	N/A	85
STM32F723ICK6	Cortex-M7	216	256	256	UFBGA176	138	1.7-3.6	12	2	2	1	3	24	2	5	3	1[QUAD]	3	8	1	1	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	N/A	N/A	85
STM32F723IET6	Cortex-M7	216	512	256	LQFP176	138	1.7-3.6	12	2	2	1	3	24	2	5	3	1[QUAD]	3	8	1	1	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	N/A	N/A	85
STM32F723IEK6	Cortex-M7	216	512	256	UFBGA176	138	1.7-3.6	12	2	2	1	3	24	2	5	3	1[QUAD]	3	8	1	1	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	N/A	N/A	85
STM32F733VET6	Cortex-M7	216	512	256	LQFP100	79	1.7-3.6	11	2	2	1	3	16	2	4	3	1[QUAD]	3	8	1	1	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	YES	N/A	85
STM32F733VEY6	Cortex-M7	216	512	256	WLCSP100	79	1.7-3.6	11	2	2	1	3	16	2	4	3	1[QUAD]	3	8	1	1	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	YES	N/A	85
STM32F733ZET6	Cortex-M7	216	512	256	LQFP144	112	1.7-3.6	11	2	2	1	3	24	2	5	3	1[QUAD]	3	8	1	1	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	YES	N/A	85
STM32F733ZEI6	Cortex-M7	216	512	256	UFBGA144	112	1.7-3.6	11	2	2	1	3	24	2	5	3	1[QUAD]	3	8	1	1	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	YES	N/A	85
STM32F733IET6	Cortex-M7	216	512	256	LQFP176	138	1.7-3.6	12	2	2	1	3	24	2	5	3	1[QUAD]	3	8	1	1	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	YES	N/A	85
STM32F733IEK6	Cortex-M7	216	512	256	UFBGA176	138	1.7-3.6	12	2	2	1	3	24	2	5	3	1[QUAD]	3	8	1	1	1	1	1	0	0	N/A	N/A	0	0	2	0	0	0	YES	YES	N/A	85
STM32F74x_75x Performance Line																																						
STM32F745VET6	Cortex-M7	216	512	320	LQFP100	82	1.7-3.6	12	2	2	1	3	16	2	4	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	0	0	2	1	0	1	YES	N/A	N/A	85
STM32F745VGT6	Cortex-M7	216	1024	320	LQFP100	82	1.7-3.6	12	2	2	1	3	16	2	4	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	0	0	2	1	0	1	YES	N/A	N/A	85
STM32F745VEH6	Cortex-M7	216	512	320	TFBGA100	82	1.7-3.6	12	2	2	1	3	16	2	4	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	0	0	2	1	0	1	YES	N/A	N/A	85
STM32F745VGH6	Cortex-M7	216	1024	320	TFBGA100	82	1.7-3.6	12	2	2	1	3	16	2	4	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	0	0	2	1	0	1	YES	N/A	N/A	85

## STM32F7系列 – Arm® Cortex®-M7高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Advanced Timer (16-bit)	Timer (32-bit)	LP Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	MDIO	JPEG Codec	GPU	TFT LCD	MIP1_DSI	SAI	SPDIFRX	DFSDM	DCMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)
STM32F745ZET6	Cortex-M7	216	512	320	LQFP144	114	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	0	0	2	1	0	1	YES	N/A	N/A	85
STM32F745ZGT6	Cortex-M7	216	1024	320	LQFP144	114	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	0	0	2	1	0	1	YES	N/A	N/A	85
STM32F745IET6	Cortex-M7	216	512	320	LQFP176	140	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	0	0	2	1	0	1	YES	N/A	N/A	85
STM32F745IGT6	Cortex-M7	216	1024	320	LQFP176	140	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	0	0	2	1	0	1	YES	N/A	N/A	85
STM32F745IEK6	Cortex-M7	216	512	320	UFBGA176	140	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	0	0	2	1	0	1	YES	N/A	N/A	85
STM32F745IGK6	Cortex-M7	216	1024	320	UFBGA176	140	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	0	0	2	1	0	1	YES	N/A	N/A	85
STM32F746VET6	Cortex-M7	216	512	320	LQFP100	82	1.7-3.6	12	2	2	1	3	16	2	4	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	1	0	2	1	0	1	YES	N/A	N/A	85
STM32F746VGT6	Cortex-M7	216	1024	320	LQFP100	82	1.7-3.6	12	2	2	1	3	16	2	4	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	1	0	2	1	0	1	YES	N/A	N/A	85
STM32F746VEH6	Cortex-M7	216	512	320	TFBGA100	82	1.7-3.6	12	2	2	1	3	16	2	4	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	1	0	2	1	0	1	YES	N/A	N/A	85
STM32F746VGH6	Cortex-M7	216	1024	320	TFBGA100	82	1.7-3.6	12	2	2	1	3	16	2	4	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	1	0	2	1	0	1	YES	N/A	N/A	85
STM32F746ZET6	Cortex-M7	216	512	320	LQFP144	114	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	1	0	2	1	0	1	YES	N/A	N/A	85
STM32F746ZGT6	Cortex-M7	216	1024	320	LQFP144	114	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	1	0	2	1	0	1	YES	N/A	N/A	85
STM32F746ZEY6	Cortex-M7	216	512	320	WLCSP143	114	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	1	0	2	1	0	1	YES	N/A	N/A	85
STM32F746ZGY6	Cortex-M7	216	1024	320	WLCSP143	114	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	1	0	2	1	0	1	YES	N/A	N/A	85
STM32F746IET6	Cortex-M7	216	512	320	LQFP176	140	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	1	0	2	1	0	1	YES	N/A	N/A	85

## STM32F7系列 – Arm® Cortex®-M7高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Advanced Timer (16-bit)	Timer (32-bit)	LP Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	MDIO	JPEG Codec	GPU	TFT LCD	MIP1_DSI	SAI	SPDIFRX	DFSDM	DCMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)
STM32F746IGT6	Cortex-M7	216	1024	320	LQFP176	140	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	1	0	2	1	0	1	YES	N/A	N/A	85
STM32F746IEK6	Cortex-M7	216	512	320	UFPGA176	140	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	1	0	2	1	0	1	YES	N/A	N/A	85
STM32F746IGK6	Cortex-M7	216	1024	320	UFPGA176	140	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	1	0	2	1	0	1	YES	N/A	N/A	85
STM32F746BET6	Cortex-M7	216	512	320	LQFP208	168	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	1	0	2	1	0	1	YES	N/A	N/A	85
STM32F746BGT6	Cortex-M7	216	1024	320	LQFP208	168	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	1	0	2	1	0	1	YES	N/A	N/A	85
STM32F746NEH6	Cortex-M7	216	512	320	TFBGA216	168	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	1	0	2	1	0	1	YES	N/A	N/A	85
STM32F746NGH6	Cortex-M7	216	1024	320	TFBGA216	168	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	1	0	2	1	0	1	YES	N/A	N/A	85
STM32F756VGT6	Cortex-M7	216	1024	320	LQFP100	82	1.7-3.6	12	2	2	1	3	16	2	4	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	1	0	2	1	0	1	YES	YES	YES	85
STM32F756VGH6	Cortex-M7	216	1024	320	TFBGA100	82	1.7-3.6	12	2	2	1	3	16	2	4	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	1	0	2	1	0	1	YES	YES	YES	85
STM32F756ZGT6	Cortex-M7	216	1024	320	LQFP144	114	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	1	0	2	1	0	1	YES	YES	YES	85
STM32F756ZGY6	Cortex-M7	216	1024	320	WLCSP143	114	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	1	0	2	1	0	1	YES	YES	YES	85
STM32F756IGT6	Cortex-M7	216	1024	320	LQFP176	140	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	1	0	2	1	0	1	YES	YES	YES	85
STM32F756IGK6	Cortex-M7	216	1024	320	UFPGA176	140	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	1	0	2	1	0	1	YES	YES	YES	85
STM32F756BGT6	Cortex-M7	216	1024	320	LQFP208	168	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	1	0	2	1	0	1	YES	YES	YES	85
STM32F756NGH6	Cortex-M7	216	1024	320	TFBGA216	168	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	2	1	1	1	1	1	0	N/A	YES	1	0	2	1	0	1	YES	YES	YES	85

## STM32F7系列 – Arm® Cortex®-M7高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	MDIO	JPEG Codec	GPU	TFT LCD	MIPI_DSI	SAI	SPDIFRX	DFSDM	DCMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)	STM32F765_767_777 Advanced Line																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																											
																																							STM32F765VGT6	Cortex-M7	216	1024	512	LQFP100	82	1.7-3.6	12	2	2	1	3	16	2	4	3	1[QUAD]	4	8	3	1	1	1	1	1	1	1	N/A	YES	0	0	2	1	1	1	YES	N/A	N/A	85																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																				



## STM32F7系列 – Arm® Cortex®-M7高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Advanced Timer (16-bit)	Timer (32-bit)	LP Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	MDIO	JPEG Codec	GPU	TFT LCD	MIP1_DSI	SAI	SPDIFRX	D3SDM	DCMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)
STM32F767VGT6	Cortex-M7	216	1024	512	LQFP100	82	1.7-3.6	12	2	2	1	3	16	2	4	3	1[QUAD]	4	8	3	2	1	1	1	1	1	YES	YES	1	0	2	1	1	1	YES	N/A	N/A	85
STM32F767VIT6	Cortex-M7	216	2048	512	LQFP100	82	1.7-3.6	12	2	2	1	3	16	2	4	3	1[QUAD]	4	8	3	2	1	1	1	1	1	YES	YES	1	0	2	1	1	1	YES	N/A	N/A	85
STM32F767VGH6	Cortex-M7	216	1024	512	TFBGA100	82	1.7-3.6	12	2	2	1	3	16	2	4	3	1[QUAD]	4	8	3	2	1	1	1	1	1	YES	YES	1	0	2	1	1	1	YES	N/A	N/A	85
STM32F767VIH6	Cortex-M7	216	2048	512	TFBGA100	82	1.7-3.6	12	2	2	1	3	16	2	4	3	1[QUAD]	4	8	3	2	1	1	1	1	1	YES	YES	1	0	2	1	1	1	YES	N/A	N/A	85
STM32F767ZGT6	Cortex-M7	216	1024	512	LQFP144	114	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	3	2	1	1	1	1	1	YES	YES	1	0	2	1	1	1	YES	N/A	N/A	85
STM32F767ZIT6	Cortex-M7	216	2048	512	LQFP144	114	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	3	2	1	1	1	1	1	YES	YES	1	0	2	1	1	1	YES	N/A	N/A	85
STM32F767IGT6	Cortex-M7	216	1024	512	LQFP176	132	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	3	2	1	1	1	1	1	YES	YES	1	0	2	1	1	1	YES	N/A	N/A	85
STM32F767IIT6	Cortex-M7	216	2048	512	LQFP176	132	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	3	2	1	1	1	1	1	YES	YES	1	0	2	1	1	1	YES	N/A	N/A	85
STM32F767IGK6	Cortex-M7	216	1024	512	UFBGA176	132	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	3	2	1	1	1	1	1	YES	YES	1	0	2	1	1	1	YES	N/A	N/A	85
STM32F767IIK6	Cortex-M7	216	2048	512	UFBGA176	132	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	3	2	1	1	1	1	1	YES	YES	1	0	2	1	1	1	YES	N/A	N/A	85
STM32F767BGT6	Cortex-M7	216	1024	512	LQFP208	159	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	3	2	1	1	1	1	1	YES	YES	1	0	2	1	1	1	YES	N/A	N/A	85
STM32F767BIT6	Cortex-M7	216	2048	512	LQFP208	159	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	3	2	1	1	1	1	1	YES	YES	1	0	2	1	1	1	YES	N/A	N/A	85
STM32F767NGH6	Cortex-M7	216	1024	512	TFBGA216	159	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	3	2	1	1	1	1	1	YES	YES	1	0	2	1	1	1	YES	N/A	N/A	85
STM32F767NIH6	Cortex-M7	216	2048	512	TFBGA216	159	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	3	2	1	1	1	1	1	YES	YES	1	0	2	1	1	1	YES	N/A	N/A	85
STM32F777VIT6	Cortex-M7	216	2048	512	LQFP100	82	1.7-3.6	12	2	2	1	3	16	2	4	3	1[QUAD]	4	8	3	2	1	1	1	1	1	YES	YES	1	0	2	1	1	1	YES	YES	YES	85

## STM32F7系列 – Arm® Cortex®-M7高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LP Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	MDIO	JPEG Codec	GPU	TFT LCD	MIPI_DSI	SAI	SPDIFRX	DSDM	DCMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)
STM32F777VIH6	Cortex-M7	216	2048	512	TFBGA100	82	1.7-3.6	12	2	2	1	3	16	2	4	3	1[QUAD]	4	8	3	2	1	1	1	1	1	YES	YES	1	0	2	1	1	1	YES	YES	YES	85
STM32F777ZIT6	Cortex-M7	216	2048	512	LQFP144	114	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	3	2	1	1	1	1	1	YES	YES	1	0	2	1	1	1	YES	YES	YES	85
STM32F777IIT6	Cortex-M7	216	2048	512	LQFP176	132	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	3	2	1	1	1	1	1	YES	YES	1	0	2	1	1	1	YES	YES	YES	85
STM32F777IHK6	Cortex-M7	216	2048	512	UFBGA176	132	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	3	2	1	1	1	1	1	YES	YES	1	0	2	1	1	1	YES	YES	YES	85
STM32F777BIT6	Cortex-M7	216	2048	512	LQFP208	159	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	3	2	1	1	1	1	1	YES	YES	1	0	2	1	1	1	YES	YES	YES	85
STM32F777NIH6	Cortex-M7	216	2048	512	TFBGA216	159	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	3	2	1	1	1	1	1	YES	YES	1	0	2	1	1	1	YES	YES	YES	85
STM32F769_779 MIPI-DSI Graphic Line																																						
STM32F769AIY6	Cortex-M7	216	2048	512	WLCSP180	129	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	3	2	1	1	1	0	1	YES	YES	1	1	2	1	1	1	YES	N/A	N/A	85
STM32F769BGT6	Cortex-M7	216	1024	512	LQFP208	159	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	3	2	1	1	1	1	1	YES	YES	1	1	2	1	1	1	YES	N/A	N/A	85
STM32F769BIT6	Cortex-M7	216	2048	512	LQFP208	159	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	3	2	1	1	1	1	1	YES	YES	1	1	2	1	1	1	YES	N/A	N/A	85
STM32F769IGT6	Cortex-M7	216	1024	512	LQFP176	132	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	3	2	1	1	1	1	1	YES	YES	1	1	2	1	1	1	YES	N/A	N/A	85
STM32F769IIT6	Cortex-M7	216	2048	512	LQFP176	132	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	3	2	1	1	1	1	1	YES	YES	1	1	2	1	1	1	YES	N/A	N/A	85
STM32F769NGH6	Cortex-M7	216	1024	512	TFBGA216	159	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	3	2	1	1	1	1	1	YES	YES	1	1	2	1	1	1	YES	N/A	N/A	85
STM32F769NIH6	Cortex-M7	216	2048	512	TFBGA216	159	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	3	2	1	1	1	1	1	YES	YES	1	1	2	1	1	1	YES	N/A	N/A	85
STM32F778AIY6	Cortex-M7	216	2048	512	WLCSP180	129	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	3	2	1	1	1	0	1	YES	YES	1	1	2	1	1	1	YES	YES	YES	85

## STM32F7系列 – Arm® Cortex®-M7高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	MDIO	JPEG Codec	GPU	TFT LCD	MIP1_DSI	SAI	SPDIFRX	DFSDM	DCMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)
STM32F779AIY6	Cortex-M7	216	2048	512	WLCSP180	129	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	3	2	1	1	1	0	1	YES	YES	1	1	2	1	1	1	YES	YES	YES	85
STM32F779BIT6	Cortex-M7	216	2048	512	LQFP208	159	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	3	2	1	1	1	1	1	YES	YES	1	1	2	1	1	1	YES	YES	YES	85
STM32F779IIT6	Cortex-M7	216	2048	512	LQFP176	132	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	3	2	1	1	1	1	1	YES	YES	1	1	2	1	1	1	YES	YES	YES	85
STM32F779NIH6	Cortex-M7	216	2048	512	TFBGA216	159	1.7-3.6	12	2	2	1	3	24	2	6	3	1[QUAD]	4	8	3	2	1	1	1	1	1	YES	YES	1	1	2	1	1	1	YES	YES	YES	85

## STM32H5系列 – Arm® Cortex®-M33高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM	Package	IO	VDD	Timer (16-bit)	Advanced Timer (16-bit)	LP Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	OPAMP	COMP	SPI	I2S	M-SPI	I2C	U(S)ART	LPUART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	Ethernet	SAI	DCMI	Math Accelerator	TrustZone	OTFDEC	PKA	AES/DES	SHA/HMAC	T° Max (°C)		
STM32H503 Value Line																																						
STM32H503CBT6	Cortex-M33	250	128	32	LQFP48	35	1.71-3.6	6	1	1	2	1	10	2	1	1	3	3	0	2	3	1	1[FD]	0	0	1	1	0	0	0	N/A	N/A	N/A	N/A	N/A	YES	85	
STM32H503CBU6	Cortex-M33	250	128	32	UFQFPN48	35	1.71-3.6	6	1	1	2	1	10	2	1	1	3	3	0	2	3	1	1[FD]	0	0	1	1	0	0	0	N/A	N/A	N/A	N/A	N/A	YES	85	
STM32H503EBY6	Cortex-M33	250	128	32	WLCSP25	19	1.71-3.6	6	1	1	2	1	10	2	1	1	3	3	0	2	3	1	1[FD]	0	0	1	1	0	0	0	N/A	N/A	N/A	N/A	N/A	YES	85	
STM32H503KBU6	Cortex-M33	250	128	32	UFQFPN32	24	1.71-3.6	6	1	1	2	1	10	2	1	1	3	3	0	2	3	1	1[FD]	0	0	1	1	0	0	0	N/A	N/A	N/A	N/A	N/A	YES	85	
STM32H503RBT6	Cortex-M33	250	128	32	LQFP64	49	1.71-3.6	6	1	1	2	1	16	2	1	1	3	3	0	2	3	1	1[FD]	0	0	1	1	0	0	0	N/A	N/A	N/A	N/A	N/A	YES	85	
STM32H562 Trust Zone,Access Line																																						
STM32H562AI6	Cortex-M33	250	2048	640	UFBGA169	136	1.71-3.6	16	2	2	6	2	20	2	0	0	6	3	1[OCTO]	4	6	1	1[FD]	2	1	1	1	0	2	1	YES	YES	N/A	N/A	N/A	N/A	YES	85
STM32H562IIK6	Cortex-M33	250	2048	640	UFBGA176	140	1.71-3.6	16	2	2	6	2	20	2	0	0	6	3	1[OCTO]	4	6	1	1[FD]	2	1	1	1	0	2	1	YES	YES	N/A	N/A	N/A	N/A	YES	85
STM32H562IIT6	Cortex-M33	250	2048	640	LQFP176	140	1.71-3.6	16	2	2	6	2	20	2	0	0	6	3	1[OCTO]	4	6	1	1[FD]	2	1	1	1	0	2	1	YES	YES	N/A	N/A	N/A	N/A	YES	85
STM32H562RIT6	Cortex-M33	250	2048	640	LQFP64	53	1.71-3.6	16	2	2	6	2	16	2	0	0	4	3	1[OCTO]	4	5	1	1[FD]	2	0	1	1	0	2	1	YES	YES	N/A	N/A	N/A	N/A	YES	85
STM32H562RIV6	Cortex-M33	250	2048	640	VFQFPN68	53	1.71-3.6	16	2	2	6	2	16	2	0	0	4	3	1[OCTO]	4	5	1	1[FD]	2	0	1	1	0	2	1	YES	YES	N/A	N/A	N/A	N/A	YES	85
STM32H562VIT6	Cortex-M33	250	2048	640	LQFP100	80	1.71-3.6	16	2	2	6	2	16	2	0	0	5	3	1[OCTO]	4	5	1	1[FD]	2	1	1	1	0	2	1	YES	YES	N/A	N/A	N/A	N/A	YES	85
STM32H562ZIT6	Cortex-M33	250	2048	640	LQFP144	112	1.71-3.6	16	2	2	6	2	20	2	0	0	6	3	1[OCTO]	4		1	1[FD]	2	1	1	1	0	2	1	YES	YES	N/A	N/A	N/A	N/A	YES	85
STM32H563 Ethernet,TrustZone, Advanced Line																																						
STM32H563AI3Q	Cortex-M33	250	2048	640	UFBGA169	134	1.71-3.6	16	2	2	6	2	20	2	0	0	6	3	1[OCTO]	4	6	1	2[FD]	2	1	1	1	1	2	1	YES	YES	N/A	N/A	N/A	N/A	YES	125

## STM32H5系列 – Arm® Cortex®-M33高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM	Package	IO	VDD	Timer (16-bit)	Advanced Timer (16-bit)	Timer (32-bit)	LPTimer	ADC 12-bit Channels	ADC 12-bit Units	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	M-SPI	I2C	U(S)ART	LPUART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	Ethernet	SAI	DCMI	Math Accelerator	TrustZone	OTFDEC	PKA	AES/DES	SHA/HMAC	T° Max (°C)
STM32H563AI16	Cortex-M33	250	2048	640	UFBGA169	136	1.71-3.6	16	2	2	6	2	20	2	0	0	6	3	1[OCTO]	4	6	1	2[FD]	2	1	1	1	1	2	1	YES	YES	N/A	N/A	N/A	YES	85
STM32H563IIK3Q	Cortex-M33	250	2048	640	UFBGA176	140	1.71-3.6	16	2	2	6	2	20	2	0	0	6	3	1[OCTO]	4	6	1	2[FD]	2	1	1	1	1	2	1	YES	YES	N/A	N/A	N/A	YES	125
STM32H563IIK6	Cortex-M33	250	2048	640	UFBGA176	140	1.71-3.6	16	2	2	6	2	20	2	0	0	6	3	1[OCTO]	4	6	1	2[FD]	2	1	1	1	1	2	1	YES	YES	N/A	N/A	N/A	YES	85
STM32H563IIT3Q	Cortex-M33	250	2048	640	LQFP176	140	1.71-3.6	16	2	2	6	2	20	2	0	0	6	3	1[OCTO]	4	6	1	2[FD]	2	1	1	1	1	2	1	YES	YES	N/A	N/A	N/A	YES	125
STM32H563IIT6	Cortex-M33	250	2048	640	LQFP176	136	1.71-3.6	16	2	2	6	2	20	2	0	0	6	3	1[OCTO]	4	6	1	2[FD]	2	1	1	1	1	2	1	YES	YES	N/A	N/A	N/A	YES	85
STM32H563MIY3QTR	Cortex-M33	250	2048	640	WLCSP80	57	1.71-3.6	16	2	2	6	2	16	2	0	0	4	3	1[OCTO]	4	5	1	2[FD]	2	1	1	1	1	2	1	YES	YES	N/A	N/A	N/A	YES	125
STM32H563RIT6	Cortex-M33	250	2048	640	LQFP64	53	1.71-3.6	16	2	2	6	2	16	2	0	0	4	3	1[OCTO]	4	5	1	2[FD]	2	0	1	1	1	2	1	YES	YES	N/A	N/A	N/A	YES	85
STM32H563RIV6	Cortex-M33	250	2048	640	VFQFPN68	53	1.71-3.6	16	2	2	6	2	16	2	0	0	4	3	1[OCTO]	4	5	1	2[FD]	2	0	1	1	1	2	1	YES	YES	N/A	N/A	N/A	YES	85
STM32H563VIT3Q	Cortex-M33	250	2048	640	LQFP100	78	1.71-3.6	16	2	2	6	2	14	2	0	0	5	3	1[OCTO]	4	6	1	2[FD]	2	1	1	1	0	2	1	YES	YES	N/A	N/A	N/A	YES	125
STM32H563VIT6	Cortex-M33	250	2048	640	LQFP100	80	1.71-3.6	16	2	2	6	2	16	2	0	0	5	3	1[OCTO]	4	6	1	2[FD]	2	1	1	1	1	2	1	YES	YES	N/A	N/A	N/A	YES	85
STM32H563ZIT3Q	Cortex-M33	250	2048	640	LQFP144	110	1.71-3.6	16	2	2	6	2	18	2	0	0	6	3	1[OCTO]	4	6	1	2[FD]	2	1	1	1	0	2	1	YES	YES	N/A	N/A	N/A	YES	125
STM32H563ZIT6	Cortex-M33	250	2048	640	LQFP144	112	1.71-3.6	16	2	2	6	2	20	2	0	0	6	3	1[OCTO]	4	6	1	2[FD]	2	1	1	1	1	2	1	YES	YES	N/A	N/A	N/A	YES	85
STM32H573 Ethernet, TrustZone, AES/OTFDEC, High Performance Line																																					
STM32H573AI13Q	Cortex-M33	250	2048	640	UFBGA169	134	1.71-3.6	18	2	2	6	2	20	2	0	0	6	3	1[OCTO]	4	6	1	2[FD]	2	1	1	1	1	2	1	YES	YES	YES	YES	YES	YES	125
STM32H573AI16	Cortex-M33	250	2048	640	UFBGA169	136	1.71-3.6	18	2	2	6	2	20	2	0	0	6	3	1[OCTO]	4	6	1	2[FD]	2	1	1	1	1	2	1	YES	YES	YES	YES	YES	YES	85
STM32H573IIK3Q	Cortex-M33	250	2048	640	UFBGA176	139	1.71-3.6	18	2	2	6	2	20	2	0	0	6	3	1[OCTO]	4	6	1	2[FD]	2	1	1	1	1	2	1	YES	YES	YES	YES	YES	YES	125

## STM32H5系列 – Arm® Cortex®-M33高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	M-SPI	I2C	U(S)ART	LPUART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	Ethernet	SAI	DCMI	Math Accelerator	TrustZone	OTFDEC	PKA	AES/DES	SHA/HMAC	T° Max (°C )
																																					85
																																					85
																																					125
																																					85
																																					125
																																					85
																																					85
																																					125
																																					85
																																					85
																																					125
STM32H523 Value Line																																					
STM32H523HEY6TR	Cortex-M33	250	512	272	WLCSP39	26	1.71-3.6	10	2	2	6	2	10	2	0	0	3	2	1[OCTO]	2	2	1	2[FD]	1	0	1	1	0	0	1	YES	YES	N/A	YES	N/A	YES	85
STM32H523CCT6	Cortex-M33	250	256	272	LQFP48	35	1.71-3.6	10	2	2	6	2	10	2	0	0	4	3	1[OCTO]	3	3	1	2[FD]	1	0	1	1	0	0	1	YES	YES	N/A	YES	N/A	YES	85
STM32H523CCU6	Cortex-M33	250	256	272	UFQFPN48	35	1.71-3.6	10	2	2	6	2	10	2	0	0	4	3	1[OCTO]	3	3	1	2[FD]	1	0	1	1	0	0	1	YES	YES	N/A	YES	N/A	YES	85
STM32H523CET6	Cortex-M33	250	512	272	LQFP48	35	1.71-3.6	10	2	2	6	2	10	2	0	0	4	3	1[OCTO]	3	3	1	2[FD]	1	0	1	1	0	0	1	YES	YES	N/A	YES	N/A	YES	85

## STM32H5系列 – Arm® Cortex®-M33高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM	Package	IO	VDD	Timer (16-bit)	Advanced Timer (16-bit)	Timer (32-bit)	LPTimer	ADC 12-bit Channels	ADC 12-bit Units	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	M-SPI	I2C	U(S)ART	LPUART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	Ethernet	SAI	DCMI	Math Accelerator	TrustZone	OTFDEC	PKA	AES/DES	SHA/HMAC	T° Max (°C)
STM32H523CEU6	Cortex-M33	250	512	272	UFQFPN48	35	1.71-3.6	10	2	2	6	2	10	2	0	0	4	3	1[OCTO]	3	3	1	2[FD]	1	0	1	1	0	0	1	YES	YES	N/A	YES	N/A	YES	85
STM32H523RCT6	Cortex-M33	250	256	272	LQFP64	49	1.71-3.6	10	2	2	6	2	16	2	0	0	4	3	1[OCTO]	3	4	1	2[FD]	1	0	1	1	0	0	1	YES	YES	N/A	YES	N/A	YES	85
STM32H523RCT7	Cortex-M33	250	256	272	LQFP64	49	1.71-3.6	10	2	2	6	2	16	2	0	0	4	3	1[OCTO]	3	4	1	2[FD]	1	0	1	1	0	0	1	YES	YES	N/A	YES	N/A	YES	105
STM32H523RCT7R	Cortex-M33	250	256	272	LQFP64	49	1.71-3.6	10	2	2	6	2	16	2	0	0	4	3	1[OCTO]	3	4	1	2[FD]	1	0	1	1	0	0	1	YES	YES	N/A	YES	N/A	YES	105
STM32H523RET6	Cortex-M33	250	512	272	LQFP64	49	1.71-3.6	10	2	2	6	2	16	2	0	0	4	3	1[OCTO]	3	4	1	2[FD]	1	0	1	1	0	0	1	YES	YES	N/A	YES	N/A	YES	85
STM32H523VCT6	Cortex-M33	250	256	272	LQFP100	80	1.71-3.6	10	2	2	6	2	16	2	0	0	4	3	1[OCTO]	3	4	1	2[FD]	1	1	1	1	0	0	1	YES	YES	N/A	YES	N/A	YES	85
STM32H523VCI6	Cortex-M33	250	256	272	UFBGA100	80	1.71-3.6	10	2	2	6	2	16	2	0	0	4	3	1[OCTO]	3	4	1	2[FD]	1	1	1	1	0	0	1	YES	YES	N/A	YES	N/A	YES	85
STM32H523VET6	Cortex-M33	250	512	272	LQFP100	80	1.71-3.6	10	2	2	6	2	16	2	0	0	4	3	1[OCTO]	3	4	1	2[FD]	1	1	1	1	0	0	1	YES	YES	N/A	YES	N/A	YES	85
STM32H523VEI6	Cortex-M33	250	512	272	UFBGA100	80	1.71-3.6	10	2	2	6	2	16	2	0	0	4	3	1[OCTO]	3	4	1	2[FD]	1	1	1	1	0	0	1	YES	YES	N/A	YES	N/A	YES	85
STM32H523ZCT6	Cortex-M33	250	256	272	LQFP144	112	1.71-3.6	10	2	2	6	2	20	2	0	0	4	3	1[OCTO]	3	4	1	2[FD]	1	1	1	1	0	0	1	YES	YES	N/A	YES	N/A	YES	85
STM32H523ZCJ6	Cortex-M33	250	256	272	UFBGA144	112	1.71-3.6	10	2	2	6	2	20	2	0	0	4	3	1[OCTO]	3	4	1	2[FD]	1	1	1	1	0	0	1	YES	YES	N/A	YES	N/A	YES	85
STM32H523ZET6	Cortex-M33	250	512	272	LQFP144	112	1.71-3.6	10	2	2	6	2	20	2	0	0	4	3	1[OCTO]	3	4	1	2[FD]	1	1	1	1	0	0	1	YES	YES	N/A	YES	N/A	YES	85
STM32H523ZEJ6	Cortex-M33	250	512	272	UFBGA144	112	1.71-3.6	10	2	2	6	2	20	2	0	0	4	3	1[OCTO]	3	4	1	2[FD]	1	1	1	1	0	0	1	YES	YES	N/A	YES	N/A	YES	85
STM32H533 Value Line AES/OTFDEC																																					
STM32H533HEY6TR	Cortex-M33	250	512	272	WLCSP39	26	1.71-3.6	10	2	2	6	2	10	2	0	0	3	2	1[OCTO]	2	2	1	2[FD]	1	0	1	1	0	0	1	YES	YES	YES	YES	YES	YES	85
STM32H533CET6	Cortex-M33	250	512	272	LQFP48	35	1.71-3.6	10	2	2	6	2	10	2	0	0	4	3	1[OCTO]	3	3	1	2[FD]	1	0	1	1	0	0	1	YES	YES	YES	YES	YES	YES	85

## STM32H5系列 – Arm® Cortex®-M33高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	M-SPI	I2C	U(S)ART	LPUART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	Ethernet	SAI	DCMI	Math Accelerator	TrustZone	OTFDEC	PKA	AES/DES	SHA/HMAC	1° Max (°C )
																																					85
STM32H533CEU6	Cortex-M33	250	512	272	UFQFPN48	35	1.71-3.6	10	2	2	6	2	10	2	0	0	4	3	1[OCTO]	3	3	1	2[FD]	1	0	1	1	0	0	1	YES	YES	YES	YES	YES	YES	85
STM32H533RET6	Cortex-M33	250	512	272	LQFP64	49	1.71-3.6	10	2	2	6	2	16	2	0	0	4	3	1[OCTO]	3	4	1	2[FD]	1	0	1	1	0	0	1	YES	YES	YES	YES	YES	YES	85
STM32H533RET6U	Cortex-M33	250	512	272	LQFP64	49	1.71-3.6	10	2	2	6	2	16	2	0	0	4	3	1[OCTO]	3	4	1	2[FD]	1	0	1	1	0	0	1	YES	YES	YES	YES	YES	YES	85
STM32H533VET6	Cortex-M33	250	512	272	LQFP100	80	1.71-3.6	10	2	2	6	2	16	2	0	0	4	3	1[OCTO]	3	4	1	2[FD]	1	1	1	1	0	0	1	YES	YES	YES	YES	YES	YES	85
STM32H533VEI6	Cortex-M33	250	512	272	UFNGA100	80	1.71-3.6	10	2	2	6	2	16	2	0	0	4	3	1[OCTO]	3	4	1	2[FD]	1	1	1	1	0	0	1	YES	YES	YES	YES	YES	YES	85
STM32H533ZET6	Cortex-M33	250	512	272	LQFP144	112	1.71-3.6	10	2	2	6	2	20	2	0	0	4	3	1[OCTO]	3	4	1	2[FD]	1	1	1	1	0	0	1	YES	YES	YES	YES	YES	YES	85
STM32H533ZEJ6	Cortex-M33	250	512	272	UFBGA144	112	1.71-3.6	10	2	2	6	2	20	2	0	0	4	3	1[OCTO]	3	4	1	2[FD]	1	1	1	1	0	0	1	YES	YES	YES	YES	YES	YES	85



## STM32F4系列 – Arm® Cortex®-M4高性能MCU (附带DSP和FPU)

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	GPU	TFT LCD	MIPI_DSI	SAI	SPDIFRX	DFSDM	DCMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)			
STM32F400_402 Value Line																																							
STM32F400CBT6	Cortex-M4	100	128	32	LQFP48	36	1.7-3.6	4	1	1	1	1	10	1	3	3	0	3	3	0	0	0	0	0	0	N/A	0	0	0	0	0	0	0	YES	N/A	N/A	85		
STM32F400RBT6	Cortex-M4	100	128	32	LQFP64	50	1.8-3.6	4	1	1	1	1	16	1	3	3	0	3	3	0	0	0	0	0	0	N/A	0	0	0	0	0	0	0	YES	N/A	N/A	85		
STM32F402RCT6	Cortex-M4	84	256	64	LQFP64	50	1.7-3.6	6	2	1	0	1	16	0	3	2	0	3	3	0	1	0	1	0	0	N/A	0	0	0	0	0	0	0	N/A	N/A	N/A	85		
STM32F402VCT6	Cortex-M4	84	256	64	LQFP100	81	1.7-3.6	6	2	1	0	1	16	0	4	2	0	3	3	0	1	0	1	0	0	N/A	0	0	0	0	0	0	0	N/A	N/A	N/A	85		
STM32F401_410_411_412_413_423 Access Line																																							
STM32F401CBU6	Cortex-M4	84	128	64	UFQFPN48	36	1.7-3.6	6	2	1	0	1	10	0	3	2	0	3	3	0	0	0	1	0	0	N/A	0	0	0	0	0	0	0	N/A	N/A	N/A	85		
STM32F401CBY6	Cortex-M4	84	128	64	WLCSP49	36	1.7-3.6	6	2	1	0	1	10	0	3	2	0	3	3	0	0	0	1	0	0	N/A	0	0	0	0	0	0	0	N/A	N/A	N/A	85		
STM32F401CCU6	Cortex-M4	84	256	64	UFQFPN48	36	1.7-3.6	6	2	1	0	1	10	0	3	2	0	3	3	0	0	0	1	0	0	N/A	0	0	0	0	0	0	0	N/A	N/A	N/A	85		
STM32F401CCY6	Cortex-M4	84	256	64	WLCSP49	36	1.7-3.6	6	2	1	0	1	10	0	3	2	0	3	3	0	0	0	1	0	0	N/A	0	0	0	0	0	0	0	N/A	N/A	N/A	85		
STM32F401CDU6	Cortex-M4	84	384	96	UFQFPN48	36	1.7-3.6	6	2	1	0	1	10	0	3	2	0	3	3	0	0	0	1	0	0	N/A	0	0	0	0	0	0	0	N/A	N/A	N/A	85		
STM32F401CDY6	Cortex-M4	84	384	96	WLCSP49	36	1.7-3.6	6	2	1	0	1	10	0	3	2	0	3	3	0	0	0	1	0	0	N/A	0	0	0	0	0	0	0	N/A	N/A	N/A	85		
STM32F401CEU6	Cortex-M4	84	512	96	UFQFPN48	36	1.7-3.6	6	2	1	0	1	10	0	3	2	0	3	3	0	0	0	1	0	0	N/A	0	0	0	0	0	0	0	N/A	N/A	N/A	85		
STM32F401CEY6	Cortex-M4	84	512	96	WLCSP49	36	1.7-3.6	6	2	1	0	1	10	0	3	2	0	3	3	0	0	0	1	0	0	N/A	0	0	0	0	0	0	0	N/A	N/A	N/A	85		
STM32F401RBT6	Cortex-M4	84	128	64	LQFP64	50	1.7-3.6	6	2	1	0	1	16	0	3	2	0	3	3	0	1	0	1	0	0	N/A	0	0	0	0	0	0	0	N/A	N/A	N/A	85		
STM32F401RCT6	Cortex-M4	84	256	64	LQFP64	50	1.7-3.6	6	2	1	0	1	16	0	3	2	0	3	3	0	1	0	1	0	0	N/A	0	0	0	0	0	0	0	N/A	N/A	N/A	85		

## STM32F4系列 – Arm® Cortex®-M4高性能MCU (附带DSP和FPU)

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	I/O	VDD	Advanced Timer (16-bit)										ADC 12-bit Channels	DAC 12-bit Channels	I2S	SPI	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	GPU	TFT LCD	MIPI_DSI	SAI	SPDIFRX	DFSDM	DCMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)
								Timer (32-bit)	Timer (16-bit)	LPTimer	ADC 12-bit Units																														
								Timer (32-bit)	Timer (16-bit)	LPTimer	ADC 12-bit Units																														
								Timer (32-bit)	Timer (16-bit)	LPTimer	ADC 12-bit Units																														
								Timer (32-bit)	Timer (16-bit)	LPTimer	ADC 12-bit Units																														
								Timer (32-bit)	Timer (16-bit)	LPTimer	ADC 12-bit Units																														
								Timer (32-bit)	Timer (16-bit)	LPTimer	ADC 12-bit Units																														
								Timer (32-bit)	Timer (16-bit)	LPTimer	ADC 12-bit Units																														
								Timer (32-bit)	Timer (16-bit)	LPTimer	ADC 12-bit Units																														
								Timer (32-bit)	Timer (16-bit)	LPTimer	ADC 12-bit Units																														
								Timer (32-bit)	Timer (16-bit)	LPTimer	ADC 12-bit Units																														
								Timer (32-bit)	Timer (16-bit)	LPTimer	ADC 12-bit Units																														
								Timer (32-bit)	Timer (16-bit)	LPTimer	ADC 12-bit Units																														
								Timer (32-bit)	Timer (16-bit)	LPTimer	ADC 12-bit Units																														
								Timer (32-bit)	Timer (16-bit)	LPTimer	ADC 12-bit Units																														
								Timer (32-bit)	Timer (16-bit)	LPTimer	ADC 12-bit Units																														
STM32F401RDT6	Cortex-M4	84	384	96	LQFP64	50	1.7-3.6	6	2	1	0	1	16	0	3	2	0	3	3	0	1	0	1	0	0	N/A	0	0	0	0	0	0	N/A	N/A	N/A	85					
STM32F401RET6	Cortex-M4	84	512	96	LQFP64	50	1.7-3.6	6	2	1	0	1	16	0	3	2	0	3	3	0	1	0	1	0	0	N/A	0	0	0	0	0	0	N/A	N/A	N/A	85					
STM32F401VBT6	Cortex-M4	84	128	64	LQFP100	81	1.7-3.6	6	2	1	0	1	16	0	4	2	0	3	3	0	1	0	1	0	0	N/A	0	0	0	0	0	0	N/A	N/A	N/A	85					
STM32F401VBH6	Cortex-M4	84	128	64	UFBGA100	81	1.7-3.6	6	2	1	0	1	16	0	4	2	0	3	3	0	1	0	1	0	0	N/A	0	0	0	0	0	0	N/A	N/A	N/A	85					
STM32F401VCT6	Cortex-M4	84	256	64	LQFP100	81	1.7-3.6	6	2	1	0	1	16	0	4	2	0	3	3	0	1	0	1	0	0	N/A	0	0	0	0	0	0	N/A	N/A	N/A	85					
STM32F401VCH6	Cortex-M4	84	256	64	UFBGA100	81	1.7-3.6	6	2	1	0	1	16	0	4	2	0	3	3	0	1	0	1	0	0	N/A	0	0	0	0	0	0	N/A	N/A	N/A	85					
STM32F401VDT6	Cortex-M4	84	384	96	LQFP100	81	1.7-3.6	6	2	1	0	1	16	0	4	2	0	3	3	0	1	0	1	0	0	N/A	0	0	0	0	0	0	N/A	N/A	N/A	85					
STM32F401VDH6	Cortex-M4	84	384	96	UFBGA100	81	1.7-3.6	6	2	1	0	1	16	0	4	2	0	3	3	0	1	0	1	0	0	N/A	0	0	0	0	0	0	N/A	N/A	N/A	85					
STM32F401VET6	Cortex-M4	84	512	96	LQFP100	81	1.7-3.6	6	2	1	0	1	16	0	4	2	0	3	3	0	1	0	1	0	0	N/A	0	0	0	0	0	0	N/A	N/A	N/A	85					
STM32F401VEH6	Cortex-M4	84	512	96	UFBGA100	81	1.7-3.6	6	2	1	0	1	16	0	4	2	0	3	3	0	1	0	1	0	0	N/A	0	0	0	0	0	0	N/A	N/A	N/A	85					
STM32F410T8Y6	Cortex-M4	100	64	32	WLCSP36	23	1.7-3.6	4	1	1	1	1	4	1	1	1	0	2	2	0	0	0	0	0	0	N/A	0	0	0	0	0	0	0	YES	N/A	N/A	85				
STM32F410TBY6	Cortex-M4	100	128	32	WLCSP36	23	1.7-3.6	4	1	1	1	1	4	1	1	1	0	2	2	0	0	0	0	0	0	N/A	0	0	0	0	0	0	0	YES	N/A	N/A	85				
STM32F410C8U6	Cortex-M4	100	64	32	UFQFPN48	36	1.7-3.6	4	1	1	1	1	10	1	3	3	0	3	3	0	0	0	0	0	0	N/A	0	0	0	0	0	0	0	YES	N/A	N/A	85				
STM32F410CBU6	Cortex-M4	100	128	32	UFQFPN48	36	1.7-3.6	4	1	1	1	1	10	1	3	3	0	3	3	0	0	0	0	0	0	N/A	0	0	0	0	0	0	0	YES	N/A	N/A	85				
STM32F410R8T6	Cortex-M4	100	64	32	LQFP64	50	1.7-3.6	4	1	1	1	1	16	1	3	3	0	3	3	0	0	0	0	0	0	N/A	0	0	0	0	0	0	0	YES	N/A	N/A	85				

## STM32F4系列 – Arm® Cortex®-M4高性能MCU (附带DSP和FPU)

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	I/O	VDD	Timer (16-bit)	Advanced Timer (16-bit)	LP Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	GPU	TFT LCD	MIPI_DSI	SAI	SPDIFRX	DFSDM	DCMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)

## STM32F4系列 – Arm® Cortex®-M4高性能MCU (附带DSP和FPU)

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	I/O	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LP Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	GPU	TFT LCD	MIP1_DSI	SAI	SPDIFRX	DFSDM	DCMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)
STM32F412RGT6	Cortex-M4	100	1024	256	LQFP64	50	1.7-3.6	12	2	2	0	1	16	0	5	5	1[QUAD]	4	4	2	1	0	1	0	0	N/A	0	0	0	0	1	0	YES	N/A	N/A	85
STM32F412RGY6	Cortex-M4	100	1024	256	WLCSP64	50	1.7-3.6	12	2	2	0	1	16	0	5	5	1[QUAD]	4	4	2	1	0	1	0	0	N/A	0	0	0	0	1	0	YES	N/A	N/A	85
STM32F412RGY6P	Cortex-M4	100	1024	256	WLCSP64	50	1.7-3.6	12	2	2	0	1	16	0	5	5	1[QUAD]	4	4	2	1	0	1	0	0	N/A	0	0	0	0	1	0	YES	N/A	N/A	85
STM32F412VET6	Cortex-M4	100	512	256	LQFP100	81	1.7-3.6	12	2	2	0	1	16	0	5	5	1[QUAD]	4	4	2	1	1	1	0	0	N/A	0	0	0	0	1	0	YES	N/A	N/A	85
STM32F412VEH6	Cortex-M4	100	512	256	UFBGA100	81	1.7-3.6	12	2	2	0	1	16	0	5	5	1[QUAD]	4	4	2	1	1	1	0	0	N/A	0	0	0	0	1	0	YES	N/A	N/A	85
STM32F412VGT6	Cortex-M4	100	1024	256	LQFP100	81	1.7-3.6	12	2	2	0	1	16	0	5	5	1[QUAD]	4	4	2	1	1	1	0	0	N/A	0	0	0	0	1	0	YES	N/A	N/A	85
STM32F412VGH6	Cortex-M4	100	1024	256	UFBGA100	81	1.7-3.6	12	2	2	0	1	16	0	5	5	1[QUAD]	4	4	2	1	1	1	0	0	N/A	0	0	0	0	1	0	YES	N/A	N/A	85
STM32F412ZET6	Cortex-M4	100	512	256	LQFP144	114	1.7-3.6	12	2	2	0	1	16	0	5	5	1[QUAD]	4	4	2	1	1	1	0	0	N/A	0	0	0	0	1	0	YES	N/A	N/A	85
STM32F412ZEH6	Cortex-M4	100	512	256	UFBGA144	114	1.7-3.6	12	2	2	0	1	16	0	5	5	1[QUAD]	4	4	2	1	1	1	0	0	N/A	0	0	0	0	1	0	YES	N/A	N/A	85
STM32F412ZGT6	Cortex-M4	100	1024	256	LQFP144	114	1.7-3.6	12	2	2	0	1	16	0	5	5	1[QUAD]	4	4	2	1	1	1	0	0	N/A	0	0	0	0	1	0	YES	N/A	N/A	85
STM32F412ZGH6	Cortex-M4	100	1024	256	UFBGA144	114	1.7-3.6	12	2	2	0	1	16	0	5	5	1[QUAD]	4	4	2	1	1	1	0	0	N/A	0	0	0	0	1	0	YES	N/A	N/A	85
STM32F413CGU6	Cortex-M4	100	1024	320	UFQFPN48	36	1.7-3.6	12	2	2	1	1	10	2	5	5	0	4	6	3	1	0	1	0	0	N/A	0	0	1	0	2	0	YES	N/A	N/A	85
STM32F413CHU6	Cortex-M4	100	1536	320	UFQFPN48	36	1.7-3.6	12	2	2	1	1	10	2	5	5	0	4	6	3	1	0	1	0	0	N/A	0	0	1	0	2	0	YES	N/A	N/A	85
STM32F413RGT6	Cortex-M4	100	1024	320	LQFP64	50	1.7-3.6	12	2	2	1	1	16	2	5	5	1[QUAD]	4	7	3	1	0	1	0	0	N/A	0	0	1	0	2	0	YES	N/A	N/A	85
STM32F413RHT6	Cortex-M4	100	1536	320	LQFP64	50	1.7-3.6	12	2	2	1	1	16	2	5	5	1[QUAD]	4	7	3	1	0	1	0	0	N/A	0	0	1	0	2	0	YES	N/A	N/A	85

## STM32F4系列 – Arm® Cortex®-M4高性能MCU (附带DSP和FPU)

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	I/O	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LP Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	GPU	TFT LCD	MIPI_DSI	SAI	SPDIFRX	DFSDM	DCMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)
STM32F413MGY6	Cortex-M4	100	1024	320	WLCSP81	60	1.7-3.6	12	2	2	1	1	16	2	5	5	1[QUAD]	4	7	3	1	1	1	0	0	N/A	0	0	1	0	2	0	YES	N/A	N/A	85
STM32F413MHY6	Cortex-M4	100	1024	320	WLCSP81	60	1.7-3.6	12	2	2	1	1	16	2	5	5	1[QUAD]	4	7	3	1	1	1	0	0	N/A	0	0	1	0	2	0	YES	N/A	N/A	85
STM32F413VGT6	Cortex-M4	100	1024	320	LQFP100	81	1.7-3.6	12	2	2	1	1	16	2	5	5	1[QUAD]	4	10	3	1	1	1	0	0	N/A	0	0	1	0	2	0	YES	N/A	N/A	85
STM32F413VGJ6	Cortex-M4	100	1024	320	UFBGA100	81	1.7-3.6	12	2	2	1	1	16	2	5	5	1[QUAD]	4	10	3	1	1	1	0	0	N/A	0	0	1	0	2	0	YES	N/A	N/A	85
STM32F413VHT6	Cortex-M4	100	1536	320	LQFP100	81	1.7-3.6	12	2	2	1	1	16	2	5	5	1[QUAD]	4	10	3	1	1	1	0	0	N/A	0	0	1	0	2	0	YES	N/A	N/A	85
STM32F413VHJ6	Cortex-M4	100	1536	320	UFBGA100	81	1.7-3.6	12	2	2	1	1	16	2	5	5	1[QUAD]	4	10	3	1	1	1	0	0	N/A	0	0	1	0	2	0	YES	N/A	N/A	85
STM32F413ZGT6	Cortex-M4	100	1024	320	LQFP144	114	1.7-3.6	12	2	2	1	1	16	2	5	5	1[QUAD]	4	10	3	1	1	1	0	0	N/A	0	0	1	0	2	0	YES	N/A	N/A	85
STM32F413ZGJ6	Cortex-M4	100	1024	320	UFBGA144	114	1.7-3.6	12	2	2	1	1	16	2	5	5	1[QUAD]	4	10	3	1	1	1	0	0	N/A	0	0	1	0	2	0	YES	N/A	N/A	85
STM32F413ZHT6	Cortex-M4	100	1536	320	LQFP144	114	1.7-3.6	12	2	2	1	1	16	2	5	5	1[QUAD]	4	10	3	1	1	1	0	0	N/A	0	0	1	0	2	0	YES	N/A	N/A	85
STM32F413ZHJ6	Cortex-M4	100	1536	320	UFBGA144	114	1.7-3.6	12	2	2	1	1	16	2	5	5	1[QUAD]	4	10	3	1	1	1	0	0	N/A	0	0	1	0	2	0	YES	N/A	N/A	85
STM32F423CHU6	Cortex-M4	100	1536	320	UFQFPN48	36	1.7-3.6	12	2	2	1	1	10	2	5	5	0	4	6	3	1	0	1	0	0	N/A	0	0	1	0	2	0	YES	YES	N/A	85
STM32F423RHT6	Cortex-M4	100	1536	320	LQFP64	50	1.7-3.6	12	2	2	1	1	16	2	5	5	1[QUAD]	4	7	3	1	0	1	0	0	N/A	0	0	1	0	2	0	YES	YES	N/A	85
STM32F423MHY6	Cortex-M4	100	1024	320	WLCSP81	60	1.7-3.6	12	2	2	1	1	16	2	5	5	1[QUAD]	4	7	3	1	1	1	0	0	N/A	0	0	1	0	2	0	YES	YES	N/A	85
STM32F423VHT6	Cortex-M4	100	1536	320	WLCSP81	60	1.7-3.6	12	2	2	1	1	16	2	5	5	1[QUAD]	4	7	3	1	1	1	0	0	N/A	0	0	1	0	2	0	YES	YES	N/A	85
STM32F423VHT6	Cortex-M4	100	1536	320	LQFP100	81	1.7-3.6	12	2	2	1	1	16	2	5	5	1[QUAD]	4	10	3	1	1	1	0	0	N/A	0	0	1	0	2	0	YES	YES	N/A	85

## STM32F4系列 – Arm® Cortex®-M4高性能MCU (附带DSP和FPU)

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	I/O	VDD	Timer (16-bit)	Advanced Timer (16-bit)	LP Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	GPU	TFT LCD	MIPI_DSI	SAI	SPDIFRX	DSDM	DCMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)			
STM32F423VHJ6	Cortex-M4	100	1536	320	UFBGA100	81	1.7-3.6	12	2	2	1	1	16	2	5	5	1[QUAD]	4	10	3	1	1	1	0	0	N/A	0	0	1	0	2	0	YES	YES	N/A	85		
STM32F423ZHT6	Cortex-M4	100	1536	320	LQFP144	114	1.7-3.6	12	2	2	1	1	16	2	5	5	1[QUAD]	4	10	3	1	1	1	0	0	N/A	0	0	1	0	2	0	YES	YES	N/A	85		
STM32F423ZHJ6	Cortex-M4	100	1536	320	UFBGA144	114	1.7-3.6	12	2	2	1	1	16	2	5	5	1[QUAD]	4	10	3	1	1	1	0	0	N/A	0	0	1	0	2	0	YES	YES	N/A	85		
STM32F405_415_407_417 Performance Line																																						
STM32F405RGT6	Cortex-M4	168	1024	192	LQFP64	51	1.8-3.6	12	2	2	0	3	16	2	3	2	0	3	6	2	1	0	1	1	0	N/A	0	0	0	0	0	0	YES	N/A	N/A	85		
STM32F405OGY6	Cortex-M4	168	1024	192	WLCSP90	72	1.8-3.6	12	2	2	0	3	13	2	3	2	0	3	6	2	1	1	1	1	0	N/A	0	0	0	0	0	0	YES	N/A	N/A	85		
STM32F4050EY6	Cortex-M4	168	512	192	WLCSP90	72	1.8-3.6	12	2	2	0	3	13	2	3	2	0	3	6	2	1	1	1	1	0	N/A	0	0	0	0	0	0	YES	N/A	N/A	85		
STM32F405VGT6	Cortex-M4	168	1024	192	LQFP100	82	1.8-3.6	12	2	2	0	3	16	2	3	2	0	3	6	2	1	1	1	1	0	N/A	0	0	0	0	0	0	YES	N/A	N/A	85		
STM32F405ZGT6	Cortex-M4	168	1024	192	LQFP144	114	1.8-3.6	12	2	2	0	3	24	2	3	2	0	3	6	2	1	1	1	1	0	N/A	0	0	0	0	0	0	YES	N/A	N/A	85		
STM32F415RGT6	Cortex-M4	168	1024	192	LQFP64	51	1.8-3.6	12	2	2	0	3	16	2	3	2	0	3	6	2	1	0	1	1	0	N/A	0	0	0	0	0	0	YES	YES	YES	85		
STM32F415OGY6	Cortex-M4	168	1024	192	WLCSP90	72	1.8-3.6	12	2	2	0	3	13	2	3	2	0	3	6	2	1	1	1	1	0	N/A	0	0	0	0	0	0	YES	YES	YES	85		
STM32F415VGT6	Cortex-M4	168	1024	192	LQFP100	82	1.8-3.6	12	2	2	0	3	16	2	3	2	0	3	6	2	1	1	1	1	0	N/A	0	0	0	0	0	0	YES	YES	YES	85		
STM32F415ZGT6	Cortex-M4	168	1024	192	LQFP144	114	1.8-3.6	12	2	2	0	3	24	2	3	2	0	3	6	2	1	1	1	1	0	N/A	0	0	0	0	0	0	YES	YES	YES	85		
STM32F407VET6	Cortex-M4	168	512	192	LQFP100	82	1.8-3.6	12	2	2	0	3	16	2	3	2	0	3	6	2	1	1	1	1	1	N/A	0	0	0	0	0	1	YES	N/A	N/A	85		
STM32F407VGT6	Cortex-M4	168	1024	192	LQFP100	82	1.8-3.6	12	2	2	0	3	16	2	3	2	0	3	6	2	1	1	1	1	1	N/A	0	0	0	0	0	1	YES	N/A	N/A	85		
STM32F407ZET6	Cortex-M4	168	512	192	LQFP144	114	1.8-3.6	12	2	2	0	3	24	2	3	2	0	3	6	2	1	1	1	1	1	N/A	0	0	0	0	0	1	YES	N/A	N/A	85		

## STM32F4系列 – Arm® Cortex®-M4高性能MCU (附带DSP和FPU)

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LP Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	GPU	TFT LCD	MIPI_DSI	SAI	SPDIFRX	DFSDM	DCMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)
																																				85
																																				85
																																				85
																																				85
																																				85
																																				85
																																				85
																																				85
																																				85
																																				85
																																				85
																																				85
																																				85
																																				85
																																				85
STM32F427_437_429_439 Advanced Line																																				
STM32F427VGT6	Cortex-M4	180	1024	256	LQFP100	82	1.8-3.6	12	2	2	0	3	16	2	4	2	0	3	8	2	1	1	1	1	1	N/A	0	0	1	0	0	1	YES	N/A	N/A	85

## STM32F4系列 – Arm® Cortex®-M4高性能MCU (附带DSP和FPU)

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Advanced Features												Connectivity & I/O												T° Max (°C)					
								Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	GPU	TFT LCD	MIP1_DSI	SAI	SPDIFRX	D/SDM		DCMI	TRNG	AES/DES	SHA/HMAC	
STM32F427VIT6	Cortex-M4	180	2048	256	LQFP100	82	1.8-3.6	12	2	2	0	3	16	2	4	2	0	3	8	2	1	1	1	1	1	1	N/A	0	0	1	0	0	1	YES	N/A	N/A	85
STM32F427ZGT6	Cortex-M4	180	1024	256	LQFP144	114	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	N/A	0	0	1	0	0	1	YES	N/A	N/A	85	
STM32F427ZIT6	Cortex-M4	180	2048	256	LQFP144	114	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	N/A	0	0	1	0	0	1	YES	N/A	N/A	85	
STM32F427AGH6	Cortex-M4	180	1024	256	UFBGA169	130	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	N/A	0	0	1	0	0	1	YES	N/A	N/A	85	
STM32F427AIH6	Cortex-M4	180	2048	256	UFBGA169	130	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	N/A	0	0	1	0	0	1	YES	N/A	N/A	85	
STM32F427IGT6	Cortex-M4	180	1024	256	LQFP176	140	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	N/A	0	0	1	0	0	1	YES	N/A	N/A	85	
STM32F427IGH6	Cortex-M4	180	1024	256	UFBGA176	140	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	N/A	0	0	1	0	0	1	YES	N/A	N/A	85	
STM32F427IIT6	Cortex-M4	180	2048	256	LQFP176	140	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	N/A	0	0	1	0	0	1	YES	N/A	N/A	85	
STM32F427IIH6	Cortex-M4	180	2048	256	UFBGA176	140	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	N/A	0	0	1	0	0	1	YES	N/A	N/A	85	
STM32F437VGT6	Cortex-M4	180	1024	256	LQFP100	82	1.8-3.6	12	2	2	0	3	16	2	4	2	0	3	8	2	1	1	1	1	1	N/A	0	0	1	0	0	1	YES	YES	YES	85	
STM32F437VIT6	Cortex-M4	180	2048	256	LQFP100	82	1.8-3.6	12	2	2	0	3	16	2	4	2	0	3	8	2	1	1	1	1	1	N/A	0	0	1	0	0	1	YES	YES	YES	85	
STM32F437ZGT6	Cortex-M4	180	1024	256	LQFP144	114	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	N/A	0	0	1	0	0	1	YES	YES	YES	85	
STM32F437ZIT6	Cortex-M4	180	2048	256	LQFP144	114	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	N/A	0	0	1	0	0	1	YES	YES	YES	85	
STM32F437AIH6	Cortex-M4	180	2048	256	UFBGA169	114	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	N/A	0	0	1	0	0	1	YES	YES	YES	85	
STM32F437IGT6	Cortex-M4	180	1024	256	LQFP176	140	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	N/A	0	0	1	0	0	1	YES	YES	YES	85	



## STM32F4系列 – Arm® Cortex®-M4高性能MCU (附带DSP和FPU)

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LP Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	GPU	TFT LCD	MIPI_DSI	SAI	SPDIFRX	DFSDM	DCMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)
																																				85
																																				85
																																				85
																																				85
																																				85
																																				85
																																				85
																																				85
																																				85
																																				85
																																				85
																																				85
																																				85
																																				85
																																				85
																																				85
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				
85																																				

## STM32F4系列 – Arm® Cortex®-M4高性能MCU (附带DSP和FPU)

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Advanced Features												Peripherals												T° Max (°C)							
								Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	GPU	TFT LCD	MIP1_DSI	SAI	SPDIFRX	DFSDM		DCMI	TRNG	AES/DES	SHA/HMAC			
STM32F429IET6	Cortex-M4	180	512	256	LQFP176	140	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	1	1	1	YES	1	0	1	0	0	1	YES	N/A	N/A	85
STM32F429IGH6	Cortex-M4	180	1024	256	UFBGA176	140	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	1	1	YES	1	0	1	0	0	1	YES	N/A	N/A	85	
STM32F429IGT6	Cortex-M4	180	1024	256	LQFP176	140	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	1	YES	1	0	1	0	0	1	YES	N/A	N/A	85		
STM32F429IIH6	Cortex-M4	180	2048	256	UFBGA176	140	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	1	YES	1	0	1	0	0	1	YES	N/A	N/A	85		
STM32F429IIT6	Cortex-M4	180	2048	256	LQFP176	140	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	1	YES	1	0	1	0	0	1	YES	N/A	N/A	85		
STM32F429BET6	Cortex-M4	180	512	256	LQFP208	168	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	1	YES	1	0	1	0	0	1	YES	N/A	N/A	85		
STM32F429BGT6	Cortex-M4	180	1024	256	LQFP208	168	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	1	YES	1	0	1	0	0	1	YES	N/A	N/A	85		
STM32F429BIT6	Cortex-M4	180	2048	256	LQFP208	168	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	1	YES	1	0	1	0	0	1	YES	N/A	N/A	85		
STM32F429NEH6	Cortex-M4	180	512	256	TFBGA216	168	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	1	YES	1	0	1	0	0	1	YES	N/A	N/A	85		
STM32F429NGH6	Cortex-M4	180	1024	256	TFBGA216	168	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	1	YES	1	0	1	0	0	1	YES	N/A	N/A	85		
STM32F429NIH6	Cortex-M4	180	2048	256	TFBGA216	168	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	1	YES	1	0	1	0	0	1	YES	N/A	N/A	85		
STM32F439VGT6	Cortex-M4	180	1024	256	LQFP100	82	1.8-3.6	12	2	2	0	3	16	2	4	2	0	3	8	2	1	1	1	1	1	1	YES	1	0	1	0	0	1	YES	YES	YES	85		
STM32F439VIT6	Cortex-M4	180	2048	256	LQFP100	82	1.8-3.6	12	2	2	0	3	16	2	4	2	0	3	8	2	1	1	1	1	1	1	YES	1	0	1	0	0	1	YES	YES	YES	85		
STM32F439AIH6	Cortex-M4	180	2048	256	UFBGA169	114	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	1	YES	1	0	1	0	0	1	YES	YES	YES	85		
STM32F439ZGT6	Cortex-M4	180	1024	256	LQFP144	114	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	1	YES	1	0	1	0	0	1	YES	YES	YES	85		

## STM32F4系列 – Arm® Cortex®-M4高性能MCU (附带DSP和FPU)

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LP Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	GPU	TFT LCD	MIPI_DSI	SAI	SPDIFRX	DSDM	DCMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C )		
STM32F439ZIT6	Cortex-M4	180	2048	256	LQFP144	114	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	YES	1	0	1	0	0	1	YES	YES	YES	85		
STM32F439ZIY6	Cortex-M4	180	2048	256	WLCSP143	114	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	YES	1	0	1	0	0	1	YES	YES	YES	85		
STM32F439IGT6	Cortex-M4	180	1024	256	LQFP176	140	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	YES	1	0	1	0	0	1	YES	YES	YES	85		
STM32F439IGH6	Cortex-M4	180	1024	256	UFBGA176	140	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	YES	1	0	1	0	0	1	YES	YES	YES	85		
STM32F439IIT6	Cortex-M4	180	2048	256	LQFP176	140	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	YES	1	0	1	0	0	1	YES	YES	YES	85		
STM32F439IIH6	Cortex-M4	180	2048	256	UFBGA176	140	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	YES	1	0	1	0	0	1	YES	YES	YES	85		
STM32F439BGT6	Cortex-M4	180	1024	256	LQFP208	168	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	YES	1	0	1	0	0	1	YES	YES	YES	85		
STM32F439BIT6	Cortex-M4	180	2048	256	LQFP208	168	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	YES	1	0	1	0	0	1	YES	YES	YES	85		
STM32F439NGH6	Cortex-M4	180	1024	256	TFBGA216	168	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	YES	1	0	1	0	0	1	YES	YES	YES	85		
STM32F439NIH6	Cortex-M4	180	2048	256	TFBGA216	168	1.8-3.6	12	2	2	0	3	24	2	6	2	0	3	8	2	1	1	1	1	1	YES	1	0	1	0	0	1	YES	YES	YES	85		
STM32F446 Cost-Effective Line																																						
STM32F446MCY6	Cortex-M4	180	256	128	WLCSP81	63	1.8-3.6	12	2	2	0	3	14	2	4	3	1[QUAD]	4	6	2	1	0	1	1	0	N/A	0	0	2	1	0	1	N/A	N/A	N/A	85		
STM32F446MEY6	Cortex-M4	180	512	128	WLCSP81	63	1.8-3.6	12	2	2	0	3	14	2	4	3	1[QUAD]	4	6	2	1	0	1	1	0	N/A	0	0	2	1	0	1	N/A	N/A	N/A	85		
STM32F446RCT6	Cortex-M4	180	256	128	LQFP64	50	1.8-3.6	12	2	2	0	3	16	2	4	3	1[QUAD]	4	6	2	1	0	1	1	0	N/A	0	0	2	1	0	1	N/A	N/A	N/A	85		
STM32F446RET6	Cortex-M4	180	512	128	LQFP64	50	1.8-3.6	12	2	2	0	3	16	2	4	3	1[QUAD]	4	6	2	1	0	1	1	0	N/A	0	0	2	1	0	1	N/A	N/A	N/A	85		
STM32F446VCT6	Cortex-M4	180	256	128	LQFP100	81	1.8-3.6	12	2	2	0	3	16	2	4	3	1[QUAD]	4	6	2	1	0	1	1	0	N/A	0	0	2	1	0	1	N/A	N/A	N/A	85		

## STM32F4系列 – Arm® Cortex®-M4高性能MCU (附带DSP和FPU)

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LP Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	GPU	TFT LCD	MIPI_DSI	SAI	SPDIFRX	DFSDM	DCMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)
																																				85
																																				85
																																				85
																																				85
																																				85
																																				85
																																				85
																																				85
STM32F469_479 MIPI_DSI Graphic Line																																				
STM32F469VET6	Cortex-M4	180	1024	384	LQFP100	71	1.7-3.6	12	2	2	0	3	14	2	4	2	1[QUAD]	3	7	2	1	1	1	1	0	YES	1	1	1	0	0	1	YES	N/A	N/A	85
STM32F469VGT6	Cortex-M4	180	1024	384	LQFP100	71	1.7-3.6	12	2	2	0	3	14	2	4	2	1[QUAD]	3	7	2	1	1	1	1	0	YES	1	1	1	0	0	1	YES	N/A	N/A	85
STM32F469VIT6	Cortex-M4	180	1024	384	LQFP100	71	1.7-3.6	12	2	2	0	3	14	2	4	2	1[QUAD]	3	7	2	1	1	1	1	0	YES	1	1	1	0	0	1	YES	N/A	N/A	85
STM32F469ZET6	Cortex-M4	180	1024	384	LQFP144	106	1.7-3.6	12	2	2	0	3	20	2	4	2	1[QUAD]	3	7	2	1	1	1	1	0	YES	1	1	1	0	0	1	YES	N/A	N/A	85
STM32F469ZGT6	Cortex-M4	180	1024	384	LQFP144	106	1.7-3.6	12	2	2	0	3	20	2	4	2	1[QUAD]	3	7	2	1	1	1	1	0	YES	1	1	1	0	0	1	YES	N/A	N/A	85
STM32F469ZIT6	Cortex-M4	180	1024	384	LQFP144	106	1.7-3.6	12	2	2	0	3	20	2	4	2	1[QUAD]	3	7	2	1	1	1	1	0	YES	1	1	1	0	0	1	YES	N/A	N/A	85
STM32F469AEH6	Cortex-M4	180	512	384	UFBGA169	114	1.7-3.6	12	2	2	0	3	24	2	6	2	1[QUAD]	3	8	2	1	1	1	1	0	YES	1	1	1	0	0	1	YES	N/A	N/A	85

## STM32F4系列 – Arm® Cortex®-M4高性能MCU (附带DSP和FPU)

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	I/O	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LP Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	GPU	TFT LCD	MIP1_DSI	SAI	SPDIFRX	DFSDM	DCMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)
STM32F469AGH6	Cortex-M4	180	1024	384	UFBGA169	114	1.7-3.6	12	2	2	0	3	24	2	6	2	1[QUAD]	3	8	2	1	1	1	1	0	YES	1	1	1	0	0	1	YES	N/A	N/A	85
STM32F469AIH6	Cortex-M4	180	2048	384	UFBGA169	114	1.7-3.6	12	2	2	0	3	24	2	6	2	1[QUAD]	3	8	2	1	1	1	1	0	YES	1	1	1	0	0	1	YES	N/A	N/A	85
STM32F469AEY6	Cortex-M4	180	512	384	WLCSP168	114	1.7-3.6	12	2	2	0	3	24	2	6	2	1[QUAD]	3	8	2	1	1	1	1	0	YES	1	1	1	0	0	1	YES	N/A	N/A	85
STM32F469AGY6	Cortex-M4	180	1024	384	WLCSP168	114	1.7-3.6	12	2	2	0	3	24	2	6	2	1[QUAD]	3	8	2	1	1	1	1	0	YES	1	1	1	0	0	1	YES	N/A	N/A	85
STM32F469AIY6	Cortex-M4	180	2048	384	WLCSP168	114	1.7-3.6	12	2	2	0	3	24	2	6	2	1[QUAD]	3	8	2	1	1	1	1	0	YES	1	1	1	0	0	1	YES	N/A	N/A	85
STM32F469IET6	Cortex-M4	180	512	384	LQFP176	131	1.7-3.6	12	2	2	0	3	24	2	6	2	1[QUAD]	3	8	2	1	1	1	1	1	YES	1	1	1	0	0	1	YES	N/A	N/A	85
STM32F469IEH6	Cortex-M4	180	512	384	UFBGA176	131	1.7-3.6	12	2	2	0	3	24	2	6	2	1[QUAD]	3	8	2	1	1	1	1	1	YES	1	1	1	0	0	1	YES	N/A	N/A	85
STM32F469IGT6	Cortex-M4	180	1024	384	LQFP176	131	1.7-3.6	12	2	2	0	3	24	2	6	2	1[QUAD]	3	8	2	1	1	1	1	1	YES	1	1	1	0	0	1	YES	N/A	N/A	85
STM32F469IGH6	Cortex-M4	180	1024	384	UFBGA176	131	1.7-3.6	12	2	2	0	3	24	2	6	2	1[QUAD]	3	8	2	1	1	1	1	1	YES	1	1	1	0	0	1	YES	N/A	N/A	85
STM32F469IIT6	Cortex-M4	180	2048	384	LQFP176	131	1.7-3.6	12	2	2	0	3	24	2	6	2	1[QUAD]	3	8	2	1	1	1	1	1	YES	1	1	1	0	0	1	YES	N/A	N/A	85
STM32F469IIH6	Cortex-M4	180	2048	384	UFBGA176	131	1.7-3.6	12	2	2	0	3	24	2	6	2	1[QUAD]	3	8	2	1	1	1	1	1	YES	1	1	1	0	0	1	YES	N/A	N/A	85
STM32F469BET6	Cortex-M4	180	512	384	LQFP208	161	1.7-3.6	12	2	2	0	3	24	2	6	2	1[QUAD]	3	8	2	1	1	1	1	1	YES	1	1	1	0	0	1	YES	N/A	N/A	85
STM32F469BGT6	Cortex-M4	180	1024	384	LQFP208	161	1.7-3.6	12	2	2	0	3	24	2	6	2	1[QUAD]	3	8	2	1	1	1	1	1	YES	1	1	1	0	0	1	YES	N/A	N/A	85
STM32F469BIT6	Cortex-M4	180	2048	384	LQFP208	161	1.7-3.6	12	2	2	0	3	24	2	6	2	1[QUAD]	3	8	2	1	1	1	1	1	YES	1	1	1	0	0	1	YES	N/A	N/A	85
STM32F469NEH6	Cortex-M4	180	512	384	TFBGA216	161	1.7-3.6	12	2	2	0	3	24	2	6	2	1[QUAD]	3	8	2	1	1	1	1	1	YES	1	1	1	0	0	1	YES	N/A	N/A	85

## STM32F4系列 – Arm® Cortex®-M4高性能MCU (附带DSP和FPU)

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	I/O	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LP Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	GPU	TFT LCD	MIP1_DSI	SAI	SPDIFRX	DFSDM	DCMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)
STM32F469NGH6	Cortex-M4	180	1024	384	TFBGA216	161	1.7-3.6	12	2	2	0	3	24	2	6	2	1[QUAD]	3	8	2	1	1	1	1	1	YES	1	1	1	0	0	1	YES	N/A	N/A	85
STM32F469NIH6	Cortex-M4	180	2048	384	TFBGA216	161	1.7-3.6	12	2	2	0	3	24	2	6	2	1[QUAD]	3	8	2	1	1	1	1	1	YES	1	1	1	0	0	1	YES	N/A	N/A	85
STM32F479AGH6	Cortex-M4	180	1024	384	UFBGA169	114	1.7-3.6	12	2	2	0	3	24	2	6	2	1[QUAD]	3	8	2	1	1	1	1	0	YES	1	1	1	0	0	1	YES	YES	YES	85
STM32F479AIH6	Cortex-M4	180	2048	384	UFBGA169	114	1.7-3.6	12	2	2	0	3	24	2	6	2	1[QUAD]	3	8	2	1	1	1	1	0	YES	1	1	1	0	0	1	YES	YES	YES	85
STM32F479AGY6	Cortex-M4	180	1024	384	WLCSP168	114	1.7-3.6	12	2	2	0	3	24	2	6	2	1[QUAD]	3	8	2	1	1	1	1	0	YES	1	1	1	0	0	1	YES	YES	YES	85
STM32F479AIY6	Cortex-M4	180	2048	384	WLCSP168	114	1.7-3.6	12	2	2	0	3	24	2	6	2	1[QUAD]	3	8	2	1	1	1	1	0	YES	1	1	1	0	0	1	YES	YES	YES	85
STM32F479IGT6	Cortex-M4	180	1024	384	LQFP176	131	1.7-3.6	12	2	2	0	3	24	2	6	2	1[QUAD]	3	8	2	1	1	1	1	1	YES	1	1	1	0	0	1	YES	YES	YES	85
STM32F479IGH6	Cortex-M4	180	1024	384	UFBGA176	131	1.7-3.6	12	2	2	0	3	24	2	6	2	1[QUAD]	3	8	2	1	1	1	1	1	YES	1	1	1	0	0	1	YES	YES	YES	85
STM32F479IIT6	Cortex-M4	180	2048	384	LQFP176	131	1.7-3.6	12	2	2	0	3	24	2	6	2	1[QUAD]	3	8	2	1	1	1	1	1	YES	1	1	1	0	0	1	YES	YES	YES	85
STM32F479IIH6	Cortex-M4	180	2048	384	UFBGA176	131	1.7-3.6	12	2	2	0	3	24	2	6	2	1[QUAD]	3	8	2	1	1	1	1	1	YES	1	1	1	0	0	1	YES	YES	YES	85
STM32F479BGT6	Cortex-M4	180	1024	384	LQFP208	161	1.7-3.6	12	2	2	0	3	24	2	6	2	1[QUAD]	3	8	2	1	1	1	1	1	YES	1	1	1	0	0	1	YES	YES	YES	85
STM32F479BIT6	Cortex-M4	180	2048	384	LQFP208	161	1.7-3.6	12	2	2	0	3	24	2	6	2	1[QUAD]	3	8	2	1	1	1	1	1	YES	1	1	1	0	0	1	YES	YES	YES	85
STM32F479NGH6	Cortex-M4	180	1024	384	TFBGA216	161	1.7-3.6	12	2	2	0	3	24	2	6	2	1[QUAD]	3	8	2	1	1	1	1	1	YES	1	1	1	0	0	1	YES	YES	YES	85
STM32F479NIH6	Cortex-M4	180	2048	384	TFBGA216	161	1.7-3.6	12	2	2	0	3	24	2	6	2	1[QUAD]	3	8	2	1	1	1	1	1	YES	1	1	1	0	0	1	YES	YES	YES	85

## STM32F2系列 – Arm® Cortex®-M3高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	I/O	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LP Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	DCMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)
STM32F205_215 Performance Line																													
STM32F205RBT6	Cortex-M3	120	128	64	LQFP64	51	1.8-3.6	12	2	2	3	16	2	3	2	3	6	2	2	0	1	1	0	0	YES	N/A	N/A	85	85
STM32F205RCT6	Cortex-M3	120	256	96	LQFP64	51	1.8-3.6	12	2	2	3	16	2	3	2	3	6	2	2	0	1	1	0	0	YES	N/A	N/A	85	85
STM32F205RET6	Cortex-M3	120	512	128	LQFP64	51	1.8-3.6	12	2	2	3	16	2	3	2	3	6	2	2	0	1	1	0	0	YES	N/A	N/A	85	85
STM32F205REY6	Cortex-M3	120	512	128	WLCSP66	51	1.8-3.6	12	2	2	3	16	2	3	2	3	6	2	2	0	1	1	0	0	YES	N/A	N/A	85	85
STM32F205RFT6	Cortex-M3	120	768	128	LQFP64	51	1.8-3.6	12	2	2	3	16	2	3	2	3	6	2	2	0	1	1	0	0	YES	N/A	N/A	85	85
STM32F205RGT6	Cortex-M3	120	1024	128	LQFP64	51	1.8-3.6	12	2	2	3	16	2	3	2	3	6	2	2	0	1	1	0	0	YES	N/A	N/A	85	85
STM32F205RGY6	Cortex-M3	120	1024	128	WLCSP66	51	1.8-3.6	12	2	2	3	16	2	3	2	3	6	2	2	0	1	1	0	0	YES	N/A	N/A	85	85
STM32F205VBT6	Cortex-M3	120	128	64	LQFP100	82	1.8-3.6	12	2	2	3	16	2	3	2	3	6	2	2	1	1	1	0	0	YES	N/A	N/A	85	85
STM32F205VCT6	Cortex-M3	120	256	96	LQFP100	82	1.8-3.6	12	2	2	3	16	2	3	2	3	6	2	2	1	1	1	0	0	YES	N/A	N/A	85	85
STM32F205VET6	Cortex-M3	120	512	128	LQFP100	82	1.8-3.6	12	2	2	3	16	2	3	2	3	6	2	2	1	1	1	0	0	YES	N/A	N/A	85	85
STM32F205VFT6	Cortex-M3	120	768	128	LQFP100	82	1.8-3.6	12	2	2	3	16	2	3	2	3	6	2	2	1	1	1	0	0	YES	N/A	N/A	85	85
STM32F205VGT6	Cortex-M3	120	1024	128	LQFP100	82	1.8-3.6	12	2	2	3	16	2	3	2	3	6	2	2	1	1	1	0	0	YES	N/A	N/A	85	85
STM32F205ZCT6	Cortex-M3	120	256	96	LQFP144	114	1.8-3.6	12	2	2	3	24	2	3	2	3	6	2	2	1	1	1	0	0	YES	N/A	N/A	85	85
STM32F205ZET6	Cortex-M3	120	512	128	LQFP144	114	1.8-3.6	12	2	2	3	24	2	3	2	3	6	2	2	1	1	1	0	0	YES	N/A	N/A	85	85
STM32F205ZFT6	Cortex-M3	120	768	128	LQFP144	114	1.8-3.6	12	2	2	3	24	2	3	2	3	6	2	2	1	1	1	0	0	YES	N/A	N/A	85	85
STM32F205ZGT6	Cortex-M3	120	1024	128	LQFP144	114	1.8-3.6	12	2	2	3	24	2	3	2	3	6	2	2	1	1	1	0	0	YES	N/A	N/A	85	85
STM32F215RET6	Cortex-M3	120	512	128	LQFP64	51	1.8-3.6	12	2	2	3	16	2	3	2	3	6	2	2	0	1	1	0	0	YES	YES	YES	85	85
STM32F215RGT6	Cortex-M3	120	1024	128	LQFP64	51	1.8-3.6	12	2	2	3	16	2	3	2	3	6	2	2	0	1	1	0	0	YES	YES	YES	85	85
STM32F215VET6	Cortex-M3	120	512	128	LQFP100	82	1.8-3.6	12	2	2	3	16	2	3	2	3	6	2	2	1	1	1	0	0	YES	YES	YES	85	85

## STM32F2系列 – Arm® Cortex®-M3高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	I/O	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LP Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	DCMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)
STM32F215VGT6	Cortex-M3	120	1024	128	LQFP100	82	1.8-3.6	12	2	2	3	16	2	3	2	3	6	2	2	1	1	1	0	0	YES	YES	YES	85	85
STM32F215ZET6	Cortex-M3	120	512	128	LQFP144	114	1.8-3.6	12	2	2	3	24	2	3	2	3	6	2	2	1	1	1	0	0	YES	YES	YES	85	85
STM32F215ZGT6	Cortex-M3	120	1024	128	LQFP144	114	1.8-3.6	12	2	2	3	24	2	3	2	3	6	2	2	1	1	1	0	0	YES	YES	YES	85	85
STM32F207_217 Ethernet Line																													
STM32F207VCT6	Cortex-M3	120	256	128	LQFP100	82	1.8-3.6	12	2	2	3	16	2	3	2	3	6	2	2	1	1	1	1	1	YES	N/A	N/A	85	85
STM32F207VET6	Cortex-M3	120	512	128	LQFP100	82	1.8-3.6	12	2	2	3	16	2	3	2	3	6	2	2	1	1	1	1	1	YES	N/A	N/A	85	85
STM32F207VFT6	Cortex-M3	120	768	128	LQFP100	82	1.8-3.6	12	2	2	3	16	2	3	2	3	6	2	2	1	1	1	1	1	YES	N/A	N/A	85	85
STM32F207VGT6	Cortex-M3	120	1024	128	LQFP100	82	1.8-3.6	12	2	2	3	16	2	3	2	3	6	2	2	1	1	1	1	1	YES	N/A	N/A	85	85
STM32F207ZCT6	Cortex-M3	120	256	128	LQFP144	114	1.8-3.6	12	2	2	3	24	2	3	2	3	6	2	2	1	1	1	1	1	YES	N/A	N/A	85	85
STM32F207ZET6	Cortex-M3	120	512	128	LQFP144	114	1.8-3.6	12	2	2	3	24	2	3	2	3	6	2	2	1	1	1	1	1	YES	N/A	N/A	85	85
STM32F207ZFT6	Cortex-M3	120	768	128	LQFP144	114	1.8-3.6	12	2	2	3	24	2	3	2	3	6	2	2	1	1	1	1	1	YES	N/A	N/A	85	85
STM32F207ZGT6	Cortex-M3	120	1024	128	LQFP144	114	1.8-3.6	12	2	2	3	24	2	3	2	3	6	2	2	1	1	1	1	1	YES	N/A	N/A	85	85
STM32F207ICT6	Cortex-M3	120	256	128	LQFP176	140	1.8-3.6	12	2	2	3	24	2	3	2	3	6	2	2	1	1	1	1	1	YES	N/A	N/A	85	85
STM32F207IET6	Cortex-M3	120	512	128	LQFP176	140	1.8-3.6	12	2	2	3	24	2	3	2	3	6	2	2	1	1	1	1	1	YES	N/A	N/A	85	85
STM32F207IFT6	Cortex-M3	120	768	128	LQFP176	140	1.8-3.6	12	2	2	3	24	2	3	2	3	6	2	2	1	1	1	1	1	YES	N/A	N/A	85	85
STM32F207IGT6	Cortex-M3	120	1024	128	LQFP176	140	1.8-3.6	12	2	2	3	24	2	3	2	3	6	2	2	1	1	1	1	1	YES	N/A	N/A	85	85
STM32F207ICH6	Cortex-M3	120	256	128	UFBGA176	140	1.8-3.6	12	2	2	3	24	2	3	2	3	6	2	2	1	1	1	1	1	YES	N/A	N/A	85	85
STM32F207IEH6	Cortex-M3	120	512	128	UFBGA176	140	1.8-3.6	12	2	2	3	24	2	3	2	3	6	2	2	1	1	1	1	1	YES	N/A	N/A	85	85
STM32F207IFH6	Cortex-M3	120	768	128	UFBGA176	140	1.8-3.6	12	2	2	3	24	2	3	2	3	6	2	2	1	1	1	1	1	YES	N/A	N/A	85	85
STM32F207IGH6	Cortex-M3	120	1024	128	UFBGA176	140	1.8-3.6	12	2	2	3	24	2	3	2	3	6	2	2	1	1	1	1	1	YES	N/A	N/A	85	85



## STM32F2系列 – Arm® Cortex®-M3高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	I/O	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LP Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	USB HS OTG	Ethernet	DCMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)
STM32F217VET6	Cortex-M3	120	512	128	LQFP100	82	1.8-3.6	12	2	2	3	16	2	3	2	2	6	2	2	1	1	1	1	1	YES	YES	YES	85	85
STM32F217VGT6	Cortex-M3	120	1024	128	LQFP100	82	1.8-3.6	12	2	2	3	16	2	3	2	2	6	2	2	1	1	1	1	1	YES	YES	YES	85	85
STM32F217ZET6	Cortex-M3	120	512	128	LQFP144	114	1.8-3.6	12	2	2	3	24	2	3	2	2	6	2	2	1	1	1	1	1	YES	YES	YES	85	85
STM32F217ZGT6	Cortex-M3	120	1024	128	LQFP144	114	1.8-3.6	12	2	2	3	24	2	3	2	2	6	2	2	1	1	1	1	1	YES	YES	YES	85	85
STM32F217IET6	Cortex-M3	120	512	128	LQFP176	140	1.8-3.6	12	2	2	3	24	2	3	2	2	6	2	2	1	1	1	1	1	YES	YES	YES	85	85
STM32F217IGT6	Cortex-M3	120	1024	128	LQFP176	140	1.8-3.6	12	2	2	3	24	2	3	2	2	6	2	2	1	1	1	1	1	YES	YES	YES	85	85
STM32F217IEH6	Cortex-M3	120	512	128	UFBGA176	140	1.8-3.6	12	2	2	3	24	2	3	2	2	6	2	2	1	1	1	1	1	YES	YES	YES	85	85
STM32F217IGH6	Cortex-M3	120	1024	128	UFBGA176	140	1.8-3.6	12	2	2	3	24	2	3	2	2	6	2	2	1	1	1	1	1	YES	YES	YES	85	85

## STM32U0系列 - Arm® Cortex®-M0+ 新一代超低功耗入门级MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LP Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2C	U(S)ART	LP UART	USB Device	Segment LCD	TRNG	T° Max (°C)
STM32U031F4	Cortex-M0+	56	16	12	TSSOP-20	17	1.65-3.6	8	1	1	2	1	16	1	1	1	2	3	4	2	0	No	YES	85
STM32U031F6	Cortex-M0+	56	32	12	TSSOP-20	17	1.65-3.6	8	1	1	2	1	16	1	1	1	2	3	4	2	0	No	YES	85
STM32U031F8	Cortex-M0+	56	64	12	TSSOP-20	17	1.65-3.6	8	1	1	2	1	16	1	1	1	2	3	4	2	0	No	YES	85
STM32U031G6	Cortex-M0+	56	32	12	WLCSP 27	24	1.65-3.6	8	1	1	2	1	16	1	1	1	2	3	4	2	0	No	YES	85
STM32U031G8	Cortex-M0+	56	64	12	WLCSP 27	24	1.65-3.6	8	1	1	2	1	16	1	1	1	2	3	4	2	0	No	YES	85
STM32U031K4	Cortex-M0+	56	16	12	UFQFPN 32	27	1.65-3.6	8	1	1	2	1	16	1	1	1	2	3	4	2	0	No	YES	85
STM32U031K6	Cortex-M0+	56	32	12	UFQFPN 32	27	1.65-3.6	8	1	1	2	1	16	1	1	1	2	3	4	2	0	No	YES	85
STM32U031K8	Cortex-M0+	56	64	12	UFQFPN 32	27	1.65-3.6	8	1	1	2	1	16	1	1	1	2	3	4	2	0	No	YES	85
STM32U031C6	Cortex-M0+	56	32	12	LQFP 48, UFQFPN 48	39	1.65-3.6	8	1	1	2	1	16	1	1	1	2	3	4	2	0	No	YES	85
STM32U031C8	Cortex-M0+	56	64	12	LQFP 48, UFQFPN 48	39	1.65-3.6	8	1	1	2	1	16	1	1	1	2	3	4	2	0	No	YES	85
STM32U031R6	Cortex-M0+	56	32	12	LQFP 64, UFBGA 64	53	1.65-3.6	8	1	1	2	1	16	1	1	1	2	3	4	2	0	No	YES	85
STM32U031R8	Cortex-M0+	56	64	12	LQFP 64, UFBGA 64	53	1.65-3.6	8	1	1	2	1	16	1	1	1	2	3	4	2	0	No	YES	85
STM32U073K8	Cortex-M0+	56	64	40	UFQFPN 32	27	1.65-3.6	8	1	1	3	1	10	1	2	1	3	4	4	3	1	Yes	YES	85
STM32U073H8	Cortex-M0+	56	64	40	WLCSP 42	33	1.65-3.6	8	1	1	3	1	16	1	2	1	3	4	4	3	1	Yes	YES	85
STM32U073C8	Cortex-M0+	56	64	40	LQFP 48, UFQFPN 48	39	1.65-3.6	8	1	1	3	1	16	1	2	1	3	4	4	3	1	Yes	YES	85
STM32U073R8	Cortex-M0+	56	64	40	LQFP 64, UFBGA 64	53	1.65-3.6	8	1	1	3	1	16	1	2	1	3	4	4	3	1	Yes	YES	85
STM32U073M8	Cortex-M0+	56	64	40	LQFP 80, UFBGA 81	68/69	1.65-3.6	8	1	1	3	1	16	1	2	1	3	4	4	3	1	Yes	YES	85
STM32U073KB	Cortex-M0+	56	128	40	UFQFPN 32	27	1.65-3.6	8	1	1	3	1	10	1	2	1	3	4	4	3	1	Yes	YES	85
STM32U073HB	Cortex-M0+	56	128	40	WLCSP 42	33	1.65-3.6	8	1	1	3	1	16	1	2	1	3	4	4	3	1	Yes	YES	85
STM32U073CB	Cortex-M0+	56	128	40	LQFP 48, UFQFPN 48	39	1.65-3.6	8	1	1	3	1	16	1	2	1	3	4	4	3	1	Yes	YES	85
STM32U073RB	Cortex-M0+	56	128	40	LQFP 64, UFBGA 64	53	1.65-3.6	8	1	1	3	1	16	1	2	1	3	4	4	3	1	Yes	YES	85

## STM32U0系列 - Arm® Cortex®-M0+ 新一代超低功耗入门级MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LP Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2C	U(S)ART	LP UART	USB Device	Segment LCD	TRNG	T° Max (°C)
STM32U073MB	Cortex-M0+	56	128	40	LQFP 80, UFBGA 81	68/69	1.65-3.6	8	1	1	3	1	16	1	2	1	3	4	4	3	1	Yes	YES	85
STM32U073KC	Cortex-M0+	56	256	40	UFQFPN 32	27	1.65-3.6	8	1	1	3	1	10	1	2	1	3	4	4	3	1	Yes	YES	85
STM32U073HC	Cortex-M0+	56	256	40	WLCSP 42	33	1.65-3.6	8	1	1	3	1	16	1	2	1	3	4	4	3	1	Yes	YES	85
STM32U073CC	Cortex-M0+	56	256	40	LQFP 48, UFQFPN 48	39	1.65-3.6	8	1	1	3	1	16	1	2	1	3	4	4	3	1	Yes	YES	85
STM32U073RC	Cortex-M0+	56	256	40	LQFP 64, UFBGA 64	53	1.65-3.6	8	1	1	3	1	16	1	2	1	3	4	4	3	1	Yes	YES	85
STM32U073MC	Cortex-M0+	56	256	40	LQFP 80, UFBGA 81	68/69	1.65-3.6	8	1	1	3	1	16	1	2	1	3	4	4	3	1	Yes	YES	85
STM32U083KC	Cortex-M0+	56	256	40	UFQFPN 32	27	1.65-3.6	8	1	1	3	1	10	1	2	1	3	4	4	3	1	Yes	YES	85
STM32U083HC	Cortex-M0+	56	256	40	WLCSP 42	33	1.65-3.6	8	1	1	3	1	16	1	2	1	3	4	4	3	1	Yes	YES	85
STM32U083CC	Cortex-M0+	56	256	40	LQFP 48, UFQFPN 48	39	1.65-3.6	8	1	1	3	1	16	1	2	1	3	4	4	3	1	Yes	YES	85
STM32U083RC	Cortex-M0+	56	256	40	LQFP 64, UFBGA 64	53	1.65-3.6	8	1	1	3	1	16	1	2	1	3	4	4	3	1	Yes	YES	85
STM32U083MC	Cortex-M0+	56	256	40	LQFP 80, UFBGA 81	68/69	1.65-3.6	8	1	1	3	1	16	1	2	1	3	4	4	3	1	Yes	YES	85

## STM32U3系列 - Arm® Cortex®-M33 新一代超低功耗近阈值设计MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Advanced Timer (32-bit)	LP Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2C	M-SPI	I2C	U(S)ART	LP UART	CAN	SDIO	USB Device	USB FS HOST/OTG	SAI	SPI/FRX	TrustZone	TRNG	PKA	AES/DES	SHA/HMAC	T° Max (°C)	
STM32U375CE	Cortex-M33	96	512	256	LQFP 48 7x7x1.4 mm, UFQFPN 48 7x7x0.55 mm	33, 37	1.71-3.6	3	3	1	4	2	10, 11	2	2	2	3	1	1	3	3	1	1	0	1	1/0	1	1	YES	YES	N/A	N/A	YES	-40 to 105 °C
STM32U375CG	Cortex-M33	96	1024	256	LQFP 48 7x7x1.4 mm, UFQFPN 48 7x7x0.55 mm, WLCSP 52 3.2x3.1x0.58 P 0.35 mm	33, 35, 37	1.71-3.6	3	3	1	4	2	10, 11	2	2	2	3	1	1	3	3	1	1	0	1	1/0	1	1	YES	YES	N/A	N/A	YES	-40 to 105 °C
STM32U375KG	Cortex-M33	96	1024	256	UFQFPN 32 5x5x0.55 mm	26	1.71-3.6	3	3	1	4	2	10	2	2	2	2	1	1	2	3	1	1	0	1	1/0	1	1	YES	YES	N/A	N/A	YES	-40 to 105 °C
STM32U375RE	Cortex-M33	96	512	256	LQFP 64 10x10x1.4 mm, UFBGA 64 5x5x0.6 P 0.5 mm, WLCSP 68 3.2x3.1x0.58 P 0.35 mm	47, 51	1.71-3.6	3	3	1	4	2	15, 17	2	2	2	3	1	1	2	4,3	1	1	1	1	1/0	1	1	YES	YES	N/A	N/A	YES	-40 to 105 °C
STM32U375RG	Cortex-M33	96	1024	256	LQFP 64 10x10x1.4 mm, UFBGA 64 5x5x0.6 P 0.5 mm, WLCSP 68 3.2x3.1x0.58 P 0.35 mm	47, 51, 52	1.71-3.6	3	3	1	4	2	11, 15, 17	2	2	2	3	1	1	2	4,3	1	1	1	1	1/0	1	1	YES	YES	N/A	N/A	YES	-40 to 105 °C
STM32U375VE	Cortex-M33	96	512	256	LQFP 100 14x14x1.4 mm, UFBGA 100 7x7x0.6 P 0.5 mm	79, 82	1.71-3.6	3	3	1	4	2	18, 20	2	2	2	3	1	1	2	4	1	1	1	1	1/0	1	1	YES	YES	N/A	N/A	YES	-40 to 105 °C
STM32U375VG	Cortex-M33	96	1024	256	LQFP 100 14x14x1.4 mm, UFBGA 100 7x7x0.6 P 0.5 mm	79, 82	1.71-3.6	3	3	1	4	2	18, 20	2	2	2	3	1	1	2	4	1	1	1	1	1/0	1	1	YES	YES	N/A	N/A	YES	-40 to 105 °C
STM32U385CG	Cortex-M33	96	1024	256	LQFP 48 7x7x1.4 mm, UFQFPN 48 7x7x0.55 mm, WLCSP 52 3.2x3.1x0.58 P 0.35 mm	33, 37	1.71-3.6	3	3	1	4	2	10, 11	2	2	2	3	1	1	3	3	1	1	0	1	1/0	1	1	YES	YES	YES	YES	YES	-40 to 105 °C
STM32U385KG	Cortex-M33	96	1024	256	UFQFPN 32 5x5x0.55 mm	26	1.71-3.6	3	3	1	4	2	10	2	2	2	2	1	1	2	3	1	1	0	1	1/0	1	1	YES	YES	YES	YES	YES	-40 to 105 °C
STM32U385RG	Cortex-M33	96	1024	256	LQFP 64 10x10x1.4 mm, UFBGA 64 5x5x0.6 P 0.5 mm, WLCSP 68 3.2x3.1x0.58 P 0.35 mm	47, 51, 52	1.71-3.6	3	3	1	4	2	15, 17	2	2	2	3	1	1	2	4,3	1	1	1	1	1/0	1	1	YES	YES	YES	YES	YES	-40 to 105 °C
STM32U385VG	Cortex-M33	96	1024	256	LQFP 100 14x14x1.4 mm, UFBGA 100 7x7x0.6 P 0.5 mm	79, 82	1.71-3.6	3	3	1	4	2	18, 20	2	2	2	3	1	1	2	4	1	1	1	1	1/0	1	1	YES	YES	YES	YES	YES	-40 to 105 °C
STM32U375KE	Cortex-M33	96	512	256	UFQFPN 32 5x5x0.55 mm	26	1.71-3.6	3	3	1	4	2	10	2	2	2	2	1	1	2	3	1	1	0	1	1/0	1	1	YES	YES	N/A	N/A	YES	-40 to 105 °C

## STM32U5系列 – Arm® Cortex®-M33新一代超低功耗旗舰系列MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM	Package	I/O	VDD	Timer (16-bit)	Advanced Timer (16-bit)	Timer (32-bit)	LP Timer	ADC 12-bit Channels	ADC 14-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	M-SPI	I2C	U(S)ART	LP UART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	USB HS OTG	JPEG Codec	GPU	3D GPU	TFT LCD	MIPIDSI	SAI	DSDM	DCMI	Math Accelerator	TrustZone	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC	T° Max (°C)
STM32U575CGTx	Cortex-M33	160	1024	786	LQFP48	36	1.71-3.6	5	4	2	4	1	11	1	11	2	2	3	0	2[OCTO]	4	4	1	1[FD]	0	0	0	1	0	N	Y	N	0	0	1	0	0	Y	Y	Y	N	N	N	Y	125
STM32U575CITx	Cortex-M33	160	2048	786	LQFP48	36	1.71-3.6	5	4	2	4	1	11	1	11	2	2	3	0	2[OCTO]	4	4	1	1[FD]	0	0	0	1	0	N	Y	N	0	0	1	0	0	Y	Y	Y	N	N	N	Y	125
STM32U575CGUx	Cortex-M33	160	1024	786	UFQFPN48	36	1.71-3.6	5	4	2	4	1	11	1	11	2	2	3	0	2[OCTO]	4	4	1	1[FD]	0	0	0	1	0	N	Y	N	0	0	1	0	0	Y	Y	Y	N	N	N	Y	125
STM32U575CIUx	Cortex-M33	160	2048	786	UFQFPN48	36	1.71-3.6	5	4	2	4	1	11	1	11	2	2	3	0	2[OCTO]	4	4	1	1[FD]	0	0	0	1	0	N	Y	N	0	0	1	0	0	Y	Y	Y	N	N	N	Y	125
STM32U575RGTx	Cortex-M33	160	1024	786	LQFP64	50	1.71-3.6	5	4	2	4	1	17	1	17	2	2	3	0	2[OCTO]	4	5	1	1[FD]	2	0	0	1	0	N	Y	N	0	0	1	0	1	Y	Y	Y	N	N	N	Y	125
STM32U575RITx	Cortex-M33	160	2048	786	LQFP64	50	1.71-3.6	5	4	2	4	1	17	1	17	2	2	3	0	2[OCTO]	4	5	1	1[FD]	2	0	0	1	0	N	Y	N	0	0	1	0	1	Y	Y	Y	N	N	N	Y	125
STM32U5750GYx	Cortex-M33	160	1024	786	WLCSP90	69	1.71-3.6	5	4	2	4	1	16	1	16	2	2	3	0	2[OCTO]	4	5	1	1[FD]	2	1	0	1	0	N	Y	N	0	0	1	0	1	Y	Y	Y	N	N	N	Y	125
STM32U5750IYx	Cortex-M33	160	2048	786	WLCSP90	69	1.71-3.6	5	4	2	4	1	16	1	16	2	2	3	0	2[OCTO]	4	5	1	1[FD]	2	1	0	1	0	N	Y	N	0	0	1	0	1	Y	Y	Y	N	N	N	Y	125
STM32U575VGTx	Cortex-M33	160	1024	786	LQFP100	82	1.71-3.6	5	4	2	4	1	20	1	20	2	2	3	0	2[OCTO]	4	5	1	1[FD]	2	1	0	1	0	N	Y	N	0	0	2	0	1	Y	Y	Y	N	N	N	Y	125

\*Y=Yes, N=N/A

## STM32U5系列 – Arm® Cortex®-M33新一代超低功耗旗舰系列MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM	Package	IO	VDD	Timer (16-bit)	Advanced Timer (16-bit)	Timer (32-bit)	LPTimer	ADC 12-bit Channels	ADC 14-bit Units	ADC 14-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	M-SPI	I2C	U(S)ART	LPUART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	USB HS OTG	JPEG Codec	GPU	3D GPU	TFT LCD	MIPI DSI	SAI	DSPDM	DCMI	Math Accelerator	TrustZone	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC	T° Max (°C)
STM32U575VITx	Cortex-M33	160	2048	786	LQFP100	82	1.71-3.6	5	4	2	4	1	20	1	20	2	2	3	0	2[OCTO]	4	5	1	1[FD]	2	1	0	1	0	N	Y	N	0	0	2	0	1	Y	Y	Y	N	N	N	N	125
STM32U575QGlx	Cortex-M33	160	1024	786	UFBGA132	109	1.71-3.6	5	4	2	4	1	24	1	24	2	2	3	0	2[OCTO]	4	5	1	1[FD]	2	1	0	1	0	N	Y	N	0	0	2	0	1	Y	Y	Y	N	N	N	N	125
STM32U575QILx	Cortex-M33	160	2048	786	UFBGA132	109	1.71-3.6	5	4	2	4	1	24	1	24	2	2	3	0	2[OCTO]	4	5	1	1[FD]	2	1	0	1	0	N	Y	N	0	0	2	0	1	Y	Y	Y	N	N	N	N	125
STM32U575ZGTx	Cortex-M33	160	1024	786	LQFP144	113	1.71-3.6	5	4	2	4	1	24	1	24	2	2	3	0	2[OCTO]	4	5	1	1[FD]	2	1	0	1	0	N	Y	N	0	0	2	0	1	Y	Y	Y	N	N	N	N	125
STM32U575ZITx	Cortex-M33	160	2048	786	LQFP144	113	1.71-3.6	5	4	2	4	1	24	1	24	2	2	3	0	2[OCTO]	4	5	1	1[FD]	2	1	0	1	0	N	Y	N	0	0	2	0	1	Y	Y	Y	N	N	N	N	125
STM32U575AGlx	Cortex-M33	160	1024	786	UFBGA169	137	1.71-3.6	5	4	2	4	1	24	1	24	2	2	3	0	2[OCTO]	4	5	1	1[FD]	2	1	0	1	0	N	Y	N	0	0	2	0	1	Y	Y	Y	N	N	N	N	125
STM32U575AILx	Cortex-M33	160	2048	786	UFBGA169	137	1.71-3.6	5	4	2	4	1	24	1	24	2	2	3	0	2[OCTO]	4	5	1	1[FD]	2	1	0	1	0	N	Y	N	0	0	2	0	1	Y	Y	Y	N	N	N	N	125
STM32U585CITx	Cortex-M33	160	2048	786	LQFP48	36	1.71-3.6	5	4	2	4	1	11	1	11	2	2	3	0	2[OCTO]	4	4	1	1[FD]	0	0	0	1	0	N	Y	N	0	0	1	0	0	Y	Y	Y	Y	Y	Y	Y	125
STM32U585CIUx	Cortex-M33	160	2048	786	UFQFPN48	36	1.71-3.6	5	4	2	4	1	11	1	11	2	2	3	0	2[OCTO]	4	4	1	1[FD]	0	0	0	1	0	N	Y	N	0	0	1	0	0	Y	Y	Y	Y	Y	Y	Y	125

\*Y=Yes, N=N/A

## STM32U5系列 – Arm® Cortex®-M33新一代超低功耗旗舰系列MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM	Package	IO	VDD	Advanced Timer (16-bit)										I2S	M-SPI	I2C	U(S)ART	LPUART	CAN	SDIO	F(S)MC	USB FS Device	USB FS HOST/OTG	USB HS OTG	JPEG Codec	GPU	3D GPU	TFT LCD	MIPI DSI	SAI	DFSDM	DCMI	Math Accelerator	TrustZone	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC	T° Max (°C)	
								Timer (32-bit)	Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	ADC 14-bit Units	ADC 14-bit Channels	DAC 12-bit Channels	COMP	OPAMP																												SPI
STM32U585RITx	Cortex-M33	160	2048	786	LQFP64	50	1.71-3.6	5	4	2	4	1	17	1	17	2	2	2	3	0	2[OCTO]	4	5	1	1[FD]	2	0	0	1	0	N	Y	N	0	0	1	0	1	Y	Y	Y	Y	Y	Y	125
STM32U585OIYx	Cortex-M33	160	2048	786	WLCSP90	69	1.71-3.6	5	4	2	4	1	16	1	16	2	2	2	3	0	2[OCTO]	4	5	1	1[FD]	2	1	0	1	0	N	Y	N	0	0	1	0	1	Y	Y	Y	Y	Y	Y	125
STM32U585VITx	Cortex-M33	160	2048	786	LQFP100	82	1.71-3.6	5	4	2	4	1	20	1	20	2	2	2	3	0	2[OCTO]	4	5	1	1[FD]	2	1	0	1	0	N	Y	N	0	0	2	0	1	Y	Y	Y	Y	Y	Y	125
STM32U585QIIx	Cortex-M33	160	2048	786	UFBGA132	109	1.71-3.6	5	4	2	4	1	24	1	24	2	2	2	3	0	2[OCTO]	4	5	1	1[FD]	2	1	0	1	0	N	Y	N	0	0	2	0	1	Y	Y	Y	Y	Y	Y	125
STM32U585ZITx	Cortex-M33	160	2048	786	LQFP144	113	1.71-3.6	5	4	2	4	1	24	1	24	2	2	2	3	0	2[OCTO]	4	5	1	1[FD]	2	1	0	1	0	N	Y	N	0	0	2	0	1	Y	Y	Y	Y	Y	Y	125
STM32U585AIIx	Cortex-M33	160	2048	786	UFBGA169	137	1.71-3.6	5	4	2	4	1	24	1	24	2	2	2	3	0	2[OCTO]	4	5	1	1[FD]	2	1	0	1	0	N	Y	N	0	0	2	0	1	Y	Y	Y	Y	Y	Y	125
STM32U535CE	Cortex-M33	160	512	274	LQFP48, UFQFP48	37	1.71-3.6	5	2	2	4	1	11	1	11	2	1	1	3	0	0	4	2	2	1[FD]	0	0	1	0	0	N	N	N	0	0	0	0	0	Y	Y	Y	N	N	N	125
STM32U535JE	Cortex-M33	160	512	274	WLCSP72	50	1.71-3.6	5	2	2	4	1	12	1	12	2	1	1	3	0	0	4	2	2	1[FD]	0	0	1	0	0	N	N	N	0	0	0	0	0	Y	Y	Y	N	N	N	125
STM32U535NE	Cortex-M33	160	512	274	WLCSP56	39	1.71-3.6	5	2	2	4	1	11	1	11	2	1	1	3	0	0	4	2	2	1[FD]	0	0	1	0	0	N	N	N	0	0	0	0	0	Y	Y	Y	N	N	N	125

\*Y=Yes, N=N/A

# STM32U5系列 – Arm® Cortex®-M33新一代超低功耗旗舰系列MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM	Package	IO	VDD	Advanced Timer (16-bit)										M-SPI	I2S	SPI	OPAMP	COMP	DAC 12-bit Channels	ADC 14-bit Channels	ADC 12-bit Channels	ADC 12-bit Units	LPTimer	TrustZone	Math Accelerator	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC	T° Max (°C)																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																		
								Timer (32-bit)	Timer (16-bit)	4	1	17	1	17	2	1	1																			3	0	4	4	2	1[FD]	1	0	1	0	0	N	N	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0

\*Y=Yes, N=N/A



## STM32U5系列 – Arm® Cortex®-M33新一代超低功耗旗舰系列MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM	Package	I/O	VDD	Advanced Timer (16-bit) Timer (32-bit) Timer (16-bit)	LPTimer	ADC 12-bit Channels	ADC 14-bit Units	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	M-SPI	I2C	U(S)ART	LPUART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	USB HS OTG	JPEG Codec	GPU	3D GPU	TFT LCD	MIPI DSI	SAI	D1SDM	DCMI	Math Accelerator	TrustZone	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC	T° Max (°C)	
STM32U5A5VJ	Cortex-M33	160	4096	2514	LQFP100	82	1.71-3.6	7 4 2	4	1	20	2	20	2	2	3	0	5	6	6	1	1[FD]	2	Y	0	Y	0	N	Y	N	0	0	2	Y	Y	N	Y	Y	Y	Y	Y	Y	85
STM32U5A5ZJ	Cortex-M33	160	4096	2514	LQFP144	115	1.71-3.6	7 4 2	4	1	24	2	24	2	2	3	0	5	6	6	1	1[FD]	2	Y	0	Y	0	N	Y	N	0	0	2	Y	Y	N	Y	Y	Y	Y	Y	Y	85
STM32U595QJ	Cortex-M33	160	4096	2514	UFBGA132	110	1.71-3.6	7 4 2	4	1	24	2	24	2	2	3	0	5	6	6	1	1[FD]	2	Y	0	Y	0	N	Y	N	0	0	2	Y	Y	N	Y	Y	N	N	N	N	85
STM32U595RJ	Cortex-M33	160	4096	2514	LQFP64	51	1.71-3.6	7 4 2	4	1	17	2	27	2	2	3	0	5	6	6	1	1[FD]	2	N	0	Y	0	N	Y	N	0	0	2	Y	Y	N	Y	Y	N	N	N	N	85
STM32U5A5QJ	Cortex-M33	160	4096	2514	UFBGA132	110	1.71-3.6	7 4 2	4	1	24	2	24	2	2	3	0	5	6	6	1	1[FD]	2	Y	0	Y	0	N	Y	N	0	0	2	Y	Y	N	Y	Y	Y	Y	Y	Y	85
STM32U5A5RJ	Cortex-M33	160	4096	2514	LQFP64	51	1.71-3.6	7 4 2	4	1	17	2	27	2	2	3	0	5	6	6	1	1[FD]	2	N	0	Y	0	N	Y	N	0	0	2	Y	Y	N	Y	Y	Y	Y	Y	Y	85
STM32U595AJ	Cortex-M33	160	4096	2514	TFBGA 7X7X1.1 169L P 0.5 MM,TFBGA 7X7X1.1-169-F13 P.5-B.25	136	1.71-3.6	7 4 2	4	1	24	2	24	2	2	3	0	5	6	6	1	1[FD]	2	Y	0	Y	0	N	Y	N	0	0	2	Y	Y	N	Y	Y	N	N	N	N	85

\*Y=Yes, N=N/A

## STM32U5系列 – Arm® Cortex®-M33新一代超低功耗旗舰系列MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM	Package	IO	VDD	STM32U599_5A9_5F9_5G9_5F7_5G7 Advanced Graphic Line																T° Max (°C)																						
								Advanced Timer (16-bit) Timer (32-bit) Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 14-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	M-SPI	I2C	U(S)ART	LPUART	CAN	SDIO	F(S)MC		USB Device	USB FS HOST/OTG	USB HS OTG	JPEG Codec	GPU	3D GPU	TFT LCD	MIPI DSI	SAI	DFSDM	DCMI	Math Accelerator	TrustZone	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC				
STM32U5A5AJ	Cortex-M33	160	4096	2514	TFBGA 7X7X1.1 169L P 0.5 MM,TFBGA 7X7X1.1-169-F13 P.5-B.25	136	1.71-3.6	7	4	2	4	1	24	2	24	2	2	2	3	0	5	6	6	1	1[FD]	2	Y	0	Y	0	N	Y	N	0	0	2	Y	Y	N	Y	Y	Y	Y	Y	85	
STM32U599BJ	Cortex-M33	160	4096	2514	WLCSP208	145	1.71-3.6	7	4	2	4	1	24	2	24	2	2	2	3	0	7	6	6	1	1[FD]	2	Y	0	0	Y	N	Y	Y	Y	Y	2	Y	Y	N	Y	Y	N	N	N	N	85
STM32U599NI	Cortex-M33	160	2048	2514	TFBGA216	156	1.71-3.6	7	4	2	4	1	24	2	24	2	2	2	3	0	7	6	6	1	1[FD]	2	Y	0	0	Y	N	Y	Y	Y	Y	2	Y	Y	N	Y	Y	N	N	N	N	85
STM32U599NJ	Cortex-M33	160	4096	2514	TFBGA216	156	1.71-3.6	7	4	2	4	1	24	2	24	2	2	2	3	0	7	6	6	1	1[FD]	2	Y	0	0	Y	N	Y	Y	Y	Y	2	Y	Y	N	Y	Y	N	N	N	N	85
STM32U599VJ	Cortex-M33	160	4096	2514	LQFP100	82	1.71-3.6	7	4	2	4	1	20	2	20	2	2	2	3	0	5	6	6	1	1[FD]	2	Y	0	0	Y	N	Y	Y	Y	N	2	Y	Y	N	Y	Y	N	N	N	N	85
STM32U599ZJ	Cortex-M33	160	4096	2514	LQFP144, WLCSP150	108	1.71-3.6	7	4	2	4	1	24	2	24	2	2	2	3	0	5	6	6	1	1[FD]	2	Y	0	0	Y	N	Y	Y	Y	N	2	Y	Y	N	Y	Y	N	N	N	N	85
STM32U5A9BJ	Cortex-M33	160	4096	2514	WLCSP208	145	1.71-3.6	7	4	2	4	1	24	2	24	2	2	2	3	0	7	6	6	1	1[FD]	2	Y	0	0	Y	N	Y	Y	Y	Y	2	Y	Y	N	Y	Y	Y	Y	Y	Y	85

\*Y=Yes, N=N/A

## STM32U5系列 – Arm® Cortex®-M33新一代超低功耗旗舰系列MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM	Package	IO	VDD	Advanced Timer (16-bit)										ADC 12-bit Channels	ADC 14-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	M-SPI	I2C	U(S)ART	LPUART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	USB HS OTG	JPEG Codec	GPU	3D GPU	TFT LCD	MIPI DSI	SAI	DFSDM	DCMI	Math Accelerator	TrustZone	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC	T° Max (°C)																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																				
								Timer (32-bit)	Timer (16-bit)	LPTimer	1	2	3	4	5	6	7																																		8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	47	48	49	50	51	52	53	54	55	56	57	58	59	60	61	62	63	64	65	66	67	68	69	70	71	72	73	74	75	76	77	78	79	80	81	82	83	84	85	86	87	88	89	90	91	92	93	94	95	96	97	98	99	100	101	102	103	104	105	106	107	108	109	110	111	112	113	114	115	116	117	118	119	120	121	122	123	124	125	126	127	128	129	130	131	132	133	134	135	136	137	138	139	140	141	142	143	144	145	146	147	148	149	150	151	152	153	154	155	156	157	158	159	160	161	162	163	164	165	166	167	168	169	170	171	172	173	174	175	176	177	178	179	180	181	182	183	184	185	186	187	188	189	190	191	192	193	194	195	196	197	198	199	200	201	202	203	204	205	206	207	208	209	210	211	212	213	214	215	216	217	218	219	220	221	222	223	224	225	226	227	228	229	230	231	232	233	234	235	236	237	238	239	240	241	242	243	244	245	246	247	248	249	250	251	252	253	254	255	256	257	258	259	260	261	262	263	264	265	266	267	268	269	270	271	272	273	274	275	276	277	278	279	280	281	282	283	284	285	286	287	288	289	290	291	292	293	294	295	296	297	298	299	300	301	302	303	304	305	306	307	308	309	310	311	312	313	314	315	316	317	318	319	320	321	322	323	324	325	326	327	328	329	330	331	332	333	334	335	336	337	338	339	340	341	342	343	344	345	346	347	348	349	350	351	352	353	354	355	356	357	358	359	360	361	362	363	364	365	366	367	368	369	370	371	372	373	374	375	376	377	378	379	380	381	382	383	384	385	386	387	388	389	390	391	392	393	394	395	396	397	398	399	400	401	402	403	404	405	406	407	408	409	410	411	412	413	414	415	416	417	418	419	420	421	422	423	424	425	426	427	428	429	430	431	432	433	434	435	436	437	438	439	440	441	442	443	444	445	446	447	448	449	450	451	452	453	454	455	456	457	458	459	460	461	462	463	464	465	466	467	468	469	470	471	472	473	474	475	476	477	478	479	480	481	482	483	484	485	486	487	488	489	490	491	492	493	494	495	496	497	498	499	500	501	502	503	504	505	506	507	508	509	510	511	512	513	514	515	516	517	518	519	520	521	522	523	524	525	526	527	528	529	530	531	532	533	534	535	536	537	538	539	540	541	542	543	544	545	546	547	548	549	550	551	552	553	554	555	556	557	558	559	560	561	562	563	564	565	566	567	568	569	570	571	572	573	574	575	576	577	578	579	580	581	582	583	584	585	586	587	588	589	590	591	592	593	594	595	596	597	598	599	600	601	602	603	604	605	606	607	608	609	610	611	612	613	614	615	616	617	618	619	620	621	622	623	624	625	626	627	628	629	630	631	632	633	634	635	636	637	638	639	640	641	642	643	644	645	646	647	648	649	650	651	652	653	654	655	656	657	658	659	660	661	662	663	664	665	666	667	668	669	670	671	672	673	674	675	676	677	678	679	680	681	682	683	684	685	686	687	688	689	690	691	692	693	694	695	696	697	698	699	700	701	702	703	704	705	706	707	708	709	710	711	712	713	714	715	716	717	718	719	720	721	722	723	724	725	726	727	728	729	730	731	732	733	734	735	736	737	738	739	740	741	742	743	744	745	746	747	748	749	750	751	752	753	754	755	756	757	758	759	760	761	762	763	764	765	766	767	768	769	770	771	772	773	774	775	776	777	778	779	780	781	782	783	784	785	786	787	788	789	790	791	792	793	794	795	796	797	798	799	800	801	802	803	804	805	806	807	808	809	810	811	812	813	814	815	816	817	818	819	820	821	822	823	824	825	826	827	828	829	830	831	832	833	834	835	836	837	838	839	840	841	842	843	844	845	846	847	848	849	850	851	852	853	854	855	856	857	858	859	860	861	862	863	864	865	866	867	868	869	870	871	872	873	874	875	876	877	878	879	880	881	882	883	884	885	886	887	888	889	890	891	892	893	894	895	896	897	898	899	900	901	902	903	904	905	906	907	908	909	910	911	912	913	914	915	916	917	918	919	920	921	922	923	924	925	926	927	928	929	930	931	932	933	934	935	936	937	938	939	940	941	942	943	944	945	946	947	948	949	950	951	952	953	954	955	956	957	958	959	960	961	962	963	964	965	966	967	968	969	970	971	972	973	974	975	976	977	978	979	980	981	982	983	984	985	986	987	988	989	990	991	992	993	994	995	996	997	998	999	1000	1001	1002	1003	1004	1005	1006	1007	1008	1009	1010	1011	1012	1013	1014	1015	1016	1017	1018	1019	1020	1021	1022	1023	1024	1025	1026	1027	1028	1029	1030	1031	1032	1033	1034	1035	1036	1037	1038	1039	1040	1041	1042	1043	1044	1045	1046	1047	1048	1049	1050	1051	1052	1053	1054	1055	1056	1057	1058	1059	1060	1061	1062	1063	1064	1065	1066	1067	1068	1069	1070	1071	1072	1073	1074	1075	1076	1077	1078	1079	1080	1081	1082	1083	1084	1085	1086	1087	1088	1089	1090	1091	1092	1093	1094	1095	1096	1097	1098	1099	1100	1101	1102	1103	1104	1105	1106	1107	1108	1109	1110	1111	1112	1113	1114	1115	1116	1117	1118	1119	1120	1121	1122	1123	1124	1125	1126	1127	1128	1129	1130	1131	1132	1133	1134	1135	1136	1137	1138	1139	1140	1141	1142	1143	1144	1145	1146	1147	1148	1149	1150	1151	1152	1153	1154	1155	1156	1157	1158	1159	1160	1161	1162	1163	1164	1165	1166	1167	1168	1169	1170	1171	1172	1173	1174	1175	1176	1177	1178	1179	1180	1181	1182	1183	1184	1185	1186	1187	1188	1189	1190	1191	1192	1193	1194	1195	1196	1197	1198	1199	1200	1201	1202	1203	1204	1205	1206	1207	1208	1209	1210	1211	1212	1213	1214	1215	1216	1217	1218	1219	1220	1221	1222	1223	1224	1225	1226	1227	1228	1229	1230	1231	1232	1233	1234	1235	1236	1237	1238	1239	1240	1241	1242	1243	1244	1245	1246	1247	1248	1249	1250	1251	1252	1253	1254	1255	1256	1257	1258	1259	1260	1261	1262	1263	1264	1265	1266	1267	1268	1269	1270	1271	1272	1273	1274	1275	1276	1277	1278	1279	1280	1281	1282	1283	1284	1285	1286	1287	1288	1289	1290	1291	1292	1293	1294	1295	1296	1297	1298	1299	1300	1301	1302	1303	1304	1305	1306	1307	1308	1309	1310	1311	1312	1313	1314	1315	1316	1317	1318	1319	1320	1321	1322	1323	1324	1325	1326	1327	1328	1329	1330	1331	1332	1333	1334	1335	1336	1337	1338	1339	1340	1341	1342	1343	1344	1345	1346	1347	1348	1349	1350	1351	1352	1353	1354	1355	1356	1357	1358	1359	1360	1361	1362	1363	1364	1365	1366	1367	1368	1369	1370	1371	1372	1373	1374	1375	1376	1377	1378	1379	1380	1381	1382	1383	1384	1385	1386	1387	1388	1389	1390	1391	1392	1393	1394	1395	1396	1397	1398	1399	1400	1401	1402	1403

\*Y=Yes, N=N/A

## STM32U5系列 – Arm® Cortex®-M33新一代超低功耗旗舰系列MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	ADC 14-bit Units	ADC 14-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	M-SPI	I2C	U(S)ART	LPUART	CAN	SDIO	FS/MC	USB Device	USB FS HOST/OTG	USB HS OTG	JPEG Codec	GPU	3D GPU	TFT LCD	MIPI DSI	SAI	DFSDM	DCMI	Math Accelerator	TrustZone	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC	T° Max (°C)																																													
																																														STM32U5G9BJ	Cortex-M33	160	4096	3024	WLCSP 208	145	1.71-3.6	5	4	2	4	1	24	2	24	2	2	2	3	2	3	6	6	1	0	2	1	0	0	1	Y	GPU2D	N	1	1	2	0	1	Y	Y	Y	Y	Y	Y	85
																																														STM32U5G9NJ	Cortex-M33	160	4096	3024	TFBGA 216	156	1.71-3.6	5	4	2	4	1	24	2	24	2	2	2	3	2	3	6	6	1	1[FD]	2	1	0	0	1	Y	GPU2D	N	1	1	2	0	1	Y	Y	Y	Y	Y	Y	85
																																														STM32U5G9VJ	Cortex-M33	160	4096	3024	LQFP 100	63	1.71-3.6	5	4	2	4	1	17	1	17	2	2	2	3	2	3	6	6	1	1[FD]	1	0	0	0	1	Y	GPU2D	N	1	1	2	0	1	Y	Y	Y	Y	Y	Y	85
																																														STM32U5G9ZJ	Cortex-M33	160	4096	3024	LQFP 144, UFBGA 144	101	1.71-3.6	5	4	2	4	1	22	2	22	2	2	2	3	2	3	6	6	1	1[FD]	2	1	0	0	1	Y	GPU2D	N	1	1	2	0	1	Y	Y	Y	Y	Y	Y	85

\*Y=Yes, N=N/A

## STM32L5系列 – Arm® Cortex®-M33超低功耗高性能高安全MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	DAC 12-bit Channels	COMP	OPAMP	SPI	M-SPI	I2C	U(S)ART	LPUART	CAN	SDIO	F(S)MC	USB Device	SAI	DFSDM	TrustZone	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC	T° Max (°C)
STM32L552 USB Device + CAN-FD Line																																	
STM32L552CCTx	Cortex-M33	110	256	256	LQFP48	38	1.71-3.6	9	2	2	3	2	9	2	2	3	1[OCTO]	4	5	1	1[FD]	0	0	1	2	1	YES	YES	N/A	N/A	N/A	YES	125
STM32L552CCUx	Cortex-M33	110	256	256	UFQFN48	38	1.71-3.6	9	2	2	3	2	9	2	2	3	1[OCTO]	4	5	1	1[FD]	0	0	1	2	1	YES	YES	N/A	N/A	N/A	YES	125
STM32L552CETx	Cortex-M33	110	512	256	LQFP48	38	1.71-3.6	9	2	2	3	2	9	2	2	3	1[OCTO]	4	5	1	1[FD]	0	0	1	2	1	YES	YES	N/A	N/A	N/A	YES	125
STM32L552CEUx	Cortex-M33	110	512	256	UFQFN48	38	1.71-3.6	9	2	2	3	2	9	2	2	3	1[OCTO]	4	5	1	1[FD]	0	0	1	2	1	YES	YES	N/A	N/A	N/A	YES	125
STM32L552CETxP	Cortex-M33	110	512	256	LQFP48	36	1.71-3.6	9	2	2	3	2	9	2	2	3	1[OCTO]	4	4	1	1[FD]	0	0	1	2	1	YES	YES	N/A	N/A	N/A	YES	125
STM32L552CEUxP	Cortex-M33	110	512	256	UFQFN48	36	1.71-3.6	9	2	2	3	2	9	2	2	3	1[OCTO]	4	4	1	1[FD]	0	0	1	2	1	YES	YES	N/A	N/A	N/A	YES	125
STM32L552RCTx	Cortex-M33	110	256	256	LQFP64	52	1.71-3.6	9	2	2	3	2	16	2	2	3	1[OCTO]	4	5	1	1[FD]	1	0	1	2	1	YES	YES	N/A	N/A	N/A	YES	125
STM32L552RETx	Cortex-M33	110	512	256	LQFP64	52	1.71-3.6	9	2	2	3	2	16	2	2	3	1[OCTO]	4	5	1	1[FD]	1	0	1	2	1	YES	YES	N/A	N/A	N/A	YES	125
STM32L552RETxP	Cortex-M33	110	512	256	LQFP64	50	1.71-3.6	9	2	2	3	2	16	2	2	3	1[OCTO]	4	5	1	1[FD]	0	0	1	2	1	YES	YES	N/A	N/A	N/A	YES	125
STM32L552RETxQ	Cortex-M33	110	512	256	LQFP64	47	1.71-3.6	9	2	2	3	2	15	2	2	3	1[OCTO]	4	5	1	1[FD]	1	0	1	2	1	YES	YES	N/A	N/A	N/A	YES	125
STM32L552MEYxP	Cortex-M33	110	512	256	WLCSP81	54	1.71-3.6	9	2	2	3	2	16	2	2	3	1[OCTO]	4	5	1	1[FD]	1	0	1	2	1	YES	YES	N/A	N/A	N/A	YES	125
STM32L552MEYxQ	Cortex-M33	110	512	256	WLCSP81	51	1.71-3.6	9	2	2	3	2	15	2	2	3	1[OCTO]	4	5	1	1[FD]	1	0	1	2	1	YES	YES	N/A	N/A	N/A	YES	125
STM32L552VETx	Cortex-M33	110	512	256	LQFP100	83	1.71-3.6	9	2	2	3	2	16	2	2	3	1[OCTO]	4	5	1	1[FD]	1	1	1	2	1	YES	YES	N/A	N/A	N/A	YES	125
STM32L552VCTxQ	Cortex-M33	110	512	256	LQFP100	79	1.71-3.6	9	2	2	3	2	14	2	2	3	1[OCTO]	4	5	1	1[FD]	1	1	1	2	1	YES	YES	N/A	N/A	N/A	YES	125
STM32L552VETxQ	Cortex-M33	110	512	256	LQFP100	79	1.71-3.6	9	2	2	3	2	14	2	2	3	1[OCTO]	4	5	1	1[FD]	1	1	1	2	1	YES	YES	N/A	N/A	N/A	YES	125

## STM32L5系列 – Arm® Cortex®-M33超低功耗高性能高安全MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LP Timer	ADC 12-bit Units	DAC 12-bit Channels	COMP	OPAMP	SPI	M-SPI	I2C	U(S)ART	LP UART	CAN	SDIO	F(S)MC	USB Device	SAI	DFSDM	TrustZone	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC	T° Max (°C)
STM32L552QElxP	Cortex-M33	110	512	256	UFBGA132	108	1.71-3.6	9	2	2	3	2	16	2	2	3	1[OCTO]	4	5	1	1[FD]	1	1	1	2	1	YES	YES	N/A	N/A	N/A	YES	125
STM32L552QCIXQ	Cortex-M33	110	256	256	UFBGA132	105	1.71-3.6	9	2	2	3	2	16	2	2	3	1[OCTO]	4	5	1	1[FD]	1	1	1	2	1	YES	YES	N/A	N/A	N/A	YES	125
STM32L552QElxQ	Cortex-M33	110	512	256	UFBGA132	105	1.71-3.6	9	2	2	3	2	16	2	2	3	1[OCTO]	4	5	1	1[FD]	1	1	1	2	1	YES	YES	N/A	N/A	N/A	YES	125
STM32L552ZETx	Cortex-M33	110	512	256	LQFP144	115	1.71-3.6	9	2	2	3	2	16	2	2	3	1[OCTO]	4	5	1	1[FD]	1	1	1	2	1	YES	YES	N/A	N/A	N/A	YES	125
STM32L552ZETxQ	Cortex-M33	110	512	256	LQFP144	111	1.71-3.6	9	2	2	3	2	14	2	2	3	1[OCTO]	4	5	1	1[FD]	1	1	1	2	1	YES	YES	N/A	N/A	N/A	YES	125
STM32L552ZCTxQ	Cortex-M33	110	256	256	LQFP144	111	1.71-3.6	9	2	2	3	2	14	2	2	3	1[OCTO]	4	5	1	1[FD]	1	1	1	2	1	YES	YES	N/A	N/A	N/A	YES	125
STM32L562 USB Device + CAN-FD + AES Line																																	
STM32L562CETx	Cortex-M33	110	512	256	LQFP48	38	1.71-3.6	9	2	2	3	2	9	2	2	3	1[OCTO]	4	5	1	1[FD]	0	0	1	2	1	YES	YES	YES	YES	YES	YES	125
STM32L562CEUx	Cortex-M33	110	512	256	UFQFN48	38	1.71-3.6	9	2	2	3	2	9	2	2	3	1[OCTO]	4	5	1	1[FD]	0	0	1	2	1	YES	YES	YES	YES	YES	YES	125
STM32L562CETxP	Cortex-M33	110	512	256	LQFP48	36	1.71-3.6	9	2	2	3	2	9	2	2	3	1[OCTO]	4	4	1	1[FD]	0	0	1	2	1	YES	YES	YES	YES	YES	YES	125
STM32L562CEUxP	Cortex-M33	110	512	256	UFQFN48	36	1.71-3.6	9	2	2	3	2	9	2	2	3	1[OCTO]	4	4	1	1[FD]	0	0	1	2	1	YES	YES	YES	YES	YES	YES	125
STM32L562RETx	Cortex-M33	110	512	256	LQFP64	52	1.71-3.6	9	2	2	3	2	9	2	2	3	1[OCTO]	4	5	1	1[FD]	1	0	1	2	1	YES	YES	YES	YES	YES	YES	125
STM32L562RETxP	Cortex-M33	110	512	256	LQFP64	50	1.71-3.6	9	2	2	3	2	9	2	2	3	1[OCTO]	4	5	1	1[FD]	0	0	1	2	1	YES	YES	YES	YES	YES	YES	125
STM32L562RETxQ	Cortex-M33	110	512	256	LQFP64	47	1.71-3.6	9	2	2	3	2	9	2	2	3	1[OCTO]	4	5	1	1[FD]	1	0	1	2	1	YES	YES	YES	YES	YES	YES	125
STM32L562MEYxP	Cortex-M33	110	512	256	WLCSP81	54	1.71-3.6	9	2	2	3	2	16	2	2	3	1[OCTO]	4	5	1	1[FD]	1	0	1	2	1	YES	YES	YES	YES	YES	YES	125
STM32L562MEYxQ	Cortex-M33	110	512	256	WLCSP81	51	1.71-3.6	9	2	2	3	2	15	2	2	3	1[OCTO]	4	5	1	1[FD]	1	0	1	2	1	YES	YES	YES	YES	YES	YES	125

## STM32L5系列 – Arm® Cortex®-M33超低功耗高性能高安全MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	DAC 12-bit Channels	COMP	OPAMP	SPI	M-SPI	I2C	U(S)ART	LPUART	CAN	SDIO	F(S)MC	USB Device	SAI	DFSDM	TrustZone	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC	T Max (°C)	
																																	125	
																																	125	
																																	125	
																																	125	
																																	125	
																																	125	
																																	125	
STM32L562VETx	Cortex-M33	110	512	256	LQFP100	83	1.71-3.6	9	2	2	3	2	16	2	2	2	3	1[OCTO]	4	5	1	1[FD]	1	1	1	2	1	YES	YES	YES	YES	YES	YES	125
STM32L562VETxQ	Cortex-M33	110	512	256	LQFP100	79	1.71-3.6	9	2	2	3	2	14	2	2	2	3	1[OCTO]	4	5	1	1[FD]	1	1	1	2	1	YES	YES	YES	YES	YES	YES	125
STM32L562QElx	Cortex-M33	110	512	256	UFBGA132	110	1.71-3.6	9	2	2	3	2	16	2	2	2	3	1[OCTO]	4	5	1	1[FD]	1	1	1	2	1	YES	YES	YES	YES	YES	YES	125
STM32L562QElxP	Cortex-M33	110	512	256	UFBGA132	108	1.71-3.6	9	2	2	3	2	16	2	2	2	3	1[OCTO]	4	5	1	1[FD]	1	1	1	2	1	YES	YES	YES	YES	YES	YES	125
STM32L562QElxQ	Cortex-M33	110	512	256	UFBGA132	105	1.71-3.6	9	2	2	3	2	16	2	2	2	3	1[OCTO]	4	5	1	1[FD]	1	1	1	2	1	YES	YES	YES	YES	YES	YES	125
STM32L562ZETx	Cortex-M33	110	512	256	LQFP144	115	1.71-3.6	9	2	2	3	2	16	2	2	2	3	1[OCTO]	4	5	1	1[FD]	1	1	1	2	1	YES	YES	YES	YES	YES	YES	125
STM32L562ZETxQ	Cortex-M33	110	512	256	LQFP144	111	1.71-3.6	9	2	2	3	2	14	2	2	2	3	1[OCTO]	4	5	1	1[FD]	1	1	1	2	1	YES	YES	YES	YES	YES	YES	125

## STM32L4+系列 – Arm® Cortex®-M4超低功耗高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	M-SPI	I2C	U(S)ART	LPUART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	GPU	TFT LCD	MIPI_DSI	SAI	DFSDM	DCMI	PSSI	TRNG	PKA	AES/DES	SHA/HMAC	T° Max (°C)		
STM32L4x5 USB OTG Line																																							
STM32L4P5CGTx	Cortex-M4	120	1024	320	LQFP48	38	1.71-3.6	9	2	2	2	2	10	2	2	2	3	2[OCTO]	4	5	1	1	2	0	1	YES	1	0	2	1	0	N/A	YES	N/A	N/A	YES	125		
STM32L4P5CGTxP	Cortex-M4	120	1024	320	LQFP48	36	1.71-3.6	9	2	2	2	2	10	2	2	2	3	2[OCTO]	4	5	1	1	2	0	1	YES	1	0	2	1	0	N/A	YES	N/A	N/A	YES	125		
STM32L4P5CGUx	Cortex-M4	120	1024	320	UFQFPN48	38	1.71-3.6	9	2	2	2	2	10	2	2	2	3	2[OCTO]	4	5	1	1	2	0	1	YES	1	0	2	1	0	N/A	YES	N/A	N/A	YES	125		
STM32L4P5CGUxP	Cortex-M4	120	1024	320	UFQFPN48	36	1.71-3.6	9	2	2	2	2	10	2	2	2	3	2[OCTO]	4	5	1	1	2	0	1	YES	1	0	2	1	0	N/A	YES	N/A	N/A	YES	125		
STM32L4P5CETx	Cortex-M4	120	512	320	LQFP48	38	1.71-3.6	9	2	2	2	2	10	2	2	2	3	2[OCTO]	4	5	1	1	2	0	1	YES	1	0	2	1	0	N/A	YES	N/A	N/A	YES	125		
STM32L4P5CEUx	Cortex-M4	120	512	320	UFQFPN48	38	1.71-3.6	9	2	2	2	2	10	2	2	2	3	2[OCTO]	4	5	1	1	2	0	1	YES	1	0	2	1	0	N/A	YES	N/A	N/A	YES	125		
STM32L4P5RGTx	Cortex-M4	120	1024	320	LQFP64	52	1.71-3.6	9	2	2	2	2	16	2	2	2	3	2[OCTO]	4	5	1	1	2	0	1	YES	1	0	2	1	1	YES	YES	N/A	N/A	YES	125		
STM32L4P5RGTxP	Cortex-M4	120	1024	320	LQFP64	50	1.71-3.6	9	2	2	2	2	16	2	2	2	3	2[OCTO]	4	5	1	1	2	0	1	YES	1	0	2	1	1	YES	YES	N/A	N/A	YES	125		
STM32L4P5RETx	Cortex-M4	120	512	320	LQFP64	52	1.71-3.6	9	2	2	2	2	16	2	2	2	3	2[OCTO]	4	5	1	1	2	0	1	YES	1	0	2	1	1	YES	YES	N/A	N/A	YES	125		
STM32L4P5VGTx	Cortex-M4	120	1024	320	LQFP100	83	1.71-3.6	9	2	2	2	2	16	2	2	2	3	2[OCTO]	4	5	1	1	2	1	1	YES	1	0	2	1	1	YES	YES	N/A	N/A	YES	125		
STM32L4P5VGTxP	Cortex-M4	120	1024	320	LQFP100	81	1.71-3.6	9	2	2	2	2	16	2	2	2	3	2[OCTO]	4	5	1	1	2	1	1	YES	1	0	2	1	1	YES	YES	N/A	N/A	YES	125		
STM32L4P5VGyX	Cortex-M4	120	1024	320	WLCSP100	81	1.71-3.6	9	2	2	2	2	16	2	2	2	3	2[OCTO]	4	5	1	1	2	1	1	YES	1	0	2	1	1	YES	YES	N/A	N/A	YES	125		
STM32L4P5VGyXP	Cortex-M4	120	1024	320	WLCSP100	79	1.71-3.6	9	2	2	2	2	16	2	2	2	3	2[OCTO]	4	5	1	1	2	1	1	YES	1	0	2	1	1	YES	YES	N/A	N/A	YES	125		
STM32L4P5VETx	Cortex-M4	120	512	320	LQFP100	83	1.71-3.6	9	2	2	2	2	16	2	2	2	3	2[OCTO]	4	5	1	1	2	1	1	YES	1	0	2	1	1	YES	YES	N/A	N/A	YES	125		
STM32L4P5VEyX	Cortex-M4	120	512	320	WLCSP100	81	1.71-3.6	9	2	2	2	2	16	2	2	2	3	2[OCTO]	4	5	1	1	2	1	1	YES	1	0	2	1	1	YES	YES	N/A	N/A	YES	125		
STM32L4P5QGlx	Cortex-M4	120	1024	320	UFBGA132	110	1.71-3.6	9	2	2	2	2	16	2	2	2	3	2[OCTO]	4	5	1	1	2	1	1	YES	1	0	2	1	1	YES	YES	N/A	N/A	YES	125		
STM32L4P5QGlxP	Cortex-M4	120	1024	320	UFBGA132	108	1.71-3.6	9	2	2	2	2	16	2	2	2	3	2[OCTO]	4	5	1	1	2	1	1	YES	1	0	2	1	1	YES	YES	N/A	N/A	YES	125		
STM32L4P5QEIx	Cortex-M4	120	512	320	UFBGA132	110	1.71-3.6	9	2	2	2	2	16	2	2	2	3	2[OCTO]	4	5	1	1	2	1	1	YES	1	0	2	1	1	YES	YES	N/A	N/A	YES	125		
STM32L4P5ZGTx	Cortex-M4	120	1024	320	LQFP144	115	1.71-3.6	9	2	2	2	2	16	2	2	2	3	2[OCTO]	4	5	1	1	2	1	1	YES	1	0	2	1	1	YES	YES	N/A	N/A	YES	125		
STM32L4P5ZGTxP	Cortex-M4	120	1024	320	LQFP144	113	1.71-3.6	9	2	2	2	2	16	2	2	2	3	2[OCTO]	4	5	1	1	2	1	1	YES	1	0	2	1	1	YES	YES	N/A	N/A	YES	125		



## STM32L4+系列 – Arm® Cortex®-M4超低功耗高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	I/O	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	DAC 12-bit Channels	COMP	OPAMP	SPI	M-SPI	I2C	U(S)ART	LPUART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	GPU	TFT LCD	MIPI_DSI	SAI	DFSDM	DCMI	PSSI	TRNG	PKA	AES/DES	SHA/HMAC	T° Max (°C)
STM32L4P5ZETx	Cortex-M4	120	512	320	LQFP144	115	1.71-3.6	9	2	2	2	2	16	2	2	3	2[0CTO]	4	5	1	1	2	1	1	YES	1	0	2	1	1	YES	YES	N/A	N/A	YES	125
STM32L4P5AGIx	Cortex-M4	120	1024	320	UFBGA169	136	1.71-3.6	9	2	2	2	2	16	2	2	3	2[0CTO]	4	5	1	1	2	1	1	YES	1	0	2	1	1	YES	YES	N/A	N/A	YES	125
STM32L4P5AGIxP	Cortex-M4	120	1024	320	UFBGA169	134	1.71-3.6	9	2	2	2	2	16	2	2	3	2[0CTO]	4	5	1	1	2	1	1	YES	1	0	2	1	1	YES	YES	N/A	N/A	YES	125
STM32L4P5AEIx	Cortex-M4	120	512	320	UFBGA169	136	1.71-3.6	9	2	2	2	2	16	2	2	3	2[0CTO]	4	5	1	1	2	1	1	YES	1	0	2	1	1	YES	YES	N/A	N/A	YES	125
STM32L4Q5CGTx	Cortex-M4	120	1024	320	LQFP48	38	1.71-3.6	9	2	2	2	2	16	2	2	3	2[0CTO]	4	5	1	1	2	0	1	YES	1	0	2	1	0	N/A	YES	YES	YES	YES	125
STM32L4Q5CGTxP	Cortex-M4	120	1024	320	LQFP48	38	1.71-3.6	9	2	2	2	2	16	2	2	3	2[0CTO]	4	5	1	1	2	0	1	YES	1	0	2	1	0	N/A	YES	YES	YES	YES	125
STM32L4Q5CGUx	Cortex-M4	120	1024	320	UFQFPN48	38	1.71-3.6	9	2	2	2	2	16	2	2	3	2[0CTO]	4	5	1	1	2	0	1	YES	1	0	2	1	0	N/A	YES	YES	YES	YES	125
STM32L4Q5CGUxP	Cortex-M4	120	1024	320	UFQFPN48	38	1.71-3.6	9	2	2	2	2	16	2	2	3	2[0CTO]	4	5	1	1	2	0	1	YES	1	0	2	1	0	N/A	YES	YES	YES	YES	125
STM32L4Q5RGTx	Cortex-M4	120	1024	320	LQFP64	52	1.71-3.6	9	2	2	2	2	16	2	2	3	2[0CTO]	4	5	1	1	2	0	1	YES	1	0	2	1	1	YES	YES	YES	YES	YES	125
STM32L4Q5RGTxP	Cortex-M4	120	1024	320	LQFP64	52	1.71-3.6	9	2	2	2	2	16	2	2	3	2[0CTO]	4	5	1	1	2	0	1	YES	1	0	2	1	1	YES	YES	YES	YES	YES	125
STM32L4Q5VGTx	Cortex-M4	120	1024	320	LQFP100	83	1.71-3.6	9	2	2	2	2	16	2	2	3	2[0CTO]	4	5	1	1	2	1	1	YES	1	0	2	1	1	YES	YES	YES	YES	YES	125
STM32L4Q5VGTxP	Cortex-M4	120	1024	320	LQFP100	83	1.71-3.6	9	2	2	2	2	16	2	2	3	2[0CTO]	4	5	1	1	2	1	1	YES	1	0	2	1	1	YES	YES	YES	YES	YES	125
STM32L4Q5VGyX	Cortex-M4	120	1024	320	WLCSP100	81	1.71-3.6	9	2	2	2	2	16	2	2	3	2[0CTO]	4	5	1	1	2	1	1	YES	1	0	2	1	1	YES	YES	YES	YES	YES	125
STM32L4Q5VGyXP	Cortex-M4	120	1024	320	WLCSP100	81	1.71-3.6	9	2	2	2	2	16	2	2	3	2[0CTO]	4	5	1	1	2	1	1	YES	1	0	2	1	1	YES	YES	YES	YES	YES	125
STM32L4Q5QGIX	Cortex-M4	120	1024	320	UFBGA132	110	1.71-3.6	9	2	2	2	2	16	2	2	3	2[0CTO]	4	5	1	1	2	1	1	YES	1	0	2	1	1	YES	YES	YES	YES	YES	125
STM32L4Q5QGIXP	Cortex-M4	120	1024	320	UFBGA132	110	1.71-3.6	9	2	2	2	2	16	2	2	3	2[0CTO]	4	5	1	1	2	1	1	YES	1	0	2	1	1	YES	YES	YES	YES	YES	125
STM32L4Q5ZGTx	Cortex-M4	120	1024	320	LQFP144	115	1.71-3.6	9	2	2	2	2	16	2	2	3	2[0CTO]	4	5	1	1	2	1	1	YES	1	0	2	1	1	YES	YES	YES	YES	YES	125
STM32L4Q5ZGTxP	Cortex-M4	120	1024	320	LQFP144	115	1.71-3.6	9	2	2	2	2	16	2	2	3	2[0CTO]	4	5	1	1	2	1	1	YES	1	0	2	1	1	YES	YES	YES	YES	YES	125
STM32L4Q5AGIx	Cortex-M4	120	1024	320	UFBGA169	136	1.71-3.6	9	2	2	2	2	16	2	2	3	2[0CTO]	4	5	1	1	2	1	1	YES	1	0	2	1	1	YES	YES	YES	YES	YES	125
STM32L4Q5AGIxP	Cortex-M4	120	1024	320	UFBGA169	136	1.71-3.6	9	2	2	2	2	16	2	2	3	2[0CTO]	4	5	1	1	2	1	1	YES	1	0	2	1	1	YES	YES	YES	YES	YES	125
STM32L4R5VGTx	Cortex-M4	120	1024	640	LQFP100	83	1.71-3.6	9	2	2	2	1	16	2	2	3	1[0CTO]	4	5	1	1	1	1	1	YES	0	0	2	1	1	N/A	YES	N/A	N/A	N/A	125

## STM32L4+系列 – Arm® Cortex®-M4超低功耗高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	I/O	VDD	Advanced Features										Peripherals & Interfaces										T° Max (°C)									
								Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	DAC 12-bit Channels	COMP	OPAMP	SPI	M-SPI	I2C	U(S)ART	LPUART	CAN	SDIO	F(S)MC	USB FS HOST/OTG	GPU	TFT LCD	MIPI_DSI		SAI	DFSDM	DCMI	PSSI	TRNG	PKA	AES/DES	SHA/HMAC	
STM32L4R5VITx	Cortex-M4	120	2048	640	LQFP100	83	1.71-3.6	9	2	2	2	1	16	2	2	2	3	1[OCTO]	4	5	1	1	1	1	1	YES	0	0	2	1	1	N/A	YES	N/A	N/A	N/A	125
STM32L4R5QGlx	Cortex-M4	120	1024	640	UFBGA132	110	1.71-3.6	9	2	2	2	1	16	2	2	2	3	2[OCTO]	4	5	1	1	1	1	1	YES	0	0	2	1	1	N/A	YES	N/A	N/A	N/A	125
STM32L4R5QIlx	Cortex-M4	120	2048	640	UFBGA132	110	1.71-3.6	9	2	2	2	1	16	2	2	2	3	2[OCTO]	4	5	1	1	1	1	1	YES	0	0	2	1	1	N/A	YES	N/A	N/A	N/A	125
STM32L4R5ZGTx	Cortex-M4	120	1024	640	LQFP144	115	1.71-3.6	9	2	2	2	1	16	2	2	2	3	2[OCTO]	4	5	1	1	1	1	1	YES	0	0	2	1	1	N/A	YES	N/A	N/A	N/A	125
STM32L4R5ZITx	Cortex-M4	120	2048	640	LQFP144	115	1.71-3.6	9	2	2	2	1	16	2	2	2	3	2[OCTO]	4	5	1	1	1	1	1	YES	0	0	2	1	1	N/A	YES	N/A	N/A	N/A	125
STM32L4R5ZITxP	Cortex-M4	120	2048	640	LQFP144	113	1.71-3.6	9	2	2	2	1	16	2	2	2	3	2[OCTO]	4	5	1	1	1	1	1	YES	0	0	2	1	1	N/A	YES	N/A	N/A	N/A	125
STM32L4R5ZGYx	Cortex-M4	120	1024	640	WLCSP144	115	1.71-3.6	9	2	2	2	1	16	2	2	2	3	2[OCTO]	4	5	1	1	1	1	1	YES	0	0	2	1	1	N/A	YES	N/A	N/A	N/A	125
STM32L4R5ZIYx	Cortex-M4	120	2048	640	WLCSP144	115	1.71-3.6	9	2	2	2	1	16	2	2	2	3	2[OCTO]	4	5	1	1	1	1	1	YES	0	0	2	1	1	N/A	YES	N/A	N/A	N/A	125
STM32L4R5AGlx	Cortex-M4	120	1024	640	UFBGA169	140	1.71-3.6	9	2	2	2	1	16	2	2	2	3	2[OCTO]	4	5	1	1	1	1	1	YES	0	0	2	1	1	N/A	YES	N/A	N/A	N/A	125
STM32L4R5Allx	Cortex-M4	120	2048	640	UFBGA169	140	1.71-3.6	9	2	2	2	1	16	2	2	2	3	2[OCTO]	4	5	1	1	1	1	1	YES	0	0	2	1	1	N/A	YES	N/A	N/A	N/A	125
STM32L4S5VITx	Cortex-M4	120	2048	640	LQFP100	83	1.71-3.6	9	2	2	2	1	16	2	2	2	3	1[OCTO]	4	5	1	1	1	1	1	YES	0	0	2	1	1	N/A	YES	N/A	YES	YES	125
STM32L4S5QIlx	Cortex-M4	120	2048	640	UFBGA132	110	1.71-3.6	9	2	2	2	1	16	2	2	2	3	2[OCTO]	4	5	1	1	1	1	1	YES	0	0	2	1	1	N/A	YES	N/A	YES	YES	125
STM32L4S5ZITx	Cortex-M4	120	2048	640	LQFP144	115	1.71-3.6	9	2	2	2	1	16	2	2	2	3	2[OCTO]	4	5	1	1	1	1	1	YES	0	0	2	1	1	N/A	YES	N/A	YES	YES	125
STM32L4S5ZIYx	Cortex-M4	120	2048	640	WLCSP144	115	1.71-3.6	9	2	2	2	1	16	2	2	2	3	2[OCTO]	4	5	1	1	1	1	1	YES	0	0	2	1	1	N/A	YES	N/A	YES	YES	125
STM32L4S5Allx	Cortex-M4	120	2048	640	UFBGA169	140	1.71-3.6	9	2	2	2	1	16	2	2	2	3	2[OCTO]	4	5	1	1	1	1	1	YES	0	0	2	1	1	N/A	YES	N/A	YES	YES	125
STM32L4x7 USB OTG + TFT Line																																					
STM32L4R7VITx	Cortex-M4	120	2048	640	LQFP100	83	1.71-3.6	9	2	2	2	1	16	2	2	2	3	1[OCTO]	4	5	1	1	1	1	1	YES	1	0	2	1	1	N/A	YES	N/A	N/A	N/A	125
STM32L4R7ZITx	Cortex-M4	120	2048	640	LQFP144	115	1.71-3.6	9	2	2	2	1	16	2	2	2	3	2[OCTO]	4	5	1	1	1	1	1	YES	1	0	2	1	1	N/A	YES	N/A	N/A	N/A	125
STM32L4R7Allx	Cortex-M4	120	2048	640	UFBGA169	140	1.71-3.6	9	2	2	2	1	16	2	2	2	3	2[OCTO]	4	5	1	1	1	1	1	YES	1	0	2	1	1	N/A	YES	N/A	N/A	N/A	125
STM32L4S7VITx	Cortex-M4	120	2048	640	LQFP100	83	1.71-3.6	9	2	2	2	1	16	2	2	2	3	1[OCTO]	4	5	1	1	1	1	1	YES	1	0	2	1	1	N/A	YES	N/A	YES	YES	125
STM32L4S7ZITx	Cortex-M4	120	2048	640	LQFP144	115	1.71-3.6	9	2	2	2	1	16	2	2	2	3	2[OCTO]	4	5	1	1	1	1	1	YES	1	0	2	1	1	N/A	YES	N/A	YES	YES	125

## STM32L4+系列 – Arm® Cortex®-M4超低功耗高性能MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	M-SPI	I2C	U(S)ART	LPUART	CAN	SDIO	F(S)MC	USB FS Host/OTG	GPU	TFT LCD	MIPI_DSI	SAI	DFSDM	DCMI	PSSI	TRNG	PKA	AES/DES	SHA/HMAC	T° Max (°C)
																																					125
STM32L4S7AIIx	Cortex-M4	120	2048	640	UFBGA169	140	1.71-3.6	9	2	2	2	1	16	2	2	2	3	2[0CTO]	4	5	1	1	1	1	1	YES	1	0	2	1	1	N/A	YES	N/A	YES	YES	125
STM32L4x9 USB OTG + TFT + MIPI-DSI Line																																					
STM32L4R9VGTx	Cortex-M4	120	1024	640	LQFP100	77	1.71-3.6	9	2	2	2	1	14	2	2	2	3	2[0CTO]	4	5	1	1	1	1	1	YES	0	1	2	1	1	N/A	YES	N/A	N/A	N/A	125
STM32L4R9VITx	Cortex-M4	120	2048	640	LQFP100	77	1.71-3.6	9	2	2	2	1	14	2	2	2	3	2[0CTO]	4	5	1	1	1	1	1	YES	0	1	2	1	1	N/A	YES	N/A	N/A	N/A	125
STM32L4R9ZGTx	Cortex-M4	120	1024	640	LQFP144	110	1.71-3.6	9	2	2	2	1	16	2	2	2	3	2[0CTO]	4	5	1	1	1	1	1	YES	1	1	2	1	1	N/A	YES	N/A	N/A	N/A	125
STM32L4R9ZITx	Cortex-M4	120	2048	640	LQFP144	110	1.71-3.6	9	2	2	2	1	16	2	2	2	3	2[0CTO]	4	5	1	1	1	1	1	YES	1	1	2	1	1	N/A	YES	N/A	N/A	N/A	125
STM32L4R9ZGJx	Cortex-M4	120	1024	640	UFBGA144	112	1.71-3.6	9	2	2	2	1	16	2	2	2	3	2[0CTO]	4	5	1	1	1	1	1	YES	1	1	2	1	1	N/A	YES	N/A	N/A	N/A	125
STM32L4R9ZIJx	Cortex-M4	120	2048	640	UFBGA144	112	1.71-3.6	9	2	2	2	1	16	2	2	2	3	2[0CTO]	4	5	1	1	1	1	1	YES	1	1	2	1	1	N/A	YES	N/A	N/A	N/A	125
STM32L4R9ZGYx	Cortex-M4	120	1024	640	WLCSP144	110	1.71-3.6	9	2	2	2	1	16	2	2	2	3	2[0CTO]	4	5	1	1	1	1	1	YES	1	1	2	1	1	N/A	YES	N/A	N/A	N/A	125
STM32L4R9ZIYx	Cortex-M4	120	2048	640	WLCSP144	110	1.71-3.6	9	2	2	2	1	16	2	2	2	3	2[0CTO]	4	5	1	1	1	1	1	YES	1	1	2	1	1	N/A	YES	N/A	N/A	N/A	125
STM32L4R9ZIYxP	Cortex-M4	120	2048	640	WLCSP144	108	1.71-3.6	9	2	2	2	1	16	2	2	2	3	2[0CTO]	4	5	1	1	1	1	1	YES	1	1	2	1	1	N/A	YES	N/A	N/A	N/A	125
STM32L4R9AGIx	Cortex-M4	120	1024	640	UFBGA169	131	1.71-3.6	9	2	2	2	1	14	2	2	2	3	2[0CTO]	4	5	1	1	1	1	1	YES	1	1	2	1	1	N/A	YES	N/A	N/A	N/A	125
STM32L4R9AIIx	Cortex-M4	120	2048	640	UFBGA169	131	1.71-3.6	9	2	2	2	1	14	2	2	2	3	2[0CTO]	4	5	1	1	1	1	1	YES	1	1	2	1	1	N/A	YES	N/A	N/A	N/A	125
STM32L4S9VITx	Cortex-M4	120	2048	640	LQFP100	77	1.71-3.6	9	2	2	2	1	14	2	2	2	3	2[0CTO]	4	5	1	1	1	1	1	YES	0	1	2	1	1	N/A	YES	N/A	YES	YES	125
STM32L4S9ZITx	Cortex-M4	120	2048	640	LQFP144	112	1.71-3.6	9	2	2	2	1	16	2	2	2	3	2[0CTO]	4	5	1	1	1	1	1	YES	1	1	2	1	1	N/A	YES	N/A	YES	YES	125
STM32L4S9ZIJx	Cortex-M4	120	2048	640	UFBGA144	112	1.71-3.6	9	2	2	2	1	16	2	2	2	3	2[0CTO]	4	5	1	1	1	1	1	YES	1	1	2	1	1	N/A	YES	N/A	YES	YES	125
STM32L4S9ZIYx	Cortex-M4	120	2048	640	WLCSP144	112	1.71-3.6	9	2	2	2	1	16	2	2	2	3	2[0CTO]	4	5	1	1	1	1	1	YES	1	1	2	1	1	N/A	YES	N/A	YES	YES	125
STM32L4S9AIIx	Cortex-M4	120	2048	640	UFBGA169	131	1.71-3.6	9	2	2	2	1	14	2	2	2	3	2[0CTO]	4	5	1	1	1	1	1	YES	1	1	2	1	1	N/A	YES	N/A	YES	YES	125

## STM32L4系列 – Arm® Cortex®-M4超低功耗MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	M-SPI	I2C	U(s)ART	LPUART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	Segment LCD	GPU	SAI	DFSDM	DCMI	SWPMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)
STM32L4x1 Access Line																																				
STM32L431KBUX	Cortex-M4	80	128	64	UFQFPN32	26	1.71-3.6	5	1	1	2	1	10	2	2	1	2	1[QUAD]	2	2	1	1	0	0	0	0	0	N/A	1	0	0	1	YES	N/A	N/A	125
STM32L431KCUX	Cortex-M4	80	256	64	UFQFPN32	26	1.71-3.6	5	1	1	2	1	10	2	2	1	2	1[QUAD]	2	2	1	1	0	0	0	0	0	N/A	1	0	0	1	YES	N/A	N/A	125
STM32L431CBTX	Cortex-M4	80	128	64	LQFP48	38	1.71-3.6	5	1	1	2	1	10	2	2	1	3	1[QUAD]	3	3	1	1	0	0	0	0	0	N/A	1	0	0	1	YES	N/A	N/A	125
STM32L431CCTX	Cortex-M4	80	256	64	LQFP48	38	1.71-3.6	5	1	1	2	1	10	2	2	1	3	1[QUAD]	3	3	1	1	0	0	0	0	0	N/A	1	0	0	1	YES	N/A	N/A	125
STM32L431CBUX	Cortex-M4	80	128	64	UFQFPN48	38	1.71-3.6	5	1	1	2	1	10	2	2	1	3	1[QUAD]	3	3	1	1	0	0	0	0	0	N/A	1	0	0	1	YES	N/A	N/A	125
STM32L431CCUX	Cortex-M4	80	256	64	UFQFPN48	38	1.71-3.6	5	1	1	2	1	10	2	2	1	3	1[QUAD]	3	3	1	1	0	0	0	0	0	N/A	1	0	0	1	YES	N/A	N/A	125
STM32L431CBYX	Cortex-M4	80	128	64	WLCSP49	39	1.71-3.6	5	1	1	2	1	10	2	2	1	3	1[QUAD]	3	3	1	1	0	0	0	0	0	N/A	1	0	0	1	YES	N/A	N/A	125
STM32L431CCYX	Cortex-M4	80	256	64	WLCSP49	39	1.71-3.6	5	1	1	2	1	10	2	2	1	3	1[QUAD]	3	3	1	1	0	0	0	0	0	N/A	1	0	0	1	YES	N/A	N/A	125
STM32L431RBTX	Cortex-M4	80	128	64	LQFP64	52	1.71-3.6	5	1	1	2	1	16	2	2	1	3	1[QUAD]	3	3	1	1	1	0	0	0	0	N/A	1	0	0	1	YES	N/A	N/A	125
STM32L431RCTX	Cortex-M4	80	256	64	LQFP64	52	1.71-3.6	5	1	1	2	1	16	2	2	1	3	1[QUAD]	3	3	1	1	1	0	0	0	0	N/A	1	0	0	1	YES	N/A	N/A	125
STM32L431RBIX	Cortex-M4	80	128	64	UFBGA64	52	1.71-3.6	5	1	1	2	1	16	2	2	1	3	1[QUAD]	3	3	1	1	1	0	0	0	0	N/A	1	0	0	1	YES	N/A	N/A	125
STM32L431RCIX	Cortex-M4	80	256	64	UFBGA64	52	1.71-3.6	5	1	1	2	1	16	2	2	1	3	1[QUAD]	3	3	1	1	1	0	0	0	0	N/A	1	0	0	1	YES	N/A	N/A	125
STM32L431RBYX	Cortex-M4	80	128	64	WLCSP64	52	1.71-3.6	5	1	1	2	1	16	2	2	1	3	1[QUAD]	3	3	1	1	1	0	0	0	0	N/A	1	0	0	1	YES	N/A	N/A	125
STM32L431RCYX	Cortex-M4	80	256	64	WLCSP64	52	1.71-3.6	5	1	1	2	1	16	2	2	1	3	1[QUAD]	3	3	1	1	1	0	0	0	0	N/A	1	0	0	1	YES	N/A	N/A	125
STM32L431VCTX	Cortex-M4	80	256	64	LQFP100	83	1.71-3.6	5	1	1	2	1	16	2	2	1	3	1[QUAD]	3	3	1	1	1	0	0	0	0	N/A	1	0	0	1	YES	N/A	N/A	125
STM32L431VCIX	Cortex-M4	80	256	64	UFBGA100	83	1.71-3.6	5	1	1	2	1	16	2	2	1	3	1[QUAD]	3	3	1	1	1	0	0	0	0	N/A	1	0	0	1	YES	N/A	N/A	125
STM32L451CCUX	Cortex-M4	80	256	160	UFQFPN48	38	1.71-3.6	5	1	1	2	1	10	1	2	1	3	1[QUAD]	4	4	1	1	0	0	0	0	0	N/A	1	1	0	0	YES	N/A	N/A	125
STM32L451CETX	Cortex-M4	80	512	160	LQFP48	38	1.71-3.6	5	1	1	2	1	10	1	2	1	3	1[QUAD]	4	4	1	1	0	0	0	0	0	N/A	1	1	0	0	YES	N/A	N/A	125
STM32L451CEUX	Cortex-M4	80	512	160	UFQFPN48	38	1.71-3.6	5	1	1	2	1	10	1	2	1	3	1[QUAD]	4	4	1	1	0	0	0	0	0	N/A	1	1	0	0	YES	N/A	N/A	125
STM32L451RCTX	Cortex-M4	80	256	160	LQFP64	52	1.71-3.6	5	1	1	2	1	16	1	2	1	3	1[QUAD]	4	4	1	1	1	0	0	0	0	N/A	1	1	0	0	YES	N/A	N/A	125

## STM32L4系列 – Arm® Cortex®-M4超低功耗MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	M-SPI	I2C	U(s)ART	LPUART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	Segment LCD	GPU	SAI	DFSDM	DCMI	SWPMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)
STM32L451RCIx	Cortex-M4	80	256	160	UFBGA64	52	1.71-3.6	5	1	1	2	1	16	1	2	1	3	1[QUAD]	4	4	1	1	1	0	0	0	0	N/A	1	1	0	0	YES	N/A	N/A	125
STM32L451REYx	Cortex-M4	80	512	160	WLCSP64	52	1.71-3.6	5	1	1	2	1	16	1	2	1	3	1[QUAD]	4	4	1	1	1	0	0	0	0	N/A	1	1	0	0	YES	N/A	N/A	125
STM32L451REIx	Cortex-M4	80	512	160	UFBGA64	52	1.71-3.6	5	1	1	2	1	16	1	2	1	3	1[QUAD]	4	4	1	1	1	0	0	0	0	N/A	1	1	0	0	YES	N/A	N/A	125
STM32L451RETx	Cortex-M4	80	512	160	LQFP64	52	1.71-3.6	5	1	1	2	1	16	1	2	1	3	1[QUAD]	4	4	1	1	1	0	0	0	0	N/A	1	1	0	0	YES	N/A	N/A	125
STM32L451VCTx	Cortex-M4	80	256	160	LQFP100	83	1.71-3.6	5	1	1	2	1	16	1	2	1	3	1[QUAD]	4	4	1	1	1	0	0	0	0	N/A	1	1	0	0	YES	N/A	N/A	125
STM32L451VCIx	Cortex-M4	80	256	160	UFBGA100	83	1.71-3.6	5	1	1	2	1	16	1	2	1	3	1[QUAD]	4	4	1	1	1	0	0	0	0	N/A	1	1	0	0	YES	N/A	N/A	125
STM32L451VETx	Cortex-M4	80	512	160	LQFP100	83	1.71-3.6	5	1	1	2	1	16	1	2	1	3	1[QUAD]	4	4	1	1	1	0	0	0	0	N/A	1	1	0	0	YES	N/A	N/A	125
STM32L451VEIx	Cortex-M4	80	512	160	UFBGA100	83	1.71-3.6	5	1	1	2	1	16	1	2	1	3	1[QUAD]	4	4	1	1	1	0	0	0	0	N/A	1	1	0	0	YES	N/A	N/A	125
STM32L471RETx	Cortex-M4	80	512	128	LQFP64	51	1.71-3.6	9	2	2	2	3	16	2	2	2	3	1[QUAD]	3	5	1	1	1	0	0	0	0	N/A	2	1	0	1	YES	N/A	N/A	125
STM32L471RGTx	Cortex-M4	80	1024	128	LQFP64	51	1.71-3.6	9	2	2	2	3	16	2	2	2	3	1[QUAD]	3	5	1	1	1	0	0	0	0	N/A	2	1	0	1	YES	N/A	N/A	125
STM32L471VETx	Cortex-M4	80	512	128	LQFP100	82	1.71-3.6	9	2	2	2	3	16	2	2	2	3	1[QUAD]	3	5	1	1	1	1	0	0	0	N/A	2	1	0	1	YES	N/A	N/A	125
STM32L471VGTx	Cortex-M4	80	1024	128	LQFP100	82	1.71-3.6	9	2	2	2	3	16	2	2	2	3	1[QUAD]	3	5	1	1	1	1	0	0	0	N/A	2	1	0	1	YES	N/A	N/A	125
STM32L471QEIx	Cortex-M4	80	512	128	UFBGA132	109	1.71-3.6	9	2	2	2	3	19	2	2	2	3	1[QUAD]	3	5	1	1	1	1	0	0	0	N/A	2	1	0	1	YES	N/A	N/A	125
STM32L471QGix	Cortex-M4	80	1024	128	UFBGA132	109	1.71-3.6	9	2	2	2	3	19	2	2	2	3	1[QUAD]	3	5	1	1	1	1	0	0	0	N/A	2	1	0	1	YES	N/A	N/A	125
STM32L471ZETx	Cortex-M4	80	512	128	LQFP144	114	1.71-3.6	9	2	2	2	3	24	2	2	2	3	1[QUAD]	3	5	1	1	1	1	0	0	0	N/A	2	1	0	1	YES	N/A	N/A	125
STM32L471ZEJx	Cortex-M4	80	512	128	UFBGA144	114	1.71-3.6	9	2	2	2	3	24	2	2	2	3	1[QUAD]	3	5	1	1	1	1	0	0	0	N/A	2	1	0	1	YES	N/A	N/A	125
STM32L471ZGTx	Cortex-M4	80	1024	128	LQFP144	114	1.71-3.6	9	2	2	2	3	24	2	2	2	3	1[QUAD]	3	5	1	1	1	1	0	0	0	N/A	2	1	0	1	YES	N/A	N/A	125
STM32L471ZGJx	Cortex-M4	80	1024	128	UFBGA144	114	1.71-3.6	9	2	2	2	3	24	2	2	2	3	1[QUAD]	3	5	1	1	1	1	0	0	0	N/A	2	1	0	1	YES	N/A	N/A	125
STM32L4x2 USB Device Line																																				
STM32L412K8Tx	Cortex-M4	80	64	40	LQFP32	26	1.71-3.6	4	1	1	2	2	10	0	1	1	1	0	2	2	1	0	0	0	1	0	0	N/A	0	0	0	0	YES	N/A	N/A	125

## STM32L4系列 – Arm® Cortex®-M4超低功耗MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	M-SPI	I2C	U(S)ART	LPUART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	Segment LCD	GPU	SAI	DFSDM	DCMI	SWPMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)
STM32L412K8Ux	Cortex-M4	80	64	40	UFQFPN32	26	1.71-3.6	4	1	1	2	2	10	0	1	1	1	0	2	2	1	0	0	0	1	0	0	N/A	0	0	0	0	YES	N/A	N/A	125
STM32L412KBTx	Cortex-M4	80	128	40	LQFP32	26	1.71-3.6	4	1	1	2	2	10	0	1	1	1	1[QUAD]	2	2	1	0	0	0	1	0	0	N/A	0	0	0	0	YES	N/A	N/A	125
STM32L412KBUX	Cortex-M4	80	128	40	UFQFPN32	26	1.71-3.6	4	1	1	2	2	10	0	1	1	1	1[QUAD]	2	2	1	0	0	0	1	0	0	N/A	0	0	0	0	YES	N/A	N/A	125
STM32L412T8Yx	Cortex-M4	80	64	40	WLCSP36	30	1.71-3.6	4	1	1	2	2	10	0	1	1	1	1[QUAD]	2	2	1	0	0	0	1	0	0	N/A	0	0	0	0	YES	N/A	N/A	125
STM32L412TBYx	Cortex-M4	80	128	40	WLCSP36	30	1.71-3.6	4	1	1	2	2	10	0	1	1	1	1[QUAD]	2	2	1	0	0	0	1	0	0	N/A	0	0	0	0	YES	N/A	N/A	125
STM32L412TBYxP	Cortex-M4	80	128	40	WLCSP36	28	1.71-3.6	4	1	1	2	2	10	0	1	1	1	1[QUAD]	2	2	1	0	0	0	1	0	0	N/A	0	0	0	0	YES	N/A	N/A	125
STM32L412C8Tx	Cortex-M4	80	64	40	LQFP48	38	1.71-3.6	4	1	1	2	2	10	0	1	1	2	1[QUAD]	3	3	1	0	0	0	1	0	0	N/A	0	0	0	0	YES	N/A	N/A	125
STM32L412C8Ux	Cortex-M4	80	64	40	UFQFPN48	38	1.71-3.6	4	1	1	2	2	10	0	1	1	2	1[QUAD]	3	3	1	0	0	0	1	0	0	N/A	0	0	0	0	YES	N/A	N/A	125
STM32L412CBTx	Cortex-M4	80	128	40	LQFP48	38	1.71-3.6	4	1	1	2	2	10	0	1	1	2	1[QUAD]	3	3	1	0	0	0	1	0	0	N/A	0	0	0	0	YES	N/A	N/A	125
STM32L412CBTxP	Cortex-M4	80	128	40	LQFP48	36	1.71-3.6	4	1	1	2	2	10	0	1	1	2	1[QUAD]	3	3	1	0	0	0	1	0	0	N/A	0	0	0	0	YES	N/A	N/A	125
STM32L412CBUX	Cortex-M4	80	128	40	UFQFPN48	38	1.71-3.6	4	1	1	2	2	10	0	1	1	2	1[QUAD]	3	3	1	0	0	0	1	0	0	N/A	0	0	0	0	YES	N/A	N/A	125
STM32L412CBUXP	Cortex-M4	80	128	40	UFQFPN48	36	1.71-3.6	4	1	1	2	2	10	0	1	1	2	1[QUAD]	3	3	1	0	0	0	1	0	0	N/A	0	0	0	0	YES	N/A	N/A	125
STM32L412R8Tx	Cortex-M4	80	64	40	LQFP64	52	1.71-3.6	4	1	1	2	2	16	0	1	1	2	1[QUAD]	3	3	1	0	0	0	1	0	0	N/A	0	0	0	0	YES	N/A	N/A	125
STM32L412R8Ix	Cortex-M4	80	64	40	UFBGA64	52	1.71-3.6	4	1	1	2	2	16	0	1	1	2	1[QUAD]	3	3	1	0	0	0	1	0	0	N/A	0	0	0	0	YES	N/A	N/A	125
STM32L412RBTx	Cortex-M4	80	128	40	LQFP64	52	1.71-3.6	4	1	1	2	2	16	0	1	1	2	1[QUAD]	3	3	1	0	0	0	1	0	0	N/A	0	0	0	0	YES	N/A	N/A	125
STM32L412RBTxP	Cortex-M4	80	128	40	LQFP64	50	1.71-3.6	4	1	1	2	2	16	0	1	1	2	1[QUAD]	3	3	1	0	0	0	1	0	0	N/A	0	0	0	0	YES	N/A	N/A	125
STM32L412RBIX	Cortex-M4	80	128	40	UFBGA64	52	1.71-3.6	4	1	1	2	2	16	0	1	1	2	1[QUAD]	3	3	1	0	0	0	1	0	0	N/A	0	0	0	0	YES	N/A	N/A	125
STM32L412RBIXP	Cortex-M4	80	128	40	UFBGA64	50	1.71-3.6	4	1	1	2	2	16	0	1	1	2	1[QUAD]	3	3	1	0	0	0	1	0	0	N/A	0	0	0	0	YES	N/A	N/A	125
STM32L422KBTx	Cortex-M4	80	128	40	LQFP32	26	1.71-3.6	4	1	1	2	2	10	0	1	1	1	1[QUAD]	2	2	1	0	0	0	1	0	0	N/A	0	0	0	0	YES	YES	N/A	125
STM32L422KBUX	Cortex-M4	80	128	40	UFQFPN32	26	1.71-3.6	4	1	1	2	2	10	0	1	1	1	1[QUAD]	2	2	1	0	0	0	1	0	0	N/A	0	0	0	0	YES	YES	N/A	125
STM32L422TBYx	Cortex-M4	80	128	40	WLCSP36	30	1.71-3.6	4	1	1	2	2	10	0	1	1	1	1[QUAD]	2	2	1	0	0	0	1	0	0	N/A	0	0	0	0	YES	YES	N/A	125



## STM32L4系列 – Arm® Cortex®-M4超低功耗MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	M-SPI	I2C	U(S)ART	LPUART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	Segment LCD	GPU	SAI	DFSDM	DCMI	SWPMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)	
STM32L422CBTx	Cortex-M4	80	128	40	LQFP48	26	1.71-3.6	4	1	1	2	2	10	0	1	1	2	1[QUAD]	3	3	1	0	0	0	1	0	0	N/A	0	0	0	0	0	YES	YES	N/A	125
STM32L422CBUx	Cortex-M4	80	128	40	UFQFPN48	26	1.71-3.6	4	1	1	2	2	10	0	1	1	2	1[QUAD]	3	3	1	0	0	0	1	0	0	N/A	0	0	0	0	0	YES	YES	N/A	125
STM32L422RBTx	Cortex-M4	80	128	40	LQFP64	26	1.71-3.6	4	1	1	2	2	16	0	1	1	2	1[QUAD]	3	3	1	0	0	0	1	0	0	N/A	0	0	0	0	0	YES	YES	N/A	125
STM32L422RBlx	Cortex-M4	80	128	40	UFBGA64	26	1.71-3.6	4	1	1	2	2	16	0	1	1	2	1[QUAD]	3	3	1	0	0	0	1	0	0	N/A	0	0	0	0	0	YES	YES	N/A	125
STM32L432KBUx	Cortex-M4	80	128	64	UFQFPN32	26	1.71-3.6	5	1	1	2	1	10	2	2	1	2	1[QUAD]	2	2	1	1	0	0	1	0	0	N/A	1	0	0	1	YES	N/A	N/A	125	
STM32L432KCUx	Cortex-M4	80	256	64	UFQFPN32	26	1.71-3.6	5	1	1	2	1	10	2	2	1	2	1[QUAD]	2	2	1	1	0	0	1	0	0	N/A	1	0	0	1	YES	N/A	N/A	125	
STM32L442KCUx	Cortex-M4	80	256	64	UFQFPN32	26	1.71-3.6	5	1	1	2	1	10	2	2	1	2	1[QUAD]	2	2	1	1	0	0	1	0	0	N/A	1	0	0	1	YES	YES	N/A	125	
STM32L452CCUx	Cortex-M4	80	256	160	UFQFPN48	38	1.71-3.6	5	1	1	2	1	10	1	2	1	3	1[QUAD]	4	4	1	1	0	0	1	0	0	N/A	1	1	0	0	YES	N/A	N/A	125	
STM32L452CETx	Cortex-M4	80	512	160	LQFP48	38	1.71-3.6	5	1	1	2	1	10	1	2	1	3	1[QUAD]	4	4	1	1	0	0	1	0	0	N/A	1	1	0	0	YES	N/A	N/A	125	
STM32L452CEUx	Cortex-M4	80	512	160	UFQFPN48	38	1.71-3.6	5	1	1	2	1	10	1	2	1	3	1[QUAD]	4	4	1	1	0	0	1	0	0	N/A	1	1	0	0	YES	N/A	N/A	125	
STM32L452RCTx	Cortex-M4	80	256	160	LQFP64	52	1.71-3.6	5	1	1	2	1	16	1	2	1	3	1[QUAD]	4	4	1	1	1	0	1	0	0	N/A	1	1	0	0	YES	N/A	N/A	125	
STM32L452RCIx	Cortex-M4	80	256	160	UFBGA64	52	1.71-3.6	5	1	1	2	1	16	1	2	1	3	1[QUAD]	4	4	1	1	1	0	1	0	0	N/A	1	1	0	0	YES	N/A	N/A	125	
STM32L452RETx	Cortex-M4	80	512	160	LQFP64	52	1.71-3.6	5	1	1	2	1	16	1	2	1	3	1[QUAD]	4	4	1	1	1	0	1	0	0	N/A	1	1	0	0	YES	N/A	N/A	125	
STM32L452RETxP	Cortex-M4	80	512	160	LQFP64	50	1.71-3.6	5	1	1	2	1	16	1	2	1	3	1[QUAD]	4	4	1	1	1	0	1	0	0	N/A	1	1	0	0	YES	N/A	N/A	125	
STM32L452REIx	Cortex-M4	80	512	160	UFBGA64	52	1.71-3.6	5	1	1	2	1	16	1	2	1	3	1[QUAD]	4	4	1	1	1	0	1	0	0	N/A	1	1	0	0	YES	N/A	N/A	125	
STM32L452REYx	Cortex-M4	80	512	160	WLCSP64	52	1.71-3.6	5	1	1	2	1	16	1	2	1	3	1[QUAD]	4	4	1	1	1	0	1	0	0	N/A	1	1	0	0	YES	N/A	N/A	125	
STM32L452VCTx	Cortex-M4	80	256	160	LQFP100	83	1.71-3.6	5	1	1	2	1	16	1	2	1	3	1[QUAD]	4	4	1	1	1	0	1	0	0	N/A	1	1	0	0	YES	N/A	N/A	125	
STM32L452VCIx	Cortex-M4	80	256	160	UFBGA100	83	1.71-3.6	5	1	1	2	1	16	1	2	1	3	1[QUAD]	4	4	1	1	1	0	1	0	0	N/A	1	1	0	0	YES	N/A	N/A	125	
STM32L452VETx	Cortex-M4	80	512	160	LQFP100	83	1.71-3.6	5	1	1	2	1	16	1	2	1	3	1[QUAD]	4	4	1	1	1	0	1	0	0	N/A	1	1	0	0	YES	N/A	N/A	125	
STM32L452VEIx	Cortex-M4	80	512	160	UFBGA100	83	1.71-3.6	5	1	1	2	1	16	1	2	1	3	1[QUAD]	4	4	1	1	1	0	1	0	0	N/A	1	1	0	0	YES	N/A	N/A	125	
STM32L462CETx	Cortex-M4	80	512	160	LQFP48	38	1.71-3.6	5	1	1	2	1	10	1	2	1	3	1[QUAD]	4	4	1	1	0	0	1	0	0	N/A	1	1	0	0	YES	YES	N/A	125	

## STM32L4系列 – Arm® Cortex®-M4超低功耗MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	M-SPI	I2C	U(s)ART	LPUART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	Segment LCD	GPU	SAI	DFSDM	DCMI	SWPMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)
STM32L462CEUx	Cortex-M4	80	512	160	UFQFPN48	38	1.71-3.6	5	1	1	2	1	10	1	2	1	3	1[QUAD]	4	4	1	1	0	0	1	0	0	N/A	1	1	0	0	YES	YES	N/A	125
STM32L462RETx	Cortex-M4	80	512	160	LQFP64	52	1.71-3.6	5	1	1	2	1	16	1	2	1	3	1[QUAD]	4	4	1	1	1	0	1	0	0	N/A	1	1	0	0	YES	YES	N/A	125
STM32L462REIx	Cortex-M4	80	512	160	UFBGA64	52	1.71-3.6	5	1	1	2	1	16	1	2	1	3	1[QUAD]	4	4	1	1	1	0	1	0	0	N/A	1	1	0	0	YES	YES	N/A	125
STM32L462REYx	Cortex-M4	80	512	160	WLCSP64	52	1.71-3.6	5	1	1	2	1	16	1	2	1	3	1[QUAD]	4	4	1	1	1	0	1	0	0	N/A	1	1	0	0	YES	YES	N/A	125
STM32L462VETx	Cortex-M4	80	512	160	LQFP100	83	1.71-3.6	5	1	1	2	1	16	1	2	1	3	1[QUAD]	4	4	1	1	1	0	1	0	0	N/A	1	1	0	0	YES	YES	N/A	125
STM32L462VEIx	Cortex-M4	80	512	160	UFBGA100	83	1.71-3.6	5	1	1	2	1	16	1	2	1	3	1[QUAD]	4	4	1	1	1	0	1	0	0	N/A	1	1	0	0	YES	YES	N/A	125
STM32L4x3 USB Device + Segment LCD Line																																				
STM32L433CBTx	Cortex-M4	80	128	64	LQFP48	38	1.71-3.6	5	1	1	2	1	10	2	2	1	3	1[QUAD]	3	3	1	1	0	0	1	0	4x19	N/A	1	0	0	1	YES	N/A	N/A	125
STM32L433CBUx	Cortex-M4	80	128	64	UFQFPN48	38	1.71-3.6	5	1	1	2	1	10	2	2	1	3	1[QUAD]	3	3	1	1	0	0	1	0	4x19	N/A	1	0	0	1	YES	N/A	N/A	125
STM32L433CBYx	Cortex-M4	80	128	64	WLCSP49	39	1.71-3.6	5	1	1	2	1	10	2	2	1	3	1[QUAD]	3	3	1	1	0	0	1	0	4x19	N/A	1	0	0	1	YES	N/A	N/A	125
STM32L433CCTx	Cortex-M4	80	256	64	LQFP48	38	1.71-3.6	5	1	1	2	1	10	2	2	1	3	1[QUAD]	3	3	1	1	0	0	1	0	4x19	N/A	1	0	0	1	YES	N/A	N/A	125
STM32L433CCUx	Cortex-M4	80	256	64	UFQFPN48	38	1.71-3.6	5	1	1	2	1	10	2	2	1	3	1[QUAD]	3	3	1	1	0	0	1	0	4x19	N/A	1	0	0	1	YES	N/A	N/A	125
STM32L433CCYx	Cortex-M4	80	256	64	WLCSP49	39	1.71-3.6	5	1	1	2	1	10	2	2	1	3	1[QUAD]	3	3	1	1	0	0	1	0	4x19	N/A	1	0	0	1	YES	N/A	N/A	125
STM32L433RBTx	Cortex-M4	80	128	64	LQFP64	52	1.71-3.6	5	1	1	2	1	16	2	2	1	3	1[QUAD]	3	3	1	1	1	0	1	0	4x32/ 8x28	N/A	1	0	0	1	YES	N/A	N/A	125
STM32L433RBix	Cortex-M4	80	128	64	UFBGA64	52	1.71-3.6	5	1	1	2	1	16	2	2	1	3	1[QUAD]	3	3	1	1	1	0	1	0	4x32/ 8x28	N/A	1	0	0	1	YES	N/A	N/A	125
STM32L433RBYx	Cortex-M4	80	128	64	WLCSP64	52	1.71-3.6	5	1	1	2	1	16	2	2	1	3	1[QUAD]	3	3	1	1	1	0	1	0	4x32/ 8x28	N/A	1	0	0	1	YES	N/A	N/A	125
STM32L433RCTx	Cortex-M4	80	256	64	LQFP64	52	1.71-3.6	5	1	1	2	1	16	2	2	1	3	1[QUAD]	3	3	1	1	1	0	1	0	4x32/ 8x28	N/A	1	0	0	1	YES	N/A	N/A	125
STM32L433RCTxP	Cortex-M4	80	256	64	LQFP64	50	1.71-3.6	5	1	1	2	1	16	2	2	1	3	1[QUAD]	3	3	1	1	1	0	1	0	4x32/ 8x28	N/A	1	0	0	1	YES	N/A	N/A	125



## STM32L4系列 – Arm® Cortex®-M4超低功耗MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	DAC 12-bit Channels	COMP	OPAMP	SPI	M-SPI	I2C	U(s)ART	LPUART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	Segment LCD	GPU	SAI	DFSDM	DCMI	SWPMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)			
STM32L433RCIx	Cortex-M4	80	256	64	UFBGA64	52	1.71-3.6	5	1	1	2	1	16	2	2	1	3	1[QUAD]	3	3	1	1	1	0	1	0	4x32/8x28	N/A	1	0	0	1	YES	N/A	N/A	125		
STM32L433RCYx	Cortex-M4	80	256	64	WLCSP64	52	1.71-3.6	5	1	1	2	1	16	2	2	1	3	1[QUAD]	3	3	1	1	1	0	1	0	4x32/8x28	N/A	1	0	0	1	YES	N/A	N/A	125		
STM32L433VCTx	Cortex-M4	80	256	64	LQFP100	83	1.71-3.6	5	1	1	2	1	16	2	2	1	3	1[QUAD]	3	3	1	1	1	0	1	0	4x44/8x40	N/A	1	0	0	1	YES	N/A	N/A	125		
STM32L433VCIx	Cortex-M4	80	256	64	UFBGA100	83	1.71-3.6	5	1	1	2	1	16	2	2	1	3	1[QUAD]	3	3	1	1	1	0	1	0	4x44/8x40	N/A	1	0	0	1	YES	N/A	N/A	125		
STM32L443CCTx	Cortex-M4	80	256	64	LQFP48	38	1.71-3.6	5	1	1	2	1	10	2	2	1	3	1[QUAD]	3	3	1	1	0	0	1	0	4x19	N/A	1	0	0	1	YES	YES	N/A	125		
STM32L443CCUx	Cortex-M4	80	256	64	UFQFPN48	38	1.71-3.6	5	1	1	2	1	10	2	2	1	3	1[QUAD]	3	3	1	1	0	0	1	0	4x19	N/A	1	0	0	1	YES	YES	N/A	125		
STM32L443CCYx	Cortex-M4	80	256	64	WLCSP49	39	1.71-3.6	5	1	1	2	1	10	2	2	1	3	1[QUAD]	3	3	1	1	0	0	1	0	4x19	N/A	1	0	0	1	YES	YES	N/A	125		
STM32L443RCTx	Cortex-M4	80	256	64	LQFP64	52	1.71-3.6	5	1	1	2	1	16	2	2	1	3	1[QUAD]	3	3	1	1	1	0	1	0	4x32/8x28	N/A	1	0	0	1	YES	YES	N/A	125		
STM32L443RCIx	Cortex-M4	80	256	64	UFBGA64	52	1.71-3.6	5	1	1	2	1	16	2	2	1	3	1[QUAD]	3	3	1	1	1	0	1	0	4x32/8x28	N/A	1	0	0	1	YES	YES	N/A	125		
STM32L443RCYx	Cortex-M4	80	256	64	WLCSP64	52	1.71-3.6	5	1	1	2	1	16	2	2	1	3	1[QUAD]	3	3	1	1	1	0	1	0	4x32/8x28	N/A	1	0	0	1	YES	YES	N/A	125		
STM32L443VCTx	Cortex-M4	80	256	64	LQFP100	83	1.71-3.6	5	1	1	2	1	16	2	2	1	3	1[QUAD]	3	3	1	1	1	0	1	0	4x44/8x40	N/A	1	0	0	1	YES	YES	N/A	125		
STM32L443VCIx	Cortex-M4	80	256	64	UFBGA100	83	1.71-3.6	5	1	1	2	1	16	2	2	1	3	1[QUAD]	3	3	1	1	1	0	1	0	4x44/8x40	N/A	1	0	0	1	YES	YES	N/A	125		
STM32L4x5 USB OTG Line																																						
STM32L475RCTx	Cortex-M4	80	256	128	LQFP64	51	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	3	5	1	1	1	0	0	1	0	N/A	2	1	0	1	YES	N/A	N/A	125		
STM32L475RETx	Cortex-M4	80	512	128	LQFP64	51	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	3	5	1	1	1	0	0	1	0	N/A	2	1	0	1	YES	N/A	N/A	125		
STM32L475RGTx	Cortex-M4	80	1024	128	LQFP64	51	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	3	5	1	1	1	0	0	1	0	N/A	2	1	0	1	YES	N/A	N/A	125		
STM32L475VCTx	Cortex-M4	80	256	128	LQFP100	82	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	3	5	1	1	1	1	0	1	0	N/A	2	1	0	1	YES	N/A	N/A	125		

## STM32L4系列 – Arm® Cortex®-M4超低功耗MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	M-SPI	I2C	U(S)ART	LPUART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	Segment LCD	GPU	SAI	DFSDM	DCMI	SWPMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)		
STM32L475VETx	Cortex-M4	80	512	128	LQFP100	82	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	3	5	1	1	1	1	0	1	0	N/A	2	1	0	1	YES	N/A	N/A	125		
STM32L475VGTx	Cortex-M4	80	1024	128	LQFP100	82	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	3	5	1	1	1	1	0	1	0	N/A	2	1	0	1	YES	N/A	N/A	125		
STM32L4x6 USB OTG + Segment LCD Line																																						
STM32L476RCTx	Cortex-M4	80	256	128	LQFP64	51	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	3	5	1	1	1	0	0	1	8x28/4x32	N/A	2	1	0	1	YES	N/A	N/A	125		
STM32L476RETx	Cortex-M4	80	512	128	LQFP64	51	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	3	5	1	1	1	0	0	1	8x28/4x32	N/A	2	1	0	1	YES	N/A	N/A	125		
STM32L476RGTx	Cortex-M4	80	1024	128	LQFP64	51	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	3	5	1	1	1	0	0	1	8x28/4x32	N/A	2	1	0	1	YES	N/A	N/A	125		
STM32L476JEYx	Cortex-M4	80	512	128	WLCSP72	57	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	3	5	1	1	1	0	0	1	8x28/4x32	N/A	2	1	0	1	YES	N/A	N/A	125		
STM32L476JGYx	Cortex-M4	80	1024	128	WLCSP72	57	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	3	5	1	1	1	0	0	1	8x28/4x32	N/A	2	1	0	1	YES	N/A	N/A	125		
STM32L476JGYxP	Cortex-M4	80	1024	128	WLCSP72	55	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	3	5	1	1	1	0	0	1	8x28/4x32	N/A	2	1	0	1	YES	N/A	N/A	125		
STM32L476MEYx	Cortex-M4	80	512	128	WLCSP81	65	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	3	5	1	1	1	0	0	1	8x30/4x32	N/A	2	1	0	1	YES	N/A	N/A	125		
STM32L476MGYx	Cortex-M4	80	1024	128	WLCSP81	65	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	3	5	1	1	1	0	0	1	8x30/4x32	N/A	2	1	0	1	YES	N/A	N/A	125		
STM32L476VCTx	Cortex-M4	80	256	128	LQFP100	82	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	3	5	1	1	1	1	0	1	8x40/4x44	N/A	2	1	0	1	YES	N/A	N/A	125		
STM32L476VETx	Cortex-M4	80	512	128	LQFP100	82	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	3	5	1	1	1	1	0	1	8x40/4x44	N/A	2	1	0	1	YES	N/A	N/A	125		
STM32L476VGTx	Cortex-M4	80	1024	128	LQFP100	82	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	3	5	1	1	1	1	0	1	8x40/4x44	N/A	2	1	0	1	YES	N/A	N/A	125		
STM32L476QElx	Cortex-M4	80	512	128	UFPGA132	109	1.71-3.6	11	2	2	2	3	19	2	2	2	3	1[QUAD]	3	5	1	1	1	1	0	1	8x40/4x44	N/A	2	1	0	1	YES	N/A	N/A	125		

## STM32L4系列 – Arm® Cortex®-M4超低功耗MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	DAC 12-bit Channels	COMP	OPAMP	SPI	M-SPI	I2C	U(S)ART	LPUART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	Segment LCD	GPU	SAI	DFSDM	DCMI	SWPMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)	
STM32L476QGlx	Cortex-M4	80	1024	128	UFBGA132	109	1.71-3.6	11	2	2	2	3	19	2	2	2	3	1[QUAD]	3	5	1	1	1	1	0	1	8x40/4x44	N/A	2	1	0	1	YES	N/A	N/A	125
STM32L476ZETx	Cortex-M4	80	512	128	LQFP144	114	1.71-3.6	11	2	2	2	3	24	2	2	2	3	1[QUAD]	3	5	1	1	1	1	0	1	8x40/4x44	N/A	2	1	0	1	YES	N/A	N/A	125
STM32L476ZGTx	Cortex-M4	80	1024	128	LQFP144	114	1.71-3.6	11	2	2	2	3	24	2	2	2	3	1[QUAD]	3	5	1	1	1	1	0	1	8x40/4x44	N/A	2	1	0	1	YES	N/A	N/A	125
STM32L476ZGTxP	Cortex-M4	80	1024	128	LQFP144	112	1.71-3.6	11	2	2	2	3	24	2	2	2	3	1[QUAD]	3	5	1	1	1	1	0	1	8x40/4x44	N/A	2	1	0	1	YES	N/A	N/A	125
STM32L476ZGJx	Cortex-M4	80	1024	128	UFBGA144	114	1.71-3.6	11	2	2	2	3	24	2	2	2	3	1[QUAD]	3	5	1	1	1	1	0	1	8x40/4x44	N/A	2	1	0	1	YES	N/A	N/A	125
STM32L486RGTx	Cortex-M4	80	1024	128	LQFP64	51	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	3	5	1	1	1	0	0	1	8x28/4x32	N/A	2	1	0	1	YES	YES	N/A	125
STM32L486JGYx	Cortex-M4	80	1024	128	WLCSP72	57	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	3	5	1	1	1	0	0	1	8x28/4x32	N/A	2	1	0	1	YES	YES	N/A	125
STM32L486VGTx	Cortex-M4	80	1024	128	LQFP100	82	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	3	5	1	1	1	1	0	1	8x40/4x44	N/A	2	1	0	1	YES	YES	N/A	125
STM32L486QGlx	Cortex-M4	80	1024	128	UFBGA132	109	1.71-3.6	11	2	2	2	3	19	2	2	2	3	1[QUAD]	3	5	1	1	1	1	0	1	8x40/4x44	N/A	2	1	0	1	YES	YES	N/A	125
STM32L486ZGTx	Cortex-M4	80	1024	128	LQFP144	114	1.71-3.6	11	2	2	2	3	24	2	2	2	3	1[QUAD]	3	5	1	1	1	1	0	1	8x40/4x44	N/A	2	1	0	1	YES	YES	N/A	125
STM32L496RETx	Cortex-M4	80	512	320	LQFP64	52	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	4	5	1	2	1	0	0	1	8x40/4x44	YES	2	1	1	1	YES	N/A	N/A	125
STM32L496RGTx	Cortex-M4	80	1024	320	LQFP64	52	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	4	5	1	2	1	0	0	1	8x40/4x44	YES	2	1	1	1	YES	N/A	N/A	125
STM32L496RGTxP	Cortex-M4	80	1024	320	LQFP64	50	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	4	5	1	2	1	0	0	1	8x40/4x44	YES	2	1	1	1	YES	N/A	N/A	125
STM32L496VETx	Cortex-M4	80	512	320	LQFP100	83	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	4	5	1	2	1	1	0	1	8x40/4x44	YES	2	1	1	1	YES	N/A	N/A	125

## STM32L4系列 – Arm® Cortex®-M4超低功耗MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	DAC 12-bit Channels	COMP	OPAMP	SPI	M-SPI	I2C	U(S)ART	LPUART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	Segment LCD	GPU	SAI	DFSDM	DCMI	SWPMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)	
STM32L496VGTx	Cortex-M4	80	1024	320	LQFP100	83	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	4	5	1	2	1	1	0	1	8x40/4x44	YES	2	1	1	1	YES	N/A	N/A	125
STM32L496VGTxP	Cortex-M4	80	1024	320	LQFP100	81	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	4	5	1	2	1	1	0	1	8x40/4x44	YES	2	1	1	1	YES	N/A	N/A	125
STM32L496VGyX	Cortex-M4	80	1024	320	WLCSP100	83	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	4	5	1	2	1	1	0	1	8x40/4x44	YES	2	1	1	1	YES	N/A	N/A	125
STM32L496VGyXP	Cortex-M4	80	1024	320	WLCSP100	81	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	4	5	1	2	1	1	0	1	8x40/4x44	YES	2	1	1	1	YES	N/A	N/A	125
STM32L496WEyX	Cortex-M4	80	512	320	WLCSP115	86	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	4	5	1	2	1	1	0	1	8x40/4x44	YES	2	1	1	1	YES	N/A	N/A	125
STM32L496WGyXP	Cortex-M4	80	1024	320	WLCSP115	84	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	4	5	1	2	1	1	0	1	8x40/4x44	YES	2	1	1	1	YES	N/A	N/A	125
STM32L496QEIX	Cortex-M4	80	512	320	UFBGA132	110	1.71-3.6	11	2	2	2	3	19	2	2	2	3	1[QUAD]	4	5	1	2	1	1	0	1	8x40/4x44	YES	2	1	1	1	YES	N/A	N/A	125
STM32L496QGIX	Cortex-M4	80	1024	320	UFBGA132	110	1.71-3.6	11	2	2	2	3	19	2	2	2	3	1[QUAD]	4	5	1	2	1	1	0	1	8x40/4x44	YES	2	1	1	1	YES	N/A	N/A	125
STM32L496QGIXP	Cortex-M4	80	1024	320	UFBGA132	108	1.71-3.6	11	2	2	2	3	19	2	2	2	3	1[QUAD]	4	5	1	2	1	1	0	1	8x40/4x44	YES	2	1	1	1	YES	N/A	N/A	125
STM32L496ZETx	Cortex-M4	80	512	320	LQFP144	115	1.71-3.6	11	2	2	2	3	24	2	2	2	3	1[QUAD]	4	5	1	2	1	1	0	1	8x40/4x44	YES	2	1	1	1	YES	N/A	N/A	125
STM32L496ZGTx	Cortex-M4	80	1024	320	LQFP144	115	1.71-3.6	11	2	2	2	3	24	2	2	2	3	1[QUAD]	4	5	1	2	1	1	0	1	8x40/4x44	YES	2	1	1	1	YES	N/A	N/A	125
STM32L496ZGTxP	Cortex-M4	80	1024	320	LQFP144	113	1.71-3.6	11	2	2	2	3	24	2	2	2	3	1[QUAD]	4	5	1	2	1	1	0	1	8x40/4x44	YES	2	1	1	1	YES	N/A	N/A	125
STM32L496AEIX	Cortex-M4	80	512	320	UFBGA169	136	1.71-3.6	11	2	2	2	3	24	2	2	2	3	1[QUAD]	4	5	1	2	1	1	0	1	8x40/4x44	YES	2	1	1	1	YES	N/A	N/A	125
STM32L496AGIX	Cortex-M4	80	1024	320	UFBGA169	136	1.71-3.6	11	2	2	2	3	24	2	2	2	3	1[QUAD]	4	5	1	2	1	1	0	1	8x40/4x44	YES	2	1	1	1	YES	N/A	N/A	125

## STM32L4系列 – Arm® Cortex®-M4超低功耗MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	M-SPI	I2C	U(S)ART	LPUART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	Segment LCD	GPU	SAI	DFSDM	DCMI	SWPMI	TRNG	AES/DES	SHA/HMAC	T° Max (°C)
STM32L496AGlXP	Cortex-M4	80	1024	320	UFBGA169	134	1.71-3.6	11	2	2	2	3	24	2	2	2	3	1[QUAD]	4	5	1	2	1	1	0	1	8x40/4x44	YES	2	1	1	1	YES	N/A	N/A	125
STM32L4A6RGTx	Cortex-M4	80	1024	320	LQFP64	52	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	4	5	1	2	1	0	0	1	8x40/4x44	YES	2	1	1	1	YES	YES	YES	125
STM32L4A6RGTxP	Cortex-M4	80	1024	320	LQFP64	50	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	4	5	1	2	1	0	0	1	8x40/4x44	YES	2	1	1	1	YES	YES	YES	125
STM32L4A6VGTx	Cortex-M4	80	1024	320	LQFP100	83	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	4	5	1	2	1	1	0	1	8x40/4x44	YES	2	1	1	1	YES	YES	YES	125
STM32L4A6VGTxP	Cortex-M4	80	1024	320	LQFP100	81	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	4	5	1	2	1	1	0	1	8x40/4x44	YES	2	1	1	1	YES	YES	YES	125
STM32L4A6VGyX	Cortex-M4	80	1024	320	WLCSP100	83	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	4	5	1	2	1	1	0	1	8x40/4x44	YES	2	1	1	1	YES	YES	YES	125
STM32L4A6VGyXP	Cortex-M4	80	1024	320	WLCSP100	81	1.71-3.6	11	2	2	2	3	16	2	2	2	3	1[QUAD]	4	5	1	2	1	1	0	1	8x40/4x44	YES	2	1	1	1	YES	YES	YES	125
STM32L4A6QGlx	Cortex-M4	80	1024	320	UFBGA132	110	1.71-3.6	11	2	2	2	3	19	2	2	2	3	1[QUAD]	4	5	1	2	1	1	0	1	8x40/4x44	YES	2	1	1	1	YES	YES	YES	125
STM32L4A6QGlxP	Cortex-M4	80	1024	320	UFBGA132	108	1.71-3.6	11	2	2	2	3	19	2	2	2	3	1[QUAD]	4	5	1	2	1	1	0	1	8x40/4x44	YES	2	1	1	1	YES	YES	YES	125
STM32L4A6ZGTx	Cortex-M4	80	1024	320	LQFP144	115	1.71-3.6	11	2	2	2	3	24	2	2	2	3	1[QUAD]	4	5	1	2	1	1	0	1	8x40/4x44	YES	2	1	1	1	YES	YES	YES	125
STM32L4A6ZGTxP	Cortex-M4	80	1024	320	LQFP144	113	1.71-3.6	11	2	2	2	3	24	2	2	2	3	1[QUAD]	4	5	1	2	1	1	0	1	8x40/4x44	YES	2	1	1	1	YES	YES	YES	125
STM32L4A6AGlx	Cortex-M4	80	1024	320	UFBGA169	136	1.71-3.6	11	2	2	2	3	24	2	2	2	3	1[QUAD]	4	5	1	2	1	1	0	1	8x40/4x44	YES	2	1	1	1	YES	YES	YES	125
STM32L4A6AGlxP	Cortex-M4	80	1024	320	UFBGA169	136	1.71-3.6	11	2	2	2	3	24	2	2	2	3	1[QUAD]	4	5	1	2	1	1	0	1	8x40/4x44	YES	2	1	1	1	YES	YES	YES	125

## STM32L1系列 – Arm® Cortex®-M3超低功耗MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	E2PROM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	I2C	U(S)ART	SDIO	F(S)MC	USB Device	Segment LCD	AES/DES	T° Max (°C)
STM32L10x Value Line																									
STM32L100C6U6A	Cortex-M3	32	32	4	2	UFQFPN48	37	1.8-3.6	8	0	1	14	2	2	0	2	0	0	0	0	0	0	4x16	N/A	85
STM32L100R8T6A	Cortex-M3	32	64	8	2	LQFP64	51	1.8-3.6	8	0	1	20	2	2	0	2	0	2	3	0	0	1	4x32/8x28	N/A	85
STM32L100RBT6A	Cortex-M3	32	128	16	2	LQFP64	51	1.8-3.6	8	0	1	20	2	2	0	2	0	2	3	0	0	1	4x32/8x28	N/A	85
STM32L100RCT6	Cortex-M3	32	256	16	4	LQFP64	51	1.8-3.6	8	0	1	20	2	2	0	3	2	2	3	0	0	1	4x32/8x28	N/A	85
STM32L15x LCD Line																									
STM32L151C6T6A	Cortex-M3	32	32	16	4	LQFP48	37	1.65-3.6	8	0	1	14	2	2	0	2	0	2	3	0	0	1	0	N/A	85
STM32L151C6U6A	Cortex-M3	32	32	16	4	UFQFPN48	37	1.65-3.6	8	0	1	14	2	2	0	2	0	2	3	0	0	1	0	N/A	85
STM32L151C8T6A	Cortex-M3	32	64	32	4	LQFP48	37	1.65-3.6	8	0	1	14	2	2	0	2	0	2	3	0	0	1	0	N/A	85
STM32L151C8U6A	Cortex-M3	32	64	32	4	UFQFPN48	37	1.65-3.6	8	0	1	14	2	2	0	2	0	2	3	0	0	1	0	N/A	85
STM32L151CBT6A	Cortex-M3	32	128	32	4	LQFP48	37	1.65-3.6	8	0	1	14	2	2	0	2	0	2	3	0	0	1	0	N/A	85
STM32L151CBU6A	Cortex-M3	32	128	32	4	UFQFPN48	37	1.65-3.6	8	0	1	14	2	2	0	2	0	2	3	0	0	1	0	N/A	85
STM32L151R6T6A	Cortex-M3	32	32	16	4	LQFP64	51	1.65-3.6	8	0	1	20	2	2	0	2	0	2	3	0	0	1	0	N/A	85
STM32L151R6H6A	Cortex-M3	32	32	16	4	TFBGA64	50	1.65-3.6	8	0	1	19	2	2	0	2	0	2	3	0	0	1	0	N/A	85
STM32L151R8T6A	Cortex-M3	32	64	32	4	LQFP64	51	1.65-3.6	8	0	1	20	2	2	0	2	0	2	3	0	0	1	0	N/A	85
STM32L151R8H6A	Cortex-M3	32	64	32	4	TFBGA64	50	1.65-3.6	8	0	1	19	2	2	0	2	0	2	3	0	0	1	0	N/A	85
STM32L151RBTxA	Cortex-M3	32	128	32	4	LQFP64	51	1.65-3.6	8	0	1	20	2	2	0	2	0	2	3	0	0	1	0	N/A	105
STM32L151RBHxA	Cortex-M3	32	128	32	4	TFBGA64	50	1.65-3.6	8	0	1	19	2	2	0	2	0	2	3	0	0	1	0	N/A	105
STM32L151V8T6A	Cortex-M3	32	64	32	4	LQFP100	83	1.65-3.6	8	0	1	24	2	2	0	2	0	2	3	0	0	1	0	N/A	85

## STM32L1系列 – Arm® Cortex®-M3超低功耗MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	E2PROM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	I2C	U(S)ART	SDIO	F(S)MC	USB Device	Segment LCD	AES/DES	T° Max (°C)
STM32L151V8H6A	Cortex-M3	32	64	32	4	UFBGA100	83	1.65-3.6	8	0	1	24	2	2	0	2	0	2	3	0	0	1	0	N/A	85
STM32L151VBT6A	Cortex-M3	32	128	32	4	LQFP100	83	1.65-3.6	8	0	1	24	2	2	0	2	0	2	3	0	0	1	0	N/A	85
STM32L151VBH6A	Cortex-M3	32	128	32	4	UFBGA100	83	1.65-3.6	8	0	1	24	2	2	0	2	0	2	3	0	0	1	0	N/A	85
STM32L151CCTx	Cortex-M3	32	256	32	8	LQFP48	37	1.65-3.6	8	1	1	14	2	2	2	3	2	2	3	0	0	1	0	N/A	105
STM32L151CCUx	Cortex-M3	32	256	32	8	UFQFPN48	37	1.65-3.6	8	1	1	14	2	2	2	3	2	2	3	0	0	1	0	N/A	105
STM32L151UCYx	Cortex-M3	32	256	32	8	WLCSP63	51	1.65-3.6	8	1	1	21	2	2	2	3	2	2	3	0	0	1	0	N/A	105
STM32L151RCT6	Cortex-M3	32	256	32	8	LQFP64	51	1.65-3.6	8	1	1	21	2	2	2	3	2	2	3	0	0	1	0	N/A	85
STM32L151VCT6	Cortex-M3	32	256	32	8	LQFP100	83	1.65-3.6	8	1	1	25	2	2	2	3	2	2	3	0	0	1	0	N/A	85
STM32L151VCH6	Cortex-M3	32	256	32	8	UFBGA100	83	1.65-3.6	8	1	1	25	2	2	2	3	2	2	3	0	0	1	0	N/A	85
STM32L151QCH6	Cortex-M3	32	256	32	8	UFBGA132	109	1.65-3.6	8	1	1	40	2	2	2	3	2	2	3	0	0	1	0	N/A	85
STM32L151ZCT6	Cortex-M3	32	256	32	8	LQFP144	115	1.65-3.6	8	1	1	40	2	2	2	3	2	2	3	0	0	1	0	N/A	85
STM32L151RDTx	Cortex-M3	32	384	48	12	LQFP64	51	1.65-3.6	8	1	1	21	2	2	3	3	2	2	5	1	0	1	0	N/A	105
STM32L151RDYx	Cortex-M3	32	384	48	12	WLCSP64	51	1.65-3.6	8	1	1	21	2	2	3	3	2	2	5	1	0	1	0	N/A	105
STM32L151VDT6	Cortex-M3	32	384	48	12	LQFP100	83	1.65-3.6	8	1	1	25	2	2	3	3	2	2	5	1	1	1	0	N/A	85
STM32L151QDH6	Cortex-M3	32	384	48	12	UFBGA132	109	1.65-3.6	8	1	1	40	2	2	3	3	2	2	5	1	1	1	0	N/A	85
STM32L151ZDT6	Cortex-M3	32	384	48	12	LQFP144	115	1.65-3.6	8	1	1	40	2	2	3	3	2	2	5	1	1	1	0	N/A	85
STM32L151VDTxX	Cortex-M3	32	384	80	16	LQFP100	83	1.65-3.6	8	1	1	25	2	2	2	3	2	2	5	1	1	1	0	N/A	105
STM32L151VDYxX	Cortex-M3	32	384	80	16	WLCSP104	83	1.65-3.6	8	1	1	25	2	2	2	3	2	2	5	1	1	1	0	N/A	105
STM32L151RET6	Cortex-M3	32	512	80	16	LQFP64	51	1.65-3.6	8	1	1	21	2	2	2	3	2	2	5	0	0	1	0	N/A	85
STM32L151VETx	Cortex-M3	32	512	80	16	LQFP100	83	1.65-3.6	8	1	1	25	2	2	2	3	2	2	5	0	0	1	0	N/A	105

## STM32L1系列 – Arm® Cortex®-M3超低功耗MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	E2PROM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	I2C	U(S)ART	SDIO	F(S)MC	USB Device	Segment LCD	AES/DES	T° Max (°C)
STM32L151VEYx	Cortex-M3	32	512	80	16	WLCSP104	83	1.65-3.6	8	1	1	25	2	2	2	3	2	2	5	0	0	1	0	N/A	105
STM32L151QEH6	Cortex-M3	32	512	80	16	UFBGA132	109	1.65-3.6	8	1	1	40	2	2	2	3	2	2	5	0	0	1	0	N/A	85
STM32L151ZET6	Cortex-M3	32	512	80	16	LQFP144	115	1.65-3.6	8	1	1	40	2	2	2	3	2	2	5	0	0	1	0	N/A	85
STM32L152C6T6A	Cortex-M3	32	32	16	4	LQFP48	37	1.65-3.6	8	0	1	14	2	2	0	2	0	2	3	0	0	1	4x16	N/A	85
STM32L152C6U6A	Cortex-M3	32	32	16	4	UFQFPN48	37	1.65-3.6	8	0	1	14	2	2	0	2	0	2	3	0	0	1	4x16	N/A	85
STM32L152C8T6A	Cortex-M3	32	64	32	4	LQFP48	37	1.65-3.6	8	0	1	14	2	2	0	2	0	2	3	0	0	1	4x16	N/A	85
STM32L152C8U6A	Cortex-M3	32	64	32	4	UFQFPN48	37	1.65-3.6	8	0	1	14	2	2	0	2	0	2	3	0	0	1	4x16	N/A	85
STM32L152CBT6A	Cortex-M3	32	128	32	4	LQFP48	37	1.65-3.6	8	0	1	14	2	2	0	2	0	2	3	0	0	1	4x16	N/A	85
STM32L152CBU6A	Cortex-M3	32	128	32	4	UFQFPN48	37	1.65-3.6	8	0	1	14	2	2	0	2	0	2	3	0	0	1	4x16	N/A	85
STM32L152R6T6A	Cortex-M3	32	32	16	4	LQFP64	51	1.65-3.6	8	0	1	20	2	2	0	2	0	2	3	0	0	1	4x32/8x28	N/A	85
STM32L152R6H6A	Cortex-M3	32	32	16	4	TFBGA64	50	1.65-3.6	8	0	1	19	2	2	0	2	0	2	3	0	0	1	4x31/8x27	N/A	85
STM32L152R8T6A	Cortex-M3	32	64	32	4	LQFP64	51	1.65-3.6	8	0	1	20	2	2	0	2	0	2	3	0	0	1	4x32/8x28	N/A	85
STM32L152R8H6A	Cortex-M3	32	64	32	4	TFBGA64	50	1.65-3.6	8	0	1	19	2	2	0	2	0	2	3	0	0	1	4x31/8x27	N/A	85
STM32L152RBT6A	Cortex-M3	32	128	32	4	LQFP64	51	1.65-3.6	8	0	1	20	2	2	0	2	0	2	3	0	0	1	4x32/8x28	N/A	85
STM32L152RBH6A	Cortex-M3	32	128	32	4	TFBGA64	50	1.65-3.6	8	0	1	19	2	2	0	2	0	2	3	0	0	1	4x31/8x27	N/A	85
STM32L152V8T6A	Cortex-M3	32	64	32	4	LQFP100	83	1.65-3.6	8	0	1	24	2	2	0	2	0	2	3	0	0	1	4x44/8x40	N/A	85
STM32L152V8H6A	Cortex-M3	32	64	32	4	UFBGA100	83	1.65-3.6	8	0	1	24	2	2	0	2	0	2	3	0	0	1	4x44/8x40	N/A	85



## STM32L1系列 – Arm® Cortex®-M3超低功耗MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	E2PROM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	I2C	U(S)ART	SDIO	F(S)MC	USB Device	Segment LCD	AES/DES	T° Max (°C)
STM32L152VBT6A	Cortex-M3	32	128	32	4	LQFP100	83	1.65-3.6	8	0	1	24	2	2	0	2	0	2	3	0	0	1	4x44/8x40	N/A	85
STM32L152VBH6A	Cortex-M3	32	128	32	4	UFBGA100	83	1.65-3.6	8	0	1	24	2	2	0	2	0	2	3	0	0	1	4x44/8x40	N/A	85
STM32L152CCT6	Cortex-M3	32	256	32	8	LQFP48	37	1.65-3.6	8	1	1	14	2	2	2	3	2	2	3	0	0	1	4x18	N/A	85
STM32L152CCU6	Cortex-M3	32	256	32	8	UFQFPN48	37	1.65-3.6	8	1	1	14	2	2	2	3	2	2	3	0	0	1	4x18	N/A	85
STM32L152UCY6	Cortex-M3	32	256	32	8	WLCSP63	51	1.65-3.6	8	1	1	21	2	2	2	3	2	2	3	0	0	1	4x32/8x28	N/A	85
STM32L152RCT6	Cortex-M3	32	256	32	8	LQFP64	51	1.65-3.6	8	1	1	21	2	2	2	3	2	2	3	0	0	1	4x32/8x28	N/A	85
STM32L152VCT6	Cortex-M3	32	256	32	8	LQFP100	83	1.65-3.6	8	1	1	25	2	2	2	3	2	2	3	0	0	1	4x44/8x40	N/A	85
STM32L152VCH6	Cortex-M3	32	256	32	8	UFBGA100	83	1.65-3.6	8	1	1	25	2	2	2	3	2	2	3	0	0	1	4x44/8x40	N/A	85
STM32L152ZCT6	Cortex-M3	32	256	32	8	LQFP144	115	1.65-3.6	8	1	1	40	2	2	2	3	2	2	3	0	0	1	4x44/8x40	N/A	85
STM32L152QCH6	Cortex-M3	32	256	32	8	UFBGA132	109	1.65-3.6	8	1	1	40	2	2	2	3	2	2	3	0	0	1	4x44/8x40	N/A	85
STM32L152RDT6	Cortex-M3	32	384	48	12	LQFP64	51	1.65-3.6	8	1	1	21	2	2	3	3	2	2	5	1	0	1	4x32/8x28	N/A	85
STM32L152RDY6	Cortex-M3	32	384	48	12	WLCSP64	51	1.65-3.6	8	1	1	21	2	2	3	3	2	2	5	1	0	1	4x32/8x28	N/A	85
STM32L152VDT6	Cortex-M3	32	384	48	12	LQFP100	83	1.65-3.6	8	1	1	25	2	2	3	3	2	2	5	1	1	1	4x44/8x40	N/A	85
STM32L152QDH6	Cortex-M3	32	384	48	12	UFBGA132	109	1.65-3.6	8	1	1	40	2	2	3	3	2	2	5	1	1	1	4x44/8x40	N/A	85
STM32L152ZDT6	Cortex-M3	32	384	48	12	LQFP144	115	1.65-3.6	8	1	1	40	2	2	3	3	2	2	5	1	1	1	4x44/8x40	N/A	85
STM32L152VDT6X	Cortex-M3	32	384	80	16	LQFP100	83	1.65-3.6	8	1	1	25	2	2	2	3	2	2	5	1	1	1	4x44/8x40	N/A	85
STM32L152VDY6X	Cortex-M3	32	384	80	16	WLCSP104	83	1.65-3.6	8	1	1	25	2	2	2	3	2	2	5	1	1	1	4x44/8x40	N/A	85

## STM32L1系列 – Arm® Cortex®-M3超低功耗MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	E2PROM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	I2C	U(S)ART	SDIO	F(S)MC	USB Device	Segment LCD	AES/DES	T° Max (°C)
STM32L152RET6	Cortex-M3	32	512	80	16	LQFP64	51	1.65-3.6	8	1	1	21	2	2	2	3	2	2	5	0	0	1	4x32/8x28	N/A	85
STM32L152VET6	Cortex-M3	32	512	80	16	LQFP100	83	1.65-3.6	8	1	1	25	2	2	2	3	2	2	5	0	0	1	4x44/8x40	N/A	85
STM32L152VEY6	Cortex-M3	32	512	80	16	WLCSP104	83	1.65-3.6	8	1	1	25	2	2	2	3	2	2	5	0	0	1	4x44/8x40	N/A	85
STM32L152QEH6	Cortex-M3	32	512	80	16	UFBGA132	109	1.65-3.6	8	1	1	40	2	2	2	3	2	2	5	0	0	1	4x44/8x40	N/A	85
STM32L152ZET6	Cortex-M3	32	512	80	16	LQFP144	115	1.65-3.6	8	1	1	40	2	2	2	3	2	2	5	0	0	1	4x44/8x40	N/A	85
STM32L16x LCD + AES Line																									
STM32L162RCT6	Cortex-M3	32	256	32	8	LQFP64	51	1.65-3.6	8	1	1	21	2	2	2	3	2	2	3	0	0	1	4x32/8x28	YES	85
STM32L162VCT6	Cortex-M3	32	256	32	8	LQFP100	83	1.65-3.6	8	1	1	25	2	2	2	3	2	2	3	0	0	1	4x44/8x40	YES	85
STM32L162VCH6	Cortex-M3	32	256	32	8	UFBGA100	83	1.65-3.6	8	1	1	25	2	2	2	3	2	2	3	0	0	1	4x44/8x40	YES	85
STM32L162QCH6	Cortex-M3	32	256	32	8	UFBGA132	109	1.65-3.6	8	1	1	40	2	2	2	3	2	2	3	0	0	1	4x44/8x40	YES	85
STM32L162ZCT6	Cortex-M3	32	256	32	8	LQFP144	115	1.65-3.6	8	1	1	40	2	2	2	3	2	2	3	0	0	1	4x44/8x40	YES	85
STM32L162RDT6	Cortex-M3	32	384	48	12	LQFP64	51	1.65-3.6	8	1	1	21	2	2	3	3	2	2	5	1	0	1	4x32/8x28	YES	85
STM32L162RDY6	Cortex-M3	32	384	48	12	WLCSP64	51	1.65-3.6	8	1	1	21	2	2	3	3	2	2	5	1	0	1	4x32/8x28	YES	85
STM32L162VDT6	Cortex-M3	32	384	48	12	LQFP100	83	1.65-3.6	8	1	1	25	2	2	3	3	2	2	5	1	1	1	4x44/8x40	YES	85
STM32L162QDH6	Cortex-M3	32	384	48	12	UFBGA132	109	1.65-3.6	8	1	1	40	2	2	3	3	2	2	5	1	1	1	4x44/8x40	YES	85
STM32L162ZDT6	Cortex-M3	32	384	48	12	LQFP144	115	1.65-3.6	8	1	1	40	2	2	3	3	2	2	5	1	1	1	4x44/8x40	YES	85
STM32L162VDY6X	Cortex-M3	32	384	80	16	WLCSP104	83	1.65-3.6	8	1	1	25	2	2	2	3	2	2	5	0	0	1	4x44/8x40	YES	85

## STM32L1系列 – Arm® Cortex®-M3超低功耗MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	E2PROM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	OPAMP	SPI	I2S	I2C	U(S)ART	SDIO	F(S)MC	USB Device	Segment LCD	AES/DES	T° Max (°C)
STM32L162RET6	Cortex-M3	32	512	80	16	LQFP64	51	1.65-3.6	8	1	1	21	2	2	2	3	2	2	5	0	0	1	4x32/8x28	YES	85
STM32L162VET6	Cortex-M3	32	512	80	16	LQFP100	83	1.65-3.6	8	1	1	25	2	2	2	3	2	2	5	0	0	1	4x44/8x40	YES	85
STM32L162VEY6	Cortex-M3	32	512	80	16	WLCSP104	83	1.65-3.6	8	1	1	25	2	2	2	3	2	2	5	0	0	1	4x44/8x40	YES	85
STM32L162ZET6	Cortex-M3	32	512	80	16	LQFP144	115	1.65-3.6	8	1	1	40	2	2	2	3	2	2	5	0	0	1	4x44/8x40	YES	85

## STM32L0系列 – Arm® Cortex®-M0+超低功耗MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	EEPROM (Kbytes)	Package	IO	VDD	Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	LPUART	USB Device	Segment LCD	TRNG	AES/DES	T° Max (°C)
STM32L0x0 Value Line																								
STM32L010F4P6	Cortex-M0+	32	16	2	128B	TSSOP20	16	1.8-3.6	2	1	1	7	0	0	1	0	1	1	1	0	0	N/A	N/A	85
STM32L010K4T6	Cortex-M0+	32	16	2	128B	LQFP32	26	1.8-3.6	2	1	1	10	0	0	1	0	1	1	1	0	0	N/A	N/A	85
STM32L010K8T6	Cortex-M0+	32	64	8	128B	LQFP32	25	1.8-3.6	2	1	1	10	0	0	1	0	1	1	0	0	0	N/A	N/A	85
STM32L010C6T6	Cortex-M0+	32	32	8	128B	LQFP48	38	1.8-3.6	2	1	1	10	0	0	1	0	1	1	1	0	0	N/A	N/A	85
STM32L010R8T6	Cortex-M0+	32	64	8	128B	LQFP64	51	1.8-3.6	2	1	1	16	0	0	1	1	1	1	1	0	0	N/A	N/A	85
STM32L010RBT6	Cortex-M0+	32	128	20	128B	LQFP64	51	1.8-3.6	3	1	1	16	0	0	1	1	1	1	1	0	0	N/A	N/A	85
STM32L0x1 Access Line																								
STM32L011D3Px	Cortex-M0+	32	8	2	512B	TSSOP14	11	1.65-3.6	2	1	1	4	0	2	1	0	1	1	1	0	0	N/A	N/A	125
STM32L011D4Px	Cortex-M0+	32	16	2	512B	TSSOP14	11	1.65-3.6	2	1	1	4	0	2	1	0	1	1	1	0	0	N/A	N/A	125
STM32L011F3Px	Cortex-M0+	32	8	2	512B	TSSOP20	16	1.65-3.6	2	1	1	9	0	2	1	0	1	1	1	0	0	N/A	N/A	125
STM32L011F3Ux	Cortex-M0+	32	8	2	512B	UFQFPN20	16	1.65-3.6	2	1	1	7	0	2	1	0	1	1	1	0	0	N/A	N/A	125
STM32L011F4Px	Cortex-M0+	32	16	2	512B	TSSOP20	16	1.65-3.6	2	1	1	9	0	2	1	0	1	1	1	0	0	N/A	N/A	125
STM32L011F4Ux	Cortex-M0+	32	16	2	512B	UFQFPN20	16	1.65-3.6	2	1	1	7	0	2	1	0	1	1	1	0	0	N/A	N/A	125
STM32L011E3Yx	Cortex-M0+	32	8	2	512B	WLCSP25	21	1.65-3.6	2	1	1	10	0	2	1	0	1	1	1	0	0	N/A	N/A	125
STM32L011E4Yx	Cortex-M0+	32	16	2	512B	WLCSP25	21	1.65-3.6	2	1	1	10	0	2	1	0	1	1	1	0	0	N/A	N/A	125
STM32L011G3Ux	Cortex-M0+	32	8	2	512B	UFQFPN28	24	1.65-3.6	2	1	1	10	0	2	1	0	1	1	1	0	0	N/A	N/A	125
STM32L011G4Ux	Cortex-M0+	32	16	2	512B	UFQFPN28	24	1.65-3.6	2	1	1	10	0	2	1	0	1	1	1	0	0	N/A	N/A	125
STM32L011K3Tx	Cortex-M0+	32	8	2	512B	LQFP32	26	1.65-3.6	2	1	1	10	0	2	1	0	1	1	1	0	0	N/A	N/A	125
STM32L011K3Ux	Cortex-M0+	32	8	2	512B	UFQFPN32	28	1.65-3.6	2	1	1	10	0	2	1	0	1	1	1	0	0	N/A	N/A	125

## STM32L0系列 – Arm® Cortex®-M0+超低功耗MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	EEPROM (Kbytes)	Package	IO	VDD	Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	LPUART	USB Device	Segment LCD	TRNG	AES/DES	T° Max (°C)
STM32L011K4Tx	Cortex-M0+	32	16	2	512B	LQFP32	26	1.65-3.6	2	1	1	10	0	2	1	0	1	1	1	0	0	N/A	N/A	125
STM32L011K4Ux	Cortex-M0+	32	16	2	512B	UFQFPN32	28	1.65-3.6	2	1	1	10	0	2	1	0	1	1	1	0	0	N/A	N/A	125
STM32L021D4Px	Cortex-M0+	32	16	2	512B	TSSOP14	11	1.65-3.6	2	1	1	4	0	2	1	0	1	1	1	0	0	N/A	YES	125
STM32L021F4Px	Cortex-M0+	32	16	2	512B	TSSOP20	16	1.65-3.6	2	1	1	9	0	2	1	0	1	1	1	0	0	N/A	YES	125
STM32L021F4Ux	Cortex-M0+	32	16	2	512B	UFQFPN20	16	1.65-3.6	2	1	1	7	0	2	1	0	1	1	1	0	0	N/A	YES	125
STM32L021G4Ux	Cortex-M0+	32	16	2	512B	UFQFPN28	24	1.65-3.6	2	1	1	10	0	2	1	0	1	1	1	0	0	N/A	YES	125
STM32L021K4Tx	Cortex-M0+	32	16	2	512B	LQFP32	26	1.65-3.6	2	1	1	10	0	2	1	0	1	1	1	0	0	N/A	YES	125
STM32L021K4Ux	Cortex-M0+	32	16	2	512B	UFQFPN32	28	1.65-3.6	2	1	1	10	0	2	1	0	1	1	1	0	0	N/A	YES	125
STM32L031F4Px	Cortex-M0+	32	16	8	1	TSSOP20	15	1.65-3.6	3	1	1	10	0	2	1	0	1	1	1	0	0	N/A	N/A	125
STM32L031F6Px	Cortex-M0+	32	32	8	1	TSSOP20	15	1.65-3.6	3	1	1	10	0	2	1	0	1	1	1	0	0	N/A	N/A	125
STM32L031E4Yx	Cortex-M0+	32	16	8	1	WLCSP25	20	1.65-3.6	3	1	1	10	0	2	1	0	1	1	1	0	0	N/A	N/A	125
STM32L031E6Yx	Cortex-M0+	32	32	8	1	WLCSP25	20	1.65-3.6	3	1	1	10	0	2	1	0	1	1	1	0	0	N/A	N/A	125
STM32L031G4Ux	Cortex-M0+	32	16	8	1	UFQFPN28	21	1.65-3.6	3	1	1	10	0	2	1	0	1	1	1	0	0	N/A	N/A	125
STM32L031G6Ux	Cortex-M0+	32	32	8	1	UFQFPN28	21	1.65-3.6	3	1	1	10	0	2	1	0	1	1	1	0	0	N/A	N/A	125
STM32L031K4Tx	Cortex-M0+	32	16	8	1	LQFP32	25	1.65-3.6	3	1	1	10	0	2	1	0	1	1	1	0	0	N/A	N/A	125
STM32L031K4Ux	Cortex-M0+	32	16	8	1	UFQFPN32	27	1.65-3.6	3	1	1	10	0	2	1	0	1	1	1	0	0	N/A	N/A	125
STM32L031K6Tx	Cortex-M0+	32	32	8	1	LQFP32	25	1.65-3.6	3	1	1	10	0	2	1	0	1	1	1	0	0	N/A	N/A	125
STM32L031K6Ux	Cortex-M0+	32	32	8	1	UFQFPN32	27	1.65-3.6	3	1	1	10	0	2	1	0	1	1	1	0	0	N/A	N/A	125
STM32L031C4Tx	Cortex-M0+	32	16	8	1	LQFP48	38	1.65-3.6	3	1	1	10	0	2	1	0	1	1	1	0	0	N/A	N/A	125
STM32L031C6Tx	Cortex-M0+	32	32	8	1	LQFP48	38	1.65-3.6	3	1	1	10	0	2	1	0	1	1	1	0	0	N/A	N/A	125

## STM32L0系列 – Arm® Cortex®-M0+超低功耗MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	EEPROM (Kbytes)	Package	I/O	VDD	Timer (16-bit)	LP Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	LP UART	USB Device	Segment LCD	TRNG	AES/DES	T° Max (°C)
STM32L041E6Yx	Cortex-M0+	32	32	8	1	WLCSP25	20	1.65-3.6	3	1	1	10	0	2	1	0	1	1	1	0	0	N/A	YES	125
STM32L041F6Px	Cortex-M0+	32	32	8	1	TSSOP20	15	1.65-3.6	3	1	1	10	0	2	1	0	1	1	1	0	0	N/A	YES	125
STM32L041G6Ux	Cortex-M0+	32	32	8	1	UFQFPN28	21	1.65-3.6	3	1	1	10	0	2	1	0	1	1	1	0	0	N/A	YES	125
STM32L041K6Tx	Cortex-M0+	32	32	8	1	LQFP32	25	1.65-3.6	3	1	1	10	0	2	1	0	1	1	1	0	0	N/A	YES	125
STM32L041K6Ux	Cortex-M0+	32	32	8	1	UFQFPN32	27	1.65-3.6	3	1	1	10	0	2	1	0	1	1	1	0	0	N/A	YES	125
STM32L041C6Tx	Cortex-M0+	32	32	8	1	LQFP48	38	1.65-3.6	3	1	1	10	0	2	1	0	1	1	1	0	0	N/A	YES	125
STM32L041C6Ux	Cortex-M0+	32	32	8	1	UFQFPN48	38	1.65-3.6	3	1	1	10	0	2	1	0	1	1	1	0	0	N/A	YES	125
STM32L051K6Tx	Cortex-M0+	32	32	8	2	LQFP32	25	1.65-3.6	4	1	1	10	0	2	1	0	1	2	0	0	0	N/A	N/A	125
STM32L051K6Ux	Cortex-M0+	32	32	8	2	UFQFPN32	27	1.65-3.6	4	1	1	10	0	2	1	0	1	2	0	0	0	N/A	N/A	125
STM32L051K8Tx	Cortex-M0+	32	64	8	2	LQFP32	25	1.65-3.6	4	1	1	10	0	2	1	0	1	2	0	0	0	N/A	N/A	125
STM32L051K8Ux	Cortex-M0+	32	64	8	2	UFQFPN32	27	1.65-3.6	4	1	1	10	0	2	1	0	1	2	0	0	0	N/A	N/A	125
STM32L051T6Yx	Cortex-M0+	32	32	8	2	WLCSP36	29	1.65-3.6	4	1	1	10	0	2	1	0	2	2	1	0	0	N/A	N/A	125
STM32L051T8Yx	Cortex-M0+	32	64	8	2	WLCSP36	29	1.65-3.6	4	1	1	10	0	2	1	0	2	2	1	0	0	N/A	N/A	125
STM32L051C6Tx	Cortex-M0+	32	32	8	2	LQFP48	37	1.65-3.6	4	1	1	10	0	2	2	1	2	2	1	0	0	N/A	N/A	125
STM32L051C6Ux	Cortex-M0+	32	32	8	2	UFQFPN48	37	1.65-3.6	4	1	1	10	0	2	2	1	2	2	1	0	0	N/A	N/A	125
STM32L051C8Tx	Cortex-M0+	32	64	8	2	LQFP48	37	1.65-3.6	4	1	1	10	0	2	2	1	2	2	1	0	0	N/A	N/A	125
STM32L051C8Ux	Cortex-M0+	32	64	8	2	UFQFPN48	37	1.65-3.6	4	1	1	10	0	2	2	1	2	2	1	0	0	N/A	N/A	125
STM32L051R6Tx	Cortex-M0+	32	32	8	2	LQFP64	51	1.65-3.6	4	1	1	16	0	2	2	1	2	2	1	0	0	N/A	N/A	125
STM32L051R6Hx	Cortex-M0+	32	32	8	2	TFBGA64	51	1.65-3.6	4	1	1	16	0	2	2	1	2	2	1	0	0	N/A	N/A	125
STM32L051R8Tx	Cortex-M0+	32	64	8	2	LQFP64	51	1.65-3.6	4	1	1	16	0	2	2	1	2	2	1	0	0	N/A	N/A	125
STM32L051R8Hx	Cortex-M0+	32	64	8	2	TFBGA64	51	1.65-3.6	4	1	1	16	0	2	2	1	2	2	1	0	0	N/A	N/A	125

## STM32L0系列 – Arm® Cortex®-M0+超低功耗MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	EEPROM (Kbytes)	Package	I/O	VDD	Timer (16-bit)	LP Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	LP UART	USB Device	Segment LCD	TRNG	AES/DES	T° Max (°C)
STM32L071K8Ux	Cortex-M0+	32	64	20	3	UFQFPN32	23	1.65-3.6	6	1	1	10	0	2	1	0	2	3	1	0	0	N/A	N/A	125
STM32L071KBTx	Cortex-M0+	32	128	20	6	LQFP32	25	1.65-3.6	6	1	1	10	0	2	1	0	2	3	1	0	0	N/A	N/A	125
STM32L071KBUX	Cortex-M0+	32	128	20	6	UFQFPN32	23	1.65-3.6	6	1	1	10	0	2	1	0	2	3	1	0	0	N/A	N/A	125
STM32L071KZTx	Cortex-M0+	32	192	20	6	LQFP32	25	1.65-3.6	6	1	1	10	0	2	1	0	2	3	1	0	0	N/A	N/A	125
STM32L071KZUx	Cortex-M0+	32	192	20	6	UFQFPN32	23	1.65-3.6	6	1	1	10	0	2	1	0	2	3	1	0	0	N/A	N/A	125
STM32L071C8Tx	Cortex-M0+	32	64	20	3	LQFP48	37	1.65-3.6	6	1	1	13	0	2	2	1	3	4	1	0	0	N/A	N/A	125
STM32L071CBTx	Cortex-M0+	32	128	20	6	LQFP48	37	1.65-3.6	6	1	1	13	0	2	2	1	3	4	1	0	0	N/A	N/A	125
STM32L071CBYx	Cortex-M0+	32	128	20	6	WLCSP49	40	1.65-3.6	6	1	1	13	0	2	2	1	3	4	1	0	0	N/A	N/A	125
STM32L071CZTx	Cortex-M0+	32	192	20	6	LQFP48	37	1.65-3.6	6	1	1	13	0	2	2	1	3	4	1	0	0	N/A	N/A	125
STM32L071CZYx	Cortex-M0+	32	192	20	6	WLCSP49	40	1.65-3.6	6	1	1	13	0	2	2	1	3	4	1	0	0	N/A	N/A	125
STM32L071RBTx	Cortex-M0+	32	128	20	6	LQFP64	51	1.65-3.6	6	1	1	16	0	2	2	1	3	4	1	0	0	N/A	N/A	125
STM32L071RBHx	Cortex-M0+	32	128	20	6	TFBGA64	51	1.65-3.6	6	1	1	16	0	2	2	1	3	4	1	0	0	N/A	N/A	125
STM32L071RZTx	Cortex-M0+	32	192	20	6	LQFP64	51	1.65-3.6	6	1	1	16	0	2	2	1	3	4	1	0	0	N/A	N/A	125
STM32L071RZHx	Cortex-M0+	32	192	20	6	TFBGA64	51	1.65-3.6	6	1	1	16	0	2	2	1	3	4	1	0	0	N/A	N/A	125
STM32L071V8Tx	Cortex-M0+	32	64	20	3	LQFP100	84	1.65-3.6	6	1	1	16	0	2	2	1	3	4	1	0	0	N/A	N/A	125
STM32L071V8Ix	Cortex-M0+	32	64	20	3	UFBGA100	84	1.65-3.6	6	1	1	16	0	2	2	1	3	4	1	0	0	N/A	N/A	125
STM32L071VBTx	Cortex-M0+	32	128	20	6	LQFP100	84	1.65-3.6	6	1	1	16	0	2	2	1	3	4	1	0	0	N/A	N/A	125
STM32L071VBIX	Cortex-M0+	32	128	20	6	UFBGA100	84	1.65-3.6	6	1	1	16	0	2	2	1	3	4	1	0	0	N/A	N/A	125
STM32L071VZTx	Cortex-M0+	32	192	20	6	LQFP100	84	1.65-3.6	6	1	1	16	0	2	2	1	3	4	1	0	0	N/A	N/A	125
STM32L071VZIx	Cortex-M0+	32	192	20	6	UFBGA100	84	1.65-3.6	6	1	1	16	0	2	2	1	3	4	1	0	0	N/A	N/A	125
STM32L081KZTx	Cortex-M0+	32	192	20	6	LQFP32	25	1.65-3.6	6	1	1	10	0	2	1	0	2	3	1	0	0	N/A	YES	125

## STM32L0系列 – Arm® Cortex®-M0+超低功耗MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	EEPROM (Kbytes)	Package	I/O	VDD	Timer (16-bit)	LP Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	LP UART	USB Device	Segment LCD	TRNG	AES/DES	T° Max (°C)
STM32L081KZUx	Cortex-M0+	32	192	20	6	UFQFPN32	23	1.65-3.6	6	1	1	10	0	2	1	0	2	3	1	0	0	N/A	YES	125
STM32L081CBTx	Cortex-M0+	32	128	20	6	LQFP48	40	1.65-3.6	6	1	1	13	0	2	2	1	3	4	1	0	0	N/A	YES	125
STM32L081CBUx	Cortex-M0+	32	128	20	6	UFQFPN48	40	1.65-3.6	6	1	1	13	0	2	2	1	3	4	1	0	0	N/A	YES	125
STM32L081CZTx	Cortex-M0+	32	192	20	6	LQFP48	40	1.65-3.6	6	1	1	13	0	2	2	1	3	4	1	0	0	N/A	YES	125
STM32L081CZUx	Cortex-M0+	32	192	20	6	UFQFPN48	40	1.65-3.6	6	1	1	13	0	2	2	1	3	4	1	0	0	N/A	YES	125
STM32L0x2 USB crystal-less product Line																								
STM32L052K6Tx	Cortex-M0+	32	32	8	2	LQFP32	25	1.65-3.6	4	1	1	10	1	2	1	0	1	2	0	1	0	YES	N/A	125
STM32L052K6Ux	Cortex-M0+	32	32	8	2	UFQFPN32	27	1.65-3.6	4	1	1	10	1	2	1	0	1	2	0	1	0	YES	N/A	125
STM32L052K8Tx	Cortex-M0+	32	64	8	2	LQFP32	25	1.65-3.6	4	1	1	10	1	2	1	0	1	2	0	1	0	YES	N/A	125
STM32L052K8Ux	Cortex-M0+	32	64	8	2	UFQFPN32	27	1.65-3.6	4	1	1	10	1	2	1	0	1	2	0	1	0	YES	N/A	125
STM32L052T6Yx	Cortex-M0+	32	32	8	2	WLCSP36	29	1.65-3.6	4	1	1	10	1	2	1	0	2	2	1	1	0	YES	N/A	125
STM32L052T8Yx	Cortex-M0+	32	64	8	2	WLCSP36	29	1.65-3.6	4	1	1	10	1	2	1	1	2	2	1	1	0	YES	N/A	125
STM32L052C6Tx	Cortex-M0+	32	32	8	2	LQFP48	37	1.65-3.6	4	1	1	10	1	2	2	1	2	2	1	1	0	YES	N/A	125
STM32L052C8Tx	Cortex-M0+	32	64	8	2	LQFP48	37	1.65-3.6	4	1	1	10	1	2	2	1	2	2	1	1	0	YES	N/A	125
STM32L052R6Tx	Cortex-M0+	32	32	8	2	LQFP64	51	1.65-3.6	4	1	1	16	1	2	2	1	2	2	1	1	0	YES	N/A	125
STM32L052R6Hx	Cortex-M0+	32	32	8	2	TFBGA64	50	1.65-3.6	4	1	1	15	1	2	2	1	2	2	1	1	0	YES	N/A	125
STM32L052R8Tx	Cortex-M0+	32	64	8	2	LQFP64	51	1.65-3.6	4	1	1	16	1	2	2	1	2	2	1	1	0	YES	N/A	125
STM32L052R8Hx	Cortex-M0+	32	64	8	2	TFBGA64	50	1.65-3.6	4	1	1	15	1	2	2	1	2	2	1	1	0	YES	N/A	125
STM32L062K8Tx	Cortex-M0+	32	64	8	2	LQFP32	25	1.65-3.6	4	1	1	10	1	2	1	0	1	2	0	1	0	YES	YES	125
STM32L062K8Ux	Cortex-M0+	32	64	8	2	UFQFPN32	27	1.65-3.6	4	1	1	10	1	2	1	0	1	2	0	1	0	YES	YES	125
STM32L062T8Yx	Cortex-M0+	32	64	8	2	WLCSP36	29	1.65-3.6	4	1	1	10	1	2	1	0	2	2	1	1	0	YES	YES	125



## STM32L0系列 – Arm® Cortex®-M0+超低功耗MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	EEPROM (Kbytes)	Package	I/O	VDD	Timer (16-bit)	LP Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	LP UART	USB Device	Segment LCD	TRNG	AES/DES	T° Max (°C)
STM32L062C8Ux	Cortex-M0+	32	64	8	2	UFQFPN48	37	1.65-3.6	4	1	1	10	1	2	1	0	2	2	1	1	0	YES	YES	125
STM32L072KBTx	Cortex-M0+	32	128	20	6	LQFP32	25	1.65-3.6	6	1	1	10	2	2	1	0	2	3	1	1	0	YES	N/A	125
STM32L072KBUX	Cortex-M0+	32	128	20	6	UFQFPN32	23	1.65-3.6	6	1	1	10	2	2	1	0	2	3	1	1	0	YES	N/A	125
STM32L072KZTx	Cortex-M0+	32	192	20	6	LQFP32	25	1.65-3.6	6	1	1	10	2	2	1	0	2	3	1	1	0	YES	N/A	125
STM32L072KZUx	Cortex-M0+	32	192	20	6	UFQFPN32	23	1.65-3.6	6	1	1	10	2	2	1	0	2	3	1	1	0	YES	N/A	125
STM32L072CBTx	Cortex-M0+	32	128	20	6	LQFP48	37	1.65-3.6	6	1	1	10	2	2	2	1	3	4	1	1	0	YES	N/A	125
STM32L072CBYx	Cortex-M0+	32	128	20	6	WLCSP49	40	1.65-3.6	6	1	1	13	2	2	2	1	3	4	1	1	0	YES	N/A	125
STM32L072CBUX	Cortex-M0+	32	128	20	6	UFQFPN48	40	1.65-3.6	6	1	1	13	2	2	2	1	3	4	1	1	0	YES	N/A	125
STM32L072CZTx	Cortex-M0+	32	192	20	6	LQFP48	37	1.65-3.6	6	1	1	10	2	2	2	1	3	4	1	1	0	YES	N/A	125
STM32L072CZYx	Cortex-M0+	32	192	20	6	WLCSP49	40	1.65-3.6	6	1	1	13	2	2	2	1	3	4	1	1	0	YES	N/A	125
STM32L072CZUx	Cortex-M0+	32	192	20	6	UFQFPN48	40	1.65-3.6	6	1	1	13	2	2	2	1	3	4	1	1	0	YES	N/A	125
STM32L072RBTx	Cortex-M0+	32	128	20	6	LQFP64	51	1.65-3.6	6	1	1	16	2	2	2	1	3	4	1	1	0	YES	N/A	125
STM32L072RBHx	Cortex-M0+	32	128	20	6	TFBGA64	50	1.65-3.6	6	1	1	15	2	2	2	1	3	4	1	1	0	YES	N/A	125
STM32L072RZTx	Cortex-M0+	32	192	20	6	LQFP64	51	1.65-3.6	6	1	1	16	2	2	2	1	3	4	1	1	0	YES	N/A	125
STM32L072RZHx	Cortex-M0+	32	192	20	6	TFBGA64	50	1.65-3.6	6	1	1	15	2	2	2	1	3	4	1	1	0	YES	N/A	125
STM32L072RZIx	Cortex-M0+	32	192	20	6	UFBGA64	51	1.65-3.6	6	1	1	16	2	2	2	1	3	4	1	1	0	YES	N/A	125
STM32L072V8Tx	Cortex-M0+	32	64	20	3	LQFP100	84	1.65-3.6	6	1	1	16	2	2	2	1	3	4	1	1	0	YES	N/A	125
STM32L072V8Ix	Cortex-M0+	32	64	20	3	UFBGA100	84	1.65-3.6	6	1	1	16	2	2	2	1	3	4	1	1	0	YES	N/A	125
STM32L072VBTx	Cortex-M0+	32	128	20	6	LQFP100	84	1.65-3.6	6	1	1	16	2	2	2	1	3	4	1	1	0	YES	N/A	125
STM32L072VBIX	Cortex-M0+	32	128	20	6	UFBGA100	84	1.65-3.6	6	1	1	16	2	2	2	1	3	4	1	1	0	YES	N/A	125
STM32L072VZTx	Cortex-M0+	32	192	20	6	LQFP100	84	1.65-3.6	6	1	1	16	2	2	2	1	3	4	1	1	0	YES	N/A	125

## STM32L0系列 – Arm® Cortex®-M0+超低功耗MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	EEPROM (Kbytes)	Package	I/O	VDD	Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	LPUART	USB Device	Segment LCD	TRNG	AES/DES	T° Max (°C)
STM32L072VZIx	Cortex-M0+	32	192	20	6	UFBGA100	84	1.65-3.6	6	1	1	16	2	2	2	1	3	4	1	1	0	YES	N/A	125
STM32L082KBTx	Cortex-M0+	32	128	20	6	LQFP32	25	1.65-3.6	6	1	1	10	2	2	1	0	2	3	1	1	0	YES	YES	125
STM32L082KBUX	Cortex-M0+	32	128	20	6	UFQFPN32	23	1.65-3.6	6	1	1	10	2	2	1	0	2	3	1	1	0	YES	YES	125
STM32L082KZTx	Cortex-M0+	32	192	20	6	LQFP32	25	1.65-3.6	6	1	1	10	2	2	1	0	2	3	1	1	0	YES	YES	125
STM32L082KZUx	Cortex-M0+	32	192	20	6	UFQFPN32	23	1.65-3.6	6	1	1	10	2	2	1	0	2	3	1	1	0	YES	YES	125
STM32L082CZYx	Cortex-M0+	32	192	20	6	WLCSP49	40	1.65-3.6	6	1	1	13	2	2	2	1	3	4	1	1	0	YES	YES	125
STM32L082CZUx	Cortex-M0+	32	192	20	6	UFQFPN48	40	1.65-3.6	6	1	1	13	2	2	2	1	3	4	1	1	0	YES	YES	125
STM32L0x3 USB + LCD Line																								
STM32L053C6Tx	Cortex-M0+	32	32	8	2	LQFP48	37	1.65-3.6	4	1	1	10	1	2	2	1	2	2	1	1	4x18	YES	N/A	125
STM32L053C6Ux	Cortex-M0+	32	32	8	2	UFQFPN48	37	1.65-3.6	4	1	1	10	1	2	2	1	2	2	1	1	4x18	YES	N/A	125
STM32L053C8Tx	Cortex-M0+	32	64	8	2	LQFP48	37	1.65-3.6	4	1	1	10	1	2	2	1	2	2	1	1	4x18	YES	N/A	125
STM32L053C8Ux	Cortex-M0+	32	64	8	2	UFQFPN48	37	1.65-3.6	4	1	1	10	1	2	2	1	2	2	1	1	4x18	YES	N/A	125
STM32L053R6Tx	Cortex-M0+	32	32	8	2	LQFP64	51	1.65-3.6	4	1	1	16	1	2	2	1	2	2	1	1	8x28/4x32	YES	N/A	125
STM32L053R6Hx	Cortex-M0+	32	32	8	2	TFBGA64	50	1.65-3.6	4	1	1	15	1	2	2	1	2	2	1	1	8x28/4x32	YES	N/A	125
STM32L053R8Tx	Cortex-M0+	32	64	8	2	LQFP64	51	1.65-3.6	4	1	1	16	1	2	2	1	2	2	1	1	8x28/4x32	YES	N/A	125
STM32L053R8Hx	Cortex-M0+	32	64	8	2	TFBGA64	50	1.65-3.6	4	1	1	15	1	2	2	1	2	2	1	1	8x28/4x32	YES	N/A	125
STM32L063C8Tx	Cortex-M0+	32	64	8	2	LQFP48	37	1.65-3.6	4	1	1	10	1	2	2	1	2	2	1	1	4x18	YES	YES	125
STM32L063C8Ux	Cortex-M0+	32	64	8	2	UFQFPN48	37	1.65-3.6	4	1	1	10	1	2	2	1	2	2	1	1	4x18	YES	YES	125

## STM32L0系列 – Arm® Cortex®-M0+超低功耗MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	EEPROM (Kbytes)	Package	I/O	VDD	Timer (16-bit)	LP Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	LP UART	USB Device	Segment LCD	TRNG	AES/DES	T° Max (°C)
STM32L063R8Tx	Cortex-M0+	32	64	8	2	LQFP64	51	1.65-3.6	4	1	1	16	1	2	2	1	2	2	1	1	8x28/4x32	YES	YES	125
STM32L073CBTx	Cortex-M0+	32	128	20	6	LQFP48	37	1.65-3.6	6	1	1	10	2	2	2	1	3	4	1	1	4x18	YES	N/A	125
STM32L073CBUx	Cortex-M0+	32	128	20	6	UFQFPN48	37	1.65-3.6	6	1	1	10	2	2	2	1	3	4	1	1	4x18	YES	N/A	125
STM32L073CZTx	Cortex-M0+	32	192	20	6	LQFP48	37	1.65-3.6	6	1	1	10	2	2	2	1	3	4	1	1	4x18	YES	N/A	125
STM32L073CZUx	Cortex-M0+	32	192	20	6	UFQFPN48	37	1.65-3.6	6	1	1	10	2	2	2	1	3	4	1	1	4x18	YES	N/A	125
STM32L073CZYx	Cortex-M0+	32	192	20	6	WLCSP49	37	1.65-3.6	6	1	1	10	2	2	2	1	3	4	1	1	4x18	YES	N/A	125
STM32L073RBTx	Cortex-M0+	32	128	20	6	LQFP64	51	1.65-3.6	6	1	1	16	2	2	2	1	3	4	1	1	8x28/4x32	YES	N/A	125
STM32L073RBHx	Cortex-M0+	32	128	20	6	TFBGA64	50	1.65-3.6	6	1	1	15	2	2	2	1	3	4	1	1	8x28/4x32	YES	N/A	125
STM32L073RZTx	Cortex-M0+	32	192	20	6	LQFP64	51	1.65-3.6	6	1	1	16	2	2	2	1	3	4	1	1	8x28/4x32	YES	N/A	125
STM32L073RZHx	Cortex-M0+	32	192	20	6	TFBGA64	50	1.65-3.6	6	1	1	15	2	2	2	1	3	4	1	1	8x28/4x32	YES	N/A	125
STM32L073V8Tx	Cortex-M0+	32	64	20	3	LQFP100	84	1.65-3.6	6	1	1	16	2	2	2	1	3	4	1	1	8x48/4x52	YES	N/A	125
STM32L073V8Ix	Cortex-M0+	32	64	20	3	UFBGA100	84	1.65-3.6	6	1	1	16	2	2	2	1	3	4	1	1	8x48/4x52	YES	N/A	125
STM32L073VBTx	Cortex-M0+	32	128	20	6	LQFP100	84	1.65-3.6	6	1	1	15	2	2	2	1	3	4	1	1	8x48/4x52	YES	N/A	125
STM32L073VBIX	Cortex-M0+	32	128	20	6	UFBGA100	84	1.65-3.6	6	1	1	16	2	2	2	1	3	4	1	1	8x48/4x52	YES	N/A	125
STM32L073VZTx	Cortex-M0+	32	192	20	6	LQFP100	84	1.65-3.6	6	1	1	16	2	2	2	1	3	4	1	1	8x48/4x52	YES	N/A	125
STM32L073VZIx	Cortex-M0+	32	192	20	6	UFBGA100	84	1.65-3.6	6	1	1	15	2	2	2	1	3	4	1	1	8x48/4x52	YES	N/A	125

## STM32L0系列 – Arm® Cortex®-M0+超低功耗MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	EEPROM (Kbytes)	Package	I/O	VDD	Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	LPUART	USB Device	Segment LCD	TRNG	AES/DES	T° Max (°C)
STM32L083CBTx	Cortex-M0+	32	128	20	6	LQFP48	40	1.65-3.6	6	1	1	10	2	2	2	1	3	4	1	1	4x18	YES	YES	125
STM32L083CBUx	Cortex-M0+	32	128	20	6	UFQFPN48	40	1.65-3.6	6	1	1	10	2	2	2	1	3	4	1	1	4x18	YES	YES	125
STM32L083CZTx	Cortex-M0+	32	192	20	6	LQFP48	40	1.65-3.6	6	1	1	10	2	2	2	1	3	4	1	1	4x18	YES	YES	125
STM32L083CZUx	Cortex-M0+	32	192	20	6	UFQFPN48	40	1.65-3.6	6	1	1	10	2	2	2	1	3	4	1	1	4x18	YES	YES	125
STM32L083RBTx	Cortex-M0+	32	128	20	6	LQFP64	51	1.65-3.6	6	1	1	16	2	2	2	1	3	4	1	1	8x28/4x32	YES	YES	125
STM32L083RZTx	Cortex-M0+	32	192	20	6	LQFP64	51	1.65-3.6	6	1	1	16	2	2	2	1	3	4	1	1	8x28/4x32	YES	YES	125
STM32L083RZHx	Cortex-M0+	32	192	20	6	TFBGA64	51	1.65-3.6	6	1	1	16	2	2	2	1	3	4	1	1	8x28/4x32	YES	YES	125
STM32L083V8Tx	Cortex-M0+	32	64	20	3	LQFP100	84	1.65-3.6	6	1	1	16	2	2	2	1	3	4	1	1	8x48/4x52	YES	YES	125
STM32L083V8Ix	Cortex-M0+	32	64	20	3	UFBGA100	84	1.65-3.6	6	1	1	16	2	2	2	1	3	4	1	1	8x48/4x52	YES	YES	125
STM32L083VBTx	Cortex-M0+	32	128	20	6	LQFP100	84	1.65-3.6	6	1	1	16	2	2	2	1	3	4	1	1	8x48/4x52	YES	YES	125
STM32L083VBIx	Cortex-M0+	32	128	20	6	UFBGA100	84	1.65-3.6	6	1	1	16	2	2	2	1	3	4	1	1	8x48/4x52	YES	YES	125
STM32L083VZTx	Cortex-M0+	32	192	20	6	LQFP100	84	1.65-3.6	6	1	1	16	2	2	2	1	3	4	1	1	8x48/4x52	YES	YES	125
STM32L083VZIx	Cortex-M0+	32	192	20	6	UFBGA100	84	1.65-3.6	6	1	1	16	2	2	2	1	3	4	1	1	8x48/4x52	YES	YES	125

## STM32WB0系列– Arm® Cortex®-M0+ 紧凑、节能设计的2.4GHz BLE 5.4 无线MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Advanced Timer (16-bit)	High Resolution Timer	ADC 12-bit Units	ADC 12-bit Channels	SPI	I2S	I2C	U(S)ART	LPUART	RF	TRNG	PKA	AES/DES	T° Max (°C)	Remarks	PDM (digital microphone interface)	BLE
Network Co-Processor																									
STM32WB05KNV6	Cortex-M0+	64	192	24	VFQFPN32	20	1.7-3.6	-	-	-	-	-	-	-	-	-	-	2.4G	YES	YES	YES	85	Network Co-Processor		BLE5.4
STM32WB05KNV7	Cortex-M0+	64	192	24	VFQFPN32	20	1.7-3.6	-	-	-	-	-	-	-	-	-	-	2.4G	YES	YES	YES	105	Network Co-Processor		BLE5.4
STM32WB05TNF6	Cortex-M0+	64	192	24	WLCSP36	20	1.7-3.6	-	-	-	-	-	-	-	-	-	-	2.4G	YES	YES	YES	85	Network Co-Processor		BLE5.4
STM32WB05TNF7	Cortex-M0+	64	192	24	WLCSP36	20	1.7-3.6	-	-	-	-	-	-	-	-	-	-	2.4G	YES	YES	YES	105	Network Co-Processor		BLE5.4
Application Processor																									
STM32WB05KZV6	Cortex-M0+	64	192	24	VFQFPN32	20	1.7-3.6	3	0	0	1	8	1	1	1	1	1	2.4G	YES	YES	YES	85			BLE5.4
STM32WB05KZV7	Cortex-M0+	64	192	24	VFQFPN32	20	1.7-3.6	3	0	0	1	8	1	1	1	1	1	2.4G	YES	YES	YES	105			BLE5.4
STM32WB05TZF6	Cortex-M0+	64	192	24	WLCSP36	20	1.7-3.6	3	0	0	1	8	1	1	1	1	1	2.4G	YES	YES	YES	85			BLE5.4
STM32WB05TZF7	Cortex-M0+	64	192	24	WLCSP36	20	1.7-3.6	3	0	0	1	8	1	1	1	1	1	2.4G	YES	YES	YES	105			BLE5.4
STM32WB06CCF6	Cortex-M0+	64	256	32	WLCSP49	32	1.7-3.6	3	1	SysTick	1	8	2	2	2	1	1	2.4G	YES	YES	YES	85		1	BLE5.4
STM32WB06CCF7	Cortex-M0+	64	256	32	WLCSP49	32	1.7-3.6	3	1	SysTick	1	8	2	2	2	1	1	2.4G	YES	YES	YES	105		1	BLE5.4
STM32WB06CCV6	Cortex-M0+	64	256	32	VFQFPN48	32	1.7-3.6	3	1	SysTick	1	8	2	2	2	1	1	2.4G	YES	YES	YES	85		1	BLE5.4
STM32WB06CCV7	Cortex-M0+	64	256	32	VFQFPN48	32	1.7-3.6	3	1	SysTick	1	8	2	2	2	1	1	2.4G	YES	YES	YES	105		1	BLE5.4
STM32WB06KCV6	Cortex-M0+	64	256	32	VFQFPN32	32	1.7-3.6	3	1	SysTick	1	8	2	2	2	1	1	2.4G	YES	YES	YES	85		1	BLE5.4
STM32WB06KCV7	Cortex-M0+	64	256	32	VFQFPN32	32	1.7-3.6	3	1	SysTick	1	8	2	2	2	1	1	2.4G	YES	YES	YES	105		1	BLE5.4
STM32WB07CCF6	Cortex-M0+	64	256	64	WLCSP49	32	1.7-3.6	3	1	SysTick	1	8	2	2	2	1	1	2.4G	YES	YES	YES	85		1	BLE5.4

## STM32WB0系列– Arm® Cortex®-M0+ 紧凑、节能设计的2.4GHz BLE 5.4 无线MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Advanced Timer (16-bit)	High Resolution Timer	ADC 12-bit Units	ADC 12-bit Channels	SPI	I2S	I2C	U(S)ART	LPUART	RF	TRNG	PKA	AES/DES	T° Max (°C)	Remarks	PDM (digital microphone interface)	BLE
STM32WB07CCF7	Cortex-M0+	64	256	64	WLCSP49	32	1.7-3.6	3	1	SysTick	1	8	2	2	2	1	1	2.4G	YES	YES	YES	105		1	BLE5.4
STM32WB07CCV6	Cortex-M0+	64	256	64	VFQFPN48	32	1.7-3.6	3	1	SysTick	1	8	2	2	2	1	1	2.4G	YES	YES	YES	85		1	BLE5.4
STM32WB07CCV7	Cortex-M0+	64	256	64	VFQFPN48	32	1.7-3.6	3	1	SysTick	1	8	2	2	2	1	1	2.4G	YES	YES	YES	105		1	BLE5.4
STM32WB07KCV6	Cortex-M0+	64	256	64	VFQFPN32	32	1.7-3.6	3	1	SysTick	1	8	2	2	2	1	1	2.4G	YES	YES	YES	85		1	BLE5.4
STM32WB07KCV7	Cortex-M0+	64	256	64	VFQFPN32	32	1.7-3.6	3	1	SysTick	1	8	2	2	2	1	1	2.4G	YES	YES	YES	105		1	BLE5.4
STM32WB09KEV6	Cortex-M0+	64	512	64	VFQFPN32	20	1.7-3.6	3	0	0	1	8	1	1	1	1	1	2.4G	YES	YES	YES	85			BLE5.4
STM32WB09KEV7	Cortex-M0+	64	512	64	VFQFPN32	20	1.7-3.6	3	0	0	1	8	1	1	1	1	1	2.4G	YES	YES	YES	105			BLE5.4
STM32WB09TEF6	Cortex-M0+	64	512	64	WLCSP36	20	1.7-3.6	3	0	0	1	8	1	1	1	1	1	2.4G	YES	YES	YES	85			BLE5.4
STM32WB09TEF7	Cortex-M0+	64	512	64	WLCSP36	20	1.7-3.6	3	0	0	1	8	1	1	1	1	1	2.4G	YES	YES	YES	105			BLE5.4

## STM32WB系列 – Arm® Cortex®-M4和M0+双核2.4G多协议无线MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	E2PROM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Channels	COMP	SPI	M-SPI	I2C	U(S)ART	LPUART	USB Device	Segment LCD	SAI	SPDIFRX	DFSDM	DCMI	SWPMI	Math Accelerator	RF	Protocol	RF Power	TRNG	PKA	AES/DES	T° Max (°C)				
STM32WBx5 Standard Line																																						
STM32WB15CCUx	M4 & M0+	64	320	48	0	UFQFPN48	30	1.71-3.6	3	1	1	2	1	13	1	0	1	1	1	0	0	0	0	0	0	0	0	N/A	2.4G	BLE5.3	5.5 dBm	YES	YES	YES	105			
STM32WB15CCUxE	M4 & M0+	64	320	48	0	UFQFPN48	37	1.71-3.6	3	1	1	2	1	13	1	0	1	1	1	0	0	0	0	0	0	0	0	N/A	2.4G	BLE5.3	5.5 dBm	YES	YES	YES	105			
STM32WB35CCUxA	M4 & M0+	64	256	96	0	UFQFPN48	30	1.71-3.6	3	1	1	2	1	13	2	1 [QUAD]	2	1	1	1	0	1	0	0	0	0	N/A	2.4G	BLE5.3 Zigbee 3.0 OpenThread 802.15.4 proprietary	6 dBm	YES	YES	YES	105				
STM32WB35CEUxA	M4 & M0+	64	512	96	0	UFQFPN48	30	1.71-3.6	3	1	1	2	1	13	2	1 [QUAD]	2	1	1	1	0	1	0	0	0	0	N/A	2.4G	BLE5.3 Zigbee 3.0 OpenThread 802.15.4 proprietary	6 dBm	YES	YES	YES	105				
STM32WB55CCUx	M4 & M0+	64	256	128	0	UFQFPN48	30	1.71-3.6	3	1	1	2	1	13	2	1 [QUAD]	2	1	1	1	4x13	1	0	0	0	0	N/A	2.4G	BLE5.3 Zigbee 3.0 OpenThread 802.15.4 proprietary	6 dBm	YES	YES	YES	105				
STM32WB55CEUx	M4 & M0+	64	512	256	0	UFQFPN48	30	1.71-3.6	3	1	1	2	1	13	2	1 [QUAD]	2	1	1	1	4x13	1	0	0	0	0	N/A	2.4G	BLE5.3 Zigbee 3.0 OpenThread 802.15.4 proprietary	6 dBm	YES	YES	YES	105				
STM32WB55CGUx	M4 & M0+	64	1024	256	0	UFQFPN48	30	1.71-3.6	3	1	1	2	1	13	2	1 [QUAD]	2	1	1	1	4x13	1	0	0	0	0	N/A	2.4G	BLE5.3 Zigbee 3.0 OpenThread 802.15.4 proprietary	6 dBm	YES	YES	YES	105				
STM32WB55RCVx	M4 & M0+	64	256	128	0	VFQFPN68	49	1.71-3.6	3	1	1	2	1	19	2	2 [QUAD]	2	1	1	1	4x28	1	0	0	0	0	N/A	2.4G	BLE5.3 Zigbee 3.0 OpenThread 802.15.4 proprietary	6 dBm	YES	YES	YES	105				
STM32WB55RGVx	M4 & M0+	64	512	256	0	VFQFPN68	49	1.71-3.6	3	1	1	2	1	19	2	2 [QUAD]	2	1	1	1	4x28	1	0	0	0	0	N/A	2.4G	BLE5.3 Zigbee 3.0 OpenThread 802.15.4 proprietary	6 dBm	YES	YES	YES	105				

## STM32WB系列 – Arm® Cortex®-M4和M0+双核2.4G多协议无线MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	E2PROM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	COMP	SPI	M-SPI	I2C	U(S)ART	LPUART	USB Device	Segment LCD	SAI	SPDIFRX	DFSDM	DCMI	SWPMI	Math Accelerator	RF	Protocol	RF Power	TRNG	PKA	AES/DES	T° Max (°C)
STM32WB55REVx	M4 & M0+	64	1024	256	0	VFQFPN68	49	1.71-3.6	3	1	1	2	1	19	2	2	1 [QUAD]	2	1	1	1	4x28	1	0	0	0	0	N/A	2.4G	BLE5.3 Zigbee 3.0 OpenThread 802.15.4 proprietary	6 dBm	YES	YES	YES	105
STM32WB55VCQx	M4 & M0+	64	256	128	0	UFBGA129	72	1.71-3.6	3	1	1	2	1	19	2	2	1 [QUAD]	2	1	1	1	8x40/4x44	1	0	0	0	0	N/A	2.4G	BLE5.3 Zigbee 3.0 OpenThread 802.15.4 proprietary	6 dBm	YES	YES	YES	105
STM32WB55VCYx	M4 & M0+	64	256	128	0	WLCSP100	72	1.71-3.6	3	1	1	2	1	19	2	2	1 [QUAD]	2	1	1	1	8x40/4x44	1	0	0	0	0	N/A	2.4G	BLE5.3 Zigbee 3.0 OpenThread 802.15.4 proprietary	6 dBm	YES	YES	YES	105
STM32WB55VEQx	M4 & M0+	64	512	256	0	UFBGA129	72	1.71-3.6	3	1	1	2	1	19	2	2	1 [QUAD]	2	1	1	1	8x40/4x44	1	0	0	0	0	N/A	2.4G	BLE5.3 Zigbee 3.0 OpenThread 802.15.4 proprietary	6 dBm	YES	YES	YES	105
STM32WB55VEYx	M4 & M0+	64	512	256	0	WLCSP100	72	1.71-3.6	3	1	1	2	1	19	2	2	1 [QUAD]	2	1	1	1	8x40/4x44	1	0	0	0	0	N/A	2.4G	BLE5.3 Zigbee 3.0 OpenThread 802.15.4 proprietary	6 dBm	YES	YES	YES	105
STM32WB55VGQx	M4 & M0+	64	1024	256	0	UFBGA129	72	1.71-3.6	3	1	1	2	1	19	2	2	1 [QUAD]	2	1	1	1	8x40/4x44	1	0	0	0	0	N/A	2.4G	BLE5.3 Zigbee 3.0 OpenThread 802.15.4 proprietary	6 dBm	YES	YES	YES	105
STM32WB55VGYx	M4 & M0+	64	1024	256	0	WLCSP100	72	1.71-3.6	3	1	1	2	1	19	2	2	1 [QUAD]	2	1	1	1	8x40/4x44	1	0	0	0	0	N/A	2.4G	BLE5.3 Zigbee 3.0 OpenThread 802.15.4 proprietary	6 dBm	YES	YES	YES	105
STM32WB55VYY6	M4 & M0+	64	640	256	0	WLCSP100	72	1.71-3.6	3	1	1	2	1	19	2	2	1 [QUAD]	2	1	1	1	8x40/4x44	1	0	0	0	0	N/A	2.4G	BLE5.3 Zigbee 3.0 OpenThread 802.15.4 proprietary	6 dBm	YES	YES	YES	85



## STM32WB系列 – Arm® Cortex®-M4和M0+双核2.4G多协议无线MCU

T° Max (°C)	AES/DES	PKA	TRNG	RF Power	Protocol	RF	Math Accelerator	SWPMI	DCMI	DFSDM	SPDIFRX	SAI	Segment LCD	USB Device	LPUART	U(S)ART	I2C	M-SPI	SPI	COMP	ADC 12-bit Channels	ADC 12-bit Units	LPTimer	Advanced Timer (16-bit)	Timer (32-bit)	Timer (16-bit)	VDD	IO	Package	E2PROM (Kbytes)	RAM (Kbytes)	Flash (Kbytes)	Frequency (MHz)	Core	Commercial Product Code			
STM32WBx0 Value Line																																						
85	YES	YES	YES	4dBm	BLE5.3	2.4G	N/A	0	0	0	0	0	0	0	0	0	1	0	1	1	0	1	2	1	1	3	3	2-3.6	30	UFQFPN48	0	48	320	64	M4 & M0+	STM32WB10CCU6		
85	YES	YES	YES	4dBm	BLE5.3 Zigbee 3.0 OpenThread 802.15.4 proprietary	2.4G	N/A	0	0	0	0	0	0	0	0	0	1	0	1	1	0	1	2	1	1	3	3	2-3.6	30	UFQFPN48	0	96	512	64	M4 & M0+	STM32WB30CEU6A		
85	YES	YES	YES	4dBm	BLE5.3 Zigbee 3.0 OpenThread 802.15.4 proprietary	2.4G	N/A	0	0	0	0	0	0	0	0	0	1	0	1	1	0	1	2	1	1	3	3	2-3.6	30	UFQFPN48	0	128	1024	64	M4 & M0+	STM32WB50CGU6		
STM32WB5M Module Line																																						
85	YES	YES	YES	6 dBm	BLE5.3 Zigbee 3.0 OpenThread 802.15.4 proprietary	2.4G	N/A	0	0	0	0	0	1	8x40	1	1	1	2	1	2	2	19	1	2	1	1	3	1.8-3.6	68	SiP-LGA 86	0	256	1024	64	M4 & M0+	STM32WB5MMGH6		

## STM32WBA系列 – Arm® Cortex®-M33超低功耗, 高性能安全2.4GHz BLE 5.4 等多协议无线MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LP Timer	ADC 12-bit Channels	ADC 12-bit Units	COMP	SPI	I2C	U(S)ART	LP UART	USB HS OTG	SAI	RF	TrustZone	TRNG	PKA	AES/DES	T° Max (°C)
Access Line																										
STM32WBA52CGUx	Cortex-M33	100	1024	128	UFQFPN48	35	1.71-3.6	3	1	1	2	1	9	0	2	2	2	1	0	0	2.4G	YES	YES	YES	YES	85
STM32WBA52CEUx	Cortex-M33	100	512	96	UFQFPN48	35	1.71-3.6	3	1	1	2	1	9	0	2	2	2	1	0	0	2.4G	YES	YES	YES	YES	85
Stretch Line																										
STM32WBA54CEU6	Cortex-M33	100	512	96	UFQFPN48	35	1.71-3.6	3	1	1	2	1	9	0	2	2	2	1	0	0	2.4G	YES	YES	YES	YES	85
STM32WBA54CEU7	Cortex-M33	100	512	96	UFQFPN48	35	1.71-3.6	3	1	1	2	1	9	0	2	2	2	1	0	0	2.4G	YES	YES	YES	YES	105
STM32WBA54CGU6	Cortex-M33	100	1024	1024	UFQFPN48	35	1.71-3.6	3	1	1	2	1	9	0	2	2	2	1	0	0	2.4G	YES	YES	YES	YES	85
STM32WBA54CGU7	Cortex-M33	100	1024	1024	UFQFPN48	35	1.71-3.6	3	1	1	2	1	9	0	2	2	2	1	0	0	2.4G	YES	YES	YES	YES	105
STM32WBA54KEU6	Cortex-M33	100	512	96	UFQFPN32	20	1.71-3.6	3	1	1	2	1	8	0	2	2	2	1	0	0	2.4G	YES	YES	YES	YES	85
STM32WBA54KEU7	Cortex-M33	100	512	96	UFQFPN32	20	1.71-3.6	3	1	1	2	1	8	0	2	2	2	1	0	0	2.4G	YES	YES	YES	YES	105
STM32WBA54KGU6	Cortex-M33	100	1024	1024	UFQFPN32	20	1.71-3.6	3	1	1	2	1	8	0	2	2	2	1	0	0	2.4G	YES	YES	YES	YES	85
STM32WBA54KGU7	Cortex-M33	100	1024	1024	UFQFPN32	20	1.71-3.6	3	1	1	2	1	8	0	2	2	2	1	0	0	2.4G	YES	YES	YES	YES	105
STM32WBA55CEU6	Cortex-M33	100	512	96	UFQFPN48	31	1.71-3.6	3	1	1	2	1	8	0	2	2	2	1	0	0	2.4G	YES	YES	YES	YES	85
STM32WBA55CEU7	Cortex-M33	100	512	96	UFQFPN48	31	1.71-3.6	3	1	1	2	1	8	0	2	2	2	1	0	0	2.4G	YES	YES	YES	YES	105
STM32WBA55CGU6	Cortex-M33	100	1024	1024	UFQFPN48	31	1.71-3.6	3	1	1	2	1	8	0	2	2	2	1	0	0	2.4G	YES	YES	YES	YES	85
STM32WBA55CGU7	Cortex-M33	100	1024	1024	UFQFPN48	31	1.71-3.6	3	1	1	2	1	8	0	2	2	2	1	0	0	2.4G	YES	YES	YES	YES	105
STM32WBA55UEI6	Cortex-M33	100	512	96	UFBGA59	35	1.71-3.6	3	1	1	2	1	10	0	2	2	2	1	0	0	2.4G	YES	YES	YES	YES	85

## STM32WBA系列 – Arm® Cortex®-M33超低功耗, 高性能安全2.4GHz BLE 5.4 无线MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LP Timer	ADC 12-bit Channels	ADC 12-bit Units	COMP	SPI	I2C	U(S)ART	LPUART	USB HS OTG	SAI	RF	TrustZone	TRNG	PKA	AES/DES	T° Max (°C)	
STM32WBA55UEI7	Cortex-M33	100	512	96	UFBGA59	35	1.71-3.6	3	1	1	2	1	10	0	2	2	2	1	0	0	2.4G	YES	YES	YES	YES	105	
STM32WBA55UGI6	Cortex-M33	100	1024	1024	UFBGA59	35	1.71-3.6	3	1	1	2	1	10	0	2	2	2	1	0	0	2.4G	YES	YES	YES	YES	85	
STM32WBA55UGI7	Cortex-M33	100	1024	1024	UFBGA59	35	1.71-3.6	3	1	1	2	1	10	0	2	2	2	1	0	0	2.4G	YES	YES	YES	YES	105	
Value line																											
STM32WBA62CG	Cortex-M33	100	1024	256	UFQFPN48	34	1.71-3.6	3	2	1	2	1	7	1	2	4	3	1	1	1	2.4G	YES	YES	YES	YES	105	
STM32WBA62CI	Cortex-M33	100	2048	512	UFQFPN48	34	1.71-3.6	3	2	1	2	1	7	1	2	4	3	1	1	1	2.4G	YES	YES	YES	YES	105	
STM32WBA62MG	Cortex-M33	100	1024	256	Thin WLCSP88	54	1.71-3.6	3	2	1	2	1	10	2	3	4	3	1	1	1	2.4G	YES	YES	YES	YES	105	
STM32WBA62MI	Cortex-M33	100	2048	512	Thin WLCSP88	54	1.71-3.6	3	2	1	2	1	10	2	3	4	3	1	1	1	2.4G	YES	YES	YES	YES	105	
STM32WBA62PG	Cortex-M33	100	1024	256	UFBGA121	86	1.71-3.6	3	2	1	2	1	10	2	3	4	3	1	1	1	2.4G	YES	YES	YES	YES	105	
STM32WBA62PI	Cortex-M33	100	2048	512	UFBGA121	86	1.71-3.6	3	2	1	2	1	10	2	3	4	3	1	1	1	2.4G	YES	YES	YES	YES	105	
STM32WBA63CG	Cortex-M33	100	1024	256	UFQFPN48	31	1.71-3.6	3	1	1	2	1	8	2	2	2	2	1	0	1	2.4G	YES	YES	YES	YES	105	
STM32WBA63CI	Cortex-M33	100	2048	512	UFQFPN48	31	1.71-3.6	3	1	1	2	1	8	2	2	2	2	1	0	1	2.4G	YES	YES	YES	YES	105	
STM32WBA64CG	Cortex-M33	100	1024	256	UFQFPN48	34	1.71-3.6	3	2	1	2	1	7	1	2	4	3	1	1	1	2.4G	YES	YES	YES	YES	105	
STM32WBA64CI	Cortex-M33	100	2048	512	UFQFPN48	34	1.71-3.6	3	2	1	2	1	7	1	2	4	3	1	1	1	2.4G	YES	YES	YES	YES	105	
Stretch Line																											
STM32WBA65CG	Cortex-M33	100	1024	256	UFQFPN48	30	1.71-3.6	3	2	1	2	1	6	1	2	2	3	1	1	1	2.4G	YES	YES	YES	YES	105	
STM32WBA65CI	Cortex-M33	100	2048	512	UFQFPN48	30	1.71-3.6	3	2	1	2	1	6	1	2	2	3	1	1	1	2.4G	YES	YES	YES	YES	105	

## STM32WBA系列 – Arm® Cortex®-M33超低功耗, 高性能安全2.4GHz BLE 5.4 无线MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	I/O	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	COMP	SPI	I2C	U(S)ART	LPUART	USB HS OTG	SAI	RF	TrustZone	TRNG	PKA	AES/DES	T° Max (°C)
STM32WBA65MG	Cortex-M33	100	1024	256	Thin WLCSP88	54	1.71-3.6	3	2	1	2	1	10	2	3	4	3	1	1	0	2.4G	YES	YES	YES	YES	105
STM32WBA65MI	Cortex-M33	100	2048	512	Thin WLCSP88	54	1.71-3.6	3	2	1	2	1	10	2	3	4	3	1	1	0	2.4G	YES	YES	YES	YES	105
STM32WBA65PG	Cortex-M33	100	1024	256	UFBGA121	86	1.71-3.6	3	2	1	2	1	10	2	3	4	3	1	1	1	2.4G	YES	YES	YES	YES	105
STM32WBA65PI	Cortex-M33	100	2048	512	UFBGA121	86	1.71-3.6	3	2	1	2	1	10	2	3	4	3	1	1	1	2.4G	YES	YES	YES	YES	105
STM32WBA65RG	Cortex-M33	100	1024	256	VFQFPN68	46	1.71-3.6	3	2	1	2	1	10	2	3	4	3	1	1	1	2.4G	YES	YES	YES	YES	105
STM32WBA65RI	Cortex-M33	100	2048	512	VFQFPN68	46	1.71-3.6	3	2	1	2	1	10	2	3	4	3	1	1	1	2.4G	YES	YES	YES	YES	105

## STM32WL3系列-Arm® Cortex®-M0+Sub1G长距离无线MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	ADC 12-bit Units	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	LPUART	Segment LCD	RF	TRNG	PKA	AES/DES	T° Max (°C)	
STM32WL33C8	Cortex-M0+	64	64	16	VFQFPN 48 6x6x0.9	32	1.7v~3.6v	2	1	8	6	1	2	1	2	1	1	Segment LCD	2FSK, 2GFSK, 4FSK, 4GFSK, ASK, BPSK, OOK, SigFox, Sub-GHz	YES	YES	YES	105
STM32WL33CB	Cortex-M0+	64	128	32	VFQFPN 48 6x6x0.9	32	1.7v~3.6v	2	1	8	6	1	2	1	2	1	1	Segment LCD	2FSK, 2GFSK, 4FSK, 4GFSK, ASK, BPSK, OOK, SigFox, Sub-GHz	YES	YES	YES	105
STM32WL33CC	Cortex-M0+	64	256	32	VFQFPN 48 6x6x0.9	32	1.7v~3.6v	2	1	8	6	1	2	1	2	1	1	Segment LCD	2FSK, 2GFSK, 4FSK, 4GFSK, ASK, BPSK, OOK, SigFox, Sub-GHz	YES	YES	YES	105
STM32WL33K8	Cortex-M0+	64	64	16	VFQFPN 32 5x5x1.0 mm	17	1.7v~3.6v	2	1	8	6	1	2	1	2	1	1	Segment LCD	2FSK, 2GFSK, 4FSK, 4GFSK, ASK, BPSK, OOK, SigFox, Sub-GHz	YES	YES	YES	105
STM32WL33KB	Cortex-M0+	64	128	32	VFQFPN 32 5x5x1.0 mm	17	1.7v~3.6v	2	1	8	6	1	2	1	2	1	1	Segment LCD	2FSK, 2GFSK, 4FSK, 4GFSK, ASK, BPSK, OOK, SigFox, Sub-GHz	YES	YES	YES	105
STM32WL33KC	Cortex-M0+	64	256	32	VFQFPN 32 5x5x1.0 mm	17	1.7v~3.6v	2	1	8	6	1	2	1	2	1	1	Segment LCD	2FSK, 2GFSK, 4FSK, 4GFSK, ASK, BPSK, OOK, SigFox, Sub-GHz	YES	YES	YES	105

## STM32WL5系列-Arm® Cortex®-M4和M0+支持LoRa等多协议的Sub1G长距离无线MCU

T° Max (°C)	AES/DES	PKA	TRNG	Standard protocol	Modulations	PA	Radio Freq. Range (MHz)	RF	LPUART	U(S)ART	I2C	I2S	SPI	COMP	DAC 12-bit Channels	ADC 12-bit Units	LP Timer	Advanced Timer (16-bit) Timer (32-bit)	Timer (16-bit)	VDD	IO	Package	RAM (Kbytes)	Flash (Kbytes)	Frequency (MHz)	Core	Commercial Product Code		
STM32WL5x Dual-core Line ARM® Cortex® M4 + Cortex®-M0+																													
105	YES	YES	YES	sigfox M-Bus MIOTY ZETA	(G)FSK (G)MSK BPSK	HPA:22dBm LPA:15dBm	150 - 960	Sub-G	1	2	1	3	2	1	2	2	1	3	1	1	3	1.8-3.6	29	UFQFPN48	64	256	48 & 48	M4 & M0+	STM32WL54CCUx
105	YES	YES	YES	sigfox M-Bus MIOTY ZETA	(G)FSK (G)MSK BPSK	HPA:22dBm LPA:15dBm	150 - 960	Sub-G	1	2	1	3	2	1	2	2	1	3	1	1	3	1.8-3.6	43	UFBGA73	64	256	48 & 48	M4 & M0+	STM32WL54JC1x
105	YES	YES	YES	LoRaWAN® sigfox M-Bus MIOTY ZETA	LoRa® (G)FSK (G)MSK BPSK	HPA:22dBm LPA:15dBm	150 - 960	LoRa	1	2	1	3	2	1	2	2	1	3	1	1	3	1.8-3.6	29	UFQFPN48	64	256	48 & 48	M4 & M0+	STM32WL55CCUx
105	YES	YES	YES	LoRaWAN® sigfox M-Bus MIOTY ZETA	LoRa® (G)FSK (G)MSK BPSK	HPA:22dBm LPA:15dBm	150 - 960	LoRa	1	2	1	3	2	1	2	2	1	3	1	1	3	1.8-3.6	43	UFBGA73	64	256	48 & 48	M4 & M0+	STM32WL55JC1x
STM32WLEx Signle-core Line ARM® Cortex®- M4																													
105	YES	YES	YES	sigfox M-Bus MIOTY ZETA	(G)FSK (G)MSK BPSK	HPA:22dBm LPA:15dBm	150 - 960	Sub-G	1	2	1	3	2	1	2	2	1	3	1	1	3	1.8-3.6	29	UFQFPN48	64	256	48	Cortex-M4	STM32WLE4CCUx
105	YES	YES	YES	sigfox M-Bus MIOTY ZETA	(G)FSK (G)MSK BPSK	HPA:22dBm LPA:15dBm	150 - 960	Sub-G	1	2	1	3	2	1	2	2	1	3	1	1	3	1.8-3.6	43	UFBGA73	64	256	48	Cortex-M4	STM32WLE4JC1x
85	YES	YES	YES	LoRaWAN® sigfox M-Bus MIOTY ZETA	LoRa® (G)FSK (G)MSK BPSK	HPA:22dBm LPA:15dBm	150 - 960	LoRa	1	2	1	3	2	1	2	2	1	3	1	1	3	1.8-3.6	29	UFQFPN48	20	64	48	Cortex-M4	STM32WLE5C8U6

## STM32WL5系列-Arm® Cortex®-M4和M0+支持LoRa等多协议的Sub1G长距离无线MCU

Commercial Product Code	Core	Frequency (MHz)	Flash (Kbytes)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LP Timer	ADC 12-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	COMP	SPI	I2S	I2C	U(S)ART	LP UART	RF	Radio Freq. Range (MHz)	PA	Modulations	Standard protocol	TRNG	PKA	AES/DES	T° Max (°C)
STM32WLE5CBU6	Cortex-M4	48	128	48	UFQFPN48	29	1.8-3.6	3	1	1	3	1	13	1	2	2	1	3	2	1	LoRa	150 - 960	HPA:22dBm LPA:15dBm	LoRa® (G)FSK (G)MSK BPSK	LoRaWAN® sigfox M-Bus MIOTY ZETA	YES	YES	YES	85
STM32WLE5CCUx	Cortex-M4	48	256	64	UFQFPN48	29	1.8-3.6	3	1	1	3	1	13	1	2	2	1	3	2	1	LoRa	150 - 960	HPA:22dBm LPA:15dBm	LoRa® (G)FSK (G)MSK BPSK	LoRaWAN® sigfox M-Bus MIOTY ZETA	YES	YES	YES	105
STM32WLE5J8I6	Cortex-M4	48	64	20	UFBGA73	43	1.8-3.6	3	1	1	3	1	16	1	2	2	1	3	2	1	LoRa	150 - 960	HPA:22dBm LPA:15dBm	LoRa® (G)FSK (G)MSK BPSK	LoRaWAN® sigfox M-Bus MIOTY ZETA	YES	YES	YES	85
STM32WLE5JBI6	Cortex-M4	48	128	48	UFBGA73	43	1.8-3.6	3	1	1	3	1	16	1	2	2	1	3	2	1	LoRa	150 - 960	HPA:22dBm LPA:15dBm	LoRa® (G)FSK (G)MSK BPSK	LoRaWAN® sigfox M-Bus MIOTY ZETA	YES	YES	YES	85
STM32WLE5JCIx	Cortex-M4	48	256	64	UFBGA73	43	1.8-3.6	3	1	1	3	1	16	1	2	2	1	3	2	1	LoRa	150 - 960	HPA:22dBm LPA:15dBm	LoRa® (G)FSK (G)MSK BPSK	LoRaWAN® sigfox M-Bus MIOTY ZETA	YES	YES	YES	105

### Note:

1. STM32WL support LoRa®, (G)FSK, (G)MSK and BPSK
2. STM32WL5x = dual core ; STM32WLEx = single core
3. STM32WLx5 = all modulations available ; STM32WLx4 = all modulations available except LoRa®

## SPIRIT系列 – Sub1G Hz 射频收发器

Commercial Product Code	Type	Frequency bands(MHz)	Modulation	Tx Power(Max)(dBm)	Sensitivity(best)(dBm)	Supply Current	Protocols	Temp Range(°C)	FIFO (Bytes)	Package	IO	VDD	SPI
SPIRIT1QTR	Transceiver	150-174 300-348 387-470 779-956	2-FSK, GFSK, MSK, GMSK, OOK, ASK	16	-120	RX:9.2mA TX: 19.5mA@+11dBm Sleep: 850nA Standby: 600nA	WMBUS, Proprietary, 6LoWPAN	-40 ~105	RX: 96 TX: 96	QFN20	4	1.8-3.6	1
S2-LPQTR	Transceiver	413-479 826-958	2(G)FSK, 4(G)FSK, OOK, ASK	16	-130	RX:7mA TX: 10mA@+10dBm Sleep: 700nA Standby: 500nA	WMBUS,Proprietary, 6LoWPAN, WiSUN, KNX, SigFox	-40 ~105	RX: 128 TX: 128	QFN24	4	1.8-3.6	1
S2-LPCBQTR	Transceiver	452-527 904-1055	2(G)FSK, 4(G)FSK, OOK, ASK	16	-130	RX:7mA TX: 10mA@+10dBm Sleep: 700nA Standby: 500nA	WMBUS,Proprietary, 6LoWPAN, WiSUN, KNX, SigFox	-40 ~105	RX: 128 TX: 128	QFN24	4	1.8-3.6	1



## STM32MP1系列 – Arm® Cortex®-A7/Cortex®-A7 + M4 高性价比工业级MPU

Commercial Product Code	Core	Frequency (MHz)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Channels	ADC 16-bit Units	ADC 16-bit Channels	DAC 12-bit Channels	SPI	I2S	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	USB HS OTG	Ethernet	MDIO	3D GPU	TFT LCD	MIPI_DSI	SAI	SPDIFRX	DFSDM	DCMI	TrustZone	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC	T° Max (°C)	
STM32MP151 ARM® Cortex® -A7 + Cortex® -M4 Access Line																																										
STM32MP151AAD3	A7 & M4	650 & 209	708	TFBGA257	98	1.7-3.6	17	2	2	5	0	0	2	17	2	6	3	2 [QUAD]	6	8	0	3	1	0	2	1	1	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	N/A	YES	125 [Tj]
STM32MP151AAB3	A7 & M4	650 & 209	708	LFBGA354	98	1.7-3.6	17	2	2	5	0	0	2	17	2	6	3	2 [QUAD]	6	8	0	3	1	0	2	1	1	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	N/A	YES	125 [Tj]
STM32MP151AAC3	A7 & M4	650 & 209	708	TFBGA361	148	1.7-3.6	17	2	2	5	0	0	2	22	2	6	3	2 [QUAD]	6	8	0	3	1	0	2	1	1 [Gb]	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	N/A	YES	125 [Tj]
STM32MP151AAA3	A7 & M4	650 & 209	708	LFBGA448	176	1.7-3.6	17	2	2	5	0	0	2	22	2	6	3	2 [QUAD]	6	8	0	3	1	0	2	1	1 [Gb]	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	N/A	YES	125 [Tj]
STM32MP151CAD3	A7 & M4	650 & 209	708	TFBGA257	98	1.7-3.6	17	2	2	5	0	0	2	17	2	6	3	2 [QUAD]	6	8	0	3	1	0	2	1	1	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	YES	YES	125 [Tj]
STM32MP151CAB3	A7 & M4	650 & 209	708	LFBGA354	98	1.7-3.6	17	2	2	5	0	0	2	17	2	6	3	2 [QUAD]	6	8	0	3	1	0	2	1	1	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	YES	YES	125 [Tj]
STM32MP151CAC3	A7 & M4	650 & 209	708	TFBGA361	148	1.7-3.6	17	2	2	5	0	0	2	22	2	6	3	2 [QUAD]	6	8	0	3	1	0	2	1	1 [Gb]	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	YES	YES	125 [Tj]
STM32MP151CAA3	A7 & M4	650 & 209	708	LFBGA448	176	1.7-3.6	17	2	2	5	0	0	2	22	2	6	3	2 [QUAD]	6	8	0	3	1	0	2	1	1 [Gb]	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	YES	YES	125 [Tj]
STM32MP151DAD1	A7 & M4	800 & 209	708	TFBGA257	98	1.7-3.6	17	2	2	5	0	0	2	17	2	6	3	2 [QUAD]	6	8	0	3	1	0	2	1	1	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	N/A	YES	105 [Tj]
STM32MP151DAB1	A7 & M4	800 & 209	708	LFBGA354	98	1.7-3.6	17	2	2	5	0	0	2	17	2	6	3	2 [QUAD]	6	8	0	3	1	0	2	1	1	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	N/A	YES	105 [Tj]
STM32MP151DAC1	A7 & M4	800 & 209	708	TFBGA361	148	1.7-3.6	17	2	2	5	0	0	2	22	2	6	3	2 [QUAD]	6	8	0	3	1	0	2	1	1 [Gb]	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	N/A	YES	105 [Tj]

## STM32MP1系列 – Arm® Cortex®-A7/Cortex®-A7 + M4 高性价比工业级MPU

Commercial Product Code	Core	Frequency (MHz)	RAM (Kbytes)	Package	I/O	VDD	Timer (16-bit)	Advanced Timer (16-bit)	Timer (32-bit)	LPTimer	ADC 12-bit Channels	ADC 16-bit Units	ADC 12-bit Channels	DAC 12-bit Channels	SPI	I2S	M-SP1	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	USB HS OTG	Ethernet	MDIO	3D GPU	TFT LCD	MIP1_DSI	SAI	SPI/FRX	DFSDM	DCMI	TrustZone	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC	T° Max (°C)	
STM32MP151DAA1	A7 & M4	800 & 209	708	LFBGA448	176	1.7-3.6	17	2	2	5	0	0	2	22	2	6	3	2 [QUAD]	6	8	0	3	1	0	2	1	1 [Gb]	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	N/A	YES	105 [Tj]
STM32MP151FAD1	A7 & M4	800 & 209	708	TFBGA257	98	1.7-3.6	17	2	2	5	0	0	2	17	2	6	3	2 [QUAD]	6	8	0	3	1	0	2	1	1	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	YES	YES	105 [Tj]
STM32MP151FAB1	A7 & M4	800 & 209	708	LFBGA354	98	1.7-3.6	17	2	2	5	0	0	2	17	2	6	3	2 [QUAD]	6	8	0	3	1	0	2	1	1	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	YES	YES	105 [Tj]
STM32MP151FAC1	A7 & M4	800 & 209	708	TFBGA361	148	1.7-3.6	17	2	2	5	0	0	2	22	2	6	3	2 [QUAD]	6	8	0	3	1	0	2	1	1 [Gb]	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	YES	YES	105 [Tj]
STM32MP151FAA1	A7 & M4	800 & 209	708	LFBGA448	176	1.7-3.6	17	2	2	5	0	0	2	22	2	6	3	2 [QUAD]	6	8	0	3	1	0	2	1	1 [Gb]	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	YES	YES	105 [Tj]
STM32MP153 Performance Line Dual ARM® Cortex® -A7 + Cortex® -M4 + 2xCAN FD																																										
STM32MP153AAD3	Dual A7 & M4	650 & 209	708	TFBGA257	98	1.7-3.6	17	2	2	5	0	0	2	17	2	6	3	2 [QUAD]	6	8	2 [FD]	3	1	2	2	1	1	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	N/A	YES	125 [Tj]
STM32MP153AAB3	Dual A7 & M4	650 & 209	708	LFBGA354	98	1.7-3.6	17	2	2	5	0	0	2	17	2	6	3	2 [QUAD]	6	8	2 [FD]	3	1	2	2	1	1	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	N/A	YES	125 [Tj]
STM32MP153AAC3	Dual A7 & M4	650 & 209	708	TFBGA361	148	1.7-3.6	17	2	2	5	0	0	2	22	2	6	3	2 [QUAD]	6	8	2 [FD]	3	1	2	2	1	1 [Gb]	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	N/A	YES	125 [Tj]
STM32MP153AAA3	Dual A7 & M4	650 & 209	708	LFBGA448	176	1.7-3.6	17	2	2	5	0	0	2	22	2	6	3	2 [QUAD]	6	8	2 [FD]	3	1	2	2	1	1 [Gb]	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	N/A	YES	125 [Tj]
STM32MP153CAD3	Dual A7 & M4	650 & 209	708	TFBGA257	98	1.7-3.6	17	2	2	5	0	0	2	17	2	6	3	2 [QUAD]	6	8	2 [FD]	3	1	2	2	1	1	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	YES	YES	125 [Tj]
STM32MP153CAB3	Dual A7 & M4	650 & 209	708	LFBGA354	98	1.7-3.6	17	2	2	5	0	0	2	17	2	6	3	2 [QUAD]	6	8	2 [FD]	3	1	2	2	1	1	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	YES	YES	125 [Tj]

## STM32MP1系列 – Arm® Cortex®-A7/Cortex®-A7 + M4 高性价比工业级MPU

Commercial Product Code	Core	Frequency (MHz)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Channels	ADC 16-bit Units	ADC 16-bit Channels	DAC 12-bit Channels	SPI	I2S	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB Device	USB FS Host/OTG	USB HS OTG	Ethernet	MDIO	3D GPU	TFT LCD	MIPI_DSI	SAI	SPDIFRX	DFSDM	DCMI	TrustZone	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC	T° Max (°C)			
	STM32MP153CAC3	Dual A7 & M4	650 & 209	708	TFBGA361	148	1.7-3.6	17	2	2	5	0	0	2	22	2	6	3	2 [QUAD]	6	8	2 [FD]	3	1	2	2	1	1 [Gb]	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	YES	YES	125 [Tj]
	STM32MP153CAA3	Dual A7 & M4	650 & 209	708	LFBGA448	176	1.7-3.6	17	2	2	5	0	0	2	22	2	6	3	2 [QUAD]	6	8	2 [FD]	3	1	2	2	1	1 [Gb]	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	YES	YES	125 [Tj]
	STM32MP153DAD1	Dual A7 & M4	800 & 209	708	TFBGA257	98	1.7-3.6	17	2	2	5	0	0	2	17	2	6	3	2 [QUAD]	6	8	2 [FD]	3	1	0	2	1	1	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	N/A	YES	105 [Tj]
	STM32MP153DAB1	Dual A7 & M4	800 & 209	708	LFBGA354	98	1.7-3.6	17	2	2	5	0	0	2	17	2	6	3	2 [QUAD]	6	8	2 [FD]	3	1	0	2	1	1	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	N/A	YES	105 [Tj]
	STM32MP153DAC1	Dual A7 & M4	800 & 209	708	TFBGA361	148	1.7-3.6	17	2	2	5	0	0	2	22	2	6	3	2 [QUAD]	6	8	2 [FD]	3	1	0	2	1	1 [Gb]	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	N/A	YES	105 [Tj]
	STM32MP153DAA1	Dual A7 & M4	800 & 209	708	LFBGA448	176	1.7-3.6	17	2	2	5	0	0	2	22	2	6	3	2 [QUAD]	6	8	2 [FD]	3	1	0	2	1	1 [Gb]	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	N/A	YES	105 [Tj]
	STM32MP153FAD1	Dual A7 & M4	800 & 209	708	TFBGA257	98	1.7-3.6	17	2	2	5	0	0	2	17	2	6	3	2 [QUAD]	6	8	2 [FD]	3	1	0	2	1	1	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	YES	YES	105 [Tj]
	STM32MP153FAB1	Dual A7 & M4	800 & 209	708	LFBGA354	98	1.7-3.6	17	2	2	5	0	0	2	17	2	6	3	2 [QUAD]	6	8	2 [FD]	3	1	0	2	1	1	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	YES	YES	105 [Tj]
	STM32MP153FAC1	Dual A7 & M4	800 & 209	708	TFBGA361	148	1.7-3.6	17	2	2	5	0	0	2	22	2	6	3	2 [QUAD]	6	8	2 [FD]	3	1	0	2	1	1 [Gb]	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	YES	YES	105 [Tj]
STM32MP153FAA1	Dual A7 & M4	800 & 209	708	LFBGA448	176	1.7-3.6	17	2	2	5	0	0	2	22	2	6	3	2 [QUAD]	6	8	2 [FD]	3	1	0	2	1	1 [Gb]	1	N/A	1	0	4	4	8	1	N/A	YES	N/A	N/A	YES	YES	105 [Tj]	
STM32MP157 Dual ARM® Cortex® -A7 + Cortex® -M4 + 2xCAN FD + 3D GPU + MIPI-DSI																																											
STM32MP157AAD3	Dual A7 & M4	650 & 209	708	TFBGA257	98	1.7-3.6	17	2	2	5	0	0	2	17	2	6	3	2 [QUAD]	6	8	2 [FD]	3	1	0	2	1	1	1	YES	1	1	4	4	8	1	N/A	YES	N/A	N/A	N/A	YES	125 [Tj]	

## STM32MP1系列 – Arm® Cortex®-A7/Cortex®-A7 + M4 高性价比工业级MPU

Commercial Product Code	Core	Frequency (MHz)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Channels	ADC 16-bit Units	ADC 16-bit Channels	DAC 12-bit Channels	SPI	I2S	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	USB HS OTG	Ethernet	MDIO	3D GPU	TFT LCD	MIP1_DSI	SAI	SPDIFRX	DFSDM	DCMI	TrustZone	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC	T° Max (°C)
																																									125 [Tj]
																																									125 [Tj]
																																									125 [Tj]
																																									125 [Tj]
																																									125 [Tj]
																																									125 [Tj]
																																									125 [Tj]
																																									125 [Tj]
																																									125 [Tj]
																																									125 [Tj]
																																									105 [Tj]
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
105 [Tj]																																									
1																																									

## STM32MP1系列 – Arm® Cortex®-A7/Cortex®-A7 + M4 高性价比工业级MPU

Commercial Product Code																																									T° Max (°C)		
	Core	Frequency (MHz)	RAM (Kbytes)	Package	I/O	VDD	Timer (16-bit)	Advanced Timer (32-bit)	Timer (16-bit)	LP Timer	ADC 12-bit Channels	ADC 16-bit Units	ADC 16-bit Channels	DAC 12-bit Channels	SPI	I2S	M-SP1	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	USB HS OTG	Ethernet	MDIO	3D GPU	TFT LCD	MIP1_DSI	SAI	SPI/FRX	DFSDM	DCMI	TrustZone	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC			
	STM32MP157FAD1	Dual A7 & M4	800 & 209	708	TFBGA257	98	1.7-3.6	17	2	2	5	0	0	2	17	2	6	3	2 [QUAD]	6	8	2 [FD]	3	1	0	2	1	1	1	YES	1	1	4	4	8	1	N/A	YES	N/A	N/A	YES	YES	105 [Tj]
	STM32MP157FAB1	Dual A7 & M4	800 & 209	708	LFBGA354	98	1.7-3.6	17	2	2	5	0	0	2	17	2	6	3	2 [QUAD]	6	8	2 [FD]	3	1	0	2	1	1	1	YES	1	1	4	4	8	1	N/A	YES	N/A	N/A	YES	YES	105 [Tj]
	STM32MP157FAC1	Dual A7 & M4	800 & 209	708	TFBGA361	148	1.7-3.6	17	2	2	5	0	0	2	22	2	6	3	2 [QUAD]	6	8	2 [FD]	3	1	0	2	1	1 [Gb]	1	YES	1	1	4	4	8	1	N/A	YES	N/A	N/A	YES	YES	105 [Tj]
	STM32MP157FAA1	Dual A7 & M4	800 & 209	708	LFBGA448	176	1.7-3.6	17	2	2	5	0	0	2	22	2	6	3	2 [QUAD]	6	8	2 [FD]	3	1	0	2	1	1 [Gb]	1	YES	1	1	4	4	8	1	N/A	YES	N/A	N/A	YES	YES	105 [Tj]
	STM32MP131 ARM® Cortex® -A7 + 1x Ethernet + 1x ADC																																										
	STM32MP131DAE7	Cortex -A7	1000	168	LFBGA289	135	1.71-3.6	17	2	2	5	1	18	0	0	0	5	4	2 [QUAD]	5	8	0	2	1	0	1	1	1 [Gb]	0	N/A	0	0	2	4	4	0	YES	YES	N/A	N/A	N/A	YES	105 [Tj]
	STM32MP131DAF7	Cortex -A7	1000	168	TFBGA320	135	1.71-3.6	17	2	2	5	1	18	0	0	0	5	4	2 [QUAD]	5	8	0	2	1	0	1	1	1 [Gb]	0	N/A	0	0	2	4	4	0	YES	YES	N/A	N/A	N/A	YES	105 [Tj]
	STM32MP131DAG7	Cortex -A7	1000	168	TFBGA289	135	1.71-3.6	17	2	2	5	1	18	0	0	0	5	4	2 [QUAD]	5	8	0	2	1	0	1	1	1 [Gb]	0	N/A	0	0	2	4	4	0	YES	YES	N/A	N/A	N/A	YES	105 [Tj]
STM32MP131FAE7	Cortex -A7	1000	168	LFBGA289	135	1.71-3.6	17	2	2	5	1	18	0	0	0	5	4	2 [QUAD]	5	8	0	2	1	0	1	1	1 [Gb]	0	N/A	0	0	2	4	4	0	YES	YES	YES	YES	YES	YES	105 [Tj]	
STM32MP131FAF7	Cortex -A7	1000	168	TFBGA320	135	1.71-3.6	17	2	2	5	1	18	0	0	0	5	4	2 [QUAD]	5	8	0	2	1	0	1	1	1 [Gb]	0	N/A	0	0	2	4	4	0	YES	YES	YES	YES	YES	YES	105 [Tj]	
STM32MP131FAG7	Cortex -A7	1000	168	TFBGA289	135	1.71-3.6	17	2	2	5	1	18	0	0	0	5	4	2 [QUAD]	5	8	0	2	1	0	1	1	1 [Gb]	0	N/A	0	0	2	4	4	0	YES	YES	YES	YES	YES	YES	105 [Tj]	
STM32MP131AAF3	Cortex -A7	650	168	TFBGA320	135	1.71-3.6	17	2	2	5	1	18	0	0	0	5	4	2 [QUAD]	5	8	0	2	1	0	1	1	1 [Gb]	0	N/A	0	0	2	4	4	0	YES	YES	N/A	N/A	N/A	YES	125 [Tj]	

## STM32MP1系列 – Arm® Cortex®-A7/Cortex®-A7 + M4 高性价比工业级MPU

Commercial Product Code	Core	Frequency (MHz)	RAM (Kbytes)	Package	IO	VDD	Advanced Timer (16-bit)										ADC 12-bit Channels	ADC 16-bit Channels	DAC 12-bit Channels	SPI	I2S	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	USB HS OTG	Ethernet	MDIO	3D GPU	TFT LCD	MIPI_DSI	SPI/IFRX	DFSDM	DCMI	TrustZone	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC	T° Max (°C)																									
							Timer (16-bit)	Timer (32-bit)	Timer (32-bit)	LPTimer	ADC 12-bit Units	ADC 16-bit Units	ADC 12-bit Channels	ADC 16-bit Channels	DAC 12-bit Channels	SPI																														I2S	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	USB HS OTG	Ethernet	MDIO	3D GPU	TFT LCD	MIPI_DSI	SPI/IFRX	DFSDM	DCMI	TrustZone	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC	T° Max (°C)
STM32MP131AAG3	Cortex -A7	650	168	TFBGA289	135	1.71-3.6	17	2	2	5	1	18	0	0	0	5	4	2 [QUAD]	5	8	0	2	1	0	1	1	1 [Gb]	0	N/A	0	0	2	4	4	0	YES	YES	N/A	N/A	N/A	YES	125 [Tj]																												
STM32MP131CAE3	Cortex -A7	650	168	LFBGA289	135	1.71-3.6	17	2	2	5	1	18	0	0	0	5	4	2 [QUAD]	5	8	0	2	1	0	1	1	1 [Gb]	0	N/A	0	0	2	4	4	0	YES	YES	YES	YES	YES	YES	125 [Tj]																												
STM32MP131CAF3	Cortex -A7	650	168	TFBGA320	135	1.71-3.6	17	2	2	5	1	18	0	0	0	5	4	2 [QUAD]	5	8	0	2	1	0	1	1	1 [Gb]	0	N/A	0	0	2	4	4	0	YES	YES	YES	YES	YES	YES	125 [Tj]																												
STM32MP131CAG3	Cortex -A7	650	168	TFBGA289	135	1.71-3.6	17	2	2	5	1	18	0	0	0	5	4	2 [QUAD]	5	8	0	2	1	0	1	1	1 [Gb]	0	N/A	0	0	2	4	4	0	YES	YES	YES	YES	YES	YES	125 [Tj]																												
STM32MP133 ARM® Cortex® -A7 + 2x Ethernet + 2x ADC + 2x CAN FD																																																																						
STM32MP133DAE7	Cortex -A7	1000	168	LFBGA289	135	1.71-3.6	17	2	2	5	2	37	0	0	0	5	4	2 [QUAD]	5	8	2 [FD]	2	1	0	1	1	2 [Gb]	0	N/A	0	0	2	4	4	0	YES	YES	N/A	N/A	N/A	YES	105 [Tj]																												
STM32MP133DAF7	Cortex -A7	1000	168	TFBGA320	135	1.71-3.6	17	2	2	5	2	37	0	0	0	5	4	2 [QUAD]	5	8	2 [FD]	2	1	0	1	1	2 [Gb]	0	N/A	0	0	2	4	4	0	YES	YES	N/A	N/A	N/A	YES	105 [Tj]																												
STM32MP133DAG7	Cortex -A7	1000	168	TFBGA289	135	1.71-3.6	17	2	2	5	2	37	0	0	0	5	4	2 [QUAD]	5	8	2 [FD]	2	1	0	1	1	2 [Gb]	0	N/A	0	0	2	4	4	0	YES	YES	N/A	N/A	N/A	YES	105 [Tj]																												
STM32MP133FAE7	Cortex -A7	1000	168	LFBGA289	135	1.71-3.6	17	2	2	5	2	37	0	0	0	5	4	2 [QUAD]	5	8	2 [FD]	2	1	0	1	1	2 [Gb]	0	N/A	0	0	2	4	4	0	YES	YES	YES	YES	YES	YES	105 [Tj]																												
STM32MP133FAF7	Cortex -A7	1000	168	TFBGA320	135	1.71-3.6	17	2	2	5	2	37	0	0	0	5	4	2 [QUAD]	5	8	2 [FD]	2	1	0	1	1	2 [Gb]	0	N/A	0	0	2	4	4	0	YES	YES	YES	YES	YES	YES	105 [Tj]																												
STM32MP133FAG7	Cortex -A7	1000	168	TFBGA289	135	1.71-3.6	17	2	2	5	2	37	0	0	0	5	4	2 [QUAD]	5	8	2 [FD]	2	1	0	1	1	2 [Gb]	0	N/A	0	0	2	4	4	0	YES	YES	YES	YES	YES	YES	105 [Tj]																												
STM32MP133AAE3	Cortex -A7	650	168	LFBGA289	135	1.71-3.6	17	2	2	5	2	37	0	0	0	5	4	2 [QUAD]	5	8	2 [FD]	2	1	0	1	1	2 [Gb]	0	N/A	0	0	2	4	4	0	YES	YES	N/A	N/A	N/A	YES	125 [Tj]																												

## STM32MP1系列 – Arm® Cortex®-A7/Cortex®-A7 + M4 高性价比工业级MPU

Commercial Product Code	Core	Frequency (MHz)	RAM (Kbytes)	Package	IO	VDD	Advanced Timer (16-bit)				ADC 12-bit Channels	ADC 16-bit Units	ADC 16-bit Channels	DAC 12-bit Channels	SPI	I2S	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB Device	USB FS Host/OTG	USB HS OTG	Ethernet	MDIO	3D GPU	TFT LCD	MIPI_DSI	SPI/FRX	DFSDM	DCMI	TrustZone	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC	T° Max (°C)																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																		
							Timer (32-bit)	Timer (16-bit)	LPTimer	2																														3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	47	48	49	50	51	52	53	54	55	56	57	58	59	60	61	62	63	64	65	66	67	68	69	70	71	72	73	74	75	76	77	78	79	80	81	82	83	84	85	86	87	88	89	90	91	92	93	94	95	96	97	98	99	100	101	102	103	104	105	106	107	108	109	110	111	112	113	114	115	116	117	118	119	120	121	122	123	124	125	126	127	128	129	130	131	132	133	134	135	136	137	138	139	140	141	142	143	144	145	146	147	148	149	150	151	152	153	154	155	156	157	158	159	160	161	162	163	164	165	166	167	168	169	170	171	172	173	174	175	176	177	178	179	180	181	182	183	184	185	186	187	188	189	190	191	192	193	194	195	196	197	198	199	200	201	202	203	204	205	206	207	208	209	210	211	212	213	214	215	216	217	218	219	220	221	222	223	224	225	226	227	228	229	230	231	232	233	234	235	236	237	238	239	240	241	242	243	244	245	246	247	248	249	250	251	252	253	254	255	256	257	258	259	260	261	262	263	264	265	266	267	268	269	270	271	272	273	274	275	276	277	278	279	280	281	282	283	284	285	286	287	288	289	290	291	292	293	294	295	296	297	298	299	300	301	302	303	304	305	306	307	308	309	310	311	312	313	314	315	316	317	318	319	320	321	322	323	324	325	326	327	328	329	330	331	332	333	334	335	336	337	338	339	340	341	342	343	344	345	346	347	348	349	350	351	352	353	354	355	356	357	358	359	360	361	362	363	364	365	366	367	368	369	370	371	372	373	374	375	376	377	378	379	380	381	382	383	384	385	386	387	388	389	390	391	392	393	394	395	396	397	398	399	400	401	402	403	404	405	406	407	408	409	410	411	412	413	414	415	416	417	418	419	420	421	422	423	424	425	426	427	428	429	430	431	432	433	434	435	436	437	438	439	440	441	442	443	444	445	446	447	448	449	450	451	452	453	454	455	456	457	458	459	460	461	462	463	464	465	466	467	468	469	470	471	472	473	474	475	476	477	478	479	480	481	482	483	484	485	486	487	488	489	490	491	492	493	494	495	496	497	498	499	500	501	502	503	504	505	506	507	508	509	510	511	512	513	514	515	516	517	518	519	520	521	522	523	524	525	526	527	528	529	530	531	532	533	534	535	536	537	538	539	540	541	542	543	544	545	546	547	548	549	550	551	552	553	554	555	556	557	558	559	560	561	562	563	564	565	566	567	568	569	570	571	572	573	574	575	576	577	578	579	580	581	582	583	584	585	586	587	588	589	590	591	592	593	594	595	596	597	598	599	600	601	602	603	604	605	606	607	608	609	610	611	612	613	614	615	616	617	618	619	620	621	622	623	624	625	626	627	628	629	630	631	632	633	634	635	636	637	638	639	640	641	642	643	644	645	646	647	648	649	650	651	652	653	654	655	656	657	658	659	660	661	662	663	664	665	666	667	668	669	670	671	672	673	674	675	676	677	678	679	680	681	682	683	684	685	686	687	688	689	690	691	692	693	694	695	696	697	698	699	700	701	702	703	704	705	706	707	708	709	710	711	712	713	714	715	716	717	718	719	720	721	722	723	724	725	726	727	728	729	730	731	732	733	734	735	736	737	738	739	740	741	742	743	744	745	746	747	748	749	750	751	752	753	754	755	756	757	758	759	760	761	762	763	764	765	766	767	768	769	770	771	772	773	774	775	776	777	778	779	780	781	782	783	784	785	786	787	788	789	790	791	792	793	794	795	796	797	798	799	800	801	802	803	804	805	806	807	808	809	810	811	812	813	814	815	816	817	818	819	820	821	822	823	824	825	826	827	828	829	830	831	832	833	834	835	836	837	838	839	840	841	842	843	844	845	846	847	848	849	850	851	852	853	854	855	856	857	858	859	860	861	862	863	864	865	866	867	868	869	870	871	872	873	874	875	876	877	878	879	880	881	882	883	884	885	886	887	888	889	890	891	892	893	894	895	896	897	898	899	900	901	902	903	904	905	906	907	908	909	910	911	912	913	914	915	916	917	918	919	920	921	922	923	924	925	926	927	928	929	930	931	932	933	934	935	936	937	938	939	940	941	942	943	944	945	946	947	948	949	950	951	952	953	954	955	956	957	958	959	960	961	962	963	964	965	966	967	968	969	970	971	972	973	974	975	976	977	978	979	980	981	982	983	984	985	986	987	988	989	990	991	992	993	994	995	996	997	998	999	1000	1001	1002	1003	1004	1005	1006	1007	1008	1009	1010	1011	1012	1013	1014	1015	1016	1017	1018	1019	1020	1021	1022	1023	1024	1025	1026	1027	1028	1029	1030	1031	1032	1033	1034	1035	1036	1037	1038	1039	1040	1041	1042	1043	1044	1045	1046	1047	1048	1049	1050	1051	1052	1053	1054	1055	1056	1057	1058	1059	1060	1061	1062	1063	1064	1065	1066	1067	1068	1069	1070	1071	1072	1073	1074	1075	1076	1077	1078	1079	1080	1081	1082	1083	1084	1085	1086	1087	1088	1089	1090	1091	1092	1093	1094	1095	1096	1097	1098	1099	1100	1101	1102	1103	1104	1105	1106	1107	1108	1109	1110	1111	1112	1113	1114	1115	1116	1117	1118	1119	1120	1121	1122	1123	1124	1125	1126	1127	1128	1129	1130	1131	1132	1133	1134	1135	1136	1137	1138	1139	1140	1141	1142	1143	1144	1145	1146	1147	1148	1149	1150	1151	1152	1153	1154	1155	1156	1157	1158	1159	1160	1161	1162	1163	1164	1165	1166	1167	1168	1169	1170	1171	1172	1173	1174	1175	1176	1177	1178	1179	1180	1181	1182	1183	1184	1185	1186	1187	1188	1189	1190	1191	1192	1193	1194	1195	1196	1197	1198	1199	1200	1201	1202	1203	1204	1205	1206	1207	1208	1209	1210	1211	1212	1213	1214	1215	1216	1217	1218	1219	1220	1221	1222	1223	1224	1225	1226	1227	1228	1229	1230	1231	1232	1233	1234	1235	1236	1237	1238	1239	1240	1241	1242	1243	1244	1245	1246	1247	1248	1249	1250	1251	1252	1253	1254	1255	1256	1257	1258	1259	1260	1261	1262	1263	1264	1265	1266	1267	1268	1269	1270	1271	1272	1273	1274	1275	1276	1277	1278	1279	1280	1281	1282	1283	1284	1285	1286	1287	1288	1289	1290	1291	1292	1293	1294	1295	1296	1297	1298	1299	1300	1301	1302	1303	1304	1305	1306	1307	1308	1309	1310	1311	1312	1313	1314	1315	1316	1317	1318	1319	1320	1321	1322	1323	1324	1325	1326	1327	1328	1329	1330	1331	1332	1333	1334	1335	1336	1337	1338	1339	1340	1341	1342	1343	1344	1345	1346	1347	1348	1349	1350	1351	1352	1353	1354	1355	1356	1357	1358	1359	1360	1361	1362	1363	1364	1365	1366	1367	1368	1369	1370	1371	1372	1373	1374	1375	1376	1377	1378	1379	1380	1381	1382	1383	1384	1385	1386	1387	1388	1389	1390	1391	1392	1393	1394	1395	1396	1397	1398	1399	1400	1401	1402	1403	1404	1405	1406	1407	1408	1409	1410	1411	1412	1413

## STM32MP1系列 – Arm® Cortex®-A7/Cortex®-A7 + M4 高性价比工业级MPU

Commercial Product Code																																									T° Max (°C)		
	Core	Frequency (MHz)	RAM (Kbytes)	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Channels	ADC 16-bit Units	ADC 16-bit Channels	DAC 12-bit Channels	SPI	I2S	M-SPI	I2C	U(S)ART	CAN	SDIO	F(S)MC	USB Device	USB FS HOST/OTG	USB HS OTG	Ethernet	MDIO	3D GPU	TFT LCD	MIPI_DSI	SPI	SPDIFRX	DFSDM	DCMI	TrustZone	TRNG	OTFDEC	PKA	AES/DES	SHA/HMAC			
	STM32MP135AAE3	Cortex-A7	650	168	LFBGA289	135	1.71-3.6	17	2	2	5	2	37	0	0	0	5	4	2 [QUAD]	5	8	2 [FD]	2	1	0	1	1	2 [Gb]	0	N/A	1	0	2	4	4	1	YES	YES	N/A	N/A	N/A	YES	125 [Tj]
	STM32MP135AAF3	Cortex-A7	650	168	TFBGA320	135	1.71-3.6	17	2	2	5	2	37	0	0	0	5	4	2 [QUAD]	5	8	2 [FD]	2	1	0	1	1	2 [Gb]	0	N/A	1	0	2	4	4	1	YES	YES	N/A	N/A	N/A	YES	125 [Tj]
	STM32MP135AAG3	Cortex-A7	650	168	TFBGA289	135	1.71-3.6	17	2	2	5	2	37	0	0	0	5	4	2 [QUAD]	5	8	2 [FD]	2	1	0	1	1	2 [Gb]	0	N/A	1	0	2	4	4	1	YES	YES	N/A	N/A	N/A	YES	125 [Tj]
	STM32MP135CAE3	Cortex-A7	650	168	LFBGA289	135	1.71-3.6	17	2	2	5	2	37	0	0	0	5	4	2 [QUAD]	5	8	2 [FD]	2	1	0	1	1	2 [Gb]	0	N/A	1	0	2	4	4	1	YES	YES	YES	YES	YES	YES	125 [Tj]
	STM32MP135CAF3	Cortex-A7	650	168	TFBGA320	135	1.71-3.6	17	2	2	5	2	37	0	0	0	5	4	2 [QUAD]	5	8	2 [FD]	2	1	0	1	1	2 [Gb]	0	N/A	1	0	2	4	4	1	YES	YES	YES	YES	YES	YES	125 [Tj]
	STM32MP135CAG3	Cortex-A7	650	168	TFBGA289	135	1.71-3.6	17	2	2	5	2	37	0	0	0	5	4	2 [QUAD]	5	8	2 [FD]	2	1	0	1	1	2 [Gb]	0	N/A	1	0	2	4	4	1	YES	YES	YES	YES	YES	YES	125 [Tj]



# STM32MP2系列 –Arm® Cortex®-A35 + Cortex® -M33+ NPU 64位工业级边缘AI MPU

Commercial Product Code	Core	Frequency (MHz)	RAM	Package	IO	VDD	Timer (16-bit)	Timer (32-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	SPI	I2S	M-SPI	I2C	UART	U(S)ART	CAN	SDIO	F(S)MC	USB 2.0 HS HOST	USB 2.0/3.0 OTG/DRD	PCIe 2.0	Ethernet	JPEG Codec	HW_Video_Codec	NPU	3D GPU	TFT LCD	MIPI DSI	LVDS	DCMI	SAI	SPDIFRX	TrustZone	TRNG	OTFDEC	RSA/ECC	AES/DES	SHA/HMAC	T° Max (°C)									
STM32MP251 ARM® Cortex® -A35 + Cortex® -M33 + 1x Ethernet																																																			
STM32MP251AAI3	A35 & M33	1200 & 400	808	TFBGA436	172	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	0	3	1	1	1	1	1[Gb] &TSN	N	N	N	N	1	0	N	1	1	4	4	Y	Y	N	N	N	N	Y	125 [Tj]							
STM32MP251AAK3	A35 & M33	1200 & 400	808	VFBGA424	144	1.71~3.6	10	4	3	5	3	21	8	3	2 [OCTO]	8	6	4	0	3	1	1	1	1	1[Gb] &TSN	N	N	N	N	1	0	N	1	1	4	4	Y	Y	N	N	N	N	Y	125 [Tj]							
STM32MP251AAL3	A35 & M33	1200 & 400	808	VFBGA361	144	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	0	3	1	1	1	1	1[Gb] &TSN	N	N	N	N	1	0	N	1	1	4	4	Y	Y	N	N	N	N	Y	125 [Tj]							
STM32MP251CAI3	A35 & M33	1200 & 400	808	TFBGA436	172	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	0	3	1	1	1	1	1[Gb] &TSN	N	N	N	N	1	0	N	1	1	4	4	Y	Y	Y	Y	Y	Y	Y	125 [Tj]							
STM32MP251CAK3	A35 & M33	1200 & 400	808	VFBGA424	144	1.71~3.6	10	4	3	5	3	21	8	3	2 [OCTO]	8	6	4	0	3	1	1	1	1	1[Gb] &TSN	N	N	N	N	1	0	N	1	1	4	4	Y	Y	Y	Y	Y	Y	Y	125 [Tj]							
STM32MP251CAL3	A35 & M33	1200 & 400	808	VFBGA361	144	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	0	3	1	1	1	1	1[Gb] &TSN	N	N	N	N	1	0	N	1	1	4	4	Y	Y	Y	Y	Y	Y	Y	125 [Tj]							
STM32MP251DAI3	A35 & M33	1500 & 400	808	TFBGA436	172	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	0	3	1	1	1	1	1[Gb] &TSN	N	N	N	N	1	0	N	1	1	4	4	Y	Y	N	N	N	N	Y	125 [Tj]							
STM32MP251DAK3	A35 & M33	1500 & 400	808	VFBGA424	144	1.71~3.6	10	4	3	5	3	21	8	3	2 [OCTO]	8	6	4	0	3	1	1	1	1	1[Gb] &TSN	N	N	N	N	1	0	N	1	1	4	4	Y	Y	N	N	N	N	Y	125 [Tj]							
STM32MP251DAL3	A35 & M33	1500 & 400	808	VFBGA361	144	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	0	3	1	1	1	1	1[Gb] &TSN	N	N	N	N	1	0	N	1	1	4	4	Y	Y	N	N	N	N	Y	125 [Tj]							
STM32MP251FAI3	A35 & M33	1500 & 400	808	TFBGA436	172	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	0	3	1	1	1	1	1[Gb] &TSN	N	N	N	N	1	0	N	1	1	4	4	Y	Y	Y	Y	Y	Y	Y	125 [Tj]							
STM32MP251FAK3	A35 & M33	1500 & 400	808	VFBGA424	144	1.71~3.6	10	4	3	5	3	21	8	3	2 [OCTO]	8	6	4	0	3	1	1	1	1	1[Gb] &TSN	N	N	N	N	1	0	N	1	1	4	4	Y	Y	Y	Y	Y	Y	Y	125 [Tj]							

\*Y=Yes, N=N/A

# STM32MP2系列 –Arm® Cortex®-A35 + Cortex® -M33+ NPU 64位工业级边缘AI MPU

Commercial Product Code	Core	Frequency (MHz)	RAM	Package	IO	VDD	Timer (16-bit)	Advanced Timer (16-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	SPI	I2S	M-SPI	I2C	UART	U(S)ART	CAN	SDIO	F(S)MC	USB 2.0 HS HOST	USB 2.0/3.0 OTG/DRD	PCIe 2.0	Ethernet	JPEG Codec	HW_Video_Codec	NPU	3D GPU	TFT LCD	MIPI_DSI	LVDS	DCMI	SAI	SPDIFRX	TrustZone	TRNG	OTFDEC	RSA/ECC	AES/DES	SHA/HMAC	T° Max (°C)			
																																									125 [Tj]			
STM32MP251FAL3	A35 & M33	1500 & 400	808	VFBGA361	144	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	0	3	1	1	1	1	1 [Gb] &TSN	N	N	N	N	1	0	N	1	1	4	4	Y	Y	Y	Y	Y	Y	125 [Tj]	
STM32MP253 Dual ARM® Cortex® -A35 + Cortex® -M33 + 2x Ethernet + 3x CAN FD																																												
STM32MP253AAI3	Dual A35 & M33	1200 & 400	808	TFBGA436	172	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	2 [Gb] &TSN	N	N	N	N	1	0	N	1	1	4	4	Y	Y	N	N	N	N	Y	125 [Tj]
STM32MP253AAK3	Dual A35 & M33	1200 & 400	808	VFBGA424	144	1.71~3.6	10	4	3	5	3	21	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	2 [Gb] &TSN	N	N	N	N	1	0	N	1	1	4	4	Y	Y	N	N	N	N	Y	125 [Tj]
STM32MP253AAL3	Dual A35 & M33	1200 & 400	808	VFBGA361	144	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	2 [Gb] &TSN	N	N	N	N	1	0	N	1	1	4	4	Y	Y	N	N	N	N	Y	125 [Tj]
STM32MP253CAI3	Dual A35 & M33	1200 & 400	808	TFBGA436	172	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	2 [Gb] &TSN	N	N	N	N	1	0	N	1	1	4	4	Y	Y	Y	Y	Y	Y	Y	125 [Tj]
STM32MP253CAK3	Dual A35 & M33	1200 & 400	808	VFBGA424	144	1.71~3.6	10	4	3	5	3	21	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	2 [Gb] &TSN	N	N	N	N	1	0	N	1	1	4	4	Y	Y	Y	Y	Y	Y	Y	125 [Tj]
STM32MP253CAL3	Dual A35 & M33	1200 & 400	808	VFBGA361	144	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	2 [Gb] &TSN	N	N	N	N	1	0	N	1	1	4	4	Y	Y	Y	Y	Y	Y	Y	125 [Tj]
STM32MP253DAI3	Dual A35 & M33	1500 & 400	808	TFBGA436	172	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	2 [Gb] &TSN	N	N	N	N	1	0	N	1	1	4	4	Y	Y	N	N	N	N	Y	125 [Tj]
STM32MP253DAK3	Dual A35 & M33	1500 & 400	808	VFBGA424	144	1.71~3.6	10	4	3	5	3	21	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	2 [Gb] &TSN	N	N	N	N	1	0	N	1	1	4	4	Y	Y	N	N	N	N	Y	125 [Tj]
STM32MP253DAL3	Dual A35 & M33	1500 & 400	808	VFBGA361	144	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	2 [Gb] &TSN	N	N	N	N	1	0	N	1	1	4	4	Y	Y	N	N	N	N	Y	125 [Tj]
STM32MP253FAI3	Dual A35 & M33	1500 & 400	808	TFBGA436	172	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	2 [Gb] &TSN	N	N	N	N	1	0	N	1	1	4	4	Y	Y	Y	Y	Y	Y	Y	125 [Tj]

\*Y=Yes, N=N/A

## STM32MP2系列 –Arm® Cortex®-A35 + Cortex® -M33+ NPU 64位工业级边缘AI MPU

Commercial Product Code	Core	Frequency (MHz)	RAM	Package	IO	VDD	Timer (16-bit)	Advanced Timer (32-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	SPI	I2S	M-SPI	I2C	UART	U(S)ART	CAN	SDIO	F(S)MC	USB 2.0 HS HOST	USB 2.0/3.0 OTG/DRD	PCIe 2.0	Ethernet	JPEG Codec	HW_Video_Codec	NPU	3D GPU	TFT LCD	MIPI_DSI	LVDS	DCMI	SAI	SPDIFRX	TrustZone	TRNG	OTFDEC	RSA/ECC	AES/DES	SHA/HMAC	T° Max (°C)			
STM32MP253FAK3	Dual A35 & M33	1500 & 400	808	VFBGA424	144	1.71~3.6	10	4	3	5	3	21	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	2[Gb] &TSN	N	N	N	N	1	0	N	1	1	4	4	Y	Y	Y	Y	Y	Y	125 [T]	
STM32MP253FAL3	Dual A35 & M33	1500 & 400	808	VFBGA361	144	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	2[Gb] &TSN	N	N	N	N	1	0	N	1	1	4	4	Y	Y	Y	Y	Y	Y	125 [T]	
STM32MP255 Dual ARM® Cortex® -A35 + Cortex® -M33 + 2x Ethernet +3x CAN FD + H.264 +3D GPU + AI / NN +LVDS																																												
STM32MP255AAI3	Dual A35 & M33	1200 & 400	808	TFBGA436	172	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	2[Gb] &TSN	Y	H264/VP8	1.2 TOPS	YES	1	1	1	1	1	4	4	Y	Y	N	N	N	Y	125 [T]	
STM32MP255AAK3	Dual A35 & M33	1200 & 400	808	VFBGA424	144	1.71~3.6	10	4	3	5	3	21	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	2[Gb] &TSN	Y	H264/VP8	1.2 TOPS	YES	1	1	1	1	1	4	4	Y	Y	N	N	N	Y	125 [T]	
STM32MP255AAL3	Dual A35 & M33	1200 & 400	808	VFBGA361	144	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	2[Gb] &TSN	Y	H264/VP8	1.2 TOPS	YES	1	1	1	1	1	4	4	Y	Y	N	N	N	Y	125 [T]	
STM32MP255CAI3	Dual A35 & M33	1200 & 400	808	TFBGA436	172	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	2[Gb] &TSN	Y	H264/VP8	1.2 TOPS	YES	1	1	1	1	1	4	4	Y	Y	Y	Y	Y	Y	Y	125 [T]
STM32MP255CAK3	Dual A35 & M33	1200 & 400	808	VFBGA424	144	1.71~3.6	10	4	3	5	3	21	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	2[Gb] &TSN	Y	H264/VP8	1.2 TOPS	YES	1	1	1	1	1	4	4	Y	Y	Y	Y	Y	Y	Y	125 [T]
STM32MP255CAL3	Dual A35 & M33	1200 & 400	808	VFBGA361	144	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	2[Gb] &TSN	Y	H264/VP8	1.2 TOPS	YES	1	1	1	1	1	4	4	Y	Y	Y	Y	Y	Y	Y	125 [T]
STM32MP255DAI3	Dual A35 & M33	1500 & 400	808	TFBGA436	172	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	2[Gb] &TSN	Y	H264/VP8	1.35 TOPS	YES	1	1	1	1	1	4	4	Y	Y	N	N	N	Y	125 [T]	
STM32MP255DAK3	Dual A35 & M33	1500 & 400	808	VFBGA424	144	1.71~3.6	10	4	3	5	3	21	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	2[Gb] &TSN	Y	H264/VP8	1.35 TOPS	YES	1	1	1	1	1	4	4	Y	Y	N	N	N	Y	125 [T]	
STM32MP255DAL3	Dual A35 & M33	1500 & 400	808	VFBGA361	144	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	2[Gb] &TSN	Y	H264/VP8	1.35 TOPS	YES	1	1	1	1	1	4	4	Y	Y	N	N	N	Y	125 [T]	

\*Y=Yes, N=N/A

## STM32MP2系列 –Arm® Cortex®-A35 + Cortex® -M33+ NPU 64位工业级边缘AI MPU

Commercial Product Code	Core	Frequency (MHz)	RAM	Package	IO	VDD	Timer (16-bit)	Advanced Timer (32-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	SPI	I2S	M-SPI	I2C	UART	U(S)ART	CAN	SDIO	F(S)MC	USB 2.0 HS HOST	USB 2.0/3.0 OTG/DRD	PCIe 2.0	Ethernet	JPEG Codec	HW_Video_Codec	NPU	3D GPU	TFT LCD	MIPI_DSI	LVDS	DCMI	SAI	SPDIFRX	TrustZone	TRNG	OTFDEC	RSA/ECC	AES/DES	SHA/HMAC	T° Max (°C )		
STM32MP255FAI3	Dual A35 & M33	1500 & 400	808	TFBGA436	172	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	2[Gb] &TSN	Y	H264/VP8	1.35 TOPS	YES	1	1	1	1	1	4	4	Y	Y	Y	Y	Y	Y	125 [T]
STM32MP255FAK3	Dual A35 & M33	1500 & 400	808	VFBGA424	144	1.71~3.6	10	4	3	5	3	21	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	2[Gb] &TSN	Y	H264/VP8	1.35 TOPS	YES	1	1	1	1	1	4	4	Y	Y	Y	Y	Y	Y	125 [T]
STM32MP255FAL3	Dual A35 & M33	1500 & 400	808	VFBGA361	144	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	2[Gb] &TSN	Y	H264/VP8	1.35 TOPS	YES	1	1	1	1	1	4	4	Y	Y	Y	Y	Y	Y	125 [T]
STM32MP257 Dual ARM® Cortex® -A35 + Cortex® -M33 + 3x Ethernet (2+1 switch) + 3x CAN FD +H.264 +3D GPU + AI / NN + LVDS																																											
STM32MP257AAI3	Dual A35 & M33	1200 & 400	808	TFBGA436	172	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	3[Gb] &TSN	Y	H264/VP8	1.2 TOPS	YES	1	1	1	1	1	4	4	Y	Y	N	N	N	Y	125 [T]
STM32MP257AAK3	Dual A35 & M33	1200 & 400	808	VFBGA424	144	1.71~3.6	10	4	3	5	3	21	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	3[Gb] &TSN	Y	H264/VP8	1.2 TOPS	YES	1	1	1	1	1	4	4	Y	Y	N	N	N	Y	125 [T]
STM32MP257AAL3	Dual A35 & M33	1200 & 400	808	VFBGA361	144	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	3[Gb] &TSN	Y	H264/VP8	1.2 TOPS	YES	1	1	1	1	1	4	4	Y	Y	N	N	N	Y	125 [T]
STM32MP257CAI3	Dual A35 & M33	1200 & 400	808	TFBGA436	172	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	3[Gb] &TSN	Y	H264/VP8	1.2 TOPS	YES	1	1	1	1	1	4	4	Y	Y	Y	Y	Y	Y	125 [T]
STM32MP257CAK3	Dual A35 & M33	1200 & 400	808	VFBGA424	144	1.71~3.6	10	4	3	5	3	21	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	3[Gb] &TSN	Y	H264/VP8	1.2 TOPS	YES	1	1	1	1	1	4	4	Y	Y	Y	Y	Y	Y	125 [T]
STM32MP257CAL3	Dual A35 & M33	1200 & 400	808	VFBGA361	144	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	3[Gb] &TSN	Y	H264/VP8	1.2 TOPS	YES	1	1	1	1	1	4	4	Y	Y	Y	Y	Y	Y	125 [T]
STM32MP257DAI3	Dual A35 & M33	1500 & 400	808	TFBGA436	172	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	3[Gb] &TSN	Y	H264/VP8	1.35 TOPS	YES	1	1	1	1	1	4	4	Y	Y	N	N	N	Y	125 [T]
STM32MP257DAK3	Dual A35 & M33	1500 & 400	808	VFBGA424	144	1.71~3.6	10	4	3	5	3	21	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	3[Gb] &TSN	Y	H264/VP8	1.35 TOPS	YES	1	1	1	1	1	4	4	Y	Y	N	N	N	Y	125 [T]

\*Y=Yes, N=N/A

## STM32MP2系列 –Arm® Cortex®-A35 + Cortex® -M33+ NPU 64位工业级边缘AI MPU

Commercial Product Code	Core	Frequency (MHz)	RAM	Package	IO	VDD	Advanced Timer (16-bit)										M-SPI	I2C	UART	U(S)ART	CAN	SDIO	F(S)MC	USB 2.0 HS HOST	USB 2.0/3.0 OTG/DRD	PCIe 2.0	Ethernet	JPEG Codec	HW_Video_Codec	NPU	3D GPU	TFT LCD	MIPI_DSI	LVDS	MIPI_CSI	DCMI	SAI	SPDIFRX	TrustZone	TRNG	OTFDEC	RSA/ECC	AES/DES	SHA/HMAC	T° Max (°C)
STM32MP257DAL3	Dual A35 & M33	1500 & 400	808	VFBGA361	144	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	3[Gb] &TSN	Y	H264/VP8	1.35 TOPS	YES	1	1	1	1	1	4	4	Y	Y	N	N	N	Y	125 [T]		
STM32MP257FAI3	Dual A35 & M33	1500 & 400	808	TFBGA436	172	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	3[Gb] &TSN	Y	H264/VP8	1.35 TOPS	YES	1	1	1	1	1	4	4	Y	Y	Y	Y	Y	Y	125 [T]		
STM32MP257FAK3	Dual A35 & M33	1500 & 400	808	VFBGA424	144	1.71~3.6	10	4	3	5	3	21	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	3[Gb] &TSN	Y	H264/VP8	1.35 TOPS	YES	1	1	1	1	1	4	4	Y	Y	Y	Y	Y	Y	125 [T]		
STM32MP257FAL3	Dual A35 & M33	1500 & 400	808	VFBGA361	144	1.71~3.6	10	4	3	5	3	23	8	3	2 [OCTO]	8	6	4	3 [FD]	3	1	1	1	1	3[Gb] &TSN	Y	H264/VP8	1.35 TOPS	YES	1	1	1	1	1	4	4	Y	Y	Y	Y	Y	Y	125 [T]		
STM32MP231 Single ARM® Cortex® -A35 + Cortex® -M33 + 1x Ethernet																																													
STM32MP231AAJ3	A35 & M33	1200 & 400	776	TFBGA361	144	1.71~3.6	10	4	2	5	3	23	6	3	2 [OCTO]	4	4	4	0	3	1	1	1	0	1[Gb] &TSN	N	N	N	N	1	0	0	1	1	4	4	Y	Y	N	N	N	Y	125 [T]		
STM32MP231AAL3	A35 & M33	1200 & 400	776	VFBGA361	144	1.71~3.6	10	4	2	5	3	23	6	3	2 [OCTO]	4	4	4	0	3	1	1	1	0	1[Gb] &TSN	N	N	N	N	1	0	0	1	1	4	4	Y	Y	N	N	N	Y	125 [T]		
STM32MP231AAK3	A35 & M33	1200 & 400	776	VFBGA424	144	1.71~3.6	10	4	2	5	3	21	6	3	2 [OCTO]	4	4	4	0	3	1	1	1	0	1[Gb] &TSN	N	N	N	N	1	0	0	1	1	4	4	Y	Y	N	N	N	Y	125 [T]		
STM32MP231CAJ3	A35 & M33	1200 & 400	776	TFBGA361	144	1.71~3.6	10	4	2	5	3	23	6	3	2 [OCTO]	4	4	4	0	3	1	1	1	0	1[Gb] &TSN	N	N	N	N	1	0	0	1	1	4	4	Y	Y	Y	Y	Y	Y	Y	125 [T]	
STM32MP231CAL3	A35 & M33	1200 & 400	776	VFBGA361	144	1.71~3.6	10	4	2	5	3	23	6	3	2 [OCTO]	4	4	4	0	3	1	1	1	0	1[Gb] &TSN	N	N	N	N	1	0	0	1	1	4	4	Y	Y	Y	Y	Y	Y	Y	125 [T]	
STM32MP231CAK3	A35 & M33	1200 & 400	776	VFBGA424	144	1.71~3.6	10	4	2	5	3	21	6	3	2 [OCTO]	4	4	4	0	3	1	1	1	0	1[Gb] &TSN	N	N	N	N	1	0	0	1	1	4	4	Y	Y	Y	Y	Y	Y	Y	125 [T]	
STM32MP231DAJ3	A35 & M33	1500 & 400	776	TFBGA361	144	1.71~3.6	10	4	2	5	3	23	6	3	2 [OCTO]	4	4	4	0	3	1	1	1	0	1[Gb] &TSN	N	N	N	N	1	0	0	1	1	4	4	Y	Y	N	N	N	Y	125 [T]		

\*Y=Yes, N=N/A

## STM32MP2系列 –Arm® Cortex®-A35 + Cortex® -M33+ NPU 64位工业级边缘AI MPU

Commercial Product Code	Core	Frequency (MHz)	RAM	Package	IO	VDD	Advanced Timer (16-bit)										M-SPI	I2S	SPI	ADC 12-bit Channels	ADC 12-bit Units	LPTimer	CAN	SDIO	F(S)MC	USB 2.0 HS HOST	USB 2.0/3.0 OTG/DRD	PCIe 2.0	Ethernet	JPEG Codec	HW_Video_Codec	NPU	3D GPU	TFT LCD	MIPI_DSI	LVDS	DCMI	SAI	SPDIFRX	TrustZone	TRNG	OTFDEC	RSA/ECC	AES/DES	SHA/HMAC	T° Max (°C)		
							Timer (32-bit)	Timer (16-bit)	Timer (32-bit)	Timer (16-bit)	Timer (32-bit)	Timer (16-bit)	Timer (32-bit)	Timer (16-bit)	Timer (32-bit)	Timer (16-bit)																															Timer (32-bit)	Timer (16-bit)
							Timer (32-bit)	Timer (16-bit)	Timer (32-bit)	Timer (16-bit)	Timer (32-bit)	Timer (16-bit)	Timer (32-bit)	Timer (16-bit)	Timer (32-bit)	Timer (16-bit)																															Timer (32-bit)	Timer (16-bit)
							Timer (32-bit)	Timer (16-bit)	Timer (32-bit)	Timer (16-bit)	Timer (32-bit)	Timer (16-bit)	Timer (32-bit)	Timer (16-bit)	Timer (32-bit)	Timer (16-bit)																															Timer (32-bit)	Timer (16-bit)
							Timer (32-bit)	Timer (16-bit)	Timer (32-bit)	Timer (16-bit)	Timer (32-bit)	Timer (16-bit)	Timer (32-bit)	Timer (16-bit)	Timer (32-bit)	Timer (16-bit)																															Timer (32-bit)	Timer (16-bit)
							Timer (32-bit)	Timer (16-bit)	Timer (32-bit)	Timer (16-bit)	Timer (32-bit)	Timer (16-bit)	Timer (32-bit)	Timer (16-bit)	Timer (32-bit)	Timer (16-bit)																															Timer (32-bit)	Timer (16-bit)
STM32MP231DAL3	A35 & M33	1500 & 400	776	VFBGA361	144	1.71~3.6	10	4	2	5	3	23	6	3	2 [OCTO]	4	4	4	0	3	1	1	1	0	1 [Gb] &TSN	N	N	N	N	1	0	0	1	1	4	4	Y	Y	N	N	N	Y	125 [T]					
STM32MP231DAK3	A35 & M33	1500 & 400	776	VFBGA424	144	1.71~3.6	10	4	2	5	3	21	6	3	2 [OCTO]	4	4	4	0	3	1	1	1	0	1 [Gb] &TSN	N	N	N	N	1	0	0	1	1	4	4	Y	Y	N	N	N	Y	125 [T]					
STM32MP231FAJ3	A35 & M33	1500 & 400	776	TFBGA361	144	1.71~3.6	10	4	2	5	3	23	6	3	2 [OCTO]	4	4	4	0	3	1	1	1	0	1 [Gb] &TSN	N	N	N	N	1	0	0	1	1	4	4	Y	Y	Y	Y	Y	Y	125 [T]					
STM32MP231FAL3	A35 & M33	1500 & 400	776	VFBGA361	144	1.71~3.6	10	4	2	5	3	23	6	3	2 [OCTO]	4	4	4	0	3	1	1	1	0	1 [Gb] &TSN	N	N	N	N	1	0	0	1	1	4	4	Y	Y	Y	Y	Y	Y	125 [T]					
STM32MP231FAK3	A35 & M33	1500 & 400	776	VFBGA424	144	1.71~3.6	10	4	2	5	3	21	6	3	2 [OCTO]	4	4	4	0	3	1	1	1	0	1 [Gb] &TSN	N	N	N	N	1	0	0	1	1	4	4	Y	Y	Y	Y	Y	Y	125 [T]					
STM32MP233 Dual ARM® Cortex® -A35 + Cortex® -M33 + 2x Ethernet + 2x CAN FD																																																
STM32MP233AAJ3	Dual A35 & M33	1200 & 400	776	TFBGA361	144	1.71~3.6	10	4	2	5	3	23	6	3	2 [OCTO]	4	4	4	2 [FD]	3	1	1	1	0	2 [Gb] &TSN	N	N	N	N	1	0	0	1	1	4	4	Y	Y	N	N	N	Y	125 [T]					
STM32MP233AAL3	Dual A35 & M33	1200 & 400	776	VFBGA361	144	1.71~3.6	10	4	2	5	3	23	6	3	2 [OCTO]	4	4	4	2 [FD]	3	1	1	1	0	2 [Gb] &TSN	N	N	N	N	1	0	0	1	1	4	4	Y	Y	N	N	N	Y	125 [T]					
STM32MP233AAK3	Dual A35 & M33	1200 & 400	776	VFBGA424	144	1.71~3.6	10	4	2	5	3	21	6	3	2 [OCTO]	4	4	4	2 [FD]	3	1	1	1	0	2 [Gb] &TSN	N	N	N	N	1	0	0	1	1	4	4	Y	Y	N	N	N	Y	125 [T]					
STM32MP233CAJ3	Dual A35 & M33	1200 & 400	776	TFBGA361	144	1.71~3.6	10	4	2	5	3	23	6	3	2 [OCTO]	4	4	4	2 [FD]	3	1	1	1	0	2 [Gb] &TSN	N	N	N	N	1	0	0	1	1	4	4	Y	Y	Y	Y	Y	Y	125 [T]					
STM32MP233CAL3	Dual A35 & M33	1200 & 400	776	VFBGA361	144	1.71~3.6	10	4	2	5	3	23	6	3	2 [OCTO]	4	4	4	2 [FD]	3	1	1	1	0	2 [Gb] &TSN	N	N	N	N	1	0	0	1	1	4	4	Y	Y	Y	Y	Y	Y	125 [T]					
STM32MP233CAK3	Dual A35 & M33	1200 & 400	776	VFBGA424	144	1.71~3.6	10	4	2	5	3	21	6	3	2 [OCTO]	4	4	4	2 [FD]	3	1	1	1	0	2 [Gb] &TSN	N	N	N	N	1	0	0	1	1	4	4	Y	Y	Y	Y	Y	Y	125 [T]					

\*Y=Yes, N=N/A

## STM32MP2系列 –Arm® Cortex®-A35 + Cortex® -M33+ NPU 64位工业级边缘AI MPU

Commercial Product Code	Core	Frequency (MHz)	RAM	Package	IO	VDD	Timer (16-bit)	Advanced Timer (32-bit)	LPTimer	ADC 12-bit Units	ADC 12-bit Channels	SPI	I2S	M-SPI	I2C	UART	U(S)ART	CAN	SDIO	F(S)MC	USB 2.0 HS HOST	USB 2.0/3.0 OTG/DRD	PCIe 2.0	Ethernet	JPEG Codec	HW_Video_Codec	NPU	3D GPU	TFT LCD	MIPI_DSI	LVDS	DCMI	SAI	SPDIFRX	TrustZone	TRNG	OTFDEC	RSA/ECC	AES/DES	SHA/HMAC	T° Max (°C)		
																																									125 [T]		
																																									125 [T]		
																																									125 [T]		
																																									125 [T]		
																																									125 [T]		
																																									125 [T]		
STM32MP235 Dual ARM® Cortex® -A35 + Cortex® -M33 + 2x Ethernet + 2x CAN FD + H264 Decoder + 3D GPU + AI/NN + LVDS/DSI																																											
STM32MP235AAJ3	Dual A35 & M33	1200 & 400	776	TFBGA361	144	1.71~3.6	10	4	2	5	3	23	6	3	2 [OCTO]	4	4	4	2 [FD]	3	1	1	1	0	2[Gb] &TSN	N	H264/VP8	0.6 TOPS	Y	1	1	1	1	1	4	4	Y	Y	N	N	N	Y	125 [T]
STM32MP235AAL3	Dual A35 & M33	1200 & 400	776	VFBGA361	144	1.71~3.6	10	4	2	5	3	23	6	3	2 [OCTO]	4	4	4	2 [FD]	3	1	1	1	0	2[Gb] &TSN	N	H264/VP8	0.6 TOPS	Y	1	1	1	1	1	4	4	Y	Y	N	N	N	Y	125 [T]
STM32MP235AAK3	Dual A35 & M33	1200 & 400	776	VFBGA424	144	1.71~3.6	10	4	2	5	3	21	6	3	2 [OCTO]	4	4	4	2 [FD]	3	1	1	1	0	2[Gb] &TSN	N	H264/VP8	0.6 TOPS	Y	1	1	1	1	1	4	4	Y	Y	N	N	N	Y	125 [T]
STM32MP235CAJ3	Dual A35 & M33	1200 & 400	776	TFBGA361	144	1.71~3.6	10	4	2	5	3	23	6	3	2 [OCTO]	4	4	4	2 [FD]	3	1	1	1	0	2[Gb] &TSN	N	H264/VP8	0.6 TOPS	Y	1	1	1	1	1	4	4	Y	Y	Y	Y	Y	Y	125 [T]
STM32MP235CAL3	Dual A35 & M33	1200 & 400	776	VFBGA361	144	1.71~3.6	10	4	2	5	3	23	6	3	2 [OCTO]	4	4	4	2 [FD]	3	1	1	1	0	2[Gb] &TSN	N	H264/VP8	0.6 TOPS	Y	1	1	1	1	1	4	4	Y	Y	Y	Y	Y	Y	125 [T]

\*Y=Yes, N=N/A



## STM32MP2系列 –Arm® Cortex®-A35 + Cortex® -M33+ NPU 64位工业级边缘AI MPU

Commercial Product Code	Core	Frequency (MHz)	RAM	Package	IO	VDD	Advanced Timer (16-bit)				ADC 12-bit Channels				I2S	M-SPI	I2C	UART	U(S)ART	CAN	SDIO	F(S)MC	USB 2.0/3.0 OTG/DRD				Ethernet	JPEG Codec	HW_Video_Codec	NPU	3D GPU	TFT LCD	MIPI DSI	LVDS	DCMI	SAI	SPDIFRX	TrustZone	TRNG	OTFDEC	RSA/ECG	AES/DES	SHA/HMAC	T° Max (°C)
							Timer (32-bit)	Timer (16-bit)	2	5	3	21	6	3									2 [OCTO]	4	4	4																		
STM32MP235CAK3	Dual A35 & M33	1200 & 400	776	VFBGA424	144	1.71~3.6	10	4	2	5	3	21	6	3	2 [OCTO]	4	4	4	2 [FD]	3	1	1	1	0	2[Gb] &TSN	N	H264/VP8	0.6 TOPS	Y	1	1	1	1	1	4	4	Y	Y	Y	Y	Y	Y	Y	125 [Tj]
STM32MP235DAJ3	Dual A35 & M33	1500 & 400	776	TFBGA361	144	1.71~3.6	10	4	2	5	3	23	6	3	2 [OCTO]	4	4	4	2 [FD]	3	1	1	1	0	2[Gb] &TSN	N	H264/VP8	0.6 TOPS	Y	1	1	1	1	1	4	4	Y	Y	N	N	N	N	Y	125 [Tj]
STM32MP235DAL3	Dual A35 & M33	1500 & 400	776	VFBGA361	144	1.71~3.6	10	4	2	5	3	23	6	3	2 [OCTO]	4	4	4	2 [FD]	3	1	1	1	0	2[Gb] &TSN	N	H264/VP8	0.6 TOPS	Y	1	1	1	1	1	4	4	Y	Y	N	N	N	N	Y	125 [Tj]
STM32MP235DAK3	Dual A35 & M33	1500 & 400	776	VFBGA424	144	1.71~3.6	10	4	2	5	3	21	6	3	2 [OCTO]	4	4	4	2 [FD]	3	1	1	1	0	2[Gb] &TSN	N	H264/VP8	0.6 TOPS	Y	1	1	1	1	1	4	4	Y	Y	N	N	N	N	Y	125 [Tj]
STM32MP235FAJ3	Dual A35 & M33	1500 & 400	776	TFBGA361	144	1.71~3.6	10	4	2	5	3	23	6	3	2 [OCTO]	4	4	4	2 [FD]	3	1	1	1	0	2[Gb] &TSN	N	H264/VP8	0.6 TOPS	Y	1	1	1	1	1	4	4	Y	Y	Y	Y	Y	Y	Y	125 [Tj]
STM32MP235FAL3	Dual A35 & M33	1500 & 400	776	VFBGA361	144	1.71~3.6	10	4	2	5	3	23	6	3	2 [OCTO]	4	4	4	2 [FD]	3	1	1	1	0	2[Gb] &TSN	N	H264/VP8	0.6 TOPS	Y	1	1	1	1	1	4	4	Y	Y	Y	Y	Y	Y	Y	125 [Tj]
STM32MP235FAK3	Dual A35 & M33	1500 & 400	776	VFBGA424	144	1.71~3.6	10	4	2	5	3	21	6	3	2 [OCTO]	4	4	4	2 [FD]	3	1	1	1	0	2[Gb] &TSN	N	H264/VP8	0.6 TOPS	Y	1	1	1	1	1	4	4	Y	Y	Y	Y	Y	Y	Y	125 [Tj]

\*Y=Yes, N=N/A



# 缩写和封装

## 缩写

ADC	: Analog-to-digital converter	LCD	: Liquid crystal display	SPI	: Serial peripheral interface
ART	: ART Accelerator	LIN	: Local interconnect network	SSC	: Single-cycle switching support
ATAPI	: AT attachment packet interface	LVD	: Low voltage detection	SSP	: Synchronous serial port
AWU	: Auto wake-up from halt	MAC	: Media access control	TBU	: Time base unit
BLPD	: Byte level protocol decoder	MC	: Motor control	TLI	: Top level interrupt
BOD	: Brown-out detector	MFT	: Multifunction timer	UART	: Universal asynchronous receiver transmitter
CAN	: Controller area network	MMC	: MultiMediaCard	USART	: Universal sync/async receiver transmitter
CAPCOM	: Capture compare	NMI	: Non-maskable interrupt	USB	: Universal Serial Bus
CSS	: Clock security system	OSG	: Oscillator safeguard	WDG	: Watchdog timer
DALI	: Digital addressable lighting interface	PCA	: Programmable counter array	WWDG	: Window watchdog timer
DDC	: Data display channel	PDR	: Power-down reset		
DiSEqC	: Digital satellite equipment control	PHW	: Programmable halt wake-up		
DMA	: Direct memory access	PEC	: Peripheral event controller		
DSC	: Dual supply control	PLD	: Programmable logic device		
DTC	: Data transfer coprocessor	PLL	: Phase locked loop		
ETM	: Embedded trace macrocell	POR	: Power-on reset		
EMI	: External memory interface	PVD	: Programmable voltage detector		
HDLC	: High-level data link control	PVR	: Programmable voltage regulator		
IAP	: In-application programming	PWM	: Pulse width modulation		
IC/OC	: Input capture/output compare	ROP	: Readout protection		
ICP	: In-circuit programming	RTC	: Real-time clock timer		
IR	: Infrared	SAI	: Serial Audio Interface		
IrDA	: Infrared data association	SC	: Smartcard		
ISP	: In-system programming	SCI	: Serial communication interface		
I <sup>2</sup> C	: Inter-integrated circuit	SCR	: Smartcard reader		
I <sup>2</sup> S	: Inter-IC sound	SDIO	: Secure digital input output		
		SDMMC	: Secure Digital / Multi Media Card		
		SMI	: Serial memory interface		

## 封装

S0	: plastic Small Outline package
TSSOP	: Thin Small Outline Package
LFBGA	: Low Profile Fine Pitch Ball Grid Array
UFBGA	: Ultra Thin Profile Fine Pitch Ball Grid Array
TFBGA	: Thin Profile Fine Pitch Ball Grid Array
SiP-LGA	: System in Package Land Grid Array
LQFP	: Low Profile Quad Flat Package
UFQFN	: Ultra thin Fine pitch Quad Flat No-lead
UFQFPN	: Ultra thin Fine pitch Quad Flat Packages No-lead
VFQFPN	: Very thin Fine pitch Quad Flat Packages No-lead
WLCSP	: Wafer-Level Chip-Scale Package

# STM32MCU产品型号



8

T

封装

H LFBGA /TFBGA  
I UFBGA Pitch 0.5\*\*  
J UFBGA Picth 0.8\*\*  
K UFBGA Picth 0.65\*\*  
M Plastic SO  
P TSSOP  
T LQFP  
U UFQFPN  
V VFQFPN  
Y WLCSP  
\*\* F0,F1,F2,F3,F4系列请使用H  
Q UFBGA Pitch 0.5

温度范围(°C)

6 - 40到+85  
7 - 40到+105  
3 - 40到+125

6

X

选项

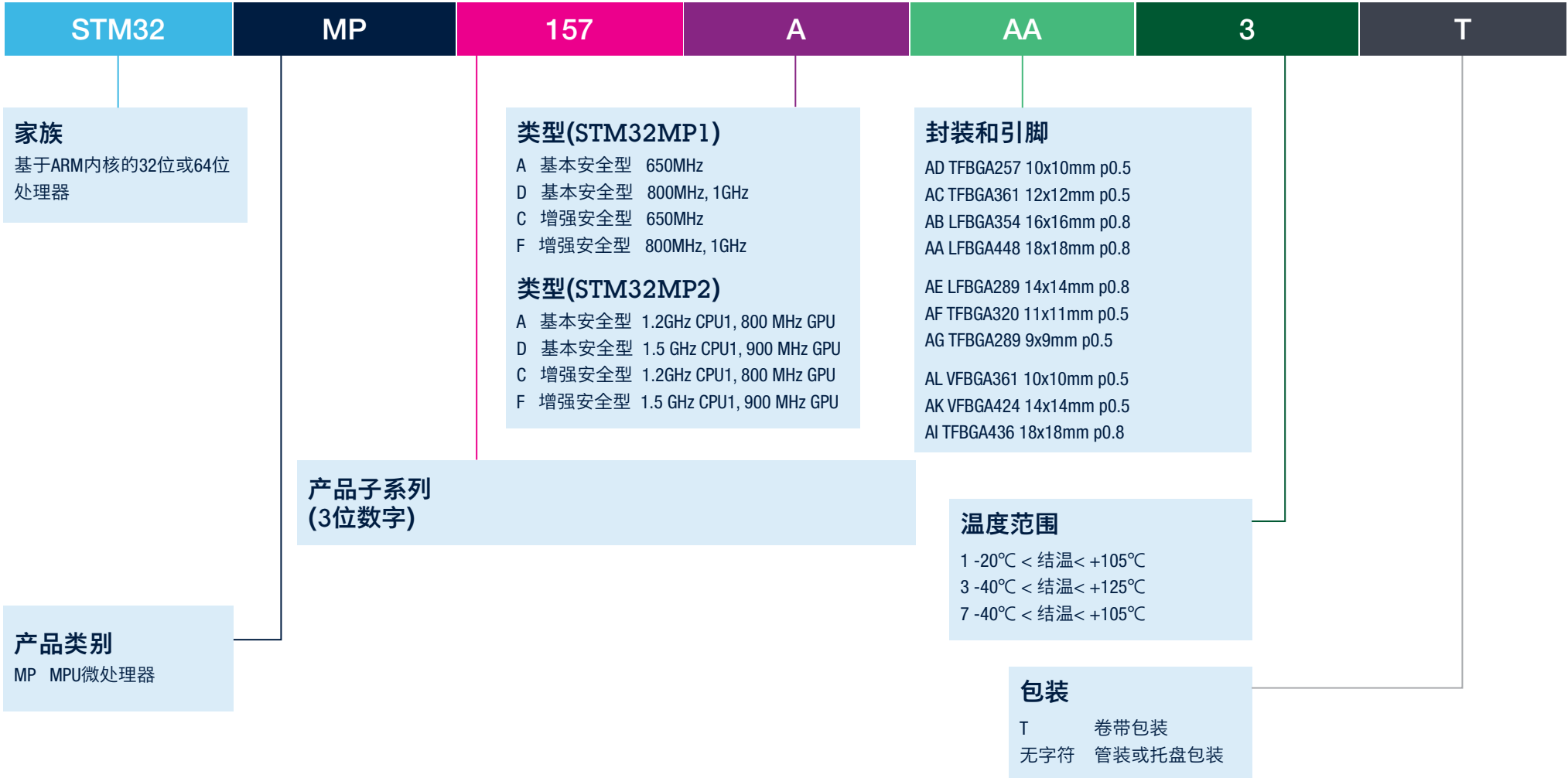
Q Dedicated pinout supporting SMPS step-down converter  
S New sawing  
P Dedicated pinout supporting external SMPS  
N «N» product version or blank (依据产品系列非详细列表)

包装

TR 卷带包装  
无字符 管装或托盘包装  
xxx programmed parts

XX

# STM32MPU产品型号



# SPIRIT 产品型号

订购代码	封装	包装
SPIRIT1QTR	QFN20	卷带包装
S2-LPQTR	QFN24 4x4x1	卷带包装
S2-LPCBQTR	QFN24 4x4x1	卷带包装

STM32 Finder  
App Store下载



STM32  
微信公众号



STM32  
视频号



STM32  
B站主页



STM32  
电堂线上课程平台



ST中文官网: [www.st.com.cn/www.stmcu.com.cn](http://www.st.com.cn/www.stmcu.com.cn)

STM32中文论坛: [www.21ic.com/stmcu](http://www.21ic.com/stmcu)

ST中文社区: [shequ.stmicroelectronics.cn](http://shequ.stmicroelectronics.cn)

STM32 MCU中文技术支持邮箱: [mcu.china@st.com](mailto:mcu.china@st.com)

STM32 MPU中文技术支持邮箱: [mpu.china@st.com](mailto:mpu.china@st.com)

ST大学计划联络邮箱: [edu.china@st.com](mailto:edu.china@st.com)

STM32 MPU wiki: [wiki.st.com/stm32mpu](http://wiki.st.com/stm32mpu)

STM32 MCU wiki: [wiki.st.com/stm32mcu](http://wiki.st.com/stm32mcu)



© STMicroelectronics - 2025年7月- 中国印刷 - 保留所有权利

ST和ST徽标是STMicroelectronics International NV或其附属公司在欧盟和/或其他国家的商标或注册商标。

若需意法半导体商标的更多信息, 请参考[www.st.com/trademarks](http://www.st.com/trademarks)。

其他所有产品或服务名称是其各自所有者的财产。

关于意法半导体产品和解决方案的更多信息, 请访问[www.stmcu.com.cn](http://www.stmcu.com.cn)